

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. ⁵ H05B 41/24	(11) 공개번호 특 1992-0017521	(43) 공개일자 1992년 09월 26일
(21) 출원번호 특 1991-0002984		
(22) 출원일자 1991년 02월 21일		
(71) 출원인 박영규	부산직할시 동래구 온천동 707 (럭키아파트 17-901) 48/1 정재옥	
(72) 발명자 박영규	경상남도 김해시 외동 1034-4 부산직할시 동래구 온천동 707 (럭키아파트 17-901) 48/1 정재옥	
(74) 대리인 김영옥	경상남도 김해시 외동 1034-4	

심사청구 : 있음

(54) 발진 트랜스 포머를 제거한 POWER MOS FET를 이용한 형광등 안정기

요약

내용 없음

대표도

도 1

명세서

[발명의 명칭]

발진 트랜스 포머를 제거한 POWER MOS FET를 이용한 형광등 안정기

[도면의 간단한 설명]

- 제1도는 본 발명 안정기의 회로도.
- 제2도는 본 발명 안정기와 형광등의 직렬공진 회로도.
- 제3도는 본 발명의 회로중 POWER MOS FET의 내부 구성도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음.

(57) 청구의 범위

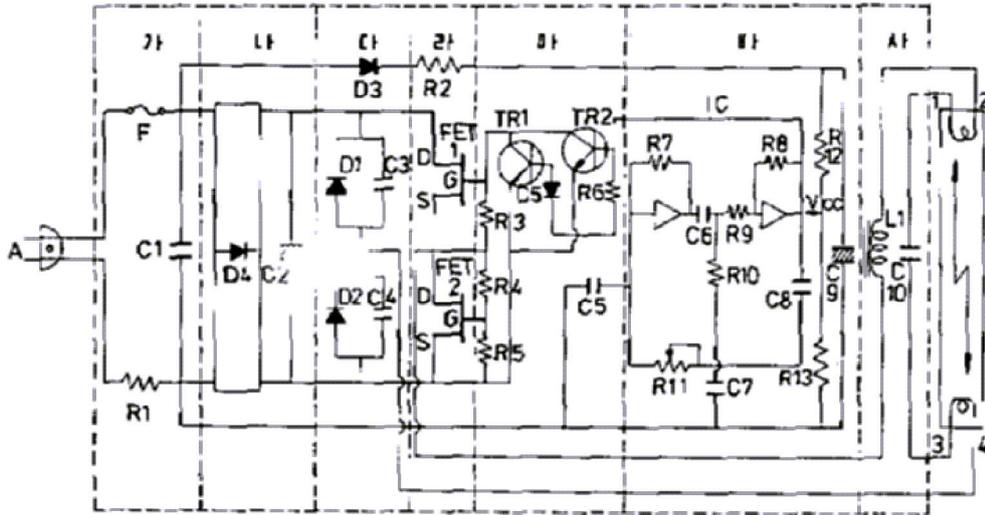
청구항 1

본문에 상술한 바와 같이 형광등 안정기를 구성함에 있어서 POWER MOS FET는 대전류 고주파 40KHZ FET 증폭회로를 사용하되, 전원부의 직류 안정화를 위함 (가)와 (나)회로에서 나온 직류분을 사인파로 바꾸기 위한 AC필스회로 (다)와 고주파 전력증폭 POWER MOS FET 회로 및 40 (KHZ)고주파 드라이브회로 (마)와 발진트랜스포머를 제거한 집적회로를 구성하여 상호유도 잡음제거가 이루어지게 하고 안정성의 발진 부회로 (바)와 (사) 부분의 형광등 필라멘트에는 안정화된 전압을 일정하게 공급하여 인덕터(L₁), 콘덴서(C¹⁰)에 의한 직렬공진회로를 채택하여 40(KHZ)의 고주파 대역에서 형광등을 점등시킬 수 있게함을 특징으로 하는 형광등 안정기 회로.

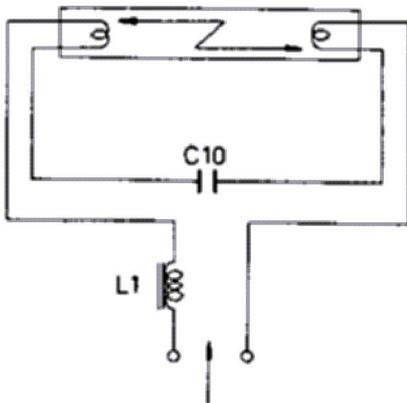
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2



도면3

