

(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

|  |  |                                 |
|--|--|---------------------------------|
| (51) Int. Cl. <sup>4</sup><br>H01L 29/00 | (11) 공개번호<br>(43) 공개일자                       | 특 1985-0000803<br>1985년 03월 09일 |
| (21) 출원번호                                | 특 1984-0002606                               |                                 |
| (22) 출원일자                                | 1984년 05월 14일                                |                                 |
| (30) 우선권주장                               | 58-119083 1983년 06월 30일 일본(JP)               |                                 |
| (71) 출원인                                 | 후지쓰 가부시끼가이샤 야마모토 다쿠마                         |                                 |
| (72) 발명자                                 | 일본국 가나가와켄 가와자끼시 나가하라구 가미고다나까 1015반찌 시라도 다께히대 |                                 |
| (74) 대리인                                 | 일본국 가나가와켄 가와자끼시 나가하라구 가미고다나까 1015반찌 문기상, 조기호 |                                 |

심사청구 : 있음

(54) 반도체 장치

요약

내용 없음.

대표도

도 1

명세서

[발명의 명칭]

반도체 장치

[도면의 간단한 설명]

제1도는 종래의 정전보호회로를 나타내는 도면. 제2도는 본 발명의 일실시예의 평면도. 제3도는 제2도의 장치의 입력회로부를 형성하는 공정에 있어서의 반도체 장치 요부의 단면도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

(57) 청구의 범위

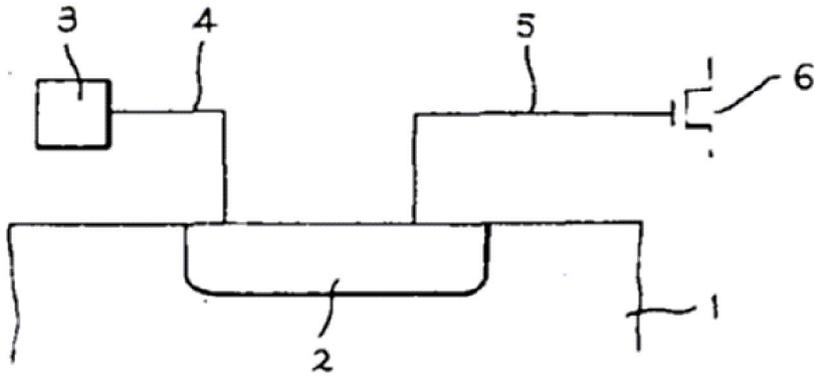
청구항 1

반도체기판(基板)상에 형성한 반도체소자(素子), 입력 또는 출력패드 및 전기(前記) 입출력패드와 반도체소자를 접속하는 회로를 포함하며, 전기(前記) 입출력패드와 반도체 소자는 상기한 반도체소자의 불순물영역보다도 깊이 형성된 제1의 불순물영역과 이 제1의 불순물영역보다 얇은 깊이에 형성된 제2의 불순물영역으로 되는 보호회로 소자를 거쳐 접속되는 것을 특징으로 하는 반도체 장치.

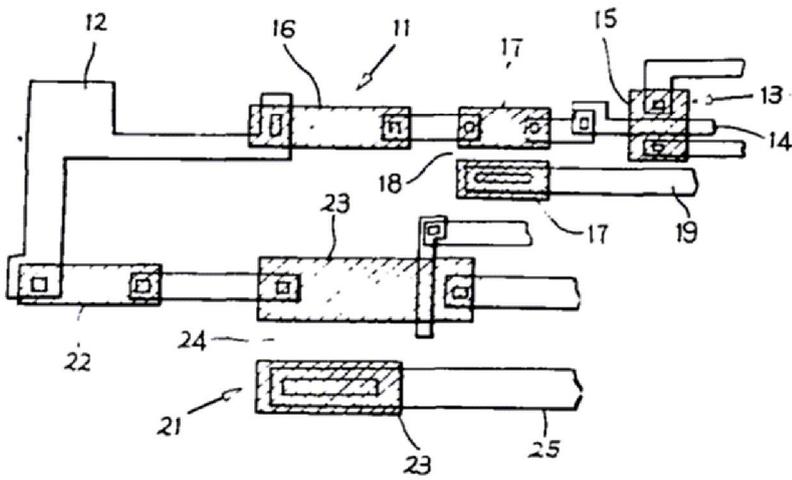
※참고사항:최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2



도면3

