



(12) 发明专利

(10) 授权公告号 CN 108196799 B

(45) 授权公告日 2021.03.30

(21) 申请号 201810109412.7

G11C 13/00 (2006.01)

(22) 申请日 2013.11.22

G11C 29/08 (2006.01)

(65) 同一申请的已公布的文献号

G11C 11/419 (2006.01)

申请公布号 CN 108196799 A

G11C 16/10 (2006.01)

(43) 申请公布日 2018.06.22

(56) 对比文件

(62) 分案原申请数据

CN 101217349 A, 2008.07.09

201310597968.2 2013.11.22

CN 1302428 A, 2001.07.04

(73) 专利权人 华为技术有限公司

CN 101251580 A, 2008.08.27

地址 518129 广东省深圳市龙岗区坂田华

US 2010115377 A1, 2010.05.06

为总部办公楼

RAMI MELHEM ET AL. RDIS: A recursively defined invertible set scheme to tolerate multiple stuck-at faults in resistive memory. 《DEPENDABLE SYSTEMS AND NETWORKS (DSN), 2012 42ND ANNUAL IEEE/IFIP INTERNATIONAL CONFERENCE ON, IEEE》. 2012,

专利权人 清华大学

审查员 纪青

(72) 发明人 舒继武 范捷 朱冠宇

(51) Int. Cl.

G06F 3/06 (2006.01)

G06F 11/10 (2006.01)

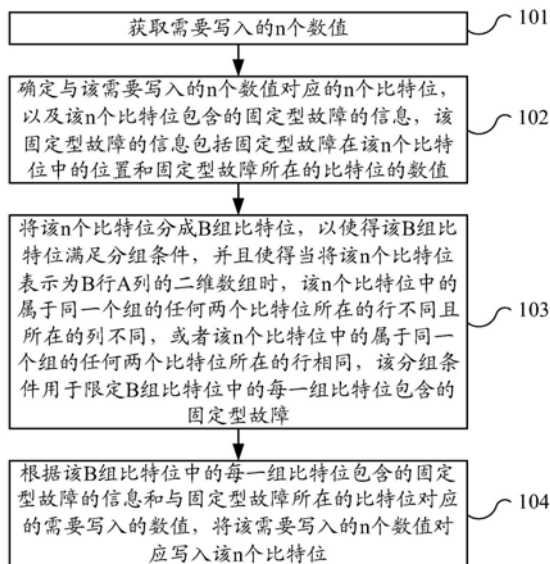
权利要求书3页 说明书17页 附图4页

(54) 发明名称

存储设备的写入方法及写入装置

(57) 摘要

本发明实施例提供了一种存储设备的写入方法及写入装置,该写入方法包括:获取需要写入的n个数值;确定与其对应的n个比特位,以及n个比特位包含的固定型故障的信息;将n个比特位分成B组比特位,以使得满足分组条件,并且使得当将n个比特位表示为B行A列的二维数组时,属于同一个组的任何两个比特位所在的行和列均不同或所在的行相同;根据B组比特位中的每一组比特位包含的固定型故障的信息和与之对应的需要写入的数值,将n个数值对应写入。本发明实施例通过调整同一组中相邻两个比特位的间隔,确定分组,并根据每一组包含的固定型故障的信息,将需要写入的n个数值对应写入,能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。



1. 一种存储设备的写入方法,其特征在于,所述写入方法包括:

获取需要写入的n个数值;

在所述存储设备中确定n个比特位以及所述n个比特位包含的固定型故障的信息,所述固定型故障的信息包括所述固定型故障在所述n个比特位中的位置和所述固定型故障所在的比特位的数值;

将所述n个比特位分成B组比特位,其中,每组包含最多A个比特位,以使得所述B组比特位满足分组条件,所述分组条件包括:所述B组比特位中的每一组比特位包含的固定型故障的个数不超过一个或者固定性故障的类型相同,所述固定型故障的类型包括正固定型故障或者反固定型故障,所述正固定型故障为所述固定型故障所在的第一比特位的数值与所述第一比特位对应的需要写入的数值相等,所述反固定型故障为所述固定型故障所在的第二比特位的数值与所述第二比特位对应的需要写入的数值相反;

根据所述B组比特位中的每一组比特位包含的固定型故障的信息,将所述需要写入的n个数值写入所述n个比特位,

其中,n、A和B为正整数, $n \leq A \times B$ 。

2. 根据权利要求1所述的写入方法,其特征在于,所述将所述n个比特位分成B组比特位,以使得所述B组比特位满足分组条件,包括:

将所述n个比特位分成B组比特位,以使得当将所述n个比特位表示为所述B行A列的二维数组时,所述B组比特位中的第i组比特位的第j个比特位在所述B行A列的二维数组中的位置满足:

$$p_{i,j+1} = p_{i,j} + 1, q_{i,j+1} = (q_{i,j} + k) \bmod B;$$

调整所述k的取值,使得所述B组比特位满足分组条件,

其中, $p_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的列数, $q_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的行数,i和 $q_{i,j}$ 为不大于B的正整数,j和 $p_{i,j}$ 为不大于A的正整数,k为小于B的非负整数,所述调整所述k的取值包括所述k的取值增加1,B为不小于 \sqrt{n} 的最小素数,且 $A = \left\lceil \frac{n}{B} \right\rceil$ 。

3. 根据权利要求1或2所述的写入方法,其特征在于,所述根据所述B组比特位中的每一组比特位包含的固定型故障的信息,将所述需要写入的n个数值写入所述n个比特位,包括:

根据所述B组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值,确定所述B组比特位中的每一组比特位包含的固定型故障的类型;

根据所述B组比特位和所述B组比特位中的每一组比特位包含的固定型故障的类型,将所述需要写入的n个数值对应写入所述n个比特位。

4. 根据权利要求3所述的写入方法,其特征在于,所述根据所述B组比特位和所述B组比特位中的每一组比特位包含的固定型故障的类型,将所述需要写入的n个数值对应写入所述n个比特位,包括:

当所述B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障时,将与所述第i组比特位对应的需要写入的数值对应地取反写入所述第i组比特位,其中,i为不大于B的正整数。

5. 根据权利要求3所述的写入方法,其特征在于,所述根据所述B组比特位和所述B组比特位中的每一组比特位包含的固定型故障的类型,将所述需要写入的n个数值对应写入所述n个比特位,包括:

为所述B组比特位中的第i组比特位分配标识位 m_i ,所述 m_i 用于表示所述B组比特位中的第i组比特位包含的固定型故障的类型;

根据所述标识位 m_i ,将与所述第i组比特位对应的需要写入的数值对应写入所述第i组比特位,

其中,i为不大于B的正整数。

6. 根据权利要求5所述的写入方法,其特征在于,所述根据所述标识位 m_i ,将与所述第i组比特位对应的需要写入的数值对应写入所述第i组比特位,包括:

当所述标识位 $m_i = 1$ 时,将与所述第i组比特位对应的需要写入的数值取反写入所述第i组比特位,所述标识位 $m_i = 1$ 表示所述B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障。

7. 一种存储设备的写入装置,其特征在于,所述写入装置包括:

获取单元,用于获取需要写入的n个数值;

第一确定单元,用于在所述存储设备中确定n个比特位以及所述n个比特位包含的固定型故障的信息,所述固定型故障的信息包括所述固定型故障在所述n个比特位中的位置和所述固定型故障所在的比特位的数值;

分组单元,用于将所述n个比特位分成B组比特位,其中,每组包含最多A个比特位,以使得所述B组比特位满足分组条件,所述分组条件包括:所述B组比特位中的每一组比特位包含的固定型故障的个数不超过一个或者固定性故障的类型相同,所述固定型故障的类型包括正固定型故障或者反固定型故障,所述正固定型故障为所述固定型故障所在的第一比特位的数值与所述第一比特位对应的需要写入的数值相等,所述反固定型故障为所述固定型故障所在的第二比特位的数值与所述第二比特位对应的需要写入的数值相反;

写入单元,用于根据所述B组比特位中的每一组比特位包含的固定型故障的信息,将所述需要写入的n个数值写入所述n个比特位,

其中n、A和B为正整数, $n \leq A \times B$ 。

8. 根据权利要求7所述的写入装置,其特征在于,所述分组单元,具体用于:

将所述n个比特位分成B组比特位,以使得当将所述n个比特位表示为所述B行A列的二维数组时,所述B组比特位中的第i组比特位的第j个比特位在所述B行A列的二维数组中的位置满足:

$$p_{i,j+1} = p_{i,j} + 1, q_{i,j+1} = (q_{i,j} + k) \bmod B;$$

调整所述k的取值,使得所述B组比特位满足分组条件,

其中, $p_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的列数, $q_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的行数,i和 $q_{i,j}$ 为不大于B的正整数,j和 $p_{i,j}$ 为不大于A的正整数,k为小于B的非负整数,所述调整所述k

的取值包括所述k的取值增加1,B为不小于 \sqrt{n} 的最小素数,且 $A = \left\lceil \frac{n}{B} \right\rceil$ 。

9. 根据权利要求7或8所述的写入装置,其特征在于,所述写入单元,包括:

第二确定单元,用于根据所述B组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值,确定所述B组比特位中的每一组比特位包含的固定型故障的类型;

第一写入单元,用于根据所述B组比特位和所述B组比特位中的每一组比特位包含的固定型故障的类型,将所述需要写入的n个数值对应写入所述n个比特位。

10. 根据权利要求9所述的写入装置,其特征在于,所述第一写入单元,具体用于:

当所述B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障时,将与所述第i组比特位对应的需要写入的数值对应地取反写入所述第i组比特位,其中,i为不大于B的正整数。

11. 根据权利要求9所述的写入装置,其特征在于,所述写入单元,还包括分配单元,

所述分配单元,用于为所述B组比特位中的第i组比特位分配标识位 m_i ,所述 m_i 用于表示所述B组比特位中的第i组比特位包含的固定型故障的类型;

所述第一写入单元,具体用于根据所述标识位 m_i ,将与所述第i组比特位对应的需要写入的数值对应写入所述第i组比特位,

其中,i为不大于B的正整数。

12. 根据权利要求11所述的写入装置,其特征在于,所述第一写入单元,具体用于:

当所述标识位 $m_i = 1$ 时,将与所述第i组比特位对应的需要写入的数值取反写入所述第i组比特位,所述标识位 $m_i = 1$ 表示所述B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障。

存储设备的写入方法及写入装置

技术领域

[0001] 本发明实施例涉及计算机存储领域,并且更具体地,涉及一种存储设备的写入方法及写入装置。

背景技术

[0002] 阻抗性存储设备通过介质不同的阻抗状态来分别存储“0”和“1”的信息。但是,绝大多数的阻抗性存储设备都存在写寿命的问题,频繁的写操作会导致产生固定型故障(stuck-at fault)。

[0003] 当阻抗性存储设备产生stuck-at fault的硬件错误时,发生错误的存储单元保持在一个固定的值“0”或“1”不变,并且此单元的值将永远不能再继续被改写。并且,stuck-at fault发生的概率远高于短暂性错误(transient error),成为了阻抗性内存中的一种主要故障错误。

[0004] 现有的内存系统下基于汉明码的多位纠错机制虽然可以用于纠正此类stuck-at fault,但是这种基于汉明码的多位纠错机制是写密集型的,会加重系统的stuck-at fault的发生。

发明内容

[0005] 本发明实施例提供一种存储设备的写入方法,能够解决发生固定型故障的存储设备写入错误的问题。

[0006] 第一方面,提供了一种存储设备的写入方法,所述写入方法包括:获取需要写入的n个数值;确定与所述需要写入的n个数值对应的n个比特位,以及所述n个比特位包含的固定型故障的信息,所述固定型故障的信息包括所述固定型故障在所述n个比特位中的位置和所述固定型故障所在的比特位的数值;将所述n个比特位分成B组比特位,以使得所述B组比特位满足分组条件,并且使得当将所述n个比特位表示为B行A列的二维数组时,所述n个比特位中的属于同一个组的任何两个比特位所在的行不同且所在的列不同,或者所述n个比特位中的属于同一个组的任何两个比特位所在的行相同,所述分组条件用于限定所述B组比特位中的每一组比特位包含的固定型故障;根据所述B组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值,将所述需要写入的n个数值对应写入所述n个比特位,其中,n、A和B为正整数, $n \leq A \times B$ 。

[0007] 结合第一方面,在第一种可能的实现方式中,所述将所述n个比特位分成B组比特位,以使得所述B组比特位满足分组条件,包括:将所述n个比特位分成B组比特位,以使得当将所述n个比特位表示为所述B行A列的二维数组时,所述B组比特位中的第i组比特位的第j个比特位在所述B行A列的二维数组中的位置满足: $p_{i,j+1} = p_{i,j} + 1$, $q_{i,j+1} = (q_{i,j} + k) \bmod B$;调整所述k的取值,使得所述B组比特位满足分组条件,其中, $p_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的列数, $q_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的行数,i和 $q_{i,j}$ 为不大于B的正整数,j和 $p_{i,j}$ 为不大于A的正

整数, k 为小于 B 的非负整数, 所述调整所述 k 的取值包括所述 k 的取值增加1, B 为不小于 \sqrt{n} 的最小素数, 且 $A = \left\lceil \frac{n}{B} \right\rceil$ 。

[0008] 结合第一方面或者第一方面的第一种可能的实现方式, 在第二种可能的实现方式中, 所述分组条件包括: 所述 B 组比特位中的每一组比特位包含的固定型故障的个数不超过一个。

[0009] 结合第一方面或者第一方面的第一种可能的实现方式, 在第三种可能的实现方式中, 所述分组条件包括: 所述 B 组比特位中的每一组比特位包含的固定型故障的类型相同, 所述固定型故障的类型包括正固定型故障或者反固定型故障, 所述正固定型故障为所述固定型故障所在的第一比特位的数值与所述第一比特位对应的需要写入的数值相等, 所述反固定型故障为所述固定型故障所在的第二比特位的数值与所述第二比特位对应的需要写入的数值相反。

[0010] 结合第一方面或者或者上述第一方面的任一种可能的实现方式, 在第四种可能的实现方式中, 所述根据所述 B 组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值, 将所述需要写入的 n 个数值对应写入所述 n 个比特位, 包括: 根据所述 B 组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值, 确定所述 B 组比特位中的每一组比特位包含的固定型故障的类型; 根据所述 B 组比特位和所述 B 组比特位中的每一组比特位包含的固定型故障的类型, 将所述需要写入的 n 个数值对应写入所述 n 个比特位。

[0011] 结合第一方面的第四种可能的实现方式, 在第五种可能的实现方式中, 所述根据所述 B 组比特位和所述 B 组比特位中的每一组比特位包含的固定型故障的类型, 将所述需要写入的 n 个数值对应写入所述 n 个比特位, 包括: 当所述 B 组比特位中的第 i 组比特位包含的固定型故障的类型为反固定型故障时, 将与所述第 i 组比特位对应的需要写入的数值对应地取反写入所述第 i 组比特位, 其中, i 为不大于 B 的正整数。

[0012] 结合第一方面的第四种可能的实现方式, 在第六种可能的实现方式中, 所述根据所述 B 组比特位和所述 B 组比特位中的每一组比特位包含的固定型故障的类型, 将所述需要写入的 n 个数值对应写入所述 n 个比特位, 包括: 为所述 B 组比特位中的第 i 组比特位分配标识位 m_i , 所述 m_i 用于表示所述 B 组比特位中的第 i 组比特位包含的固定型故障的类型; 根据所述标识位 m_i , 将与所述第 i 组比特位对应的需要写入的数值对应写入所述第 i 组比特位, 其中, i 为不大于 B 的正整数。

[0013] 结合第一方面的第六种可能的实现方式, 在第七种可能的实现方式中, 所述根据所述标识位 m_i , 将与所述第 i 组比特位对应的需要写入的数值对应写入所述第 i 组比特位, 包括: 当所述标识位 $m_i = 1$ 时, 将与所述第 i 组比特位对应的需要写入的数值取反写入所述第 i 组比特位, 所述标识位 $m_i = 1$ 表示所述 B 组比特位中的第 i 组比特位包含的固定型故障的类型为反固定型故障。

[0014] 第二方面, 提供了一种存储设备的写入装置, 所述写入装置包括: 获取单元, 用于获取需要写入的 n 个数值; 第一确定单元, 用于确定与所述需要写入的 n 个数值对应的 n 个比特位, 以及所述 n 个比特位包含的固定型故障的信息, 所述固定型故障的信息包括所述固定型故障在所述 n 个比特位中的位置和所述固定型故障所在的比特位的数值; 分组单元, 用于

将所述n个比特位分成B组比特位,以使得所述B组比特位满足分组条件,并且使得当将所述n个比特位表示为B行A列的二维数组时,所述n个比特位中的属于同一个组的任何两个比特位所在的行不同且所在的列不同,或者所述n个比特位中的属于同一个组的任何两个比特位所在的行相同,所述分组条件用于限定所述B组比特位中的每一组比特位包含的固定型故障;写入单元,用于根据所述B组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值,将所述需要写入的n个数值对应写入所述n个比特位,其中n、A和B为正整数, $n \leq A \times B$ 。

[0015] 结合第二方面,在第一种可能的实现方式中,所述分组单元,具体用于:

[0016] 将所述n个比特位分成B组比特位,以使得当将所述n个比特位表示为所述B行A列的二维数组时,所述B组比特位中的第i组比特位的第j个比特位在所述B行A列的二维数组中的位置满足: $p_{i,j+1} = p_{i,j} + 1$, $q_{i,j+1} = (q_{i,j} + k) \bmod B$;调整所述k的取值,使得所述B组比特位满足分组条件,其中, $p_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的列数, $q_{i,j}$ 为所述B组比特位中的第i组比特位的第j个比特位在所述二维数组中的行数,i和 $q_{i,j}$ 为不大于B的正整数,j和 $p_{i,j}$ 为不大于A的正整数,k为小于B的非负整数,所述调

整所述k的取值包括所述k的取值增加1,B为不小于 \sqrt{n} 的最小素数,且 $A = \left\lceil \frac{n}{B} \right\rceil$ 。

[0017] 结合第二方面或者第二方面的第一种可能的实现方式中,在第二种可能的实现方式中,所述分组条件为:所述B组比特位中的每一组比特位包含的固定型故障的个数不超过一个。

[0018] 结合第二方面或者第二方面的第一种可能的实现方式中,在第三种可能的实现方式中,所述分组条件为:所述B组比特位中的每一组比特位包含的固定型故障的类型相同,所述固定型故障的类型包括正固定型故障或者反固定型故障,所述正固定型故障为所述固定型故障所在的第一比特位的数值与所述第一比特位对应的需要写入的数值相等,所述反固定型故障为所述固定型故障所在的第二比特位的数值与所述第二比特位对应的需要写入的数值相反。

[0019] 结合第二方面或者上述第二方面的任一种可能的实现方式中,在第四种可能的实现方式中,所述写入单元,包括:第二确定单元,用于根据所述B组比特位中的每一组比特位包含的固定型故障的信息和与所述固定型故障所在的比特位对应的需要写入的数值,确定所述B组比特位中的每一组比特位包含的固定型故障的类型;第一写入单元,用于根据所述B组比特位和所述B组比特位中的每一组比特位包含的固定型故障的类型,将所述需要写入的n个数值对应写入所述n个比特位。

[0020] 结合第二方面的第四种可能的实现方式中,在第五种可能的实现方式中,所述第一写入单元,具体用于:当所述B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障时,将与所述第i组比特位对应的需要写入的数值对应地取反写入所述第i组比特位,其中,i为不大于B的正整数。

[0021] 结合第二方面的第四种可能的实现方式中,在第六种可能的实现方式中,所述写入单元,还包括分配单元,所述分配单元,用于为所述B组比特位中的第i组比特位分配标识位 m_i ,所述 m_i 用于表示所述B组比特位中的第i组比特位包含的固定型故障的类型;所述第一写入单元,具体用于根据所述标识位 m_i ,将与所述第i组比特位对应的需要写入的数值对应

写入所述第*i*组比特位,其中,*i*为不大于*B*的正整数。

[0022] 结合第二方面的第六种可能的实现方式中,在第七种可能的实现方式中,所述第一写入单元,具体用于:当所述标识位 $m_i = 1$ 时,将与所述第*i*组比特位对应的需要写入的数值取反写入所述第*i*组比特位,所述标识位 $m_i = 1$ 表示所述*B*组比特位中的第*i*组比特位包含的固定型故障的类型为反固定型故障。

[0023] 本发明实施例通过调整同一分组中相邻两个比特位的间隔,确定将*n*个比特位分成*B*组,可以根据所述*B*组的每一组中的固定型故障的信息,将需要写入的数值对应写入*n*个比特位,进而能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。

附图说明

[0024] 为了更清楚地说明本发明实施例的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动性的前提下,还可以根据这些附图获得其他的附图。

[0025] 图1是本发明一个实施例的存储设备的写入方法的流程图。

[0026] 图2是本发明另一个实施例的存储设备的写入方法的流程图。

[0027] 图3是本发明另一个实施例的存储设备的写入方法的流程图。

[0028] 图4是本发明另一个实施例的存储设备的写入方法的具体例子的示意图。

[0029] 图5是本发明一个实施例的存储设备的写入装置的框图。

[0030] 图6是本发明一个实施例的存储设备的写入装置的框图。

具体实施方式

[0031] 下面将结合本发明实施例中的附图,对本发明实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例是本发明一部分实施例,而不是全部的实施例。基于本发明中的实施例,本领域普通技术人员在没有作出创造性劳动前提下所获得的所有其他实施例,都属于本发明保护的范围。

[0032] 图1是本发明一个实施例的存储设备的写入方法的流程图。图1所示的写入方法包括:

[0033] 101,获取需要写入的*n*个数值。

[0034] 102,确定与该需要写入的*n*个数值对应的*n*个比特位,以及该*n*个比特位包含的固定型故障的信息,该固定型故障的信息包括固定型故障在该*n*个比特位中的位置和固定型故障所在的比特位的数值。

[0035] 103,将该*n*个比特位分成*B*组比特位,以使得该*B*组比特位满足分组条件,并且使得当将该*n*个比特位表示为*B*行*A*列的二维数组时,该*n*个比特位中的属于同一个组的任何两个比特位所在的行不同且所在的列不同,或者该*n*个比特位中的属于同一个组的任何两个比特位所在的行相同,该分组条件用于限定*B*组比特位中的每一组比特位包含的固定型故障。

[0036] 104,根据该*B*组比特位中的每一组比特位包含的固定型故障的信息和与固定型故障所在的比特位对应的需要写入的数值,将该需要写入的*n*个数值对应写入该*n*个比特位。

[0037] 其中*n*、*A*和*B*为正整数, $n \leq A \times B$ 。

[0038] 本发明实施例通过调整同一分组中相邻两个比特位的间隔,确定将n个比特位分成B组,可以根据所述B组的每一组中的固定型故障的信息,将需要写入的数值对应写入n个比特位,进而能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。

[0039] 在步骤102中,n个比特位是步骤101中的n个数值需要对应写入的位置。并且在确定n个比特位的同时,也可确定该n个比特位所包含的固定型故障的信息。固定型故障的信息可包括n个比特位所包含的固定型故障的个数、固定型故障在n个比特位中的位置以及固定型故障所在的比特位的数值。

[0040] 为了方便理解,可将在步骤102中确定的n个比特位顺序编号1至n,也可理解为n个比特位的位置序号。

[0041] 在步骤103中,首先将n个比特位进行初始分组。初始分组可以为:将n个比特位依次将每A个比特位分为一组,这样初始分组将n个比特位分为B组比特位,其中B组比特位的前B-1组比特位中每一组比特位包含A个比特位,第B组比特位,也就是最后一组比特位中包含 $n-A \times (B-1)$ 个比特位。

[0042] 可选地,在步骤103中,可理解为,将n个比特位分成B组比特位,以使得当将n个比特位表示为B行A列的二维数组时,所述B组比特位中的第i组比特位的第j个比特位在该B行A列的二维数组中的位置应满足: $p_{i,j+1} = p_{i,j} + 1$, $q_{i,j+1} = (q_{i,j} + k) \bmod B$ 。并且可通过调整k的取值,使得所述B组比特位满足分组条件,

[0043] 其中, $p_{i,j}$ 为B组比特位中的第i组比特位的第j个比特位在二维数组中的列数, $q_{i,j}$ 为B组比特位中的第i组比特位的第j个比特位在二维数组中的行数,i和 $q_{i,j}$ 为不大于B的正整数,j和 $p_{i,j}$ 为不大于A的正整数,k为小于B的非负整数,所述调整所述k的取值包括k的取值增加1,B为不小于 \sqrt{n} 的最小素数,且 $A = \left\lfloor \frac{n}{B} \right\rfloor$ 。

[0044] 具体地,该n个比特位可以根据初始分组与二维数组相互对应的。例如,二维数组的一行可以对应初始分组的一组,即 $k=0$ 。或者,假设一个比特位在n个比特位中的位置序号为x,该比特位对应二维数组中的行为a,列为b,则应满足 $x = (b-1) \times A + a$ 。

[0045] 应注意,初始分组对应的k也可以为小于B的其他的整数,如1,或2,或B-1等。本发明对此不作限定。

[0046] 可选地,在步骤103中,也可理解为,将n个比特位分成B组比特位,以使得B组比特位中的每一组中的相邻的两个比特位在n个比特位中的位置序号的差为 $k \times A + 1$,或者说,n个比特位中每间隔 $k \times A + 1$ 的比特位位于同一组中。具体地,若 $n = A \times B$,可认为n个比特位的第n个比特位的下一个比特位为n个比特位的第一个比特位,或者也可认为将n个比特位首尾相连成环状,按间隔进行分组。若 $n < A \times B$,可认为将第n+1个比特位至第 $A \times B$ 个比特位置空,n个比特位的第n个比特位的下一个比特位为空的第n+1个比特位,第 $A \times B$ 个比特位的下一个比特位为n个比特位的第一个比特位,或者也可认为将 $A \times B$ 个比特位首尾相连成环状,按间隔进行分组。

[0047] 可选地,在步骤102中,也可理解为,将n个比特位分成B组比特位,以使得当将n个比特位对应到二维笛卡尔坐标系中的n个数据点时,属于同一组的任何两个比特位对应的两个数据点在二维笛卡尔坐标系中的纵坐标都相同,或者,属于同一组的任何两个比特位对应的两个数据点,在二维笛卡尔坐标系中的横坐标不同且纵坐标也不同。并且,可作出斜

率相等的多条直线,位于同一条直线上的所有数据点均属于同一组。并且,该多条直线的斜率为 k 。

[0048] 具体地,该 n 个比特位与二维笛卡尔坐标系中的 n 个数据点的对应关系,可参见上述 n 个比特位与二维数组中的点的对应关系。例如,二维笛卡尔坐标系中的 n 个数据点中的纵坐标相同的数据点可对应 n 个比特位的初始分组中的一组,即斜率 $k=0$ 。可选地,该初始分组对应的 k 也可为 $B-1$ 的其他的整数,本发明对此不作限定。

[0049] 应注意,以上所描述的只是从不同的数学角度进行的分组分析。其共同的参数为 k 。可以理解为同一组中相邻的两个比特位在 n 个比特位中的位置间隔为 $k \times A + 1$ 。也可以理解为在二维数组中,同一组中列相邻的两个比特位所在的行的差。也可以理解为在二维笛卡尔坐标系中,同一组中的比特位所在的直线的斜率。进一步调整分组时,都可通过调整 k 的取值,确定新的分组。这里调整 k 的取值,可以是 k 的取值增加1,例如从0增加至1,从1增加至2,等等。其中, k 的取值范围为0至 $B-1$ 之间的 B 个整数。

[0050] 本领域技术人员能够理解,只要可以表示为通过参数 k 的取值变化来确定分组的方式,即使运用其他的数学手段或方法进行分析,仍然落入本发明实施例的范围内。

[0051] 可选地,作为一个实施例,步骤103中所说的分组条件可以为第一分组条件: B 组比特位中的每一组比特位包含的固定型故障的个数不超过一个。

[0052] 可选地,作为另一个实施例,步骤103中所说的分组条件可以为第二分组条件: B 组比特位中的每一组比特位包含的固定型故障的类型相同,固定型故障的类型包括正固定型故障和反固定型故障,正固定型故障为固定型故障所在的第一比特位的数值与该第一比特位对应地需要写入的数值相等,反固定型故障为固定型故障所在的第二比特位的数值与该第二比特位对应地需要写入的数值相反。

[0053] 其中,满足第一分组条件的分组方式中,同一个组中包含的固定型故障的个数为零个或者一个。满足第二分组条件的分组方式中,同一个组中包含的固定型故障的个数可以是零个,也可以是一个或者多个。

[0054] 可选地,作为一个实施例,在步骤104中,根据 B 组比特位中的每一组比特位包含的固定型故障的信息和与固定型故障所在的比特位对应的需要写入的数值,确定 B 组比特位中的每一组比特位包含的固定型故障的类型。随后,根据 B 组比特位和 B 组比特位中的每一组比特位包含的固定型故障的类型,将需要写入的 n 个数值对应写入 n 个比特位。

[0055] 具体地,当 B 组比特位中的第 i 组比特位包含的固定型故障的类型为反固定型故障时,可将与第 i 组比特位对应的需要写入的数值取反后再写入该第 i 组比特位。其中, i 为不大于 B 的正整数。

[0056] 具体地,作为另一个实施例,可为 B 组比特位中的第 i 组比特位分配对应的标识位 m_i , m_i 用于表示该第 i 组比特位包含的固定型故障的类型;进一步根据标识位 m_i ,将与第 i 组比特位对应的需要写入的数值对应写入该第 i 组比特位。其中, i 为不大于 B 的正整数。

[0057] 例如,可用 $m_i=1$ 表示 B 组比特位中的第 i 组比特位包含的固定型故障的类型为反固定型故障。并且,当 $m_i=1$ 时,将与第 i 组比特位对应的需要写入的数值对应地取反写入第 i 组比特位。

[0058] 例如,可为 B 组比特位分配一个具有 B 个分量的矢量 m ,该矢量的第 i 个分量对应于 B 组比特位中的第 i 组比特位的标识位 m_i 。并且可设置该矢量 m 的初始值均为0。当可确定某一

组包含的固定型故障为反固定型故障时,将该组对应的标识位置为1。在写入时,对标识位为1的组,将与该组对应的需要写入的数值对应地取反写入。

[0059] 应注意,本发明实施例中,对写入的具体方式不作限定。可选地,可根据所确定的分组进行写入。例如,可先将与确定的分组中的第一组比特位对应的需要写入的数值写入,再将与确定的分组中的第二组比特位对应的需要写入的数值写入,以此类推,完成B组比特位的n个数值的写入。或者,也可根据n个比特位的位置序号顺序或逆序写入。例如,可先确定n个比特位的第一个比特位所在的组,并根据该第一个比特位所在的组对应的标识位进行写入,再确定n个比特位的第二个比特位所在的组,并根据该第二个比特位所在的组对应的标识位进行写入,以此类推,完成n个数值的写入。本领域技术人员能够理解,运用其他方式完成写入,仍然落入本发明实施例的范围内。

[0060] 本发明实施例中,所确定的分组的组数是固定不变的,即对于n个比特位,分组的组数保持B组不变。并且,k的取值为从0至B-1的B个整数,调整k确定分组的最多次数为B次。这样,能够保证分组的效率。并且,这种分组方式在实现上比较简单。

[0061] 本发明实施例中,每一次写入都需要进行分组条件的判断。例如,当第一次写入确定的分组对应的 $k=k_1$ 。第二次写入时进行分组条件判断的初始分组对应的 $k=k_1$,可在 $k=k_1$ 的基础上进行分组调整,并确定第二次写入时满足分组条件的对应的k。

[0062] 图2是本发明另一个实施例的存储设备的写入方法的流程图。图2所示的写入方法包括:

[0063] 201,获取需要写入的n个数值。

[0064] 202,确定与该需要写入的n个数值对应的n个比特位,以及该n个比特位包含的固定型故障的信息,该固定型故障的信息包括固定型故障在该n个比特位中的位置和固定型故障所在的比特位的数值。

[0065] 203,确定初始分组,以及固定型故障所在的组。

[0066] 具体地,可将n个比特位初始分成B组比特位,并且前B-1组比特位中每一组比特位包含A个比特位,第B组比特位包含 $n-A \times (B-1)$ 个比特位。例如,将n个比特位的第一个比特位至第A个比特位分在第一组,将第A+1个比特位至第2A个比特位分在第二组,以此类推。

[0067] 这种分组方式对应 $k=0$,关于k的描述如前所述,为避免重复,这里不再赘述。

[0068] 应注意,初始分组对应的k也可B-1的其他整数,本发明对此不作限定。

[0069] 204,判断分组是否满足第一分组条件。当不满足时,执行步骤205;当满足时,执行步骤206。

[0070] 应注意,若在步骤202中判断发现n个比特位中发生固定型故障的个数大于B,那么运用该方式分组,不可能满足第一分组条件。或者,另一方面,当步骤204判断发现不满足第一分组条件,即执行步骤205。当k从0增加至B-1,k在这B个取值的任一个时的分组都不满足第一分组条件。

[0071] 205,k的取值增加1,重新进行分组。

[0072] k的取值增加1,重新确定的分组的方式如前所述,为避免重复,这里不再赘述。

[0073] 206,确定分组中的每一组所包含的固定型故障的类型。

[0074] 具体地,对比发生固定型故障所在的比特位的数值与该比特位上对应的需要写入的数值,以确定固定型故障的类型。当该比特位的数值与该比特位上对应的需要写入的数

值相同时,固定型故障的类型为正固定型故障。当该比特位的数值与该比特位上对应的需要写入的数值相反时,固定型故障的类型为反固定型故障。

[0075] 207,根据步骤206中确定的类型为每一组分配一个标识位。

[0076] 具体地,若固定型故障的类型为反固定型故障,可将其所在的组的标识位分配为1,并将不包含固定型故障的组和固定型故障的类型为正固定型故障所在的组的标识位分配为0。

[0077] 208,根据确定的分组以及对应的标识位,将n个数值进行写入。

[0078] 具体地,将标识位为1的组,对应地取反写入。将标识位为0的组,对应地正常写入。

[0079] 本发明实施例通过调整同一分组中相邻两个比特位的间隔,确定将n个比特位分成B组,可以根据所述B组的每一组中的固定型故障的信息,将需要写入的数值对应写入n个比特位,进而能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。

[0080] 图3是本发明另一个实施例的存储设备的写入方法的流程图。图3所示的写入方法包括:

[0081] 301,获取需要写入的n个数值。

[0082] 302,确定与该需要写入的n个数值对应的n个比特位,以及该n个比特位包含的固定型故障的信息,该固定型故障的信息包括固定型故障在该n个比特位中的位置、固定型故障所在的比特位的数值、以及固定型故障的类型。

[0083] 具体地,对比发生固定型故障所在的比特位的数值与该比特位上对应的需要写入的数值,以确定固定型故障的类型。当该比特位的数值与该比特位上对应的需要写入的数值相同时,固定型故障的类型为正固定型故障。当该比特位的数值与该比特位上对应的需要写入的数值相反时,固定型故障的类型为反固定型故障。

[0084] 303,确定初始分组,以及固定型故障所在的组。

[0085] 具体地,可将n个比特位初始分成B组比特位,并且前B-1组比特位中每一组比特位中包含A个比特位,第B组比特位包含 $n-A \times (B-1)$ 个比特位。例如,将n个比特位的第一个比特位至第A个比特位分在第一组,将第A+1个比特位至第2A个比特位分在第二组,以此类推。

[0086] 这种分组方式对应 $k=0$,关于k的描述如前所述,为避免重复,这里不再赘述。

[0087] 应注意,初始分组对应的k也可作为B-1的其他整数,本发明对此不作限定。

[0088] 304,判断分组是否满足第二分组条件。当不满足时,执行步骤305;当满足时,执行步骤306。

[0089] 305,k的取值增加1,重新进行分组。

[0090] 306,根据确定分组中的每一组所包含的固定型故障的类型,为每一组分配分配一个标识位。

[0091] 307,根据确定的分组以及对应的标识位,将n个数值进行写入。

[0092] 本发明实施例通过调整同一分组中相邻两个比特位的间隔,确定将n个比特位分成B组,可以根据所述B组的每一组中的固定型故障的信息,将需要写入的数值对应写入n个比特位,进而能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。

[0093] 图4是本发明另一个实施例的存储设备的写入方法的具体例子的示意图。图4所示的方法以 $n=32$ 作为一个具体的例子描述本发明的实施例。

[0094] 图4所示的每一行为32个比特位中的数值。图4中的虚线表示发生固定型故障的位

置。

[0095] 应注意,图4的实施例中,以n=32为例进行描述。但本领域技术人员能够理解,n可以为其他正整数,这样的变化仍落入本发明实施例的范围内。

[0096] 假设数据块包含n=32个比特位。该32个比特位的数值见图4中的第一行:n个数值写入之前。为该32个比特位所在的位置顺序编号为1至32,32个比特位所在的位置序号与对应的数值如表1所示。其中,32个比特位中发生stack-at fault的位置序号为7,9,16,17,27。

[0097] 表1

[0098]

位置序号	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
数值	0	0	1	1	0	0	0	0	1	1	1	1	0	0	0	1
位置序号	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
数值	0	1	1	1	0	1	0	0	1	0	1	0	1	0	0	0

[0099] 应注意,本发明实施例中,位置序号是指将数据块的n个比特位进行顺序编号所产生的序号。

[0100] 与该32个比特位对应的需要写入的数值见图4中的第二行:需要写入的n个数值。该32个位置序号与对应的需要写入的32个数值如表2所示。

[0101] 表2

[0102]

位置序号	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
需要写入的数值	1	1	0	0	1	0	0	1	1	0	0	1	1	0	0	0
位置序号	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
需要写入的数值	0	0	1	1	0	0	1	0	1	0	0	0	0	0	1	0

[0103] 取B为大于等于 $\sqrt{n} = \sqrt{32}$ 的最小素数,即B=7;取 $A = \left\lceil \frac{n}{B} \right\rceil = \left\lceil \frac{32}{7} \right\rceil$,即A=5。

[0104] 将表1所示的n=32个比特位表示为B=7行A=5列的二维数组,如表3所示。为了方便描述,表3中示出的二维数组中为与表1所示的数值对应的位置序号。并且该二维数值的一行代表一组,即属于同一个组的任何两个比特位所在的行都相同。为了描述方便,本发明实施例假想地在表3中补充了位置序号33,34,35。并相对应地,假想位置序号为33,34,35的比特位为空。

[0105] 表3

[0106]

31	32	33	34	35
26	27	28	29	30
21	22	23	24	25
16	17	18	19	20
11	12	13	14	15
6	7	8	9	10

1	2	3	4	5
---	---	---	---	---

[0107] 在表3中,假设位置序号x在该二维数组中的行数为a,列数为b,则表3中位置序号的排布满足: $x = (b-1) \times A + a$ 。

[0108] 应注意,表3只是示意性的描述,不是该32个位置序号表示为7行5列的二维数组的唯一表示。例如,该32个位置序号还可以竖向排列,即满足 $x = (b-1) \times B + a$ 。本发明对此不作限定。

[0109] 将32个比特位分为 $B=7$ 组,并且如表3所示的二维数组的每一行相应地作为一个组,即将该二维数组的行数作为组数,第一组对应的位置序号为1,2,3,4,5;第二组对应的位置序号为6,7,8,9,10;第三组对应的位置序号为11,12,13,14,15;第四组对应的位置序号为16,17,18,19,20;第五组对应的位置序号为21,22,23,24,25;第六组对应的位置序号为26,27,28,29,30;第七组对应的位置序号为31,32。

[0110] 应注意,对 $n=32$ 的比特位来说,分成了7组,并且每组所包含的比特位的个数不超过 $A=5$ 个。假如包含三个假想的位置序号33,34,35,那么可以认为上述分组方式中,每一个组中均含有5个位置序号。

[0111] 这样,便将该32个位置序号分成了7组。从第一个角度,这种分组方式可以理解为:这7组中的第i组的第j个的位置序号在该二维数组中的位置 $(q_{i,j}, p_{i,j})$ 满足:

$$p_{i,j+1} = p_{i,j} + 1, q_{i,j+1} = (q_{i,j} + k) \bmod B \quad (1)$$

[0113] 这里 $k=0, B=7$ 。 $q_{i,j}$ 为这7组中的第i组的第j个的位置序号在该二维数组中的行数, $p_{i,j}$ 为这7组中的第i组的第j个的位置序号在该二维数组中的列数。

[0114] 应注意,本发明实施例中,在二维数组中的位置是指在二维数组中的行和列的位置信息。

[0115] 例如,以上述分组中的第四组为例,即 $i=4$,该第四组中的位置序号与其在二维数组中的位置 $(q_{i,j}, p_{i,j})$ 的对应关系如表4所示。可发现, $(q_{i,j}, p_{i,j})$ 与i和j的对应关系满足上述(1)式。

[0116] 表4

i	j	$(q_{i,j}, p_{i,j})$
[0117] i=4	j=1	(4,1)
	j=2	(4,2)
	j=3	(4,3)
[0118]	j=4	(4,4)
	j=5	(4,5)

[0119] 从第二个角度,也可理解为,这种分组方式是:每一个组中的相邻的两个的位置序号的差为1。也就是说,每一个组中的相邻两个的位置序号的间隔为1。并且,该间隔可对应于第一个角度的 $k \times A + 1$ 。

[0120] 从第三个角度,也可理解为,这种分组方式是:当将n个比特位对应到二维笛卡尔坐标系中的n个数据点时,属于同一个组的任何两个比特位对应的两个数据点在二维笛卡

尔坐标系中的纵坐标都相同。与32个比特位对应的32个数据点在该二维笛卡尔坐标系中位于7条直线上,并且每条直线上的数据点位于同一个分组中。并且这7条直线的斜率为0。并且,该直线的斜率可对应于第一个角度的 k 。

[0121] 应注意,上述所述的第一角度至第三角度,只是对当前分组的不同的数学理解。本领域技术人员能够理解,运用其他的数学手段或方法分析对该分组方式的分析,仍然落入本发明实施例的范围内。

[0122] 对表3所示的分组方式,首先要判断该分组是否满足分组条件。

[0123] 可选地,作为一个实施例,分组条件可以为第一分组条件:每一组中包含的固定型故障个数不超过一个。由于表1所示的32个比特位中发生固定型故障的位置序号为7,9,16,17,27。对照表3,可发现,固定型故障的位置序号为7和9同位于第二组,固定型故障的位置序号为16和17同位于第四组。即上述的分组中,第二组和第四组中包含的固定型故障个数都超过了一个,不满足第一分组条件。此时需要对上述分组方式进行调整,对该32个比特位进行重新分组。

[0124] 对应于上述第一个角度,重新分组的方式可以是 k 增加1。即前述 $k=0$,重新分组的 $k=1$ 。则,新的分组方式为:第一组对应的位置序号为1,7,13,19,25;第二组对应的位置序号为6,12,18,24,30;第三组对应的位置序号为11,17,23,29,○;第四组对应的位置序号为16,22,28,□,5;第五组对应的位置序号为21,27,◎,4,10;第六组对应的位置序号为26,32,3,9,15;第七组对应的位置序号为31,2,8,14,20。其中,◎,□和○表示空,依次代表表3中的假想的位置序号33,34和35。

[0125] 参考表3,可见,这样的新的分组方式中,属于同一个组的任何两个比特位所在的行不同且所在的列不同。并且,对应于上述第一个角度,这种新的分组方式中,这7组中的第 i 组的第 j 个的位置序号在该二维数组中的位置 $(q_{i,j}, p_{i,j})$ 仍然满足上述(1)式,此时 $k=1$ 。为避免重复,这里不再赘述。

[0126] 对应于上述第二个角度,也可理解为,这种新的分组方式是:每一个组中的相邻的两个的位置序号的差为6。也就是说,每一个组中的相邻两个的位置序号的间隔为6。并且,该间隔可对应于第一个角度的 $k \times A + 1$ 。以该新的分组中的第四组为例进行分析,其中,第四组的前三个位置序号16,22,28的两两之间的间隔均为6,第四个位置序号□代表假想的位置序号34,且34与28之间的间隔为6,第五个位置序号5可以理解为:35的下一个位置序号为1,即可以假想从1至35的位置序号排成一个首尾相接的圆环,这样与34的间隔为6的下一个位置序号即为5。另外,由于每个组中所包含的位置序号的个数为5个,该5个指包括假想的位置序号的情形,而在第四组中的第五个已经确定为位置序号5,因此该分组方式的第四组即可确定。对应于上述第二个角度的其他几个组中的位置序号可类似理解,为避免重复,这里不再赘述。

[0127] 对应于上述第三个角度,也可理解为,这种新的分组方式是:当将32个比特位对应到二维笛卡尔坐标系中的32个数据点时,属于同一个组的任何两个比特位对应的两个数据点,在二维笛卡尔坐标系中的横坐标不同且纵坐标也不同。并且,可作出斜率相等的多条直线,位于同一条直线上的所有数据点均属于同一个组。并且,该多条直线的斜率可对应于第一个角度的 $k=1$ 。

[0128] 进一步地,要判断该新的分组是否满足第一分组条件。由于表1所示的32个比特位

中发生固定型故障的位置序号为7,9,16,17,27。结合该新的分组方式,可发现,发生固定型故障的位置序号为7,9,16,17,27分别位于新的分组中的第一组,第六组,第四组,第三组和第五组。也就是说,该新的分组方式满足第一分组条件:每一组中包含的固定型故障个数不超过一个。从而可确定满足分组条件的7组为该新的分组。

[0129] 应注意,假设如果该新的分组仍然不满足第一分组条件,可将k继续增加1,得到另一新的分组,并进一步判断该另一新的分组是否满足第一分组条件。

[0130] 可选地,作为另一个实施例,分组条件可以为第二分组条件:每一组中包含的固定型故障的类型相同,固定型故障的类型包括正固定型故障或者反固定型故障,正固定型故障为固定型故障所在的第一比特位的数值与该第一比特位上需要写入的数值相等,反固定型故障为固定型故障所在的第二比特位的数值与该第二比特位上需要写入的数值相反。

[0131] 由于表1所示的32个比特位中发生固定型故障的位置序号为7,9,16,17,27。结合表1和表2,可知表1中位置序号为7的比特位上的数值为“0”,与表2中该位置上需要写入的数值“0”相等,因此位置序号为7的固定型故障的类型为正固定型故障。类似地,可知,位置序号为9的固定型故障的类型为正固定型故障,位置序号为16的固定型故障的类型为反固定型故障,位置序号为17的固定型故障的类型为正固定型故障,位置序号为27的固定型故障的类型为反固定型故障。

[0132] 对于上述分组方式,虽然位置序号为7和9同属于第二组,但是位置序号为7和9的固定型故障的类型均为正固定型故障,满足第二分组条件。位置序号为16和17同属于第四组,但是位置序号为7和9的固定型故障的类型不相同,不满足第二分组条件。因此,此时也需要对上述分组方式进行调整,对该32个比特位进行重新分组。

[0133] 确定重新分组的方法与前述根据第一分组条件判断后进行重新分组的方法类似,为避免重复,这里不再赘述。由前述分析可知,新的分组方式为:第一组对应的位置序号为1,7,13,19,25;第二组对应的位置序号为6,12,18,24,30;第三组对应的位置序号为11,17,23,29,○;第四组对应的位置序号为16,22,28,□,5;第五组对应的位置序号为21,27,◎,4,10;第六组对应的位置序号为26,32,3,9,15;第七组对应的位置序号为31,2,8,14,20。其中,◎,□和○表示空,依次代表表3中的假想的位置序号33,34和35。

[0134] 进一步地,要判断该新的分组是否满足第二分组条件。由于表1所示的32个比特位中发生固定型故障的位置序号为7,9,16,17,27。结合该新的分组方式,可发现,发生固定型故障的位置序号为7,9,16,17,27分别位于新的分组中的第一组,第六组,第四组,第三组和第五组。也就是说,该新的分组方式满足第二分组条件:每一组中包含的固定型故障的类型相同。从而可确定满足分组条件的7组为该新的分组。

[0135] 应注意,假设如果该新的分组仍然不满足第二分组条件,可将k继续增加1,得到另一新的分组,并进一步判断该另一新的分组是否满足第二分组条件。

[0136] 应注意,本发明实施例中,根据第一分组条件所确定的分组方式,和根据第二分组条件所确定的分组方式,是相互独立的。两种分组条件确定的分组方式可以是相同的,也可以是不同的。

[0137] 更进一步地,根据该新的分组的每一组中包含的固定型故障的信息,将表2中需要写入的32个数值对应写入表1的32个比特位中。这里的固定型故障的信息包括固定型故障的位置序号和固定型故障的类型。

[0138] 可选地,作为一个实施例,根据第一分组条件确定的新的分组之后,首先每一组中包含的固定型故障的类型。由于发生固定型故障的位置序号为7,9,16,17,27分别位于新的分组中的第一组,第六组,第四组,第三组和第五组。结合表1和表2分析,可知,位置序号为7,9和17的固定型故障的类型为正固定型故障,位置序号为16和27的固定型故障的类型为反固定型故障。将与反固定型故障所在的组,第四组和第五组,对应的需要写入的数值取反写入;将其他组对应的需要写入的数值正常写入。写入之后的32个比特位的数值见图4中的第三行:n个数值写入之后。这样,完成写入之后的32个位置序号与对应的写入的数值可如表5所示。

[0139] 表5

位置序号	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
写入的数值	1	1	0	1	0	0	0	1	1	1	0	1	1	0	0	1
位置序号	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
写入的数值	0	0	1	1	1	1	1	0	1	0	1	1	0	0	1	0

[0141] 或者,也可为该新的分组的每个组指定标识位 m_i , i 代表7组中的第 i 组,且 i 为不大于7的正整数。对应地,7个组有7个标识位,标识位用来表示该组所包含的固定型故障的类型。例如,可用0表示正固定型故障,用1表示反固定型故障。这样,上述新的分组对应的标识位依次为0001100。进一步地,可根据各个组对应的标识位进行写入。具体地,当某一组的标识位为1时,将与该组对应的需要写入的数值取反写入;当某一组的标识位为0时,将与该组对应的需要写入的数值正常写入。

[0142] 应注意,本发明对标识位的形式不作限定。例如,该标识位可以是具有B个分量的矢量 m ,该矢量的第 i 个分量对应于B组比特位中的第 i 组比特位的标识位 m_i 。并且可设置该矢量的初始值均为0。其中, i 为不大于B的正整数。

[0143] 应注意,本发明实施例中,对写入的具体方式不作限定。可选地,可根据所确定的分组进行写入。例如,第一组的位置序号为1,7,13,19,25,且第一组中所包含的固定型故障的类型为正固定型故障,或者第一组的标识位为0,则将与位置序号1,7,13,19,25对应的数值正常写入。之后再按照第二组至第七组的顺序完成写入。可选地,也可根据位置序号顺序写入。例如,对于位置序号1,首先判断其所在的组为第一组,且第一组中所包含的固定型故障的类型为正固定型故障,或者第一组的标识位为0,则将与该位置序号1对应的数值正常写入。之后,对于位置序号2,首先判断其所在的组为第七组,且第七组中不包含固定型故障,或者第一组的标识位为0,则将与该位置序号2对应的数值正常写入。之后再按照位置序号3至32的顺序完成写入。或者也可根据位置序号逆序写入。也可以其他的方式完成写入。本领域技术人员能够理解,运用其他的方式完成写入,仍然落入本发明实施例的范围内。

[0144] 可选地,作为另一个实施例,根据第二分组条件确定的新的分组之后,可知,该新的分组中的第四组和第五组所包含的固定型故障的类型反固定型故障,其他组所包含的固定型故障的类型为正固定型故障或者不包含固定型故障。将与反固定型故障所在的组对应的需要写入的数值取反写入;将其他组对应的需要写入的数值正常写入。这样,完成写入之后的32个比特位的数值可如表5所示。

[0145] 类似地,也可引入与每组对应的标识位,并进一步根据标识位进行写入。该标识位的具体描述可参见上述针对第一分组条件的描述,为避免重复,这里不再赘述。

[0146] 图5是本发明一个实施例的存储设备的写入装置的框图。图5所示的写入装置500包括获取单元501、第一确定单元502、分组单元503和写入单元504。

[0147] 获取单元501,用于获取需要写入的n个数值。

[0148] 第一确定单元502,用于确定与该需要写入的n个数值对应的n个比特位,以及该n个比特位包含的固定型故障的信息,该固定型故障的信息包括该固定型故障在该n个比特位中的位置和该固定型故障所在的比特位的数值。

[0149] 分组单元503,用于将该n个比特位分成B组比特位,以使得该B组比特位满足分组条件,并且使得当将该n个比特位表示为B行A列的二维数组时,该n个比特位中的属于同一个组的任何两个比特位所在的行不同且所在的列不同,或者该n个比特位中的属于同一个组的任何两个比特位所在的行相同,该分组条件用于限定该B组比特位中的每一组比特位包含的固定型故障。

[0150] 写入单元504,用于根据该B组比特位中的每一组比特位包含的固定型故障的信息和与该固定型故障所在的比特位对应的需要写入的数值,将该需要写入的n个数值对应写入该n个比特位,

[0151] 其中n、A和B为正整数, $n \leq A \times B$ 。

[0152] 本发明实施例通过调整同一分组中相邻两个比特位的间隔,确定将n个比特位分成B组,可以根据该B组的每一组中的固定型故障的信息,将需要写入的数值对应写入n个比特位,进而能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。

[0153] 可选地,作为一个实施例,分组单元502具体用于:将该n个比特位分成B组比特位,以使得当将该n个比特位表示为该B行A列的二维数组时,该B组比特位中的第i组比特位的第j个比特位在该B行A列的二维数组中的位置满足: $p_{i,j+1} = p_{i,j} + 1$, $q_{i,j+1} = (q_{i,j} + k) \bmod B$;调整该k的取值,使得该B组比特位满足分组条件。

[0154] 其中, $p_{i,j}$ 为该B组比特位中的第i组比特位的第j个比特位在该二维数组中的列数, $q_{i,j}$ 为该B组比特位中的第i组比特位的第j个比特位在该二维数组中的行数,i和 $q_{i,j}$ 为不大于B的正整数,j和 $p_{i,j}$ 为不大于A的正整数,k为小于B的非负整数,该调整该k的取值包

括该k的取值增加1,B为不小于 \sqrt{n} 的最小素数,且 $A = \left\lceil \frac{n}{B} \right\rceil$ 。

[0155] 可选地,作为一个实施例,分组条件为:该B组比特位中的每一组比特位包含的固定型故障的个数不超过一个。

[0156] 可选地,作为另一个实施例,分组条件为:该B组比特位中的每一组比特位包含的固定型故障的类型相同,该固定型故障的类型包括正固定型故障或者反固定型故障,该正固定型故障为该固定型故障所在的第一比特位的数值与该第一比特位对应的需要写入的数值相等,该反固定型故障为该固定型故障所在的第二比特位的数值与该第二比特位对应的需要写入的数值相反。

[0157] 可选地,作为一个实施例,写入单元504包括第二确定单元505和第一写入单元506,第二确定单元505用于根据该B组比特位中的每一组比特位包含的固定型故障的信息和与该固定型故障所在的比特位对应的需要写入的数值,确定该B组比特位中的每一组比特位包含的固定型故障的类型。第一写入单元506用于根据该B组比特位和该B组比特位中的每一组比特位包含的固定型故障的类型,将该需要写入的n个数值对应写入该n个比特

位。

[0158] 可选地,作为另一个实施例,第一写入单元506具体用于:当所述B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障时,将与所述第i组比特位对应的需要写入的数值对应地取反写入所述第i组比特位,其中,i为不大于B的正整数。

[0159] 可选地,作为另一个实施例,写入单元504还包括分配单元507,分配单元507用于为该B组比特位中的第i组比特位分配标识位 m_i ,该 m_i 用于表示该B组比特位中的第i组比特位包含的固定型故障的类型。第一写入单元506具体用于根据该标识位 m_i ,将与所述第i组比特位对应的需要写入的数值对应写入该第i组比特位。其中,i为不大于B的正整数。

[0160] 具体地,当该标识位表示该B组的第i组包含的固定型故障的类型为反固定型故障时,将与该第i组对应的需要写入的数值取反写入。

[0161] 或者,具体地,当该标识位 $m_i=1$ 时,将与该第i组比特位对应的需要写入的数值取反写入该第i组比特位,该标识位 $m_i=1$ 表示该B组比特位中的第i组比特位包含的固定型故障的类型为反固定型故障。

[0162] 写入装置500能够实现图2至图4的实施例中由写入装置实现的各个过程,为避免重复,这里不再赘述。

[0163] 图6是本发明一个实施例的存储设备的写入装置的框图。图6所示的写入装置600包括处理器601、存储器602和收发电路603。

[0164] 收发电路603,用于获取需要写入的n个数值。

[0165] 处理器601,用于确定与该需要写入的n个数值对应的n个比特位,以及该n个比特位包含的固定型故障的信息,该固定型故障的信息包括该固定型故障在该n个比特位中的位置和该固定型故障所在的比特位的数值。用于将该n个比特位分成B组比特位,以使得该B组比特位满足分组条件,并且使得当将该n个比特位表示为B行A列的二维数组时,该n个比特位中的属于同一个组的任何两个比特位所在的行不同且所在的列不同,或者该n个比特位中的属于同一个组的任何两个比特位所在的行相同,该分组条件用于限定该B组比特位中的每一组比特位包含的固定型故障。并用于根据该B组比特位中的每一组比特位包含的固定型故障的信息和与该固定型故障所在的比特位对应的需要写入的数值,将该需要写入的n个数值对应写入该n个比特位,其中n、A和B为正整数, $n \leq A \times B$ 。

[0166] 本发明实施例通过调整同一分组中相邻两个比特位的间隔,确定将n个比特位分成B组,可以根据该B组的每一组中的固定型故障的信息,将需要写入的数值对应写入n个比特位,进而能够有效地防止阻抗性存储设备中的固定型故障导致的写入错误。

[0167] 写入装置600中的各个组件通过总线系统604耦合在一起,其中总线系统604除包括数据总线之外,还包括电源总线、控制总线和状态信号总线。但是为了清楚说明起见,在图6中将各种总线都标为总线系统604。

[0168] 上述本发明实施例揭示的方法可以应用于处理器601中,或者由处理器601实现。处理器601可能是一种集成电路芯片,具有信号的处理能力。在实现过程中,上述方法的各步骤可以通过处理器601中的硬件的集成逻辑电路或者软件形式的指令完成。上述的处理器601可以是通用处理器、数字信号处理器(Digital Signal Processor,DSP)、专用集成电路(Application Specific Integrated Circuit,ASIC)、现成可编程门阵列(Field Programmable Gate Array,FPGA)或者其他可编程逻辑器件、分立门或者晶体管逻辑器件、

分立硬件组件。可以实现或者执行本发明实施例中的公开的各方法、步骤及逻辑框图。通用处理器可以是微处理器或者该处理器也可以是任何常规的处理器等。结合本发明实施例所公开的方法的步骤可以直接体现为硬件译码处理器执行完成,或者用译码处理器中的硬件及软件模块组合执行完成。软件模块可以位于随机存取存储器(Random Access Memory, RAM)、闪存、只读存储器(Read-Only Memory, ROM)、可编程只读存储器或者电可擦写可编程存储器、寄存器等本领域成熟的存储介质中。该存储介质位于存储器602,处理器601读取存储器602中的信息,结合其硬件完成上述方法的步骤。

[0169] 可选地,作为一个实施例,处理器601具体用于:将该 n 个比特位分成 B 组比特位,以使得当将该 n 个比特位表示为该 B 行 A 列的二维数组时,该 B 组比特位中的第 i 组比特位的第 j 个比特位在该 B 行 A 列的二维数组中的位置满足: $p_{i,j+1} = p_{i,j} + 1, q_{i,j+1} = (q_{i,j} + k) \bmod B$;调整该 k 的取值,使得该 B 组比特位满足分组条件。

[0170] 其中, $p_{i,j}$ 为该 B 组比特位中的第 i 组比特位的第 j 个比特位在该二维数组中的列数, $q_{i,j}$ 为该 B 组比特位中的第 i 组比特位的第 j 个比特位在该二维数组中的行数, i 和 $q_{i,j}$ 为不大于 B 的正整数, j 和 $p_{i,j}$ 为不大于 A 的正整数, k 为小于 B 的非负整数,该调整该 k 的取值包

括该 k 的取值增加1, B 为不小于 \sqrt{n} 的最小素数,且 $A = \left\lceil \frac{n}{B} \right\rceil$ 。

[0171] 可选地,作为一个实施例,分组条件为:该 B 组比特位中的每一组比特位包含的固定型故障的个数不超过一个。

[0172] 可选地,作为另一个实施例,分组条件为:该 B 组比特位的每一组比特位包含的固定型故障的类型相同,该固定型故障的类型包括正固定型故障或者反固定型故障,该正固定型故障为该固定型故障所在的第一比特位的数值与该第一比特位对应的需要写入的数值相等,该反固定型故障为该固定型故障所在的第二比特位的数值与该第二比特位对应的需要写入的数值相反。

[0173] 可选地,作为一个实施例,处理器601具体用于:根据该 B 组比特位中的每一组比特位包含的固定型故障的信息和与该固定型故障所在的比特位对应的需要写入的数值,确定该 B 组比特位中的每一组比特位包含的固定型故障的类型。并根据该 B 组比特位和该 B 组比特位中的每一组比特位包含的固定型故障的类型,将该需要写入的 n 个数值对应写入该 n 个比特位。

[0174] 可选地,作为另一个实施例,处理器601用于当所述 B 组比特位中的第 i 组比特位包含的固定型故障的类型为反固定型故障时,将与所述第 i 组比特位对应的需要写入的数值对应地取反写入所述第 i 组比特位,其中, i 为不大于 B 的正整数。

[0175] 可选地,作为另一个实施例,处理器601具体用于:为该 B 组比特位中的第 i 组比特位分配标识位 m_i ,该 m_i 用于表示该 B 组比特位中的第 i 组比特位包含的固定型故障的类型;根据该标识位 m_i ,将与所述第 i 组比特位对应的需要写入的数值对应写入该第 i 组比特位。其中, i 为不大于 B 的正整数。

[0176] 具体地,当该标识位表示该 B 组的第 i 组包含的固定型故障的类型为反固定型故障时,将与该第 i 组对应的需要写入的数值取反写入。

[0177] 或者,具体地,当该标识位 $m_i = 1$ 时,将与该第 i 组比特位对应的需要写入的数值取反写入该第 i 组比特位,该标识位 $m_i = 1$ 表示该 B 组比特位中的第 i 组比特位包含的固定型故

障的类型为反固定型故障。

[0178] 写入装置600能够实现图2至图4的实施例中由写入装置实现的各个过程,为避免重复,这里不再赘述。

[0179] 本领域普通技术人员可以意识到,结合本文中所公开的实施例描述的各示例的单元及算法步骤,能够以电子硬件、或者计算机软件和电子硬件的结合来实现。这些功能究竟以硬件还是软件方式来执行,取决于技术方案的特定应用和设计约束条件。专业技术人员可以对每个特定的应用来使用不同方法来实现所描述的功能,但是这种实现不应认为超出本发明的范围。

[0180] 所属领域的技术人员可以清楚地了解到,为描述的方便和简洁,上述描述的系统、装置和单元的具体工作过程,可以参考前述方法实施例中的对应过程,在此不再赘述。

[0181] 在本申请所提供的几个实施例中,应该理解到,所揭露的系统、装置和方法,可以通过其它的方式实现。例如,以上所描述的装置实施例仅仅是示意性的,例如,所述单元的划分,仅仅为一种逻辑功能划分,实际实现时可以有另外的划分方式,例如多个单元或组件可以结合或者可以集成到另一个系统,或一些特征可以忽略,或不执行。另一点,所显示或讨论的相互之间的耦合或直接耦合或通信连接可以是通过一些接口,装置或单元的间接耦合或通信连接,可以是电性,机械或其它的形式。

[0182] 所述作为分离部件说明的单元可以是或者也可以不是物理上分开的,作为单元显示的部件可以是或者也可以不是物理单元,即可以位于一个地方,或者也可以分布到多个网络单元上。可以根据实际的需要选择其中的部分或者全部单元来实现本实施例方案的目的。

[0183] 另外,在本发明各个实施例中的各功能单元可以集成在一个处理单元中,也可以是各个单元单独物理存在,也可以两个或两个以上单元集成在一个单元中。

[0184] 所述功能如果以软件功能单元的形式实现并作为独立的产品销售或使用,可以存储在一个计算机可读取存储介质中。基于这样的理解,本发明的技术方案本质上或者说对现有技术做出贡献的部分或者该技术方案的部分可以以软件产品的形式体现出来,该计算机软件产品存储在一个存储介质中,包括若干指令用以使得一台计算机设备(可以是个人计算机,服务器,或者网络设备等)执行本发明各个实施例所述方法的全部或部分步骤。而前述的存储介质包括:U盘、移动硬盘、ROM、RAM、磁碟或者光盘等各种可以存储程序代码的介质。

[0185] 以上所述,仅为本发明的具体实施方式,但本发明的保护范围并不局限于此,任何熟悉本技术领域的技术人员在本发明揭露的技术范围内,可轻易想到变化或替换,都应涵盖在本发明的保护范围之内。因此,本发明的保护范围应以权利要求的保护范围为准。

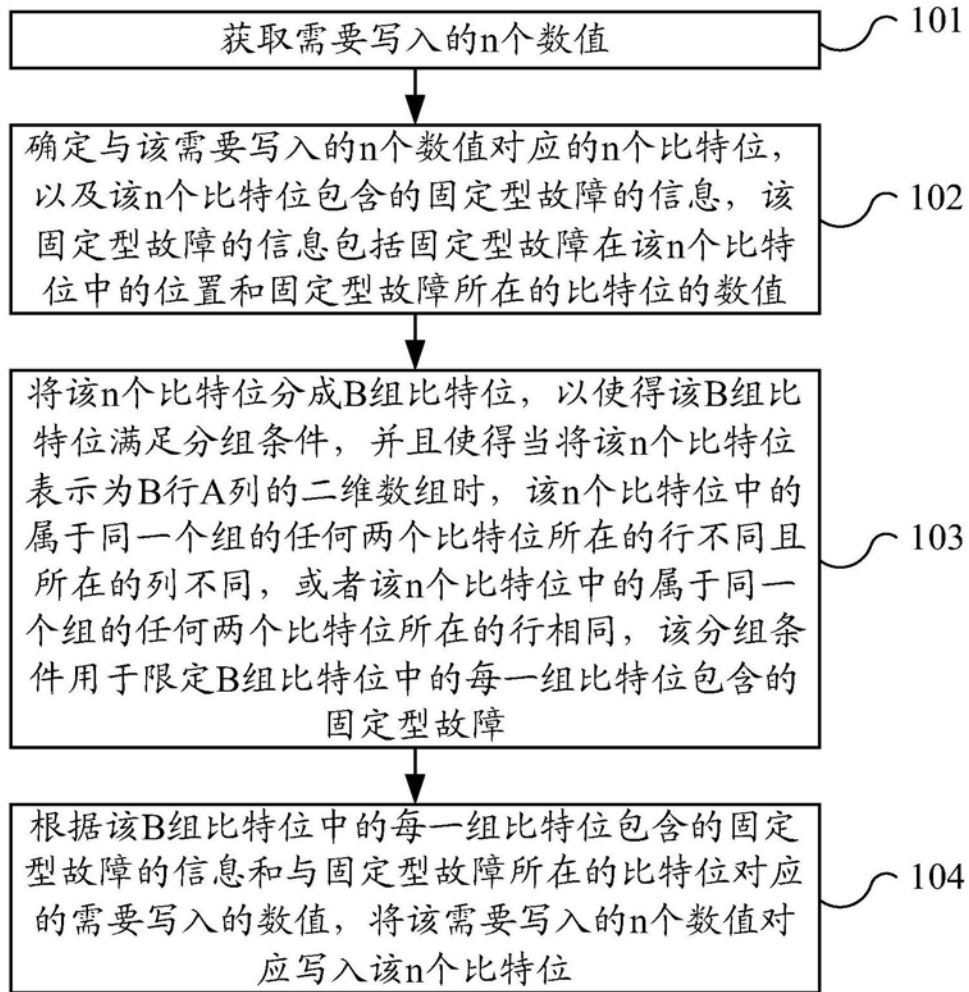


图1

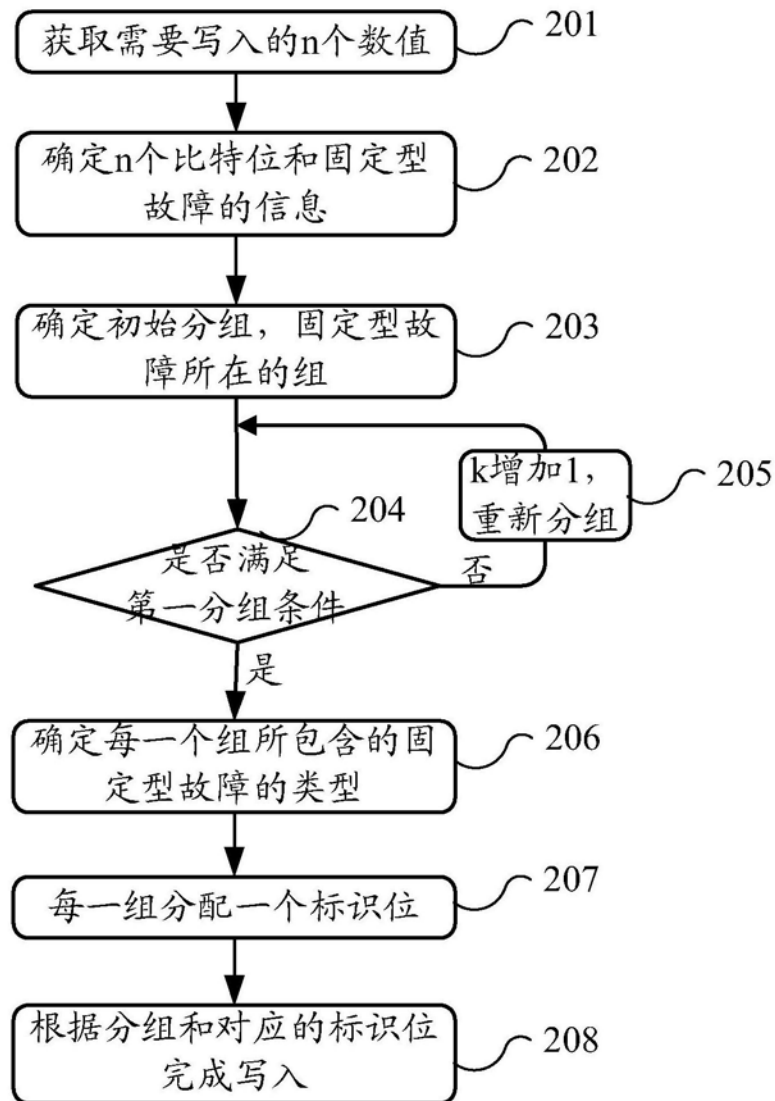


图2

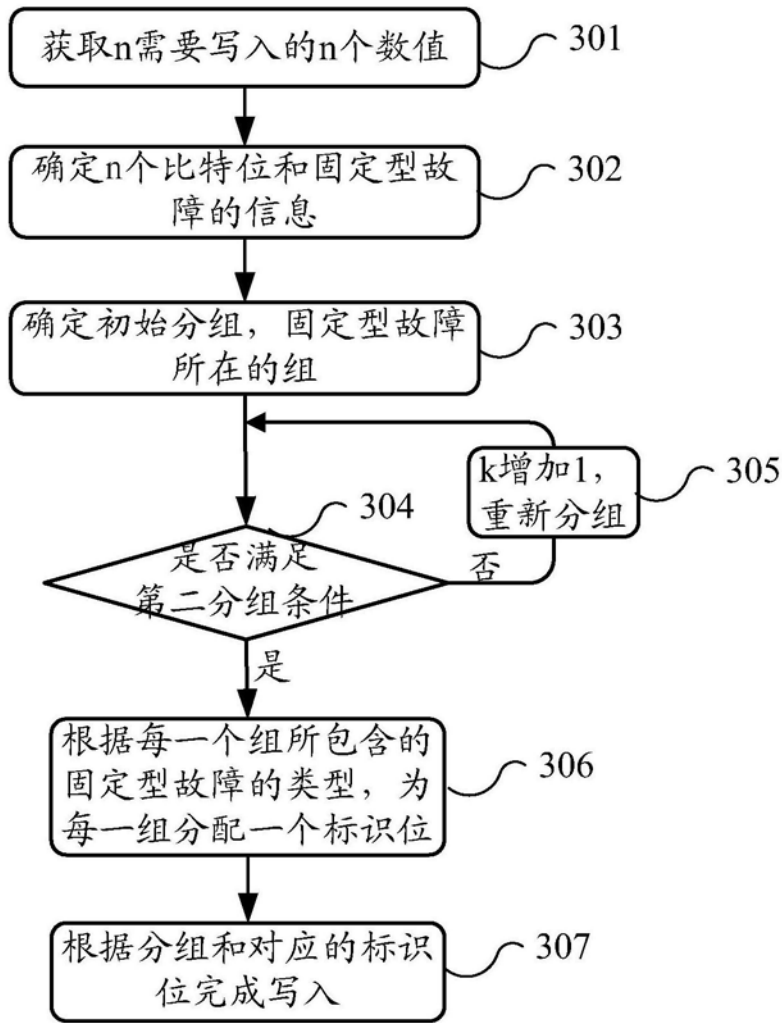


图3

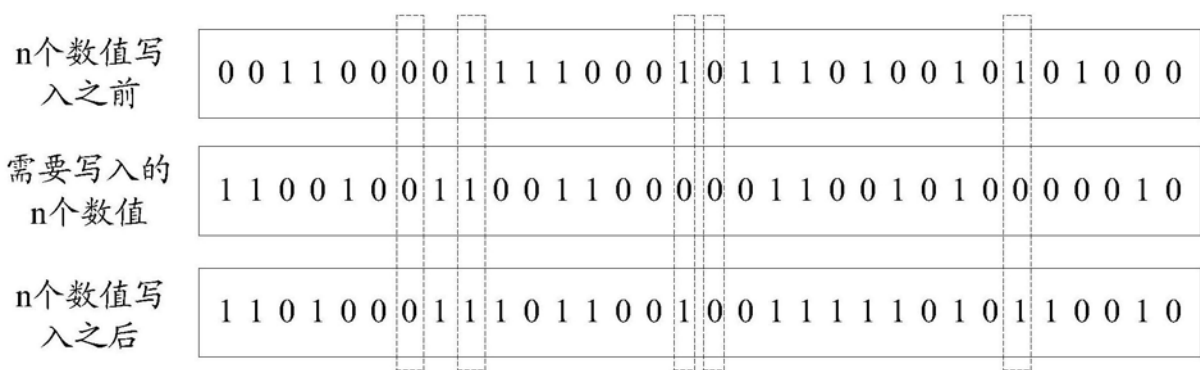


图4

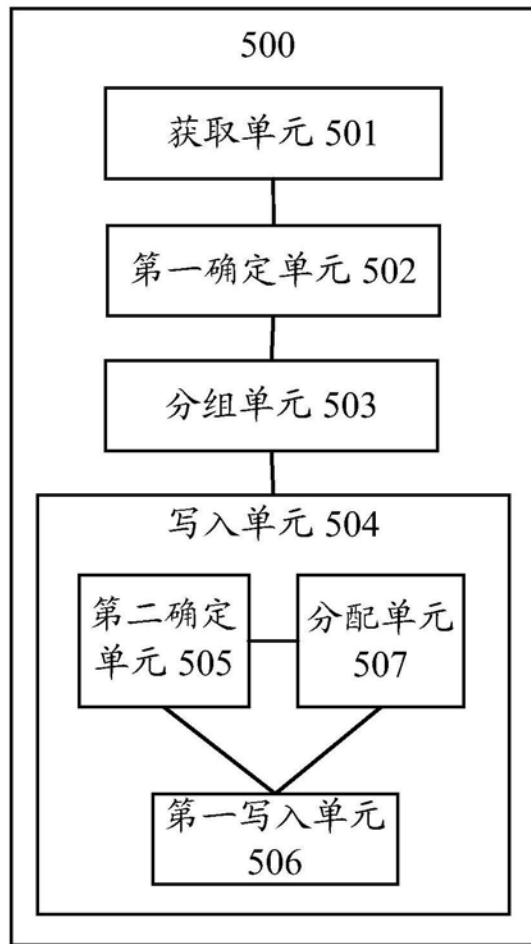


图5

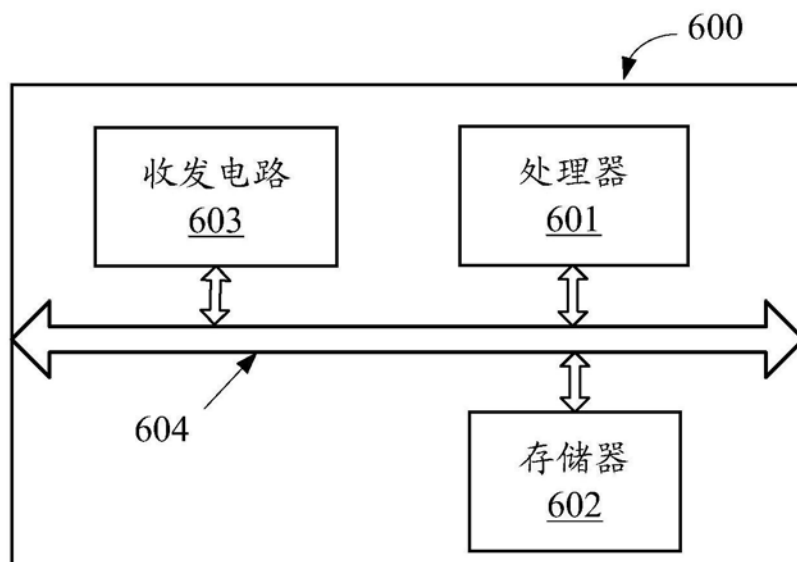


图6