



(12)发明专利

(10)授权公告号 CN 106773423 B

(45)授权公告日 2020.05.19

(21)申请号 201710099058.X

H01L 27/12(2006.01)

(22)申请日 2017.02.23

(56)对比文件

(65)同一申请的已公布的文献号

申请公布号 CN 106773423 A

CN 205139543 U,2016.04.06,

CN 105223749 A,2016.01.06,

CN 103728800 A,2014.04.16,

CN 101598872 A,2009.12.09,

(43)申请公布日 2017.05.31

(73)专利权人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明大道9-2号

审查员 韩旭

(72)发明人 陈黎暄

(74)专利代理机构 深圳市铭粤知识产权代理有限公司 44304

代理人 孙伟峰 黄进

(51)Int.Cl.

G02F 1/1362(2006.01)

G02F 1/1343(2006.01)

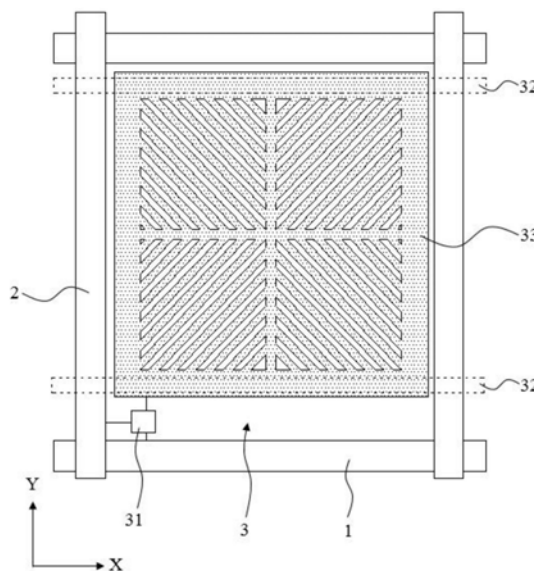
权利要求书1页 说明书4页 附图5页

(54)发明名称

像素结构、阵列基板和液晶显示面板

(57)摘要

本发明公开了一种像素结构,包括扫描线和数据线,所述扫描线和所述数据线相互交叉限定像素单元,所述像素单元包括像素驱动器件、公共电极线和像素电极,所述像素电极通过所述像素驱动器件电连接至所述扫描线和所述数据线,其特征在于,所述公共电极线和所述像素电极呈异层结构设置,所述像素电极包括显示区域和环绕所述显示区域的非显示区域,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内,所述公共电极线与所述像素电极的非显示区域之间形成存储电容。本发明还公开了包含如上所述像素结构的阵列基板和液晶显示面板。



1. 一种像素结构,包括扫描线和数据线,所述扫描线和所述数据线相互交叉限定像素单元,所述像素单元包括像素驱动器件、公共电极线和像素电极,所述像素电极通过所述像素驱动器件电连接至所述扫描线和所述数据线,其特征在于,所述公共电极线和所述像素电极呈异层结构设置,所述像素电极包括显示区域和环绕所述显示区域的非显示区域,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内,所述公共电极线与所述像素电极的非显示区域之间形成存储电容。

2. 根据权利要求1所述的像素结构,其特征在于,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内并且位于所述显示区域的相对的第一侧和第三侧,所述公共电极线沿着所述扫描线的长度方向延伸。

3. 根据权利要求1所述的像素结构,其特征在于,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内并且位于所述显示区域的相对的第二侧和第四侧,所述公共电极线沿着所述数据线的长度方向延伸。

4. 根据权利要求1所述的像素结构,其特征在于,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内并且位于所述显示区域的第一侧、第二侧、第三侧和第四侧,正投影位于所述显示区域的第一侧和第三侧的所述公共电极线沿着所述扫描线的长度方向延伸,正投影位于所述显示区域的第二侧和第四侧的所述公共电极线沿着所述数据线的长度方向延伸。

5. 根据权利要求1所述的像素结构,其特征在于,所述像素驱动器件为薄膜晶体管。

6. 根据权利要求1-5任一所述的像素结构,其特征在于,所述像素电极的显示区域部分包括条状的水平主干和条状的竖直主干,所述水平主干与所述竖直主干在中心位置垂直相交;由所述水平主干与所述竖直主干中心垂直相交所均分而成的四个子区域中分别具有多个条状分支,每一所述条状分支的一端与所述水平主干或所述竖直主干连接,另一端与所述像素电极的非显示区域部分连接,任意相邻的两个所述条状分支之间具有狭缝。

7. 根据权利要求6所述的像素结构,其特征在于,所述像素电极的显示区域部分相对于所述水平主干呈上下镜像对称、相对于所述竖直主干呈左右镜像对称。

8. 根据权利要求7所述的像素结构,其特征在于,所述多个条状分支分别与所述水平主干和所述竖直主干的夹角均为45度。

9. 一种阵列基板,包括玻璃衬底以及阵列设置于所述玻璃衬底上的像素结构,其特征在于,所述像素结构为权利要求1-8任一所述的像素结构。

10. 一种液晶显示面板,包括相对设置的彩膜基板和阵列基板,所述彩膜基板和所述阵列基板之间设置有液晶分子,其特征在于,所述阵列基板采用上述权利要求9所述的阵列基板。

## 像素结构、阵列基板和液晶显示面板

### 技术领域

[0001] 本发明涉及显示器技术领域,尤其涉及一种像素结构,还涉及包含该像素结构的阵列基板和液晶显示面板。

### 背景技术

[0002] 随着显示技术的发展,液晶显示器(Liquid Crystal Display,LCD)已经成为最为常见的显示装置。其中,垂直排列(VerticalAlignment,VA)型液晶显示器因为具有视角宽、对比度高等优点,已成为市场上的主流产品。当前,随着客户对高画质的需求,需要发展更高对比度的LCD。高对比度意味着在白画面亮度不下降的情况下,尽可能降低背光一直打开时LCD黑画面的漏光现象,这一漏光依赖于背光设计,也依赖于液晶盒设计和偏光片设计。其中,液晶盒(Cell)中的像素结构对像素漏光具有重要影响。

[0003] 像素结构中通常包括像素电极和公共电极,像素电极和公共电极具有重叠部分形成存储电容,像素电极和公共电极通常都采用透明导电材料制备形成,公共电极相对位于像素电极下方,两者之间具有绝缘层。公共电极包括横向电极线和纵向电极线,横向电极线和纵向电极线的相互垂直设置,两者的交叉点位于像素结构的显示区域中。如上所述的像素结构会产生漏光,这种漏光主要是偏振光在经过部分金属电路元件(例如公共电极的横向电极线和纵向电极线)后部分透射光其偏振方向发生了一定的偏转。具体地,横向电极线和纵向电极线相互交叉的位置,两者的夹角通常为圆弧角(在结构设计时,该角度设计为直角,但是由于制造工艺的限制,实际制造获得的角度并不是严格的直角而是圆弧角),对于入射的偏振光,非水平/垂直方向的金属拐角或金属边缘会对其偏振产生影响,发生一种类似衍射的现象,使得部分光线的偏振方向发生改变,导致暗画面下漏光发生。这种漏光现象也会发生在公共电极与像素电极的边缘相交的位置。因此,如果可以消除由于公共电极对光线的影响造成的漏光问题,则可以获得更高的对比度。

### 发明内容

[0004] 鉴于现有技术存在的不足,本发明提供了一种像素结构,该像素结构可以有效降低漏光,提高对比度。

[0005] 为了达到上述的目的,本发明采用了如下的技术方案:

[0006] 一种像素结构,包括扫描线和数据线,所述扫描线和所述数据线相互交叉限定像素单元,所述像素单元包括像素驱动器件、公共电极线和像素电极,所述像素电极通过所述像素驱动器件电连接至所述扫描线和所述数据线,其中,所述公共电极线和所述像素电极呈异层结构设置,所述像素电极包括显示区域和环绕所述显示区域的非显示区域,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内,所述公共电极线与所述像素电极的非显示区域之间形成存储电容。

[0007] 优选地,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内并且位于所述显示区域的相对的第一侧和第三侧,所述公共电极线沿着所述扫描线的长度方

向延伸。

[0008] 优选地,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内并且位于所述显示区域的相对的第二侧和第四侧,所述公共电极线沿着所述数据线的长度方向延伸。

[0009] 优选地,所述公共电极线在所述像素电极上的正投影位于所述非显示区域之内并且位于所述显示区域的第一侧、第二侧、第三侧和第四侧,正投影位于所述显示区域的第一侧和第三侧的所述公共电极线沿着所述扫描线的长度方向延伸,正投影位于所述显示区域的第二侧和第四侧的所述公共电极线沿着所述数据线的长度方向延伸。

[0010] 优选地,所述像素驱动器件为薄膜晶体管。

[0011] 优选地,所述像素电极的显示区域部分包括条状的水平主干和条状的竖直主干,所述水平主干与所述竖直主干在中心位置垂直相交;由所述水平主干与所述竖直主干中心垂直相交所均分而成的四个子区域中分别具有多个条状分支,每一所述条状分支的一端与所述水平主干或所述竖直主干连接,另一端与所述像素电极的非显示区域部分连接,任意相邻的两个所述条状分支之间具有狭缝。

[0012] 优选地,所述像素电极的显示区域部分相对于所述水平主干呈上下镜像对称、相对于所述竖直主干呈左右镜像对称。

[0013] 优选地,所述多个条状分支分别与所述水平主干和所述竖直主干的夹角均为45度。

[0014] 本发明还提供了一种阵列基板,包括玻璃衬底以及阵列设置于所述玻璃衬底上的像素结构,其中,所述像素结构为如上所述的像素结构。

[0015] 本发明的另一方面是提供一种液晶显示面板,包括相对设置的彩膜基板和阵列基板,所述彩膜基板和所述阵列基板之间设置有液晶分子,其中,所述阵列基板采用上述的阵列基板。

[0016] 相比于现有技术,本发明实施例提供的像素结构以及相应的阵列基板和液晶显示面板,像素结构中的公共电极线布置在非显示区域中,避免了公共电极线对入射的偏振光发生衍射而产生漏光,有效地降低了像素结构的漏光程度,提高了液晶显示的对比度。

## 附图说明

[0017] 图1是本发明实施例中的像素结构的结构示意图;

[0018] 图2是本发明实施例中公共电极线在像素电极上的投影的示例性图示;

[0019] 图3是本发明另外实施例中公共电极线在像素电极上的投影的示例性图示;

[0020] 图4是本发明另外实施例中公共电极线在像素电极上的投影的示例性图示;

[0021] 图5是本发明实施例中的阵列基板的结构示意图;

[0022] 图6是本发明实施例中的液晶显示面板的结构示意图。

## 具体实施方式

[0023] 为使本发明的目的、技术方案和优点更加清楚,下面结合附图对本发明的具体实施方式进行详细说明。这些优选实施方式的示例在附图中进行了例示。附图中所示和根据附图描述的本发明的实施方式仅仅是示例性的,并且本发明并不限于这些实施方式。

[0024] 在此,还需要说明的是,为了避免因不必要的细节而模糊了本发明,在附图中仅仅示出了与根据本发明的方案密切相关的结构和/或处理步骤,而省略了与本发明关系不大的其他细节。

[0025] 图1是本发明实施例中的像素结构的结构示意图,如图1所示,所述像素结构包括扫描线1和数据线2,所述扫描线1和所述数据线2相互交叉限定像素单元3,所述像素单元3包括像素驱动器件31、公共电极线32和像素电极33,所述像素电极33通过所述像素驱动器件31电连接至所述扫描线1和所述数据线2。具体地,所述像素驱动器件31为薄膜晶体管,所述薄膜晶体管的栅极连接至所述扫描线1,源极连接至所述数据线2,漏极连接至所述像素电极33。

[0026] 其中,参阅图1和图2,所述公共电极线32和所述像素电极33呈异层结构设置(如图1中用虚线表示公共电极线32相对位于像素电极33的下方)。如图2所示,所述像素电极33包括显示区域33a和环绕所述显示区域33a的非显示区域33b,所述公共电极线32在所述像素电极33上的正投影位于所述非显示区域33b之内,所述公共电极线32与所述像素电极33的非显示区域33b之间形成存储电容。

[0027] 如上所提供的像素结构中,公共电极线32布置在非显示区域33b中,避免了公共电极线32对入射的偏振光发生衍射而产生漏光,有效地降低了像素结构的漏光程度,提高了液晶显示的对比度。

[0028] 在本实施例中,如图2所示,所述公共电极线32在所述像素电极33上的正投影位于所述非显示区域33b之内并且位于所述显示区域33a的相对的第一侧301和第三侧303,所述公共电极线32沿着所述扫描线1的长度方向(如图中的X方向)延伸。

[0029] 在另外的一个优选的实施例中,如图3所示,所述公共电极线32也可以是这样设置:所述公共电极线32在所述像素电极33上的正投影位于所述非显示区域33b之内并且位于所述显示区域33a的相对的第二侧302和第四侧304,所述公共电极线32沿着所述数据线2的长度方向(如图中的Y方向)延伸。

[0030] 进一步地,在另外的一个优选的实施例中,如图4所示,所述公共电极线32还可以是这样设置:所述公共电极线32在所述像素电极33上的正投影位于所述非显示区域33b之内并且位于所述显示区域33a的第一侧301、第二侧302、第三侧303和第四侧304。其中,正投影位于所述显示区域33a的第一侧301和第三侧303的所述公共电极线32沿着所述扫描线1的长度方向(如图中的X方向)延伸,正投影位于所述显示区域33a的第二侧302和第四侧304的所述公共电极线32沿着所述数据线2的长度方向(如图中的Y方向)延伸。

[0031] 其中,参阅图1和图2,所述像素电极33的显示区域33a部分包括条状的水平主干310和条状的竖直主干320,所述水平主干310与所述竖直主干320在中心位置垂直相交。由所述水平主干310与所述竖直主干320中心垂直相交所均分而成的四个子区域中分别具有多个条状分支330,每一所述条状分支330的一端与所述水平主干310或所述竖直主干320连接,另一端与所述像素电极33的非显示区域33b部分连接,任意相邻的两个所述条状分支330之间具有狭缝340。其中,所述像素电极33的显示区域33a部分相对于所述水平主干310呈上下镜像对称、相对于所述竖直主干320呈左右镜像对称,所述像素电极33的显示区域33a部分整体上具有“米”型的形状轮廓。

[0032] 在本实施例中,所述多个条状分支330分别与所述水平主干310和所述竖直主干

320的夹角均为45度。当然,在另外的一些实施例中,所述条状分支330分别与所述水平主干310和所述竖直主干320的夹角也可以选择为其他角度。

[0033] 进一步地,参阅图5和图6,本实施例还提供了一种阵列基板和包含该阵列基板的液晶显示面板。所述液晶显示面板包括相对设置的彩膜基板100和阵列基板200,所述彩膜基板100和所述阵列基板200之间设置有液晶分子。

[0034] 其中,所述阵列基板200包括玻璃衬底201以及阵列设置于所述玻璃衬底201上的像素结构202,所述像素结构202采用了本发明实施例提供的像素结构。所述彩膜基板100中设置有黑色矩阵。在所述液晶显示面板中,黑色矩阵相对地遮挡像素结构中的非显示区域,即,像素结构中像素电极33的非显示区域33b以及公共电极线32均相对位于黑色矩阵的下方。

[0035] 综上所述,本发明实施例提供的像素结构以及相应的阵列基板和液晶显示面板,像素结构中的公共电极线布置在非显示区域中,避免了公共电极线对入射的偏振光发生衍射而产生漏光,有效地降低了像素结构的漏光程度,提高了液晶显示的对比度。

[0036] 需要说明的是,在本文中,诸如第一和第二等之类的关系术语仅仅用来将一个实体或者操作与另一个实体或操作区分开来,而不一定要求或者暗示这些实体或操作之间存在任何这种实际的关系或者顺序。而且,术语“包括”、“包含”或者其任何其他变体意在涵盖非排他性的包含,从而使得包括一系列要素的过程、方法、物品或者设备不仅包括那些要素,而且还包括没有明确列出的其他要素,或者是还包括为这种过程、方法、物品或者设备所固有的要素。在没有更多限制的情况下,由语句“包括一个……”限定的要素,并不排除在包括所述要素的过程、方法、物品或者设备中还存在另外的相同要素。

[0037] 以上所述仅是本申请的具体实施方式,应当指出,对于本技术领域的普通技术人员来说,在不脱离本申请原理的前提下,还可以做出若干改进和润饰,这些改进和润饰也应视为本申请的保护范围。

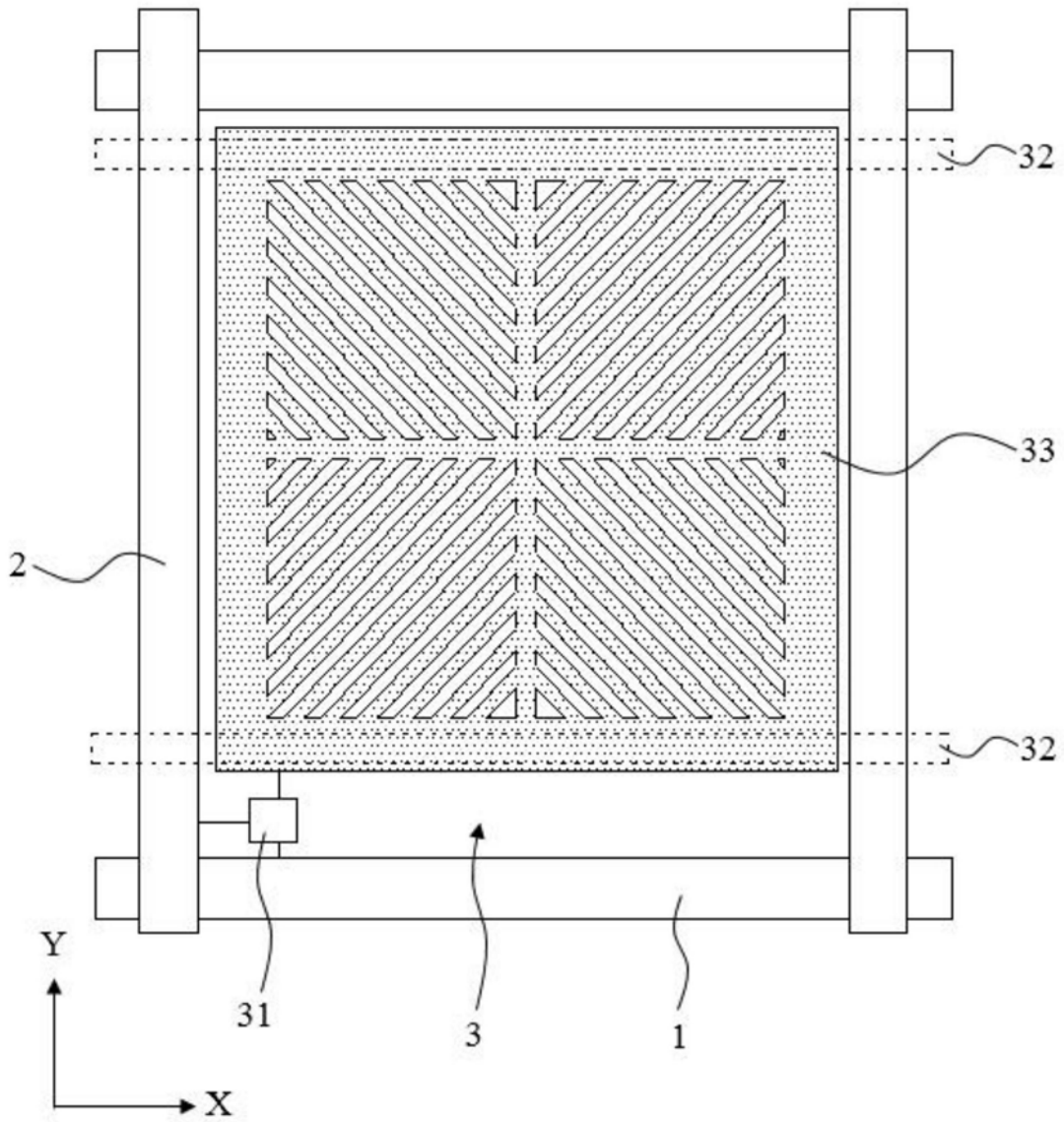


图1

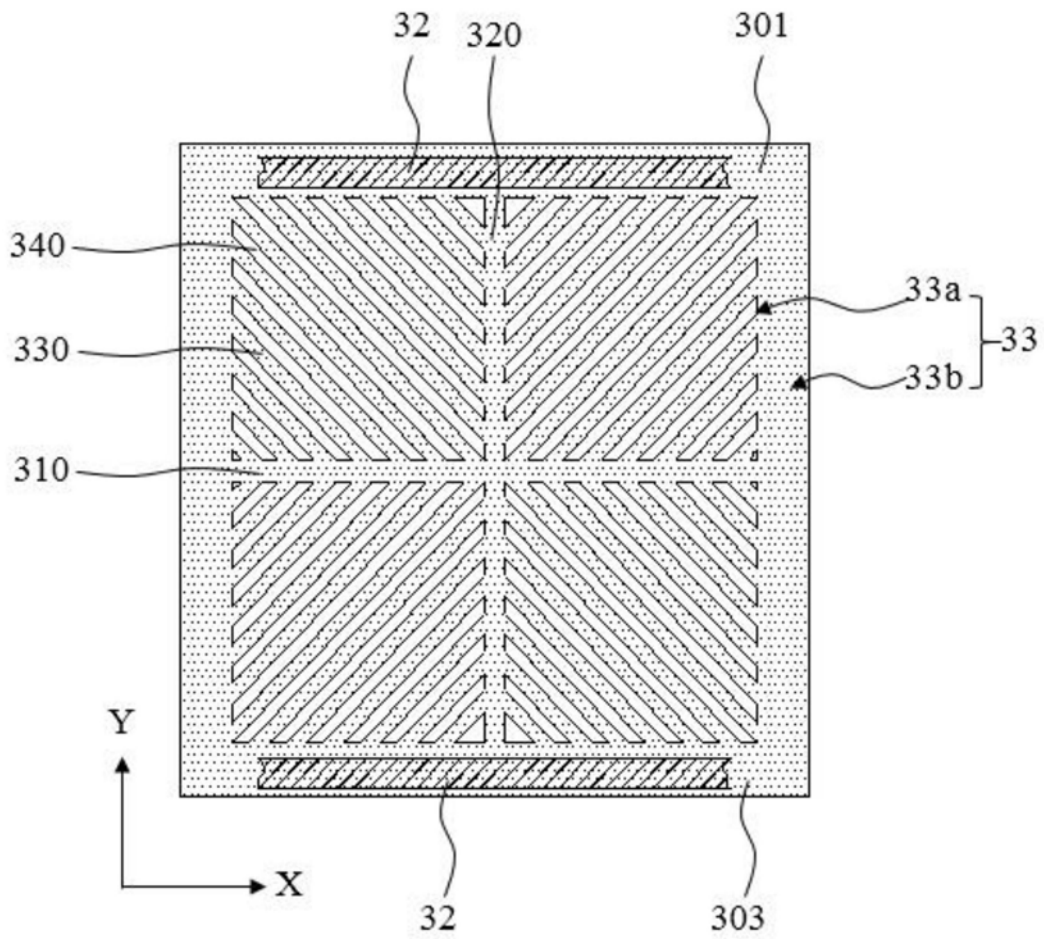


图2



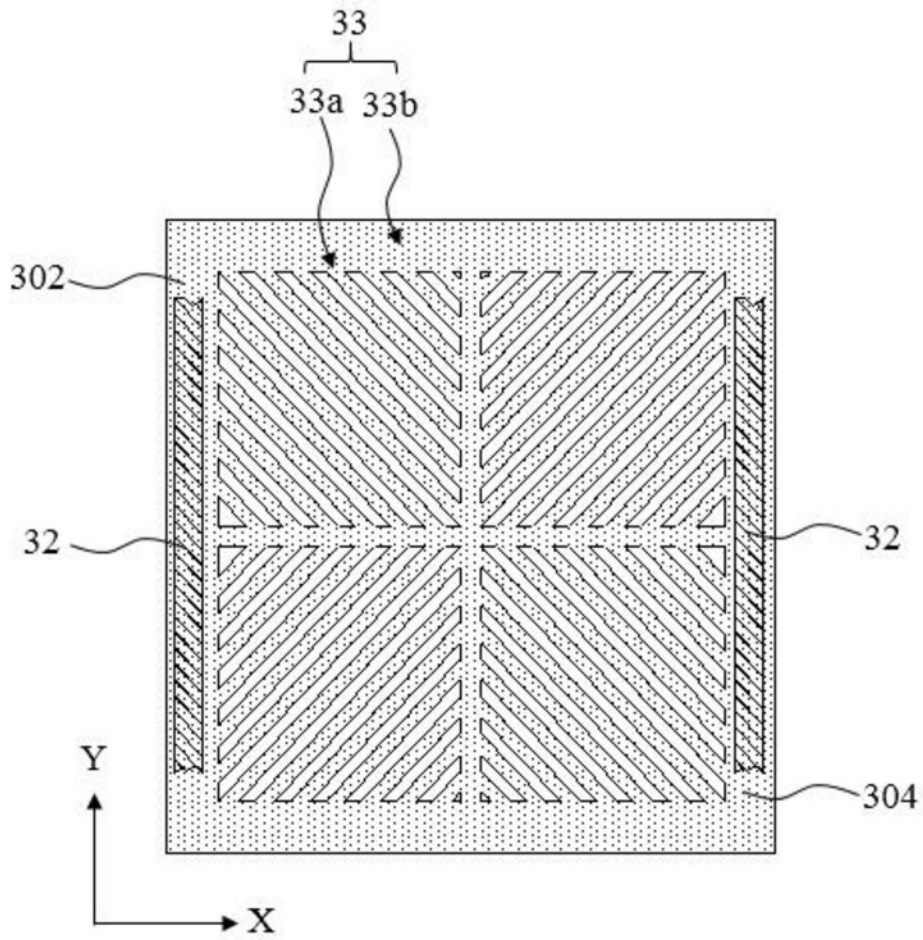


图3

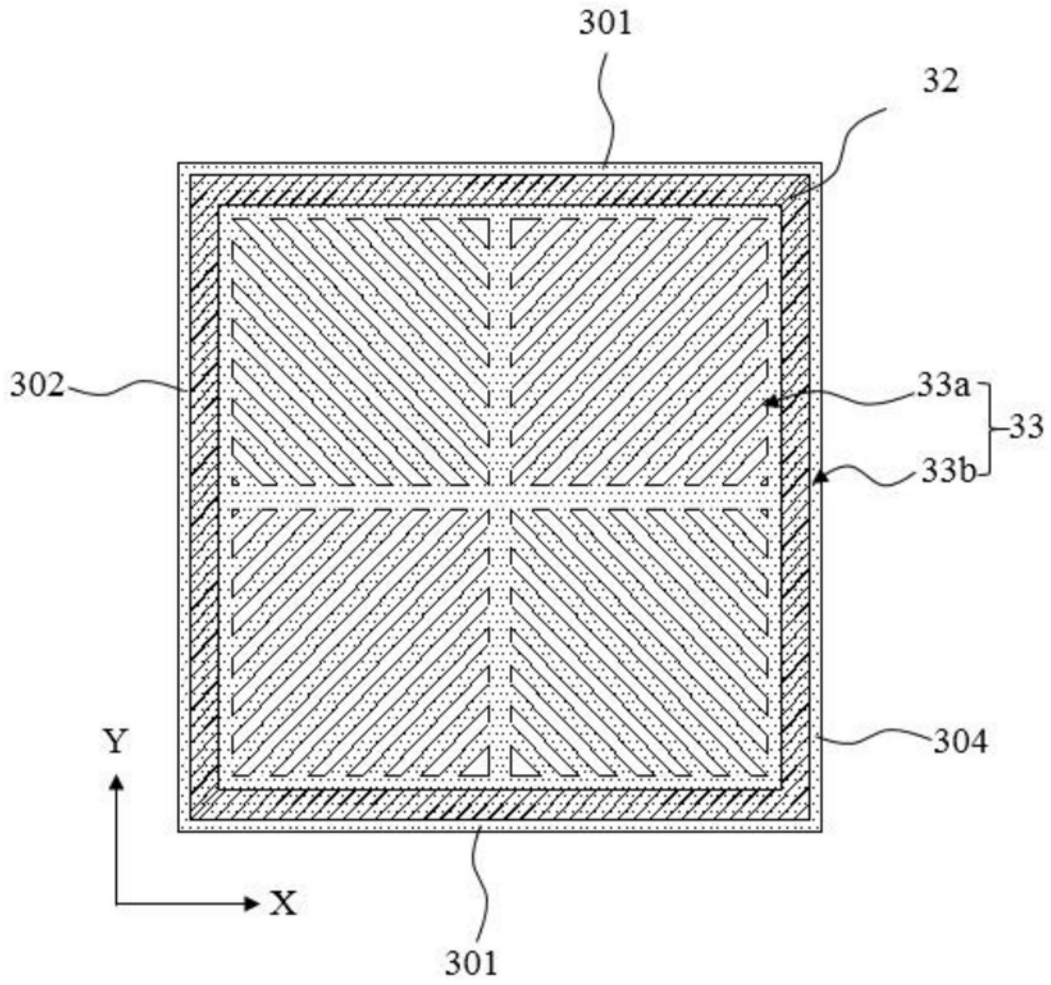


图4

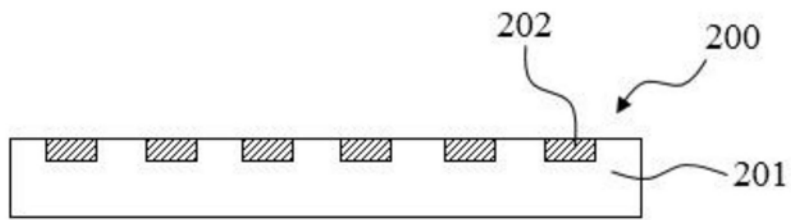


图5

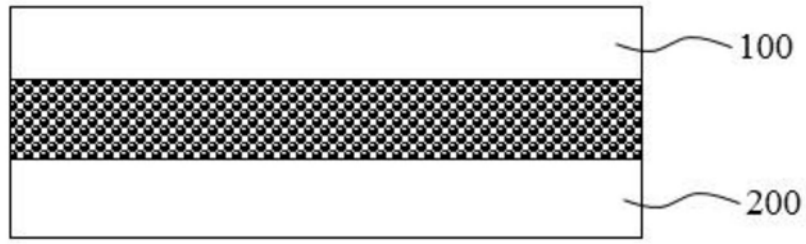


图6