

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-303689

(P2004-303689A)

(43) 公開日 平成16年10月28日(2004.10.28)

(51) Int. Cl.⁷

H05B 41/24

H05B 41/18

F I

H05B 41/24

H05B 41/18

L

テーマコード(参考)

3K072

3K083

審査請求 未請求 請求項の数 25 O L (全 38 頁)

(21) 出願番号 特願2003-98014 (P2003-98014)

(22) 出願日 平成15年4月1日(2003.4.1)

(71) 出願人 000005832

松下電工株式会社

大阪府門真市大字門真1048番地

(74) 代理人 100087767

弁理士 西川 恵清

(74) 代理人 100085604

弁理士 森 厚夫

(72) 発明者 小松 直樹

大阪府門真市大字門真1048番地松下電工株式会社内

(72) 発明者 三嶋 正徳

大阪府門真市大字門真1048番地松下電工株式会社内

最終頁に続く

(54) 【発明の名称】 高圧放電灯点灯装置

(57) 【要約】

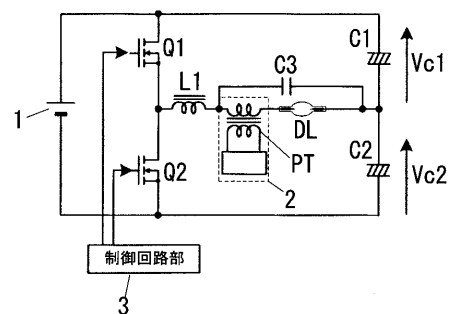
【課題】 部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行を可能にする。

【解決手段】 直流電源1と、直列のトランジスタQ1、Q2と、直列のコンデンサC1、C2とを互いに並列に接続して備えるとともに、トランジスタQ1、Q2の接続点とコンデンサC1、C2の接続点との間に直列に接続されるインダクタL1および高圧放電灯DLと、この高圧放電灯DLと並列に接続されるコンデンサC3とを備えた高圧放電灯点灯装置において、コンデンサC1、C2の各両端電圧が互いに異なるように各容量を違えた。

。

【選択図】 図1

- 1 直流電源
- 2 イグナイタ
- 3 制御回路部
- Q1, Q2 トランジスタ
- C1, C2 (平滑)コンデンサ
- C3 コンデンサ
- L1 インダクタ
- DL 高圧放電灯



【特許請求の範囲】

【請求項 1】

直流電源と、直列の第 1 , 第 2 スイッチと、直列の第 1 , 第 2 コンデンサとを互いに並列に接続して備えるとともに、前記第 1 , 第 2 スイッチの接続点と前記第 1 , 第 2 コンデンサの接続点との間に直列に接続されるインダクタおよび高圧放電灯と、この高圧放電灯と並列に接続される第 3 コンデンサとを備え、前記第 1 , 第 2 スイッチをスイッチングすることにより、前記高圧放電灯に電力を供給する高圧放電灯点灯装置であって、前記第 1 , 第 2 コンデンサの各両端電圧が互いに異なるように設定されていることを特徴とする高圧放電灯点灯装置。

【請求項 2】

少なくとも前記高圧放電灯の非点灯時に、前記第 1 , 第 2 コンデンサの各両端電圧が互いに異なるように設定されていることを特徴とする請求項 1 記載の高圧放電灯点灯装置。

10

【請求項 3】

前記第 1 , 第 2 コンデンサの各容量が互いに異なるように設定されることにより、前記第 1 , 第 2 コンデンサの各両端電圧が互いに異なるように設定されており、前記第 1 , 第 2 コンデンサの各容量のうち、大きい方の容量値を小さい方の容量値で割って得られる比が 1 . 6 ~ 1 5 の範囲内になるように、前記第 1 , 第 2 コンデンサの各容量が設定されていることを特徴とする請求項 1 または 2 記載の高圧放電灯点灯装置。

【請求項 4】

前記第 1 , 第 2 コンデンサの各両端電圧のうち、低い方の電圧が前記高圧放電灯の定格電圧以上になっていることを特徴とする請求項 1 から 3 のいずれかに記載の高圧放電灯点灯装置。

20

【請求項 5】

前記第 1 , 第 2 コンデンサの各両端電圧のうち、高い方の電圧が 2 5 0 V 以上で 4 5 0 V 以下の範囲内の電圧になっていることを特徴とする請求項 1 から 4 のいずれかに記載の高圧放電灯点灯装置。

【請求項 6】

前記直流電源の電圧が 3 0 0 V 以上で 4 8 0 V 以下の範囲内の電圧になっていることを特徴とする請求項 1 から 5 のいずれかに記載の高圧放電灯点灯装置。

30

【請求項 7】

前記高圧放電灯の点灯時、前記第 1 , 第 2 スイッチのうち、前記第 1 , 第 2 コンデンサにおける両端電圧の高い方と一端が接続されるスイッチは、他方のスイッチよりも高いスイッチング周波数でスイッチングされることを特徴とする請求項 1 から 6 のいずれかに記載の高圧放電灯点灯装置。

【請求項 8】

前記スイッチング周波数は、前記他方のスイッチに対するスイッチング周波数の自然数倍になっていることを特徴とする請求項 7 記載の高圧放電灯点灯装置。

【請求項 9】

前記高圧放電灯の非点灯期間において、前記第 1 , 第 2 コンデンサの各両端電圧の大小関係が交互に切り替わることを特徴とする請求項 2 から 6 のいずれかに記載の高圧放電灯点灯装置。

40

【請求項 10】

前記高圧放電灯に印加する低周波矩形波電圧の周波数が、前記高圧放電灯の点灯時点から所定時間後におけるよりもその所定時間内の方が低くなるように、前記第 1 , 第 2 スイッチがスイッチングすることを特徴とする請求項 1 から 9 のいずれかに記載の高圧放電灯点灯装置。

【請求項 11】

前記低周波矩形波電圧の周波数は、音響的共鳴現象が発生しない周波数になっていることを特徴とする請求項 10 記載の高圧放電灯点灯装置。

50

【請求項 1 2】

前記所定時間内の周波数は 0 または数十 Hz であることを特徴とする請求項 1 0 または 1 1 記載の高圧放電灯点灯装置。

【請求項 1 3】

前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、前記高圧放電灯の非点灯時における前記第 1 , 第 2 コンデンサの各両端電圧のうち高い方の電圧と低い方の電圧との間を往復するのに要する時間の逆数であることを特徴とする請求項 1 0 から 1 2 のいずれかに記載の高圧放電灯点灯装置。

【請求項 1 4】

前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、前記直流電源の電圧よりも前記第 1 , 第 2 コンデンサの印加可能な最大電圧分低い電圧と、その最大電圧との間を往復するのに要する時間の逆数であることを特徴とする請求項 1 0 から 1 2 のいずれかに記載の高圧放電灯点灯装置。

10

【請求項 1 5】

前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、所定電圧と、前記直流電源の電圧よりも前記所定電圧分低い電圧との間を往復するのに要する時間の逆数であることを特徴とする請求項 1 0 から 1 2 のいずれかに記載の高圧放電灯点灯装置。

【請求項 1 6】

前記高圧放電灯の電圧と、前記第 1 , 第 2 コンデンサの少なくとも一方の電圧との検出結果を利用して、前記第 1 , 第 2 スイッチをスイッチングすることにより、前記高圧放電灯に供給する低周波矩形波電力を制御することを特徴とする請求項 1 から 1 5 のいずれかに記載の高圧放電灯点灯装置。

20

【請求項 1 7】

前記高圧放電灯に印加する低周波矩形波電圧の一方の半周期の間、前記高圧放電灯の電圧の検出結果を利用し、その他方の半周期の間、前記第 1 , 第 2 コンデンサの少なくとも一方の電圧の検出結果を利用することを特徴とする請求項 1 6 記載の高圧放電灯点灯装置。

【請求項 1 8】

前記高圧放電灯の電圧を基に前記直流電源の電圧を変更することを特徴とする請求項 1 から 1 7 のいずれかに記載の高圧放電灯点灯装置。

30

【請求項 1 9】

前記直流電源は、交流電源を交流 - 直流変換する手段を備え、前記交流電源の電圧を基に当該直流電源の電圧を変更することを特徴とする請求項 1 から 1 7 のいずれかに記載の高圧放電灯点灯装置。

【請求項 2 0】

前記インダクタに流れる電流を BCM 制御し、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくする補正手段を設けたことを特徴とする請求項 1 から 1 9 のいずれかに記載の高圧放電灯点灯装置。

【請求項 2 1】

前記補正手段は、前記第 1 , 第 2 スイッチの接続点と前記第 1 , 第 2 コンデンサの接続点との間に接続される第 4 コンデンサと、この第 4 コンデンサと前記両接続点の一方との間に直列に介設される第 2 インダクタとにより構成されることを特徴とする請求項 2 0 記載の高圧放電灯点灯装置。

40

【請求項 2 2】

前記補正手段は、前記インダクタに流れる交流電流の極性に応じて前記インダクタのインダクタンス値を変更することを特徴とする請求項 2 0 記載の高圧放電灯点灯装置。

【請求項 2 3】

前記補正手段は、前記インダクタに流れる交流電流の極性に応じて前記第 3 コンデンサの容量値を変更することを特徴とする請求項 2 0 記載の高圧放電灯点灯装置。

50

【請求項 2 4】

前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 スイッチおよびダイオードを、このダイオードで前記第 1 , 第 2 コンデンサからの電流を阻止するように並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 スイッチおよび前記ダイオードの接続点との間に第 3 インダクタを接続したことを特徴とする請求項 1 から 2 3 のいずれかに記載の高圧放電灯点灯装置。

【請求項 2 5】

前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 , 第 4 スイッチを並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 , 第 4 スイッチの接続点との間に第 3 インダクタを接続したことを特徴とする請求項 1 から 2 3 のいずれかに記載の高圧放電灯点灯装置。

10

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、いわゆるハーフブリッジ回路構成の高圧放電灯点灯装置に関するものである。

【0002】

【従来の技術】

(第 1 従来技術)

図 4 9 は従来の高圧放電灯点灯装置の構成図、図 5 0 , 図 5 1 は同高圧放電灯点灯装置の動作説明図である。

20

【0003】

図 4 9 に示す従来の高圧放電灯点灯装置は、直流電源 1 A と、直列のトランジスタ (図では MOS 型 FET) Q 1 , Q 2 と、同容量で直列の (電解) コンデンサ C 1 , C 2 とを互いに並列に接続して備えるとともに、トランジスタ Q 1 , Q 2 の接続点とコンデンサ C 1 , C 2 の接続点との間に直列に接続されるインダクタ L 1 および高圧放電灯 (高輝度放電灯) D L と、この高圧放電灯 D L と並列に接続されるコンデンサ C 3 と、このコンデンサ C 3 と並列になるようにインダクタ L 1 および高圧放電灯 D L 間に直列に介設されるイグナイタ 2 と、電圧検出回路部 4 と、電流検出回路部 9 と、制御回路部 3 とを備えている。

【0004】

直流電源 1 A は、商用交流電源 V s の交流電圧を直流電圧に全波整流するダイオードブリッジ D B と、インダクタ L 1 1 , トランジスタ Q 1 1 およびダイオード D 1 1 によりなる昇圧チョッパ 1 1 と、この出力を検出し、その出力が所定の電圧値になるようにトランジスタ Q 1 1 のオン / オフ制御を行う制御回路部 1 2 とにより構成されている。

30

【0005】

イグナイタ 2 は、パルストランス P T などにより構成され、放電灯非点灯時に高圧パルス電圧を高圧放電灯 D L に印加するものである。

【0006】

電圧検出回路部 4 は、高圧放電灯 D L の電圧 (ランプ電圧) を検出するものであり、電流検出回路部 9 は、抵抗 R 1 から高圧放電灯 D L の電流 (ランプ電流) を検出するものである。

40

【0007】

制御回路部 3 は、図 5 0 , 図 5 1 に示すように、トランジスタ Q 1 , Q 2 をスイッチング制御することにより、電圧が低周波の矩形波となる低周波矩形波電力を高圧放電灯 D L に供給するものであり、電圧検出回路部 4 および電流検出回路部 9 の検出結果から高圧放電灯 D L に必要な電力を演算する電力検出回路 3 3 0 と、この演算結果に応じてトランジスタ Q 1 , Q 2 を駆動する駆動回路 3 3 とにより構成されている。

【0008】

高圧放電灯 D L の非点灯時、図 5 0 に示すように、トランジスタ Q 1 , Q 2 が低周波で交互にオフされるとともに、期間 T 1 のようにトランジスタ Q 2 のオフ時にトランジスタ Q 1 が高周波でオン / オフされ、期間 T 2 のようにトランジスタ Q 1 のオフ時にトランジス

50

タQ2が高周波でオン/オフされる。これにより低周波で矩形波の電圧VDLが発生するが、それにイグナイタ2の数kVの高圧パルス電圧Vpが重畳して高圧放電灯DLに印加する。

【0009】

この後、高圧放電灯DLが点灯して始動すると、図51に示すように、上記と同様のスイッチング制御により、適正な矩形波交流電力が高圧放電灯DLに供給される。ここで、上記高周波は数十kHz程度であり、低周波は、期間T1, T2を合算した周期の周波数(通常数十から数百Hz)となる。

【0010】

(第2従来技術)

図52は別の従来の高圧放電灯点灯装置の構成図、図53, 図54は同高圧放電灯点灯装置の動作説明図である(特許文献1)。

【0011】

図52に示す高圧放電灯点灯装置は、直流電源1と、直列のトランジスタ(図ではバイポーラトランジスタ)Tr1, Tr2と、同容量で直列のコンデンサC1, C2とを互いに並列に接続して備えるとともに、トランジスタTr1, Tr2の接続点とコンデンサC1, C2の接続点との間に直列に接続されるインダクタL1および高圧放電灯DLと、この高圧放電灯DLと並列に接続されるコンデンサC3と、トランジスタTr1, Tr2とそれぞれ逆並列に接続されるダイオードD1, D2とを備え、トランジスタTr1, Tr2の各制御電極に、それぞれ図53に示すような制御信号が供給されるようになっている。各コンデンサC1, C2には、直流電源1の約半分の電圧が充電される。

【0012】

期間T1, T3では、トランジスタTr1, Tr2は交互にオン/オフ動作を行う。これにより、図54に示すような高周波電圧VDLが高圧放電灯DLに印加する。動作期間T2では、トランジスタTr2がオフのままトランジスタTr1が高周波でオン・オフすることにより、正の直流電圧VDLが高圧放電灯DLに印加する。動作期間T4では、トランジスタTr1がオフのままトランジスタTr2が高周波でオン/オフすることにより、負の直流電圧VDLが高圧放電灯DLに印加する。

【0013】

ここで、高周波動作期間におけるトランジスタTr1, Tr2のスイッチング周波数を無負荷状態時の共振周波数の近傍に設定することで、インダクタL1とコンデンサC3により始動用の高電圧を発生させることができる。

【0014】

なお、上記のほか、特許文献2には、矩形波電圧の一方の極性時には第1, 第2コンデンサの一方の電力を負荷回路に供給し、矩形波電圧の他方の極性時には第1, 第2コンデンサの他方の電力を負荷回路に供給する矩形波電圧印加手段と、第1, 第2コンデンサの各電圧が所定値になるように補正する補正手段とを備える放電灯点灯装置が記載されている。

【0015】

【特許文献1】

特許第2948600号公報

【特許文献2】

特開2002-43076号公報

【0016】

【発明が解決しようとする課題】

ところで、第1従来技術では、図50に示したように、非点灯時に高圧放電灯DLに印加することができる電圧は、直流電源1Aの出力電圧Eの半分となる。

【0017】

高圧放電灯の場合、始動後においてグロー放電からアーク放電にスムーズに移行させるためには、非点灯時において約250Vから450Vの無負荷電圧(非点灯時に高圧放電灯

10

20

30

40

50

D Lの両端に印加する電圧)が必要であるとされている。

【0018】

このため、第1従来技術のように、非点灯時に直流電源1Aの出力電圧Eの半分しか高圧放電灯DLに印加することができなければ、上記無負荷電圧の倍の電圧を直流電源1Aから出力しなければならないことになり、部品ストレスの増大や部品形状の大型化を招く。

【0019】

これに対し、第2従来技術では、直流電源1Aの出力電圧Eの半分しか高圧放電灯DLに印加することができなくても、LC共振を利用することにより十分な無負荷電圧を高圧放電灯DLに印加することができる。しかしながら、共振により過剰な電圧が印加されやすいという問題があり、スイッチング素子等の電圧耐量の増大を招いたり、それを防止するのに制御回路部の構成の複雑化を招くといった課題が生じる。

10

【0020】

本発明は、上記事情に鑑みてなされたものであり、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行を可能にする高圧放電灯点灯装置を提供することを目的とする。

【0021】

【課題を解決するための手段】

上記課題を解決するための請求項1記載の発明は、直流電源と、直列の第1,第2スイッチと、直列の第1,第2コンデンサとを互いに並列に接続して備えるとともに、前記第1,第2スイッチの接続点と前記第1,第2コンデンサの接続点との間に直列に接続されるインダクタおよび高圧放電灯と、この高圧放電灯と並列に接続される第3コンデンサとを備え、前記第1,第2スイッチをスイッチングすることにより、前記高圧放電灯に電力を供給する高圧放電灯点灯装置であって、前記第1,第2コンデンサの各両端電圧が互いに異なるように設定されていることを特徴とする。

20

【0022】

請求項2記載の発明は、請求項1記載の高圧放電灯点灯装置において、少なくとも前記高圧放電灯の非点灯時に、前記第1,第2コンデンサの各両端電圧が互いに異なるように設定されていることを特徴とする。

【0023】

請求項3記載の発明は、請求項1または2記載の高圧放電灯点灯装置において、前記第1,第2コンデンサの各容量が互いに異なるように設定されることにより、前記第1,第2コンデンサの各両端電圧が互いに異なるように設定されており、前記第1,第2コンデンサの各容量のうち、大きい方の容量値を小さい方の容量値で割って得られる比が1.6~1.5の範囲内になるように、前記第1,第2コンデンサの各容量が設定されていることを特徴とする。

30

【0024】

請求項4記載の発明は、請求項1から3のいずれかに記載の高圧放電灯点灯装置において、前記第1,第2コンデンサの各両端電圧のうち、低い方の電圧が前記高圧放電灯の定格電圧以上になっていることを特徴とする。

40

【0025】

請求項5記載の発明は、請求項1から4のいずれかに記載の高圧放電灯点灯装置において、前記第1,第2コンデンサの各両端電圧のうち、高い方の電圧が250V以上で450V以下の範囲内の電圧になっていることを特徴とする。

【0026】

請求項6記載の発明は、請求項1から5のいずれかに記載の高圧放電灯点灯装置において、前記直流電源の電圧が300V以上で480V以下の範囲内の電圧になっていることを特徴とする。

【0027】

請求項7記載の発明は、請求項1から6のいずれかに記載の高圧放電灯点灯装置において

50

、前記高圧放電灯の点灯時、前記第 1 , 第 2 スイッチのうち、前記第 1 , 第 2 コンデンサにおける両端電圧の高い方と一端が接続されるスイッチは、他方のスイッチよりも高いスイッチング周波数でスイッチングされることを特徴とする。

【 0 0 2 8 】

請求項 8 記載の発明は、請求項 7 記載の高圧放電灯点灯装置において、前記スイッチング周波数は、前記他方のスイッチに対するスイッチング周波数の自然数倍になっていることを特徴とする。

【 0 0 2 9 】

請求項 9 記載の発明は、請求項 2 から 6 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の非点灯期間において、前記第 1 , 第 2 コンデンサの各両端電圧の大小関係が交互に切り替わることを特徴とする。

10

【 0 0 3 0 】

請求項 10 記載の発明は、請求項 1 から 9 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の周波数が、前記高圧放電灯の点灯時点から所定時間後におけるよりもその所定時間内の方が低くなるように、前記第 1 , 第 2 スイッチがスイッチングすることを特徴とする。

【 0 0 3 1 】

請求項 11 記載の発明は、請求項 10 記載の高圧放電灯点灯装置において、前記低周波矩形波電圧の周波数は、音響的共鳴現象が発生しない周波数になっていることを特徴とする。

20

【 0 0 3 2 】

請求項 12 記載の発明は、請求項 10 または 11 記載の高圧放電灯点灯装置において、前記所定時間内の周波数は 0 または数十 Hz であることを特徴とする。

【 0 0 3 3 】

請求項 13 記載の発明は、請求項 10 から 12 のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、前記高圧放電灯の非点灯時における前記第 1 , 第 2 コンデンサの各両端電圧のうち高い方の電圧と低い方の電圧との間を往復するのに要する時間の逆数であることを特徴とする。

【 0 0 3 4 】

請求項 14 記載の発明は、請求項 10 から 12 のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、前記直流電源の電圧よりも前記第 1 , 第 2 コンデンサの印加可能な最大電圧分低い電圧と、その最大電圧との間を往復するのに要する時間の逆数であることを特徴とする。

30

【 0 0 3 5 】

請求項 15 記載の発明は、請求項 10 から 12 のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第 1 , 第 2 コンデンサの少なくとも一方の両端電圧が、所定電圧と、前記直流電源の電圧よりも前記所定電圧分低い電圧との間を往復するのに要する時間の逆数であることを特徴とする。

40

【 0 0 3 6 】

請求項 16 記載の発明は、請求項 1 から 15 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧と、前記第 1 , 第 2 コンデンサの少なくとも一方の電圧との検出結果を利用して、前記第 1 , 第 2 スイッチをスイッチングすることにより、前記高圧放電灯に供給する低周波矩形波電力を制御することを特徴とする。

【 0 0 3 7 】

請求項 17 記載の発明は、請求項 16 記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の一方の半周期の間、前記高圧放電灯の電圧の検出結果を利用して、その他方の半周期の間、前記第 1 , 第 2 コンデンサの少なくとも一方の電圧の検出結果を利用することを特徴とする。

50

【 0 0 3 8 】

請求項 1 8 記載の発明は、請求項 1 から 1 7 のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧を基に前記直流電源の電圧を変更することを特徴とする。

【 0 0 3 9 】

請求項 1 9 記載の発明は、請求項 1 から 1 7 のいずれかに記載の高圧放電灯点灯装置において、前記直流電源は、交流電源を交流 - 直流変換する手段を備え、前記交流電源の電圧を基に当該直流電源の電圧を変更することを特徴とする。

【 0 0 4 0 】

請求項 2 0 記載の発明は、請求項 1 から 1 9 のいずれかに記載の高圧放電灯点灯装置において、前記インダクタに流れる電流を B C M 制御し、前記インダクタおよび前記第 3 コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくする補正手段を設けたことを特徴とする。

10

【 0 0 4 1 】

請求項 2 1 記載の発明は、請求項 2 0 記載の高圧放電灯点灯装置において、前記補正手段は、前記第 1 , 第 2 スイッチの接続点と前記第 1 , 第 2 コンデンサの接続点との間に接続される第 4 コンデンサと、この第 4 コンデンサと前記両接続点の一方との間に直列に介設される第 2 インダクタとにより構成されることを特徴とする。

【 0 0 4 2 】

請求項 2 2 記載の発明は、請求項 2 0 記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に応じて前記インダクタのインダクタンス値を変更することを特徴とする。

20

【 0 0 4 3 】

請求項 2 3 記載の発明は、請求項 2 0 記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に応じて前記第 3 コンデンサの容量値を変更することを特徴とする。

【 0 0 4 4 】

請求項 2 4 記載の発明は、請求項 1 から 2 3 のいずれかに記載の高圧放電灯点灯装置において、前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 スイッチおよびダイオードを、このダイオードで前記第 1 , 第 2 コンデンサからの電流を阻止するように並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 スイッチおよび前記ダイオードの接続点との間に第 3 インダクタを接続したことを特徴とする。

30

【 0 0 4 5 】

請求項 2 5 記載の発明は、請求項 1 から 2 3 のいずれかに記載の高圧放電灯点灯装置において、前記直列の第 1 , 第 2 コンデンサに対し、直列の第 3 , 第 4 スイッチを並列に接続し、前記第 1 , 第 2 コンデンサの接続点と前記第 3 , 第 4 スイッチの接続点との間に第 3 インダクタを接続したことを特徴とする。

【 0 0 4 6 】

【 発明の実施の形態 】

(第 1 実施形態)

図 1 は本発明による第 1 実施形態の高圧放電灯点灯装置の構成図、図 2 は同高圧放電灯点灯装置における各平滑コンデンサの両端電圧の関係を示す図、図 3 は同高圧放電灯点灯装置の動作説明図である。ただし、図 3 の Q 1 , Q 2 のスイッチング動作波形は、模式的に示したものであり、実際には期間 T 1 および T 2 の交番周波数に対して、Q 1 , Q 2 のスイッチング周波数は図 3 の模式図より高い周波数になる。また、図 3 の V D L は高圧放電灯の非点灯時の波形を示す。

40

【 0 0 4 7 】

第 1 実施形態の高圧放電灯点灯装置は、図 1 に示すように、直流電源 1 と、直列のトランジスタ (図では M O S 型 F E T) Q 1 , Q 2 と、直列の (平滑) コンデンサ C 1 , C 2 とを互いに並列に接続して備えるとともに、トランジスタ Q 1 , Q 2 の接続点とコンデンサ

50

C 1 , C 2 の接続点との間に直列に接続されるインダクタ L 1 および高圧放電灯 D L と、この高圧放電灯 D L と並列に接続されるコンデンサ C 3 と、このコンデンサ C 3 と並列になるようにインダクタ L 1 および高圧放電灯 D L 間に直列に介設されるイグナイタ 2 と、トランジスタ Q 1 , Q 2 をスイッチング制御することにより、電圧が低周波の矩形波となる低周波矩形波電力を高圧放電灯 D L に供給する制御回路部 3 とを備えている。

【 0 0 4 8 】

そして、第 1 実施形態の特徴として、図 2 に示すように、コンデンサ C 1 , C 2 の両端電圧 V C 1 , V C 2 を互いに異なるようにするべく、コンデンサ C 1 , C 2 の各容量が互いに異なるように設定される。具体的には、上記低周波矩形波電圧の少なくとも一方の極性時のレベルが高圧放電灯 D L に必要な約 2 5 0 V から 3 0 0 V 以上になるように、直流電源 1 の電圧が設定されるとすれば、両端電圧 V C 1 , V C 2 のうち、高い方の両端電圧 V C 1 が約 2 5 0 V から 3 0 0 V 以上になるように、コンデンサ C 1 , C 2 の各容量が設定される。

10

【 0 0 4 9 】

例えば、直流電源 1 の電圧が 4 5 0 V である場合に、コンデンサ C 1 , C 2 の容量比を 1 : 2 になるように設定したとすれば、両端電圧 V C 1 , V C 2 は、それぞれ 3 0 0 V , 1 5 0 V になる。この設定で、例えば図 3 に示すように、トランジスタ Q 1 , Q 2 を低周波で交互にオフにするとともに、期間 T 1 のようにトランジスタ Q 2 のオフ時にトランジスタ Q 1 を高周波でオン/オフし、期間 T 2 のようにトランジスタ Q 1 のオフ時にトランジスタ Q 2 を高周波でオン/オフするスイッチング制御が、制御回路部 3 によって実行されたとすれば、期間 T 1 に波高値が 3 0 0 V となり、期間 T 2 に波高値が 1 5 0 V となる電圧 V D L が高圧放電灯 D L に印加することになる。

20

【 0 0 5 0 】

以上のように、コンデンサ C 1 , C 2 の各容量を互いに異なるように、例えば容量比を 1 : 2 などに設定することにより、両端電圧 V C 1 , V C 2 をそれぞれ 3 0 0 V , 1 5 0 V などに設定することができるので、共振を利用することなく、また直流電源 1 の電圧を上昇させずに、従来よりも高圧放電灯 D L への印加電圧を上昇させることができる。これにより、例えば高圧放電灯 D L に対し、始動に必要な無負荷電圧を容易に印加することができるようになる。また、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行が可能になる。

30

【 0 0 5 1 】

なお、第 1 実施形態では、直列のスイッチ（スイッチング素子）として、M O S 型 F E T が使用される構成になっているが、バイポーラトランジスタおよびこれに逆並列接続されるダイオードが使用される構成でもよい。

【 0 0 5 2 】

（第 2 実施形態）

図 4 は本発明による第 2 実施形態の高圧放電灯点灯装置の構成図、図 5 は同高圧放電灯点灯装置の動作説明図である。

【 0 0 5 3 】

第 2 実施形態の高圧放電灯点灯装置は、図 4 に示すように、第 1 実施形態の直流電源 1 およびコンデンサ C 2 に代えて、それぞれ直流電源 1 A および並列接続のコンデンサ C 2 1 , C 2 2 を備えることを特徴とする。

40

【 0 0 5 4 】

直流電源 1 A は、商用交流電源 V s の交流電圧を直流電圧に全波整流するダイオードブリッジ D B と、インダクタ L 1 1 , トランジスタ（図では M O S 型 F E T ） Q 1 1 およびダイオード D 1 1 によりなる昇圧チョッパ 1 1 と、この出力を検出し、その出力が所定の電圧値になるようにトランジスタ Q 1 1 のオン/オフ制御を行う制御回路部 1 2 とにより構成されている。

【 0 0 5 5 】

50

コンデンサ C 2 1 , C 2 2 は、第 1 実施形態のコンデンサ C 2 と実質的に同じであり、それぞれがコンデンサ C 1 と同じ容量に設定されている。これにより、コンデンサ C 1 とコンデンサ C 2 1 , C 2 2 の容量比が 1 : 2 になるので、図 5 に示すように、第 1 実施形態と同様のスイッチング制御が制御回路部 3 によって実行されたとすれば、期間 T 1 に、トランジスタ Q 1 , Q 2 の接続点とコンデンサ C 1 , C 2 の接続点との間の電圧 V L C が 3 0 0 V となり、期間 T 2 に電圧 V L C が 1 5 0 V となる。

【 0 0 5 6 】

高圧放電灯 D L の非点灯時には、図 5 に示すように、イグナイタ 2 が動作することにより、例えば約 3 k V から 5 k V の高圧パルス電圧 V p が、低周波で矩形波の電圧 V L C における少なくとも期間 T 1 の極性時（図では期間 T 1 , T 2 の両極性時）に重畳して、電圧 V D L として高圧放電灯 D L に印加するようになっている。これにより、高圧放電灯 D L が始動し、放電灯点灯モードに移行することとなる。

10

【 0 0 5 7 】

そして、放電灯点灯モードでも、引き続き各極性で波高値の異なる電圧 V L C が電圧 V D L として高圧放電灯 D L に印加するようになっている。

【 0 0 5 8 】

以上のように、コンデンサ C 2 に代えて、コンデンサ C 1 と同じ容量のコンデンサ C 2 1 , C 2 2 を並列にて設けることにより、第 1 実施形態と同様の効果が得られるほか、コンデンサ C 1 , C 2 1 , C 2 2 の各々に同じ部品を使用することができるので、部品の挿入ミスを防止することができる。

20

【 0 0 5 9 】

また、放電灯点灯モードでも、放電灯非点灯モードと同様のスイッチング制御が制御回路部 3 によって実行されているので、制御回路部 3 の回路構成を簡易化することができる。

【 0 0 6 0 】

なお、第 2 実施形態では、コンデンサ C 2 に代えて、コンデンサ C 1 と同じ容量のコンデンサ C 2 1 , C 2 2 を並列にて設けることにより、容量比を 1 : 2 に設定する構成になっているが、図 6 に示すように、コンデンサ C 1 に代えて、コンデンサ C 2 と同じ容量のコンデンサ C 1 1 , C 1 2 を直列にて設けるようにしてもよい。

【 0 0 6 1 】

（第 3 実施形態）

図 7 は本発明による第 3 実施形態の高圧放電灯点灯装置の構成図、図 8 は同高圧放電灯点灯装置の動作説明図である。

30

【 0 0 6 2 】

第 3 実施形態の高圧放電灯点灯装置は、図 7 に示すように、直流電源 1 A と、トランジスタ Q 1 , Q 2 と、コンデンサ C 1 , C 2 1 , C 2 2 , C 3 と、インダクタ L 1 と、高圧放電灯 D L とを第 2 実施形態と同様に備えているほか、第 2 実施形態との相違点として、イグナイタ 2 を廃止する代わりに、インダクタ L 1 およびコンデンサ C 3 の共振を利用する制御回路部 3 A を備えている。

【 0 0 6 3 】

つまり、制御回路部 3 A は、図 8 に示すように、トランジスタ Q 1 , Q 2 を交互に高周波でオン / オフするスイッチング制御を実行する。これにより、高圧放電灯 D L の両端に、例えば約 3 k V から 5 k V の高圧パルス電圧 V p 相当の電圧 V D L が印加し、高圧放電灯 D L が点灯始動する。

40

【 0 0 6 4 】

ここで、インダクタ L 1 およびコンデンサ C 3 に印加する電圧 V L C が $V C 1 > V C 2$ の関係を含むので、 $V C 1 = V C 2$ となる従来に比べ、電圧 V L C を高くすることができ、その分共振を低くすることができ、回路素子の電圧耐量を下げることができる。

【 0 0 6 5 】

（第 4 実施形態）

図 9 は本発明による第 4 実施形態の高圧放電灯点灯装置の構成図、図 1 0 は同高圧放電灯

50

点灯装置の動作説明図である。

【0066】

第4実施形態の高圧放電灯点灯装置は、第2実施形態との相違点として、図9に示すように、コンデンサC21と並列になるようにコンデンサC22に直列に接続されるトランジスタ(図ではMOS型FET)Q3をさらに備え、制御回路部3により、放電灯非点灯モードでトランジスタQ3をオンにし、放電灯点灯モードでトランジスタQ3をオフにすることを特徴とする。

【0067】

図10に示すように、放電灯非点灯モードでは、トランジスタQ3がオンになり、電圧VLCがコンデンサC1, C21+C22の両端電圧VC1, VC2による低周波矩形波電圧となるので、動作は第2実施形態と同様となる。これに対して、放電灯点灯モードでは、トランジスタQ3がオフになり、電圧VLCがコンデンサC1, C21の両端電圧VC1, VC21による低周波矩形波電圧となるので、電圧VLCの各極性の波高値は等しくなる。

【0068】

以上のように、放電灯点灯モードで、電圧VLCの各極性の波高値を等しくすることにより、制御回路部3を従来と同様の設計で構成することができるので、高圧放電灯点灯装置に対する設計変更が簡単になる。

【0069】

(第5実施形態)

図11は本発明による第5実施形態の高圧放電灯点灯装置の設計仕様を示す図である。

【0070】

第5実施形態の高圧放電灯点灯装置は、第2実施形態と同様に構成され、以下の(表1)に示す仕様に基づいて構成されることを特徴とする。

【0071】

【表1】

入力電圧(V) (実効値)	E(V) (=Vc1+Vc2)	Vc1範囲(V)	Vc2範囲(V)	電圧比 (=1/容量比) (Vc1/Vc2) (C2/C1)
100	300~480	250~450	30~156	1.6~15
200	360~480			
277	430~480			

【0072】

この(表1)において、商用交流電源Vsの実効値が例えば200Vである場合、直流電源1Aの電圧Eを360~480Vの範囲内に設定するように設計するべきであることを示している。

【0073】

これについて補説すると、商用交流電源Vsからの入力電流を略正弦波にするためには、商用交流電源Vsの変動を+10%程度見込んだ場合、

$$(2) \times 200 \times 1.1 = 310 [V]$$

以上の電圧にする必要がある。そして、トランジスタ等の電圧耐量を考慮して、50V程度を加えて360Vの直流電圧となる。

【0074】

この360Vは下限であり、上限は直流電源1Aのマルチ電源対応化によって決まる。つまり、商用交流電源Vsの実効値が100Vであっても、277Vであっても、昇圧チョッパ11などを共通の回路で構成するために、最大の277Vで上述の計算をすると、

(2) × 2 7 7 × 1 . 1 4 3 0 [V]

となる。そして 5 0 V 程度を加えれば、4 8 0 V の上限値となる。

【 0 0 7 5 】

実効値が 1 0 0 V である場合、上記と同様の計算をすれば、2 0 5 ~ 4 8 0 V となるが、非点灯時の無負荷電圧は 2 5 0 ~ 3 0 0 V 程度でなければならないので、下限を 3 0 0 V に設定してある。

【 0 0 7 6 】

コンデンサ C 1 については、両端電圧 V C 1 が 2 5 0 V 以上にすることが必要であり、最大値としては、4 8 0 V より小さい範囲で部品の耐圧等を考慮して 4 5 0 V としている。そして、コンデンサ C 2 1 + C 2 2 の両端電圧 V C 2 は、電圧 E の最大値から両端電圧 V C 1 を差し引くことで得られる。

10

【 0 0 7 7 】

電圧比の範囲は、V C 1 / V C 2 の最大、最小を計算することで得られるが、一般的な電解コンデンサの許容誤差 ± 2 0 % を考慮して、電圧比は 1 . 6 ~ 1 5 としてある。

【 0 0 7 8 】

上記仕様において、コンデンサ C 1 , C 2 1 + C 2 2 の容量比でそれぞれの両端電圧をアンバランスにする場合には、その容量比に収まるように部品を選定すれば良いことになる。

【 0 0 7 9 】

図 1 1 は (表 1) で得られた V C 1 と V C 2 の範囲をそれぞれ横軸と縦軸にして示したグラフである。図 1 1 において、A + B + C の領域が入力電圧 1 0 0 V の場合の設定範囲となり、B + C の領域が入力電圧 2 0 0 V の場合の設定範囲となり、C の領域が入力電圧 2 7 7 V の場合の設定範囲となる。しかし、実際には、定格点灯時において、アンバランスな電圧のうち、低い側の電源電圧 (図 1 1 では V C 2) が定格の放電灯電圧 V D L 以下になってしまうと、高圧放電灯 D L の立消えが発生してしまうため、例えば、図 1 1 の 1 点鎖線で示す「定格 V D L 」の場合にはそれより上の領域が更に望ましい領域といえる。なお、図 1 1 の点線で示した範囲は、従来の同容量のコンデンサを用いたハーフブリッジ型の高圧放電灯点灯装置のコンデンサ電圧の電圧比を示している。

20

【 0 0 8 0 】

以上のように、電圧比を 1 . 6 ~ 1 5 の範囲内に設定すれば、1 0 0 ~ 2 7 7 V の入力電圧の場合に、入力電流歪を改善することができ、高圧放電灯の始動に必要な無負荷電圧を印加することができる。

30

【 0 0 8 1 】

また、両端電圧 V C 2 を定格 V D L 以上に設定することにより、立消え防止が可能になる。

【 0 0 8 2 】

(第 6 実施形態)

図 1 2 は本発明による第 6 実施形態の高圧放電灯点灯装置の動作説明図であり、第 6 実施形態の高圧放電灯点灯装置は、第 2 実施形態と同様に構成される。

【 0 0 8 3 】

第 6 実施形態の特徴は、制御回路部 3 によるトランジスタ Q 1 , Q 2 に対するスイッチング周波数 f 1 , f 2 が、図 1 2 に示すように、f 1 > f 2 の関係になっていることである。

40

【 0 0 8 4 】

電圧 V L C は、第 2 実施形態と同様に、コンデンサ C 1 , C 2 1 + C 2 2 の両端電圧 V C 1 , V C 2 によるものであり、期間 T 1 の極性時の波高値のほうが期間 T 2 の極性時の波高値よりも大きくなっている。ところが、第 6 実施形態では、期間 T 1 でオン / オフするトランジスタ Q 1 のスイッチング周波数 f 1 よりも、期間 T 2 でオン / オフするトランジスタ Q 2 のスイッチング周波数 f 2 の方が低くなっているため、共振点に近づくことにより期間 T 2 でインダクタ L 1 に流れる電流 I L 1 が大きくなる。図では、期間 T 2 時の電

50

流 I_{L1} の値が、期間 T_1 時の電流 I_{L1} の値と等しくなっている。この結果、イグナイタ 2 のリアクタンス分とコンデンサ C_3 で形成されるフィルタにより、高圧放電灯 DL の電流（ランプ電流） I_{DL} が正負対称な波形となる。すなわち、期間 T_1 時の電流 I_{DL} の波高値と期間 T_2 時の電流 I_{DL} の波高値が等しくなる。

【0085】

以上のように、 $f_1 > f_2$ の関係にすることにより、高圧放電灯 DL の電流を正負対称な波形にすることができるので、高圧放電灯 DL の一方の電極のみにストレスが生じるのを避けることができ、高圧放電灯の寿命の面で有利となる。

【0086】

（第 7 実施形態）

図 13 は本発明による第 7 実施形態の高圧放電灯点灯装置の構成図、図 14 は同高圧放電灯点灯装置の動作説明図である。

【0087】

第 7 実施形態の高圧放電灯点灯装置は、第 6 実施形態との相違点として、スイッチング周波数 f_1 をスイッチング周波数 f_2 の自然数倍にしたことを特徴とする。

【0088】

このように、スイッチング周波数 f_1 をスイッチング周波数 f_2 の自然数倍にすることにより、第 6 実施形態と同様に、高圧放電灯 DL の電流を正負対称な波形にすることができるほか、図 13 に示すような簡易な回路で制御回路部 3 を構成することができる。

【0089】

図 13 では、制御回路部 3 は、低周波発振器 31 と、高周波発振器 32 と、トグル・フリップフロップ 300 と、NOT 回路 301 と、AND 回路 303、303 と、駆動回路 33 とにより構成されている。高周波発振器 32 の出力が、トグル・フリップフロップ 300 の T 入力と AND 回路 303 の一の入力に接続され、トグル・フリップフロップ 300 の Q 出力が AND 回路 303 の一の入力に接続されている。低周波発振器 31 の出力が、AND 回路 303 の他の入力と、NOT 回路 301 を介して AND 回路 303 の他の入力とに接続されている。AND 回路 303、303 の両出力は、駆動回路 33 を介してトランジスタ Q_1 、 Q_2 の制御端子（ゲート）に接続されている。

【0090】

上記制御回路部 3 において、高周波発振器 32 で周波数 f_1 の信号を発生させると、トグル・フリップフロップ 300 の出力に、周波数 f_1 を 2 分周した f_1 の半分の周波数 f_2 の信号が発生する。そして、低周波発振器 31 から数 100 Hz 程度の周波数の信号を出力することにより、トランジスタ Q_1 、 Q_2 が、図 14 に示すように、数 100 Hz 程度の低周波で交互にオフするとともに、トランジスタ Q_2 のオフ時にトランジスタ Q_1 が f_1 の高周波で交互にオン/オフし、トランジスタ Q_1 のオフ時にトランジスタ Q_2 が f_2 の高周波で交互にオン/オフする。なお、高圧放電灯 DL の電力制御については、トランジスタ Q_1 、 Q_2 のデューティを変換する回路を加えれば容易に実現できる。

【0091】

以上のように、スイッチング周波数 f_1 をスイッチング周波数 f_2 の自然数倍にすることにより、1 つの高周波発振器からスイッチング周波数 f_1 、 f_2 の信号を生成することができるため、簡易な回路で制御回路部 3 を構成することができる。

【0092】

なお、図 1 の構成の場合にコンデンサ C_1 、 C_2 の容量を適正に選ぶことにより、 $f_1 = n \times f_2$ (n は自然数) の周波数で、正負のいずれにおいてもほぼ BCM (Boundary Current Mode) 動作させることが可能となる。ここで、BCM とは、電流が連続モードで、且つ電流が 0 になった時点でオンすることである。

【0093】

（第 8 実施形態）

図 15 は本発明による第 8 実施形態の高圧放電灯点灯装置の構成図、図 16 は同高圧放電灯点灯装置の動作説明図である。

10

20

30

40

50

【0094】

第8実施形態の高圧放電灯点灯装置は、第4実施形態との相違点として、図15に示すように、コンデンサC1に代えて、並列接続のコンデンサC11, C12を備えるとともに、コンデンサC11と並列になるようにコンデンサC12に直列に接続されるトランジスタ(図ではMOS型FET)Q4をさらに備え、制御回路部3により、高圧放電灯DLの非点灯期間においてトランジスタQ3, Q4を交互にオン/オフすることを特徴とする。コンデンサC11, C12, C21, C22の各々は、例えば同一の容量に設定される。

【0095】

上記構成の高圧放電灯点灯装置では、図16に示すように、期間TS1でトランジスタQ3, Q4がそれぞれオン, オフにされ、期間TS1と等しい長さの期間TS2でトランジスタQ3, Q4がそれぞれオフ, オンにされる。

10

【0096】

期間TS1では、コンデンサC11, C12, C21, C22のうち、コンデンサC11, C21, C22が接続されることになるため、 $V_{C1} > V_{C2}$ となり、第2実施形態と同様の動作となる。これに対して、期間TS2では、コンデンサC11, C12, C21が接続されることになるため、 $V_{C1} < V_{C2}$ となり、期間TS1における各極性の波高値が逆転した電圧VLCとなり、電圧VDLとして高圧放電灯DLに印加することになる。これにより、期間TS1内の期間T1時の電圧VLCの波高値と期間TS2内の期間T2時の電圧VLCの波高値とが等しくなるとともに、期間TS1内の期間T2時の電圧VLCの波高値と期間TS2内の期間T1時の電圧VLCの波高値とが等しくなる。

20

【0097】

以上のように、期間TS1, TS2で、コンデンサC11, C12とコンデンサC21, C22の容量比を交互に変更することにより、高圧放電灯DLの各電極へのストレスがほぼ均等となるため、高圧放電灯DLの寿命の面で有利となる。

【0098】

なお、 $V_{C1} > V_{C2}$ と $V_{C1} < V_{C2}$ の切替えは、期間TS1, TS2で切り替える構成に限らず、高圧放電灯DLの点灯回数を記憶するようにし、点灯回数が偶数回である場合に $V_{C1} > V_{C2}$ か $V_{C1} < V_{C2}$ のいずれかに切り替え、点灯回数が奇数回である場合にそれとは逆の状態に切り替えるようにしてもよい。

【0099】

(第9実施形態)

図17は本発明による第9実施形態の高圧放電灯点灯装置の構成図、図18は同高圧放電灯点灯装置の動作説明図である。

30

【0100】

第9実施形態の高圧放電灯点灯装置は、第2実施形態との相違点として、図17に示すように、高圧放電灯DLの電圧検出用の電圧検出回路部4を備え、この電圧検出回路部4によって検出された電圧を基に、直流電源1Aの出力を切り替えるように制御回路部12を構成したことを特徴とする。

【0101】

電圧検出回路部4において、インダクタL1およびコンデンサC3の接続点とグランドとの間に、コンデンサC41および抵抗R41, R42が直列に接続され、抵抗R42に対して並列になるように、ダイオードD41およびコンデンサC42が直列に接続されている。そして、コンデンサC42に発生する電圧が検出電圧として制御回路部12に取り込まれるようになっている。

40

【0102】

制御回路部12において、直流電源1Aの出力($V_{C1} + V_{C2}$)が、抵抗R120, R121により分圧値として、抵抗R122を介してオペアンプ121の-端子に入力するようになっている。オペアンプ121の-端子と出力端子の間には抵抗R123が接続され、 $R123 / R122$ のゲインで誤差増幅を行うようになっている。オペアンプ121の+端子には基準電圧Vrefと上記検出電圧のいずれかがスイッチS12を介して

50

入力するようになっている。オペアンプ 121 の出力は比較器 123 の - 端子に接続され、その値と高周波発振器 122 の高周波信号波形との比較がなされ、その大小によって駆動回路 124 を介してトランジスタ Q11 をオン/オフするようになっている。

【0103】

図 18 に示すように、「放電灯非点灯」の期間では、スイッチ S12 を接点 S122 の側にして、電圧 VC1, VC2 をそれぞれ例えば 300V, 150V に設定する。この期間では、イグナイタ 2 により高圧パルス電圧が発生するため、それが重畳した電圧 VDL となる。

【0104】

この後、高圧放電灯 DL が点灯を開始すると、図示しない点灯判別回路によりスイッチ S12 を接点 S121 の側に切り替え、オペアンプ 121 の + 端子への入力を、高圧放電灯 DL の電圧に応じた検出電圧に切り替える。点灯直後の高圧放電灯 DL の電圧は、極めて低く徐々に増加するため、検出電圧に応じて電圧 VC1, VC2 も徐々に増加する。

【0105】

この後、高圧放電灯 DL が定格点灯するようになると、スイッチ S12 を接点 S122 の側に戻して、電圧 VC1, VC2 をそれぞれ 300V, 150V に切り替える。

【0106】

以上のような制御を行うことにより、「放電灯点灯 1」の期間における直流電圧を高圧放電灯 DL が消えない程度に低く設定することができるため、その期間における昇圧チョッパ 11 の回路効率を良くすることができる。

【0107】

(第 10 実施形態)

図 19 は本発明による第 10 実施形態の高圧放電灯点灯装置の構成図、図 20 は同高圧放電灯点灯装置の動作説明図である。

【0108】

第 10 実施形態の高圧放電灯点灯装置は、第 9 実施形態との相違点として、図 19 に示すように、電圧検出回路部 4 に代えて、電源電圧検出用の電圧検出回路部 5 を備え、この電圧検出回路部 5 によって検出された電圧を基に、直流電源 1A の出力を切り替えるように制御回路部 12 を構成したことを特徴とする。

【0109】

図 19 において、ダイオードブリッジ DB の出力端電圧が、抵抗 R51, R52 およびコンデンサ C51 により電圧 VC5 として検出される。電圧 VC5 は、予め設定された基準電圧 Vref と比較され、制御回路部 12 におけるスイッチ S12 の接点切替に利用される。

【0110】

制御回路部 12 は、スイッチ S12 の接点 S121, S122 にそれぞれ基準電圧 Vref1, Vref2 が接続される以外は第 9 実施形態と同様に構成されている。ただし、 $V_{ref1} > V_{ref2}$ である。

【0111】

次に、100V と 200V の商用交流電源 Vs に接続される場合を例にして、高圧放電灯点灯装置の動作について説明する。

【0112】

200V の商用交流電源 Vs に接続された場合、図 20 に示すように、期間 TS1 における電圧 VC5 が基準電圧 Vref より高くなり、スイッチ S12 が接点 S121 に切り替わる。これにより、直流電源 1A の出力である直流電圧 (VC1 + VC2) が図示するような電圧に設定され、電圧 VLC が各極性で波高値の異なる波形となる。

【0113】

これに対し、100V の商用交流電源 Vs に接続された場合、期間 TS2 における電圧 VC5 が基準電圧 Vref より低くなり、スイッチ S12 が接点 S122 に切り替わる。これにより、直流電源 1A の出力が図示するような電圧に設定され、電圧 VLC が各極性で

波高値の異なる波形となるが、両極性の波高値とも期間 T_{S1} におけるそれらよりも小さくなる。

【0114】

ここで、直流電源 1A の出力の具体的な値としては、100V の商用交流電源 V_s に接続された場合、300 ~ 360V 程度が最も望ましい。この範囲であれば、入力電流の歪も改善でき、かつ昇昇圧チョッパ 11 の回路効率も良くなる。

【0115】

このように商用交流電源 V_s の電圧に応じて直流電源 1A の出力を変化させることで、特に商用交流電源 V_s の電圧が低い場合に直流電源 1A の出力を低く設定することができ、昇圧チョッパ 11 の効率が向上する。

10

【0116】

なお、上記各実施形態において、上述の直流電源に代えて、図 21, 図 22, 図 23 にそれぞれ示すような直流電源 1B, 1C, 1D を使用するようによい。

【0117】

図 21 に示す直流電源 1B は、ダイオードブリッジ DB と、インダクタ L_{11} とを備え、チョッパ回路 11 のトランジスタ Q_{11} を、ハーフブリッジ回路構成のインバータにおけるトランジスタ Q_2 で兼用したものである。

【0118】

図 22 に示す直流電源 1C は、ダイオードブリッジ DB と、コンデンサ C_{110} , C_{111} と、インダクタ L_{11} とを備え、チョッパ回路 11 のトランジスタ Q_{11} を、インバータにおけるトランジスタ Q_1 , Q_2 で兼用したものである。

20

【0119】

図 23 に示す直流電源 1D は、ダイオードブリッジ DB と、トランジスタ Q_{11} , Q_{12} 、ダイオード D_{11} , D_{12} およびインダクタ L_{11} によりなる昇降圧チョッパ 11A と、この出力を検出し、その出力が所定の電圧値になるようにトランジスタ Q_{11} , Q_{12} のオン/オフ制御を行う制御回路部 12A とを備えている。

【0120】

要するに、直流電源として直流電圧を供給しさえすれば、コンデンサ C_1 , C_2 の容量比で各々の電圧 V_{C1} , V_{C2} を互いに等しくない電圧に設定でき、始動性を改善することができる。

30

【0121】

(第 11 実施形態)

図 24 は本発明による第 11 実施形態の高圧放電灯点灯装置の動作説明図である。

【0122】

第 11 実施形態の高圧放電灯点灯装置は、第 1 実施形態との相違点として、図 24 に示すように、高圧放電灯 DL に印加する低周波で矩形波の電圧 V_{DL} の周波数が、高圧放電灯 DL の点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、制御回路部 3 がトランジスタ Q_1 , Q_2 をスイッチング制御することを特徴とする。

【0123】

つまり、グロー放電からアーク放電へのスムーズな移行のために、高圧放電灯 DL が始動して所定時間 T_3 だけ通常の周波数より低く設定される。例えば、所定時間 T_3 内の周波数が数十 Hz となり、所定時間 T_3 後の周波数が数百 Hz となるように構成される。

40

【0124】

このように、所定時間 T_3 内の周波数を低くすることにより、高圧放電灯 DL が始動するのに必要な低周波矩形波電圧を印加することができ、始動後も安定してグロー放電からアーク放電に移行するようにできる。

【0125】

(第 12 実施形態)

図 25 は本発明による第 12 実施形態の高圧放電灯点灯装置の構成図、図 26 は同高圧放

50

電灯点灯装置の動作説明図である。

【0126】

第12実施形態の高圧放電灯点灯装置は、第11実施形態との相違点として、図26に示すように、所定時間 T_3 内の電圧 V_{DL} の周波数が、コンデンサ C_1 、 C_2 の少なくとも一方（図では両方）の両端電圧が、高圧放電灯 DL の非点灯時におけるコンデンサ C_1 、 C_2 の各両端電圧のうち高い方の電圧 V_{C1} と低い方の電圧 V_{C2} との間を往復するのに要する時間の逆数であることを特徴とする。

【0127】

そして、高圧放電灯点灯装置は、図1の構成に加えて、図25に示すように、第9実施形態と同様の電圧検出回路部4と、抵抗 R_{61} 、 R_{62} によりなりコンデンサ C_1 、 C_2 の両端電圧を検出するための電圧検出回路部6とを備え、制御回路部3が、低周波発振器30、31と、高周波発振器32と、駆動回路33と、フリップフロップ310と、複数の比較器311～315と、論理回路320とにより構成され、電圧検出回路部4、6によって検出された電圧を利用して、図26に示すようにトランジスタ Q_1 、 Q_2 をスイッチング制御するようになっている。

10

【0128】

放電灯非点灯時では、低周波の周波数が例えば数十 Hz に設定されており、その低周波の矩形波電圧にイグナイタの高圧パルス電圧 V_p が重畳して、図26に示す電圧 V_{DL} の波形のようになる。

【0129】

放電灯点灯時では、第11実施形態と同様に、高圧放電灯 DL に印加する電圧 V_{DL} の周波数が、高圧放電灯 DL の点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、トランジスタ Q_1 、 Q_2 がスイッチング制御される。そして、所定時間 T_3 内の電圧 V_{DL} の周波数は、第12実施形態の特徴として、高圧放電灯 DL の非点灯時におけるコンデンサ C_1 、 C_2 の両端電圧 V_{C1} 、 V_{C2} で決まるようになっている。

20

【0130】

このような制御によれば、高圧放電灯 DL の極性反転に伴って立消えが起きた場合に、非点灯時と同様の低周波で矩形波の電圧をそのまま高圧放電灯 DL に印加することになるため、高圧放電灯 DL の再始動性が良くなる。

30

【0131】

（第13実施形態）

図27は本発明による第13実施形態の高圧放電灯点灯装置の構成図、図28は同高圧放電灯点灯装置の動作説明図である。

【0132】

第13実施形態の高圧放電灯点灯装置は、第11実施形態との相違点として、図28に示すように、所定時間 T_3 内の周波数が、コンデンサ C_1 、 C_2 の少なくとも一方（図では両方）の両端電圧が、直流電源1Aの電圧 E よりもコンデンサ C_1 、 C_2 の印加可能な最大電圧 V_{C1max} 分低い電圧 $E - V_{C1max}$ と、最大電圧 V_{C1max} との間を往復するのに要する時間の逆数であることを特徴とする。

40

【0133】

そして、高圧放電灯点灯装置は、図1の構成に加えて、図27に示すように、第9実施形態と同様の電圧検出回路部4と、第11実施形態と同様の電圧検出回路部6と、抵抗 R_{71} 、 R_{72} によりなり直流電源1Aの電圧 E を検出するための電圧検出回路部7を備え、制御回路部3が、低周波発振器30、31と、高周波発振器32と、駆動回路33と、フリップフロップ310と、複数の比較器311～315と、オペアンプ316と、論理回路320とにより構成され、電圧検出回路部4、6、7によって検出された電圧を利用して、図28に示すようにトランジスタ Q_1 、 Q_2 をスイッチング制御するようになっている。

【0134】

50

放電灯非点灯時では、低周波の周波数が例えば数十Hzに設定されており、その低周波の矩形波電圧にイグナイタの高圧パルス電圧 V_p が重畳して、図28に示す電圧 V_{DL} の波形のようになる。

【0135】

放電灯点灯時では、第11実施形態と同様に、高圧放電灯DLに印加する電圧 V_{DL} の周波数が、高圧放電灯DLの点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、トランジスタ Q_1 、 Q_2 がスイッチング制御される。そして、所定時間 T_3 内の電圧 V_{DL} の周波数は、第13実施形態の特徴として、コンデンサ C_1 、 C_2 の印加可能な最大電圧で決まる。例えば、直流電源1Aの電圧 E が450Vであり、コンデンサ C_1 、 C_2 の印加可能な最大電圧が420Vであったとき、所定時間 T_3 内の電圧 V_{DL} の周波数は、コンデンサ C_1 、 C_2 の両端電圧 V_{C1} 、 V_{C2} が30V(=450V-420V)と420Vとの間を往復する時間で決まる。つまり、図27の回路において、 V_{r1} 、 V_{r2} がそれぞれ V_{C1max} 、 $E - V_{C1max}$ に設定されている。

10

【0136】

このような制御によれば、始動直後の放電が不安定な領域での極性反転回数を極力低減でき、放電を安定させることができる。

【0137】

(第14実施形態)

図29は本発明による第14実施形態の高圧放電灯点灯装置の構成図、図30は同高圧放電灯点灯装置の動作説明図である。

20

【0138】

第14実施形態の高圧放電灯点灯装置は、第11実施形態との相違点として、図30に示すように、所定時間 T_3 内の周波数が、コンデンサ C_1 、 C_2 の少なくとも一方(図では両方)の両端電圧が、所定電圧 V_c と、直流電源1Aの電圧 E よりも所定電圧 V_c 分低い電圧 $E - V_c$ との間を往復するのに要する時間の逆数であることを特徴とする。

【0139】

そして、高圧放電灯点灯装置は、図1の構成に加えて、図29に示すように、第9実施形態と同様の電圧検出回路部4と、第13実施形態と同様の電圧検出回路部7を備え、制御回路部3が、低周波発振器30、31と、高周波発振器32と、駆動回路33と、フリックフロップ310と、複数の比較器311~315と、オペアンプ316と、論理回路320とにより構成され、電圧検出回路部4、7によって検出された電圧を利用して、図30に示すようにトランジスタ Q_1 、 Q_2 をスイッチング制御するようになっている。

30

【0140】

放電灯非点灯時では、低周波の周波数が例えば数十Hzに設定されており、その低周波の矩形波電圧にイグナイタの高圧パルス電圧 V_p が重畳して、図30に示す電圧 V_{DL} の波形のようになる。

【0141】

放電灯点灯時では、第11実施形態と同様に、高圧放電灯DLに印加する電圧 V_{DL} の周波数が、高圧放電灯DLの点灯時点から所定時間 T_3 後におけるよりもその所定時間 T_3 内の方が低くなるように、トランジスタ Q_1 、 Q_2 がスイッチング制御される。そして、所定時間 T_3 内の電圧 V_{DL} の周波数は、第14実施形態の特徴として、直流電源1Aの電圧 E と所定期間 T_3 が経過した直後の高圧放電灯DLの電圧 V_c で決まる。電圧 V_c は、所定時間 T_3 経過後に明らかになる電圧ではなく、実験・経験上分かっている電圧である。

40

【0142】

例えば、直流電源1Aの電圧 E が450Vで始動した後、所定時間 T_3 経過直後の電圧 V_c が実験・経験上50V程度であると分かっている場合、所定時間 T_3 内の電圧 V_{DL} の周波数(低周波矩形波の極性反転のタイミング)は、コンデンサ C_1 、 C_2 の両端電圧 V_{C1} 、 V_{C2} が50Vと400V(=450V-50V)との間を往復する時間で決まる

50

。つまり、図 29 の回路において、 V_{r1} 、 V_{r2} がそれぞれ V_c 、 $E - V_c$ に設定されている。ここで、所定時間 T_3 が短ければ短いほど、高圧放電灯 D_L の電圧がより低くなるのが一般に知られている。

【0143】

このような制御によれば、所定期間 T_3 経過までは、確実に高圧放電灯 D_L に電力を供給できるため、放電の安定性を確保することができる。また、極性反転直前の高圧放電灯 D_L に電力供給するコンデンサの両端電圧 V_{C1} 、 V_{C2} を高くできるため、極性反転時に発生しやすい立消えを防止することができる。

【0144】

(第15実施形態)

図 31 は本発明による第 15 実施形態の高圧放電灯点灯装置の構成図、図 32 は同高圧放電灯点灯装置の動作説明図である。

【0145】

第 15 実施形態の高圧放電灯点灯装置は、図 1 の構成に加えて、図 31 に示すように、高圧放電灯 D_L の電圧検出用の電圧検出回路部 4 と、コンデンサ C_1 、 C_2 の一方の電圧検出用の電圧検出回路部 8 とを備え、制御回路部 3 が、高圧放電灯 D_L の電圧と、コンデンサ C_1 、 C_2 の少なくとも一方の電圧との検出結果を利用して、トランジスタ Q_1 、 Q_2 をスイッチングすることにより、高圧放電灯 D_L に供給する低周波矩形波電力を制御することを特徴とする。ただし、図 31 ではイグナイタ 2 の図示を省略してある。

【0146】

ここで、高圧放電灯 D_L の場合、低周波矩形波電圧を各極性で同一の電圧値にしなければ、高圧放電灯 D_L の一方の電極付近に発光管内部の金属イオンが集中し、発光するカタホレシス現象、光のちらつき、立消えなどの不具合を生じる。

【0147】

高圧放電灯 D_L の電圧だけを検出して、トランジスタ Q_1 、 Q_2 をスイッチング制御することにより、各極性で同一のランプ電圧およびランプ電流を供給する場合、非常に複雑なスイッチング制御となり、回路の大型化や高価格化を招く。

【0148】

そのため、第 15 実施形態では、高圧放電灯 D_L に印加する低周波矩形波電圧の一方の半周期の間、高圧放電灯 D_L の電圧の検出結果を利用し、その他方の半周期の間、コンデンサ C_1 、 C_2 の少なくとも一方の電圧の検出結果を利用する。高圧放電灯 D_L の電圧に応じての制御は低周波矩形波電圧の一方の極性とし、もう一方の極性は、コンデンサの両端電圧を高圧放電灯 D_L が非点灯時と同じ電圧バランスになるように調整する。

【0149】

具体的には、低周波矩形波の一方の極性では、コンデンサ C_1 トランジスタ Q_1 インダクタ L_1 放電灯 D_L (コンデンサ C_3) のループに電流が流れる。このとき、高圧放電灯 D_L の電圧を電圧検出回路部 4 で検出し、高圧放電灯 D_L の状態による適正な電力を供給する。

【0150】

もう一方の極性では、コンデンサ C_2 放電灯 D_L (コンデンサ C_3) インダクタ L_1 トランジスタ Q_2 のループに電流が流れる。このとき、コンデンサ C_1 およびコンデンサ C_2 の電圧値を検出し、高圧放電灯 D_L が非点灯時の状態での電圧 V_{C1} および電圧 V_{C2} となるようにトランジスタ Q_2 を制御する。

【0151】

このような制御によれば、コンデンサ C_1 、 C_2 の両端電圧 V_{C1} 、 V_{C2} を非点灯時のアンバランス状態に維持したまま、高圧放電灯 D_L に、各極性で電圧値が同一の低周波矩形波電圧を印加することができる。

【0152】

(第16実施形態)

図 33 は本発明による第 16 実施形態の高圧放電灯点灯装置の構成図である。

10

20

30

40

50

【0153】

第16実施形態の高圧放電灯点灯装置は、第15実施形態との相違点として、電圧検出回路部8に代えて、コンデンサC2の両端電圧検出用の電圧検出回路部6を備え、高圧放電灯DLに印加する低周波矩形波電圧の一方の半周期の間、高圧放電灯DLの電圧の検出結果を利用し、その他方の半周期の間、コンデンサC2の電圧の検出結果を利用することを特徴とする。ただし、図33ではイグナイタ2の図示を省略してある。

【0154】

第15実施形態と同様に低周波矩形波電圧を高圧放電灯DLに供給するために、一方の極性では、高圧放電灯DLの電圧を検出し、もう一方の極性では、コンデンサC2の両端電圧VC2を検出し、両端電圧VC2が高圧放電灯DLの非点灯時における両端電圧VC2と同様になるように、トランジスタQ2がスイッチング制御される。

10

【0155】

このように、両端電圧VC2を検出し、トランジスタQ2をスイッチング制御することにより、基準電位から、直接両端電圧VC2を検出することができるため、より制御回路を簡略化できる。

【0156】

さらに、コンデンサC2の容量をコンデンサC1の容量よりも大きくして、低周波矩形波の周波数の極性に応じて、電圧値の違う低周波矩形波電圧を高圧放電灯DLに印加する場合、例えば、低抗分圧により両端電圧VC2を検出するとき、検出抵抗の電力ロスも低減することが可能である。

20

【0157】

(第17実施形態)

図34は本発明による第17実施形態の高圧放電灯点灯装置の構成図、図35は同高圧放電灯点灯装置の動作説明図、図36は同高圧放電灯点灯装置の基本構成図、図37、図38は同基本構成に対して図34の構成にする理由の説明図、図39は同高圧放電灯点灯装置の特性図である。

【0158】

第17実施形態の高圧放電灯点灯装置は、図34に示すように、第1実施形態とほぼ同様に構成され、制御回路部3が、図35に示すように、トランジスタQ1、Q2をスイッチング制御するとともに、インダクタL1に流れる電流をBCM制御し、インダクタL1およびコンデンサC3によるフィルタにおいて、インダクタL2およびコンデンサC4にて、インダクタL1に流れる交流電流のうち、一方の極性の交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくすることを特徴とする。

30

【0159】

ここで、図36の基本構成において、図37に示すように、トランジスタQ2がオフし、トランジスタQ1がオンしているときは、コンデンサC1から、トランジスタQ1、インダクタL1を介して、高圧放電灯DL(コンデンサC3)に電流I1が流れ、インダクタL1にエネルギーが貯蓄される。この後、インダクタL1に貯蓄されていたエネルギーが放出され、インダクタL1から、高圧放電灯DL(コンデンサC3)に、コンデンサC2、トランジスタQ2の寄生ダイオードを介して電流I1'が流れる。

40

【0160】

一方、トランジスタQ1がオフし、トランジスタQ2がオンしているときは、コンデンサC2から、高圧放電灯DL(コンデンサC3)に、インダクタL1、トランジスタQ2を介して電流I2が流れ、インダクタL1にエネルギーが貯蓄される。この後、インダクタL1に貯蓄されていたエネルギーが放出され、インダクタL1から、トランジスタQ1の寄生ダイオード、コンデンサC1を介して、高圧放電灯DL(コンデンサC3)に電流I2'が流れる。

【0161】

例えば、コンデンサC1、C2の両端電圧がそれぞれ300V、150Vである場合のBCM制御では、高圧放電灯DLの電圧が90Vであるとすれば、トランジスタQ1のスイ

50

ツチング時のオン幅とオフ幅の比が 8 : 7 となり、トランジスタ Q 2 のスイッチング時のオン幅とオフ幅の比が 13 : 2 となる。このようにオン幅とオフ幅の比が異なると、図 38 に示すように、必然的にトランジスタ Q 1 のスイッチング周波数の方がトランジスタ Q 2 のスイッチング周波数よりも高くなる。周波数が異なることでインダクタ L 1、コンデンサ C 3 のローパスフィルタによるゲイン (V_{out} / V_{in}) が異なってくるので、図 38 の IDL 波形に示されるように、トランジスタ Q 1、Q 2 のスイッチングによる各 IDL のリップル含有率が異なる。

【 0 1 6 2 】

一般的に、高圧放電灯 DL の場合、高圧放電灯 DL の電流 IDL のリップル含有率が極性によって異なると、ちらつきや音響的共鳴現象の発生につながるため、各極性で同一の電流 IDL を高圧放電灯 DL に供給する必要がある。

10

【 0 1 6 3 】

そこで、第 17 実施形態では、I 1 a リップル含有率を各極性で同一にするため、図 36 の基本構成に対して、図 34 に示すように、トランジスタ Q 1、Q 2 の接続点とコンデンサ C 1、C 2 の接続点との間に接続されるコンデンサ C 4 と、このコンデンサ C 4 とトランジスタ Q 1、Q 2 の接続点との間に直列に介設されるインダクタ L 2 とを追加して、フィルタを 2 段にするのである。

【 0 1 6 4 】

コンデンサ C 3、インダクタ L 1 によるフィルタと、コンデンサ C 4、インダクタ L 2 によるフィルタとの 2 段にすることにより、フィルタのゲイン - 周波数特性が図 39 に示すような特性となる。

20

【 0 1 6 5 】

そして、トランジスタ Q 1 のスイッチング周波数 f_1 と、トランジスタ Q 2 のスイッチング周波数 f_2 が異なっても、それぞれのスイッチングで同一のゲインを得ることが可能となり、高圧放電灯の電流 IDL のリップル含有率が同一となる。

【 0 1 6 6 】

(第 18 実施形態)

図 40 は本発明による第 18 実施形態の高圧放電灯点灯装置の構成図である。

【 0 1 6 7 】

第 18 実施形態の高圧放電灯点灯装置は、第 17 実施形態との相違点として、図 40 に示すように、インダクタ L 2 およびコンデンサ C 4 に代えて、基本構成のインダクタ L 1 に流れる交流電流の極性に依りてインダクタ L 1 のインダクタンス値を変更することを特徴とする。

30

【 0 1 6 8 】

つまり、インダクタ L 1 とトランジスタ Q 1、Q 2 の接続点との間に介設されるダイオード D 3 と、直列のインダクタ L 2 およびダイオード D 4 とがさらに具備され、直列のインダクタ L 1 およびダイオード D 3 に対して、直列のインダクタ L 2 およびダイオード D 4 を、両ダイオード D 3、D 4 が互いに逆向きになるように並列に接続されている。

【 0 1 6 9 】

ここで、トランジスタ Q 2 がオフし、トランジスタ Q 1 がオンしているときは、コンデンサ C 1 から、トランジスタ Q 1、ダイオード D 4、インダクタ L 2 を介して、高圧放電灯 DL (コンデンサ C 3) に電流が流れ、インダクタ L 2 にエネルギーが貯蓄される。この後、インダクタ L 2 に貯蓄されていたエネルギーが放出され、インダクタ L 2 から、高圧放電灯 DL (コンデンサ C 3) に、コンデンサ C 2、トランジスタ Q 2 の寄生ダイオード、ダイオード D 4 を介して電流が流れる。

40

【 0 1 7 0 】

一方、トランジスタ Q 1 がオフし、トランジスタ Q 2 がオンしているときは、コンデンサ C 2 から、高圧放電灯 DL (コンデンサ C 3) に、インダクタ L 1、ダイオード D 3、トランジスタ Q 2 を介して電流が流れ、インダクタ L 1 にエネルギーが貯蓄される。

【 0 1 7 1 】

50

以上の動作によれば、トランジスタQ1がオン/オフしているときは、インダクタL2およびコンデンサC3によるフィルタ構成となり、トランジスタQ2がオン/オフしているときは、インダクタL1およびコンデンサC3によるフィルタ構成になるため、トランジスタQ1, Q2のスイッチング周波数が異なっても、それぞれのスイッチングによるフィルタの周波数-ゲイン特性が変わるため、同一のゲインを得ることが可能になる。これにより、高圧放電灯DLの電流IDLのリプル含有率を同一にすることができる。

【0172】

(第19実施形態)

図41は本発明による第19実施形態の高圧放電灯点灯装置の構成図である。

【0173】

第19実施形態の高圧放電灯点灯装置は、第17実施形態との相違点として、図41に示すように、インダクタL2およびコンデンサC4に代えて、インダクタL1に流れる交流電流の極性に応じて、基本構成のコンデンサC3の容量値を変更することを特徴とする。

【0174】

つまり、並列のコンデンサC5およびダイオードD5がさらに具備され、直列の高圧放電灯DLおよびイグナイタ2と並列になるように、上記コンデンサC5およびダイオードD5がコンデンサC3に直接に接続されている。

【0175】

ここで、トランジスタQ2がオフし、トランジスタQ1がオンしているときは、コンデンサC1から、トランジスタQ1、インダクタL1を介して、高圧放電灯DL(コンデンサC3, C5)に電流が流れ、インダクタL1にエネルギーが貯蓄される。この後、インダクタL1に貯蓄されていたエネルギーが放出され、インダクタL1から、高圧放電灯DL(コンデンサC3, C5)に、コンデンサC2、トランジスタQ2の寄生ダイオードを介して電流が流れる。

【0176】

一方、トランジスタQ1がオフし、トランジスタQ2がオンしているときは、コンデンサC2から、高圧放電灯DL(コンデンサC3)に、インダクタL1、トランジスタQ2を介して電流が流れ、インダクタL1にエネルギーが貯蓄される。この後、インダクタL1に貯蓄されていたエネルギーが放出され、インダクタL1から、トランジスタQ1の寄生ダイオード、コンデンサC1を介して、高圧放電灯DL(コンデンサC3)に電流が流れる。

【0177】

以上の動作によれば、トランジスタQ1がオン/オフしているときは、インダクタL1およびコンデンサC3, C5によるフィルタ構成となり、トランジスタQ2がオン/オフしているときは、インダクタL1およびコンデンサC3によるフィルタ構成になるため、トランジスタQ1, Q2のスイッチング周波数が異なっても、それぞれのスイッチングによるフィルタの周波数-ゲイン特性が変わるため、同一のゲインを得ることが可能になる。これにより、高圧放電灯DLの電流IDLのリプル含有率を同一にすることができる。

【0178】

(第20実施形態)

図42は本発明による第20実施形態の高圧放電灯点灯装置の動作説明図である。

【0179】

第20実施形態の高圧放電灯点灯装置は、図42に示すように、制御回路部3が、電圧の高い方のコンデンサC1に流れる電流(図ではI1)をDCM(Discontinuous Current Mode)制御し、コンデンサC2に流れる電流(図ではI2)をBCM制御することを特徴とする。DCM制御とは電流が不連続モードになるように制御することである。

【0180】

この構成では、トランジスタQ1のスイッチング周波数を下げて、トランジスタQ2のス

10

20

30

40

50

スイッチング周波数と同一にすることになり、オン幅を狭めることで電流 I_1 が D C M 制御される。

【0181】

これにより、トランジスタ Q_1 , Q_2 のスイッチング周波数を等しくすることができ、同一のゲインを得ることができることから、高圧放電灯 D L の電流 I_{DL} のリップル含有率を同一にすることができる。

となる

(第21実施形態)

図43は本発明による第21実施形態の高圧放電灯点灯装置の動作説明図である。

【0182】

第21実施形態の高圧放電灯点灯装置は、図43に示すように、制御回路部3が、電圧の低い方のコンデンサ C_2 に流れる電流(図では I_2)を C C M (Continuous Current Mode) 制御し、コンデンサ C_1 に流れる電流(図では I_1)を B C M 制御することを特徴とする。C C M 制御とは電流が連続モードになるように制御することである。

【0183】

この構成では、トランジスタ Q_2 のスイッチング周波数を上げて、トランジスタ Q_1 のスイッチング周波数と同一にすることになり、オン幅を広げることで電流 I_2 が C C M 制御される。

【0184】

これにより、トランジスタ Q_1 , Q_2 のスイッチング周波数を等しくすることができ、同一のゲインを得ることができることから、高圧放電灯 D L の電流 I_{DL} のリップル含有率を同一にすることができる。

【0185】

(第22実施形態)

図44は本発明による第22実施形態の高圧放電灯点灯装置の動作説明図である。

【0186】

第22実施形態の高圧放電灯点灯装置は、図44に示すように、制御回路部3が、電圧の高い方のコンデンサ C_1 に流れる電流(図では I_1)を D C M 制御し、コンデンサ C_2 に流れる電流(図では I_2)を C C M 制御することを特徴とする。

【0187】

この構成では、トランジスタ Q_1 のスイッチング周波数を下げ、トランジスタ Q_2 のスイッチング周波数を上げることにより、周波数が同一にされる。また、トランジスタ Q_1 のスイッチングによるオン幅を狭めることで電流 I_1 が D C M 制御され、トランジスタ Q_2 のスイッチングによるオン幅を広げることで電流 I_2 が C C M 制御される。

【0188】

これにより、トランジスタ Q_1 , Q_2 のスイッチング周波数を等しくすることができ、同一のゲインを得ることができることから、高圧放電灯 D L の電流 I_{DL} のリップル含有率を同一にすることができる。

【0189】

(第23実施形態)

図45は本発明による第23実施形態の高圧放電灯点灯装置の構成図、図46は同高圧放電灯点灯装置の動作説明図である。

【0190】

第23実施形態の高圧放電灯点灯装置は、図45に示すように、直流電源1と、直列のトランジスタ Q_1 , Q_2 と、直列のコンデンサ C_1 , C_2 とを互いに並列に接続して備えるとともに、トランジスタ Q_1 , Q_2 の接続点とコンデンサ C_1 , C_2 の接続点との間に直列に接続されるインダクタ L_1 および高圧放電灯 D L と、この高圧放電灯 D L と並列に接続されるコンデンサ C_3 と、このコンデンサ C_3 と並列になるようにインダクタ L_1 および高圧放電灯 D L 間に直列に介設されるイグナイタ2とを第1実施形態と同様に備え、コ

10

20

30

40

50

ンデンサC1, C2の両端電圧を所定電圧に補正するための手段を有していることを特徴とする。

【0191】

上記手段として、容量の異なるコンデンサC1, C2に対し、直列のトランジスタQ3およびダイオードD6が、このダイオードD6でコンデンサC1, C2からの電流を阻止するように並列に接続されており、コンデンサC1, C2の接続点とトランジスタQ3およびダイオードD6の接続点との間にインダクタL3が接続されている。

【0192】

ここで、放電灯非点灯時、図46に示すように、図示しない制御回路部によって、トランジスタQ2, 図3は常にオフになり、トランジスタQ1が高周波でオン/オフする。その結果、コンデンサC1の両端電圧VC1による電圧VDLにイグナイタ2の高圧パルス電圧が重畳して、高圧放電灯DLに印加する。

10

【0193】

この後、高圧放電灯が始動すると、所定時間Tの間、トランジスタQ1, Q2は現在の動作を維持する。このとき、コンデンサC1の電荷が放電し、高圧放電灯DLに電力が供給されるとともに、コンデンサC2が充電される。その結果、コンデンサC1の両端電圧VC1が低下し、コンデンサC2の両端電圧VC2が上昇しようとするが、トランジスタQ3がオン/オフすることにより、コンデンサC1, C2の両端電圧VC1, VC2が非点灯時の電圧に維持される。つまり、コンデンサC2の電荷をインダクタL3によりコンデンサC1に戻すことにより、コンデンサC1, C2の両端電圧VC1, VC2を所定電圧に保つことができる。

20

【0194】

所定時間T後は、トランジスタQ3がオフになり、トランジスタQ1, Q2が低周波で交互にオフになり、トランジスタQ1のオフ時にトランジスタQ2が高周波でオン/オフし、トランジスタQ2のオフ時にトランジスタQ1が高周波でオン/オフすることにより、高圧放電灯DLに低周波で矩形波の電圧VDLが印加することになる。

【0195】

なお、図45の構成において、トランジスタQ3とダイオードD6とを入れ替えて図47の構成にしてもよく、この構成の場合には図45とは逆の極性で高圧放電灯DLを点灯することが可能となる。また、図45の構成において、ダイオードD6の代わりにトランジスタQ4を用いても同様の効果が得られる。

30

【0196】

【発明の効果】

以上のことから明らかなように、請求項1記載の発明は、直流電源と、直列の第1, 第2スイッチと、直列の第1, 第2コンデンサとを互いに並列に接続して備えるとともに、前記第1, 第2スイッチの接続点と前記第1, 第2コンデンサの接続点との間に直列に接続されるインダクタおよび高圧放電灯と、この高圧放電灯と並列に接続される第3コンデンサとを備え、前記第1, 第2スイッチをスイッチングすることにより、前記高圧放電灯に電力を供給する高圧放電灯点灯装置であって、前記第1, 第2コンデンサの各両端電圧が互いに異なるように設定されているので、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行が可能になる。

40

【0197】

請求項2記載の発明は、請求項1記載の高圧放電灯点灯装置において、少なくとも前記高圧放電灯の非点灯時に、前記第1, 第2コンデンサの各両端電圧が互いに異なるように設定されているので、部品ストレスの増大や部品の大型化を招くことなく、低周波矩形波の極性反転時での立消えを低減し、点灯後のグロー放電からアーク放電へのスムーズな移行が可能になる。

【0198】

請求項3記載の発明は、請求項1または2記載の高圧放電灯点灯装置において、前記第1

50

、第2コンデンサの各容量が互いに異なるように設定されることにより、前記第1、第2コンデンサの各両端電圧が互いに異なるように設定されており、前記第1、第2コンデンサの各容量のうち、大きい方の容量値を小さい方の容量値で割って得られる比が1.6~1.5の範囲内になるように、前記第1、第2コンデンサの各容量が設定されているので、共振を利用することなく、また直流電源の電圧を上昇させずに、従来よりも高圧放電灯への印加電圧を上昇させることができるほか、100~277Vの入力電圧の場合に、入力電流歪を改善することができ、高圧放電灯の始動に必要な無負荷電圧を印加することができる。

【0199】

請求項4記載の発明は、請求項1から3のいずれかに記載の高圧放電灯点灯装置において、前記第1、第2コンデンサの各両端電圧のうち、低い方の電圧が前記高圧放電灯の定格電圧以上になっているので、高圧放電灯の立消えを防止することができる。 10

【0200】

請求項5記載の発明は、請求項1から4のいずれかに記載の高圧放電灯点灯装置において、前記第1、第2コンデンサの各両端電圧のうち、高い方の電圧が250V以上で450V以下の範囲内の電圧になっているので、100~277Vの入力電圧の電源に接続可能となる。

【0201】

請求項6記載の発明は、請求項1から5のいずれかに記載の高圧放電灯点灯装置において、前記直流電源の電圧が300V以上で480V以下の範囲内の電圧になっているので、100~277Vの入力電圧の電源に接続可能となる。 20

【0202】

請求項7記載の発明は、請求項1から6のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の点灯時、前記第1、第2スイッチのうち、前記第1、第2コンデンサにおける両端電圧の高い方と一端が接続されるスイッチは、他方のスイッチよりも高いスイッチング周波数でスイッチングされるので、高圧放電灯の一方の電極のみにストレスが生じるのを避けることができ、高圧放電灯の寿命の面で有利となる。

【0203】

請求項8記載の発明は、請求項7記載の高圧放電灯点灯装置において、前記スイッチング周波数は、前記他方のスイッチに対するスイッチング周波数の自然数倍になっているので、1つの高周波発振器からスイッチング周波数の信号を生成することができるため、構成を簡易化することができる。 30

【0204】

請求項9記載の発明は、請求項2から6のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の非点灯期間において、前記第1、第2コンデンサの各両端電圧の大小関係が交互に切り替わるので、高圧放電灯の各電極へのストレスがほぼ均等となるため、高圧放電灯の寿命の面で有利となる。

【0205】

請求項10記載の発明は、請求項1から9のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の周波数が、前記高圧放電灯の点灯時点から所定時間後におけるよりもその所定時間内の方が低くなるように、前記第1、第2スイッチがスイッチングするので、高圧放電灯が始動するのに必要な低周波矩形波電圧を印加することができ、始動後も安定してグロー放電からアーク放電に移行するようにできる。 40

【0206】

請求項11記載の発明は、請求項10記載の高圧放電灯点灯装置において、前記低周波矩形波電圧の周波数は、音響的共鳴現象が発生しない周波数になっているので、音響的共鳴現象が発生しないようにできる。

【0207】

請求項12記載の発明は、請求項10または11記載の高圧放電灯点灯装置において、前 50

記所定時間内の周波数は0または数十Hzであるので、高圧放電灯が始動するのに必要な低周波矩形波電圧を印加することができ、始動後も安定してグロー放電からアーク放電に移行することができる。

【0208】

請求項13記載の発明は、請求項10から12のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第1,第2コンデンサの少なくとも一方の両端電圧が、前記高圧放電灯の非点灯時における前記第1,第2コンデンサの各両端電圧のうち高い方の電圧と低い方の電圧との間を往復するのに要する時間の逆数であるので、高圧放電灯の極性反転に伴って立消えが起きた場合に、非点灯時と同様の低周波で矩形波の電圧をそのまま高圧放電灯に印加することが可能となり、高圧放電灯の再始動性を良くすることが可能になる。

10

【0209】

請求項14記載の発明は、請求項10から12のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第1,第2コンデンサの少なくとも一方の両端電圧が、前記直流電源の電圧よりも前記第1,第2コンデンサの印加可能な最大電圧分低い電圧と、その最大電圧との間を往復するのに要する時間の逆数であるので、始動直後の放電が不安定な領域での極性反転回数を極力低減可能となり、放電を安定させることが可能になる。

【0210】

請求項15記載の発明は、請求項10から12のいずれかに記載の高圧放電灯点灯装置において、前記所定時間内の周波数は、前記第1,第2コンデンサの少なくとも一方の両端電圧が、所定電圧と、前記直流電源の電圧よりも前記所定電圧分低い電圧との間を往復するのに要する時間の逆数であるので、所定期間経過までは、確実に高圧放電灯に電力を供給することが可能になり、放電の安定性を確保することが可能となる。

20

【0211】

請求項16記載の発明は、請求項1から15のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧と、前記第1,第2コンデンサの少なくとも一方の電圧との検出結果を利用して、前記第1,第2スイッチをスイッチングすることにより、前記高圧放電灯に供給する低周波矩形波電力を制御するので、各極性で電圧値が同一の低周波矩形波電圧を高圧放電灯に印加することが可能となる。

30

【0212】

請求項17記載の発明は、請求項16記載の高圧放電灯点灯装置において、前記高圧放電灯に印加する低周波矩形波電圧の一方の半周期の間、前記高圧放電灯の電圧の検出結果を利用し、その他方の半周期の間、前記第1,第2コンデンサの少なくとも一方の電圧の検出結果を利用するのであり、この構成でも、各極性で電圧値が同一の低周波矩形波電圧を高圧放電灯に印加することが可能となる。

【0213】

請求項18記載の発明は、請求項1から17のいずれかに記載の高圧放電灯点灯装置において、前記高圧放電灯の電圧を基に前記直流電源の電圧を変更するので、点灯後に直流電圧を高圧放電灯が消えない程度に低く設定することが可能となり、その期間における回路効率を良くすることが可能となる。

40

【0214】

請求項19記載の発明は、請求項1から17のいずれかに記載の高圧放電灯点灯装置において、前記直流電源は、交流電源を交流-直流変換する手段を備え、前記交流電源の電圧を基に当該直流電源の電圧を変更するので、直流電源の入力が低い場合に直流電源の出力を低く設定することが可能になる。

【0215】

請求項20記載の発明は、請求項1から19のいずれかに記載の高圧放電灯点灯装置において、前記インダクタに流れる電流をBCM制御し、前記インダクタおよび前記第3コンデンサによるフィルタにおいて、前記インダクタに流れる交流電流のうち、一方の極性の

50

交流電流に対するゲインと、他方の極性の交流電流に対するゲインを略等しくする補正手段を設けたので、高圧放電灯の電流のリプル含有率を各極性で同一にすることができる。

【0216】

請求項21記載の発明は、請求項20記載の高圧放電灯点灯装置において、前記補正手段は、前記第1,第2スイッチの接続点と前記第1,第2コンデンサの接続点との間に接続される第4コンデンサと、この第4コンデンサと前記両接続点の一方との間に直列に介設される第2インダクタとにより構成されるので、高圧放電灯の電流のリプル含有率を各極性で同一にすることができる。

【0217】

請求項22記載の発明は、請求項20記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に応じて前記インダクタのインダクタンス値を変更するので、高圧放電灯の電流のリプル含有率を同一にすることができる。

【0218】

請求項23記載の発明は、請求項20記載の高圧放電灯点灯装置において、前記補正手段は、前記インダクタに流れる交流電流の極性に応じて前記第3コンデンサの容量値を変更するので、高圧放電灯の電流のリプル含有率を同一にすることができる。

【0219】

請求項24記載の発明は、請求項1から23のいずれかに記載の高圧放電灯点灯装置において、前記直列の第1,第2コンデンサに対し、直列の第3スイッチおよびダイオードを、このダイオードで前記第1,第2コンデンサからの電流を阻止するように並列に接続し、前記第1,第2コンデンサの接続点と前記第3スイッチおよび前記ダイオードの接続点との間に第3インダクタを接続したので、第1,第2コンデンサの両端電圧を所定電圧に保つことが可能になる。

【0220】

請求項25記載の発明は、請求項1から23のいずれかに記載の高圧放電灯点灯装置において、前記直列の第1,第2コンデンサに対し、直列の第3,第4スイッチを並列に接続し、前記第1,第2コンデンサの接続点と前記第3,第4スイッチの接続点との間に第3インダクタを接続したので、第1,第2コンデンサの両端電圧を所定電圧に保つことが可能になる。

【図面の簡単な説明】

【図1】本発明による第1実施形態の高圧放電灯点灯装置の構成図である。

【図2】同高圧放電灯点灯装置における各平滑コンデンサの両端電圧の関係を示す図である。

【図3】同高圧放電灯点灯装置の動作説明図である。

【図4】本発明による第2実施形態の高圧放電灯点灯装置の構成図である。

【図5】同高圧放電灯点灯装置の動作説明図である。

【図6】コンデンサの容量を違えるための別例を示す図である。

【図7】本発明による第3実施形態の高圧放電灯点灯装置の構成図である。

【図8】同高圧放電灯点灯装置の動作説明図である。

【図9】本発明による第4実施形態の高圧放電灯点灯装置の構成図である。

【図10】同高圧放電灯点灯装置の動作説明図である。

【図11】本発明による第5実施形態の高圧放電灯点灯装置の設計仕様を示す図である。

【図12】本発明による第6実施形態の高圧放電灯点灯装置の動作説明図である。

【図13】本発明による第7実施形態の高圧放電灯点灯装置の構成図である。

【図14】同高圧放電灯点灯装置の動作説明図である。

【図15】本発明による第8実施形態の高圧放電灯点灯装置の構成図である。

【図16】同高圧放電灯点灯装置の動作説明図である。

【図17】本発明による第9実施形態の高圧放電灯点灯装置の構成図である。

【図18】同高圧放電灯点灯装置の動作説明図である。

10

20

30

40

50

- 【図 19】本発明による第 10 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 20】同高圧放電灯点灯装置の動作説明図である。
- 【図 21】別の直流電源の構成例を示す図である。
- 【図 22】別の直流電源の構成例を示す図である。
- 【図 23】別の直流電源の構成例を示す図である。
- 【図 24】本発明による第 11 実施形態の高圧放電灯点灯装置の動作説明図である。
- 【図 25】本発明による第 12 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 26】同高圧放電灯点灯装置の動作説明図である。
- 【図 27】本発明による第 13 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 28】同高圧放電灯点灯装置の動作説明図である。 10
- 【図 29】本発明による第 14 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 30】同高圧放電灯点灯装置の動作説明図である。
- 【図 31】本発明による第 15 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 32】同高圧放電灯点灯装置の動作説明図である。
- 【図 33】本発明による第 16 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 34】本発明による第 17 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 35】同高圧放電灯点灯装置の動作説明図である。
- 【図 36】同高圧放電灯点灯装置の基本構成図である。
- 【図 37】同基本構成に対して図 34 の構成にする理由の説明図である。
- 【図 38】同基本構成に対して図 34 の構成にする理由の説明図である。 20
- 【図 39】同高圧放電灯点灯装置の特性図である。
- 【図 40】本発明による第 18 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 41】本発明による第 19 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 42】本発明による第 20 実施形態の高圧放電灯点灯装置の動作説明図である。
- 【図 43】本発明による第 21 実施形態の高圧放電灯点灯装置の動作説明図である。
- 【図 44】本発明による第 22 実施形態の高圧放電灯点灯装置の動作説明図である。
- 【図 45】本発明による第 23 実施形態の高圧放電灯点灯装置の構成図である。
- 【図 46】同高圧放電灯点灯装置の動作説明図である。
- 【図 47】別の構成例を示す図である。
- 【図 48】別の構成例を示す図である。 30
- 【図 49】従来の高圧放電灯点灯装置の構成図である。
- 【図 50】同高圧放電灯点灯装置の動作説明図である。
- 【図 51】同高圧放電灯点灯装置の動作説明図である。
- 【図 52】別の従来の高圧放電灯点灯装置の構成図である。
- 【図 53】同高圧放電灯点灯装置の動作説明図である。
- 【図 54】同高圧放電灯点灯装置の動作説明図である。

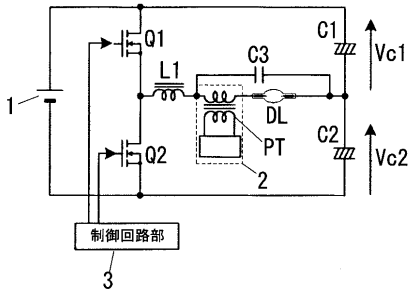
【符号の説明】

- 1 直流電源
 2 イグナイタ
 3 制御回路部 40

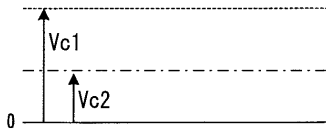
- Q 1 , Q 2 トランジスタ
 C 1 , C 2 (平滑)コンデンサ
 C 3 コンデンサ
 L 1 インダクタ
 D L 高圧放電灯

【 図 1 】

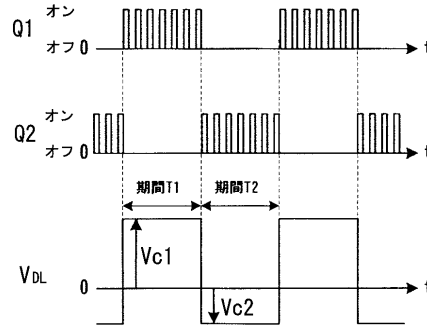
- 1 直流電源
- 2 イグナイタ
- 3 制御回路部
- Q1, Q2 トランジスタ
- C1, C2 (平滑)コンデンサ
- C3 コンデンサ
- L1 インダクタ
- DL 高圧放電灯



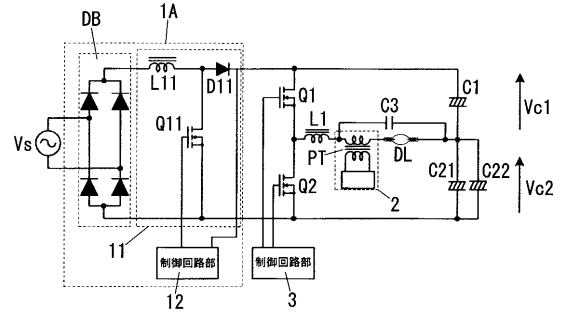
【 図 2 】



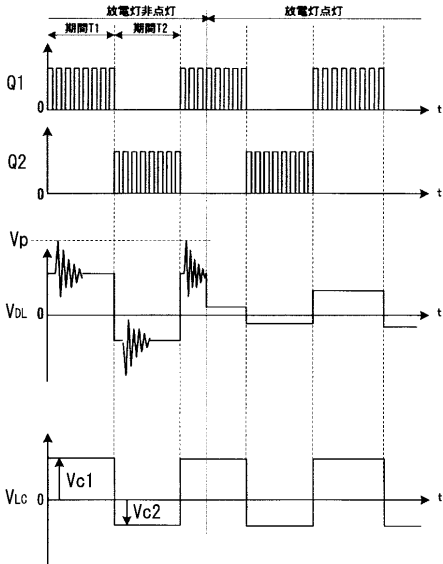
【 図 3 】



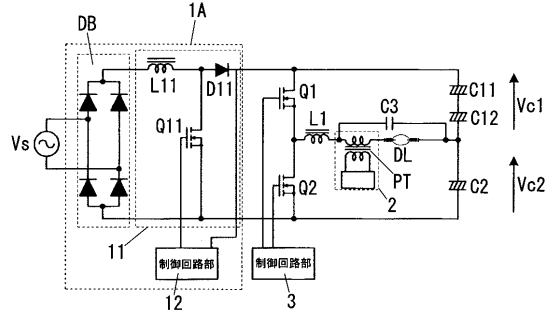
【 図 4 】



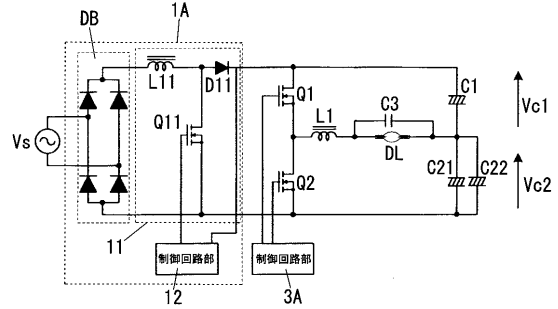
【 図 5 】



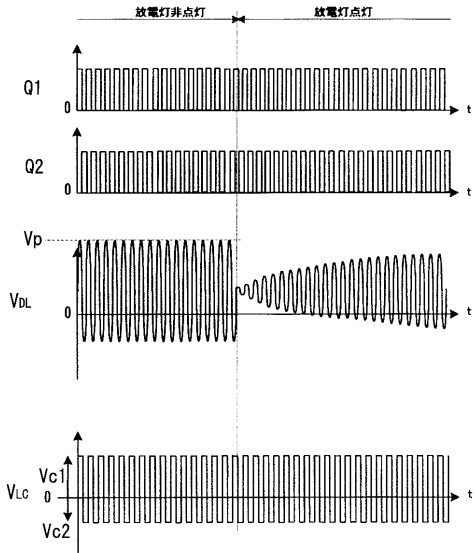
【 図 6 】



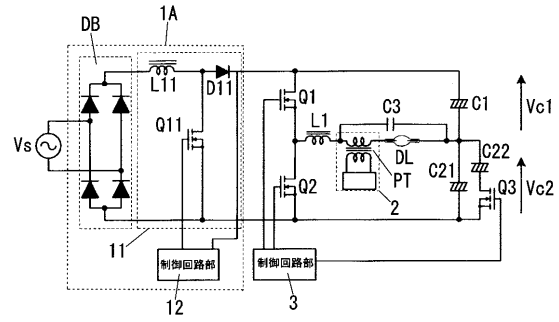
【 図 7 】



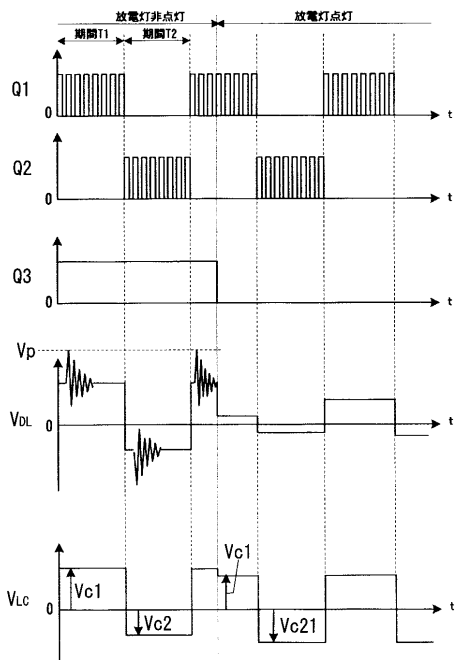
【 図 8 】



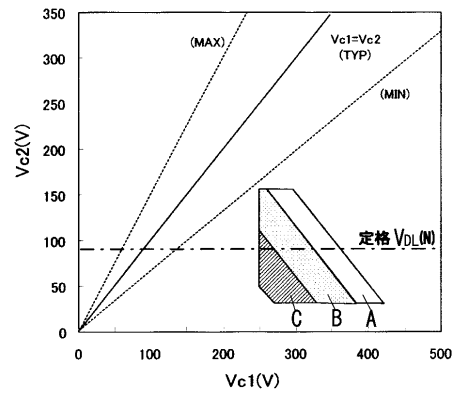
【 図 9 】



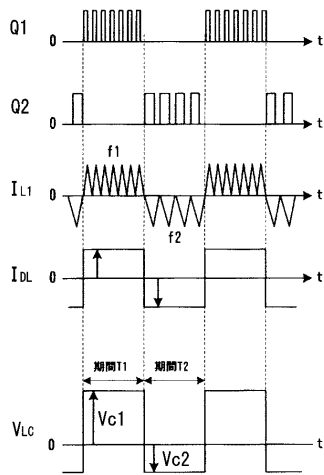
【 図 10 】



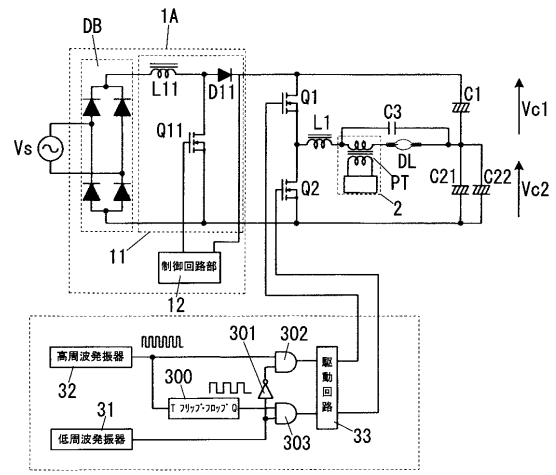
【 図 11 】



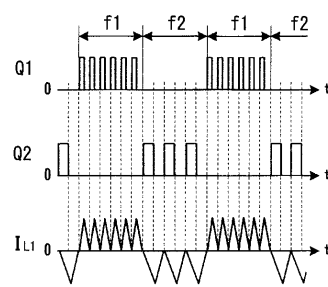
【 図 1 2 】



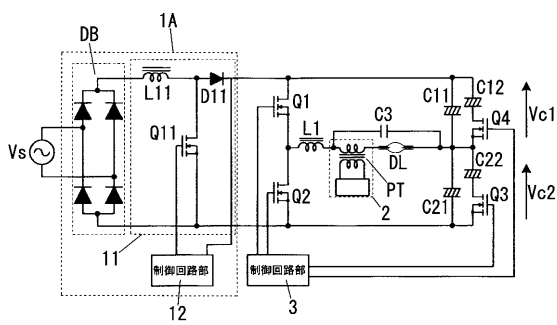
【 図 1 3 】



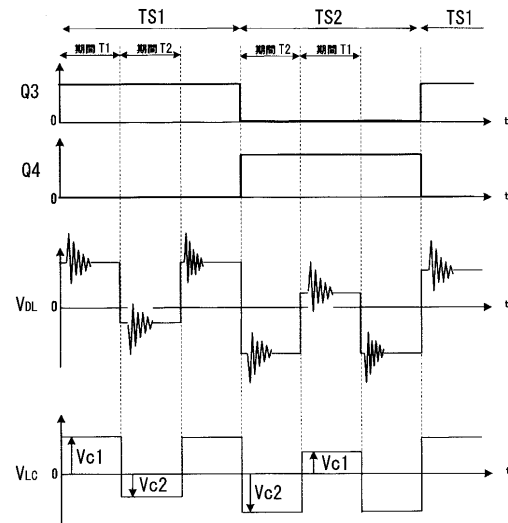
【 図 1 4 】



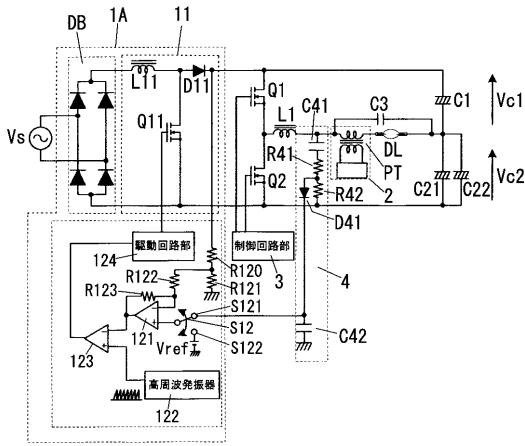
【 図 1 5 】



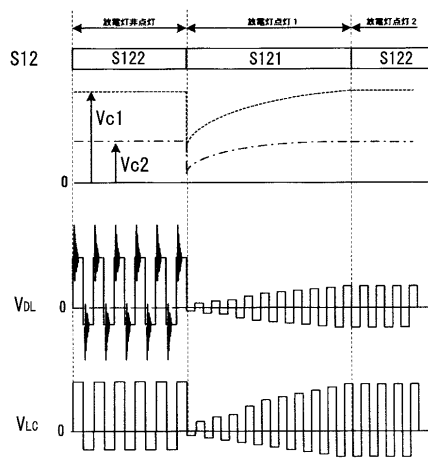
【 図 1 6 】



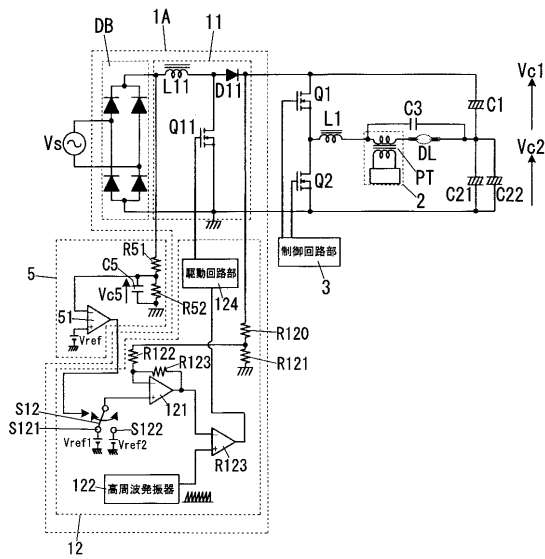
【 図 1 7 】



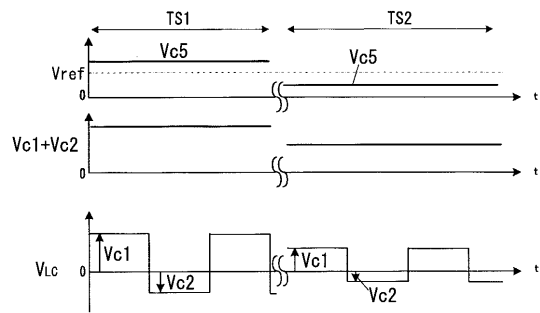
【 図 1 8 】



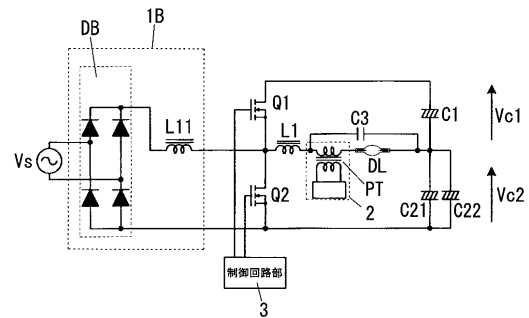
【 図 1 9 】



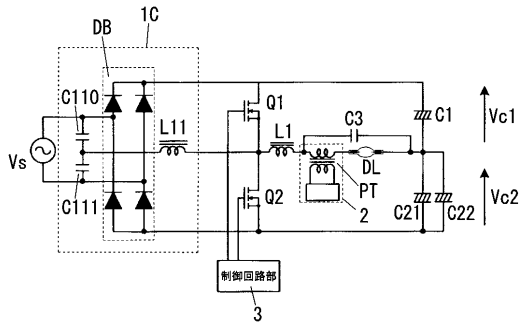
【 図 2 0 】



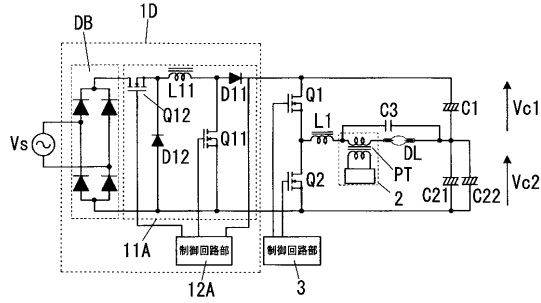
【 図 2 1 】



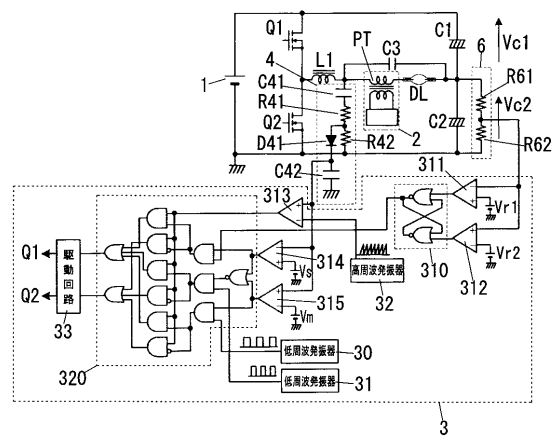
【 図 2 2 】



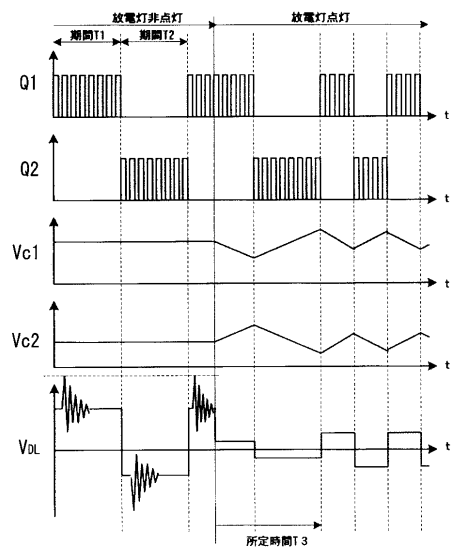
【 図 2 3 】



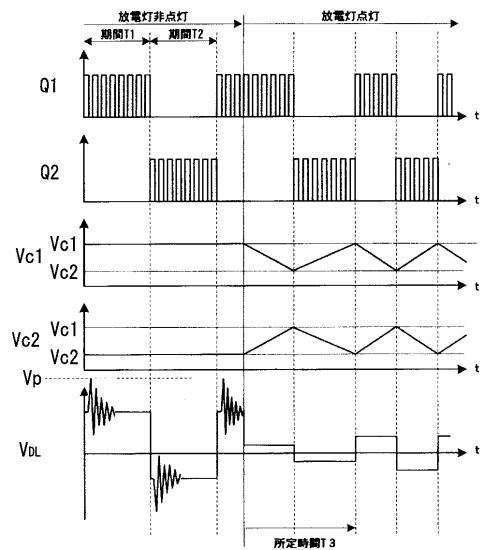
【 図 2 5 】



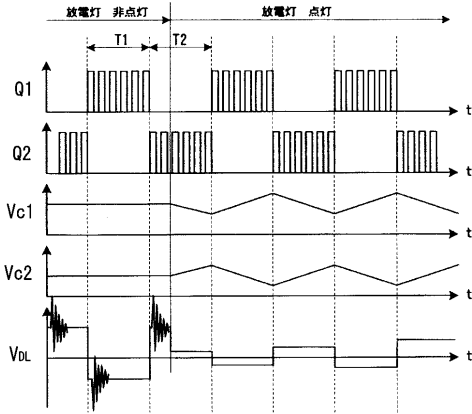
【 図 2 4 】



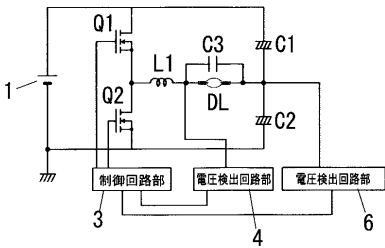
【 図 2 6 】



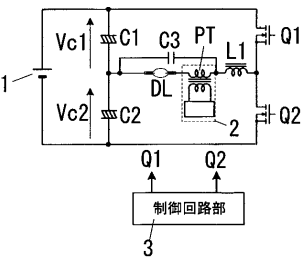
【図 3 2】



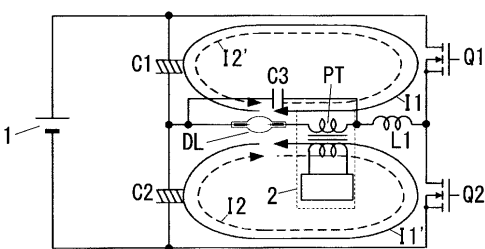
【図 3 3】



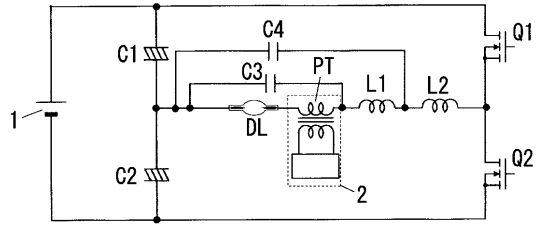
【図 3 6】



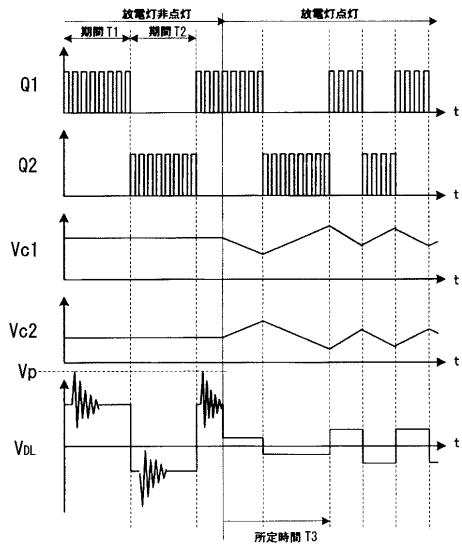
【図 3 7】



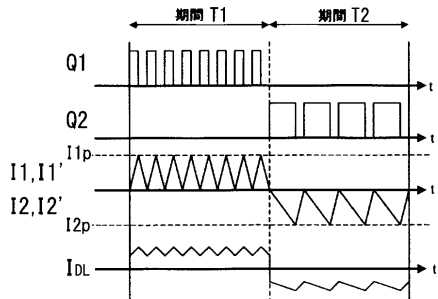
【図 3 4】



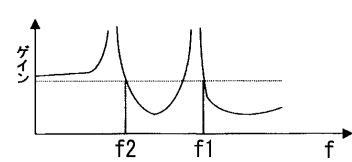
【図 3 5】



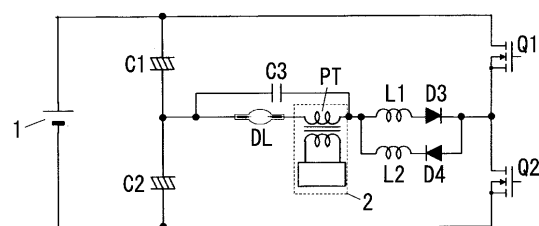
【図 3 8】



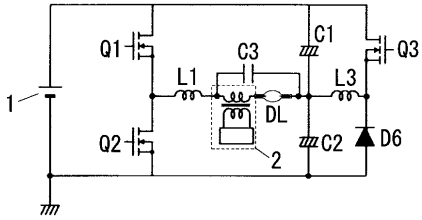
【図 3 9】



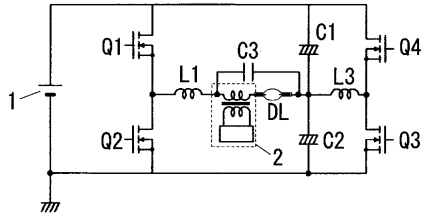
【図 4 0】



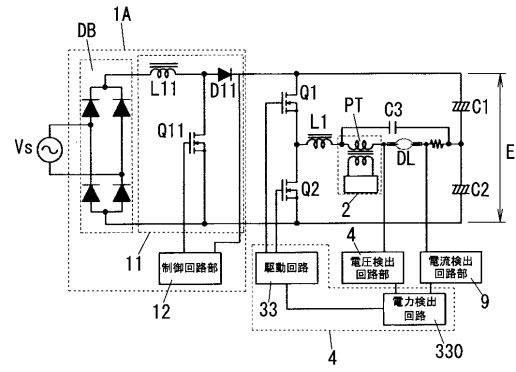
【 図 4 7 】



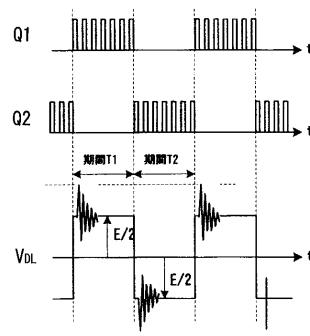
【 図 4 8 】



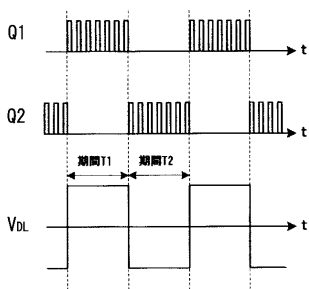
【 図 4 9 】



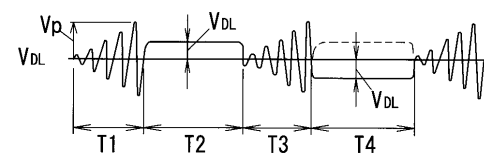
【 図 5 0 】



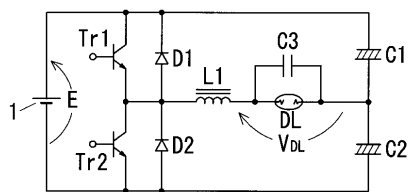
【 図 5 1 】



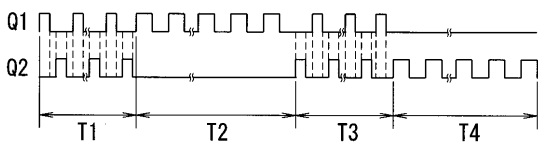
【 図 5 4 】



【 図 5 2 】



【 図 5 3 】



フロントページの続き

(72)発明者 前原 稔

大阪府門真市大字門真1048番地松下電工株式会社内

(72)発明者 長田 暁

大阪府門真市大字門真1048番地松下電工株式会社内

Fターム(参考) 3K072 AA11 AC01 BA05 BB10 BC01 CB02 DD07 DE02 GA03 GB12

GC04 HB03

3K083 AA01 AA12 AA62 BA04 BA12 BC01 BC33 CA32