

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02003/065225

発行日 平成17年5月26日(2005.5.26)

(43) 国際公開日 平成15年8月7日(2003.8.7)

(51) Int. Cl.<sup>7</sup>

G06F 12/14  
G06F 12/16

F I

G06F 12/14 560E  
G06F 12/16 320B  
G06F 12/16 320M

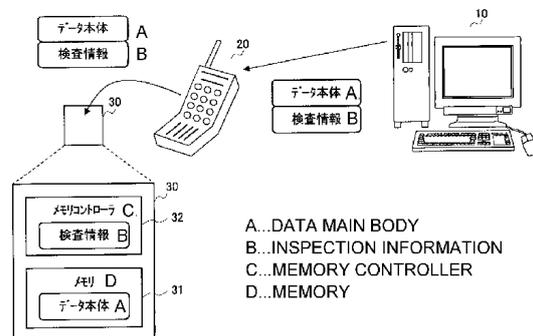
審査請求 未請求 予備審査請求 未請求 (全 27 頁)

出願番号	特願2003-564748 (P2003-564748)	(71) 出願人	000005821 松下電器産業株式会社 大阪府門真市大字門真1006番地
(21) 国際出願番号	PCT/JP2003/000500	(74) 代理人	100105050 弁理士 鷲田 公一
(22) 国際出願日	平成15年1月22日(2003.1.22)	(72) 発明者	中西 良明 東京都杉並区松ノ木2-4-10-305
(31) 優先権主張番号	特願2002-23704 (P2002-23704)	(72) 発明者	佐々木 理 東京都大田区東六郷2-20-5-620
(32) 優先日	平成14年1月31日(2002.1.31)	(72) 発明者	高木 佳彦 東京都大田区東六郷2-20-5-506
(33) 優先権主張国	日本国(JP)		
(81) 指定国	EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, SE, SI, SK, TR), CN, JP, KR, US		

(54) 【発明の名称】 メモリデバイス、端末装置及びデータ修復システム

(57) 【要約】

データとデータの破損を検査するための検査情報とを管理するサーバ10と、サーバ10から前記データと検査情報とを取得する端末装置20と、端末装置20が取得したデータを非耐タンパ性のメモリ領域31に格納し、検査情報を耐タンパ性のメモリ領域32に格納するメモリデバイス30とで構成する。メモリデバイス30は、検査情報を用いてデータ破損が生じているデータを検出し、端末装置20は、検出されたデータをサーバ10から取得し、メモリデバイス30は、端末装置20が取得したデータを用いてデータ破損を修復する。これにより、メモリデバイス30の蓄積効率を高くすることができ、また、修復用の正常データをサーバ10から取得する際のデータ通信時間を短くすることができる。



## 【特許請求の範囲】

## 【請求項 1】

耐タンパ性のメモリ領域と非耐タンパ性のメモリ領域とを備え、前記非耐タンパ性のメモリ領域にデータを格納し、前記耐タンパ性のメモリ領域に前記データの破損の検査に用いる検査情報を格納したメモリデバイス。

## 【請求項 2】

データを格納する非耐タンパ性の第 1 のメモリ領域と、データ破損の検査に用いる検査情報を格納する耐タンパ性の第 2 のメモリ領域と、外部から取得したデータを前記第 1 のメモリ領域に書き込み、前記検査情報を前記第 2 のメモリ領域に書き込む書き込み手段と、前記検査情報を用いてデータ破損を検査する検査手段と、前記検査手段が正常と判定したデータを読み出す読み出し手段とを備え、前記検査手段は、外部から取得した前記データをブロック単位で正常か否かを判定するメモリデバイス。

10

## 【請求項 3】

前記検査情報が、外部から取得した前記データのブロック単位の検査情報を含み、前記書き込み手段は、前記検査情報を前記第 2 のメモリ領域に書き込む請求の範囲 2 記載のメモリデバイス。

## 【請求項 4】

前記書き込み手段は、前記検査情報を暗号通信路を通じて取得し、前記検査情報を前記第 2 のメモリ領域に書き込む請求の範囲 2 記載のメモリデバイス。

## 【請求項 5】

前記書き込み手段は、前記検査情報を暗号通信路を通じて取得し、前記検査情報を前記第 2 のメモリ領域に書き込む請求の範囲 3 記載のメモリデバイス。

20

## 【請求項 6】

前記書き込み手段は、外部から取得した前記検査情報に付されている署名を検証した後、前記検査情報を前記第 2 のメモリ領域に書き込む請求の範囲 3 記載のメモリデバイス。

## 【請求項 7】

前記書き込み手段は、データ破損の検査に用いる検査情報を取得して前記検査情報を検証する検証用検査情報を作成し、前記検証用検査情報を前記第 2 のメモリ領域に書き込み、データ破損の検査に用いる前記検査情報を前記第 1 のメモリ領域に書き込む請求の範囲 2 記載のメモリデバイス。

30

## 【請求項 8】

前記書き込み手段は、署名付きの前記検査情報を取得して、前記署名付きの検査情報を検証する検証用検査情報を作成し、前記検証用検査情報を前記第 2 のメモリ領域に書き込み、前記署名付きの検査情報を前記第 1 のメモリ領域に書き込む請求の範囲 7 記載のメモリデバイス。

## 【請求項 9】

前記書き込み手段は、前記検査情報を用いて前記第 1 のメモリ領域に書き込むデータの破損を検査し、正常なデータを前記第 1 のメモリ領域に書き込む請求の範囲 2 記載のメモリデバイス。

## 【請求項 10】

前記検査情報が、検査対象のデータの取得先を示す発行元情報を含み、前記検査手段は、前記検査情報を用いてデータ破損が生じているブロック単位を検出したとき、前記発行元情報と前記ブロック単位を示す情報とを含むエラー報告を出力する請求の範囲 2 記載のメモリデバイス。

40

## 【請求項 11】

前記検査情報が、検査対象のデータの取得先を示す発行元情報を含み、前記検査手段は、前記検査情報を用いてデータ破損が生じているブロック単位を検出したとき、前記発行元情報と前記ブロック単位を示す情報とを含むエラー報告を出力する請求の範囲 3 記載のメモリデバイス。

## 【請求項 12】

50

前記検査情報が、検査対象のデータの取得先を示す発行元情報を含み、前記検査手段は、前記検査情報を用いてデータ破損が生じているブロック単位を検出したとき、前記ブロック単位のデータの発行元に対する配信要求を出力する請求の範囲 2 記載のメモリデバイス。

【請求項 13】

前記検査情報が、検査対象のデータの取得先を示す発行元情報を含み、前記検査手段は、前記検査情報を用いてデータ破損が生じているブロック単位を検出したとき、前記ブロック単位のデータの発行元に対する配信要求を出力する請求の範囲 3 記載のメモリデバイス。

【請求項 14】

前記検査手段は、データ破損が生じているブロック単位の検査を自発的に行う請求の範囲 10 記載のメモリデバイス。

10

【請求項 15】

前記検査手段は、データ破損が生じているブロック単位の検査を自発的に行う請求の範囲 11 記載のメモリデバイス。

【請求項 16】

前記検査手段は、データ破損が生じているブロック単位の検査を自発的に行う請求の範囲 12 記載のメモリデバイス。

【請求項 17】

前記検査手段は、データ破損が生じているブロック単位の検査を自発的に行う請求の範囲 13 記載のメモリデバイス。

20

【請求項 18】

データ破損が生じているブロック単位を検出する前記検査手段の検出回数が閾値を越えたとき、動作を停止する請求の範囲 2 記載のメモリデバイス。

【請求項 19】

前記読み出し手段は、前記検査手段が正常と判定したブロック単位のデータを順次読み出す請求の範囲 2 記載のメモリデバイス。

【請求項 20】

外部から取得した前記ブロック単位のデータを前記検査情報を用いて検査し、前記データが正常であるとき、当該データを、前記第 1 のメモリ領域に書き込む修正手段を備える請求の範囲 2 記載のメモリデバイス。

30

【請求項 21】

前記エラー報告に対応したブロック単位のデータを外部から取得し、前記データを前記検査情報を用いて検査し、前記データが正常であるとき、当該データを、前記第 1 のメモリ領域に書き込む修正手段を備える請求の範囲 10 記載のメモリデバイス。

【請求項 22】

前記エラー報告に対応したブロック単位のデータを外部から取得し、前記データを前記検査情報を用いて検査し、前記データが正常であるとき、当該データを、前記第 1 のメモリ領域に書き込む修正手段を備える請求の範囲 11 記載のメモリデバイス。

【請求項 23】

暗号化データを復号化する復号化手段を備え、前記復号化手段は、前記検査手段が正常と判定した暗号化データのブロック単位のみを復号化し、前記読み出し手段は、前記復号化手段が復号化したブロック単位のデータを順次読み出す請求の範囲 2 記載のメモリデバイス。

40

【請求項 24】

暗号化データを復号化する復号化手段を備え、前記検査手段は、前記検査情報を用いて、前記復号化手段が復号化したブロック単位のデータに含まれるデータ破損を検査し、前記読み出し手段は、前記検査手段が正常と判定したブロック単位のデータを順次読み出す請求の範囲 2 記載のメモリデバイス。

【請求項 25】

50

検査対象のデータに先行して前記検査情報を更新する検査情報更新手段を備え、前記データの第1のメモリ領域への書き込みを前記修正手段が行う請求の範囲20記載のメモリデバイス。

【請求項26】

データをメモリデバイスの非耐タンパ性のメモリ領域に格納し、前記データの破損の検査に用いる検査情報を前記メモリデバイスの耐タンパ性のメモリ領域に格納する端末装置。

【請求項27】

ブロック単位に分けたデータと、各ブロックのデータ破損を検査するための検査情報とをサーバから取得し、前記データをメモリデバイスにおける非耐タンパ性の第1のメモリ領域に格納し、前記検査情報を前記メモリデバイスにおける耐タンパ性の第2のメモリ領域に格納する端末装置。

10

【請求項28】

前記メモリデバイスから、データ破損が生じているブロックを示すエラー報告を得て、当該ブロックのデータを前記サーバから取得し、前記メモリデバイスの第1のメモリ領域に格納する請求の範囲27記載の端末装置。

【請求項29】

前記メモリデバイスから、データ破損が生じているブロック単位のデータの発行元に対する配信要求が出力されたとき、当該ブロックのデータを前記発行元のサーバから取得し、前記メモリデバイスの第1のメモリ領域に格納する請求の範囲27記載の端末装置。

【請求項30】

前記メモリデバイスからの前記エラー報告の回数または前記配信要求の回数が閾値を越えたとき、前記サーバからのデータ取得を停止する請求の範囲28記載の端末装置。

20

【請求項31】

前記メモリデバイスからの前記エラー報告の回数または前記配信要求の回数が閾値を越えたとき、前記サーバからのデータ取得を停止する請求の範囲29記載の端末装置。

【請求項32】

データと前記データの破損を検査する検査情報とを管理するサーバと、前記サーバから前記データ及び検査情報を取得する端末装置と、前記端末装置が前記サーバから取得した前記データを非耐タンパ性のメモリ領域に格納し、前記検査情報を耐タンパ性のメモリ領域に格納するメモリデバイスとを備え、前記メモリデバイスは、前記検査情報を用いて前記データの破損を検出し、前記端末装置は、破損が検出されたデータを前記サーバから取得し、前記メモリデバイスは、前記端末装置が取得したデータを用いてデータの破損を修復するデータ修復システム。

30

【請求項33】

ブロック単位に分けたデータと各ブロックのデータ破損を検査するための検査情報とを管理するサーバと、前記サーバから前記データと前記検査情報とを取得する端末装置と、前記端末装置が取得した前記データを非耐タンパ性の第1のメモリ領域に格納し、前記検査情報を耐タンパ性の第2のメモリ領域に格納するメモリデバイスとを備え、前記メモリデバイスは、前記検査情報を用いてデータ破損が生じているブロックを検出し、前記端末装置は、検出された前記ブロックのデータを前記サーバから取得し、前記メモリデバイスは、前記端末装置が取得したデータを用いてデータ破損を修復するデータ修復システム。

40

【請求項34】

前記端末装置は、前記サーバから前記検査情報を前記データに先行して取得し、前記メモリデバイスは、前記検査情報を格納し、前記データの読み出し要求があったときに、未蓄積の前記データをデータ破損が生じているデータとして検出し、これを受けた前記端末装置が、前記データを前記サーバから取得して、前記メモリデバイスに格納する請求の範囲33記載のデータ修復システム。

【請求項35】

データを格納する非耐タンパ性の第1のメモリ領域と、データ破損の検査に用いる検査情報を格納する耐タンパ性の第2のメモリ領域と、外部から取得したデータを前記第1のメ

50

メモリ領域に書き込み、前記検査情報を前記第2のメモリ領域に書き込む書き込み手段と、前記外部から取得したデータの破損を前記検査情報を用いて検査する検査手段と、前記検査手段が正常と判定したデータを読み出す読み出し手段とを備えるメモリデバイス。

【請求項36】

データとこのデータの破損を検査するための検査情報とをサーバから取得し、前記データをメモリデバイスにおける非耐タンパ性の第1のメモリ領域に格納し、前記検査情報を前記メモリデバイスにおける耐タンパ性の第2のメモリ領域に格納する端末装置。

【請求項37】

データとこのデータの破損を検査するための検査情報とを管理するサーバと、前記サーバから前記データと前記検査情報とを取得する端末装置と、前記端末装置が取得した前記データを非耐タンパ性の第1のメモリ領域に格納し、前記検査情報を耐タンパ性の第2のメモリ領域に格納するメモリデバイスとを備え、前記メモリデバイスは、前記検査情報を用いて前記データの破損の有無を検出し、前記端末装置は、前記破損が検出されたデータを前記サーバから取得し、前記メモリデバイスは、前記端末装置が取得したデータを用いてデータ破損を修復するデータ修復システム。

10

【発明の詳細な説明】

技術分野

本発明は、ダウンロードしたデータの破損箇所を修復する修復システムと、そのシステムを構成するメモリデバイス及び端末装置に関し、特に、メモリデバイスに記録されたデータを効率的に修復できるようにするものである。

20

背景技術

従来から、端末装置の処理を規定するプログラムなどのデータを、サーバからネットワークを通じて端末装置にダウンロードすることは広く行われている。端末装置の記憶手段に格納されたデータは、ダウンロード時の送信異常や、ハード装置の故障、ウィルスによるデータ消失、外部からの攻撃による破壊など、様々な原因で破損する場合がある。

こうしたデータの破損は、サーバがデータとともに伝送したチェックサムなどの検査情報と、記憶手段に格納したデータから計算したチェックサムとの一致を検査することにより発見できる。

蓄積したデータを外部からの破壊や改竄から守る必要がある場合は、ICカードなどの耐タンパ性（外部からの攻撃に対する耐性）を備えた記憶手段にデータを格納することが行われている。耐タンパ性は、ダミー回路を設けたり、処理時間を一定時間内に制限したり、熱や電磁波の影響を受けない構造にしたりして実現される。

30

また、破損してしまったデータを修復する方法として、特開平4-340150号公報には、データの異常を発見した場合に、端末装置がサーバにダウンロード要求を發し、サーバから改めてプログラムデータのダウンロードを受ける方式が記載されている。

また、特開平11-184705号公報には、端末装置が第1及び第2の記憶手段を持ち、ダウンロードされたデータをこれらの記憶手段の双方に重複して格納し、第1の記憶手段で記憶するデータが破損した場合に、第2の記憶手段で記憶するデータを第1の記憶手段に上書きする方式が記載されている。

しかし、耐タンパ性の記憶装置は、コストが高く、また、多くの記憶容量を確保することができない。そのため、データ量の多い音楽データなどを蓄積することは不可能である。また、データの破損が発見された際にサーバから改めてデータのダウンロードを受ける方式では、そのダウンロードのために多くの通信時間が必要になると言う問題点がある。

40

また、データを重複して保持する方式では、端末装置が多くの記憶容量を備えた記憶手段を持たなければならないと言う問題点がある。

また、近年は携帯端末による、物品やエンタテインメントコンテンツデータの購入、ネットバンキングなどのEC（電子商取引）が浸透し始めている。また、アドレス帳やスケジュール管理の用途としても用いられている。これらの情報をネットワーク上のサーバで管理することも可能であるが、情報を取り出すまでにかかるタイムラグや、ネットワーク障害時に必要な情報にアクセスできない場合があるという問題をかかえることになる。よって

50

、これらの情報を含めて、携帯端末で取り扱うデータの記憶媒体として、すぐにアクセス可能で、十分な容量を持つカードデバイスの需要は大きい。しかし、同時に、カードデバイスの情報が破損した際に、確実にかつ少ないコスト（時間含む）で情報を修復できないと、それらの情報の処理にとって障害となるばかりではなく、ユーザに対して不利益を与え、新しいサービスの普及にとって大きな妨げとなってしまう。また、新しいサービスが拡大して行かないことは、IT (Information Technology) 技術そのものの発展にとっても妨げとなる。

#### 発明の開示

本発明の目的は、破損したデータの修復を効率的に行うことができるデータ修復システムと、そのシステムを実現するメモリデバイス及び端末装置を提供することである。

10

この目的は、耐タンパ性のメモリ領域と非耐タンパ性のメモリ領域とをメモリデバイスに設け、非耐タンパ性のメモリ領域にデータを格納し、耐タンパ性のメモリ領域に前記データの破損の検査に用いる検査情報を格納することにより達成される。

#### 発明を実施するための最良の形態

以下、本発明の実施の形態について、図面を用いて説明する。なお、本明細書においてデータの破損とは、データが本来のデータから変化したり、データが欠落したりしたものを言う。

##### (実施の形態1)

本発明の実施形態1におけるデータ修復システムは、図1に示すように、ダウンロードの対象のデータを管理するサーバ10と、サーバ10との伝送路を確保してダウンロードされるデータを受信する端末20と、端末20に装着されてダウンロードしたデータを記憶するメモリデバイス30とで構成される。

20

ダウンロード対象のデータは、ユーザによるデータの変更を許さないプログラムデータや音楽データ、地図データなどの不変データである。サーバ10は、これらのデータを複数のブロックに分割して、各ブロックに、そのブロックのデータに対する検査情報（ハッシュ値、チェックサム、CRC (Cyclic Redundancy Check)、署名など）を生成し、そのデータ本体と検査情報とを保持・管理する。そして、端末20からデータの要求があると、そのデータのデータ本体と検査情報とを端末20にダウンロードする。

図3は、検査情報の一例を示している。この検査情報には、データのファイル名と、データ取得先のサーバ名やURL (Uniform Resource Locator)、データ発行会社名などを表す発行元の情報と、ファイルサイズと、各ブロックのブロックサイズと、各ブロックのハッシュ値とが含まれている。

30

メモリデバイス30は、メモリカード等と称せられる記憶媒体であり、フラッシュメモリ等から成るメモリ31と、メモリ31へのデータの書き込み/読み出しを制御するメモリコントローラ32とを備えている。メモリコントローラ32は、耐タンパ性を備えているが、メモリ31は非耐タンパである。サーバ10からダウンロードされたデータの内、データ本体はメモリデバイス30のメモリ31の領域に格納され、検査情報はメモリコントローラ32に格納される。

図2は、メモリデバイス30のハード構成を示している。メモリコントローラ32は、メモリデバイス30の動作を制御するCPU (Central Processing Unit) 323と、CPU323が作業領域として使用するRAM (Random Access Memory) 322と、CPU323の動作を規定するプログラムが格納されたROM (Read Only Memory) 321と、EEPROM (Electrically Erasable Programmable Read Only Memory) 等から成る耐タンパ性を有する内部不揮発性メモリ324と、端末20との間でデータを入出力する入出力部 (I/O) 325と、メモリ31との間のI/O 326とを備えている。

40

図5は、メモリデバイス30におけるデータ処理を模式的に示している。メモリコントローラ32は、メモリ31にデータ本体を書き込み、内部不揮発性メモリ324に検査情報

50

を書き込む書込部 3 2 7 と、検査情報を用いてデータ本体の破損を検出する検査部 3 2 8 と、メモリ 3 1 に格納されたデータ本体を外部に読み出す読出部 3 2 9 とを備えている。この書込部 3 2 7、検査部 3 2 8 及び読出部 3 2 9 の各機能は、CPU 3 2 3 がプログラムで規定された処理を行うことにより実現される。

サーバ 1 0 からダウンロードしたデータをメモリデバイス 3 0 に書き込む場合、端末 2 0 は、サーバ 1 0 から取得したデータ本体と検査情報とを書き込み要求とともにメモリデバイス 3 0 に出力する。

書込部 3 2 7 は、図 6 のフロー図に示すように、

ステップ S T 1 : 各ブロックのハッシュ情報を含む検査情報を内部不揮発性メモリ 3 2 4 に書き込む。

ステップ S T 2 : ファイルのデータ本体をメモリ 3 1 に書き込む。

この書き込み処理が終了すると、書込部 3 2 7 は、端末 2 0 に書き込み完了通知を出力する。

また、メモリデバイス 3 0 からデータを読み出す場合は、読み出すべきデータの破損の有無が検査される。この場合、端末 2 0 からメモリデバイス 3 0 に、選択したファイルのデータ破損の検査要求が入力し、検査部 3 2 8 は、図 8 のフロー図に示す処理を行う。

ステップ S T 1 0 : 内部不揮発性メモリ 3 2 4 から検査情報を読み出し、その中の“ブロックサイズ”の情報を基に各ブロックの範囲を確認し、メモリ 3 1 に格納されたデータ本体の着目するブロックのデータに対するハッシュ値を計算する。

ステップ S T 1 1 : 算出したハッシュ値と、検査情報に含まれる該当するブロックのハッシュ値とを比較し、それらが一致しないときは、ステップ S T 1 3 に進む。

ステップ S T 1 3 : そのブロック位置を特定する情報とブロックサイズと発行元の情報とを含むエラー報告を作成し、このエラー報告を検査結果として端末 2 0 に出力する。

また、ステップ S T 1 1 において、算出したハッシュ値と検査情報に含まれる該当するブロックのハッシュ値とが一致するときは、ステップ S T 1 2 に進む。

ステップ S T 1 2 : 最終ブロックに達するまで、順次ブロックを変えてステップ S T 1 0 以下の処理を繰り返し、最終ブロックに達した場合は検査処理を終了して、“正常”を表す検査結果を端末 2 0 に出力する。

エラーの検査結果を受けた端末 2 0 は、破損データを含むブロックのデータをサーバ 1 0 から取得し、メモリデバイス 3 0 は、これを用いてメモリ 3 1 のデータを修復する。図 9 は、このデータ修復処理の手順を模式的に示している。このメモリデバイス 3 0 のメモリコントローラ 3 2 は、内部不揮発性メモリ 3 2 4 及び検査部 3 2 8 の他に、メモリ 3 1 に格納されたデータを修復する修正部 3 3 0 を備えている。この修正部 3 3 0 の機能は、CPU 3 2 3 がプログラムで規定された処理を行うことにより実現される。

端末 2 0 から破損データの検査要求が入力すると(1)、メモリデバイス 3 0 の検査部 3 2 8 は、図 8 の手順により、データ破損が生じているブロック位置を特定する情報、ブロックサイズ及び発行元情報を含むエラー報告を検査結果として端末 2 0 に出力する(2)。

端末 2 0 は、このエラー報告をトリガーとして、データ破損が生じているブロックのデータを発行元のサーバ 1 0 に要求する。サーバ 1 0 は、管理するデータの中から、該当するブロックのデータ本体を読み出して端末 2 0 にダウンロードする(3)。

図 1 0 は、この模様を模式的に示している。端末 2 0 は、メモリデバイス 3 0 から受信した発行元( URL )、破損データを含むブロック位置、ブロックサイズを基に、サーバ 1 0 に対して、破損データを含むブロックの正常データ(部分データ)を要求する(1)。サーバ 1 0 は、検査情報を参照し、要求された部分データを端末 2 0 に返送する(2)。このように、サーバ上のファイルの特定位置から特定サイズ分の情報を取得することは既知の技術であり、既存の FTP ( File Transfer Protocol ) や、HTTP ( Hypertext Transfer Protocol ) サーバにおいても行われている。

修正すべきブロックのデータ本体を取得した端末 2 0 は、このデータ本体と修正すべきブ

10

20

30

40

50

ロックを指定する情報とを含む部分修正情報を作成して、修正要求とともにメモリデバイス30に出力する(4)。

部分修正情報を受信したメモリデバイス30の修正部330は、図11に示す手順でデータの修復を実行する。

ステップST20:部分修正情報に含まれるブロックのデータ本体のハッシュ値を計算する。

ステップST21:算出したハッシュ値と、内部不揮発性メモリ324に格納された検査情報に含まれる該当するブロックのハッシュ値とを比較する。それらが一致しないときは、ステップST24に進む。

ステップST24:端末20にそのブロックのデータ本体を再取得するように促す“再書き込み用前処理”を行い、データ本体が再取得された場合に、ステップST20からの手順を繰り返す。

また、ステップST21において、算出したハッシュ値と検査情報に含まれる該当するブロックのハッシュ値とが一致するときは、ステップST22に進む。

ステップST22:そのデータ本体をメモリ31に上書きする。

ステップST23:部分修正情報の中に他のブロックのデータ本体が含まれている場合は、ステップST20以降の手順を繰り返し、部分修正情報の中に書きむべきデータ本体が無くなれば修復処理を終了する。

こうしてデータの修復処理が終了すると、修正部330は、端末20に修正完了通知を出力する(5)。

データが修復された場合、検査部328の検査結果は“正常”になる。

端末20がメモリデバイス30から“正常”の検査結果を得たファイルデータの読み出しを要求すると、メモリデバイス30の読出部329は、メモリ31から該当するデータ本体を読み出して端末20に出力する。

また、端末20がメモリデバイス30に、データ破損の検査を経ずに、ファイルデータの読み出しを要求した場合には、読出部329から検査部328に対して、読み出そうとする各ブロックのデータ破損についての検査要求が出され、“正常”の検査結果が得られたブロックのデータが順次読み出される。図12のフロー図は、この読み出し処理の動作を示している。

ステップST30:ファイルデータの読み出し要求を受けた読出部329は、要求されたファイル名を検査部328に伝えて、ファイルデータの破損の検査を要求する。

読出部329から検査要求を受けた検査部328は、内部不揮発性メモリ324から該当するファイルの検査情報を読み出し、ブロックサイズから各ブロックの範囲を確認して、メモリ31に格納されたデータ本体の着目するブロックのデータに対するハッシュ値を計算する。

ステップST31:算出したハッシュ値と、検査情報に含まれる該当するブロックのハッシュ値とを比較する。それらが一致しないときは、ステップST34に進む。

ステップST34:そのブロック位置を特定する情報とブロックサイズと発行元の情報とを含むエラー報告を作成し、このエラー報告を検査結果として読出部329に出力する。

エラー報告を受けた読出部329は、エラー報告を端末20に出力する。

また、ステップST31において、計算したハッシュ値と検査情報に含まれる該当するブロックのハッシュ値とが一致するときは、ステップST32に進む。

ステップST32:検査部328は、ブロック位置を特定する情報と、そのブロックが“正常”であることを表す情報とを検査結果に含めて読出部329に伝え、読出部329は、そのブロックのデータ本体をメモリ31から読み出す。

ステップST33:指定されたファイルの最終ブロックに達するまで、順次ブロックを変えてステップST30以下の処理を繰り返し、最終ブロックに達した場合は読み出し処理を終了する。

また、読出部329からエラー報告を受けた端末20は、このエラー報告をトリガーとして、データ破損が生じているブロックのデータ本体を発行元のサーバ10から取得し、メ

10

20

30

40

50

メモリデバイス30は、それを用いてデータの修復処理を行う。この処理は、図9及び図11で示したものと同一である。そして、修復されたデータの検査結果は“正常”となり、読出部329は、修復されたデータ本体をメモリ31から読み出す。

この読み出し処理では、検査結果が“正常”と判定されたブロックのデータ本体を直ぐに読み出しているため、検査終了からデータ読み出しの間にデータ破損が発生する可能性をゼロにすることができる。

このように、このデータ修復システムでは、メモリデバイスに蓄積したデータが破損しているとき、正常データを外部から取得して修復しているため、バックアップ用のデータを重複して保持する場合に比べて、メモリデバイスの蓄積効率を高めることができる。また、検査情報の生成単位を、データ全体ではなく、ブロック単位としているため、データ破損箇所を小さな範囲に限定することができ、修復用の正常データを外部から取得する際のデータ通信時間を短縮することができる。

10

また、この検査情報をメモリデバイスの耐タンパ性の蓄積領域に格納し、データ本体をメモリデバイスの非タンパ性の蓄積領域に格納しているため、ICカードのように全ての情報を耐タンパ性の蓄積領域に格納する場合に比べて、メモリデバイスの構成を簡素化することができ、低コストでの製造が可能になる。また、耐タンパ性の蓄積領域に格納した検査情報は、データ破壊や改竄から守ることができるため、データ本体が破損した場合でも、この検査情報を用いてデータ破損を確実に検出することができ、正常データを外部から取得して完全に修復することができる。

なお、図3では、ファイル名を含む検査情報の例を示したが、図4に示すように、検査情報にファイル名を含めないことも可能である。この場合、発行元の情報としてファイル取得先のURLを表すようにすれば、ファイルごとにURLが異なり、URLでファイルが特定できるので、検査情報へのファイル名の記述が不要になる。

20

また、検査情報で各ブロックのデータ本体を格納するメモリデバイスのメモリ領域を指定し、図4に示すように、そのメモリ領域を表すブロック番号と、そのメモリ領域に格納するデータ本体のハッシュ値とを対応付けて検査情報に記述するようにすれば、メモリデバイス30の検査部328がメモリ31に格納されたデータ本体の破損をチェックする場合に、その処理が容易になる。

また、図6では、サーバ10からダウンロードしたデータをメモリデバイス30に取り敢えず書き込み、読み出し時にデータ破損を検出する場合の書き込み手順について示しているが、データの書き込み時にデータ破損をチェックし、正常なデータを書き込むようにすることも可能である。この場合、図5の書込部327及び検査部328により、図7のフロー図に示す書き込み処理が行われる。

30

ステップST40：メモリデバイス30の書込部327は、各ブロックのハッシュ情報を含む検査情報を内部不揮発性メモリ324に書き込み、ステップST41に進む。

ステップST41：一つのブロックのデータ本体をメモリ31に書き込む。

ステップST42：検査部328は、このブロックのデータ本体のハッシュ値を計算し、ステップST43に進む。

ステップST43：算出したハッシュ値と、内部不揮発性メモリ324に格納した検査情報に含まれる該当するブロックのハッシュ値とを比較する。それらが一致しないときは、ステップST45に進む。

40

ステップST45：端末20にそのブロックのデータ本体を再取得するように促し、また、再取得したデータ本体の書き込み位置を元のデータ本体が書き込まれていたメモリ31上の位置から変更する“再書き込み用前処理”を行い、データ本体が再取得された場合に、ステップST41からの手順を繰り返す。なお、データ本体の書き込み位置の変更は、データ破損の生じたメモリ領域が、物理的に壊れている可能性があり、そのための措置である。

また、ステップST43において、算出したハッシュ値と検査情報に含まれる該当するブロックのハッシュ値とが一致するときは、ステップST44に進む。

ステップST44：そのブロックが最終ブロックであるか否かを識別し、最終ブロックで

50

なければ、ステップ S T 4 1 以降の手順を繰り返し、最終ブロックであれば、書き込み処理を終了する。

書き込み処理が終了すると、書込部 3 2 7 は、端末 2 0 に書き込み完了通知を出力する。こうした処理により、データ破損を含まないデータ本体の書き込みが保証され、データ読み出し時の検査において、データ破損が発生する割合を低減することができる。

また、ここでは、端末が、メモリデバイスからエラー報告を受けて、データ破損を含むブロックデータの再取得を実行しているが、これは、メモリデバイスが、端末に対して、データの発行元とブロック位置とを指定して発行元への配信要求命令を出し、端末がその命令に従って発行元からデータを再取得する、という形態であっても良い。

また、このデータ修復システムでは、検査情報の生成単位をブロック単位とし、データ破損箇所を小さな範囲に限定しているため、データが破損したブロックの情報を収集、解析して有益な情報を得ることができる。

サーバは、各端末からデータ復旧のために要求されたブロックの統計情報から次のような解析が可能である。

固定データの同一個所の破損が多数のユーザで発生する場合は、 1 プログラムのバグによるデータ破壊の可能性がある。 2 データ（例えば、音楽ファイルなど）の不正利用方法が流布している可能性がある。

また、プログラムの同一個所の破損が多数のユーザで発生する場合は、 1 ウィルスによるプログラム改竄の可能性がある。 2 プログラム不正改造方法が流布している可能性がある。

また、同一ユーザによる修正が頻発する場合は、メモリデバイスのハードウェアが故障している可能性があり、この解析結果を基に、メモリデバイスの修理や交換を勧める情報を端末に送るなどのサービスが可能になる。

また、端末は、メモリデバイスからのエラー報告の回数が閾値を越えた場合、あるいは、一定時間内に閾値を越えるエラー報告を受けた場合に、メモリデバイスのハードウェア故障や外部からの攻撃の可能性があるものと見て、 1 メモリデバイスからのエラー報告の受付を停止する、 2 エラー報告のサーバへの送出手を停止する、 3 サーバからの修復データの取得を停止する、 4 メモリデバイスを交換する、等の措置を取ることができる。

また、端末は、メモリデバイスの利用回数が閾値を越えた場合、メモリデバイスの寿命が尽きる前に、新しいメモリデバイスにデータを移し変える措置を取ることにもできる。

また、データ破損の頻度により、メモリデバイス自身がデータ修復の自律機能を停止するようにしても良い。自律機能の停止とは、書込部 3 2 7、検査部 3 2 8、読出部 3 2 9 などの、データ取得や読み出しに必要なメモリデバイス内の全部または一部の諸機能を停止させることである。自律機能停止の条件は、データ破損の検出回数が閾値を越えた場合、あるいは、一定期間内に閾値を越えるデータ破損を検出した場合などであり、停止の形態は、 1 一定期間（一定周期）停止する、 2 次回のリセットまで停止する、 3 完全停止する（この場合、専門業者に依頼して機能回復を図る）、などである。

（実施の形態 2）

実施の形態 2 では、暗号化されたデータ本体をメモリデバイスに格納するデータ修復システムについて説明する。

このメモリデバイスは、図 1 3 に示すように、メモリコントローラ 3 2 が、暗号化データを復号化する暗号コプロセッサ 3 3 1 を備えている。その他の構成は実施の形態 1（図 2）と変わらない。

図 1 4 は、このメモリデバイス 3 0 におけるデータ処理を模式的に示している。メモリコントローラ 3 2 は、書込部 3 2 7、検査部 3 2 8、読出部 3 2 9 及び内部不揮発性メモリ 3 2 4 の他に、暗号化データを復号化する復号部 3 3 2 を備えている。この復号部 3 3 2 の機能は、暗号コプロセッサ 3 3 1 により実現される。

このシステムのサーバ 1 0 は、ファイルデータを暗号化した後、複数のブロックに分割し、各ブロックのデータに対する検査情報（ハッシュ値、チェックサム、CRC、署名など

10

20

30

40

50

)を生成して、その暗号化データと検査情報とを保持・管理する。そして、端末20からデータの要求があると、暗号化データと検査情報とを端末20にダウンロードする。端末20は、サーバ10から取得した暗号化データと検査情報とを書き込み要求とともにメモリデバイス30に出力する。

メモリコントローラ32の書込部327は、図6または図7に示す手順で、検査情報を内部不揮発性メモリ324に、また、暗号化データをメモリ31に書き込む。

メモリコントローラ32の検査部328は、暗号化データの破損を検査する場合、メモリ31に格納された各ブロックの暗号化データのハッシュ値を計算し、算出したハッシュ値と、内部不揮発性メモリ324に格納された検査情報に含まれる該当するブロックのハッシュ値とを比較する。そして、それらが一致するときは“正常”の検査結果を出力し、不一致であるときはエラー報告を出力する。

また、メモリデバイス30に格納されたデータを読み出す場合は、検査部328の検査結果が“正常”であるブロックの暗号化データが復号部332で復号化され、読出部329から読み出される。

その他の動作は実施の形態1と変わらない。

また、図15は、データを暗号化する場合の他の形態を示している。

このシステムのサーバ10は、ファイルデータを複数のブロックに分割し、各ブロックのデータに対する検査情報を生成した後、各ブロックのデータを暗号化し、その暗号化データと検査情報とを保持・管理する。そして、端末20からデータの要求があると、暗号化データと検査情報とを端末20にダウンロードする。

端末20は、サーバ10から取得した暗号化データと検査情報とを書き込み要求とともにメモリデバイス30に出力する。

メモリコントローラ32の書込部327は、図14の場合と同様に、検査情報を内部不揮発性メモリ324に、また、暗号化データをメモリ31に書き込む。

メモリコントローラ32の検査部328は、暗号化データの破損を検査する場合、メモリ31に格納された各ブロックの暗号化データを復号部332で復号化し、得られたデータのハッシュ値を計算して、検査情報に含まれる該当するブロックのハッシュ値と比較する。そして、それらが一致するときは“正常”の検査結果を出力し、不一致であるときはエラー報告を出力する。

また、読出部329は、検査部328の検査結果が“正常”である場合にだけ、復号部332で復号化されたデータを外部に読み出す。

その他の動作は実施の形態1と変わらない。

このように、図14では、暗号化したデータの検査情報を用いてデータ破損を検査し、図15では、復号化したデータの検査情報を用いてデータ破損を検査しているが、いずれの場合でも、暗号化データを復号化して読み出すには、必ず検査部の検査手順を通らなければならない。

このシステムでは、サーバと端末との間で、データが暗号化されて伝送され、また、メモリデバイスの非耐タンパのメモリ領域にデータが暗号化されて蓄積されるため、データのセキュリティを守ることができる。

なお、ここでは、メモリコントローラ32に暗号コプロセッサ331を設ける場合について説明したが、暗号コプロセッサ331の機能をCPU323が代わって行うようにしても良い。

(実施の形態3)

実施の形態3では、検査情報の改竄防止の措置を講じたデータ修復システムについて説明する。

このシステムでは、サーバが端末に対して、ブロックに分割したデータと、署名を付した検査情報とをダウンロードし、メモリデバイスは、検査情報を格納する際に、その署名を検証する。

図16は、このメモリデバイス30のデータ処理を模式的に示している。メモリコントローラ32は、書込部327及び内部不揮発性メモリ324の他に、検査情報の署名を検証

10

20

30

40

50

する署名検証部 333 を備えている。この署名検証部 333 の機能は、CPU 323 がプログラムで規定された処理を行うことにより実現される。

このシステムのサーバ 10 は、複数のブロックに分割したデータと、その検査情報とを保持・管理し、端末 20 からデータの要求があったときに、データ本体と、署名を付した検査情報とを端末 20 にダウンロードする。

端末 20 は、サーバ 10 から取得したデータと署名付きの検査情報とを書き込み要求とともにメモリデバイス 30 に出力する。

メモリコントローラ 32 の書込部 327 は、署名付きの検査情報を署名検証部 333 に渡し、データ本体をメモリ 31 に書き込む。

署名検証部 333 は、検査情報に付された署名を検証し、検査情報が改竄されていないことを確認した後、検査情報を内部不揮発性メモリ 324 に格納する。

その他の処理は実施の形態 1 と変わらない。

このシステムでは、検査情報に付された署名を検証することで、サーバから送信された検査情報が、メモリデバイスの耐タンパ性のメモリ領域に格納される以前に悪意の第三者によって改竄される事態を防止することができる。

また、図 17 は、検査情報の改竄を防止するため、検査情報を暗号通信路で伝送する場合を示している。

このメモリコントローラ 32 は、データをメモリ 31 に書き込むデータ書込部 336 と、検査情報を内部不揮発性メモリ 324 に書き込む検査情報書込部 335 とを備えている。このデータ書込部 336 及び検査情報書込部 335 の機能は、CPU 323 がプログラム

で規定された処理を行うことにより実現される。このシステムでは、検査情報が、サーバ 10 からメモリデバイス 30 の検査情報書込部 335 に暗号通信路を通じて伝送される。この暗号通信路は、IC カードにおけるセキュアメッセージングなどと同様に、サーバ 10 と検査情報書込部 335 とが直接構築する。検査情報書込部 335 は、受信した検査情報を耐タンパ性の内部不揮発性メモリ 324 に書き込む。

また、データは、サーバ 10 からメモリデバイス 30 に通常の伝送路で伝送され、データ書込部 336 は、受信したデータをメモリ 31 に書き込む。

このシステムでは、検査情報を暗号通信路で伝送しているため、検査情報が、メモリデバイスの耐タンパ性のメモリ領域に格納される以前に悪意の第三者によって改竄される事態を防ぐことができる。

(実施の形態 4)

実施の形態 4 では、耐タンパ性のメモリ領域の使用効率を高めたデータ修復システムについて説明する。

メモリデバイスに格納するデータそのものが大きくなると、それに対応して検査情報のデータ量も増大し、検査情報を耐タンパ性のメモリ領域に書き込むことが困難になる。そのため、このシステムでは、検査情報をメモリデバイスの非耐タンパのメモリ領域に書き込み、その検査情報のデータ破損を検査するための検査情報(検査情報用検査情報)をメモリデバイスの耐タンパ性のメモリ領域に書き込むようにしている。

図 18 は、このメモリデバイス 30 のデータ処理を模式的に示している。メモリコントローラ 32 は、図 16 の場合と同様に、書込部 327、署名検証部 333 及び内部不揮発性メモリ 324 を備えており、また、サーバ 10 からは、データ本体と署名を付した検査情報とがダウンロードされる。

このメモリコントローラ 32 の書込部 327 は、署名付きの検査情報を署名検証部 333 に渡し、署名検証部 333 が検査情報に付された署名を検証して、検査情報が改竄されていないことを確認すると、書込部 327 は、署名付きの検査情報とデータ本体とをメモリ 31 に書き込む。

一方、署名検証部 333 は、検査情報及び署名に対するハッシュ値(即ち、検査情報用検査情報)を算出し、この検査情報用検査情報を内部不揮発性メモリ 324 に格納する。

この場合、検査部 328 は、ブロックのデータ破損を検査するとき、署名付き検査情報を

10

20

30

40

50

メモリ 3 1 から読み出し、その検査情報に破損が生じていないことを、内部不揮発性メモリ 3 2 4 に格納された検査情報用検査情報を用いて確認する。その後の検査処理は実施の形態 1 と同じである。また、検査情報が破損しているときは、サーバから検査情報を取得し直す。

また、図 1 9 は、メモリデバイス 3 0 がサーバからデータ本体と署名無しの検査情報とを受信する場合のデータ処理を模式的に示している。このメモリコントローラ 3 2 は、書込部 3 2 7 及び内部不揮発性メモリ 3 2 4 の他に検査情報用検査情報を生成する検査情報用検査情報生成部 3 3 7 を備えている。この検査情報用検査情報生成部 3 3 7 の機能は、CPU 3 2 3 がプログラムで規定された処理を行うことにより実現される。

このシステムのサーバ 1 0 は、データ本体と署名なしの検査情報とを端末 2 0 にダウンロードする。なお、この検査情報は、図 1 7 に示すように、暗号通信路を用いて伝送するようにしても良い。 10

このメモリコントローラ 3 2 の書込部 3 2 7 は、データ本体と検査情報とを受信すると、検査情報を検査情報用検査情報生成部 3 3 7 に伝えるとともに、この検査情報とデータ本体とをメモリ 3 1 に書き込む。

検査情報用検査情報生成部 3 3 7 は、検査情報のデータに対するハッシュ値（即ち、検査情報用検査情報）を算出し、この検査情報用検査情報を内部不揮発性メモリ 3 2 4 に格納する。

この場合、検査部 3 2 8 は、メモリ 3 1 に格納されたデータ本体のデータ破損を検査するとき、検査情報をメモリ 3 1 から読み出し、その検査情報に破損が生じていないことを、内部不揮発性メモリ 3 2 4 に格納された検査情報用検査情報を用いて確認する。その後の検査処理は実施の形態 1 と同じである。また、検査情報が破損しているときは、サーバから検査情報を取得し直す。 20

このシステムでは、検査情報そのものを非耐タンパのメモリ 3 1 に置くことで、耐タンパ性のメモリ領域の使用量を削減することができる。この場合、非耐タンパのメモリ 3 1 に格納した検査情報は、書き込んでから読み出すまでの間にデータ破損の生じる可能性があるが、耐タンパ性のメモリ領域で検査情報用検査情報を保持することにより、検査情報が正常であるか否かを判定することができ、検査情報が正常でないときには、サーバから検査情報を取り直すことにより、常に誤りのない検査情報を用いてデータ本体の破損を検査することができる。 30

（実施の形態 5）

実施の形態 5 では、データ修復の機能を利用するシステムであって、検査情報のみを先にダウンロードし、データ本体は、それを使用する時にダウンロードするシステムについて説明する。

図 2 0 は、このシステムでのメモリデバイス 3 0 のデータ処理を模式的に示している。メモリコントローラ 3 2 は、検査部 3 2 8、読出部 3 2 9、修正部 3 3 0 及び内部不揮発性メモリ 3 2 4 の他に、検査情報の更新処理を行う検査情報更新部 3 3 4 を備えている。この検査情報更新部 3 3 4 の機能は、CPU 3 2 3 がプログラムで規定された処理を行うことにより実現される。

このシステムのサーバ 1 0 は、例えば、新規作成したプログラムデータを複数のブロックに分割し、各ブロックのデータ本体と、その検査情報とを保持・管理する。そして、端末 2 0 からの要求に応じて、あるいは、プッシュ型のサービスにより、その新規な検査情報のみを端末 2 0 にダウンロードする。 40

端末 2 0 は、サーバ 1 0 から取得した新検査情報を、検査情報の更新要求とともにメモリデバイス 3 0 に出力する。

メモリコントローラ 3 2 の検査情報更新部 3 3 4 は、新検査情報を内部不揮発性メモリ 3 2 4 に書き込む。この新検査情報に対応するプログラムデータは、未だメモリ 3 1 に格納されていない。

この新たなプログラムデータをユーザが使用するとき、ユーザの操作に基づいて端末 2 0 からメモリデバイス 3 0 にデータの読み出し要求が出力される（1）。 50

読み出し要求を受けたメモリコントローラ32の読出部329は、図12に示す手順で、検査部320に検査要求を出力する。検査部328は、内部不揮発性メモリ324から新検査情報を読み出し、また、メモリ31に格納されたデータ本体を読み出して、そのデータのハッシュ値を計算しようとする。しかし、メモリ31には該当するデータが格納されていないため、検査結果としてエラー報告を読出部329に出力する。エラー報告を受けた読出部329は、それを端末20に出力する(2)。

端末20は、このエラー報告をトリガーとして、検査情報に対応するプログラムデータを発行元のサーバ10に要求し、サーバ10は、そのプログラムデータを端末20にダウンロードする。このデータを取得した端末20は、このデータを含む部分修正情報を作成し、修正要求とともにメモリデバイス30に出力する(3)。

部分修正情報を受信したメモリデバイス30の修正部330は、図11に示す手順でプログラムデータをメモリ31に書き込み、端末20に修正完了通知を出力する(4)。

プログラムデータがメモリ31に書き込まれたことによって、検査部328は、そのデータが“正常”である旨の検査結果を読出部329に伝え、読出部329は、そのプログラムデータをメモリ31から読み出して端末20に出力する(5)。

このように、このシステムでは、メモリデバイス内で保持する検査情報を先行して更新し、その検査情報に対応するデータ本体の更新を、その使用時まで遅らせることができる。

図21は、このシステムの応用例として、サーバ10が、検査情報とカタログ情報とを先行して端末20にダウンロードし、ユーザがカタログ情報で表示するコンテンツを希望したとき、そのコンテンツのデータを端末20にダウンロードするシステムの手順を示している。まず、1 端末20は、サーバ10からカタログ情報と検査情報とを取得する。

2 端末20は、メモリデバイス30に、取得したカタログ情報と検査情報とを書き込む。カタログ情報及び検査情報は、メモリデバイス30の耐タンパ性のメモリ領域に書き込まれる。

3 端末20は、メモリデバイス30に格納されたカタログ情報を参照する。

4 端末20は、メモリデバイス30からカタログ情報に対応するコンテンツデータの読み出しを行う。

5 メモリデバイス30は、エラー報告を端末20に返す。

6 端末20は、コンテンツデータをサーバ10に要求し、サーバ10は端末20にコンテンツを配信する。

7 端末20は、メモリデバイス30の非耐タンパのメモリ領域にコンテンツデータを書き込む。

8 メモリデバイス30は、データの破損チェックを行いながら、コンテンツデータを端末20に読み出す。

なお、1 において、カタログ情報と検査情報とは、あらかじめメモリデバイス内に格納されていても良い。また、2 において、カタログ情報は非耐タンパのメモリ領域に格納しても良い。

このように、このシステムでは、データ本体が必要になるまでデータ本体の配信を遅らせることができる。

また、このシステムでは、配信したコンテンツのデータが破損したとき、端末は、検査情報を基に、コンテンツデータを自動復元することができる。そのため、この検査情報を販売することにより、コンテンツデータの破損時に自動復元可能なコンテンツ配信サービスを提供したり、データ補修を目的とするサービスを提供したりすることが可能になり、新たなビジネスが成立する。

なお、各実施形態では、メモリデバイスが、外部からのトリガー(検査要求、読み出し要求)によって、データ破損の検査を行う場合について説明したが、メモリコントローラが自発的に(例えば、一定の周期で)データ破損の検査を行い、データが破損している場合に、その検査結果を外部に報告するようにしても良い。

また、各実施形態では、メモリデバイスに格納するデータ及び検査情報をサーバからダウンロードする場合について説明したが、このデータ及び/または検査情報は、メモリデバ

10

20

30

40

50

イスの製造時や配付時に書き込んでも良い。

また、各実施形態では、データをブロック単位で検査する場合について説明したが、本発明はブロック単位に限定されるものではない。

また、本発明におけるメモリデバイスには、カード形態のものだけでなく、ハードディスクなど、その他の形態の記憶装置も含まれる。

以上の説明から明らかなように、本発明のメモリデバイスは、検査情報を耐タンパ性の蓄積領域に格納し、データ本体を非タンパ性の蓄積領域に格納しているため、全ての情報を耐タンパ性の蓄積領域に格納する場合に比べて、多くのデータを格納することができ、また、低コストでの製造が可能になる。また、データ本体が破損した場合でも、耐タンパ性の蓄積領域に格納した検査情報を用いてデータ破損を確実に検出し、完全に修復することができる。

10

また、本発明のシステムでは、メモリデバイスに蓄積したデータが破損しているとき、正常データを外部から取得して修復するので、メモリデバイス内でバックアップ用のデータを重複して保持する必要が無く、メモリデバイスの蓄積効率を高めることができる。また、検査情報の生成単位を、データ全体ではなく、ブロック単位としているため、データ破損箇所を小さな範囲に限定することができ、修復用の正常データを外部から取得する際のデータ通信時間を短縮することができる。

また、本発明のデータ修復システムの機能を利用して、データ本体が必要になるまでデータ本体の配信を遅らせるコンテンツ配信サービスを提供したり、コンテンツデータの破損時に自動復元可能なコンテンツ配信サービスを提供したり、あるいは、データ補修を目的とするサービスを提供したりすることができ、新たなビジネスの展開が可能になる。

20

本明細書は、2002年1月31日出願の特願2002-023704に基づくものである。この内容をここに含めておく。

産業上の利用可能性

本発明は、例えば、端末装置の処理を規定するプログラムなどのデータを、サーバからネットワークを通じて端末装置にダウンロードするシステムに用いるに好適である。

【図面の簡単な説明】

図1は、本発明の実施の形態1におけるデータ修復システムの全体構成を示す図、

図2は、本発明の実施の形態1におけるメモリデバイスのハードウェア構成を示す図、

図3は、本発明の実施の形態1における検査情報の第1のデータ構成例を示す図、

30

図4は、本発明の実施の形態1における検査情報の第2のデータ構成例を示す図、

図5は、本発明の実施の形態1におけるメモリデバイスのデータ処理動作を示す図、

図6は、本発明の実施の形態1におけるメモリデバイスの書き込み手順を示すフロー図、

図7は、本発明の実施の形態1におけるメモリデバイスのデータ破損検査を伴う書き込み手順を示すフロー図、

図8は、本発明の実施の形態1におけるメモリデバイスのデータ破損検査手順を示すフロー図、

図9は、本発明の実施の形態1におけるメモリデバイスのデータ修復処理動作を示す図、

図10は、本発明の実施の形態1におけるデータ修復システムでの修正情報取得動作を示す図、

40

図11は、本発明の実施の形態1におけるメモリデバイスの修正データ書き込み手順を示すフロー図、

図12は、本発明の実施の形態1におけるメモリデバイスのデータ読み出し手順を示すフロー図、

図13は、本発明の実施の形態2におけるメモリデバイスのハードウェア構成を示す図、

図14は、本発明の実施の形態2におけるメモリデバイスの暗号化データに対する処理動作1を示す図、

図15は、本発明の実施の形態2におけるメモリデバイスの暗号化データに対する処理動作2を示す図、

図16は、本発明の実施の形態3におけるメモリデバイスの署名付き検査情報の書き込み

50

動作を示す図、

図 17 は、本発明の実施の形態 3 におけるメモリデバイスの暗号通信路で伝送された検査情報の書き込み動作を示す図、

図 18 は、本発明の実施の形態 4 におけるメモリデバイスの署名付き検査情報の書き込み動作を示す図、

図 19 は、本発明の実施の形態 4 におけるメモリデバイスの署名無し検査情報の書き込み動作を示す図、

図 20 は、本発明の実施の形態 5 におけるメモリデバイスのデータ処理動作を示す図、及び、

図 21 は、本発明の実施の形態 5 におけるシステムでのコンテンツ配信動作を示す図である。

【 図 1 】

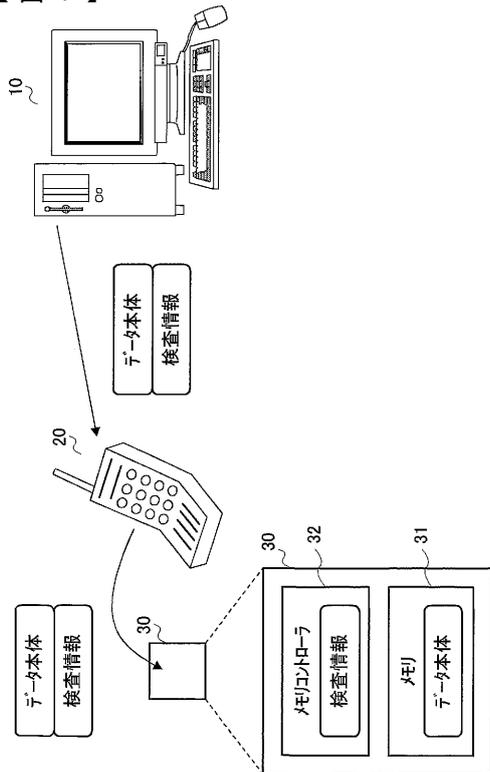


図 1

【 図 2 】

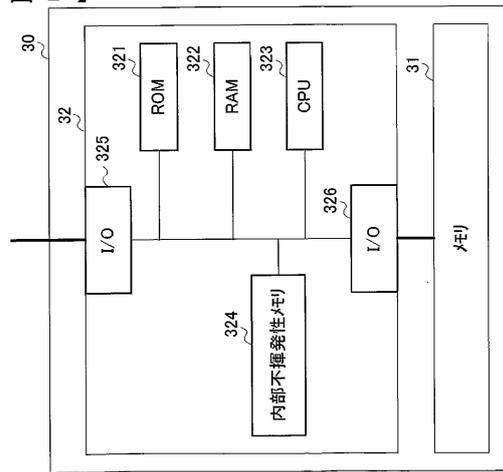


図 2

【 図 3 】

ファイル名
発行元
ファイルサイズ
ブロックサイズ
ハッシュ1
ハッシュ2
...

図3

【 図 4 】

発行元	
データサイズ	
ブロックサイズ	
ブロック番号1	ハッシュ1
ブロック番号2	ハッシュ2
...	...

図4

【 図 5 】

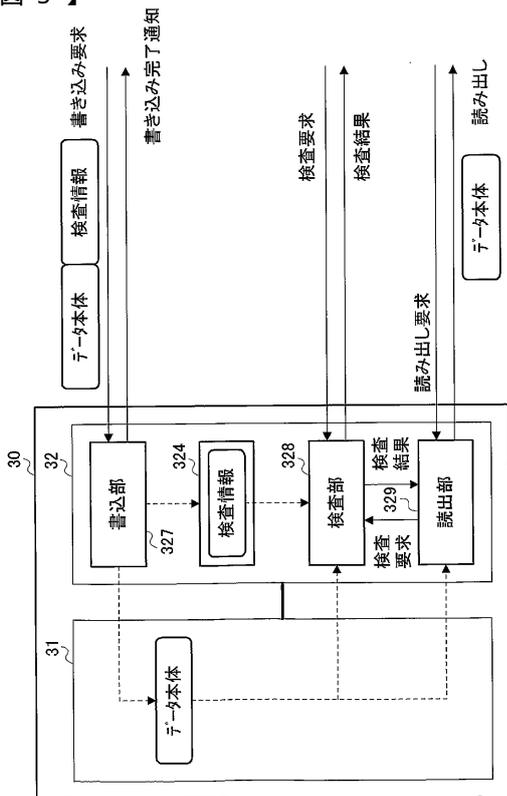


図5

【 図 6 】

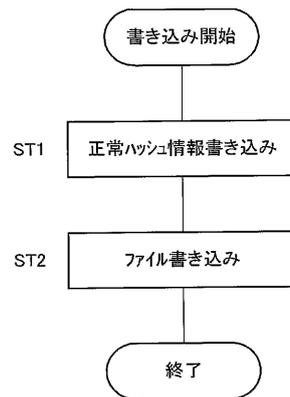


図6

【 図 7 】

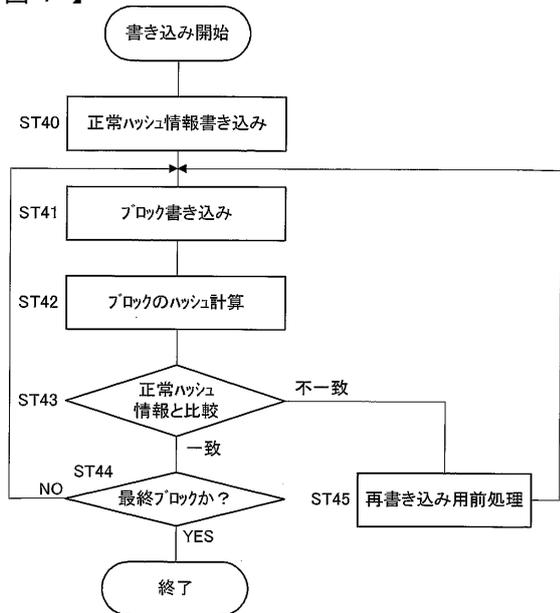


図7

【 図 8 】

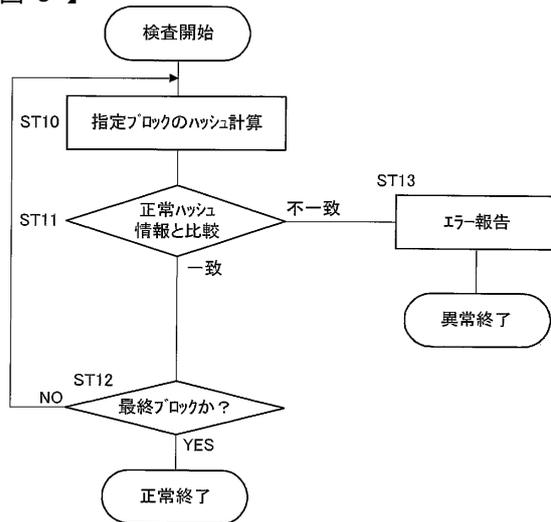


図8

【 図 9 】

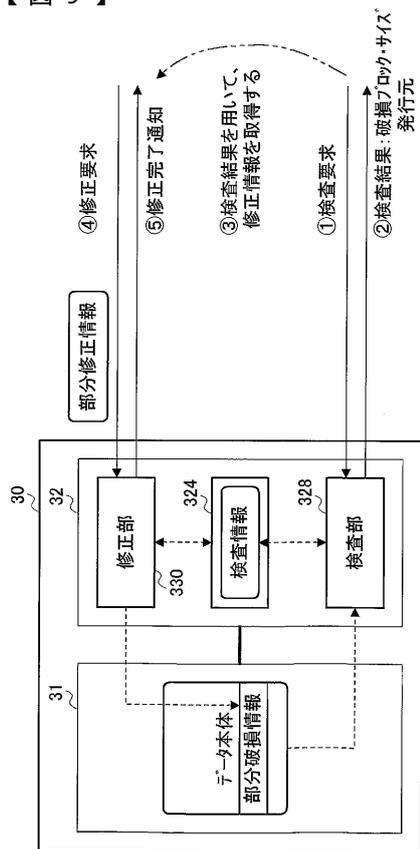


図9

【 図 10 】

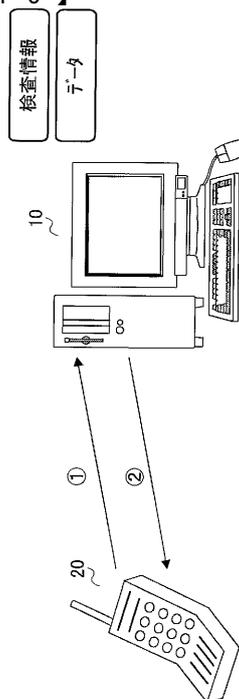


図10

【 図 1 1 】

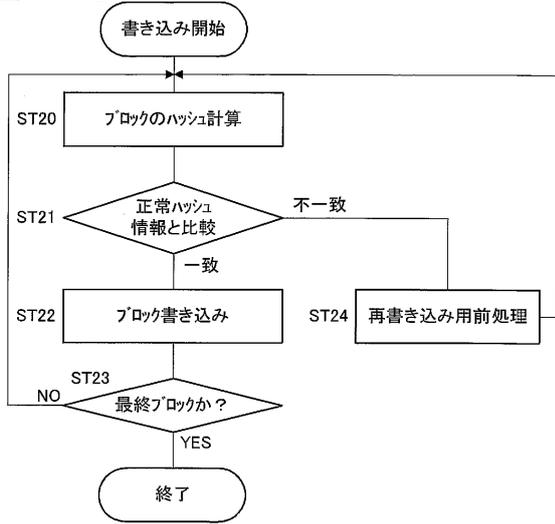


図11

【 図 1 2 】

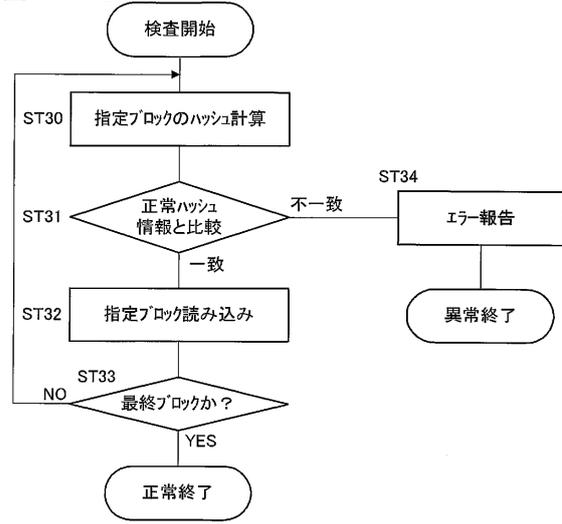


図12

【 図 1 3 】

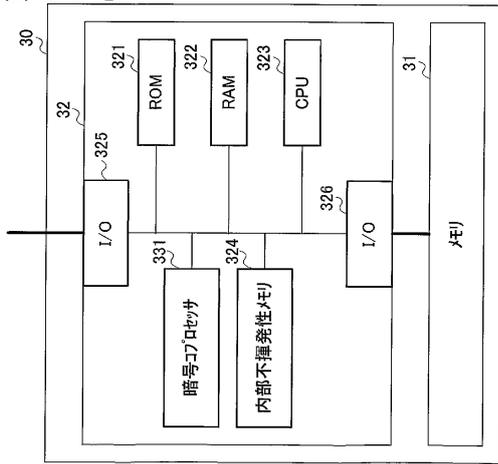


図13

【 図 1 4 】

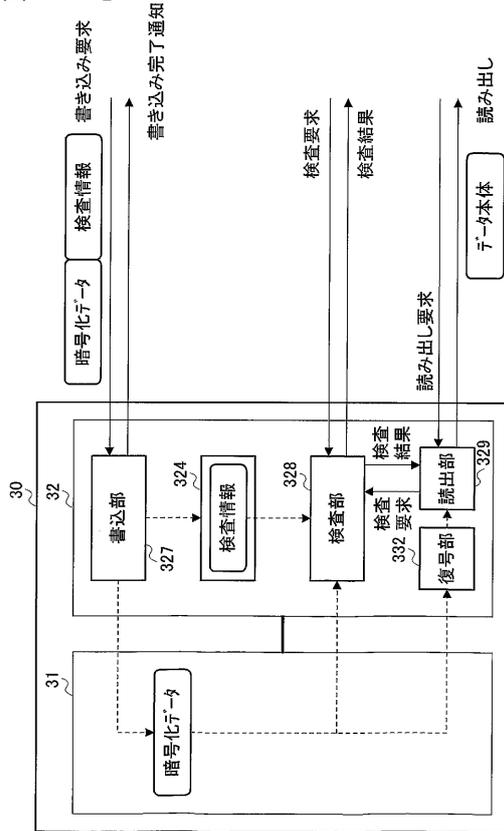


図14

【 図 1 5 】

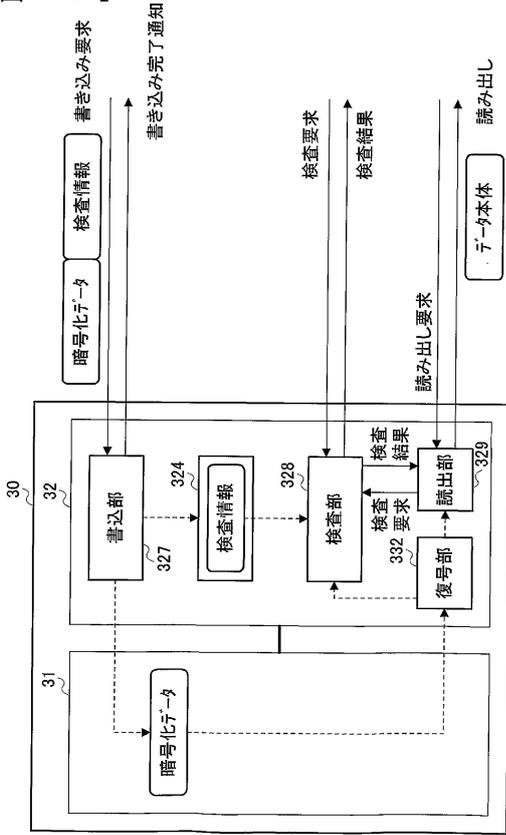


図15

【 図 1 6 】

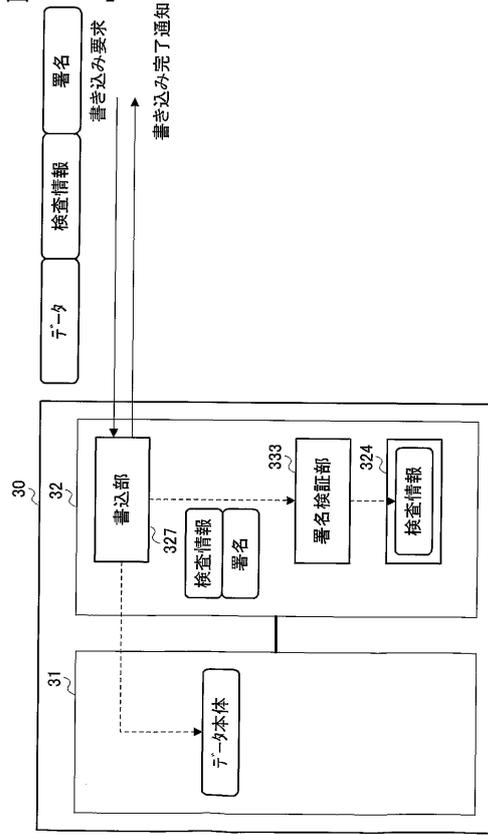


図16

【 図 1 7 】

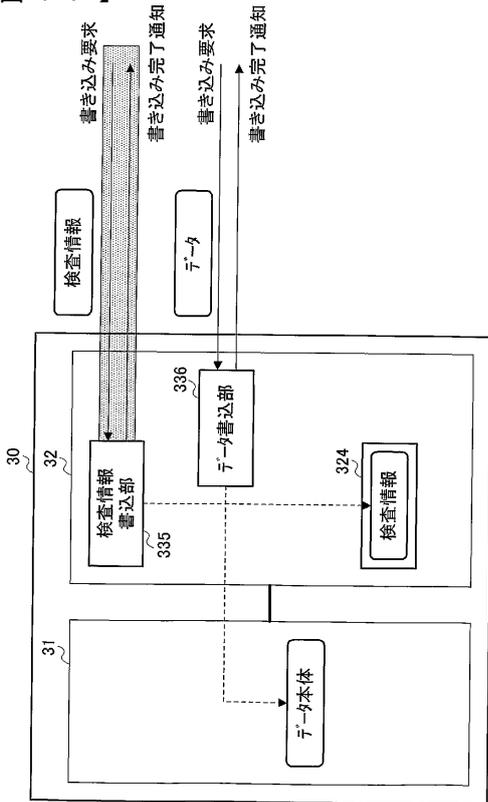


図17

【 図 1 8 】

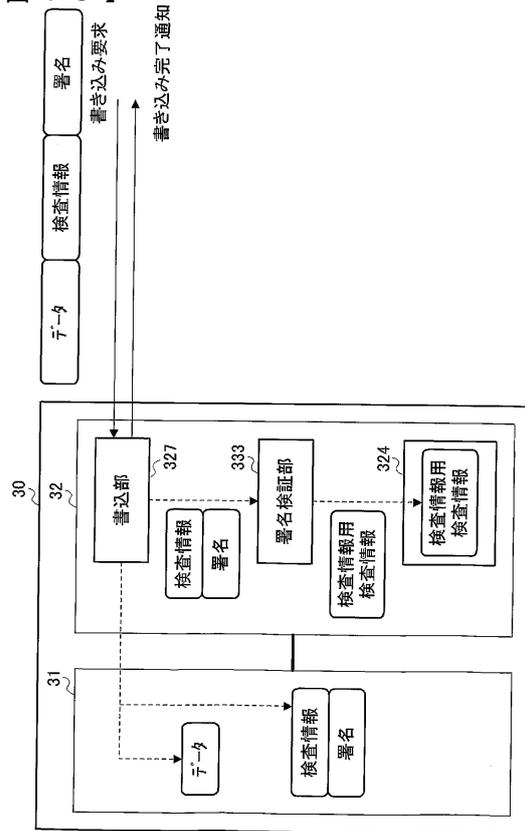


図18

【 図 1 9 】

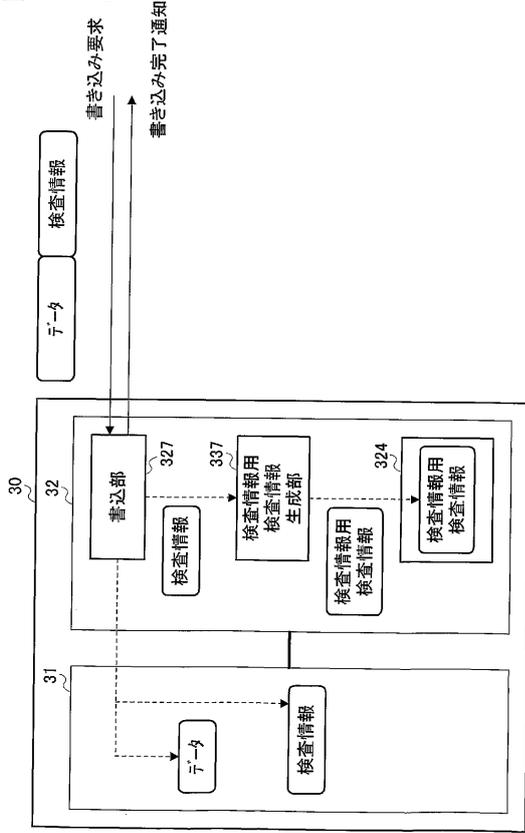


図19

【 図 2 0 】

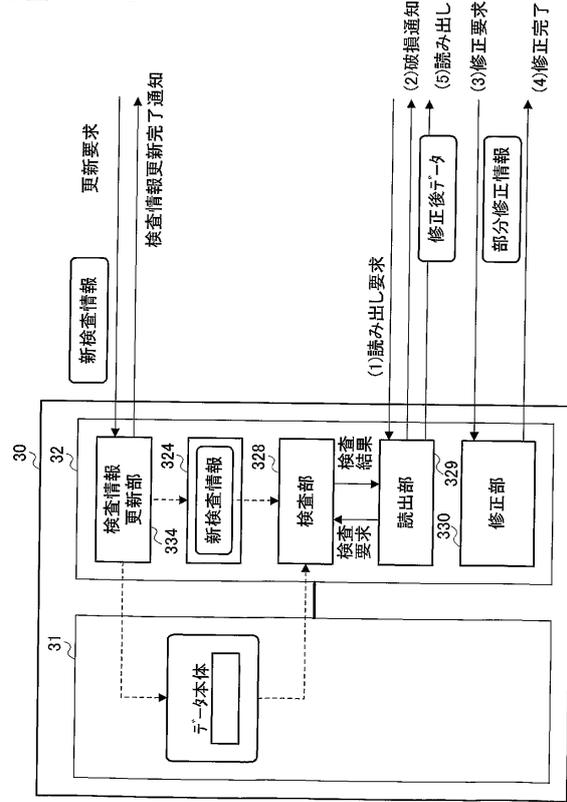


図20

【 図 2 1 】

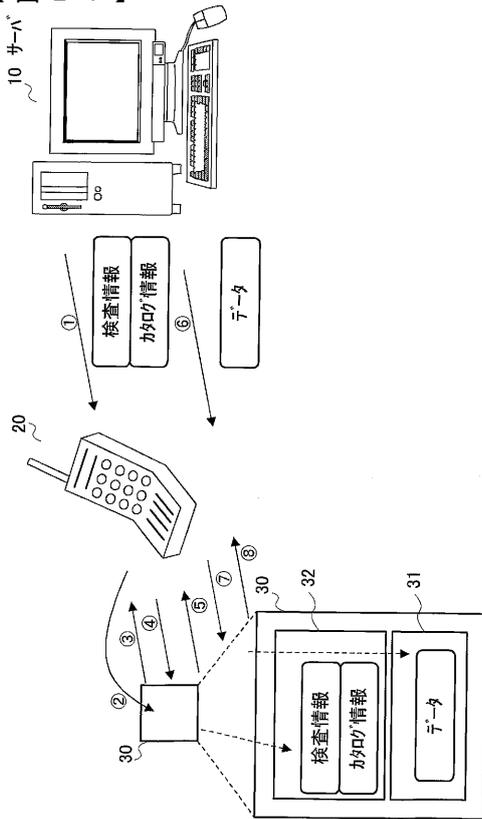


図21

## 【 国際調査報告 】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP03/00500
<b>A. CLASSIFICATION OF SUBJECT MATTER</b> Int.Cl <sup>7</sup> G06F12/14, G06F12/16  According to International Patent Classification (IPC) or to both national classification and IPC		
<b>B. FIELDS SEARCHED</b> Minimum documentation searched (classification system followed by classification symbols) Int.Cl <sup>7</sup> G06F12/14, G06F12/16, G06F9/06  Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2003 Kokai Jitsuyo Shinan Koho 1971-2003 Toroku Jitsuyo Shinan Koho 1994-2003  Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
<b>C. DOCUMENTS CONSIDERED TO BE RELEVANT</b>		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y A	JP 11-289526 A (Toshiba Corp.), 19 October, 1999 (19.10.99), Column 4, line 40 to column 6, line 18; Fig.2 (Family: none)	1-5, 9, 18-25 6-8, 10-17
Y	JP 2001-290648 A (Hitachi, Ltd.), 19 October, 2001 (19.10.01), Full text; all drawings (Family: none)	1-5, 9, 18-25
<input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed		"I" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family
Date of the actual completion of the international search 11 April, 2003 (11.04.03)		Date of mailing of the international search report 22 April, 2003 (22.04.03)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

## INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP03/00500

**Box I Observations where certain claims were found unsearchable (Continuation of item 2 of first sheet)**

This international search report has not been established in respect of certain claims under Article 17(2)(a) for the following reasons:

1.  Claims Nos.:  
because they relate to subject matter not required to be searched by this Authority, namely:
2.  Claims Nos.:  
because they relate to parts of the international application that do not comply with the prescribed requirements to such an extent that no meaningful international search can be carried out, specifically:
3.  Claims Nos.:  
because they are dependent claims and are not drafted in accordance with the second and third sentences of Rule 6.4(a).

**Box II Observations where unity of invention is lacking (Continuation of item 3 of first sheet)**

This International Searching Authority found multiple inventions in this international application, as follows:

The technical feature common to claims 1-37 relates to "a memory device having a tamper-resistant memory area and a non-tamper-resistant memory area and storing data in the non-tamper-resistant memory area and inspection information to be used for inspection of data damage in the tamper-resistant memory area". However, the search has revealed that this technical feature is not novel since it is disclosed in document JP 11-289526 A (Toshiba Corporation), 1999.10.19, column 4, line 40 - column 6, line 18.

As a result, the technical feature makes no contribution over the prior art and cannot be a special technical feature within the meaning of PCT (continued to extra sheet)

1.  As all required additional search fees were timely paid by the applicant, this international search report covers all searchable claims.
2.  As all searchable claims could be searched without effort justifying an additional fee, this Authority did not invite payment of any additional fee.
3.  As only some of the required additional search fees were timely paid by the applicant, this international search report covers only those claims for which fees were paid, specifically claims Nos.: 1-25
4.  No required additional search fees were timely paid by the applicant. Consequently, this international search report is restricted to the invention first mentioned in the claims; it is covered by claims Nos.:

**Remark on Protest**  The additional search fees were accompanied by the applicant's protest.  
 No protest accompanied the payment of additional search fees.

**INTERNATIONAL SEARCH REPORT**

International application No.

PCT/JP03/00500

Continuation of Box No.II of continuation of first sheet(1)

Rule 13.2, second sentence.

Consequently, there exists no technical feature common to claim 1, claims 2-25, claim 26, claims 27-31, claim 32, claims 33-34, claim 35, claim 36, and claim 37.

国際調査報告

国際出願番号 PCT/JP03/00500

A. 発明の属する分野の分類 (国際特許分類 (IPC))  
Int. Cl. 7 G06F12/14, G06F12/16

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))  
Int. Cl. 7 G06F12/14, G06F12/16, G06F9/06

最小限資料以外の資料で調査を行った分野に含まれるもの

- 日本国実用新案公報 1922-1996年
- 日本国公開実用新案公報 1971-2003年
- 日本国実用新案登録公報 1996-2003年
- 日本国登録実用新案公報 1994-2003年

国際調査で使用了電子データベース (データベースの名称、調査に使用了用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y A	J P 11-289526 A (株式会社東芝) 1999. 10. 19, 第4欄, 第40行-第6欄, 第18行, 第2図 (ファミリーなし)	1-5, 9, 18-25 6-8, 10 -17
Y	J P 2001-290648 A (株式会社日立製作所) 2001. 10. 19, 全文, 全図 (ファミリーなし)	1-5, 9, 18-25

C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

\* 引用文献のカテゴリー

- 「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
- 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
- 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
- 「O」 口頭による開示、使用、展示等に言及する文献
- 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献
- 「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
- 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
- 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
- 「&」 同一パテントファミリー文献

国際調査を完了した日 11. 04. 03

国際調査報告の発送日 22.04.03

国際調査機関の名称及びあて先  
日本国特許庁 (ISA/J P)  
郵便番号100-8915  
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)  
堀江義隆  
5 N 9 1 7 2  
電話番号 03-3581-1101 内線 3586



国際調査報告

国際出願番号 PCT/JPO3/00500

## 第I欄 請求の範囲の一部の調査ができないときの意見 (第1ページの2の続き)

法第8条第3項 (PCT 17条(2)(a))の規定により、この国際調査報告は次の理由により請求の範囲の一部について作成しなかった。

1.  請求の範囲 \_\_\_\_\_ は、この国際調査機関が調査することを要しない対象に係るものである。つまり、
2.  請求の範囲 \_\_\_\_\_ は、有意義な国際調査をすることができる程度まで所定の要件を満たしていない国際出願の部分に係るものである。つまり、
3.  請求の範囲 \_\_\_\_\_ は、従属請求の範囲であってPCT規則6.4(a)の第2文及び第3文の規定に従って記載されていない。

## 第II欄 発明の単一性が欠如しているときの意見 (第1ページの3の続き)

次に述べるようにこの国際出願に二以上の発明があるとこの国際調査機関は認めた。

請求の範囲1-37に共通の事項は、「耐タンパ性のメモリ領域と非耐タンパ性のメモリ領域とを備え、前記非耐タンパ性のメモリ領域にデータを格納し、前記耐タンパ性のメモリ領域に前記データの破損の検査に用いる検査情報を格納したメモリデバイス」なる構成であるが、該構成は、文献JP 11-289526 A (株式会社東芝)、1999.10.19、第4欄第40行-第6欄第18行に開示されているから新規ではない。

結果として、上記構成は先行技術の域を出ないから、PCT規則13.2の第2文の意味において、この共通事項は特別な技術的特徴ではない。

それ故、請求の範囲1、2-25、26、27-31、32、33-34、35、36、37に共通の事項はない。

1.  出願人が必要な追加調査手数料をすべて期間内に納付したので、この国際調査報告は、すべての調査可能な請求の範囲について作成した。
2.  追加調査手数料を要求するまでもなく、すべての調査可能な請求の範囲について調査することができたので、追加調査手数料の納付を求めなかった。
3.  出願人が必要な追加調査手数料を一部のみしか期間内に納付しなかったので、この国際調査報告は、手数料の納付のあった次の請求の範囲のみについて作成した。  
  
請求の範囲1-25
4.  出願人が必要な追加調査手数料を期間内に納付しなかったので、この国際調査報告は、請求の範囲の最初に記載されている発明に係る次の請求の範囲について作成した。

## 追加調査手数料の異議の申立てに関する注意

- 追加調査手数料の納付と共に出願人から異議申立てがあった。  
 追加調査手数料の納付と共に出願人から異議申立てがなかった。

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。