

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第5652145号
(P5652145)

(45) 発行日 平成27年1月14日(2015.1.14)

(24) 登録日 平成26年11月28日(2014.11.28)

(51) Int. Cl. F I
 HO 1 R 12/62 (2011.01) HO 1 R 12/62
 HO 1 R 13/648 (2006.01) HO 1 R 13/648

請求項の数 4 (全 14 頁)

(21) 出願番号	特願2010-254362 (P2010-254362)	(73) 特許権者	309015134
(22) 出願日	平成22年11月15日 (2010.11.15)		富士通オプティカルコンポーネンツ株式会社
(65) 公開番号	特開2012-104457 (P2012-104457A)		神奈川県川崎市中原区上小田中4丁目1番1号
(43) 公開日	平成24年5月31日 (2012.5.31)	(74) 代理人	100092152
審査請求日	平成25年7月31日 (2013.7.31)		弁理士 服部 毅巖
		(72) 発明者	小寺 栄一
			神奈川県川崎市中原区上小田中4丁目1番1号 富士通オプティカルコンポーネンツ株式会社社内
		審査官	竹下 晋司

最終頁に続く

(54) 【発明の名称】 通信デバイス

(57) 【特許請求の範囲】

【請求項1】

内層として第1のGNDが形成されるとともに、表層に第1の信号ラインが形成される第1の基板と、

前記第1のGNDと電氣的に接続されるGNDピンと、

前記第1の信号ラインと電氣的に接続される信号ピンと、

屈曲性を有し、且つ、一の主面に第2の信号ラインが形成されるとともに他の主面に第2のGNDが形成される第2の基板と、

を備え、

前記第1の基板の端である第1の接続面と、前記第2の基板の端である第2の接続面とが対向して接続され、

前記第1の基板は、前記第1の接続面側の角部に、前記第1のGNDが露出する切り欠きを有し、

前記GNDピンが、露出した前記第1のGNDに接続されるとともに前記第1の接続面から突出した状態で前記第1の基板に取り付けられ、

前記信号ピンが、前記角部に沿った方向において前記GNDピンとは異なる位置に配置され、表層の前記第1の信号ラインに接続されるとともに前記第1の接続面から突出した状態で前記第1の基板に取り付けられ、

前記信号ピンと、前記GNDピンとの間の空間に、前記第2の基板の一端が挿入され、前記第1の信号ラインと前記第2の信号ラインとが前記信号ピンを介して電氣的に接続し

10

20

、前記第1のGNDと前記第2のGNDとが前記GNDピンを介して電氣的に接続する、
ことを特徴とする通信デバイス。

【請求項2】

前記GNDピンは、前記第2の基板の厚さに対して、前記空間における前記GNDピンと前記信号ピンとの間隔が前記第2の基板よりも大きい所定の値になるように、選択された厚さであることを特徴とする請求項1記載の通信デバイス。

【請求項3】

表層に第3の信号ラインが形成されるとともに、内層に第3のGNDが形成される第3の基板をさらに備え、

前記第2の基板の前記第2の接続面とは逆側の端において、前記第2のGNDが形成された前記他の主面と、前記第3の基板の第3の信号ラインが形成された表層とが対向するように、前記第2の基板と前記第3の基板とが重ねられており、

前記第2の基板に第1の穴が設けられていると共に、前記第3の基板に第2の穴が設けられており、前記第1の穴を通り前記第2の穴に挿入されたピンにより、前記第2の信号ラインと前記第3の信号ラインとの接続位置で、前記第2の基板と前記第3の基板とが固定され、

前記第2の信号ラインと前記第3の信号ラインとが、前記第2の基板の層間を接続する第1のビアを経由して接続され、前記第2のGNDと前記第3のGNDとが前記第3の基板の層間を接続する第2のビアを経由して接続されていることを特徴とする請求項1記載の通信デバイス。

【請求項4】

内層として第1のGNDが形成されるとともに、表層に第1の信号ラインが形成される第1の基板と、前記第1のGNDと電氣的に接続されるGNDピンと、前記第1の信号ラインと電氣的に接続される信号ピンと、を有する第1の通信部と、

屈曲性を有し、且つ、一の主面に第2の信号ラインが形成されるとともに他の主面に第2のGNDが形成される第2の基板と、

前記第2の信号ラインに接続される第3の信号ラインと、前記第2のGNDに接続される第3のGNDとが形成される第3の基板を有する第2の通信部と、

を備え、

前記第1の基板の端である第1の接続面と、前記第2の基板の端である第2の接続面とが対向して接続され、

前記第1の基板は、前記第1の接続面側の角部に、前記第1のGNDが露出する切り欠きを有し、

前記GNDピンが、露出した前記第1のGNDに接続されるとともに前記第1の接続面から突出した状態で前記第1の基板に取り付けられ、

前記信号ピンが、前記角部に沿った方向において前記GNDピンとは異なる位置に配置され、表層の前記第1の信号ラインに接続されるとともに前記第1の接続面から突出した状態で前記第1の基板に取り付けられ、

前記信号ピンと、前記GNDピンとの間の空間に、前記第2の基板の一端が挿入され、前記第1の信号ラインと前記第2の信号ラインとが前記信号ピンを介して電氣的に接続し、前記第1のGNDと前記第2のGNDとが前記GNDピンを介して電氣的に接続する、ことを特徴とする通信デバイス。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、通信デバイスに関し、情報通信を行う通信デバイスに関する。

【背景技術】

【0002】

近年、光伝送システムは、大容量、高速化へ進展しており、伝送速度が従来の10Gb

10

20

30

40

50

p s から、より高速の 40 G b p s への構築が盛んに行われ、さらには 100 G b p s の伝送を行うシステムの開発も行われている。

【0003】

一方、エレクトロニクス機器の実装設計では、プリント基板とモジュール間を、コネクタを介してフレキシブル基板 (Flexible Printed Circuits) により信号を接続することが広く行われている。フレキシブル基板は、折り曲げが可能な屈曲性を持ったプリント基板であり、例えば、実装スペースの限られる小型の製品等に多用されている。

【0004】

光送信機および光受信機において、光送信機では電気信号を光信号に変換し、光受信機では、光信号を電気信号に変換する。このような、電気/光変換、光/電気変換を行う実装部分では、フレキシブル基板を介して、電気信号を基板に接続するケースが多く、この接続部分の伝送速度も高速化している。

10

【0005】

従来技術として、フレキシブル基板とプリント基板との接続を行うコネクタが提案されている。また、光電変換素子を含むコネクタが提案されている。

【先行技術文献】

【特許文献】

【0006】

【特許文献1】特開2007-123183号公報

【特許文献2】特開2006-189469号公報

20

【発明の概要】

【発明が解決しようとする課題】

【0007】

フレキシブル基板をプリント基板に接続する場合、従来では、プリント基板にコネクタが搭載され、このコネクタにフレキシブル基板が挿入して接続する構造が一般的である。

しかし、従来のコネクタを介して、高周波信号を送信しようとする、コネクタによる特性劣化が無視できなくなり、伝送帯域が高周波域まで広がらず、伝送信号の帯域が劣化してしまう。このため、所望の伝送品質で広帯域の信号を送ることができないといった問題があった。

【0008】

30

本発明はこのような点に鑑みてなされたものであり、伝送帯域の劣化を抑制し、広帯域の伝送を可能とした通信デバイスを提供することを目的とする。

【課題を解決するための手段】

【0009】

上記課題を解決するために、通信デバイスが提供される。通信デバイスは、第1のGNDに接続するとともに端面から突出するGNDピンと、第1の信号ラインに電氣的に接続するとともに前記端面から前記GNDピンとは異なる位置で突出する信号ピンとを備えた第1の基板と、第2の信号ラインと第2のGNDとが実装された第2の基板と、を備え、前記信号ピンと、前記GNDピンとの間の空間に、前記第2の基板の一端が挿入して、前記第1の信号ラインと前記第2の信号ラインとが前記信号ピンを介して電氣的に接続し、前記第1のGNDと前記第2のGNDとが前記GNDピンを介して電氣的に接続する。

40

【発明の効果】

【0010】

伝送帯域の劣化を抑制することが可能になる。

【図面の簡単な説明】

【0011】

【図1】通信デバイスの構成例を示す図である。

【図2】コネクタの構成を示す図である。

【図3】コネクタの構成を示す図である。

【図4】基板のフレキシブル基板に対する接続部分を示す図である。

50

【図5】信号ラインとGNDラインとの配置例を示す図である。

【図6】信号ピンとGNDピン間にフレキシブル基板が挿入された状態を示す図である。

【図7】フレキシブル基板の裏面のパターン実装状態を示す図である。

【図8】フレキシブル基板と基板との接続状態を示す図である。

【図9】図8をB方向から見た図である。

【図10】変形例を示す図である。

【図11】フレキシブル基板の一端と基板との接続関係を説明するための図である。

【図12】フレキシブル基板の一端と基板とが接続不可となる状態を示す図である。

【図13】挿入空間の長さ調整を示す図である。

【図14】半田の厚みが大きい場合を示す図である。

10

【図15】半田の厚みが小さい場合を示す図である。

【図16】フレキシブル基板とプリント基板との接続状態を示す図である。

【図17】フレキシブル基板とプリント基板との接続状態を示す図である。

【図18】GNDピンのフォーミングを示す図である。

【図19】周波数特性を示す図である。

【発明を実施するための形態】

【0012】

以下、本発明の実施の形態を図面を参照して説明する。図1は通信デバイスの構成例を示す図である。通信デバイス1は、基板10（第1の基板）、基板20（第2の基板）および基板30（第3の基板）を備える。

20

【0013】

なお、図中、基板間の接続状態をわかりやすくするために、基板10が通信部1aから突出し、基板30が通信部3aから突出しているように示しているが、実際には、基板10は、通信部1a内に含まれ、基板30は、通信部3a内に含まれるものである。

【0014】

基板20は、屈曲性を有する基板であり、例えば、フレキシブル基板が該当する。以降では、フレキシブル基板20と呼ぶ。また、通信部1a、3aとして、例えば、光通信を行うのであれば、光送信機、光受信機、または光変調機といった光モジュール等が該当する。

【0015】

30

基板10は、信号ピン11およびGNDピン12を備える。GNDピン12は、基板10に内層されているGND14（第1のGND）に接続して、基板10の端部から突出して接続される。信号ピン11は、GNDピン12に対して交互に配置され、基板10上の信号ライン13（第1の信号ライン）に接続して、基板10の端部から突出して接続する。

【0016】

フレキシブル基板20は、信号ライン21（第2の信号ライン）とGND22（第2のGND）とが実装される。基板30は、信号ライン31（第3の信号ライン）とGND32（第3のGND）とが実装される。

【0017】

40

ここで、GNDピン12に対して上段側に位置する信号ピン11と、信号ピン11に対して下段側に位置するGNDピン12との間の空間に、フレキシブル基板20の一端が挿入して、信号ライン13と信号ライン21とが接続し、GND14とGND22とが接続する。

【0018】

また、フレキシブル基板20の他端と基板30との接続時、信号ライン21と信号ライン31とが、例えば、ビア（via：多層のプリント基板の層間を接続する金属部分）33aを経由して接続し、GND22とGND32とがビア33bを経由して接続する。

【0019】

次にフレキシブル基板とプリント基板とを接続する一般的なコネクタについて説明する

50

。図2、図3はコネクタの構成を示す図である。コネクタ50は、アクチュエータ51、ソケット52、ハウジング(ソケットカバー)53およびターミナル(金属端子)54を備える。ターミナル54は、信号用ターミナル54aと、GND用ターミナル54bとを含む。

【0020】

コネクタ50は、ターミナル54がプリント基板5上の配線リードのパッド等に半田で固定接続することで、プリント基板5に搭載される。また、アクチュエータ51は、フレキシブル基板2aを嵌合させる駆動部である。

【0021】

図2では、アクチュエータ51が上方に起きて、フレキシブル基板2aの挿入前の状態を示している。図3では、挿入孔55にフレキシブル基板2aが挿入され、アクチュエータ51を下方に倒して、フレキシブル基板2aを嵌めた状態を示している。

10

【0022】

図3のような嵌合状態になることにより、フレキシブル基板2aに実装される信号ラインは、信号用ターミナル54aを介して、プリント基板5に実装される信号ラインと接続する。また、フレキシブル基板2aに実装されるGNDラインは、GND用ターミナル54bを介して、プリント基板5に実装されるGNDラインと接続する。

【0023】

このように、フレキシブル基板2aの配線パターンと、プリント基板5の配線パターンとは、コネクタ50内のターミナル54を通じて結合される。

20

しかし、コネクタ50内のターミナル54は、金属表面がむき出しの実装端子部であって、インダクタンス成分が支配的であり、高周波信号を伝送しようとする、インダクタンス成分の増大によって特性インピーダンスが変動する。

【0024】

このため、伝送帯域が高周波域まで広がらず、伝送信号の帯域が劣化してしまう。一般的なコネクタ50では、10Gbps以下の電気信号の伝送が限界である。本技術は、このような点に鑑みてなされたものであり、伝送帯域の劣化を抑制し、広帯域の伝送を可能とした通信デバイスを提供するものである。

【0025】

次に基板10におけるフレキシブル基板20との接続部分について詳しく説明する。図4は基板10のフレキシブル基板20に対する接続部分を示す図である。基板10の表面10bには、電源ライン15a、15b、信号ライン(高周波伝送ライン)13およびGNDライン14a、14bが設けられる。また、基板10は、多層構造を有しており、GND(内層GND)14が基板内部に実装されている。

30

【0026】

なお、電源ライン15a、15bについてもピン15a-1、15b-1がそれぞれ接続して、フレキシブル基板20に実装される電源ラインと接続するが、後述する信号ラインおよびGNDラインの接続と同様なので、以降の説明では、電源パターンの接続についての説明は省略する。

【0027】

40

図5は信号ラインとGNDラインとの配置例を示す図である。信号ラインとGNDラインとは基板10の表面10b上を交互に配置される。図5の場合では、信号ライン13-1の右隣にGNDライン14-1が位置し、GNDライン14-1の右隣に信号ライン13-2が位置し、信号ライン13-2の右隣にGNDライン14-2が位置し、GNDライン14-2の右隣に信号ライン13-3が位置している。また、GNDライン14-1、14-2と、内層GND14とは、ビア16を経由して接続される。

【0028】

図4の説明に戻る。基板10におけるフレキシブル基板20に対する接続面10aと、基板10の表面10bとの角部分10cに対し、GNDライン14a、14bが実装される角部分10c-1、10c-2を、内層GND14まで切り欠く。

50

【 0 0 2 9 】

そして、切り欠かれて露出した内層GND 14の部分に、GNDピン12 a、12 bを接続面10 aから突出するようにそれぞれ接続する。一方、基板10の表面10 b上に設けられている信号ライン13には、信号ピン11を接続面10 aから突出するように接続する。

【 0 0 3 0 】

図6は信号ピンとGNDピン間にフレキシブル基板20が挿入された状態を示す図である。図4をA方向から見た図に相当し、図4に示した基板10の接続面10 aに対して、信号ピン11 - 1 ~ 11 - 3とGNDピン12 - 1 ~ 12 - 4が取り付けられている例を示す。

10

【 0 0 3 1 】

GNDピン12 - 1 ~ 12 - 4は、図4に示した基板10の角部分10 cを切り欠いた内層GND 14に接続するので、基板10の表面10 bに接続される信号ピン11 - 1 ~ 11 - 3に対して、一段下がった位置にある。

【 0 0 3 2 】

フレキシブル基板20は、信号ピン11 - 1 ~ 11 - 3それぞれの下側面と、GNDピン12 - 1 ~ 12 - 4それぞれの上側面との間にできる空間に挿入される。そして、フレキシブル基板20に実装される信号ラインと信号ピン11 - 1 ~ 11 - 3とが接続し、フレキシブル基板20に実装されるGNDラインとGNDライン12 - 1 ~ 12 - 4とが接続する。

20

【 0 0 3 3 】

次に通信デバイス1の構成についてさらに詳しく説明する。図7はフレキシブル基板20の裏面のパターン実装状態を示す図であり、図8はフレキシブル基板20と基板10、30との接続状態を示す図である。

【 0 0 3 4 】

図7において、フレキシブル基板20の裏面には、GNDライン22 a - 1、22 a - 2を含むGND (GNDパターン) 22が設けられる。また、信号ライン21がGNDライン22 a - 1、22 a - 2の間に設けられている。なお、図中の丸印はビアを示している。

【 0 0 3 5 】

図8では、フレキシブル基板20の一端が基板10に接続し、フレキシブル基板20の他端が基板30に接続される状態を示している。フレキシブル基板20の他端と基板30との接続において、フレキシブル基板20に実装されるGNDライン22 a - 1、22 a - 2と基板30上のGNDライン32 a - 1、32 a - 2とがそれぞれ接続する。また、フレキシブル基板20に実装される信号ライン21と、基板30上の信号ライン31とが接続する。

30

【 0 0 3 6 】

フレキシブル基板20を介した基板間接続による、信号ラインとGNDラインとの接続状態をまとめると、基板10のGNDライン14 aは、GNDピン12 aとフレキシブル基板20のGNDライン22 a - 1を介して、基板30のGNDライン32 a - 1と接続する。

40

【 0 0 3 7 】

また、基板10のGNDライン14 bは、GNDピン12 bとフレキシブル基板20のGNDライン22 a - 2を介して、基板30のGNDライン32 a - 2と接続する。さらに、基板10の信号ライン13は、信号ピン11とフレキシブル基板20の信号ライン21を介して、基板30の信号ライン31と接続する。

【 0 0 3 8 】

図9は図8をB方向から見た図である。フレキシブル基板20の一端が基板10の信号ピン11とGNDピン12 (GNDピン12 a、12 bに相当) との間の空間に挿入して固定され、フレキシブル基板20の他端が基板30と接続する。

50

【 0 0 3 9 】

基板 1 0 の信号ライン 1 3 は、信号ピン 1 1 と接続し、信号ピン 1 1 は、フレキシブル基板 2 0 の信号ライン 2 1 と接続する。また、信号ライン 2 1 は、フレキシブル基板 2 0 内のビア 3 3 a を経由して、基板 3 0 上の信号ライン 3 1 と接続する。

【 0 0 4 0 】

さらに、基板 1 0 からの GND 1 4 は、GND ピン 1 2 と接続し、GND ピン 1 2 は、フレキシブル基板 2 0 の GND 2 2 と接続する。また、GND 2 2 は、基板 3 0 内のビア 3 3 b を経由して、基板 3 0 に内層されている GND 3 2 (GND 3 2 a - 1、3 2 a - 2 に相当) と接続する。

【 0 0 4 1 】

以上説明したように、上記の通信デバイス 1 は、従来のようなコネクタを持たずに、基板 1 0 とフレキシブル基板 2 0 とが接続するので、コネクタ自体が持っている特性の影響を受けない。このため伝送帯域の劣化を抑制し、広帯域の伝送が可能になる。

【 0 0 4 2 】

次に変形例について説明する。上記では、フレキシブル基板 2 0 を用いて、フレキシブル基板 2 0 の一端を基板 1 0 に挿入固定し、他端を基板 3 0 に接続する構成とした。変形例では、フレキシブル基板 2 0 の代わりに、リジッドフレキシブル基板を用いるものである。

【 0 0 4 3 】

リジッドフレキシブル基板は、部品搭載可能なリジッド基板と、折り曲げ可能なフレキシブル基板とが積層した基板である。用途としては、例えば、リジッド基板には部品を搭載し、リジッド基板とコネクタとの接続には、フレキシブル基板を用いるなどして、自由なレイアウトを可能にする。

【 0 0 4 4 】

図 1 0 は変形例を示す図である。通信デバイス 1 a は、基板 1 0 と、リジッドフレキシブル基板 2 0 0 とを備え、リジッドフレキシブル基板 2 0 0 は、フレキシブル基板部 2 - 1 と、リジッド基板部 2 - 2 を含む。基板 1 0 は、通信部 1 a 内に含まれ、リジッド基板部 2 - 2 は、通信部 3 a 内に含まれる。

【 0 0 4 5 】

基板 1 0 は、信号ピン 1 1 および GND ピン 1 2 を備える。GND ピン 1 2 は、基板 1 0 に内層されている GND 1 4 (第 1 の GND) に接続して、基板 1 0 の端部から突出して接続される。信号ピン 1 1 は、GND ピン 1 2 に対して交互に配置され、基板 1 0 上の信号ライン 1 3 (第 1 の信号ライン) に接続して、基板 1 0 の端部から突出して接続する。

【 0 0 4 6 】

また、リジッドフレキシブル基板 2 0 0 には、フレキシブル基板部 2 - 1 とリジッド基板部 2 - 2 に渡って、信号ライン 2 0 1 (第 2 の信号ライン) と GND 2 0 2 (第 2 の GND) が実装される。

【 0 0 4 7 】

ここで、GND ピン 1 2 に対して上段に位置する信号ピン 1 1 と、信号ピン 1 1 に対して下段に位置する GND ピン 1 2 との間の空間に、フレキシブル基板部 2 - 1 の一端が挿入して接続する。

【 0 0 4 8 】

基板 1 0 の信号ライン 1 3 は、信号ピン 1 1 と接続し、信号ピン 1 1 は、リジッドフレキシブル基板 2 0 0 に実装される信号ライン 2 0 1 と接続する。また、基板 1 0 の GND ライン 1 4 は、GND ピン 1 2 と接続し、GND ピン 1 2 は、リジッドフレキシブル基板 2 0 0 に実装される GND 2 0 2 と接続する。

【 0 0 4 9 】

図 1 の通信デバイス 1 の場合では、フレキシブル基板 2 0 と基板 3 0 との接続時、フレキシブル基板 2 0 に実装される信号ライン 2 1 と、基板 3 0 に実装される信号ライン 3 1

10

20

30

40

50

との間に接続ずれがあると伝送特性が劣化するので、接続ずれを抑制することが重要となる。

【 0 0 5 0 】

これに対し、通信デバイス 1 a の場合では、リジッドフレキシブル基板 2 0 0 を使用することにより、リジッド基板部 2 - 2 が部品搭載可能な基板 3 0 に対応することになるから、フレキシブル基板 2 0 の信号ライン 2 1 と、基板 3 0 の信号ライン 3 1 とが一体化していると思なすことができる。

【 0 0 5 1 】

このため、上記の箇所における接続ずれによる問題がないので（基板 1 0 とフレキシブル基板部 2 - 1 との接続ずれのみを考慮すればよい）、より安定した伝送特性を得ることが可能になる。

10

【 0 0 5 2 】

次に通信デバイス 1 におけるフレキシブル基板 2 0 の一端と基板 1 0 との接続関係について説明する。図 1 1 はフレキシブル基板 2 0 の一端と基板 1 0 との接続関係を説明するための図である。信号ピン 1 1 の下面から GND ピン 1 2 の上面までの長さを A とする。すなわち、フレキシブル基板 2 0 の一端が挿入される挿入空間の垂直方向の長さを A とする。

【 0 0 5 3 】

また、GND ピン 1 2 の厚みを B とし、フレキシブル基板 2 0 の厚みを C とする。さらに、信号ピン 1 1 とフレキシブル基板 2 0 との接続時の半田の厚みを d_1 、GND ピン 1 2 とフレキシブル基板 2 0 との接続時の半田の厚みを d_2 とする。

20

【 0 0 5 4 】

フレキシブル基板 2 0 が基板 1 0 の挿入空間に対して、良好に接続固定する関係は、フレキシブル基板 2 0 の一端の厚み C と半田の厚み d_1 、 d_2 との和が、挿入空間 A に等しい場合であり、 $A = C + d_1 + d_2$ の関係式となる（GND ピン 1 2 の厚み B については図 1 3 で後述し、半田厚み d_1 については図 1 4、図 1 5 で後述する）。

【 0 0 5 5 】

次にフレキシブル基板 2 0 と基板 1 0 とが接続不可になる場合と、接続不可を接続可能状態に調整する場合について説明する。図 1 2 はフレキシブル基板 2 0 の一端と基板 1 0 とが接続不可となる状態を示す図である。フレキシブル基板 2 0 の一端の厚み C が、挿入空間の長さ A よりも大きい場合（ $C > A$ ）、接続不可となる。

30

【 0 0 5 6 】

図 1 3 は挿入空間の長さ調整を示す図である。図 1 2 のように、フレキシブル基板 2 0 の一端の厚み C が、挿入空間の長さ A よりも大きいと接続不可となるので、このような場合は、GND ピン 1 2 の厚み B を調整して接続を行う。

【 0 0 5 7 】

図 1 3 に示すように、GND ピン 1 2 の厚み B を薄くして、挿入空間にフレキシブル基板 2 0 の一端が挿入できるようにする（半田の図示は省略している）。信号ピン 1 1 側の厚みを調整すると、信号ライン 2 1 と信号ピン 1 1 との間にギャップが生じ、特性劣化の原因となる。したがって、 $C > A$ の関係の場合は、GND ピン 1 2 側の厚み B を調整して $C < A$ とし、接続を可能として伝送劣化を抑制する。

40

【 0 0 5 8 】

次にフレキシブル基板 2 0 と基板 1 0 との接続箇所の半田の厚みについて説明する。図 1 4 は半田の厚みが大きい場合を示す図である。信号ピン 1 1 とフレキシブル基板 2 0 の接続時の半田の厚み d_1 が大きいと、基板 1 0 に実装される信号ライン 1 3 と、フレキシブル基板 2 0 に実装される信号ライン 2 1 とのインピーダンスが不整合となり、特性が劣化する。具体的には、半田の厚み d_1 が 0 . 1 ミクロン（ μm ）を超えると特性に影響が出てくる。

【 0 0 5 9 】

図 1 5 は半田の厚みが小さい場合を示す図である。信号ピン 1 1 とフレキシブル基板 2

50

0との接続時の半田の厚み d_1 が小さい(薄い)と、基板10に実装される信号ライン13と、フレキシブル基板20に実装される信号ライン21とのインピーダンスが整合して、特性劣化を抑制することができる。具体的には、半田の厚み d_1 を0.1ミクロン未満にして特性劣化の抑制を図ることが可能になる。

【0060】

次に位置合わせ機能を設けた場合の構成について説明する。図16、図17はフレキシブル基板20と基板10、30との接続状態を示す図である。なお、図17は図16をC方向に見た図である。

【0061】

上述したように、基板10の信号ライン13と、基板30上の信号ライン31とは、フレキシブル基板20上の信号ライン21を介して接続される。ここで、フレキシブル基板20と基板30との接続時、信号ライン21と信号ライン31との接続にずれがあると、特性劣化を引き起こすことになる。

10

【0062】

したがって、フレキシブル基板20と基板30とに位置合わせ穴6a、6bを設け、信号ライン21と信号ライン31との接続位置を合わせた後に、位置合わせ穴6a、6bの両方に位置合わせピン6cを挿入して固定し、その後に、フレキシブル基板20と基板30との所定箇所に半田付けする。

【0063】

このような位置合わせ機構により、フレキシブル基板20の他端と基板30との接続時において、信号ライン21と信号ライン31との接続によるずれを容易に正確に抑制することができる。特性劣化を低減することが可能になる。

20

【0064】

図18はGNDピン12のフォーミングを示す図である。上記では、フレキシブル基板20に実装される信号ライン21と、基板30に実装される信号ライン31との接続ずれの抑制について示したが、図18の場合は、基板10に実装される信号ライン13と、フレキシブル基板20に実装される信号ライン21との接続ずれを抑制するものである。

【0065】

基板10の挿入空間に、フレキシブル基板20の一端が挿入して接続する場合には、基板10の信号ライン13と、フレキシブル基板20の信号ライン21との接続ずれが生じるおそれがある。このような場合、GNDピン12の形状を適切な形状にフォーミングして、信号ライン13と信号ライン21との接続ずれを抑制し、伝送特性の劣化の抑制を図ることができる。

30

【0066】

次にシミュレーション結果について説明する。図19は周波数特性を示す図である。縦軸は出力レベル(dB)、横軸は周波数(GHz)である。通信デバイス1内のフレキシブル基板20で伝送される信号の周波数特性を示している。-3dBの周波数帯域がほぼ70GHzとなっており、70GHzの広帯域の信号伝送が可能であることがわかる。

【0067】

以上、実施の形態を例示したが、実施の形態で示した各部の構成は同様の機能を有する他のものに置換することができる。また、他の任意の構成物や工程が付加されてもよい。

40

【符号の説明】

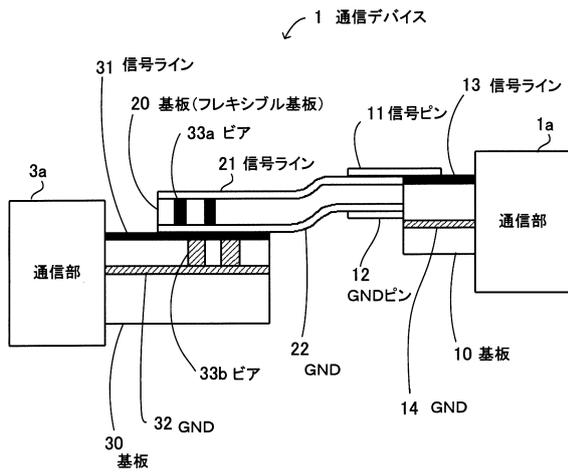
【0068】

- 1 通信デバイス
- 1a、3a 通信部
- 10、30 基板
- 20 フレキシブル基板
- 11 信号ピン
- 12 GNDピン
- 13、21、31 信号ライン

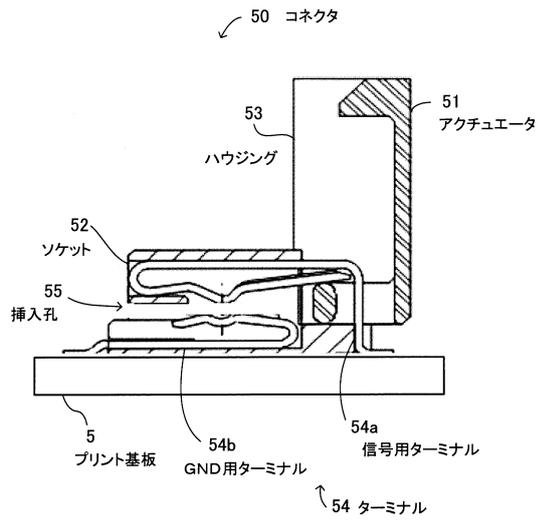
50

14、22、32 GND
33a、33b ピア

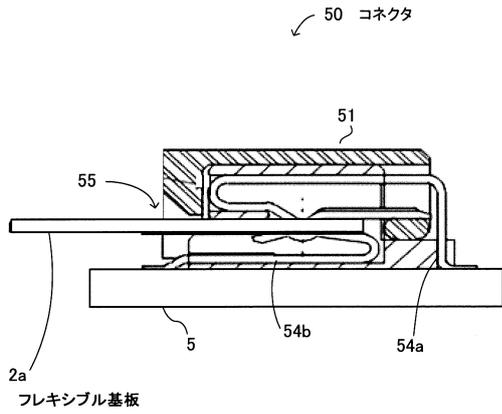
【図1】



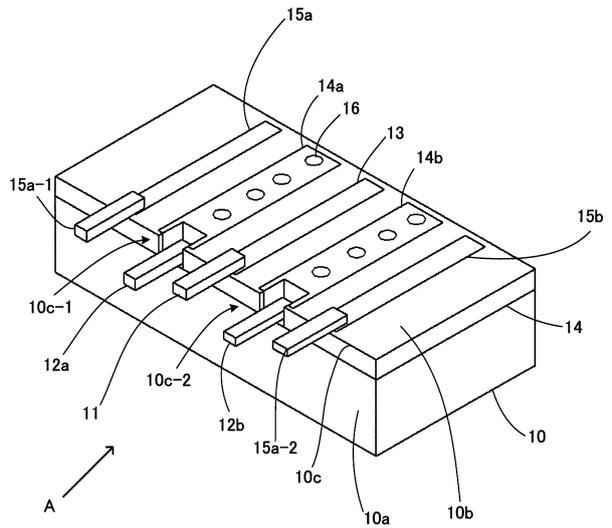
【図2】



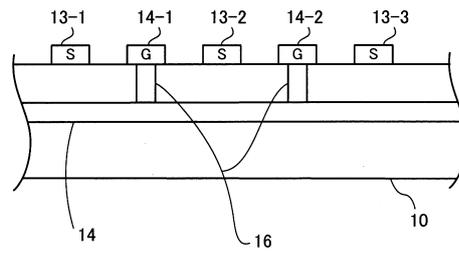
【図3】



【図4】

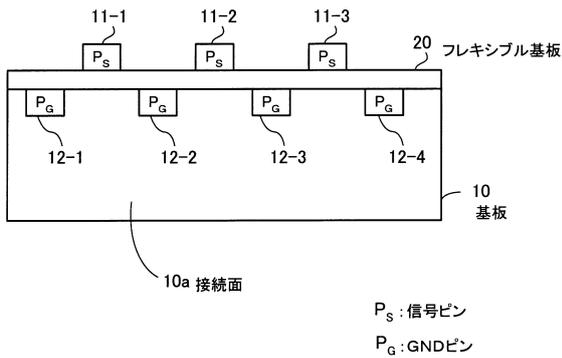


【図5】

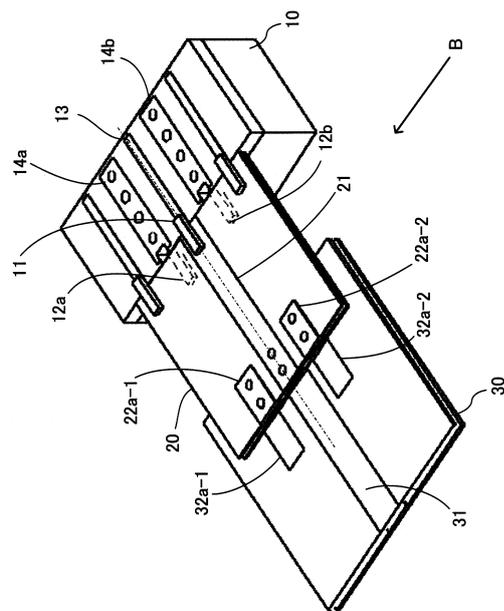


S: 信号ライン
G: GNDライン

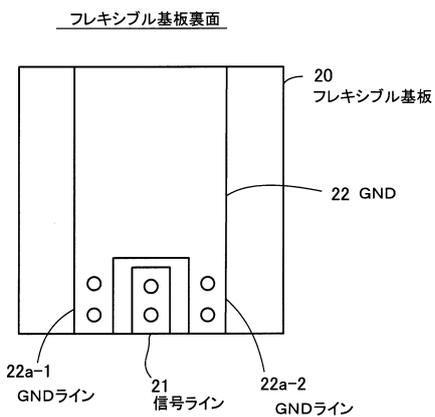
【図6】



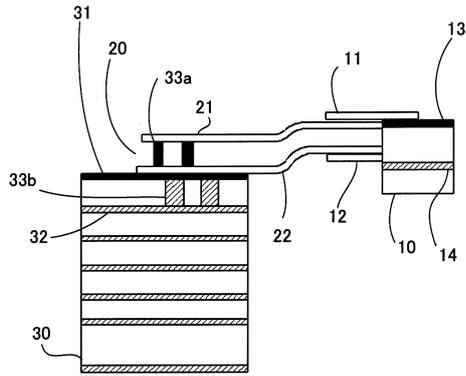
【図8】



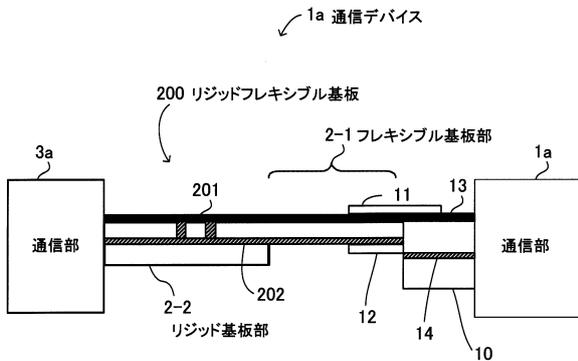
【図7】



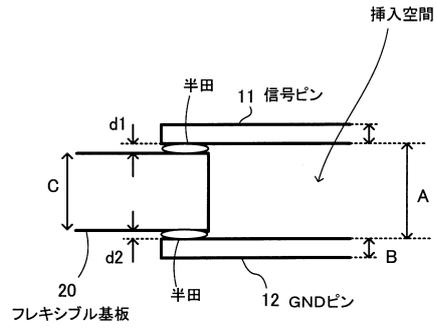
【図9】



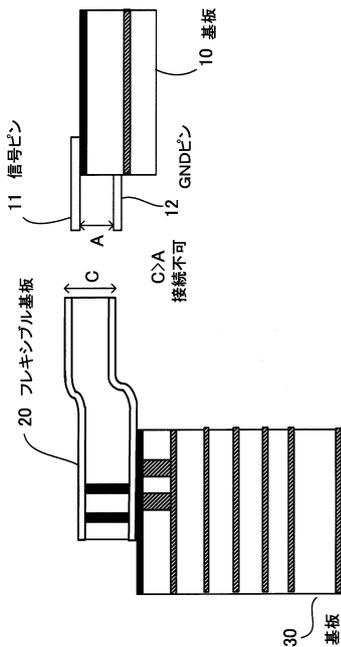
【図10】



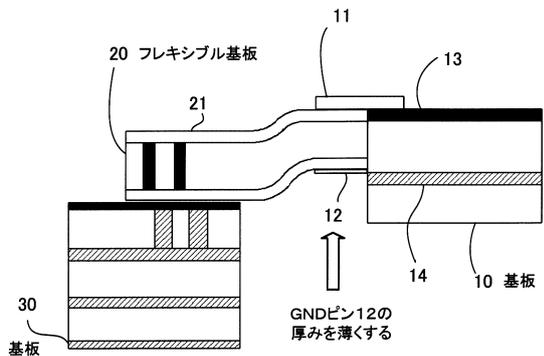
【図11】



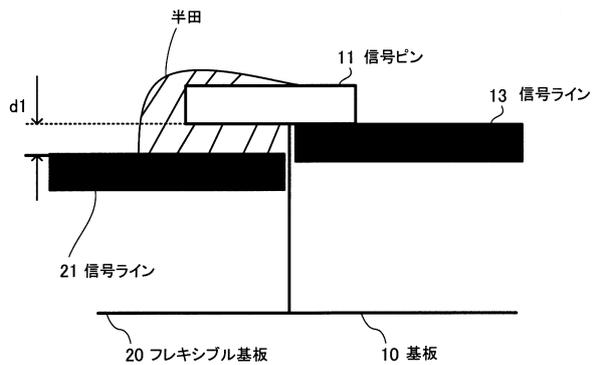
【図12】



【図13】



【図14】



フロントページの続き

- (56)参考文献 実開昭63-037079(JP,U)
特開2003-092158(JP,A)
特公昭49-025148(JP,B1)

(58)調査した分野(Int.Cl., DB名)

H01R	9/03	-	9/11
H01R	12/00	-	12/91
H01R	13/648		
H05K	1/14		
H05K	3/36		