# (19) **日本国特許庁(JP)**

# (12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2019-205015 (P2019-205015A)

(43) 公開日 令和1年11月28日(2019.11.28)

(51) Int.Cl.				 テーマコード (参考)		
HO4L 9/32	(2006.01)	HO4L	9/00	675A	5 J 1 O 4	<del>,</del>
GO9C 1/00	(2006.01)	GO9C	1/00	640D		
GO6F 21/64	(2013.01)	GO6F	21/64			
B60R 16/02	(2006.01)	B60R	16/02	660Q		
GO6F 21/55	(2013.01)	GO6F	21/55			
			審査請求	未請求 請	求項の数 9 〇L	2 (全 14 頁)
(21) 出願番号 特願2018-97533 (P2018-97533)		(71) 出願人	509186579			
(22) 出願日	頭日 平成30年5月22日 (2018.5.22)			日立オート	モティブシステ	ムズ株式会社
				茨城県ひたちなか市高場2520番地		
			(74) 代理人 100098660			
				弁理士 戸	田 裕二	
	(72) 発明者		石井 良和			
					:ちなか市高場2	
(72)		(-a) <b>-</b> a <b>-</b> a +.	立オートモティブシステムズ株式会社内			
		(72)発明者				
					:ちなか市高場2	
					ティブシステム	
			F <i>ターム</i> (参	考) 5J1U4 A	AA08 LA02 LA05	PAU/

# (54) 【発明の名称】 車載ネットワークへの不正メッセージ注入防止技術

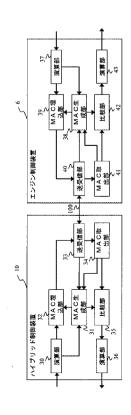
# (57)【要約】

【課題】装置を追加せずに車載ネットワークへの不正な メッセージ注入を防止し、且つ制御の精度低下や遅延を 抑えることが可能な車両制御システムを提供する。

【解決手段】車両制御システムにおいて、互いに接続される複数の制御装置(例えば、エンジン制御装置6、クラッチ制御装置7、モータ制御装置8、バッテリ制御装置9、ハイブリッド制御装置10)と、複数の制御装置を互いに接続する複数の通信ネットワークと、を備え、算出可能な値を有する通信メッセージを送信する制御装置は、通信メッセージの値から第一アルゴリズムで算出した認証値と、認証値と通信メッセージの値を第二アルゴリズムで演算して、演算結果を通信メッセージの値を割り付けたデータフィールドに格納して、通信メッセージを受信する制御装置は、受信した通信メッセージから、認証値を第二アルゴリズムと関連を有する第三アルゴリズムによって抽出する。

【選択図】図2





### 【特許請求の範囲】

# 【請求項1】

互いに接続される複数の制御装置と、

複数の前記制御装置を互いに接続する複数の通信ネットワークと、

# を備え、

算出可能な値を有する通信メッセージを送信する前記制御装置は、

前 記 通 信 メ ッ セ ー ジ の 前 記 値 か ら 第 一 ア ル ゴ リ ズ ム で 算 出 し た 認 証 値 と 、

前記認証値と前記値を第二アルゴリズムで演算して、演算結果を前記通信メッセージ 内の前記値を割り付けたデータフィールドに格納して、

前記通信メッセージを受信する前記制御装置は、

受信した前記通信メッセージから、前記認証値を前記第二アルゴリズムと関連を有す る第三アルゴリズムによって抽出する、

ことを特徴とする車両制御システム。

# 【請求項2】

請求項1に記載の車両制御システムにおいて、

前記第二アルゴリズムに加算を含み、前記第三アルゴリズムに減算を含む、

ことを特徴とする車両制御システム。

#### 【請求項3】

請求項1に記載の車両制御システムにおいて、

前記第二アルゴリズムは加算、前記第三アルゴリズムは減算、

#### 又は、

前 記 第 二 ア ル ゴ リ ズ ム は 減 算 、 前 記 第 三 ア ル ゴ リ ズ ム は 加 算 、

のいずれかを選択可能である

ことを特徴とする車両制御システム。

#### 【請求項4】

請求項2~3のいずれかに記載の車両制御システムにおいて、

前記値はチェックサムである

ことを特徴とする車両制御システム。

#### 【請求項5】

請求項2~3のいずれかに記載の車両制御システムにおいて、

前記値はCRCである

ことを特徴とする車両制御システム。

#### 【請求項6】

請求項2~3のいずれかに記載の車両制御システムにおいて、

前記値および前記認証値を1bit減らした構成とし、減らした前記1bit分を、前 記第二アルゴリズム又は前記第三アルゴリズムでの加算による桁あふれbitとする ことを特徴とする車両制御システム。

# 【請求項7】

請求項2~3のいずれかに記載の車両制御システムにおいて、

40 前記第二アルゴリズム又は前記第三アルゴリズムでの加算による桁あふれbitを、前 記通信メッセージ内のデータフィールドの空きに有する

ことを特徴とする車両制御システム。

# 【請求項8】

請求項2に記載の車両制御システムにおいて、

前記第二アルゴリズムは、前記値を減算し、前記認証値を加算して、

前記第三アルゴリズムは停止させる

ことを特徴とする車両制御システム。

### 【請求項9】

請求項1~8のいずれかに記載の車両制御システムにおいて、

前記認証値のビット数は前記値のbit数以下である

10

20

30

ことを特徴とする車両制御システム。

【発明の詳細な説明】

【技術分野】

[ 0 0 0 1 ]

本発明は、車載ネットワークへの不正メッセージ注入防止技術に関する。

【背景技術】

[00002]

従来、車載通信ネットワークでは、自動車に搭載された制御用コンピュータ(車両用制 御装置)であるECU(Electronic Control Unit)が相互に情 報通信を行っている(例えば、特開2017-92634号公報(以下、特許文献1)参 照)。

10

20

30

[00003]

特許文献1には、最新性情報と制御データとに基づいて生成された通信メッセージを他 の情報処理装置から受信する情報処理装置が記載されている。

【先行技術文献】

【特許文献】

[0004]

【特許文献1】特開2017-92634号公報

【発明の概要】

【発明が解決しようとする課題】

[00005]

車載ネットワークへの不正メッセージ注入対策として、特許文献1に開示される技術の ように、通信メッセージに特定の情報を付加して、メッセージの正当性を判定する方法が ある。特許文献1に開示される技術では、特定の情報を付加する場合、特定の情報のデー タサイズ分だけ、通信メッセージで通信できるデータ量が減少する恐れがある。

[0006]

一方、エンジン制御装置などの車両用制御装置は、様々な車両用装置を制御している。 例えば、エンジン制御装置は、アクセルセンサから出力された信号に基づいて目標スロッ トル開度を演算し、実スロットル開度が目標スロットル開度になるようにスロットルモー 夕を制御する。車両用制御装置による制御は、車両の走行に影響を与えるため、制御に関 わる車載ネットワークへの不正なメッセージ注入を防止し、且つ制御の精度低下や遅延を 抑えることが要請される。

[00007]

本発明の目的は、装置を追加せずに車載ネットワークへの不正なメッセージ注入を防止 し、且つ制御の精度低下や遅延を抑えることが可能な車両制御システムを提供することに ある。

【課題を解決するための手段】

[00008]

本発明は上記の目的を達成するために、互いに接続される複数の制御装置と、複数の前 記 制 御 装 置 を 互 い に 接 続 す る 複 数 の 通 信 ネ ッ ト ワ ー ク と 、 を 備 え 、 算 出 可 能 な 値 を 有 す る 通 信 メ ッ セ ー ジ を 送 信 す る 前 記 制 御 装 置 は 、 前 記 通 信 メ ッ セ ー ジ の 前 記 値 か ら 第 一 ア ル ゴ リ ズ ム で 算 出 し た 認 証 値 と 、 前 記 認 証 値 と 前 記 値 を 第 二 ア ル ゴ リ ズ ム で 演 算 し て 、 演 算 結 果 を 前 記 通 信 メ ッ セ ー ジ 内 の 前 記 値 を 割 り 付 け た デ ー タ フ ィ ー ル ド に 格 納 し て 、 前 記 通 信 メッセージを受信する前記制御装置は、受信した前記通信メッセージから、前記認証値を 前記第二アルゴリズムと関連を有する第三アルゴリズムによって抽出する。

【発明の効果】

[0009]

本発明によれば、装置を追加せずに車載ネットワークへの不正なメッセージ注入を防止 し、 且 つ 制 御 の 精 度 低 下 や 遅 延 を 抑 え る こ と が 可 能 な 車 両 制 御 シ ス テ ム を 提 供 す る こ と が できる。

40

#### [0010]

上記した以外の課題、構成及び効果は、以下の実施形態の説明により明らかにされる。 【図面の簡単な説明】

[0011]

【図1】本発明の第1の実施形態によるエンジン制御装置、ハイブリッド制御装置を含む 車両制御システムの構成を示すブロック図。

【図2】本発明の第1の実施形態によるエンジン制御装置、ハイブリッド制御装置の構成を示すブロック図。

【図3】本発明の第1の実施形態によるハイブリッド制御装置の処理のフローチャートの例を示す図。

【 図 4 】 本 発 明 の 第 1 の 実 施 形 態 に よ る エ ン ジ ン 制 御 装 置 の 処 理 の フ ロ ー チ ャ ー ト の 例 を 示 す 図 。

【図 5 】本発明の第 1 の実施形態によるエンジン制御装置の処理のフローチャートの例を示す図。

【図 6 】本発明の第 1 の実施形態によるハイブリッド制御装置の処理のフローチャートの例を示す図。

【発明を実施するための形態】

[0012]

以下、図面を用いて本発明の第1の実施形態によるハイブリッド制御装置及びエンジン制御装置の構成及び動作を説明する。

[0013]

(第1の実施形態)

最初に、図1を用いて、車両制御システムのハードウェア構成を説明する。図1は、本発明の第1の実施形態によるエンジン制御装置6、ハイブリッド制御装置10を含む車両制御システムの構成を示すブロック図である。

[0014]

本実施形態の車両制御システム300は、燃料の燃焼によってトルクを発生するエンジン1と、クラッチ機構2と、車輪3aの駆動軸3bに連結するモータ3と、モータ3を駆動するインバータ(電力変換装置)4と、バッテリ5と、アクセル開度を検出するアクセルセンサ11と、スロットル開度を検出するスロットルセンサ12と、スロットルモータ(燃料噴射装置)14と、点火装置15と、ブレーキ16と、エンジン制御装置6と、クラッチ制御装置0は、スロットルジンサ12による検出結果であるスロットル開度を入力し、スロットルモータ13、インジェクター14および点火装置15を制御する。クラッチ制御装置7はクラッチ機構するので、カカー14および点火装置15を制御することによってモータ3を制御する。モータ制御装置8はインバータ4を制御することによってモータ3を制御する。バッテリ制御装置9はバッテリ5を制御する。なお、エンジン制御装置6、クラッチ制御装置7、モータ制御装置8、バッテリ制御装置9及びハイブリッド制御装置10は、以下単に制御装置と称する場合がある。

[0015]

さらに、車両制御システム300には、上述の各制御装置6~9に対して、指令を出すハイブリッド制御装置10が搭載される。各制御装置6~10は、それぞれが不図示のCPU(Central Processing Unit)やRAM(Random Access Memory)、ROM(Read Only Memory)、EEPROM(Electrically Erasable Programmable Read Only Memory)等を備えて構成され、予め定めた制御プログラムにしたがって信号処理を行う。

[0016]

また、各制御装置6~10は、互いに、通信線100を介して種々の情報を送受信する。通信線100は、多重通信線であり、CAN(Controller Area Ne

10

20

30

40

twork)プロトコルに基づくネットワークを構成する。なお、通信線100は、多重通信線に限られるものではない。

# [0017]

通信線100は、主にハイブリッド制御に関わる制御装置を繋いでいるCANであり、例えば、ハイブリッド制御装置10、エンジン制御装置6、クラッチ制御装置7、モータ制御装置8、バッテリ制御装置9などが繋がっている。ハイブリッド制御とは、例えば、所定の燃費や運転性を実現するために、トルク配分を決定、指令することである。

# [0018]

エンジン制御装置 6 は、スロットルセンサ 1 2 からのスロットル開度などの入力に基づき、スロットルモータ 1 3 、インジェクター 1 4 、点火装置 1 5 を制御する。具体的には、目標スロットル開度や燃料噴射量、点火時期などが制御されることにより、運転状態に応じてエンジン 1 の出力が制御される。

#### [0019]

モータ3は、モータ(電動機)あるいはジェネレータ(発電機)として機能する。具体的には、モータ3は、加速時にはハイブリッド制御装置10からの信号に基づいてモータ(電動機)として機能し、制動時にはジェネレータ(発電機)として機能してバッテリ5に回生電力を供給し蓄電する。

# [0020]

すなわち、インバータ4は、モータ制御装置8からの指令に基づきバッテリ5からの直流電力を交流電力に変換し、力行時に交流電力をモータ3に供給する。交流電力によりモータ3の固定子に回転磁界が形成され、モータ3の回転子が回転する。また、インバータ4は、回生時に、モータ制御装置8からの指令に基づきモータ3で発電された交流電力を直流電力に変換し、直流電力をバッテリ5に供給する。この直流電力によりバッテリ5が充電される。

# [0021]

なお、バッテリ 5 に蓄積された電気エネルギは、モータ 3 用の電力として用いられるほか、不図示の D C - D C コンバータなどを介してエアコンなどの補機類の電力としても用いられる。

# [0022]

次に、図2を用いて、本発明をハイブリッド制御装置10、エンジン制御装置6に適用した場合の構成の一例を説明する。図2は、本発明の第1の実施形態によるハイブリッド制御装置10、エンジン制御装置6の構成を示すブロック図である。

#### [0023]

ハイブリッド制御装置10、エンジン制御装置6はCAN通信で通信線100を介して接続されている。

#### [0024]

ハイブリッド制御装置10は、演算部30と、MAC生成部31と、MAC埋込部32と、送受信部33と、MAC取出部34と、比較部35と、演算部36と、を備えて構成される。

# [ 0 0 2 5 ]

なお、MAC (Message Authentication Code)とは、通信メッセージを認証するための短い情報のことである。

# [0026]

演算部30は、ハイブリッド制御装置10の外部からの値を入力として演算を行い、通信メッセージに格納するデータを算出する。それらの通信メッセージに格納するデータ自身から算出可能な値(例えば、チェックサム)も算出し、両者をMAC生成部31と、MAC埋込部32に出力する。外部からの入力値は、例えば、アクセルセンサ11からのアクセル開度などである。すなわち、演算部30は、外部からの入力値に基づいて、車両用装置の制御量(例えば、モータ3の制御量やバッテリ5の制御量など)を演算する。

# [0027]

50

10

20

30

20

30

40

50

MAC生成部31は、演算部30からの値を入力として所定の演算を行い、MACを生成して、MAC埋込部32にMACを出力する。さらに、送受信部33からの値およびMAC取出部34からの値(後述するMAC')を入力として所定の演算を行い、MACを生成して、比較部35にMACを出力する。所定の演算は、例えば、ハッシュ関数である

# [0028]

MAC埋込部32は、演算部30からの値を入力として、通信メッセージを生成する。通信メッセージには、通信メッセージ自身から算出可能な値を含ませる。MAC生成部31からのMACを入力として、生成した通信メッセージ内の、前述した「通信メッセージ自身から算出可能な値」に加算する。具体的には例えば、8バイトのデータフィールドで構成されたCANフレームを生成した場合、8バイト目の値を、1~7バイト目の値から算出可能な値とする。MACを8バイト目に加算することで、CANフレームにMACを埋め込む。

[0029]

送受信部33は、通信線100に対する送信部および受信部として機能する。

[ 0 0 3 0 ]

送受信部33が送信部として機能する場合、MAC埋込部32から出力される通信メッセージを入力とし、IDなどを含むCANフレームを、通信線100を介してハイブリッド制御装置10の外部へ送信する。すなわち、送受信部33は、演算部30の演算結果およびMACを含んだCANフレームをエンジン制御装置6の送受信部40へ送信する。

[0031]

送受信部33が受信部として機能する場合、ハイブリッド制御装置10の外部からの値を入力としており、通信線100による値を受信し、MAC生成部31とMAC取出部34に受信値を出力する。すなわち、送受信部33は、エンジン制御装置6の送受信部40から送信された値を、受信する。

[0032]

MAC取出部34は、送受信部33からの受信値を入力として所定の演算を行い、MAC、を取り出して、MAC生成部31および比較部35に、取り出したMAC、を出力する。所定の演算とは、具体的には、8バイトのデータフィールドで構成されたCANフレームで、8バイト目の値が1~7バイト目の値から算出可能な場合(つまり、通信メッセージ自身から算出可能な値の場合)、1~7バイト目の値から算出した値を8バイト目から減算することで、MAC、を取り出す。

[0033]

比較部35は、MAC生成部31からのMACと、MAC取出部34からのMAC′を入力として、両者を比較する。比較した結果、MACおよびMAC′が同一の場合、演算部36へ受信値を出力する。同一ではない場合、受信値を破棄する。

[0034]

なお、破棄とは、データを捨てることを意味する。例えば、メモリ等に記憶されたデータを削除したり、メモリ等に記憶されたデータを利用しないようにフラグを設定したりすることがデータの破棄に該当する。つまり、データが利用されないように処理がなされていればよい。

[0035]

演算部36は、比較部35の受信値を入力とし、ハイブリッド制御装置10の外部への出力値(制御用パラメータ)を演算する。外部への出力値は、例えば、不図示のDC-DCコンバータへの制御信号や、モータ制御装置8への目標トルクなどである。

[0036]

なお、 C A N 通信では、 2 本の通信線の電圧差により通信を行うため、外部ノイズの影響を受けにくい。

[0037]

エンジン制御装置6は、演算部37と、MAC生成部38と、MAC埋込部39と、送

受信部 4 0 と、 M A C 取出部 4 1 と、比較部 4 2 と、演算部 4 3 と、を備えて構成される

# [0038]

演算部37は、エンジン制御装置6の外部からの値を入力として演算を行い、MAC生成部38と、MAC埋込部39に演算結果を出力する。外部からの入力値は、例えば、スロットルセンサ12からのスロットル開度などである。

#### [0039]

MAC生成部38は、演算部37からの値を入力として所定の演算を行い、MACを算出して、MAC埋込部39にMACを出力する。さらに、送受信部40からの値およびMAC取出部41からの値(後述するMAC′)を入力として所定の演算を行い、MACを算出して、比較部42にMACを出力する。所定の演算は、例えば、ハッシュ関数である

#### [0040]

MAC埋込部39は、演算部37からの値を入力として、通信メッセージを生成する。通信メッセージには、通信メッセージ自身から算出可能な値を含ませる。MAC生成部38からのMACを入力として、生成した通信メッセージ内の、前述した「通信メッセージ自身から算出可能な値」に加算する。具体的には例えば、8バイトのデータフィールドで構成されたCANフレームを生成した場合、8バイト目の値を、1~7バイト目の値から算出可能な値とする。MACを8バイト目に加算することで、CANフレームにMACを埋め込む。

#### [0041]

送受信部40は、通信線100に対する送信部および受信部として機能する。

#### [0042]

送受信部40が送信部として機能する場合、MAC埋込部39から出力される通信メッセージを入力とし、IDなどを含むCANフレームを、通信線100を介してエンジン制御装置6の外部へ送信する。すなわち、送受信部40は、演算部37の演算結果およびMACを含んだCANフレームをハイブリッド制御装置10の送受信部33へ送信する。

#### [0043]

送受信部40が受信部として機能する場合、エンジン制御装置6の外部からの値を入力としており、通信線100による値を受信し、MAC生成部38とMAC取出部41に受信値を出力する。すなわち、送受信部40は、ハイブリッド制御装置10の送受信部33から送信された値を、受信する。

#### [0044]

MAC取出部41は、送受信部40からの受信値を入力として所定の演算を行い、MAC、を取り出して、MAC生成部38および比較部42に、取り出したMAC、を出力する。所定の演算とは、具体的には、8バイトのデータフィールドで構成されたCANフレームで、8バイト目の値が1~7バイト目の値から算出可能な場合(つまり、通信メッセージ自身から算出可能な値の場合)、1~7バイト目の値から算出した値を8バイト目から減算することで、MAC、を取り出す。

#### [0045]

比較部42は、MAC生成部38からのMACと、MAC取出部41からのMAC'を入力として、両者を比較する。比較した結果、MACおよびMAC'が同一の場合、演算部43へ受信値を出力する。同一ではない場合、受信値を破棄する。

# [0046]

演算部43は、比較部42の受信値を入力とし、エンジン制御装置6の外部への出力値 (制御用パラメータ)を演算する。外部への出力値は、例えば、スロットルモータ13へ のスロットル開度などである。

# [0047]

次に、図3を用いて、ハイブリッド制御装置10の動作を説明する。図3は、本発明の第1の実施形態によるハイブリッド制御装置10の通信線100を介した送信処理を示す

10

20

30

40

フローチャートの例である。

[0048]

ステップS10では、演算部30は、ハイブリッド制御装置10の外部からの値を入力とし、制御値(制御量)を演算し、通信メッセージに格納するデータを演算する。

[0049]

ステップS11では、演算部30は、ステップS10で演算した「通信メッセージに格納するデータ」自身から算出可能な値Aを算出し、通信メッセージを生成する。

[0050]

ステップS12では、MAC生成部31は、ステップS11で生成した通信メッセージ を入力として、MACを生成する。

[0051]

ステップS13では、MAC埋込部32は、ステップS12で生成したMACを、ステップS11で生成した通信メッセージの値Aを割り付けたデータフィールドに加算して格納する。例えば、8バイトのデータフィールドを有する通信メッセージにおいて、データフィールドの8バイト目に値Aを割り付けたとする。値A=28とすると、ステップS11で生成した通信メッセージのデータフィールドの8バイト目には、28が格納されている。MAC=55とすると、ステップS13では、通信メッセージのデータフィールドの8バイト目にMACを加算することにより、通信メッセージのデータフィールドの8バイト目には、83が格納されることとなる。

[0052]

ステップS14では、送受信部33は、ステップS13で生成した通信メッセージを、エンジン制御装置6の送受信部40へ、CAN通信で通信線100を介して送信する。

[0053]

次に、図4を用いて、エンジン制御装置6の動作を説明する。図4は、本発明の第1の 実施形態によるエンジン制御装置6の通信線100を介した受信処理を示すフローチャートの例である。

[0054]

ステップ S 2 0 では、送受信部 4 0 は、ハイブリッド制御装置 1 0 の送受信部 3 3 から通信メッセージを受信する。

[0055]

ステップS21では、MAC取出部41は、ステップS20で受信した通信メッセージから、通信メッセージに格納するデータ自身から算出可能な値Aを算出する。次に、ステップS20で受信した通信メッセージの値Aを割り付けたデータフィールドから、算出した値Aを減算して、MAC′を取り出す。例えば、8バイトのデータフィールドを有する通信メッセージにおいて、データフィールドの8バイト目に値Aを割り付けたとする。値A=28、MAC=55とすると、ステップS21で受信した通信メッセージのデータフィールドの8バイト目には、83が格納されている。ステップS21では、通信メッセージのデータフィールドから値A(=28)を算出し、データフィールドの8バイト目(=83)から値Aを減算することにより、MAC′=55を取り出す。

[0056]

ステップS22では、MAC生成部38は、ステップS20で受信した通信メッセージから、ステップS21で取り出したMAC 'を取り除いた後の通信メッセージを入力として、MACを生成する。

[0057]

ステップS23では、比較部42は、ステップS21で取り出したMAC ′ と、ステップS22で生成したMACが等しいか比較する。MAC ′ とMACが等しいかが真の場合は、ステップS24に処理を進める。

[0058]

ステップ S 2 4 では、演算部 4 3 は、受信した通信メッセージの制御値を入力とし、エンジン制御装置 6 の外部への出力値を演算する。

10

20

30

40

20

30

40

50

[0059]

ステップS25では、比較部42は、ハイブリッド制御装置10の送受信部33から受信した通信メッセージを破棄する。

[0060]

次に、図5を用いて、エンジン制御装置6の動作を説明する。図5は、本発明の第1の 実施形態によるエンジン制御装置6の通信線100を介した送信処理を示すフローチャートの例である。

[0061]

ステップ S 3 0 では、演算部 3 7 は、エンジン制御装置 6 の外部からの値を入力とし、制御値(制御量)を演算し、通信メッセージに格納するデータを演算する。

[0062]

ステップ S 3 1 では、演算部 3 7 は、ステップ S 3 0 で演算した「通信メッセージに格納するデータ」自身から算出可能な値 A を算出し、通信メッセージを生成する。

[0063]

ステップS32では、MAC生成部38は、ステップS31で生成した通信メッセージ を入力として、MACを生成する。

[0064]

ステップS33では、MAC埋込部39は、ステップS32で生成したMACを、ステップS31で生成した通信メッセージの値Aを割り付けたデータフィールドに加算して格納する。例えば、8バイトのデータフィールドを有する通信メッセージにおいて、データフィールドの8バイト目に値Aを割り付けたとする。値A=28とすると、ステップS31で生成した通信メッセージのデータフィールドの8バイト目には、28が格納されている。MAC=55とすると、ステップS33では、通信メッセージのデータフィールドの8バイト目にMACを加算することにより、通信メッセージのデータフィールドの8バイト目には、83が格納されることとなる。

[0065]

ステップS34では、送受信部40は、ステップS33で生成した通信メッセージを、ハイブリッド制御装置10の送受信部33へ、CAN通信で通信線100を介して送信する。

[0066]

次に、図6を用いて、ハイブリッド制御装置10の動作を説明する。図6は、本発明の 第1の実施形態によるハイブリッド制御装置10の通信線100を介した受信処理を示す フローチャートの例である。

[0067]

ステップS40では、送受信部33は、エンジン制御装置6の送受信部40から通信メッセージを受信する。

[0068]

ステップS41では、MAC取出部34は、ステップS40で受信した通信メッセージから、通信メッセージに格納するデータ自身から算出可能な値Aを算出する。次に、ステップS40で受信した通信メッセージの値Aを割り付けたデータフィールドから、算出した値Aを減算して、MAC′を取り出す。例えば、8バイトのデータフィールドを有する通信メッセージにおいて、データフィールドの8バイト目に値Aを割り付けたとする。値A=28、MAC=55とすると、ステップS41で受信した通信メッセージのデータフィールドの8バイト目には、83が格納されている。ステップS41では、通信メッセージのデータフィールドから値A(=28)を算出し、データフィールドの8バイト目(=83)から値Aを減算することにより、MAC′=55を取り出す。

[0069]

ステップS42では、MAC生成部31は、ステップS40で受信した通信メッセージから、ステップS41で取り出したMAC 'を取り除いた後の通信メッセージを入力として、MACを生成する。

20

30

40

50

[0070]

ステップS43では、比較部35は、ステップS41で取り出したMAC ′ と、ステップS42で生成したMACが等しいか比較する。MAC ′ とMACが等しいかが真の場合は、ステップS44に処理を進める。偽の場合は、ステップS45に処理を進める。

[0071]

ステップS44では、演算部36は、受信した通信メッセージの制御値を入力とし、ハイブリッド制御装置10の外部への出力値を演算する。

[0072]

ステップS45では、比較部35は、エンジン制御装置6の送受信部40から受信した通信メッセージを破棄する。

[0073]

上記の方法により、MACを、通信メッセージ自身から算出可能な値に加算することで、通信メッセージ内のデータフィールドに格納できる制御量等の実データ量を減少させずにMACを使用可能となる。

[0074]

上記実施形態では、制御装置がCAN通信を行う例を説明したが、これに限定せず、制御装置が例えば、LIN(Local Interconnect Network)、FlexRay(Daimler Chrysler AGの登録商標)、MOST(Media Oriented Systems Transport。Standard Microsystems Corporationの登録商標)、PLC(Power Line Communication)などの如何なるプロトコルで通信を行うものであってもよいし、複数の制御装置のそれぞれが異なるプロトコルで通信を行う構成に適用してもよい。

[0075]

上記実施形態では、制御装置が有線の例を説明したが、これに限定せず、制御装置が無線である構成やOTA(Over The Air)に適用してもよい。

[0076]

以上説明したように、本実施形態によれば、通信メッセージ内のデータフィールドに格納できる制御量等の実データ量を減少させずにMACを使用可能となることで、単位時間当たりに通信可能な情報量を減らさずに、不正メッセージ注入を防止し、安全性を向上できる。通信可能な情報量を減らさないことで、制御の精度低下や遅延を抑えられる。

[0077]

(第1の変形例)

通信ネットワークは、 C A N - F D でもよい。例えば、図 2 の例では、通信線 1 0 0 を C A N - F D としてもよい。

[0078]

本変形例によれば、通信速度を向上し、通信可能なデータ量を増加できる。これにより、通信効率が向上する。

[0079]

(第2の変形例)

通信ネットワークは、Ethernet(富士ゼロックス株式会社の登録商標)でもよい。例えば、図2の例では、通信線100をEthernetとしてもよい。

[0080]

本変形例によれば、通信速度を向上し、通信可能なデータ量を増加できる。これにより、通信効率が向上する。

[0081]

(第3の変形例)

第1の実施形態では、MAC埋込部32は、MACを「通信メッセージ自身から算出可能な値」に加算するとしたが、減算でもよいし、加算と減算のいずれかに選択可能としてもよい。減算とした場合、MAC取出部34は、通信メッセージ自身から算出可能な値を、加算することでMAC、を取り出す。MAC埋込部39およびMAC取出部41におい

ても、同様に、加算と減算のいずれかに選択可能としてもよい。

# [0082]

本変形例によれば、算出方法を可変にすることで、攻撃者に解読されにくくなる。これ により、機密性が向上する。

# [0083]

(第4の変形例)

「通信メッセージ自身から算出可能な値」は、チェックサムでもよい。例えば、図2の例では、MAC埋込部32および39は、通信メッセージにチェックサムを含ませる。

# [0084]

本変形例によれば、通信メッセージの誤り検出可能となる。これにより、通信メッセージの伝送が正しく行えたか確認可能となり、通信の信頼性が向上する。

#### [0085]

(第5の変形例)

「通信メッセージ自身から算出可能な値」は、CRC(巡回冗長符号: Cyclic Redundancy Check)でもよい。例えば、図2の例では、MAC埋込部3 2および39は、通信メッセージにCRCを含ませる。

# [0086]

本変形例によれば、通信メッセージの誤り検出可能となる。これにより、通信メッセージの伝送が正しく行えたか確認可能となり、通信の信頼性が向上する。

# [0087]

(第6の変形例)

MACおよび「通信メッセージ自身から算出可能な値」の、データサイズのビット数を1bit減らし、桁あふれビット用の領域を有するようにしてもよい。例えば、MACおよび「通信メッセージ自身から算出可能な値」のデータサイズを8bitとしていた場合は、7bitをMACおよび「通信メッセージ自身から算出可能な値」とし、残りの1bitを、加算時の桁あふれビットとして使用する。

### [0088]

本変形例によれば、MAC取出部34および41が、MAC'を取り出す際の減算において、計算負荷が減少する。これにより、ソフトウェアの効率性が向上する。

# [0089]

(第7の変形例)

通信メッセージのデータフィールドの空き領域に、桁あふれビット用の領域を有するようにしてもよい。

# [0090]

本変形例によれば、MAC取出部34および41が、MAC'を取り出す際の減算において、計算負荷が減少し、桁あふれビットの割付け自由度が向上する。これにより、ソフトウェアの効率性が向上する。

# [0091]

(第8の変形例)

第1の実施形態では、MAC埋込部32は、MACを「通信メッセージ自身から算出可能な値」に加算するとしたが、置換でもよい。置換とした場合、MAC取出部34は、通信メッセージ自身から算出可能な値について特に考慮せず、通信メッセージからそのままMAC'を取り出す。MAC埋込部39およびMAC取出部41においても、同様に、置換としてもよい。

# [0092]

本変形例によれば、MAC取出部34および41が、MAC'を取り出す際の演算において、計算負荷が減少する。これにより、ソフトウェアの効率性が向上する。

# [0093]

(第9の変形例)

MACのデータサイズのビット数は、「通信メッセージ自身から算出可能な値」のデー

10

20

30

40

20

30

40

50

タサイズ以下でもよい。例えば、「通信メッセージ自身から算出可能な値」が8bitの場合、MACは8bit以下のデータサイズとする。

[0094]

本変形例によれば、MAC取出部34および41が、MAC 'を取り出す際において、計算負荷が減少する。さらに、通信メッセージのデータフィールドの空きが不要となる。 これにより、ソフトウェアの効率性が向上する。

[0095]

以上の実施例及び変形例は、次のように表現することができる。

[0096]

互いに接続される複数の制御装置と、複数の前記制御装置を互いに接続する複数の通信ネットワークと、を備え、算出可能な値を有する通信メッセージを送信する前記制御装置は、前記通信メッセージの前記値から第一アルゴリズムで算出した認証値と、前記認証値と前記値を第二アルゴリズムで演算して、演算結果を前記通信メッセージ内の前記値を割り付けたデータフィールドに格納して、前記通信メッセージを受信する前記制御装置は、受信した前記通信メッセージから、前記認証値を前記第二アルゴリズムと関連を有する第三アルゴリズムによって抽出する。

[0097]

また、前記第二アルゴリズムに加算を含み、前記第三アルゴリズムに減算を含む。

[0098]

また、前記第二アルゴリズムは加算、前記第三アルゴリズムは減算、又は、前記第二アルゴリズムは減算、前記第三アルゴリズムは加算、のいずれかを選択可能である。

[0099]

また、前記値はチェックサムである。

[ 0 1 0 0 ]

また、前記値はCRCである。

[0101]

また、前記値および前記認証値を1bit減らした構成とし、減らした前記1bit分を、前記第二アルゴリズム又は前記第三アルゴリズムでの加算による桁あふれbitとする。

[0102]

また、前記第二アルゴリズム又は前記第三アルゴリズムでの加算による桁あふれ b i t を、前記通信メッセージ内のデータフィールドの空きに有する。

[0103]

また、前記第二アルゴリズムは、前記値を減算し、前記認証値を加算して、前記第三アルゴリズムは停止させる。

[0104]

また、前記認証値のビット数は前記値のbit数以下である。

[0105]

なお、上記第1の実施形態では、ハイブリッド制御装置10、エンジン制御装置6との間の通信の例を説明したが、他の制御装置、例えば、クラッチ制御装置7、モータ制御装置8、バッテリ制御装置9などの通信に適用してもよい。

[0106]

なお、本発明は上記した実施形態に限定されるものではなく、様々な変形例が含まれる。例えば、上記した実施形態は本発明を分かりやすく説明するために詳細に説明したものであり、必ずしも説明した全ての構成を備えるものに限定されるものではない。また、本発明は、搭載車両の種類に限定されるものではなく、例えば、自動運転機能や自動駐車機能を有する車両に搭載されていてもよい。

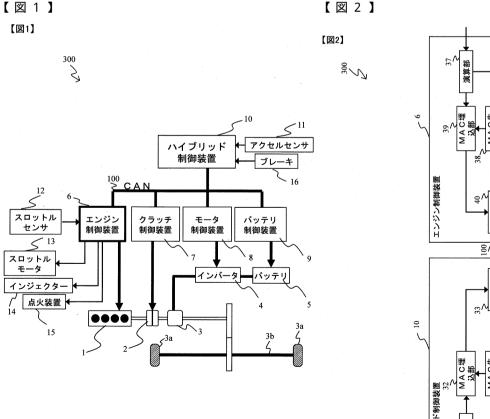
[0107]

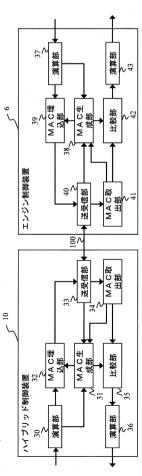
また、上記の各構成、機能、処理部等は、それらの一部又は全部を、例えば集積回路で 設計する等によりハードウェアで実現してもよい。また、上記の各構成、機能等は、プロ セッサがそれぞれの機能を実現するプログラムを解釈し、実行することによりソフトウェアで実現してもよい。各機能を実現するプログラム、テーブル、ファイル等の情報は、メモリや、ハードディスク、SSD(Solid State Drive)等の記録装置、または、ICカード、SDカード、DVD等の記録媒体に置くことができる。

# 【符号の説明】

# [0108]

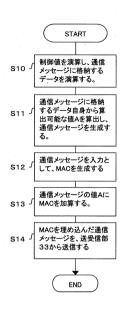
1…エンジン、2…クラッチ機構、3…モータ、4…インバータ(電力変換装置)、5…バッテリ、6…エンジン制御装置(制御装置)、7…クラッチ制御装置(制御装置)、8…モータ制御装置(制御装置)、9…バッテリ制御装置(制御装置)、10…ハイブリッド制御装置(制御装置)、11…アクセルセンサ、12…スロットルセンサ、13…スロットルモータ(スロットル装置)、14…インジェクター(燃料噴射装置)、15…点火装置、16…ブレーキ、30…演算部、31…MAC生成部、32…MAC埋込部、33…送受信部、34…MAC取出部、35…比較部、36…演算部、37…演算部、38…MAC生成部、39…MAC取出部、40…送受信部、41…MAC取出部、42…比較部、43…演算部、100…通信線、300…車両制御システム。





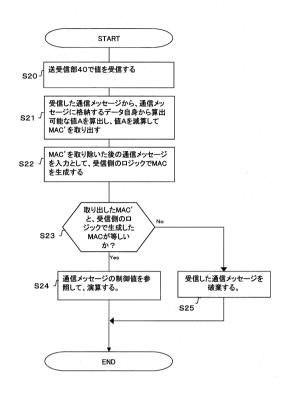
# 【図3】

【図3】



# 【図4】

【図4】



# 【図5】

【図5】



# 【図6】

【図6】

