

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-28876
(P2010-28876A)

(43) 公開日 平成22年2月4日(2010.2.4)

(51) Int.Cl.			F I			テーマコード (参考)	
H02J	7/02	(2006.01)	H02J	7/02	F	5G503	
H02J	7/00	(2006.01)	H02J	7/00	302C	5H030	
H01M	10/44	(2006.01)	H01M	10/44	P		

審査請求 有 請求項の数 13 O L (全 16 頁)

(21) 出願番号 特願2008-183277 (P2008-183277)
(22) 出願日 平成20年7月15日 (2008.7.15)

(71) 出願人 505205731
レノボ・シンガポール・プライベート・リミテッド
シンガポール 556741、ニューテックパーク、#02-01、ローロンチュアン 151
(74) 代理人 100132595
弁理士 袴田 真志
(74) 復代理人 100106699
弁理士 渡部 弘道
(74) 復代理人 100077584
弁理士 守谷 一雄

最終頁に続く

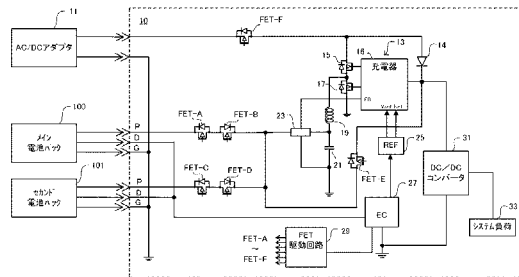
(54) 【発明の名称】 充放電システムおよび携帯式コンピュータ

(57) 【要約】

【課題】デュアル・バッテリー・システムにおいて、電池の総容量が最大になるように充放電を制御する。

【解決手段】充放電システムは、電池100と電池101を含んでいる。充電器13は、電池100と電池101を順番に充電する。EC27はFET-A~FET-Eを制御して充電器が充電する電池を選択したり、放電する電池を選択したりする。EC27およびノートPC10のCPUは、各電池の定格容量に対する満充電容量の割合を示す比電池容量を計算して比較し容量劣化が少ない電池の順番に各電池から放電するようにFET-A~FET-Eを制御する。その結果各電池の劣化量が接近して各電池の総容量が最大となるように充放電が制御される。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

複数の電池と

前記複数の電池を順番に充電する充電器と、

各電池に関する充電または放電を選択する選択回路と、

次の放電前に各電池の満充電容量に基づく劣化特性値を計算して容量劣化が少ないと判断した電池の順番に放電するように前記選択回路を制御する制御回路とを有する充放電システム。

【請求項 2】

前記満充電容量に基づく劣化特性値が、各電池の定格容量に対する満充電容量の割合を示す比電池容量である請求項 1 に記載の充放電システム。

10

【請求項 3】

前記満充電容量に基づく劣化特性値が、各電池の満充電容量である請求項 1 に記載の充放電システム。

【請求項 4】

前記満充電容量に基づく劣化特性値が、各電池の放電前の充放電サイクル数における定格容量に対する満充電容量の割合を示す比電池容量と電池のサイクル試験で得た前記充放電サイクル数に対するサイクル容量値とから計算されている請求項 1 に記載の充放電システム。

【請求項 5】

前記制御回路は、いずれかの電池が充電または放電されたタイミングで前記劣化特性値を更新する請求項 1 ないし請求項 4 のいずれかに記載の充放電システム。

20

【請求項 6】

前記制御回路は、各電池を充電するときに、容量劣化の少ない電池の順番に充電するように前記選択回路を制御する請求項 1 ないし請求項 5 のいずれかに記載の充放電システム。

【請求項 7】

前記複数の電池はいずれもリチウム・イオン電池である請求項 1 ないし請求項 6 のいずれかに記載の充放電システム。

【請求項 8】

第 1 の電池パックと、

第 2 の電池パックと、

前記第 1 の電池パックおよび前記第 2 の電池パックを順番に充電する充電器と、

前記第 1 の電池パックまたは前記第 2 の電池パックから電力の供給を受ける負荷と、

各電池パックに関する充電または放電を選択するスイッチ回路と

次の放電前に各電池パックの満充電容量に基づく劣化特性値を計算して容量劣化が少ないと判断した電池パックの順番に放電するように前記スイッチ回路を制御する制御回路と

を有する電気機器。

【請求項 9】

メイン電池パックが装着される電池専用ベイと、

セカンド電池パックが装着される共用ベイと、

前記メイン電池パックおよび前記セカンド電池パックを順番に充電する充電器と、

前記メイン電池パックまたは前記セカンド電池パックから電力の供給を受けるシステム負荷と、

各電池パックに関する充電または放電を選択するスイッチ回路と

次の放電前に各電池パックの満充電容量に基づく劣化特性値を計算して容量劣化が少ないと判断した電池パックの順番に放電するように前記スイッチ回路を制御するプロセッサと

を有する携帯式コンピュータ。

40

50

【請求項 10】

第1の電池ブロックと第2の電池ブロックを同一の筐体を含むハイブリッド電池パックを装着する電池専用ベイと、

前記第1の電池ブロックおよび前記第2の電池ブロックを順番に充電する充電器と、

前記第1の電池ブロックまたは前記第2の電池ブロックから電力の供給を受けるシステム負荷と、

各電池ブロックに関する充電または放電を選択するスイッチ回路と

次の放電前に各電池ブロックの満充電容量に基づく劣化特性値を計算して容量劣化が少ないと判断した電池ブロックの順番に放電するように前記スイッチ回路を制御するプロセッサと

を有する携帯式コンピュータ。

10

【請求項 11】

複数の電池を含む充放電システムにおける充放電の制御方法であって、

各電池を順番に充電するステップと、

前記充放電システムが、次の放電前に各電池の満充電容量に基づく劣化特性値を計算して各電池に容量劣化の順位付けをするステップと、

前記充放電システムが、容量劣化が少ないと判断した電池の順番に放電するように動作するステップと

を有する制御方法。

20

【請求項 12】

前記充放電システムが、容量劣化の少ないと判断した電池の順番に充電するように動作するステップを含む請求項 11 に記載の制御方法。

【請求項 13】

複数の電池を含む充放電システムを搭載したコンピュータに、

各電池を順番に充電する機能と、

次の放電前に各電池の満充電容量に基づく劣化特性値を計算して各電池に容量劣化の順位付けをする機能と、

前記充放電システムを容量劣化が少ないと判断した電池の順番に放電するように動作させる機能と

を実現させるプログラム。

30

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は複数の電池を含む充放電システムに関し、さらに詳細には複数の電池の充放電の順番を制御する技術に関する。

【背景技術】**【0002】**

ノートブック型パーソナル・コンピュータ（以下、ノートPCという。）やPDA (personal data assistants) などの携帯端末には二次電池（以下、単に電池という。）が搭載されており、携帯使用をするたびに電池に対する充放電が繰り返される。近年、携帯端末の機能が向上して消費電力が増大してきたことともない、携帯端末にメイン電池とセカンド電池の2組の電池を実装するデュアル・バッテリー・システムが採用されるようになってきた。

40

【0003】

デュアル・バッテリー・システムにおいては、電池間電流が流れるために2組の電池を単純に並列接続して放電することはできない。電池間電流を抑制するために放電回路にダイオードを入れることも考えられるが、電圧降下が発生して実質的に電池容量が低下するので好ましくない。したがって通常は、最初にセカンド電池を放電し、セカンド電池の放電が終了するとつづいてメイン電池を放電する。携帯式端末に搭載される充電器は、コスト、スペースおよび重量などの観点から通常1組の電池を充電する容量しかないため同時

50

には2組の電池を充電することができない。

【0004】

したがって、両方の電池パックが放電したあとに充電をするときは、最初にメイン電池を充電し続いてセカンド電池を充電する。このような順番で2組の電池の充放電をするのは、セカンド電池が装着されるノートPCのデバイス・ベイ（共用ベイともいう。）は、光学ドライブや予備のハードディスク・ドライブなどと共用されるため、携帯使用時には必ずしもセカンド電池が装着されるとは限らないので、携帯使用時にメイン電池が十分に充電されている確率を高くするためである。

【0005】

しかし、このような順番で充放電の制御を行うと、メイン電池よりもセカンド電池の充放電サイクル数が増大することになる。ノートPCには、リチウム・イオン電池が多く採用されている。リチウム・イオン電池は、長期間使用すると電圧が低下したり容量が低下したりするいわゆる容量劣化が進行する。容量劣化の原因には、充放電サイクルの回数に関係するサイクル劣化、電池の保存時間や保存温度に関係する保存劣化、および過充電・過放電の程度および頻度などの使用条件に関係する使用劣化がある。図8はリチウム・イオン電池のサイクル劣化にもとづく容量劣化の一例を示す図である。

10

【0006】

図8において、横軸は充放電のサイクル数（以下、単にサイクル数という。）を示し、縦軸は使用開始時の定格容量を基準にした満充電容量を示す。図8の例では、サイクル数が100サイクルになると、満充電容量は85%程度まで低下し、300サイクルになると80%程度まで低下し、500サイクルになると50%程度まで低下しそれ以後急激に劣化が進行する。

20

【0007】

ここに2個の電池が存在するときに、一方の充放電方式ではサイクル数が不均等になり100サイクルの電池と500サイクルの電池が存在し、他方の充放電方式ではともに300サイクルの2個の電池が存在するものとする。このときいずれの充放電方式でも合計のサイクル数は600であるが、2個の電池の容量を合計した総容量は前者が135%となり後者が160%となる。したがって、2個の電池を含む充放電システムでは、2個の電池の容量劣化が均等に進行することが望ましい。

【0008】

特許文献1は、メイン電池とセカンド電池からなるデュアル・バッテリー・システムにおいて、各々の電池のサイクル数が均一になるように放電の切り替え制御を行い、一方の電池だけが劣化する現象を防止する技術を開示する。特許文献2は、鉛蓄電池の内部抵抗を測定することにより、蓄電池の残存容量、および寿命の推定を行う技術を開示する。

30

【特許文献1】特開2005-168103号公報

【特許文献2】特開2002-334725号公報

【発明の開示】

【発明が解決しようとする課題】

【0009】

特許文献1に記載された発明は、サイクル数が均一になるように放電の切り替え制御を行うが、上述のとおり電池の容量劣化の原因にはサイクル劣化以外にも保存劣化および使用劣化がある。したがって、現実の使用に供されている電池の容量劣化は、サイクル劣化だけで適切に反映しているとはいえない。具体的にいえば、同一の充放電システムに供される2個の電池では、サイクル数の少ない電池の方がサイクル数の多い電池よりも満充電容量が小さい場合もある。

40

【0010】

このような電池に対して特許文献1の方法を適用すれば、サイクル数の少ない電池の充放電が優先的に行われてサイクル劣化が進行し、やがて急激な満充電容量の低下をもたらしてしまうことになる。また、特許文献1の方法では、サイクル数と容量劣化の関係が相互に異なる特性の電池を使用する場合に、これらの電池が同じサイクル数になるように制

50

御しても一方の電池が先に急激な劣化を招来することもあり得る。したがって、複数の電池を含む充放電システムは、現実の劣化量に基づいて充放電を制御し最大の総容量を得ることができるように動作する必要がある。

【0011】

そこで本発明の目的は、複数の電池の総容量を最大にすることができる充放電システムを提供することにある。さらに本発明の目的は、そのような充放電システムを採用した電気機器および携帯式コンピュータを提供することにある。さらに本発明の目的は、そのような充放電システムにおける充放電の制御方法およびプログラムを提供することにある。

【課題を解決するための手段】

【0012】

本発明の充放電システムは、複数の電池と複数の電池を順番に充電する充電器と、各電池に関する充電または放電を選択する選択回路とを含む。充放電システムはさらに、次の放電前に各電池の満充電容量に基づく劣化特性値を計算して、容量劣化が少ないと判断した電池の順番に放電するように選択回路を制御する制御回路を含む。このような構成に基づけば、時間とともに容量劣化の少ない電池のサイクル数が増大して各電池の容量劣化が接近していくため、任意の時点における全電池の総容量を最大にすることができるようになる。

【0013】

満充電容量に基づく劣化特性値は、電池の満充電容量としたり、電池の定格容量に対する満充電容量の割合を示す比電池容量としたり、電池の放電前のサイクル数における定格容量に対する満充電容量の割合を示す比電池容量と電池のサイクル試験で得た同じ充放電サイクル数に対するサイクル容量値とから計算した比とすることができる。比電池容量を採用すれば、異なる容量の電池について容量劣化の程度を比較することができる。充放電システムで測定される満充電容量の値は、容量学習が長期間行われないと大きな値が維持されてしまうことがある。本発明では、そのような電池は容量劣化が少ないと判断されて放電の優先順位が上がるため、完全放電されて学習容量が得られる確率が高まる。

【0014】

その結果、正確な満充電容量が測定されると劣化が進行していると判断されて放電の優先順位が下がる。したがって制御回路は、いずれかの電池が充電または放電されたタイミングで満充電容量に基づく劣化特性値を更新することが望ましい。制御部は、各電池を充電するとき、劣化の少ない電池の順番に充電するように選択回路を制御すると、さらに各電池の容量劣化を同等に進行させることができる。本発明では、いずれの電池もリチウム・イオン電池とすれば、各電池の容量劣化の傾向が近似するのでより正確な制御ができる。

【発明の効果】

【0015】

本発明により、複数の電池の総容量を最大にすることができる充放電システムを提供することができた。さらに本発明により、そのような充放電システムを採用した電気機器および携帯式コンピュータを提供することができた。さらに本発明により、そのような充放電システムにおける充放電の制御方法およびプログラムを提供することができた。

【発明を実施するための最良の形態】

【0016】

[充放電システムの構成]

図1は、本実施形態にかかる電池パックとノートPCで構成された充放電システムの概要を示すブロック図である。充放電システムは、ノートPC10の一部の要素、AC/DCアダプタ11、メイン電池パック100、セカンド電池パック101で構成されている。メイン電池パック100はノートPC10の筐体の電池専用ベイに装着され、セカンド電池パック101はノートPC10の筐体の共有ベイに装着される。共有ベイには、セカンド電池パック101を装着しないで、ハードディスク・ドライブまたは光学ドライブを装着することもできる。メイン電池パック100およびセカンド電池パック101はとも

10

20

30

40

50

にスマート・バッテリー・システム (S B S) の規格に準拠している。ただし、本発明は電池パックが S B S の規格に準拠していない場合も含む。

【 0 0 1 7 】

図 1 では、ノート P C 1 0 の本発明に関連する主要部分の構成だけを示している。 A C / D C アダプタ 1 1 はノート P C 1 0 の電源ジャックに接続され、交流電圧を直流電圧に変換してノート P C 1 0 に電力を供給する。充電器 1 3 は、定電流定電圧 (C C C V) 充電特性を備えている。充電器 1 3 は、 F E T 1 5 および F E T 1 7 を P W M 方式または P F M 方式でチョッパ制御するスイッチング制御回路 1 6 と、インダクタ 1 9 およびキャパシタ 2 1 による平滑回路とを備える。充電器 1 3 は、 A C / D C アダプタ 1 1 から入力された直流電圧を電池パックの充電に適した直流電圧に変換して出力する。充電器 1 3 は、

10

【 0 0 1 8 】

検出抵抗 2 3 は、充電器 1 3 の出力電圧を測定する分圧抵抗および出力電流を測定する電流センス抵抗で構成されており、出力電圧および出力電流に対応した電圧をフィードバック制御のために充電器 1 3 に供給する。各電池パック 1 0 0、1 0 1 に収納される電池は、最初に定電流制御で充電され、電池セルの電圧が所定値まで上昇したあとには定電圧制御で充電される。そして、定電圧制御下で充電電流が所定値まで低下したときに充電が終了する。充電器 1 3 は、メイン電池パック 1 0 0 およびセカンド電池パック 1 0 1 を同

20

【 0 0 1 9 】

充電器 1 3 の電流設定値入力 I s e t および電圧設定値入力 V s e t には、ノート P C 1 0 の内部で生成された一定電圧を分圧した基準電圧源 2 5 からの電圧が入力される。基準電圧源 2 5 は、エンベデッド・コントローラ (E C) 2 7 からの指示に基づいて電圧設定値入力 V s e t に設定電圧 V c h g を入力し、電流設定値入力 I s e t には設定電流 I c h g を入力する。充電器 1 3 は出力電圧が設定電圧 V c h g を超えないように、および出力電流が設定電流 I c h g を超えないように動作する。したがって充電器 1 3 は、充電電流の大きな充電初期には出力電流が設定電流 I c h g に一致するように定電流制御で動

30

【 0 0 2 0 】

E C 2 7 は、 M P U、R O M、R A M を内蔵しておりノート P C 1 0 の電源に関連するデバイスおよびその他のデバイスを制御する。 E C 2 7 は、各電池パック 1 0 0、1 0 1 とシステム・マネジメント (S M) バスを通じて通信して、各電池パックに当初から記憶されていた定格容量などの基本データの他に、動作中に各電池パックが生成した電池セルの表面温度、電池電圧、サイクル数、満充電容量、充電器に設定する設定電圧 V c h g お

40

【 0 0 2 1 】

E C 2 7 は、各電池パックから受け取った指示に基づいて、充電器 1 3 を動作させたり停止させたりするように基準電圧源 2 5 に指示を送る。たとえば、メイン電池パック 1 0 0 が設定電圧 V c h g および設定電流 I c h g をゼロにするように E C 2 7 に指示をすると、電圧設定値入力 V s e t、電流設定値入力 I s e t にゼロが設定され充電器 1 3 は動作を停止する。充電器 1 3 の動作を開始するときは、メイン電池パック 1 0 0 またはセカンド 1 0 1 から指示を受けた E C 2 7 が、電圧設定値入力 V s e t および電流設定値入力 I s e t に、設定電圧 V c h g および設定電流 I c h g として所定の値を設定する。

【 0 0 2 2 】

50

F E T 駆動回路 2 9 は、E C 2 7 からの指示に基づいて F E T - A ~ F E T - F のオン・オフを制御する。E C 2 7 は、各電池パック 1 0 0、1 0 1 に充電または放電を行わせるために、F E T 駆動回路 2 9 を通じて F E T - A ~ F E T - D のオン・オフを制御する。F E T - A および F E T - B は、メイン電池パック 1 0 0 に対する充放電を制御するためのスイッチであり、メイン電池パック 1 0 0 の充放電回路に接続されている。F E T - C および F E T - D は、セカンド電池パック 1 0 1 に対する充放電を制御するためのスイッチであり、セカンド電池パック 1 0 1 の充放電回路に接続されている。

【 0 0 2 3 】

F E T - E は、各電池パック 1 0 0、1 0 1 と D C / D C コンバータ 3 1 との間に接続され、メイン電池パック 1 0 0 またはセカンド電池パック 1 0 1 から D C / D C コンバータ 3 1 に対する放電回路を形成するためのスイッチである。F E T - F は、A C / D C アダプタ 1 1 から D C / D C コンバータ 3 1 に電力を供給する回路に接続され、A C / D C アダプタ 1 1 から D C / D C コンバータ 3 1 に電力を供給している際、交流電力源からの電力の受け取りを中断して交流電力源のピークを緩和させるいわゆるピーク・シフトを行うために、一時的にメイン電池パック 1 0 0 またはセカンド電池パック 1 0 1 から D C / D C コンバータ 3 1 に電力を供給するためのスイッチである。

10

【 0 0 2 4 】

ダイオード 1 4 は、メイン電池パック 1 0 0 またはセカンド電池パック 1 0 1 から D C / D C コンバータ 3 1 に電力を供給する際に、A C / D C アダプタ 1 1 に電流が逆流することを阻止する。D C / D C コンバータ 3 1 は、A C / D C アダプタ 1 1、メイン電池パック 1 0 0 またはセカンド電池パック 1 0 1 から受け取った直流電圧を所定の電圧に変換してノート P C 1 0 内のシステム負荷 3 3 に供給する。システム負荷 3 3 は、C P U、R A M、液晶ディスプレイ、無線モジュール、ハードディスク・ドライブ、光学ドライブおよびコントローラなどのノート P C の機能を構成する様々なデバイスを含む。

20

【 0 0 2 5 】

[電池パックの構成]

図 2 は、本発明の実施形態にかかる S B S 規格に準拠したメイン電池パック 1 0 0 の内部構成を示すブロック図である。セカンド電池パック 1 0 1 もメイン電池パック 1 0 0 と同じ構成になっている。メイン電池パック 1 0 0 は、電源ライン 1 3 1、通信ライン 1 3 3、およびグランド・ライン 1 3 5 がそれぞれ P 端子、D 端子、および G 端子でノート P C 1 0 に接続される。電源ライン 1 3 1 には、それぞれ p 型 M O S - F E T で構成された充電保護スイッチ C - F E T b と放電保護スイッチ D - F E T b が直列に接続されている。放電保護スイッチ D - F E T b には、3 本のリチウム・イオン電池セル 1 0 3 ~ 1 0 5 で構成された電池セット 1 0 6 が直列に接続されている。電池セット 1 0 6 からの放電電流および電池セット 1 0 6 に対する充電電流は、電源ライン 1 3 1 およびグランド・ライン 1 3 5 で構成される充放電回路を通じてノート P C 1 0 との間を流れる。

30

【 0 0 2 6 】

各電池セル 1 0 3 ~ 1 0 5 の電圧側の端子はアナログ / インターフェース 1 0 7 のアナログ入力 V 1 ~ V 3 端子に接続されている。電池セット 1 0 6 の表面には、1 個 ~ 複数個のサーミスタなどの温度素子 1 1 1 が貼り付けられている。温度素子 1 1 1 は電池セル 1 0 3 ~ 1 0 5 の表面温度を測定して信号を M P U 1 1 3 の T 端子に供給する。電池セル 1 0 5 の負端子と G 端子との間のグランド・ライン 1 3 5 には、電流センス抵抗 1 0 9 が接続されている。電流センス抵抗 1 0 9 の両端は、アナログ / インターフェース 1 0 7 の I 1、I 2 端子に接続されている。

40

【 0 0 2 7 】

アナログ / インターフェース 1 0 7 は、電池セル 1 0 3 ~ 1 0 5 のそれぞれのセル電圧を取得するアナログ入力端子 V 1、V 2、V 3、および電流センス抵抗 1 0 9 の両端の電位差を取得するアナログ入力端子 I 1、I 2 を備える。アナログ / インターフェース 1 0 7 はさらに充電保護スイッチ C - F E T b および放電保護スイッチ D - F E T b をオン・オフ制御する信号を出力するアナログ出力端子 C - C T L および D - C T L を備える。ア

50

ナログ/インターフェース107は、電池セット106のセル電圧を測定してデジタル値に変換しMPU113に送る。

【0028】

アナログ/インターフェース107は、電流センス抵抗109が検出した電圧から電池セット106に流れる充電電流および放電電流の値を測定してデジタル値に変換しMPU113に送る。MPU113は、8～16ビット程度のCPUの他に、RAM、ROM、フラッシュ・メモリ、タイマなどを1個のパッケージの中に備えた集積回路である。MPU113からはD端子を通じて通信ライン133がノートPC10のEC27に接続され、MPU113とEC27との間の通信が可能になっている。通信ライン133にはクロック・ラインも含まれている。MPU113は、アナログ/インターフェース107とも通信が可能になっており、アナログ/インターフェース107から送られた電池セット106に関する電圧および電流に基づいて充電電気量や放電電気量を計算し、さらに満充電容量を計算してRAMまたはフラッシュ・メモリに記憶しておく。記憶されたデータは定期的にEC27が受け取るようになっている。

10

【0029】

ここで満充電容量の意味について説明する。電池を充電するときには、過充電を避けるため充電電気量に上限を設ける必要がある。また、電池を過放電させると劣化を促進してしまうために、充放電システムには放電の終期を決める放電終止電圧が設定されている。したがって、電池が最大限蓄積できる電気量または電池が放出できる電気量は、放電終止電圧と充電量の上限の間で充電または放電される電気量に相当する。充電電気量の上限は、充電方式や環境温度などで異なるが、許容できる値以上の電気量を電池に供給する過充電を行うと、余剰エネルギーが熱となって電池の温度が上昇するので、ある時点で充電の上限を判断して充電を停止する必要がある。

20

【0030】

通常の充電制御回路では、充電中の電圧、電流、温度、および時間を測定することによって充電の終期を判断している。このとき電池の種類によって充電方式が異なるため充電終了時期の決定方法も異なる。たとえば、定電流充電方式を採用するニッカド蓄電池やニッケル水素蓄電池では、充電終了時期に発生する充電電圧の変化量や単位時間あたりの上昇温度の変化量で判断している。定電流定電圧方式を採用するリチウム・イオン蓄電池や鉛蓄電池では、充電電流の最小値で判断している。

30

【0031】

満充電容量とは、放電終止電圧から充電電気量の上限まで充電するときの充電電気量または充電電気量の上限まで充電したあとに放電終止電圧まで放電するときの電気量である。ここで放電終止電圧まで放電することを完全放電ということにする。満充電容量を測定するためには、電池を完全放電させる必要があるが、通常の使用状態ではそれが行われることは少ない。放電終止電圧まで放電されない状態で充放電が繰り返されるときは、満充電容量は更新されない。

【0032】

あるいは、その間の充電電気量と放電電気量を相殺して満充電容量を計算することもできるが累積誤差が大きくなる。正確な満充電容量を得るには、電池を強制的に完全放電させて累積誤差をリセットする必要がある。このように完全放電したのちに満充電まで充電して得た満充電容量を学習容量という。本発明を実行すると、後に説明するようにいずれの電池パックでも必然的に学習容量が得られるようになる。なお、満充電容量は時間の経過とともに減少する。これを容量劣化という。

40

【0033】

MPU113は、電池セット106が充電状態および放電状態にあることを認識して充放電の回数をカウントしてRAMに記憶し、EC27にサイクル数としてデータを供給する。なお、サイクル数は充電電気量または放電電気量の大きさにかかわらず、充電と放電の両方が行われたときに1回とカウントする。MPU113はまた、過電流保護機能、過充電保護機能、および過放電保護機能を備え、アナログ/インターフェース107から受

50

け取った電圧や電流から電池セル103～105に異常を検出した場合に、アナログ/インターフェース107を通じて充電保護スイッチC-FETbおよび放電保護スイッチD-FETbまたはそのいずれかをオフにする。過電流保護機能、過電圧保護機能、低電圧保護機能、満充電測定機能、およびサイクル数のカウント機能はMPU113で実行されるプログラムで構成される。フラッシュ・メモリには、MPU113が実行するプログラム、電池セット100の定格容量、充電電圧の設定値、および充電電流の設定値などが格納されている。

【0034】

[充放電制御の原理]

つぎに本実施の形態にかかる充放電制御の原理を説明する。図3は、実際に使用されている電池セットの容量劣化の状態を示す図である。電池セットは、使用時間が経過するにしたがって満充電容量が減少する。いま、使用開始前の満充電容量を定格容量とし、使用開始後の定格容量に対する満充電容量の割合を比電池容量 $P(\%)$ ということにする。定格容量は、電池セットが使用される前に蓄積できる最大の電気量に相当する値で、満充電容量は定格容量よりも小さくかつ容量劣化で次第に小さくなっていく値である。このように劣化特性値を満充電容量ではなく比電池容量で表示するのは、満充電容量を正規化して定格容量の異なる電池セットを相互に比較できるようにするためである。したがって、定格容量の同じ電池セット間では劣化特性値を満充電容量にして劣化の大きさを比較してもよい。

10

【0035】

ライン51、53、55、57は、電池セットA、B、C、Dの経過時間に対して比電池容量が変化する様子を示す劣化曲線である。比電池容量が経過時間とともに減少する原因には、サイクル劣化、保存劣化、および使用劣化などが含まれる。したがって、複数の電池セットが同一の充放電システムに組み込まれていたとしても劣化曲線は電池セットごとに異なる。ライン51では、時刻 t_x で電池セットAの比電池容量が P_x となり、それ以降は経過時間に対する比電池容量の減少の割合が激しくなる。このように容量劣化が急激に進行する直前の比電池容量をクリティカル容量 P_x ということにする。

20

【0036】

いま、電池セットAと電池セットDでデュアル・バッテリー・システム1を構成し、電池セットBと電池セットCでデュアル・バッテリー・システム2を構成しているものとする。前述のとおり容量劣化には、サイクル劣化、保存劣化、および使用劣化がすべて含まれているので、デュアル・バッテリー・システム1において、特許文献1のように2個の電池パックのサイクル数が接近するように放電の順番を制御すると、電池セットAが電池セットDに比べて保存劣化および使用劣化が小さい場合に、電池セットAの容量劣化を劣化曲線51で表し、電池セットDの容量劣化を劣化曲線57で表すことができる。

30

【0037】

本発明では、デュアル・バッテリー・システム2において、電池セットBと電池セットCの比電池容量が接近するように放電の順番を制御する。その場合電池セットBの容量劣化を劣化曲線53で表すことができ、電池セットCの容量劣化を劣化曲線55で表すことができる。時刻 t_1 での4個の電池パックの比電池容量は、それぞれ P_a 、 P_b 、 P_c 、 P_d となっている。電池セットAの比電池容量 P_a はクリティカル容量には到達しておらず、電池セットB、Cの比電池容量 P_b 、 P_c はほぼクリティカル容量の近辺であり、電池セットDの比電池容量 P_d はクリティカル容量を超えて激しい容量劣化をきたしている。このとき、デュアル・バッテリー・システム1の2個の電池の総容量は $P_a + P_d$ であり、デュアル・バッテリー・システム2の2個の電池の総容量は $P_b + P_c$ となるため、図3から明らかのようにデュアル・バッテリー・システム2の方が総容量は大きい。

40

【0038】

本実施の形態では、このような容量劣化の特徴に着目し、デュアル・バッテリー・システムの2個の電池セットに対して、比電池容量が接近するように制御する。電池を現実使用するときには容量劣化の進行を制御できるのはサイクル劣化だけであるため、放電の

50

前に 2 個の電池セットの比電池容量を計算して比較しておき、比電池容量が大きい方の電池セットから先に放電させてサイクル数を進行させるようにする。サイクル数を進行させられた電池セットはサイクル劣化による容量劣化が進行し、やがて両者の比電池容量が接近する。本実施の形態では、サイクル数を制御の目標値とするのではなく、2 個の電池セットの比電池容量を接近させるために利用している。

【 0 0 3 9 】

[充放電の手順]

図 4 は、メイン電池パック 1 0 0 とセカンド電池パック 1 0 1 の充放電の順序を制御する順序制御部 8 0 の機能ブロック図である。順序制御部 8 0 は、システム負荷 3 3 に含まれる CPU、RAM、およびハードディスク・ドライブに格納された電源管理プログラムなどで構成される。CPU は電源管理プログラムを RAM 上で実行して、順序制御部 8 0 の各構成要素を実現する。

10

【 0 0 4 0 】

基本データ格納部 8 1 は、各電池パック 1 0 0、1 0 1 の定格容量を格納する。劣化情報取得部 8 5 は、各電池パック 1 0 0、1 0 1 から満充電容量を取得して格納する。劣化情報取得部 8 5 は、充電または放電が行われたメイン電池パック 1 0 0 またはセカンド電池パック 1 0 1 からそのタイミングで最新の満充電容量を取得して更新する。演算部 8 3 は、基本データ格納部 8 1 に格納された各電池パックの定格容量と、劣化情報取得部 8 5 に格納された各電池パックの満充電容量から比電池容量を計算し、つぎに放電が行われるときの優先順位を決定する。充放電順序指示部 8 8 は決定された放電の優先順位を EC 2 7 に指示する。

20

【 0 0 4 1 】

図 3 を参照して説明したように、演算部 8 3 は、その時点でのメイン電池パック 1 0 0 とセカンド電池パック 1 0 1 の比電池容量を比較し、劣化が少なく比電池容量の大きい方の電池パックを優先順位の高い電池パックと決定する。優先順位の高い電池パックは、つぎに放電が行われるときに最初に放電される。演算部 8 3 は、また、いずれか一方の電池パックが完全に放電し、さらに他方の電池パックが放電されて両方の電池パックを充電する必要があるときには、優先順位の高い電池パックから充電する。こうすることで、当該電池パックの充電中に AC / DC アダプタ 1 1 が取り外されて放電状態になったときには、優先順位の低い電池パックのサイクル数は増大しないで、優先順位の高い電池パックのサイクル数が増大することになる。

30

【 0 0 4 2 】

図 5 は、ノート PC 1 0 の充放電システムが行う充放電の手順を示すフローチャートである。ブロック 2 0 1 では、EC 2 7 は、FET - F をオンにしてダイオード 1 4 を通じて DC / DC コンバータ 3 1 に電力を供給するとともに充電器 1 3 にも電力を供給する。充電器 1 3 は、メイン電池パック 1 0 0 またはセカンド電池パック 1 0 1 により設定された設定電流 I_{chg} および設定電圧 V_{chg} に基づいて動作する。EC 2 7 は、FET - E をオフにし、FET - A ~ FET - D のオン・オフを制御して充電する電池パックの充電回路をオンにし、他の電池パックの充電回路をオフにする。ブロック 2 0 1 では、典型的な放電待ちの状態としてメイン電池パック 1 0 0 とセカンド電池パック 1 0 1 がともに満充電容量まで充電されている状態となっている。

40

【 0 0 4 3 】

ブロック 2 0 3 では、順序制御部 8 0 は各電池パック 1 0 0、1 0 1 の次回の放電前における最新の満充電容量に基づいて比電池容量を計算し、放電の優先順位を決定する。前述の通り順序制御部 8 0 は比電池容量の大きい方の電池パックを優先順位が高いと決定する。ここでは、メイン電池パック 1 0 0 の比電池容量の方が大きいものとする。そして、決定の結果を EC 2 7 に通知する。通知を受けた EC 2 7 は、つぎに停電が発生したときに、ただちに優先順位が高いと決定されたメイン電池パック 1 0 0 から放電するように FET 駆動回路 2 9 を制御することができるようになる。

【 0 0 4 4 】

50

ブロック205では、充放電システムはAC/DCアダプタ11が外されてノートPC10に停電が発生するまで待機する。EC27は、AC/DCアダプタ11の出力電圧を監視しており、停電が発生すると同時にブロック207でFET-A、FET-B、およびFET-Eをオンにし、FET-C、FET-Dをオフにして優先順位の高いメイン電池パック100からシステム負荷33に電力を供給する。EC27は、AC/DCアダプタ11からメイン電池パック100への電力源の変更を、DC/DCコンバータ31が瞬時的な電圧低下を生じないでシステム負荷33に安定した電圧の供給をできるように行う。

【0045】

短時間の間ノートPC10が携帯使用されるような場合は、ブロック209では、メイン電池パック207から放電している間にAC/DCアダプタ11が接続されて充電が再会されることがある。この場合、ブロック221でEC27は、FET-Eをオフにしてメイン電池パック221を充電する。このとき、DC/DCコンバータ31には、AC/DCアダプタ11から電力が供給される。したがって、ブロック201に戻ったときにメイン電池パック100のサイクル数は1回増大し、セカンド電池パック101のサイクル数は変化しない。ブロック209で復電せずにメイン電池パック207が完全放電すると、ブロック211でEC27は、FET-C、FET-Dをオンにし、FET-A、FET-Bをオフにして電力源をセカンド電池パック101に切り替える。

10

【0046】

ブロック213では、セカンド電池パック101が完全放電するかあるいはその前にAC/DCアダプタ11が接続されて充電が再会される。セカンド電池パック101が完全放電するとノートPC10の動作は停止して、復電を待つことになる。ブロック215ではAC/DCアダプタ11から電力が供給されて充電が開始される。このときEC27は順序制御部80から指示されたように、ブロック215でFET-A～FET-Eを切り替えて優先順位の高いメイン電池パック100から充電する。ブロック217では、メイン電池パック100が充電されている間に停電が発生することを想定する。停電が発生したときEC27は、セカンド電池パック101は未だ充電されていないので、FET-A～FET-Eのオン・オフを制御してブロック223でメイン電池パック100から放電する。

20

【0047】

その後ブロック225で復電したときにはブロック215に移行して、メイン電池パック100のサイクル数が1回増大し、セカンド電池パック219のサイクル数は変化しない。ブロック225でメイン電池パック100が完全放電するまで復電しない場合は、ブロック227でノートPC10は動作を停止する。ブロック217でメイン電池パック100が満充電容量に充電されるまで停電が発生しない場合は、EC27はブロック219でセカンド電池パック219を充電し、ブロック201に移行する。

30

【0048】

本実施の形態では、ブロック201からブロック219までの充放電バスが成立する場合は、メイン電池パック100およびセカンド電池パック101のサイクル数がともに1回カウントされるが、ブロック209またはブロック217のタイミングで復電または停電が発生するとメイン電池パック100のサイクル数だけが増大する。したがって、サイクル劣化はメイン電池パック100の方が進行するため、両者の比電池容量は徐々に接近していく。なお、充放電システムはこれらのサイクル数の増大自体を回避できるものではなく、いずれの電池パックのサイクル数を増大させるかを制御しているだけである。

40

【0049】

ところで本実施の形態では、満充電容量を正確に測定する必要がある。前述のとおり、正確な満充電容量を取得するには、完全放電と満充電の間で充電または放電をして学習容量を測定する必要がある。学習容量を取得する頻度が低下すると、正確な満充電容量が得られなくなる。従来の方で充放電をした場合には、セカンド電池パック101で学習容量を得ることができなくなり、セカンド電池パック101の満充電容量は更新されないで

50

満充電容量が大きな値を示す古いデータが維持されていることがある。本実施の形態によれば、満充電容量の大きな電池パックは比電池容量が大きくなって優先順位が高くなるように設定され、完全放電される機会が増大するので学習容量を得ることができるようになる。

【 0 0 5 0 】

[優先順位決定の他の例]

先の説明では、2個の電池パックについて、接近させるべき劣化特性値としてサイクル数ではなく比電池容量を選択した。比電池容量に代わる他の劣化特性値の例を、図6を参照して説明する。図6は、縦軸が比電池容量P(%)で横軸がサイクル数である。ライン301は、メイン電池パック100およびセカンド電池パック101に適用できる典型的なサイクル劣化を示す劣化曲線である。このような劣化曲線は、同一構造の代表的な電池セットについてあらかじめ満充電状態から完全放電状態までの充放電を繰り返したサイクル試験により求めることができる。順序制御部80の基本データ格納部81には、サイクル劣化曲線を示すサイクル数と比電池容量の関係をテーブル形式のデータとして格納しておく。このデータにおける比電池容量を本明細書においてはサイクル容量値ということにする。

10

【 0 0 5 1 】

また劣化情報取得部85は、各電池パック100、101から最新のサイクル数を取得して格納する。演算部83は、基本データ格納部81に格納された各電池パックの定格容量およびサイクル容量値と、劣化情報取得部85に格納された各電池パックの最新の満充電容量および最新のサイクル数に基づいて現在のサイクル数における各電池パック100、101の比電池容量を計算し、さらにつぎの式で劣化特性値M(%)を計算する。

20

【 0 0 5 2 】

$$M = 1 - B / A$$

ここにBは、メイン電池パック100またはセカンド電池パック101の現在のサイクル数における比電池容量で、Aは同じサイクル数でのサイクル容量値である。いま、メイン電池パック100のサイクル数が100のときに実測された比電池容量がP2で、100サイクルにおけるサイクル容量値がP1とする。またセカンド電池パック101のサイクル数が250のときに実測された比電池容量がP4で250サイクルにおけるサイクル容量値がP3であるとする。メイン電池パック100の劣化特性値は $M = 1 - P2 / P1$ となり、セカンド電池パック101の劣化特性値は $M = 1 - P4 / P3$ となる。

30

【 0 0 5 3 】

演算部83は、各電池パックの劣化特性値Mの値を比較し、Mが大きい方の電池パックの劣化が進んでおり、Mの小さい方の電池パックをつぎに放電するときの優先順位が高くなるように設定する。この場合は、セカンド電池パック101の優先順位が高くなる。この劣化特性値Mは現実のサイクル数を基準にして当該サイクル数におけるサイクル容量値と比電池容量を比較するものである。

【 0 0 5 4 】

[ハイブリッド電池パックへの適用]

本実施の形態にかかる充放電システムは、ハイブリッド電池パックに適用することでもできる。図7は、ハイブリッド電池パック400の基本構成を示すブロック図である。ハイブリッド電池パック400は、それぞれリチウム・イオン電池のセルが4個直列に接続された円筒形電池ブロック407と角形電池ブロック409を同一の筐体に収納している。さらにハイブリッド電池パック400は、各電池ブロック407、409に対応した保護用のFET403、405、415、417を含んでいる。

40

【 0 0 5 5 】

CPU419はRAMを含んでおり、計測/制御回路411、413にコマンドを送って充電電流、放電電流、およびセル電圧などを読み込んで電池ブロック407および電池ブロック409の満充電容量を計算したり、FET403、405、415、417のオン・オフ制御をするためのコマンドを計測/制御回路411、413に送ったりする。C

50

P U 4 1 9 は、たとえば S B S のインターフェースを介して E C 2 7 と通信をして、各電池ブロック 4 0 7、4 0 9 の満充電容量、サイクル数、充電器 1 3 に対する設定値などのデータを転送する。E E P R O M 4 2 5 は、C P U 4 1 9 が実行するプログラムを格納したり、電池ブロック 4 0 7、4 0 9 の基本情報を格納したりする。

【 0 0 5 6 】

E C 2 7 は、このようなハイブリッド電池パック 4 0 0 の電池ブロック 4 0 7 と電池ブロック 4 0 9 を図 1 のメイン電池パック 1 0 0 とセカンド電池パック 1 0 1 のそれぞれの電池セットとして扱うことで、図 5 で示した手順で充放電をすることができる。特に図 5 の手順の中で、メイン電池パック 2 0 7 の優先順位が高いと決定したときには、放電の初期においてメイン電池パック 2 0 7 が満充電になっている確率が下がり、ユーザがノート P C 1 0 を携帯使用するためにセカンド電池パック 1 0 1 をメイン電池パック 1 0 0 と入れ替える必要もでてくるが、ハイブリッド電池パック 4 0 0 では、2 つの電池ブロック 4 0 7、4 0 9 が同一の筐体に収納されているので、そのような問題が生ずることはない。また、これまで電池パックおよび電池ブロックが 2 個の場合を例示して説明してきたが、本発明は電池パックおよび電池ブロックが 3 個以上の場合にも適用することができる。

10

【 0 0 5 7 】

これまで本発明について図面に示した特定の実施の形態をもって説明してきたが、本発明は図面に示した実施の形態に限定されるものではなく、本発明の効果を奏する限り、これまで知られたいかなる構成であっても採用することができることはいうまでもないことである。

20

【 図面の簡単な説明 】

【 0 0 5 8 】

【 図 1 】 本実施形態にかかるノート P C に搭載された充放電システムの概要を示すブロック図である。

【 図 2 】 メイン電池パックの内部構成を示すブロック図である。

【 図 3 】 電池セットの容量劣化の状態を示す図である。

【 図 4 】 充放電の順序を制御する順序制御部の機能ブロック図である。

【 図 5 】 充放電システムが行う充放電の手順を示すフローチャートである。

【 図 6 】 比電池容量に代わる代用特性の例を説明する図である。

【 図 7 】 ハイブリッド電池パックの基本構成を示すブロック図である。

30

【 図 8 】 リチウム・イオン電池のサイクル劣化にもとづく容量劣化の一例を示す図である。

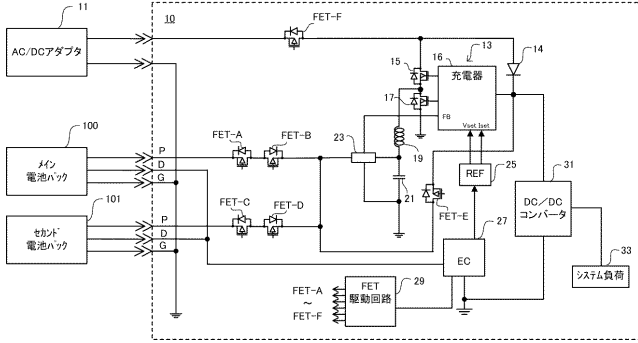
【 符号の説明 】

【 0 0 5 9 】

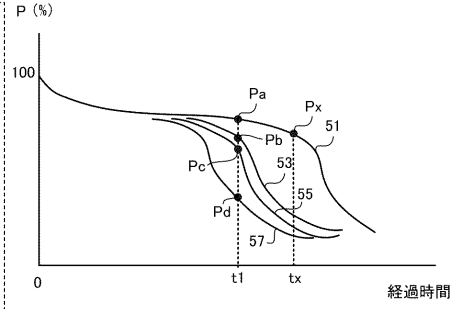
1 0 ... ノート P C

8 0 ... 順序制御部

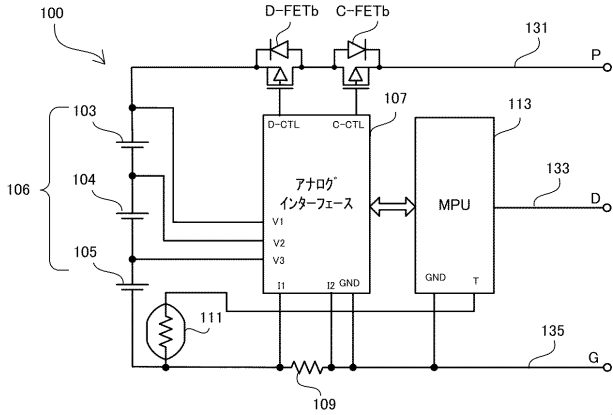
【図1】



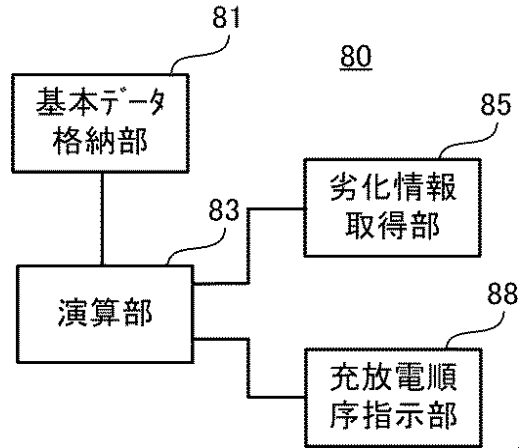
【図3】



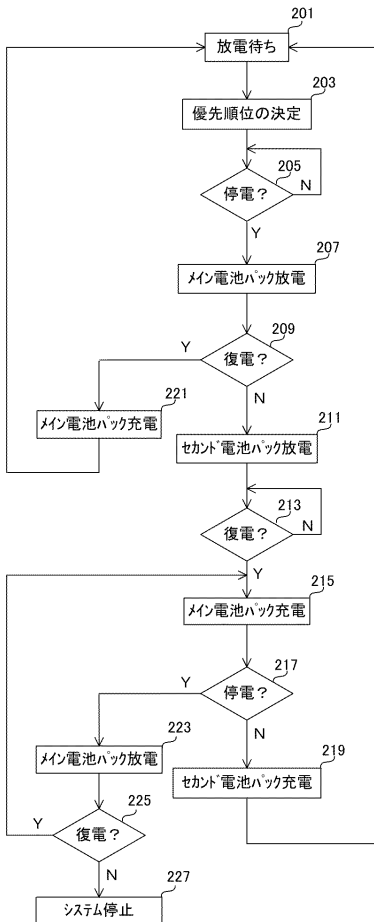
【図2】



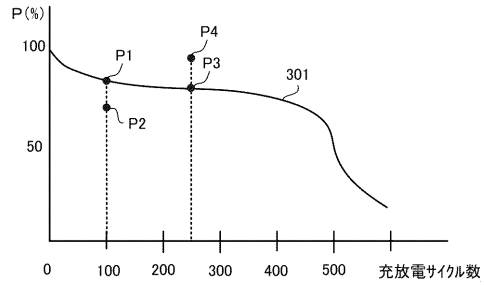
【図4】



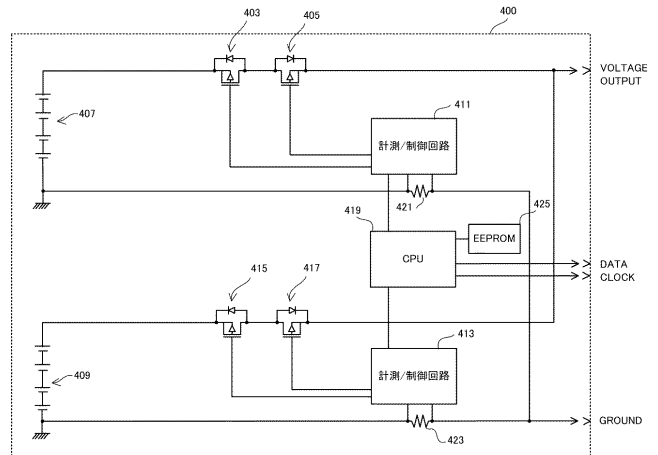
【図5】



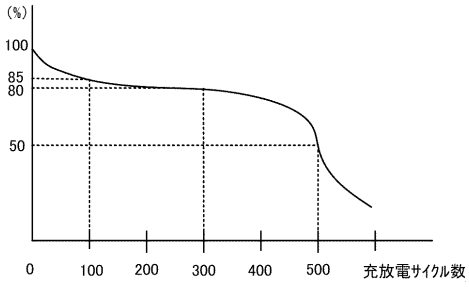
【図6】



【図7】



【 図 8 】



フロントページの続き

(72)発明者 山口 弘光

神奈川県大和市下鶴間1623番地14 レノボ・ジャパン株式会社 製品開発研究所内

Fターム(参考) 5G503 AA01 BA04 BB02 CA03 CB11 CC02 DA07 DA13 DA16 DA18

EA08 FA17 GA01 GA11 GA12 GB03 GD02 GD03 GD04 GD06

5H030 AA01 AA10 AS14 BB00 FF41