

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6467116号
(P6467116)

(45) 発行日 平成31年2月6日(2019.2.6)

(24) 登録日 平成31年1月18日(2019.1.18)

(51) Int.Cl. F I
 HO 4 N 5/235 (2006.01) HO 4 N 5/235
 HO 4 N 5/232 (2006.01) HO 4 N 5/232

請求項の数 24 (全 38 頁)

<p>(21) 出願番号 特願2018-539573 (P2018-539573) (86) (22) 出願日 平成29年8月10日 (2017. 8. 10) (86) 国際出願番号 PCT/JP2017/029198 (87) 国際公開番号 W02018/051699 (87) 国際公開日 平成30年3月22日 (2018. 3. 22) 審査請求日 平成30年11月13日 (2018. 11. 13) (31) 優先権主張番号 特願2016-181517 (P2016-181517) (32) 優先日 平成28年9月16日 (2016. 9. 16) (33) 優先権主張国 日本国(JP)</p> <p>早期審査対象出願</p>	<p>(73) 特許権者 306037311 富士フイルム株式会社 東京都港区西麻布2丁目26番30号 (74) 代理人 110002505 特許業務法人航栄特許事務所 (72) 発明者 入江 史憲 埼玉県さいたま市北区植竹町1丁目324 番地 富士フイルム株式会社内</p> <p>審査官 高野 美帆子</p>
---	---

最終頁に続く

(54) 【発明の名称】 撮像装置、撮像方法、撮像プログラム

(57) 【特許請求の範囲】

【請求項1】

一方向に配列された複数の画素からなる画素行が前記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、前記センサ部から出力される信号を記憶する記憶部とを有する撮像素子と、

前記センサ部によって記憶用の本撮像を行い、前記本撮像によって前記複数の画素の各々に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる本撮像制御と、前記本撮像制御によって前記撮像信号が前記記憶部に記憶された後に、前記本撮像とは異なる露光条件で、前記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を前記センサ部によって行い、前記仮撮像によって前記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御部と、

前記撮像制御によって前記記憶部に記憶された前記撮像信号を前記撮像素子から出力させる信号出力制御部と、

前記本撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御部によって前記撮像素子から出力された第一の撮像信号と、前記仮撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御部によって前記撮像素子から出力された第二の撮像信号のうち少なくとも前記第二の撮像信号に基づいて、前記次の本撮像時の撮像条件を決定する撮像条件決定部と、を備え、

前記信号出力制御部は、前記記憶部に記憶された前記第一の撮像信号を複数のグループ

に分けて前記グループ毎に順次、前記撮像素子から出力させ、

前記撮像制御部は、少なくとも1つの前記グループに属する全ての撮像信号が前記撮像素子から出力されてから、全ての前記グループに属する全ての撮像信号が前記撮像素子から出力されるまでの期間に、前記仮撮像制御を行って前記センサ部により前記仮撮像を行い、前記仮撮像時における露光条件を、前記本撮像の前に前記センサ部により行われた撮像によって前記記憶部に記憶された撮像信号に基づいて決定する撮像装置。

【請求項2】

請求項1記載の撮像装置であって、

前記撮像制御を複数回連続して行う連写モードを有し、

前記連写モード時には、前記撮像制御部は、前記本撮像の前に行われた前記本撮像制御により前記記憶部に記憶された撮像信号、又は、前記本撮像の前に行われた前記仮撮像制御により前記記憶部に記憶された撮像信号のうちの少なくとも一方に基づいて、当該本撮像の後に行われる前記仮撮像時における露光条件を決定する撮像装置。

10

【請求項3】

請求項1又は2項記載の撮像装置であって、

前記撮像制御は、前記本撮像制御と、複数回の前記仮撮像制御とを含む撮像装置。

【請求項4】

請求項3記載の撮像装置であって、

前記複数回の前記仮撮像制御は、前記仮撮像時における露光条件がそれぞれ異なる撮像装置。

20

【請求項5】

請求項3記載の撮像装置であって、

前記複数回の前記仮撮像制御のうちの少なくとも2回の前記仮撮像制御時における前記仮撮像時の露光条件は同じである撮像装置。

【請求項6】

一方向に配列された複数の画素からなる画素行が前記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、前記センサ部から出力される信号を記憶する記憶部とを有する撮像素子と、

前記センサ部によって記憶用の本撮像を行い、前記本撮像によって前記複数の画素の各々に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる本撮像制御と、前記本撮像制御によって前記撮像信号が前記記憶部に記憶された後に、前記本撮像とは異なる露光条件で、前記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を前記センサ部によって行い、前記仮撮像によって前記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御部と、

30

前記撮像制御によって前記記憶部に記憶された前記撮像信号を前記撮像素子から出力させる信号出力制御部と、

前記本撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御部によって前記撮像素子から出力された第一の撮像信号と、前記仮撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御部によって前記撮像素子から出力された第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいて、前記次の本撮像時の撮像条件を決定する撮像条件決定部と、を備え、

40

前記信号出力制御部は、前記記憶部に記憶された前記第一の撮像信号を複数のグループに分けて前記グループ毎に順次、前記撮像素子から出力させ、

前記撮像制御部は、少なくとも1つの前記グループに属する全ての撮像信号が前記撮像素子から出力されてから、全ての前記グループに属する全ての撮像信号が前記撮像素子から出力されるまでの期間に、前記仮撮像制御を行って前記センサ部により前記仮撮像を行い、

前記撮像制御部が行う前記撮像制御は、前記本撮像制御と、複数回の前記仮撮像制御とを含み、

50

前記撮像制御部は、前記受光面に設定される前記撮像条件の決定に用いるための複数のエリアの中から選択された選択エリアが複数である場合に、前記複数の前記選択エリアの各々に対応させて少なくとも1回の前記仮撮像制御を行う撮像装置。

【請求項7】

請求項6記載の撮像装置であって、

前記撮像制御部は、前記選択エリアに対応させて行う前記仮撮像制御の前記仮撮像時の露光条件を、当該選択エリアの露出値が予め決められた露出値となる露光条件に設定する撮像装置。

【請求項8】

請求項6又は7記載の撮像装置であって、

前記撮像制御を複数回連続して行う連写モードを有し、

前記撮像制御部は、前記連写モードにおいて連続して行われる2つの前記本撮像の間隔の設定値が大きいほど、前記本撮像制御に続けて行う前記複数回の前記仮撮像制御の実施回数の上限值を大きく設定する撮像装置。

【請求項9】

請求項8記載の撮像装置であって、

前記撮像制御部は、前記選択エリアの数が前記上限値よりも大きい場合には、前記連写モード中の撮像指示に応じて実施された過去の前記本撮像時に焦点を合わせていた被写体の情報に基づいて、未実施の最新の前記本撮像において焦点を合わせるべき被写体が結像する前記受光面の範囲を推定し、前記選択エリアのうち、少なくとも前記推定した範囲を含む前記選択エリアについては当該選択エリアに対応する前記仮撮像制御を行う撮像装置。

【請求項10】

請求項1～9のいずれか1項記載の撮像装置であって、

前記撮像条件決定部は、前記第一の撮像信号と前記第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいて撮像中の被写体の明るさを算出し、前記明るさに基づいて前記次の本撮像時の露出値を前記撮像条件として決定する撮像装置。

【請求項11】

請求項1～10のいずれか1項記載の撮像装置であって、

前記一部の画素は、位相差検出用画素を含み、

前記撮像条件決定部は、前記第一の撮像信号と前記第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいてデフォーカス量を算出し、前記デフォーカス量に基づいて前記次の本撮像時の前記撮像光学系の合焦位置を前記撮像条件として決定する撮像装置。

【請求項12】

一方向に配列された複数の画素からなる画素行が前記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、前記センサ部から出力される信号を記憶する記憶部とを有する撮像素子とを用いた撮像方法であって、

前記センサ部によって記憶用の本撮像を行い、前記本撮像によって前記複数の画素の各々に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる本撮像制御と、前記本撮像制御によって前記撮像信号が前記記憶部に記憶された後に、前記本撮像とは異なる露光条件で、前記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を前記センサ部によって行い、前記仮撮像によって前記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、

前記撮像制御によって前記記憶部に記憶された前記撮像信号を前記撮像素子から出力させる信号出力制御ステップと、

前記本撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第一の撮像信号と、前記仮撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第二の撮像信号のうちの少なくとも前記第二の撮

10

20

30

40

50

像信号に基づいて、前記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、を備え、

前記信号出力制御ステップでは、前記記憶部に記憶された前記第一の撮像信号を複数のグループに分けて前記グループ毎に順次前記撮像素子から出力させ、

前記撮像制御ステップでは、少なくとも1つの前記グループに属する全ての撮像信号が前記撮像素子から出力されてから、全ての前記グループに属する全ての撮像信号が前記撮像素子から出力されるまでの期間に、前記仮撮像制御を行って前記センサ部により前記仮撮像を行い、前記仮撮像時における露光条件を、前記本撮像の前に前記センサ部により行われた撮像によって前記記憶部に記憶された撮像信号に基づいて決定する撮像方法。

【請求項13】

請求項12記載の撮像方法であって、

前記撮像制御が複数回連続して行われる場合に、前記撮像制御ステップでは、前記本撮像の前に行われた前記本撮像制御により前記記憶部に記憶された撮像信号、又は、前記本撮像の前に行われた前記仮撮像制御により前記記憶部に記憶された撮像信号のうちの少なくとも一方に基づいて、当該本撮像の後に行われる前記仮撮像時における露光条件を決定する撮像方法。

【請求項14】

請求項12又は13記載の撮像方法であって、

前記撮像制御は、前記本撮像制御と、複数回の前記仮撮像制御とを含む撮像方法。

【請求項15】

請求項14記載の撮像方法であって、

前記複数回の前記仮撮像制御は、前記仮撮像時における露光条件がそれぞれ異なる撮像方法。

【請求項16】

請求項14記載の撮像方法であって、

前記複数回の前記仮撮像制御のうちの少なくとも2回の前記仮撮像制御時における前記仮撮像時の露光条件は同じである撮像方法。

【請求項17】

一方向に配列された複数の画素からなる画素行が前記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、前記センサ部から出力される信号を記憶する記憶部とを有する撮像素子とを用いた撮像方法であって、

前記センサ部によって記憶用の本撮像を行い、前記本撮像によって前記複数の画素の各々に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる本撮像制御と、前記本撮像制御によって前記撮像信号が前記記憶部に記憶された後に、前記本撮像とは異なる露光条件で、前記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を前記センサ部によって行い、前記仮撮像によって前記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を前記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、

前記撮像制御によって前記記憶部に記憶された前記撮像信号を前記撮像素子から出力させる信号出力制御ステップと、

前記本撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第一の撮像信号と、前記仮撮像制御によって前記センサ部から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいて、前記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、を備え、

前記信号出力制御ステップでは、前記記憶部に記憶された前記第一の撮像信号を複数のグループに分けて前記グループ毎に順次前記撮像素子から出力させ、

前記撮像制御ステップでは、少なくとも1つの前記グループに属する全ての撮像信号が前記撮像素子から出力されてから、全ての前記グループに属する全ての撮像信号が前記撮

10

20

30

40

50

像素子から出力されるまでの期間に、前記仮撮像制御を行って前記センサ部により前記仮撮像を行い、

前記撮像制御ステップでの前記撮像制御は、前記本撮像制御と、複数回の前記仮撮像制御とを含み、

前記撮像制御ステップでは、前記受光面に設定される前記撮像条件の決定に用いるための複数のエリアの中から選択された選択エリアが複数である場合に、前記複数の前記選択エリアの各々に対応させて少なくとも1回の前記仮撮像制御を行う撮像方法。

【請求項18】

請求項17記載の撮像方法であって、

前記撮像制御ステップでは、前記選択エリアに対応させて行う前記仮撮像制御の前記仮撮像時の露光条件を、当該選択エリアの露出値が予め決められた露出値となる露光条件に設定する撮像方法。

10

【請求項19】

請求項17又は18記載の撮像方法であって、

前記撮像制御ステップでは、前記撮像制御を複数回連続して行う場合に、連続する2つの前記本撮像の間隔の設定値が大きいほど、前記本撮像制御に続けて行う前記複数の前記仮撮像制御の実施回数の上限值を大きく設定する撮像方法。

【請求項20】

請求項19記載の撮像方法であって、

前記撮像制御ステップでは、前記選択エリアの数が前記上限値よりも大きい場合には、前記複数の本撮像のうちの過去の前記本撮像時に焦点を合わせていた被写体の情報に基づいて、未実施の最新の前記本撮像において焦点を合わせるべき被写体が結像する前記受光面の範囲を推定し、前記選択エリアのうち、少なくとも前記推定した範囲を含む前記選択エリアについては当該選択エリアに対応する前記仮撮像制御を行う撮像方法。

20

【請求項21】

請求項12～20のいずれか1項記載の撮像方法であって、

前記撮像条件決定ステップでは、前記第一の撮像信号と前記第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいて撮像中の被写体の明るさを算出し、前記明るさに基づいて前記次の本撮像時の露出値を前記撮像条件として決定する撮像方法。

【請求項22】

30

請求項12～21のいずれか1項記載の撮像方法であって、

前記一部の画素は、位相差検出用画素を含み、

前記撮像条件決定ステップでは、前記第一の撮像信号と前記第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいてデフォーカス量を算出し、前記デフォーカス量に基づいて前記次の本撮像時の前記撮像光学系の合焦位置を前記撮像条件として決定する撮像方法。

【請求項23】

一方向に配列された複数の画素からなる画素行が前記一方向と直交する方向に複数配列された受光面と、前記複数の画素から読み出された信号を記憶する記憶部とを有し、撮像光学系を通して被写体を撮像する撮像素子とを用いて被写体を撮像する撮像プログラムであって、

40

前記撮像素子によって記憶用の本撮像を行い、前記本撮像によって前記複数の画素の各々に蓄積された電荷に応じた撮像信号を読み出す本撮像制御と、前記本撮像制御によって前記撮像信号が前記記憶部に記憶された後に、前記本撮像とは異なる露光条件で、前記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を前記撮像素子によって行い、前記仮撮像によって前記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を読み出す仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、

前記撮像制御によって前記記憶部に記憶された前記撮像信号を前記撮像素子から出力させる信号出力制御ステップと、

前記本撮像制御によって前記複数の画素から出力されて前記記憶部に記憶され、前記信

50

号出力制御ステップによって前記撮像素子から出力された第一の撮像信号と、前記仮撮像制御によって前記一部の画素から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいて、前記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、をコンピュータに実行させるためのプログラムであり、

前記信号出力制御ステップでは、前記記憶部に記憶された前記第一の撮像信号を複数のグループに分けて前記グループ毎に順次前記撮像素子から出力させ、

前記撮像制御ステップでは、少なくとも1つの前記グループに属する全ての撮像信号が前記撮像素子から出力されてから、全ての前記グループに属する全ての撮像信号が前記撮像素子から出力されるまでの期間に、前記仮撮像制御を行って前記撮像素子により前記仮撮像を行い、前記仮撮像時における露光条件を、前記本撮像の前に前記センサ部により行われた撮像によって前記記憶部に記憶された撮像信号に基づいて決定する撮像プログラム。

10

【請求項24】

一方向に配列された複数の画素からなる画素行が前記一方向と直交する方向に複数配列された受光面と、前記複数の画素から読み出された信号を記憶する記憶部とを有し、撮像光学系を通して被写体を撮像する撮像素子とを用いて被写体を撮像する撮像プログラムであって、

前記撮像素子によって記憶用の本撮像を行い、前記本撮像によって前記複数の画素の各々に蓄積された電荷に応じた撮像信号を読み出す本撮像制御と、前記本撮像制御によって前記撮像信号が前記記憶部に記憶された後に、前記本撮像とは異なる露光条件で、前記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を前記撮像素子によって行い、前記仮撮像によって前記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を読み出す仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、

20

前記撮像制御によって前記記憶部に記憶された前記撮像信号を前記撮像素子から出力させる信号出力制御ステップと、

前記本撮像制御によって前記複数の画素から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第一の撮像信号と、前記仮撮像制御によって前記一部の画素から出力されて前記記憶部に記憶され、前記信号出力制御ステップによって前記撮像素子から出力された第二の撮像信号のうちの少なくとも前記第二の撮像信号に基づいて、前記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、をコンピュータに実行させるためのプログラムであり、

30

前記信号出力制御ステップでは、前記記憶部に記憶された前記第一の撮像信号を複数のグループに分けて前記グループ毎に順次前記撮像素子から出力させ、

前記撮像制御ステップでは、少なくとも1つの前記グループに属する全ての撮像信号が前記撮像素子から出力されてから、全ての前記グループに属する全ての撮像信号が前記撮像素子から出力されるまでの期間に、前記仮撮像制御を行って前記撮像素子により前記仮撮像を行い、

前記撮像制御ステップでの前記撮像制御は、前記本撮像制御と、複数回の前記仮撮像制御とを含み、

40

前記撮像制御ステップでは、前記受光面に設定される前記撮像条件の決定に用いるための複数のエリアの中から選択された選択エリアが複数である場合に、前記複数の前記選択エリアの各々に対応させて少なくとも1回の前記仮撮像制御を行う撮像プログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、撮像装置、撮像方法、撮像プログラムに関する。

【背景技術】

【0002】

近年、CCD(Charge Coupled Device)イメージセンサ、又は

50

、CMOS(Complementary Metal Oxide Semiconductor)イメージセンサ等の撮像素子の高解像度化に伴い、デジタルスチルカメラ、デジタルビデオカメラ、又は、カメラ付きの携帯電話機等の撮像機能を有する情報機器の需要が急増している。なお、以上のような撮像機能を有する情報機器を撮像装置と称する。

【0003】

撮像装置では、記憶用の本撮像よりも前に行う撮像によって得られる撮像画像信号に基づいて撮像中の被写体の情報を取得し、この情報に基づいて、本撮像時における露出又はフォーカスレンズの位置等の撮像条件を決めることが行われる。

【0004】

特許文献1、2には、記憶用の本撮像時における撮像素子の露光制御と、撮像条件の決定のための撮像時における撮像素子の露光制御とを変える撮像装置が記載されている。

【先行技術文献】

【特許文献】

【0005】

【特許文献1】日本国特開2016-001807号公報

【特許文献2】日本国特開2015-176114号公報

【発明の概要】

【発明が解決しようとする課題】

【0006】

静止画像を連続して撮像する場合を想定する。この場合、静止画像の撮像間隔を短くするためには、記憶用の任意の本撮像時における撮像条件の決定を、この任意の本撮像の直前に行われた別の本撮像によって得られる撮像画像信号に基づいて行うことが好ましい。

【0007】

しかし、この別の本撮像時の撮像条件は、記憶に適した条件であって、撮像条件を決定するための適正な条件となっているわけではない。このため、この撮像画像信号からでは、適正な撮像条件を決定できない場合がある。

【0008】

例えば、撮像素子が位相差検出用画素を含むものである場合に、上記別の本撮像時によって得られる撮像画像信号のうち、位相差検出用画素から出力された信号のレベルが、位相差を検出するには低すぎたり、高すぎたりすると、上記任意の本撮像時におけるフォーカスレンズの位置の決定精度が低下する。

【0009】

また、上記別の本撮像時における露出が、ユーザ設定等によって適正露出から変更されていたり、マニュアル設定されていたりすると、上記別の本撮像時によって得られる撮像画像信号に基づいて決められる露出が適正露出とはならない場合がある。このため、上記任意の本撮像時における適正露出の決定精度が低下する。

【0010】

上記任意の本撮像時における撮像条件の決定精度を向上させるために、例えば、上記別の本撮像が行われた後に、上記任意の本撮像時における撮像条件を決定するための適正な撮像条件でプレ撮像を実施することが考えられる。

【0011】

しかし、この方法では、上記別の本撮像によって生成された撮像画像信号が撮像素子から出力されるのを待ってからプレ撮像を行うため、静止画像の撮像間隔が長くなる。

【0012】

特許文献1、2は、記憶用の撮像を連続して行う場合は考慮していない。

【0013】

本発明は、上記事情に鑑みてなされたものであり、記憶用の撮像を連続して行う場合に、撮像間隔の短縮と撮像品質の向上とを両立させることのできる撮像装置、撮像方法、及び、撮像プログラムを提供することを目的とする。

10

20

30

40

50

【課題を解決するための手段】

【0014】

本発明の撮像装置は、一方向に配列された複数の画素からなる画素行が上記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、上記センサ部から出力される信号を記憶する記憶部とを有する撮像素子と、上記センサ部によって記憶用の本撮像を行い、上記本撮像によって上記複数の画素の各々に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる本撮像制御と、上記本撮像制御によって上記撮像信号が上記記憶部に記憶された後に、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を上記センサ部によって行い、上記仮撮像によって上記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御部と、上記撮像制御によって上記記憶部に記憶された上記撮像信号を上記撮像素子から出力させる信号出力制御部と、上記本撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御部によって上記撮像素子から出力された第一の撮像信号と、上記仮撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御部によって上記撮像素子から出力された第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいて、上記次の本撮像時の撮像条件を決定する撮像条件決定部と、を備え、上記信号出力制御部は、上記記憶部に記憶された上記第一の撮像信号を複数のグループに分けて上記グループ毎に順次、上記撮像素子から出力させ、上記撮像制御部は、少なくとも1つの上記グループに属する全ての撮像信号が上記撮像素子から出力されてから、全ての上記グループに属する全ての撮像信号が上記撮像素子から出力されるまでの期間に、上記仮撮像制御を行って上記センサ部により上記仮撮像を行うものである。

10

20

【0015】

本発明の撮像方法は、一方向に配列された複数の画素からなる画素行が上記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、上記センサ部から出力される信号を記憶する記憶部とを有する撮像素子とを用いた撮像方法であって、上記センサ部によって記憶用の本撮像を行い、上記本撮像によって上記複数の画素の各々に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる本撮像制御と、上記本撮像制御によって上記撮像信号が上記記憶部に記憶された後に、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を上記センサ部によって行い、上記仮撮像によって上記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、上記撮像制御によって上記記憶部に記憶された上記撮像信号を上記撮像素子から出力させる信号出力制御ステップと、上記本撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第一の撮像信号と、上記仮撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいて、上記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、を備え、上記信号出力制御ステップでは、上記記憶部に記憶された上記第一の撮像信号を複数のグループに分けて上記グループ毎に順次上記撮像素子から出力させ、上記撮像制御ステップでは、少なくとも1つの上記グループに属する全ての撮像信号が上記撮像素子から出力されてから、全ての上記グループに属する全ての撮像信号が上記撮像素子から出力されるまでの期間に、上記仮撮像制御を行って上記センサ部により上記仮撮像を行うものである。

30

40

【0016】

本発明の撮像プログラムは、一方向に配列された複数の画素からなる画素行が上記一方向と直交する方向に複数配列された受光面と、上記複数の画素から読み出された信号を記憶する記憶部とを有し、撮像光学系を通して被写体を撮像する撮像素子とを用いて被写体を撮像する撮像プログラムであって、上記撮像素子によって記憶用の本撮像を行い、上記本撮像によって上記複数の画素の各々に蓄積された電荷に応じた撮像信号を読み出す本撮

50

像制御と、上記本撮像制御によって上記撮像信号が上記記憶部に記憶された後に、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を上記撮像素子によって行い、上記仮撮像によって上記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を読み出す仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、上記撮像制御によって上記記憶部に記憶された上記撮像信号を上記撮像素子から出力させる信号出力制御ステップと、上記本撮像制御によって上記複数の画素から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第一の撮像信号と、上記仮撮像制御によって上記一部の画素から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいて、上記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、をコンピュータに実行させるためのプログラムであり、上記信号出力制御ステップでは、上記記憶部に記憶された上記第一の撮像信号を複数のグループに分けて上記グループ毎に順次上記撮像素子から出力させ、上記撮像制御ステップでは、少なくとも1つの上記グループに属する全ての撮像信号が上記撮像素子から出力されてから、全ての上記グループに属する全ての撮像信号が上記撮像素子から出力されるまでの期間に、上記仮撮像制御を行って上記撮像素子により上記仮撮像を行うものである。

10

【発明の効果】

【0017】

本発明によれば、記憶用の撮像を連続して行う場合に、撮像間隔の短縮と撮像品質の向上とを両立させることのできる撮像装置、撮像方法、及び、撮像プログラムを提供することができる。

20

【図面の簡単な説明】

【0018】

【図1】本発明の一実施形態を説明するための撮像装置の一例としてのデジタルカメラの概略構成を示す図である。

【図2】図1に示すデジタルカメラに搭載される撮像素子5の概略構成を示す模式図である。

【図3】図2に示す撮像素子5のセンサ部51の構成を示す平面模式図である。

【図4】図1に示すシステム制御部11の機能ブロックを示す図である。

30

【図5】図1に示すデジタルカメラの連写モード時の動作を模式的に示すタイミングチャートである。

【図6】図1に示すデジタルカメラの連写モード時の動作の第一の例を詳細に示すタイミングチャートである。

【図7】図1に示すデジタルカメラの連写モード時の動作の第二の例を詳細に示すタイミングチャートである。

【図8】図1に示すデジタルカメラの連写モード時の動作の第三の例を詳細に示すタイミングチャートである。

【図9】撮像素子5の受光面60に設定された測光測距エリア60Aの一例を示す図である。

40

【図10】仮撮像制御の回数が測光測距エリア60Aの選択数より少ない場合の動作を説明するための図である。

【図11】本発明の撮像装置の一実施形態であるスマートフォン200の外観を示すものである。

【図12】図11に示すスマートフォン200の構成を示すブロック図である。

【発明を実施するための形態】

【0019】

以下、本発明の実施形態について図面を参照して説明する。

【0020】

図1は、本発明の一実施形態を説明するための撮像装置の一例としてのデジタルカメラ

50

の概略構成を示す図である。

【 0 0 2 1 】

図 1 に示すデジタルカメラは、撮像レンズ 1 と、絞り 2 と、レンズ制御部 4 と、レンズ駆動部 8 と、絞り駆動部 9 と、を有するレンズ装置 4 0 を備える。

【 0 0 2 2 】

本実施形態において、レンズ装置 4 0 はデジタルカメラ本体に着脱可能なものとして説明するが、デジタルカメラ本体に固定されるものであってもよい。

【 0 0 2 3 】

撮像レンズ 1 と絞り 2 は撮像光学系を構成し、撮像光学系はフォーカスレンズを含む。

【 0 0 2 4 】

このフォーカスレンズは、撮像光学系の焦点を調節するためのレンズであり、単一のレンズ又は複数のレンズで構成される。フォーカスレンズが撮像光学系の光軸方向に移動することで焦点調節が行われる。

【 0 0 2 5 】

なお、フォーカスレンズとしては、レンズの曲面を可変制御して焦点位置を変えることのできる液体レンズを用いてもよい。

【 0 0 2 6 】

レンズ装置 4 0 のレンズ制御部 4 は、デジタルカメラ本体のシステム制御部 1 1 と有線又は無線によって通信可能に構成される。

【 0 0 2 7 】

レンズ制御部 4 は、システム制御部 1 1 からの指令にしたがい、レンズ駆動部 8 を介して撮像レンズ 1 に含まれるフォーカスレンズを駆動したり、絞り駆動部 9 を介して絞り 2 を駆動したりする。

【 0 0 2 8 】

デジタルカメラ本体は、撮像光学系を通して被写体を撮像する MOS 型の撮像素子 5 と、センサ駆動部 1 0 と、デジタルカメラの電気制御系全体を統括制御するシステム制御部 1 1 と、操作部 1 4 と、を備える。

【 0 0 2 9 】

システム制御部 1 1 は、各種のプロセッサと RAM (R a m d o m A c c e s s M e m o r y) と ROM (R e a d O n l y M e m o r y) と含んで構成され、デジタルカメラ全体を統括制御する。

【 0 0 3 0 】

各種のプロセッサとしては、プログラムを実行して各種処理を行う汎用的なプロセッサである CPU (C e n t r a l P r o s e s s i n g U n i t) 、 F P G A (F i e l d P r o g r a m m a b l e G a t e A r r a y) 等の製造後に回路構成を変更可能なプロセッサであるプログラマブルロジックデバイス (P r o g r a m m a b l e L o g i c D e v i c e : P L D) 、又は ASIC (A p p l i c a t i o n S p e c i f i c I n t e g r a t e d C i r c u i t) 等の特定の処理を実行させるために専用に設計された回路構成を有するプロセッサである専用電気回路等が含まれる。

【 0 0 3 1 】

これら各種のプロセッサの構造は、より具体的には、半導体素子等の回路素子を組み合わせた電気回路である。

【 0 0 3 2 】

システム制御部 1 1 のプロセッサは、各種のプロセッサのうちの 1 つで構成されてもよいし、同種又は異種の 2 つ以上のプロセッサの組み合わせ (例えば、複数の F P G A の組み合わせ又は CPU と F P G A の組み合わせ) で構成されてもよい。

【 0 0 3 3 】

システム制御部 1 1 のプロセッサは、システム制御部 1 1 に内蔵の ROM に格納された撮像プログラムを実行することで、後述する各機能を実現する。

【 0 0 3 4 】

10

20

30

40

50

さらに、このデジタルカメラの電気制御系は、撮像素子5から出力される後述の本撮像画像信号に対し、補間演算、ガンマ補正演算、及び、RGB/YC変換処理等を行って撮像画像データを生成するデジタル信号処理部17と、着脱自在の記憶媒体21が接続される外部メモリ制御部20と、カメラ背面等に搭載された表示部23が接続される表示制御部22と、を備える。

【0035】

デジタル信号処理部17は、プロセッサとRAMとROMを含み、このROMに格納されたプログラムをこのプロセッサが実行することで各種処理を行う。

【0036】

デジタル信号処理部17、外部メモリ制御部20、及び、表示制御部22は、制御バス24及びデータバス25によって相互に接続され、システム制御部11からの指令に基づいて動作する。

10

【0037】

図2は、図1に示すデジタルカメラに搭載される撮像素子5の概略構成を示す模式図である。

【0038】

撮像素子5は、センサ部51と、記憶部52と、を備える。

【0039】

センサ部51は、被写体を撮像して撮像画像信号を出力する。センサ部51はセンサ駆動部10によって駆動される。

20

【0040】

記憶部52は、センサ部51から出力された撮像画像信号を記憶するものであり、データを記憶するためのコンデンサ又はフリップフロップ等の多数の記憶素子と、この多数の記憶素子のデータの記憶及び読み出しを制御する図示省略の制御回路とを含む。この制御回路は、システム制御部11によって制御される。

【0041】

記憶部52は、書き換え可能な記憶素子を含むものであれば何でも良く、半導体メモリ又は強誘電体メモリ等を用いることができる。

【0042】

記憶部52には、例えば、SRAM(Static Random Access Memory)、DRAM(Dynamic Random Access Memory)、FRAM(登録商標)(Ferroelectric Random Access Memory)、又は、フラッシュメモリ等を用いることができる。

30

【0043】

記憶部52は、センサ部51に含まれる画素の総数と同じ数の撮像信号を記憶可能となっている。

【0044】

また、撮像素子5は、図示省略のSLVS(Scalable Low Voltage Signaling)等の規格に準拠するインタフェースを含む。記憶部52に記憶された撮像画像信号は、このインタフェースによってデータバス25に出力される。

40

【0045】

撮像素子5の構成としては、例えば以下の4つが挙げられるが、これらに限定されるものではない。

【0046】

[1] センサ部51と記憶部52が1チップ化された構成

【0047】

[2] センサ部51が形成されたチップと、記憶部52が形成されたチップとが積層され、2つのチップがスタッドバンプで電氣的に接続されている構成

【0048】

[3] センサ部51と記憶部52が1つのパッケージに収容され、センサ部51のパッド

50

と記憶部 5 2 のパッドがワイヤボンドによって接続されている構成

【 0 0 4 9 】

[4] センサ部 5 1 と記憶部 5 2 が別のパッケージに收容され、これら 2 つのパッケージがリードフレームによって接続される構成

【 0 0 5 0 】

撮像素子 5 の消費電力低減、高速性、小型化の観点からは、[1] の構成が最も望ましく、[2] の構成が [1] の次に望ましく、[3] の構成が [2] の次に望ましく、[4] の構成が [3] の次に望ましい。[3] と [4] の構成によれば、高度な技術を用いることなく製造することができる。

【 0 0 5 1 】

図 3 は、図 2 に示す撮像素子 5 のセンサ部 5 1 の構成を示す平面模式図である。

【 0 0 5 2 】

センサ部 5 1 は、一方向である行方向 X に配列された複数の画素 6 1 からなる画素行 6 2 が、行方向 X と直交する列方向 Y に複数配列された受光面 6 0 と、受光面 6 0 に配列された画素を駆動する駆動回路 6 3 と、受光面 6 0 に配列された画素行 6 2 の各画素 6 1 から読み出される撮像信号を処理する信号処理回路 6 4 と、を備える。

【 0 0 5 3 】

以下では、図 3 において受光面 6 0 の列方向 Y の上方向の端部を上端といい、受光面 6 0 の列方向 Y の下方向の端部を下端という。

【 0 0 5 4 】

画素 6 1 は、レンズ装置 4 0 の撮像光学系を通った光を受光し受光量に応じた電荷を発生して蓄積する光電変換部と、この光電変換部に蓄積された電荷を電圧信号に変換して撮像信号として信号線に読み出す読み出し回路と、を含む。

【 0 0 5 5 】

読み出し回路は、周知の構成を採用可能である。

【 0 0 5 6 】

読み出し回路は、例えば、光電変換部に蓄積された電荷をフローティングディフュージョンに転送するための転送トランジスタと、フローティングディフュージョンの電位をリセットするためのリセットトランジスタと、フローティングディフュージョンの電位に応じた電圧信号を出力する出力トランジスタと、出力トランジスタから出力される電圧信号を選択的に信号線に読み出すための選択トランジスタと、を含む。

【 0 0 5 7 】

なお、読み出し回路は、複数の光電変換部で共用される場合もある。

【 0 0 5 8 】

受光面 6 0 に配列された全ての画素行 6 2 のうち、N を 0 以上の整数として受光面 6 0 の上端側から数えて $(4N + 1)$ 番目にある画素行 6 2 が配置される受光面 6 0 の領域をフィールド F 1 という。

【 0 0 5 9 】

受光面 6 0 に配列された全ての画素行 6 2 のうち受光面 6 0 の上端側から数えて $(4N + 2)$ 番目にある画素行 6 2 が配置される受光面 6 0 の領域をフィールド F 2 という。

【 0 0 6 0 】

受光面 6 0 に配列された全ての画素行 6 2 のうち受光面 6 0 の上端側から数えて $(4N + 3)$ 番目にある画素行 6 2 が配置される受光面 6 0 の領域をフィールド F 3 という。

【 0 0 6 1 】

受光面 6 0 に配列された全ての画素行 6 2 のうち受光面 6 0 の上端側から数えて $(4N + 4)$ 番目にある画素行 6 2 が配置される受光面 6 0 の領域をフィールド F 4 という。

【 0 0 6 2 】

フィールド F 1 ~ フィールド F 4 のいずれか (以下ではフィールド F 1 とする) にある画素行 6 2 を構成する画素 6 1 には、位相差検出用画素が含まれている。

【 0 0 6 3 】

10

20

30

40

50

位相差検出用画素は、レンズ装置40の撮像光学系の瞳領域の行方向Xに並ぶ異なる2つの部分を通じた一対の光束に基づく2つの像の位相差を検出するための画素である。

【0064】

位相差検出用画素には、上記の一対の光束の一方を受光し受光量に応じた電荷を蓄積する第一の光電変換部を含む第一画素と、上記の一対の光束の他方を受光し受光量に応じた電荷を蓄積する第二の光電変換部を含む第二画素とがある。

【0065】

フィールドF1には、この第一画素と第二画素のペアが複数配置されており、このペアから読み出される信号に基づいて位相差の算出が可能となっている。

【0066】

なお、位相差検出用画素は、第一の光電変換部と第二の光電変換部の両方を含む画素で構成される場合もある。

【0067】

駆動回路63は、各画素61の光電変換部に接続される読み出し回路を画素行単位で駆動して、画素行62毎に、この画素行62に含まれる各光電変換部のリセット、この各光電変換部に蓄積された電荷に応じた電圧信号の信号線への読み出し等を行う。

【0068】

信号処理回路64は、画素行62の各画素61から信号線に読み出された電圧信号に対し、相関二重サンプリング処理を行い、相関二重サンプリング処理後の電圧信号をデジタル信号に変換して記憶部52に出力する。

【0069】

任意の画素61から信号線に読み出されて信号処理回路64で処理されて得られたデジタル信号は、この任意の画素61の光電変換部に蓄積された電荷に応じた撮像信号となる。

【0070】

図4は、図1に示すシステム制御部11の機能ブロックを示す図である。

【0071】

システム制御部11では、撮像プログラムを実行したプロセッサが、撮像制御部11Aと、信号出力制御部11Bと、撮像条件決定部11Cとして機能する。

【0072】

図1のデジタルカメラは、複数回の記憶用の撮像を連続して行う連写モードを搭載している。

【0073】

撮像制御部11Aは、この連写モードにおいて、記憶媒体21に記憶するための記憶用の撮像を行う指示(以下、撮像指示という)がなされると、この指示に応じて、本撮像制御と仮撮像制御とを含む撮像制御を複数回続けて行う。

【0074】

本撮像制御は、駆動回路63を制御することで、センサ部51によって記憶用の撮像である本撮像を行い、この本撮像によって受光面60の全ての画素61の各々に蓄積された電荷に応じた撮像信号をセンサ部51から出力させる制御である。

【0075】

本明細書においてセンサ部51による“撮像”とは、受光面60にある各画素の光電変換部をリセットしてこの光電変換部に電荷を蓄積可能な状態としてこの光電変換部の露光を開始させ、その後、所定の時間が経過したタイミングで、この光電変換部に蓄積された電荷をフローティングディフュージョンに転送することで、この光電変換部の露光を終了させることを言う。

【0076】

本撮像制御が行われると、本撮像によって各画素61の光電変換部に蓄積された電荷に応じた撮像信号である第一の撮像信号が記憶部52に記憶される。以下では、この第一の撮像信号の集合を、本撮像画像信号ともいう。

10

20

30

40

50

【 0 0 7 7 】

仮撮像制御は、上記の本撮像制御によって本撮像画像信号が記憶部 5 2 に記憶された後に、駆動回路 6 3 を制御することで、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための撮像である仮撮像をセンサ部 5 1 によって行い、この仮撮像によって全ての画素 6 1 の一部の画素 6 1 (ここではフィールド F 1 にある画素 6 1) に蓄積された電荷に応じた撮像信号をセンサ部 5 1 から出力させる制御である。

【 0 0 7 8 】

仮撮像制御が行われると、仮撮像によってフィールド F 1 にある各画素 6 1 の光電変換部に蓄積された電荷に応じた撮像信号である第二の撮像信号が記憶部 5 2 に記憶される。以下では、この第二の撮像信号の集合を、仮撮像画像信号ともいう。

10

【 0 0 7 9 】

ここで、露光条件とは、撮像の露光時間、撮像信号に乗じるゲインの値、又は、撮像時の絞り 2 の絞り値の少なくとも 1 つのことを言う。

【 0 0 8 0 】

信号出力制御部 1 1 B は、記憶部 5 2 の制御回路を制御することで、撮像制御部 1 1 A が行った撮像制御によって記憶部 5 2 に記憶された撮像信号を撮像素子 5 から出力させる制御を行う。

【 0 0 8 1 】

信号出力制御部 1 1 B は、記憶部 5 2 に記憶された本撮像画像信号については、この本撮像画像信号を複数のグループに分けてグループ毎に撮像素子 5 から順次出力させる。

20

【 0 0 8 2 】

信号出力制御部 1 1 B は、具体的には、本撮像画像信号を、フィールド F 1 にある画素 6 1 に蓄積された電荷に応じた第一の撮像信号からなるグループ G F 1 と、フィールド F 2 にある画素 6 1 に蓄積された電荷に応じた第一の撮像信号からなるグループ G F 2 と、フィールド F 3 にある画素 6 1 に蓄積された電荷に応じた第一の撮像信号からなるグループ G F 3 と、フィールド F 4 にある画素 6 1 に蓄積された電荷に応じた第一の撮像信号からなるグループ G F 4 とに分けて、これら 4 つのグループを順次、撮像素子 5 からデータバス 2 5 に出力させる。

【 0 0 8 3 】

撮像条件決定部 1 1 C は、信号出力制御部 1 1 B によって撮像素子 5 から出力された第一の撮像信号と、信号出力制御部 1 1 B によって撮像素子 5 から出力された第二の撮像信号のうちの少なくとも第二の撮像信号に基づいて、次の本撮像時の撮像条件を決定する。

30

【 0 0 8 4 】

なお、撮像制御部 1 1 A は、グループ G F 1、グループ G F 2、グループ G F 3、及び、グループ G F 4 のうち、少なくともグループ G F 1 が撮像素子 5 から出力されてから、これら全てのグループが撮像素子 5 から出力されるまでの期間に、上記の仮撮像制御を行う。

【 0 0 8 5 】

図 5 は、図 1 に示すデジタルカメラの連写モード時の動作を模式的に示すタイミングチャートである。

40

【 0 0 8 6 】

図 5 において、“センサ部”の横には、センサ部 5 1 で行われる本撮像と仮撮像のタイミングが示されている。

【 0 0 8 7 】

図 5 において、“記憶部”の横には、記憶部 5 2 への本撮像画像信号と仮撮像画像信号の記憶のタイミングが示されている。

【 0 0 8 8 】

図 5 において、“撮像素子出力”の横には、撮像素子 5 からの撮像信号の出力状態が示されている。

【 0 0 8 9 】

50

図5において、“カメラ側処理”の横には、システム制御部11及びデジタル信号処理部17で行われる処理が示されている。

【0090】

撮像指示が行われると、撮像制御部11Aによって1回目の本撮像制御が行われ、センサ部51により第一の撮像条件で本撮像が行われる(ステップS1)。

【0091】

そして、この本撮像で各画素61に蓄積された電荷に応じた信号(本撮像画像信号G1とする)が記憶部52に記憶される(ステップS2)。

【0092】

撮像条件とは、上述した露光条件と、撮像光学系の合焦位置(フォーカスレンズの位置)とを含む。

【0093】

図5において図示していないが、連写モードに設定されてから撮像指示が行われるまでは、システム制御部11が、ライブビュー画像を表示するために、ライブビュー用の撮像をセンサ部51によって行い、このライブビュー用の撮像によって全ての画素61の一部の画素61(例えばフィールドF1にある画素61)に蓄積された電荷に応じた撮像信号をセンサ部51から出力させる制御であるライブビュー用撮像制御を連続して行う。

【0094】

そして、システム制御部11は、この各ライブビュー用撮像制御によって記憶部52に記憶された撮像画像信号(フィールドF1にある画素61から出力された撮像信号の集合)を撮像素子5から出力させる。

【0095】

そして、デジタル信号処理部17は、この撮像画像信号に基づいてライブビュー画像を生成して表示部23に表示させる。

【0096】

撮像制御部11Aは、撮像指示が行われる前のライブビュー用撮像制御によって撮像素子5から出力された1つ又は複数の撮像画像信号に基づいて測光(被写体の明るさの算出)及び測距(位相差の算出)を行い、この測光及び測距の結果に基づいて、上記の第一の撮像条件を決定している。

【0097】

本撮像画像信号G1の記憶部52への記憶が完了すると、信号出力制御部11Bの制御により、記憶部52に記憶された本撮像画像信号G1のうちのグループGF1が撮像素子5から順次出力される。このグループGF1の出力が終わると、グループGF2が撮像素子5から順次出力される。このグループGF2の出力が終わると、グループGF3が撮像素子5から順次出力される。このグループGF3の出力が終わると、グループGF4が撮像素子5から順次出力される(ステップS3)。

【0098】

グループGF4の出力が終わると、デジタル信号処理部17が、出力された本撮像画像信号G1を処理して撮像画像データを生成し、生成した撮像画像データを記憶媒体21に記憶する(ステップS4)。

【0099】

一方、ステップS3が開始すると、撮像制御部11Aは、撮像指示が行われる前にライブビュー用撮像制御によって撮像素子5から出力された1つ又は複数の撮像画像信号に基づいて、測光及び測距を行うのに適した露光条件を決定する(ステップS5)。

【0100】

そして、本撮像画像信号G1が撮像素子5から出力されている過程で、グループGF1の出力が終わると、撮像制御部11Aによって仮撮像制御が行われ、センサ部51により第二の撮像条件で仮撮像が行われる(ステップS6)。

【0101】

なお、撮像制御部11Aは、上記第二の撮像条件のうちの露光条件を、ステップS5で

10

20

30

40

50

決定した露光条件に設定し、上記第二の撮像条件のうちの合焦位置については、ステップ S 1 の本撮像時と同じままとする。

【 0 1 0 2 】

ステップ S 6 の仮撮像によって、フィールド F 1 にある各画素 6 1 に蓄積された電荷に応じた信号（仮撮像画像信号 g 1 とする）は記憶部 5 2 に記憶される（ステップ S 7）。

【 0 1 0 3 】

仮撮像画像信号 g 1 の記憶部 5 2 への記憶が完了すると、信号出力制御部 1 1 B の制御により、記憶部 5 2 に記憶された仮撮像画像信号 g 1 が撮像素子 5 から順次出力される（ステップ S 8）。

【 0 1 0 4 】

仮撮像画像信号 g 1 の出力が終わると、撮像条件決定部 1 1 C は、仮撮像画像信号 g 1 に基づいて測光及び測距を行い、この測光及び測距の結果に基づいて、次の本撮像（図 5 の本撮像（ 2 ））の第三の撮像条件を決定する（ステップ S 9）。

【 0 1 0 5 】

第三の撮像条件が決定されると、撮像制御部 1 1 A によって 2 回目の本撮像制御が行われ、センサ部 5 1 により上記第三の撮像条件で本撮像が行われる（ステップ S 1 0）。

【 0 1 0 6 】

そして、この本撮像で各画素 6 1 に蓄積された電荷に応じた信号（本撮像画像信号 G 2 とする）が記憶部 5 2 に記憶される（ステップ S 1 1）。

【 0 1 0 7 】

本撮像画像信号 G 2 の記憶部 5 2 への記憶が完了すると、信号出力制御部 1 1 B の制御により、記憶部 5 2 に記憶された本撮像画像信号 G 2 のうちのグループ G F 1 が撮像素子 5 から順次出力される。このグループ G F 1 の出力が終わると、グループ G F 2 が撮像素子 5 から順次出力される。このグループ G F 2 の出力が終わると、グループ G F 3 が撮像素子 5 から順次出力される。このグループ G F 3 の出力が終わると、グループ G F 4 が撮像素子 5 から順次出力される（ステップ S 1 2）。

【 0 1 0 8 】

グループ G F 4 の出力が終わると、デジタル信号処理部 1 7 が、出力された本撮像画像信号 G 2 を処理して撮像画像データを生成し、生成した撮像画像データを記憶媒体 2 1 に記憶する（ステップ S 1 3）。

【 0 1 0 9 】

一方、ステップ S 1 2 が開始すると、撮像制御部 1 1 A は、ステップ S 8 で得られた仮撮像画像信号 g 1 に基づいて、測光及び測距に適した露光条件を判定し、判定した露光条件を仮撮像時の露光条件として決定する（ステップ S 1 4）。

【 0 1 1 0 】

ステップ S 1 2 の処理の過程で、グループ G F 1 の出力が終わると、撮像制御部 1 1 A によって仮撮像制御が行われ、センサ部 5 1 により第四の撮像条件で仮撮像が行われる（ステップ S 1 5）。

【 0 1 1 1 】

この第四の撮像条件のうちの露光条件は、ステップ S 1 4 で決定された露光条件が設定される。また、第四の撮像条件のうちの合焦位置については、ステップ S 1 0 の本撮像時と同じに設定される。

【 0 1 1 2 】

そして、この仮撮像によってフィールド F 1 にある各画素 6 1 に蓄積された電荷に応じた信号（仮撮像画像信号 g 2 とする）が記憶部 5 2 に記憶される（ステップ S 1 6）。

【 0 1 1 3 】

仮撮像画像信号 g 2 の記憶部 5 2 への記憶が完了すると、信号出力制御部 1 1 B の制御により、記憶部 5 2 に記憶された仮撮像画像信号 g 2 が撮像素子 5 から順次出力される（ステップ S 1 7）。

【 0 1 1 4 】

10

20

30

40

50

仮撮像画像信号 g 2 の出力が終わると、撮像条件決定部 1 1 C は、仮撮像画像信号 g 2 に基づいて測光及び測距を行い、この測光及び測距の結果に基づいて、次の本撮像の撮像条件を決定する（ステップ S 1 8）。以降は、ステップ S 1 0～ステップ S 1 8 と同様の処理が繰り返し行われる。

【 0 1 1 5 】

以上のように図 1 のデジタルカメラでは、連写モードにおいて 2 回目に行う本撮像時の撮像条件を、1 回目に行った仮撮像（ステップ S 6）によって得られた仮撮像画像信号 g 1 に基づいて決定している。

【 0 1 1 6 】

この仮撮像画像信号 g 1 は、撮像条件を決定するための適正な露光条件で仮撮像を行って得られたものである。このため、2 回目の本撮像時の撮像条件を適正なものとしてことができ、撮像画質を向上させることができる。

【 0 1 1 7 】

また、仮撮像画像信号 g 1 の取得のための仮撮像（ステップ S 6）は、1 回目の本撮像によって得られる本撮像画像信号 G 1 が撮像素子 5 から出力される期間に行われる。このため、本撮像と本撮像の間隔を短くすることができ、高速な連写が可能となる。

【 0 1 1 8 】

なお、図 5 において、仮撮像制御を開始するタイミング（ステップ S 6（ステップ S 1 5）の開始タイミング）は、ステップ S 7（ステップ S 1 6）の開始時点で、記憶部 5 2 に仮撮像画像信号を記憶できるだけのスペースが空いていれば、ステップ S 2（ステップ S 1 1）の終了以降、いつ行ってもよい。

【 0 1 1 9 】

図 5 において、ステップ S 3（ステップ S 1 2）が行われる期間は、便宜上、長さを短くしているが、この期間は仮撮像制御が行われる期間よりも十分に長い。

【 0 1 2 0 】

例えば、ステップ S 3（ステップ S 1 2）においてグループ G F 2 の出力が完了した時点で、ステップ S 7（ステップ S 1 6）が完了していることもある。このような場合には、ステップ S 8（ステップ S 1 7）の処理は、ステップ S 3（ステップ S 1 2）におけるグループ G F 3 又はグループ G F 4 の出力を開始するよりも前の時点で行うことができる。

【 0 1 2 1 】

このように、本撮像画像信号のグループ G F 4 の出力開始よりも前に、仮撮像画像信号の出力を行うことで、次の本撮像時の撮像条件の決定処理（ステップ S 9（ステップ S 1 8））を早く行うことができる。この結果、次の本撮像開始までの時間を短縮することができ、連写間隔を更に短くすることができる。

【 0 1 2 2 】

また、ステップ S 1 4 の仮撮像時における露光条件の決定は、ステップ S 6 の仮撮像によって得られた仮撮像画像信号 g 1 に基づいて行われる。このため、ステップ S 6 とステップ S 1 0 の間でこの露光条件を決定するための別の仮撮像を行う必要がなくなり、連写間隔を短くすることができる。

【 0 1 2 3 】

なお、撮像制御部 1 1 A は、ステップ S 1 4 において、ステップ S 1 の本撮像で得られる本撮像画像信号 G 1 と仮撮像画像信号 g 1 とに基づいて、ステップ S 1 5 で行う仮撮像の露光条件を決定してもよい。この構成によれば、より多くの情報を使って仮撮像の露光条件の決定することができ、この露光条件をより高精度に決定することができる。

【 0 1 2 4 】

例えば、撮像制御部 1 1 A は、本撮像画像信号 G 1 に基づく露出値と、仮撮像画像信号 g 1 に基づく露出値とを比較して、両者の差が小さい場合には、仮撮像画像信号 g 1 に基づく露出値、又は、本撮像画像信号 G 1 に基づく露出値と仮撮像画像信号 g 1 に基づく露出値の平均値を、次の仮撮像時の露光条件として決定する。

10

20

30

40

50

【 0 1 2 5 】

また、撮像制御部 1 1 A は、上記の両者の差が大きい場合には、仮撮像画像信号 g 1 に基づく露出値を、次の仮撮像時の露光条件として決定する。

【 0 1 2 6 】

また、撮像条件決定部 1 1 C は、ステップ S 9 又はステップ S 1 8 において、この処理の直前の本撮像制御及び仮撮像制御の各々によって得られる本撮像画像信号及び仮撮像画像信号に基づいて撮像条件を決定してもよい。この構成によれば、本撮像の撮像条件の決定を高精度に行うことができる。

【 0 1 2 7 】

例えば、撮像条件決定部 1 1 C は、本撮像画像信号を用いた位相差の算出結果と、仮撮像画像信号を用いた位相差の算出結果とのうちの信頼性が高い方の位相差、又は、これら 2 つの位相差の平均値に基づいて本撮像時の合焦位置を決定する。

10

【 0 1 2 8 】

撮像条件決定部 1 1 C は、本撮像画像信号を用いて決めた露出と、仮撮像画像信号を用いて決めた露出とを比較し、両者の差が小さい場合には、2 つの露出の平均値を本撮像時の露出として決定し、両者の差が大きい場合には、仮撮像画像信号を用いて決めた露出を本撮像時の露出として決定する。

【 0 1 2 9 】

或いは、撮像条件決定部 1 1 C は、本撮像画像信号を用いた位相差の算出結果と、仮撮像画像信号を用いた位相差の算出結果との比較で、次の本撮像時の主要被写体（焦点を合わせるべき被写体）の位置を予測する。そして、撮像条件決定部 1 1 C は、仮撮像画像信号のうち、予測した主要被写体を撮像して得られた信号に基づいて測光及び測距を行って撮像条件を決定する。

20

【 0 1 3 0 】

図 6 は、図 1 に示すデジタルカメラの連写モード時の動作の第一の例を詳細に示すタイミングチャートである。

【 0 1 3 1 】

図 6 は、撮像制御部 1 1 A が、本撮像制御と、この本撮像制御による本撮像よりも露光時間の短い仮撮像を行う仮撮像制御とを含む撮像制御を実施する場合の動作を示している。

30

【 0 1 3 2 】

図 6 において、“センサ部”の横には、受光面 6 0 にある各画素行 6 2 の画素 6 1 に含まれる光電変換部のリセットタイミングを示す直線 R 1 , R 2 と、この光電変換部からの撮像信号の読み出しタイミングを示す直線 O 1 , O 2 とが示されている。

【 0 1 3 3 】

図 6 において、“記憶部”の横には、記憶部 5 2 に記憶された撮像信号の出力タイミングを示す直線 f 1 a , f 1 b , f 2 a , f 3 a , f 4 a が示されている。

【 0 1 3 4 】

撮像指示があると、撮像制御部 1 1 A は、時刻 t 1 において受光面 6 0 の上端側から画素行 6 2 を順次リセットしていくことで、センサ部 5 1 による本撮像の露光を開始する（図 6 の直線 R 1 ）。

40

【 0 1 3 5 】

撮像制御部 1 1 A は、各画素行 6 2 の露光が開始してから所定の露光時間 T a が経過すると、この画素行 6 2 の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行 6 2 の露光を終了し、転送した電荷に応じた電圧信号をセンサ部 5 1 から出力させる（図 6 の直線 O 1 ）。

【 0 1 3 6 】

センサ部 5 1 から出力された撮像信号で構成される本撮像画像信号が記憶部 5 2 に記憶されると（時刻 t 2 ）、信号出力制御部 1 1 B は、この本撮像画像信号のうち、フィールド F 1 にある画素 6 1 から出力された撮像信号を記憶部 5 2 からデータバス 2 5 へと順次

50

出力する（図6の直線f1a）。

【0137】

フィールドF1にある画素61から出力された撮像信号の撮像素子5からの出力期間中に、撮像制御部11Aが、受光面60の上端側からフィールドF1の画素行62を順次リセットしていくことで、センサ部51による仮撮像の露光を開始する（図6の直線R2）。なお、ここでは、絞り2の絞り値は、本撮像と仮撮像とで同じにしている。

【0138】

撮像制御部11Aは、フィールドF1の各画素行62において仮撮像の露光が開始してから所定の露光時間 T_b （ $< T_a$ ）が経過すると、この画素行62の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行62の露光を終了し、転送した電荷に応じた撮像信号をセンサ部51から出力させる（図6の直線O2）。

10

【0139】

なお、直線f1aによる撮像信号の出力の完了タイミング（時刻 t_3 ）と、直線O2による撮像信号のセンサ部51からの出力の開始タイミングは一致しているが、これに限らず、時刻 t_3 よりも後の時刻で直線O2による撮像信号のセンサ部51からの出力が開始されるように仮撮像の露光開始タイミングが決められていてもよい。

【0140】

直線O2でセンサ部51から出力された撮像信号で構成される仮撮像画像信号は、本撮像画像信号のうちの直線f1aで出力された撮像信号の記憶エリアに上書きされる。

20

【0141】

時刻 t_4 において、この仮撮像画像信号が記憶部52に記憶完了されると、信号出力制御部11Bは、この仮撮像画像信号を記憶部52からデータバス25に順次出力する（図6の直線f1b）。

【0142】

時刻 t_5 において、直線f1bによる撮像信号の撮像素子5からの出力が完了すると、信号出力制御部11Bは、本撮像画像信号のうちのフィールドF2にある画素61から出力された撮像信号を記憶部52からデータバス25に順次出力する（図6の直線f2a）。

【0143】

時刻 t_6 において、直線f2aによる撮像信号の撮像素子5からの出力が完了すると、信号出力制御部11Bは、本撮像画像信号のうちのフィールドF3にある画素61から出力された撮像信号を記憶部52からデータバス25に順次出力する（図6の直線f3a）。

30

【0144】

時刻 t_7 において、直線f3aによる撮像信号の撮像素子5からの出力が完了すると、信号出力制御部11Bは、本撮像画像信号のうちのフィールドF4にある画素61から出力された撮像信号を記憶部52からデータバス25に順次出力する（図6の直線f4a）。

【0145】

以上の動作例によれば、時刻 t_5 の時点で次の本撮像時の撮像条件を決定することができる。このため、直線f4aによる撮像信号の撮像素子5からの出力が完了してから直ぐに次の本撮像を開始することができ、連写間隔を短くすることができる。

40

【0146】

図7は、図1に示すデジタルカメラの連写モード時の動作の第二の例を詳細に示すタイミングチャートである。

【0147】

撮像指示があると、撮像制御部11Aは、時刻 t_1 において受光面60の上端側から画素行62を順次リセットしていくことで、センサ部51による本撮像の露光を開始する（図7の直線R1）。

50

【0148】

撮像制御部11Aは、各画素行62の露光が開始してから所定の露光時間 T_a が経過すると、この画素行62の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行62の露光を終了し、転送した電荷に応じた電圧信号をセンサ部51から出力させる(図7の直線O1)。

【0149】

センサ部51から出力された撮像信号で構成される本撮像画像信号が記憶部52に記憶されると(時刻 t_2)、信号出力制御部11Bは、この本撮像画像信号のうち、フィールドF1にある画素61から出力された撮像信号を記憶部52からデータバス25へと順次出力する(図7の直線f1a)。

10

【0150】

フィールドF1にある画素61から出力された撮像信号の撮像素子5からの出力期間中には、撮像制御部11Aが、受光面60の上端側からフィールドF1の画素行62を順次リセットしていくことで、センサ部51による仮撮像の露光を開始する(図7の直線R2)。なお、絞り2の絞り値は、本撮像と仮撮像とで同じとしている。

【0151】

直線f1aによる撮像信号の撮像素子5からの出力が完了すると(時刻 t_3)、信号出力制御部11Bは、本撮像画像信号のうちフィールドF2にある画素61から出力された撮像信号を記憶部52からデータバス25に順次出力する(図7の直線f2a)。

【0152】

本撮像画像信号のうちフィールドF2にある画素61から出力された撮像信号の出力期間中に、フィールドF1にある各画素行62の仮撮像の露光が開始してから所定の露光時間 T_b が経過する。

20

【0153】

撮像制御部11Aは、露光時間 T_b が経過したフィールドF1の画素行62の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行62の露光を終了し、転送した電荷に応じた電圧信号をセンサ部51から出力させる(図7の直線O2)。

【0154】

直線O2でセンサ部51から出力された撮像信号で構成される仮撮像画像信号は、本撮像画像信号のうち直線f1aで出力された撮像信号の記憶エリアに上書きされる。

30

【0155】

この仮撮像画像信号が記憶部52に記憶完了され、直線f2aによる撮像信号の出力が完了すると(時刻 t_4)、信号出力制御部11Bは、この仮撮像画像信号を記憶部52からデータバス25に順次出力する(図7の直線f1b)。

【0156】

直線f1bによる撮像信号の撮像素子5からの出力が完了すると(時刻 t_5)、信号出力制御部11Bは、本撮像画像信号のうちフィールドF3にある画素61から出力された撮像信号を記憶部52からデータバス25に順次出力する(図7の直線f3a)。

【0157】

直線f3aによる撮像信号の撮像素子5からの出力が完了すると(時刻 t_6)、信号出力制御部11Bは、本撮像画像信号のうちフィールドF4にある画素61から出力された撮像信号を記憶部52からデータバス25に順次出力する(図7の直線f4a)。

40

【0158】

以上の動作例によれば、時刻 t_5 の時点で次の本撮像時の撮像条件を決定することができる。このため、直線f4aによる撮像信号の撮像素子5からの出力が完了してから直ぐに次の本撮像を開始することができ、連写間隔を短くすることができる。

【0159】

以上の説明では、撮像制御部11Aが、本撮像制御と本撮像制御の間に仮撮像制御を1回行うものとした。この変形例として、撮像制御部11Aは、本撮像制御と本撮像制御の

50

間に複数回の仮撮像制御を行ってもよい。

【 0 1 6 0 】

この場合、撮像条件決定部 1 1 C は、任意の本撮像時の撮像条件を、この本撮像の直前の本撮像制御によって得られる本撮像画像信号と、この本撮像の直前の複数回の仮撮像制御の各々によって得られる複数の仮撮像画像信号とのうち、少なくとも複数の仮撮像画像信号に基づいて決定する。撮像条件の決定方法の一例を以下に示す。

【 0 1 6 1 】

(1) 複数の仮撮像画像信号の各々によって位相差を算出し、これらの位相差のうちの信頼性が最も高いものに基づいて本撮像時の合焦位置を決定する。複数の仮撮像画像信号の各々によって測光を行い、これら複数の測光結果に基づいて本撮像時の露出を決定する。

10

【 0 1 6 2 】

(2) 本撮像画像信号によって位相差を算出し、複数の仮撮像画像信号の各々によって位相差を算出し、これらの位相差のうちの信頼性が最も高いものに基づいて本撮像時の合焦位置を決定する。

【 0 1 6 3 】

(3) 複数の仮撮像画像信号の各々によって位相差を算出し、これらの位相差の比較で、次の本撮像時の主要被写体の位置を予測し、仮撮像画像信号のうち、予測した主要被写体が結像するエリアの信号に基づいて測光及び測距を行って本撮像時の撮像条件を決定する。

【 0 1 6 4 】

(4) 本撮像画像信号と複数の仮撮像画像信号を含む全ての撮像画像信号によって位相差を算出し、これら位相差の比較で、次の本撮像時の主要被写体の位置を予測し、仮撮像画像信号のうち、予測した主要被写体が結像するエリアの信号に基づいて測光及び測距を行って本撮像時の撮像条件を決定する。

20

【 0 1 6 5 】

図 8 は、図 1 に示すデジタルカメラの連写モード時の動作の第三の例を詳細に示すタイミングチャートである。図 8 は、撮像制御部 1 1 A が、本撮像制御と 3 回の仮撮像制御を含む撮像制御を連続して実施する場合の 1 回の撮像制御の動作を示している。

【 0 1 6 6 】

図 8 において、“ センサ部 ” の横には、受光面 6 0 にある各画素行 6 2 の画素 6 1 に含まれる光電変換部のリセットタイミングを示す直線 R 1 , R 2 , R 3 , R 4 と、この光電変換部からの撮像信号の読み出しタイミングを示す直線 O 1 , O 2 , O 3 , O 4 とが示されている。

30

【 0 1 6 7 】

図 8 において、“ 記憶部 ” の横には、記憶部 5 2 に記憶された撮像信号の出力タイミングを示す直線 f 1 a , f 1 b , f 2 a , f 1 c , f 3 a , f 1 d , f 4 a が示されている。

【 0 1 6 8 】

撮像指示があると、撮像制御部 1 1 A は、時刻 t 1 において受光面 6 0 の上端側から画素行 6 2 を順次リセットしていくことで、センサ部 5 1 による本撮像の露光を開始する (図 8 の直線 R 1) 。

40

【 0 1 6 9 】

撮像制御部 1 1 A は、各画素行 6 2 の露光が開始してから所定の露光時間 T a が経過すると、この画素行 6 2 の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行 6 2 の露光を終了し、転送した電荷に応じた撮像信号をセンサ部 5 1 から出力させる (図 8 の直線 O 1) 。

【 0 1 7 0 】

直線 O 1 によってセンサ部 5 1 から出力された撮像信号で構成される本撮像画像信号が記憶部 5 2 に記憶されると (時刻 t 2) 、信号出力制御部 1 1 B は、この本撮像画像信号のうち、フィールド F 1 にある画素 6 1 から出力された撮像信号を記憶部 5 2 からデータ

50

バス 25 へと順次出力する (図 6 の直線 f 1 a) 。

【 0 1 7 1 】

直線 f 1 a による撮像信号の出力期間中に、撮像制御部 1 1 A は、受光面 6 0 の上端側からフィールド F 1 の画素行 6 2 を順次リセットしていくことで、センサ部 5 1 による 1 回目の仮撮像の露光を開始する (図 8 の直線 R 2) 。

【 0 1 7 2 】

そして、撮像制御部 1 1 A は、フィールド F 1 にある各画素行 6 2 の露光が開始してから所定の露光時間 T_b が経過すると、この画素行 6 2 の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行 6 2 の露光を終了し、転送した電荷に応じた撮像信号をセンサ部 5 1 から出力させる (図 8 の直線 O 2) 。

10

【 0 1 7 3 】

なお、直線 f 1 a による撮像信号の出力完了タイミングと、直線 O 2 によるセンサ部 5 1 からの撮像信号の出力開始タイミングは一致しているが、これに限らず、時刻 t_3 よりも後の時刻で直線 O 2 による撮像信号のセンサ部 5 1 からの出力が開始されるように 1 回目の仮撮像の露光開始タイミングが決められていてもよい。

【 0 1 7 4 】

直線 O 2 でセンサ部 5 1 から出力された撮像信号で構成される仮撮像画像信号は、本撮像画像信号のうちの直線 f 1 a で出力された撮像信号の記憶エリアに上書きされる。

【 0 1 7 5 】

直線 O 2 で出力された仮撮像画像信号の記憶が完了すると (時刻 t_4)、信号出力制御部 1 1 B は、記憶部 5 2 に記憶された仮撮像画像信号をデータバス 25 に順次出力する (図 8 の直線 f 1 b) 。

20

【 0 1 7 6 】

直線 f 1 b による撮像信号の撮像素子 5 からの出力が完了すると (時刻 t_5)、信号出力制御部 1 1 B は、本撮像画像信号のうちのフィールド F 2 にある画素 6 1 から出力された撮像信号を記憶部 5 2 からデータバス 25 に順次出力する (図 8 の直線 f 2 a) 。

【 0 1 7 7 】

直線 f 2 a による撮像信号の出力期間中に、撮像制御部 1 1 A は、受光面 6 0 の上端側からフィールド F 1 の画素行 6 2 を順次リセットしていくことで、センサ部 5 1 による 2 回目の仮撮像の露光を開始する (図 8 の直線 R 3) 。

30

【 0 1 7 8 】

そして、撮像制御部 1 1 A は、フィールド F 1 にある各画素行 6 2 の露光が開始してから所定の露光時間 T_c が経過すると、この画素行 6 2 の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行 6 2 の露光を終了し、転送した電荷に応じた撮像信号をセンサ部 5 1 から出力させる (図 8 の直線 O 3) 。

【 0 1 7 9 】

なお、直線 f 2 a による撮像信号の出力完了タイミングと、直線 O 3 によるセンサ部 5 1 からの撮像信号の出力開始タイミングは一致しているが、これに限らず、時刻 t_6 よりも後の時刻で直線 O 3 による撮像信号のセンサ部 5 1 からの出力が開始されるように 2 回目の仮撮像の露光開始タイミングが決められていてもよい。

40

【 0 1 8 0 】

直線 O 3 でセンサ部 5 1 から出力された撮像信号で構成される仮撮像画像信号は、直線 f 1 b で出力された仮撮像画像信号の記憶エリアに上書きされる。

【 0 1 8 1 】

直線 O 3 で出力された仮撮像画像信号の記憶が完了すると (時刻 t_7)、信号出力制御部 1 1 B は、記憶部 5 2 に記憶された仮撮像画像信号をデータバス 25 に順次出力する (図 8 の直線 f 1 c) 。

【 0 1 8 2 】

直線 f 1 c による撮像信号の撮像素子 5 からの出力が完了すると (時刻 t_8)、信号出力制御部 1 1 B は、本撮像画像信号のうちのフィールド F 3 にある画素 6 1 から出力され

50

た撮像信号を記憶部 5 2 からデータバス 2 5 に順次出力する (図 8 の直線 f 3 a) 。

【 0 1 8 3 】

直線 f 3 a による撮像信号の出力期間中に、撮像制御部 1 1 A は、受光面 6 0 の上端側からフィールド F 1 の画素行 6 2 を順次リセットしていくことで、センサ部 5 1 による 3 回目の仮撮像の露光を開始する (図 8 の直線 R 4) 。

【 0 1 8 4 】

そして、撮像制御部 1 1 A は、フィールド F 1 にある各画素行 6 2 の露光が開始してから所定の露光時間 T_d が経過すると、この画素行 6 2 の各光電変換部に蓄積された電荷をフローティングディフュージョンに転送して、この画素行 6 2 の露光を終了し、転送した電荷に応じた撮像信号をセンサ部 5 1 から出力させる (図 8 の直線 O 4) 。

10

【 0 1 8 5 】

なお、直線 f 3 a による撮像信号の出力完了タイミングと、直線 O 4 によるセンサ部 5 1 からの撮像信号の出力開始タイミングは一致しているが、これに限らず、時刻 t_9 よりも後の時刻で直線 O 4 による撮像信号のセンサ部 5 1 からの出力が開始されるように 3 回目の仮撮像の露光開始タイミングが決められていてもよい。

【 0 1 8 6 】

直線 O 4 でセンサ部 5 1 から出力された撮像信号で構成される仮撮像画像信号は、直線 f 1 c で出力された仮撮像画像信号の記憶エリアに上書きされる。

【 0 1 8 7 】

直線 O 4 で出力された仮撮像画像信号の記憶が完了すると (時刻 t_{10})、信号出力制御部 1 1 B は、記憶部 5 2 に記憶された仮撮像画像信号をデータバス 2 5 に順次出力する (図 8 の直線 f 1 d) 。

20

【 0 1 8 8 】

直線 f 1 d による撮像信号の撮像素子 5 からの出力が完了すると (時刻 t_{11})、信号出力制御部 1 1 B は、本撮像画像信号のうちのフィールド F 4 にある画素 6 1 から出力された撮像信号を記憶部 5 2 からデータバス 2 5 に順次出力する (図 8 の直線 f 4 a) 。

【 0 1 8 9 】

そして、撮像条件決定部 1 1 C は、撮像素子 5 から出力された本撮像画像信号と、3 つの仮撮像画像信号とのうち、少なくとも 3 つの仮撮像画像信号に基づいて、次の本撮像時の撮像条件を決定する。

30

【 0 1 9 0 】

また、撮像制御部 1 1 A は、この本撮像画像信号と 3 つの仮撮像画像信号とのうち、少なくとも 3 つの仮撮像画像信号に基づいて、次の本撮像の後に行う複数回の各仮撮像の露光条件を決定する。

【 0 1 9 1 】

なお、図 8 の例では、絞り 2 の絞り値は、本撮像と 3 回の仮撮像とで同じとしている。そして、露光時間 T_b 、露光時間 T_c 、及び、露光時間 T_d は、全て異なる値であり、かつ、露光時間 T_a とは異なる値となっている。

【 0 1 9 2 】

以上のように、複数回の仮撮像を行うことで、本撮像の直前に被写体の情報をより多く取得することが可能となり、本撮像時の撮像条件又はこの本撮像の後に行う仮撮像時の露光条件をより高精度に決定することができる。

40

【 0 1 9 3 】

特に、図 8 に示すように、複数回の仮撮像の露光条件がそれぞれ異なる構成とすることで、明るさや距離に変化がある被写体を撮像している場合でも、本撮像時の撮像条件又は次の仮撮像時の露光条件の決定精度を向上させることができる。

【 0 1 9 4 】

なお、露光時間 T_b 、露光時間 T_c 、及び、露光時間 T_d は、露光時間 T_a とは異なる値であり、かつ、これらのうちの少なくとも 2 つが同じ値であってもよい。

【 0 1 9 5 】

50

この場合、複数回の仮撮像の露光条件が全て同一となる場合もあるが、この複数回の露光条件と本撮像時の露光条件とは異なる。このため、次の本撮像時の撮像条件の決定又は次の仮撮像時の露光条件の決定を高精度に行うことは可能である。

【0196】

また、複数回の仮撮像の露光条件が全て同一となる場合でも、複数の仮撮像画像信号に基づいて主要被写体の移動予測を行うことができる。

【0197】

このため、次の本撮像時の合焦位置を決めるときの情報としてこの主要被写体の移動予測結果を利用することで、次の本撮像時の合焦位置の決定精度を向上させることができる。

10

【0198】

次に、複数回の仮撮像を行う場合の各仮撮像の露光条件の具体例について説明する。

【0199】

図9は、撮像素子5の受光面60に設定された測光測距エリア60Aの一例を示す図である。図7に示すように、受光面60には、9つの測光測距エリア60Aが設定されている。

【0200】

測光測距エリア60Aは、露光条件と合焦位置の決定に用いるためのエリアを示しており、システム制御部11は、この9つの測光測距エリア60Aの中から選択された測光測距エリア60Aにある画素61から出力される撮像信号に基づいて測光及び測距を行う。

20

【0201】

例えば、行方向Xに並ぶ3つの測光測距エリア60Aが選択されている状態で1回目の本撮像が行われる場合を考える。

【0202】

この場合、この3つの測光測距エリア60Aに、行方向Xに向かって濃淡が大きく変化する被写体が結像していると、測光測距エリア60Aによっては、本撮像時の露出値が測光又は測距を精度よく行うことのできるレベルになっていない場合がある。

【0203】

そこで、撮像制御部11Aは、選択されている3つの測光測距エリア60Aの各々に対応させて仮撮像制御を行う。

30

【0204】

具体的には、撮像制御部11Aは、選択された測光測距エリア60Aに対応させて行う仮撮像時の露光条件を、この測光測距エリア60Aの露出値が予め決められた露出値(測光及び測距を精度よく行うことのできる値)となる露光条件に設定する。

【0205】

このように、測光測距エリア60Aが複数選択されている場合に、各測光測距エリア60Aの露出が適正となるように仮撮像を行うことで、選択中の全ての測光測距エリア60Aから出力される撮像信号を用いた測光及び測距の精度を高めることができる。

【0206】

なお、撮像制御部11Aは、選択されている3つの測光測距エリア60Aの各々に対応させて仮撮像制御を2回以上行ってもよい。

40

【0207】

このようにすることで、選択中の全ての測光測距エリア60Aから出力される撮像信号を用いた測光及び測距の精度を更に高めることができる。

【0208】

撮像制御部11Aは、連写モードでユーザにより設定される連写間隔(本撮像が開始されてから次の本撮像が開始されるまでの時間)が大きいほど、本撮像に続けて行う仮撮像の回数の上限値を大きく設定するのが好ましい。

【0209】

この構成によれば、連写間隔が短い場合には仮撮像制御の回数が減るため、高速連写を

50

実現できる。また、連写間隔が長い場合には、仮撮像制御の回数が増えるため、撮像条件の決定精度を向上させることができる。

【0210】

このように仮撮像制御の回数の上限值が制御されると、測光測距エリア60Aが複数選択されている場合には、仮撮像制御の回数が、選択中の測光測距エリア60Aの数よりも少なくなることが考えられる。

【0211】

例えば、測光測距エリア60Aが9つ全て選択されており、撮像制御に含まれる仮撮像制御の回数が2回に制限される場合を考える。

【0212】

この場合、撮像制御部11Aは、過去の本撮像時に焦点を合わせていた主要被写体の情報に基づいて、未実施の最新の本撮像において焦点を合わせるべき被写体が結像する受光面60の範囲を推定し、9つの測光測距エリア60Aのうち、少なくとも上記推定した範囲を含むものについては、この測光測距エリア60Aに対応させた仮撮像制御を行う。

【0213】

例えば、図10に示すように、撮像制御部11Aは、未実施の最新の本撮像を実施する前の時点で、この最新の本撮像の2回前の本撮像時に焦点を合わせていた主要被写体71の位置を、この2回前の本撮像で得られていた本撮像画像信号に基づいて検出する。

【0214】

また、撮像制御部11Aは、上記の最新の本撮像の1つ前の本撮像時に焦点を合わせていた主要被写体72の位置を、この1回前の本撮像で得られていた本撮像画像信号に基づいて検出する。

【0215】

そして、撮像制御部11Aは、主要被写体71の位置と主要被写体72の位置とに基づいて、上記の最新の本撮像時における焦点を合わせるべき主要被写体73の位置を予測する。

【0216】

そして、撮像制御部11Aは、上記の最新の本撮像の後に行う仮撮像制御として、この主要被写体73の位置を含む図10中の左下の測光測距エリア60Aに対応させた仮撮像制御を少なくとも実行する。

【0217】

なお、撮像制御部11Aは、上記の最新の本撮像の後に行う仮撮像制御として、この主要被写体72の位置を含む図10中の真ん中の測光測距エリア60Aに対応させた仮撮像制御と、主要被写体73の位置を含む図10中の左下の測光測距エリア60Aに対応させた仮撮像制御との2回の仮撮像制御を行ってもよい。

【0218】

この構成によれば、連写間隔が短くなって仮撮像制御の回数が制限される場合でも、主要被写体が結像されると予測される測光測距エリア60Aが適正露出となるような仮撮像を少なくとも実施することができ、少ない仮撮像回数であっても、上記の最新の本撮像の次の本撮像時の撮像条件の決定精度を高めることができる

【0219】

ここまでは撮像装置としてデジタルカメラを例にしたが、以下では、撮像装置としてカメラ付のスマートフォンの実施形態について説明する。

【0220】

図11は、本発明の撮影装置の一実施形態であるスマートフォン200の外観を示すものである。

【0221】

図11に示すスマートフォン200は、平板状の筐体201を有し、筐体201の一方の面に表示部としての表示パネル202と、入力部としての操作パネル203とが一体となった表示入力部204を備えている。

10

20

30

40

50

【0222】

また、この様な筐体201は、スピーカ205と、マイクロホン206と、操作部207と、カメラ部208とを備えている。

【0223】

なお、筐体201の構成はこれに限定されず、例えば、表示部と入力部とが独立した構成を採用したり、折り畳み構造又はスライド機構を有する構成を採用したりすることもできる。

【0224】

図12は、図11に示すスマートフォン200の構成を示すブロック図である。

【0225】

図12に示すように、スマートフォンの主たる構成要素として、無線通信部210と、表示入力部204と、通話部211と、操作部207と、カメラ部208と、記憶部212と、外部入出力部213と、GPS(Global Positioning System)受信部214と、モーションセンサ部215と、電源部216と、主制御部220とを備える。

【0226】

また、スマートフォン200の主たる機能として、図示省略の基地局装置BSと図示省略の移動通信網NWとを介した移動無線通信を行う無線通信機能を備える。

【0227】

無線通信部210は、主制御部220の指示にしたがって、移動通信網NWに收容された基地局装置BSに対し無線通信を行うものである。この無線通信を使用して、音声データ、画像データ等の各種ファイルデータ、電子メールデータ等の送受信、又は、Webデータ又はストリーミングデータ等の受信を行う。

【0228】

表示入力部204は、主制御部220の制御により、画像(静止画像および動画像)又は文字情報等を表示して視覚的にユーザに情報を伝達するとともに、表示した情報に対するユーザ操作を検出する、いわゆるタッチパネルであって、表示パネル202と、操作パネル203とを備える。

【0229】

表示パネル202は、LCD(Liquid Crystal Display)、OLED(Organic Electro-Luminescence Display)等を表示デバイスとして用いたものである。

【0230】

操作パネル203は、表示パネル202の表示面上に表示される画像を視認可能に載置され、ユーザの指又は尖筆によって操作される一又は複数の座標を検出するデバイスである。このデバイスをユーザの指又は尖筆によって操作すると、操作に起因して発生する検出信号を主制御部220に出力する。次いで、主制御部220は、受信した検出信号に基づいて、表示パネル202上の操作位置(座標)を検出する。

【0231】

図11に示すように、本発明の撮影装置の一実施形態として例示しているスマートフォン200の表示パネル202と操作パネル203とは一体となって表示入力部204を構成しているが、操作パネル203が表示パネル202を完全に覆うような配置となっている。

【0232】

係る配置を採用した場合、操作パネル203は、表示パネル202外の領域についても、ユーザ操作を検出する機能を備えてもよい。換言すると、操作パネル203は、表示パネル202に重なる重畳部分についての検出領域(以下、表示領域と称する)と、それ以外の表示パネル202に重ならない外縁部分についての検出領域(以下、非表示領域と称する)とを備えていてもよい。

【0233】

10

20

30

40

50

なお、表示領域の大きさと表示パネル 202 の大きさとを完全に一致させても良いが、両者を必ずしも一致させる必要は無い。また、操作パネル 203 が、外縁部分と、それ以外の内側部分の 2 つの感応領域を備えていてもよい。更に、外縁部分の幅は、筐体 201 の大きさ等に応じて適宜設計されるものである。

【0234】

更にまた、操作パネル 203 で採用される位置検出方式としては、マトリクススイッチ方式、抵抗膜方式、表面弾性波方式、赤外線方式、電磁誘導方式、又は、静電容量方式等が挙げられ、いずれの方式を採用することもできる。

【0235】

通話部 211 は、スピーカ 205 又はマイクロホン 206 を備え、マイクロホン 206 を通じて入力されたユーザの音声を主制御部 220 にて処理可能な音声データに変換して主制御部 220 に出力したり、無線通信部 210 あるいは外部入出力部 213 により受信された音声データを復号してスピーカ 205 から出力させたりするものである。

10

【0236】

また、図 11 に示すように、例えば、スピーカ 205 を表示入力部 204 が設けられた面と同じ面に搭載し、マイクロホン 206 を筐体 201 の側面に搭載することができる。

【0237】

操作部 207 は、キースイッチ等を用いたハードウェアキーであって、ユーザからの指示を受け付けるものである。例えば、図 11 に示すように、操作部 207 は、スマートフォン 200 の筐体 201 の側面に搭載され、指等で押下されるとオンとなり、指を離すとパネ等の復元力によってオフ状態となる押しボタン式のスイッチである。

20

【0238】

記憶部 212 は、主制御部 220 の制御プログラム又は制御データ、アプリケーションソフトウェア、通信相手の名称又は電話番号等に対応づけたアドレスデータ、送受信した電子メールのデータ、Web ブラウジングによりダウンロードした Web データ又は、ダウンロードしたコンテンツデータを記憶し、またストリーミングデータ等を一時的に記憶するものである。また、記憶部 212 は、スマートフォン内蔵の内部記憶部 217 と着脱自在な外部メモリスロットを有する外部記憶部 218 により構成される。

【0239】

なお、記憶部 212 を構成するそれぞれの内部記憶部 217 と外部記憶部 218 は、フラッシュメモリタイプ (flash memory type)、ハードディスクタイプ (hard disk type)、マルチメディアカードマイクロタイプ (multi media card micro type)、カードタイプのメモリ (例えば、MicroSD (登録商標) メモリ等)、RAM (Random Access Memory)、ROM (Read Only Memory) 等の格納媒体を用いて実現される。

30

【0240】

外部入出力部 213 は、スマートフォン 200 に連結される全ての外部機器とのインタフェースの役割を果たすものであり、他の外部機器に通信等 (例えば、ユニバーサルシリアルバス (USB)、IEEE 1394 等) 又はネットワーク (例えば、インターネット、無線 LAN、ブルートゥース (登録商標) (Bluetooth (登録商標))、RFID (Radio Frequency Identification)、赤外線通信 (Infrared Data Association: IrDA) (登録商標)、UWB (Ultra Wideband) (登録商標)、ジグビー (ZigBee) (登録商標) 等) により直接的又は間接的に接続するためのものである。

40

【0241】

スマートフォン 200 に連結される外部機器としては、例えば、有/無線ヘッドセット、有/無線外部充電器、有/無線データポート、カードソケットを介して接続されるメモリカード (Memory card) 又は SIM (Subscriber Identity Module Card) / UIM (User Identity Module Card) カード、オーディオ・ビデオ I/O (Input/Output) 端子を介

50

して接続される外部オーディオ・ビデオ機器、無線接続される外部オーディオ・ビデオ機器、有/無線接続されるスマートフォン、有/無線接続されるパーソナルコンピュータ、有/無線接続されるPDA、有/無線接続されるパーソナルコンピュータ、イヤホン等がある。

【0242】

外部入出力部213は、このような外部機器から伝送を受けたデータをスマートフォン200の内部の各構成要素に伝達したり、スマートフォン200の内部のデータを外部機器に伝送したりする。

【0243】

GPS受信部214は、主制御部220の指示にしたがって、GPS衛星ST1~STnから送信されるGPS信号を受信し、受信した複数のGPS信号に基づく測位演算処理を実行し、スマートフォン200の緯度、経度、高度からなる位置を検出する。

【0244】

GPS受信部214は、無線通信部210又は外部入出力部213(例えば、無線LAN)から位置情報を取得できる時には、その位置情報を用いて位置を検出することもできる。

【0245】

モーションセンサ部215は、例えば、3軸の加速度センサ等を備え、主制御部220の指示にしたがって、スマートフォン200の物理的な動きを検出する。スマートフォン200の物理的な動きを検出することにより、スマートフォン200の動く方向又は加速度が検出される。係る検出結果は、主制御部220に出力されるものである。

【0246】

電源部216は、主制御部220の指示にしたがって、スマートフォン200の各部に、バッテリー(図示しない)に蓄えられる電力を供給するものである。

【0247】

主制御部220は、マイクロプロセッサを備え、記憶部212が記憶する制御プログラム又は制御データにしたがって動作し、スマートフォン200の各部を統括して制御するものである。

【0248】

また、主制御部220は、無線通信部210を通じて、音声通信又はデータ通信を行うために、通信系の各部を制御する移動通信制御機能と、アプリケーション処理機能を備える。

【0249】

アプリケーション処理機能は、記憶部212が記憶するアプリケーションソフトウェアにしたがって主制御部220が動作することにより実現するものである。

【0250】

アプリケーション処理機能としては、例えば、外部入出力部213を制御して対向機器とデータ通信を行う赤外線通信機能、電子メールの送受信を行う電子メール機能、又は、ウェブページを閲覧するウェブブラウジング機能等がある。

【0251】

また、主制御部220は、受信データ又はダウンロードしたストリーミングデータ等の画像データ(静止画像又は動画のデータ)に基づいて、映像を表示入力部204に表示する等の画像処理機能を備える。

【0252】

画像処理機能とは、主制御部220が、上記画像データを復号し、この復号結果に画像処理を施して、映像を表示入力部204に表示する機能のことをいう。

【0253】

更に、主制御部220は、表示パネル202に対する表示制御と、操作部207、操作パネル203を通じたユーザ操作を検出する操作検出制御を実行する。表示制御の実行により、主制御部220は、アプリケーションソフトウェアを起動するためのアイコン又は

10

20

30

40

50

スクロールバー等のソフトウェアキーを表示したり、あるいは電子メールを作成したりするためのウィンドウを表示する。

【0254】

なお、スクロールバーとは、表示パネル202の表示領域に収まりきれない大きな画像等について、画像の表示部分を移動する指示を受け付けるためのソフトウェアキーのことをいう。

【0255】

また、操作検出制御の実行により、主制御部220は、操作部207を通じたユーザ操作を検出したり、操作パネル203を通じて、上記アイコンに対する操作又は、上記ウィンドウの入力欄に対する文字列の入力を受け付けたり、あるいは、スクロールバーを通じた表示画像のスクロール要求を受け付ける。

10

【0256】

更に、操作検出制御の実行により主制御部220は、操作パネル203に対する操作位置が、表示パネル202に重なる重畳部分(表示領域)か、それ以外の表示パネル202に重ならない外縁部分(非表示領域)かを判定し、操作パネル203の感応領域又はソフトウェアキーの表示位置を制御するタッチパネル制御機能を備える。

【0257】

また、主制御部220は、操作パネル203に対するジェスチャ操作を検出し、検出したジェスチャ操作に応じて、予め設定された機能を実行することもできる。ジェスチャ操作とは、従来の単純なタッチ操作ではなく、指等によって軌跡を描いたり、複数の位置を同時に指定したり、あるいはこれらを組み合わせて、複数の位置から少なくとも1つについて軌跡を描く操作を意味する。

20

【0258】

カメラ部208は、図1に示したデジタルカメラにおける外部メモリ制御部20、記憶媒体21、表示制御部22、表示部23、及び操作部14以外の構成を含む。

【0259】

カメラ部208によって生成された撮像画像データは、記憶部212に記憶したり、外部入出力部213又は無線通信部210を通じて出力したりすることができる。

【0260】

図11に示すスマートフォン200において、カメラ部208は表示入力部204と同じ面に搭載されているが、カメラ部208の搭載位置はこれに限らず、表示入力部204の背面に搭載されてもよい。

30

【0261】

また、カメラ部208はスマートフォン200の各種機能に利用することができる。例えば、表示パネル202にカメラ部208で取得した画像を表示することができる。操作パネル203の操作入力のひとつとして、カメラ部208の画像を利用することができる。

【0262】

また、GPS受信部214が位置を検出する際に、カメラ部208からの画像を参照して位置を検出することもできる。更には、カメラ部208からの画像を参照して、3軸の加速度センサを用いずに、或いは、3軸の加速度センサと併用して、スマートフォン200のカメラ部208の光軸方向を判断したり現在の使用環境を判断したりすることもできる。勿論、カメラ部208からの画像をアプリケーションソフトウェア内で利用することもできる。

40

【0263】

その他、静止画又は動画の画像データにGPS受信部214により取得した位置情報、マイクロホン206により取得した音声情報(主制御部等により、音声テキスト変換を行ってテキスト情報となってもよい)、モーションセンサ部215により取得した姿勢情報等を付加して記憶部212に記憶したり、外部入出力部213又は無線通信部210を通じて出力したりすることもできる。

50

【0264】

以上の説明では、撮像素子5がMOS型であるものとしたが、撮像素子5がCCD型であっても本発明を同様に適用可能である。

【0265】

以上のように、本明細書には以下の事項が開示されている。

【0266】

(1) 一方向に配列された複数の画素からなる画素行が上記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、上記センサ部から出力される信号を記憶する記憶部とを有する撮像素子と、上記センサ部によって記憶用の本撮像を行い、上記本撮像によって上記複数の画素の各々に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる本撮像制御と、上記本撮像制御によって上記撮像信号が上記記憶部に記憶された後に、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を上記センサ部によって行い、上記仮撮像によって上記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御部と、上記撮像制御によって上記記憶部に記憶された上記撮像信号を上記撮像素子から出力させる信号出力制御部と、上記本撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御部によって上記撮像素子から出力された第一の撮像信号と、上記仮撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御部によって上記撮像素子から出力された第二の撮像信号のうち少なくとも上記第二の撮像信号に基づいて、上記次の本撮像時の撮像条件を決定する撮像条件決定部と、を備え、上記信号出力制御部は、上記記憶部に記憶された上記第一の撮像信号を複数のグループに分けて上記グループ毎に順次、上記撮像素子から出力させ、上記撮像制御部は、少なくとも1つの上記グループに属する全ての撮像信号が上記撮像素子から出力されてから、全ての上記グループに属する全ての撮像信号が上記撮像素子から出力されるまでの期間に、上記仮撮像制御を行って上記センサ部により上記仮撮像を行う撮像装置。

10

20

【0267】

(2) (1)記載の撮像装置であって、上記撮像制御部は、上記本撮像の前に上記センサ部により行われた撮像によって上記記憶部に記憶された撮像信号に基づいて上記仮撮像時における露光条件を決定する撮像装置。

30

【0268】

(3) (2)記載の撮像装置であって、上記撮像制御を複数回連続して行う連写モードを有し、上記連写モード時には、上記撮像条件決定部は、上記本撮像の前に行われた上記本撮像制御により上記記憶部に記憶された撮像信号、又は、上記本撮像の前に行われた上記仮撮像制御により上記記憶部に記憶された撮像信号のうち少なくとも一方に基づいて、その本撮像の後に行われる上記仮撮像時における露光条件を決定する撮像装置。

【0269】

(4) (1)～(3)のいずれか1つ記載の撮像装置であって、上記撮像制御は、上記本撮像制御と、複数回の上記仮撮像制御とを含む撮像装置。

【0270】

(5) (4)記載の撮像装置であって、上記複数回の上記仮撮像制御は、上記仮撮像時における露光条件がそれぞれ異なる撮像装置。

40

【0271】

(6) (4)記載の撮像装置であって、上記複数回の上記仮撮像制御のうち少なくとも2回の上記仮撮像制御時における上記仮撮像時の露光条件は同じである撮像装置。

【0272】

(7) (4)～(6)のいずれか1つ記載の撮像装置であって、上記撮像制御部は、上記受光面に設定される上記撮像条件の決定に用いるための複数のエリアの中から選択された選択エリアが複数である場合に、上記複数の上記選択エリアの各々に対応させて少なくとも1回の上記仮撮像制御を行う撮像装置。

50

【0273】

(8) (7)記載の撮像装置であって、上記撮像制御部は、上記選択エリアに対応させて行う上記仮撮像制御の上記仮撮像時の露光条件を、その選択エリアの露出値が予め決められた露出値となる露光条件に設定する撮像装置。

【0274】

(9) (7)又は(8)記載の撮像装置であって、上記撮像制御を複数回連続して行う連写モードを有し、上記撮像制御部は、上記連写モードにおいて連続して行われる2つの上記本撮像の間隔の設定値が大きいほど、上記本撮像制御に続けて行う上記複数回の上記仮撮像制御の実施回数の上限值を大きく設定する撮像装置。

【0275】

(10) (9)記載の撮像装置であって、上記撮像制御部は、上記選択エリアの数が上記上限値よりも大きい場合には、上記連写モード中の撮像指示に応じて実施された過去の上記本撮像時に焦点を合わせていた被写体の情報に基づいて、未実施の最新の上記本撮像において焦点を合わせるべき被写体が結像する上記受光面の範囲を推定し、上記選択エリアのうち、少なくとも上記推定した範囲を含む上記選択エリアについてはその選択エリアに対応する上記仮撮像制御を行う撮像装置。

【0276】

(11) (1)～(10)のいずれか1つ記載の撮像装置であって、上記撮像条件決定部は、上記第一の撮像信号と上記第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいて撮像中の被写体の明るさを算出し、上記明るさに基づいて上記次の本撮像時の露出値を上記撮像条件として決定する撮像装置。

【0277】

(12) (1)～(11)のいずれか1つ記載の撮像装置であって、上記一部の画素は、位相差検出用画素を含み、上記撮像条件決定部は、上記第一の撮像信号と上記第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいてデフォーカス量を算出し、上記デフォーカス量に基づいて上記次の本撮像時の上記撮像光学系の合焦位置を上記撮像条件として決定する撮像装置。

【0278】

(13) 一方向に配列された複数の画素からなる画素行が上記一方向と直交する方向に複数配列された受光面を含み、撮像光学系を通して被写体を撮像するセンサ部と、上記センサ部から出力される信号を記憶する記憶部とを有する撮像素子とを用いた撮像方法であって、上記センサ部によって記憶用の本撮像を行い、上記本撮像によって上記複数の画素の各々に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる本撮像制御と、上記本撮像制御によって上記撮像信号が上記記憶部に記憶された後に、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を上記センサ部によって行い、上記仮撮像によって上記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を上記センサ部から出力させる仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、上記撮像制御によって上記記憶部に記憶された上記撮像信号を上記撮像素子から出力させる信号出力制御ステップと、上記本撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第一の撮像信号と、上記仮撮像制御によって上記センサ部から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいて、上記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、を備え、上記信号出力制御ステップでは、上記記憶部に記憶された上記第一の撮像信号を複数のグループに分けて上記グループ毎に順次上記撮像素子から出力させ、上記撮像制御ステップでは、少なくとも1つの上記グループに属する全ての撮像信号が上記撮像素子から出力されてから、全ての上記グループに属する全ての撮像信号が上記撮像素子から出力されるまでの期間に、上記仮撮像制御を行って上記センサ部により上記仮撮像を行う撮像方法。

【0279】

(14) (13)記載の撮像方法であって、上記撮像制御ステップでは、上記本撮像の前に上記センサ部により行われた撮像によって上記記憶部に記憶された撮像信号に基づいて上記仮撮像時における露光条件を決定する撮像方法。

【0280】

(15) (14)記載の撮像方法であって、上記撮像制御が複数回連続して行われる場合に、上記撮像条件決定ステップでは、上記本撮像の前に行われた上記本撮像制御により上記記憶部に記憶された撮像信号、又は、上記本撮像の前に行われた上記仮撮像制御により上記記憶部に記憶された撮像信号のうちの少なくとも一方に基づいて、その本撮像の後に行われる上記仮撮像時における露光条件を決定する撮像方法。

【0281】

(16) (13)～(15)のいずれか1つ記載の撮像方法であって、上記撮像制御は、上記本撮像制御と、複数回の上記仮撮像制御とを含む撮像方法。

【0282】

(17) (16)記載の撮像方法であって、上記複数回の上記仮撮像制御は、上記仮撮像時における露光条件がそれぞれ異なる撮像方法。

【0283】

(18) (16)記載の撮像方法であって、上記複数回の上記仮撮像制御のうちの少なくとも2回の上記仮撮像制御時における上記仮撮像時の露光条件は同じである撮像方法。

【0284】

(19) (16)～(18)のいずれか1つ記載の撮像方法であって、上記撮像制御ステップでは、上記受光面に設定される上記撮像条件の決定に用いるための複数のエリアの中から選択された選択エリアが複数である場合に、上記複数の上記選択エリアの各々に対応させて少なくとも1回の上記仮撮像制御を行う撮像方法。

【0285】

(20) (19)記載の撮像方法であって、上記撮像制御ステップでは、上記選択エリアに対応させて行う上記仮撮像制御の上記仮撮像時の露光条件を、その選択エリアの露出値が予め決められた露出値となる露光条件に設定する撮像方法。

【0286】

(21) (19)又は(20)記載の撮像方法であって、上記撮像制御ステップでは、上記撮像制御を複数回連続して行う場合に、連続する2つの上記本撮像の間隔の設定値が大きいほど、上記本撮像制御に続けて行う上記複数回の上記仮撮像制御の実施回数の上限値を大きく設定する撮像方法。

【0287】

(22) (21)記載の撮像方法であって、上記撮像制御ステップでは、上記選択エリアの数が上記上限値よりも大きい場合には、上記複数回の本撮像のうちの過去の上記本撮像時に焦点を合わせていた被写体の情報に基づいて、未実施の最新の上記本撮像において焦点を合わせるべき被写体が結像する上記受光面の範囲を推定し、上記選択エリアのうち、少なくとも上記推定した範囲を含む上記選択エリアについてはその選択エリアに対応する上記仮撮像制御を行う撮像方法。

【0288】

(23) (13)～(22)のいずれか1つ記載の撮像方法であって、上記撮像条件決定ステップでは、上記第一の撮像信号と上記第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいて撮像中の被写体の明るさを算出し、上記明るさに基づいて上記次の本撮像時の露出値を上記撮像条件として決定する撮像方法。

【0289】

(24) (13)～(23)のいずれか1つ記載の撮像方法であって、上記一部の画素は、位相差検出用画素を含み、上記撮像条件決定ステップでは、上記第一の撮像信号と上記第二の撮像信号のうちの少なくとも上記第二の撮像信号に基づいてデフォーカス量を算出し、上記デフォーカス量に基づいて上記次の本撮像時の上記撮像光学系の合焦位置を上記撮像条件として決定する撮像方法。

10

20

30

40

50

【 0 2 9 0 】

(2 5) 一方向に配列された複数の画素からなる画素行が上記一方向と直交する方向に複数配列された受光面と、上記複数の画素から読み出された信号を記憶する記憶部とを有し、撮像光学系を通して被写体を撮像する撮像素子とを用いて被写体を撮像する撮像プログラムであって、上記撮像素子によって記憶用の本撮像を行い、上記本撮像によって上記複数の画素の各々に蓄積された電荷に応じた撮像信号を読み出す本撮像制御と、上記本撮像制御によって上記撮像信号が上記記憶部に記憶された後に、上記本撮像とは異なる露光条件で、上記本撮像の次の本撮像時の撮像条件を決定するための仮撮像を上記撮像素子によって行い、上記仮撮像によって上記複数の画素の一部の画素に蓄積された電荷に応じた撮像信号を読み出す仮撮像制御と、を含む撮像制御を行う撮像制御ステップと、上記撮像制御によって上記記憶部に記憶された上記撮像信号を上記撮像素子から出力させる信号出力制御ステップと、上記本撮像制御によって上記複数の画素から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第一の撮像信号と、上記仮撮像制御によって上記一部の画素から出力されて上記記憶部に記憶され、上記信号出力制御ステップによって上記撮像素子から出力された第二の撮像信号のうち少なくとも上記第二の撮像信号に基づいて、上記次の本撮像時の撮像条件を決定する撮像条件決定ステップと、をコンピュータに実行させるためのプログラムであり、上記信号出力制御ステップでは、上記記憶部に記憶された上記第一の撮像信号を複数のグループに分けて上記グループ毎に順次上記撮像素子から出力させ、上記撮像制御ステップでは、少なくとも1つの上記グループに属する全ての撮像信号が上記撮像素子から出力されてから、全ての上記グループに属する全ての撮像信号が上記撮像素子から出力されるまでの期間に、上記仮撮像制御を行って上記撮像素子により上記仮撮像を行う撮像プログラム。

10

20

【 産業上の利用可能性 】

【 0 2 9 1 】

本発明によれば、記憶用の撮像を連続して行う場合に、撮像間隔の短縮と撮像品質の向上とを両立させることができる。

【 0 2 9 2 】

以上、本発明を特定の実施形態によって説明したが、本発明はこの実施形態に限定されるものではなく、開示された発明の技術思想を逸脱しない範囲で種々の変更が可能である。

30

本出願は、2016年9月16日出願の日本特許出願(特願2016-181517)に基づくものであり、その内容はここに取り込まれる。

【 符号の説明 】

【 0 2 9 3 】

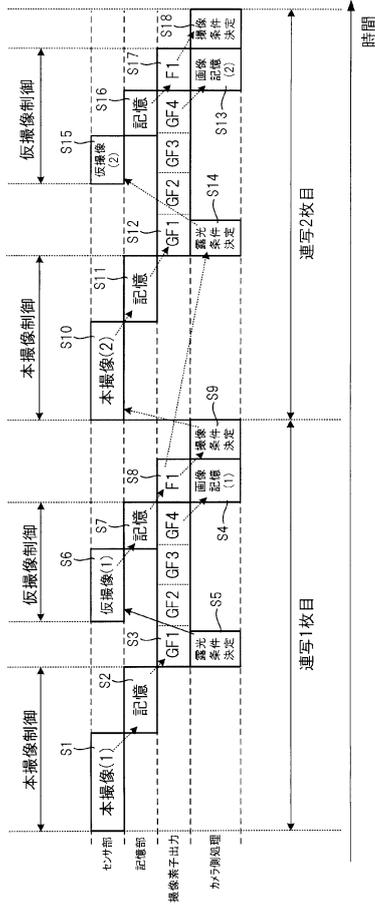
- 1 撮像レンズ
- 2 絞り
- 4 レンズ制御部
- 5 撮像素子
- 40 レンズ装置
- 51 センサ部
- 60 受光面
- 60A 測光測距エリア
- 61 画素
- 62 画素行
- 63 駆動回路
- 64 信号処理回路
- X 行方向
- Y 列方向
- F1 ~ F4 フィールド
- 52 記憶部

40

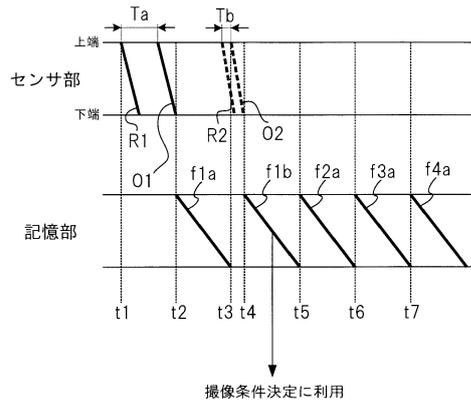
50

7 1 ~ 7 3	主要被写体	
8	レンズ駆動部	
9	絞り駆動部	
1 0	センサ駆動部	
1 1	システム制御部	
1 1 A	撮像制御部	
1 1 B	信号出力制御部	
1 1 C	撮像条件決定部	
1 4	操作部	
1 7	デジタル信号処理部	10
2 0	外部メモリ制御部	
2 1	記憶媒体	
2 2	表示制御部	
2 3	表示部	
2 4	制御バス	
2 5	データバス	
R 1 ~ R 4	リセットタイミングを示す直線	
O 1 ~ O 4	露光終了タイミングを示す直線	
f 1 a、f 2 a、f 3 a、f 4 a、f 1 b、f 1 c、f 1 d	記憶部からの信号の出力タイミングを示す直線	20
T a、T b、T c、T d	露光時間	
2 0 0	スマートフォン	
2 0 1	筐体	
2 0 2	表示パネル	
2 0 3	操作パネル	
2 0 4	表示入力部	
2 0 5	スピーカ	
2 0 6	マイクロホン	
2 0 7	操作部	
2 0 8	カメラ部	30
2 1 0	無線通信部	
2 1 1	通話部	
2 1 2	記憶部	
2 1 3	外部入出力部	
2 1 4	G P S 受信部	
2 1 5	モーションセンサ部	
2 1 6	電源部	
2 1 7	内部記憶部	
2 1 8	外部記憶部	
2 2 0	主制御部	40
S T 1 ~ S T n	G P S 衛星	

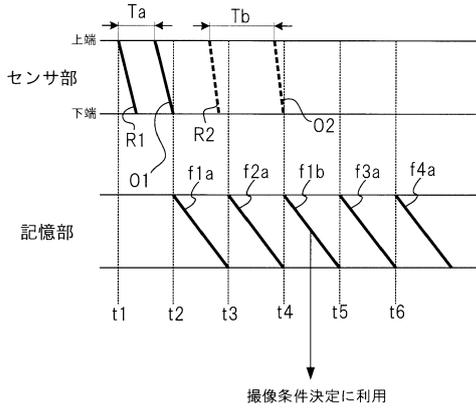
【図5】



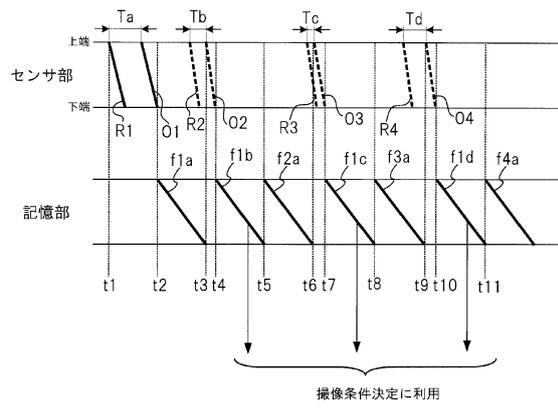
【図6】



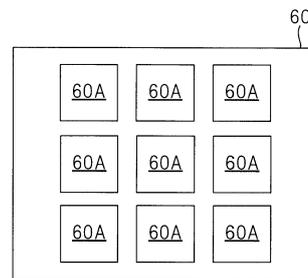
【図7】



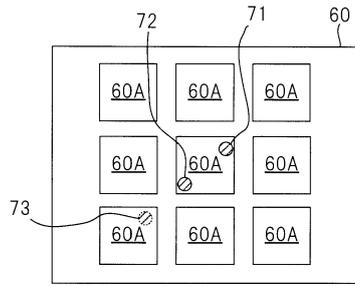
【図8】



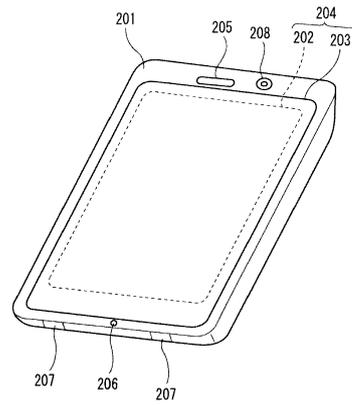
【図9】



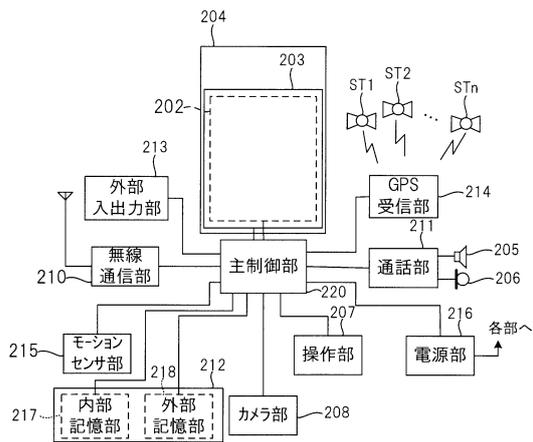
【図10】



【図11】



【図12】



フロントページの続き

- (56)参考文献 特開2012-147187(JP,A)
特開2002-112095(JP,A)
特開2005-117192(JP,A)
特開2010-200177(JP,A)

- (58)調査した分野(Int.Cl., DB名)
H04N 5/222 - 5/257