(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

(24) 登録日 平成25年12月27日 (2013.12.27)

特許第5442403号

(P5442403)

(45) 発行日 平成26年3月12日(2014.3.12)

 (51) Int.Cl.
 F I

 HO 1 L
 21/3065
 (2006.01)
 HO 1 L
 21/302
 1 O 1 H

 HO 1 L
 21/205
 (2006.01)
 HO 1 L
 21/205

 HO 1 L
 21/304
 (2006.01)
 HO 1 L
 21/304
 6 4 5 Z

 C 2 3 C
 16/44
 (2006.01)
 C 2 3 C
 16/44
 J

請水頃の数 () (全	20	貝)
---------------	----	----

 (21)出願番号 (22)出願日 (65)公開番号 (43)公開日 審査請求日 	特願2009-263069 (P2009-263069) 平成21年11月18日 (2009.11.18) 特開2011-108884 (P2011-108884A) 平成23年6月2日 (2011.6.2) 平成24年11月6日 (2012.11.6)	(73)特許権者 (74)代理人 (72)発明者 (72)発明者	 ¹ 000219967 東京エレクトロン株式会社 東京都港区赤坂五丁目3番1号 ¹ 100120075 弁理士 大山 浩明 本田 昌伸 東京都港区赤坂五丁目3番1号 赤坂Bi zタワー 東京エレクトロン株式会社内 村上 貴宏 東京都港区赤坂五丁目3番1号 赤坂Bi
			東京都港区赤坂五丁目3番1号 赤坂Bi スタワー 東京エレクトロン株式会社内
		(72) 発明者	三村高範
			東京都港区赤坂五丁目3番1号 赤坂Bi
			2タリー 東京エレクトロン林式会社内
			最終頁に続く

(54) 【発明の名称】 基板処理装置及びそのクリーニング方法並びにプログラムを記録した記録媒体

(57)【特許請求の範囲】

【請求項1】

減圧可能に構成された処理室内に上部電極と下部電極を対向して配置し,前記下部電極を 設けた基板載置台を備えた処理室内をクリーニングする基板処理装置のクリーニング方法 であって,

前記処理室内を所定の処理条件に基づいてクリーニングする際に,O₂ガスと不活性ガ スからなる処理ガスを前記下部電極のセルフバイアス電圧<u>の範囲によって</u>絶対値が小さい セルフバイアス電圧の範囲ほど,前記処理ガス全体に対して前記O₂ガスの流量比が減少 し前記不活性ガスの流量比が増大するように設定した流量比で前記処理室内に供給し,前 記電極間に高周波電力を印加してプラズマを発生させること<u>によって,前記基板載置台の</u> 中央部よりも周縁部の付着物除去効果を高めることを特徴とする基板処理装置のクリーニ ング方法。

10

【請求項2】

前記不活性ガスはArガスとし,

前<u>記絶</u>対値が50V以下となるセルフバイアス電圧の範囲の処理条件を用いてクリーニングを行う場合には,前記O2ガスの流量比が前記処理ガス全体の8%以上33%未満となるように前記各ガスの流量比を設定することを特徴とする請求項1に記載の基板処理装置のクリーニング方法。

【請求項3】

前記絶対値が50Vより大きく160Vより小さくなるセルフバイアス電圧の範囲の処理 20

条件を用いてクリーニングを行う場合には,前記O2ガスの流量比が前記処理ガス全体の 33%以上100%未満となるように前記各ガスの流量比を設定することを特徴とする請 求項2に記載の基板処理装置のクリーニング方法。

【請求項4】

減圧可能に構成された処理室と,

前記処理室内に対向配置された上部電極及び下部電極と,

前記下部電極を設けた基板載置台と、

前記電極間に所定の高周波電力を供給する電力供給装置と、

前記処理室内にO₂ガスと不活性ガスをクリーニング用の処理ガスとして供給するガス 供給部と,

前記処理室内を排気して所定の圧力に減圧する排気部と、

前記処理室内を所定の処理条件でクリーニングする際の前記下部電極のセルフバイアス 電圧の範囲によって絶対値が小さいセルフバイアス電圧の範囲ほど,<u>前記処理ガス全体に</u> 対して前記O2ガスの流量比が減少し前記不活性ガスの流量比が増大するように設定され た前記処理ガスの流量比を記憶する記憶部と,

前記処理室内をクリーニングする際に,前記記憶部から前記セルフバイアス電圧<u>の範囲</u> に対応する前記流量比を読み出して,その流量比で前記O₂ガスと前記不活性ガスを前記 ガス供給部から供給し,前記電力供給装置から前記電極間に所定の高周波電力を印加して プラズマを生成する<u>ことによって,前記基板載置台の中央部よりも周縁部の付着物除去効</u> 果を高める制御部と,

20

30

10

を設けたことを特徴とする基板処理装置。

【請求項5】

前記不活性ガスはArガスとし,

前<u>記絶</u>対値が50V以下となるセルフバイアス電圧の範囲の処理条件を用いてクリーニングを行う場合には,前記O2ガスの流量比が前記処理ガス全体の8%以上33%未満となる前記各ガスの流量比を前記記憶部に記憶することを特徴とする請求項4に記載の基板処理装置。

【請求項6】

前<u>記絶</u>対値が50Vより大きく160Vより小さくなる<u>セルフバイアス電圧の範囲の</u>処理 条件を用いてクリーニングを行う場合には,前記O₂ガスの流量比が前記処理ガス全体の 33%以上100%未満となる前記各ガスの流量比を前記記憶部に記憶することを特徴と する請求項5に記載の基板処理装置。

【請求項7】

請求項1に記載のクリーニング方法を実行するプログラムを記録したことを特徴とするコ ンピュータ読み取り可能な記録媒体。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は,例えば半導体ウエハ,FPD基板などの基板を載置する基板載置台を備えた 処理室内をクリーニングする基板処理装置,そのクリーニング方法,プログラムを記録し 40 た記録媒体に関する。

【背景技術】

[0002]

半導体デバイスを製造する基板処理装置は,例えば半導体ウエハや液晶基板などの基板 を載置する下部電極を備える載置台とこれに対向して配置した上部電極を備える処理室を 設けて構成される。このような基板処理装置でエッチングや成膜などのプラズマ処理を行 う場合には,載置台上の静電チャックなどに基板を載置して吸着保持させて,処理室内に 所定の処理ガスを導入し,電極間にプラズマを発生させることで,基板に対するプラズマ 処理を施すようになっている。

【0003】

まま放置すれば,プラズマ処理が繰り返されるごとに,こうして付着した付着物(例えば CFポリマー)を放置しておくと,プラズマ処理を繰り返すごとに堆積していくので,載 置台への基板の吸着保持力を低下させたり,搬送アームで基板を載置台に載置する際に基 板の位置ずれが発生したりするという問題がある。

[0005]

去することが重要となる。

また,載置台上に載置された基板の裏面にパーティクルが付着すれば,次工程において 問題が拡大する虞がある。さらに,処理室内にパーティクルが残留していると,基板上に 付着し,その基板の処理に影響を与える虞があり,基板上に最終的に製造される半導体デ バイスの品質が確保できない等の不具合が発生してしまう。

【 0 0 0 6 】

このような処理室内のパーティクルを効果的に除去する方法として,例えば特許文献1 には,載置台から基板を取り除いた状態で処理室内にO₂ガスを導入してプラズマを生成 してラジカルを発生させ,このラジカルと載置台に堆積した付着物との間に化学反応を起 こさせて,載置台から付着物を除去するクリーニング方法が記載されている。また,特許 文献3~4には,酸素などの酸化物を含む希ガスをプラズマ化してラジカルやイオンを発 生させて処理室内のパーティクルを除去するクリーニング方法が開示されている。

20

10

【先行技術文献】

【特許文献】

[0007]

【特許文献1】特開2006-19626号公報

【特許文献2】特開平8-97189号公報

【特許文献3】特開2005-142198号公報

【特許文献4】特開2009-65170号公報

【発明の概要】

【発明が解決しようとする課題】

[0008]

しかしながら,載置台(又は載置台を兼ねる下部電極)にパーティクルが付着して堆積 した付着物は重合体(例えばCFポリマー)を形成するので,上述したようにO₂ガスを プラズマ化してクリーニングを行ったとしても,付着物を除去するには時間がかかる。 【0009】

この点,付着物の除去レートを上げるためには,例えば処理室内圧力をできるだけ低く したり,電極に印加する高周波電力を大きくしたりすることで,下部電極のセルフバイア ス電圧を上げてラジカルやイオンのエネルギーを上昇させればよいと考えられる。

【0010】

しかしながら,載置台上に基板を載置しないで行うウエハレスクリーニングでは,載置 台の表面がプラズマに露出するので,下部電極のセルフバイアス電圧を上げるほど,イオ ンなどの衝撃が大きくなるので載置台の表面がダメージを受け易くなるという問題がある

[0011]

そこで,本発明は,このような問題に鑑みてなされたもので,その目的とするところは ,セルフバイアス電圧を上げることなく,付着物の除去レートを高めることができるクリ ーニング方法等を提供することにある。

【課題を解決するための手段】

[0012]

40

このような基板処理装置では,処理室内で基板を処理する際に発生する反応生成物や処 理室内に外部から混入する微粒子などのパーティクル(微細な粒子状の異物)を適切に除

50

一般に処理室内のクリーニングにおいてO2ガスと不活性ガスの混合ガスを用いる場合 には、不活性ガスの流量比を増加するほど、O2ガスの分圧が下がるので付着物の除去レ ートも低下するものと考えられていた。ところが、本発明者らは処理室内圧力や第1及び 第2高周波電力が小さい領域(例えば下部電極のセルフバイアス電圧が50V以下ないし は160V以下の領域)、すなわちイオンエネルギが小さい領域で実際に実験を試みたと ころ、予想に反してO2ガスの流量比が減少するように不活性ガスを増加させた方が付着 物の除去レートが高くなる領域があることを発見した。以下の本発明は、このような見知 から導き出されたものである。

【0013】

上記課題を解決するために,本発明のある観点によれば,減圧可能に構成された処理室 内に上部電極と下部電極を対向して配置し,前記下部電極を設けた基板載置台を備えた処 理室内をクリーニングする基板処理装置のクリーニング方法であって,前記処理室内を所 定の処理条件に基づいてクリーニングする際に,O₂ガスと不活性ガスからなる処理ガス を前記下部電極のセルフバイアス電圧の範囲によって絶対値が小さいセルフバイアス電圧 の範囲ほど,前記処理ガス全体に対して前記O₂ガスの流量比が減少し不活性ガスの流量 比が増大するように設定した流量比で前記処理室内に供給し,前記電極間に高周波電力を 印加してプラズマを発生させることによって,前記基板載置台の中央部よりも周縁部の付 着物除去効果を高めることを特徴とする基板処理装置のクリーニング方法が提供される。

【0014】

上記課題を解決するために,本発明の別の観点によれば,減圧可能に構成された処理室 と,前記処理室内に対向配置された上部電極及び下部電極と,前記下部電極を設けた基板 載置台と,前記電極間に所定の高周波電力を供給する電力供給装置と,前記処理室内にO 2ガスと不活性ガスをクリーニング用の処理ガスとして供給するガス供給部と,前記処理 室内を排気して所定の圧力に減圧する排気部と,前記処理室内を所定の処理条件でクリー ニングする際の前記下部電極のセルフバイアス電圧の範囲によって絶対値が小さいセルフ バイアス電圧の範囲ほど,前記処理ガス全体に対して前記O2ガスの流量比が減少し不活 性ガスの流量比が増大するように設定された前記処理ガスの流量比を記憶する記憶部と, 前記処理室内をクリーニングする際に,前記記憶部から前記セルフバイアス電圧の範囲に 対応する前記流量比を読み出して,その流量比で前記O2ガスと前記不活性ガスを前記ガ ス供給部から供給し,前記電力供給装置から前記電極間に所定の高周波電力を印加してプ 30 ラズマを生成することによって,前記基板載置台の中央部よりも周縁部の付着物除去効果 を高める制御部とを設けたことを特徴とする基板処理装置が提供される。

【0015】

上記課題を解決するために,本発明の別の観点によれば,上記クリーニング方法を実行 するプログラムを記録したことを特徴とするコンピュータ読み取り可能な記録媒体が提供 される。

[0016]

また,上記クリーニング方法及び基板処理装置において,前記不活性ガスはArガスとし,前<u>記絶</u>対値が50V以下となる<u>セルフバイアス電圧の</u>処理条件を用いてクリーニング を行う場合には,前記O₂ガスの流量比が前記処理ガス全体の8%以上33%未満となる ように前記各ガスの流量比を設定することが好ましい。

【0017】

この場合,さらに前<u>記絶</u>対値が50Vより大きく160Vより小さくなる<u>セルフバイア <u>ス電圧の</u>処理条件を用いてクリーニングを行う場合には,前記O₂ガスの流量比が前記処 理ガス全体の33%以上100%未満となるように前記各ガスの流量比を設定することが 好ましい。</u>

【0018】

なお,本明細書中1mTorrは(10⁻³×101325/760)Pa,1scc mは(10⁻⁶/60)m³/secとする。 【発明の効果】 [0019]

本発明によれば,下部電極のセルフバイアス電圧に応じて,O₂ガスの流量比が減少し Arガスの流量比が増大するように設定することで,セルフバイアス電圧を上げることな く,付着物の除去レートを高めることができる。これにより,載置台の表面に与えるダメ ージを抑えつつ,付着物を除去する時間を短縮することができる。

【図面の簡単な説明】

[0020]

【図1】本発明の実施形態にかかるプラズマ処理装置を示す断面図である。

【図2】図1に示す載置台の拡大図である。

【図3A】処理室内圧力を100mTorrとしたときの処理ガスの流量比と除去レート 10 との関係をグラフで示す図である。

【図3B】処理室内圧力を200mTorrとしたときの処理ガスの流量比と除去レート との関係をグラフで示す図である。

【図3C】処理室内圧力を400mTorrとしたときの処理ガスの流量比と除去レート との関係をグラフで示す図である。

【図3D】処理室内圧力を750mTorrとしたときの処理ガスの流量比と除去レート との関係をグラフで示す図である。

【図4A】図3A~図3DのウエハWの周縁部の除去レートを縦軸にとって,処理ガスの 流量比を横軸にとってまとめたグラフを示す図である。

【図4B】図4AにおいてArガスの流量比0(O₂ガス100%)の除去レートで各流 ²⁰ 量比の除去レートを基準化したグラフを示す図である。

【図 5 A】処理室内圧力が100mTorrの場合に第1高周波電力の大きさを変えたと きの処理ガスの流量比と除去レートとの関係を示す図である。

【図 5 B】図 5 A において A r ガスの流量比 0 (O ₂ ガス 1 0 0 %)の除去レートで各流 量比の除去レートを基準化したグラフを示す図である。

【図 6 A】処理室内圧力が400mTorrの場合に第2高周波電力の大きさを変えたときの処理ガスの流量比と除去レートとの関係を示す図である。

【図 6 B】図 5 A において A r ガスの流量比 0 (O 2 ガス 1 0 0 %)の除去レートで各流 量比の除去レートを基準化したグラフを示す図である。

【図 7 A】処理室内圧力が100m T o r r の場合に第2高周波電力の大きさを変えたと ³⁰ きの処理ガスの流量比と除去レートとの関係を示す図である。

【 図 7 B 】 図 5 A において A r ガスの流量比 0 (O ₂ ガス 1 0 0 %)の除去レートで各流 量比の除去レートを基準化したグラフを示す図である。

【図8】セルフバイアス電圧の絶対値と除去レートとの関係をグラフに示す図である。 【発明を実施するための形態】

[0021**]**

以下に添付図面を参照しながら,本発明の好適な実施の形態について詳細に説明する。 なお,本明細書及び図面において,実質的に同一の機能構成を有する構成要素については ,同一の符号を付することにより重複説明を省略する。

[0022]

(基板処理装置の構成例)

40

先ず,本発明の実施形態にかかる基板処理装置の構成例について図面を参照しながら説 明する。ここでは,基板処理装置として,1つの電極(下部電極)に例えば40MHzの 比較的高い周波数を有する第1高周波電力(プラズマ生起用高周波電力)と,例えば13 .56MHzの比較的低い周波数を有する第2高周波電力(バイアス電圧用高周波電力) を重畳して印加して,ウエハ上に形成された被エッチング膜のエッチングを行うプラズマ 処理装置を例に挙げて説明する。図1は本実施形態にかかるプラズマ処理装置の概略構成 を示す断面図である。

【0023】

図1に示すようにプラズマ処理装置100は例えば表面が陽極酸化処理(アルマイト処 50

理)されたアルミニウムまたはステンレス鋼等の金属から成る円筒形状に成形された処理 容器を有する処理室(チャンバ)102を備える。処理室102は接地されている。処理 室102内には,基板例えば半導体ウエハ(以下,単に「ウエハ」とも称する。)Wを載 置する基板載置台(以下,単に「載置台」と称する)110が設けられている。載置台1 10は,円板状の下部電極(サセプタ)111を備えており,この下部電極1110上方 には,処理ガスやパージガスなどを導入するシャワーヘッドを兼ねた上部電極120が対 向して配設されている。

【0024】

下部電極111は例えばアルミニウムからなる。下部電極111は処理室102の底部 から垂直上方に延びる筒状部104に絶縁性の筒状保持部106を介して保持されている 。下部電極111の上面には、ウエハWを静電吸着力で保持するための静電チャック11 2が設けられている。静電チャック112は例えば導電膜からなる静電チャック電極11 4を絶縁膜内に挟み込んで構成される。静電チャック電極114には直流電源115が電 気的に接続されている。この静電チャック112によれば、直流電源115からの直流電 圧により、クーロン力でウエハWを静電チャック112上に吸着保持することができる。 【0025】

下部電極111の内部には冷却機構が設けられている。この冷却機構は,例えば下部電 極111内の円周方向に延在する冷媒室116に,図示しないチラーユニットからの所定 温度の冷媒(例えば冷却水)を配管を介して循環供給するように構成される。冷媒の温度 によって静電チャック112上のウエハWの処理温度を制御できる。

【0026】

下部電極111と静電チャック112には伝熱ガス供給ライン1118がウエハWの裏面 に向けて配設されている。伝熱ガス供給ライン118には例えばHeガスなどの伝熱ガス (バックガス)が導入され,静電チャック112の上面とウエハWの裏面との間に供給さ れる。これにより,下部電極111とウエハWとの間の熱伝達が促進される。静電チャッ ク112上に載置されたウエハWの周囲を囲むようにフォーカスリング119配置されて いる。フォーカスリング119は,例えば石英やシリコンからなり,筒状保持部106の 上面に設けられている。

【0027】

上部電極120は処理室102の天井部に設けられている。上部電極120は接地され 30 ている。上部電極120には処理室102内での処理に必要なガスを供給する処理ガス供 給部122が配管123を介して接続されている。処理ガス供給部122は,例えば処理 室102内でのウエハのプロセス処理や処理室102内のクリーニング処理などに必要な 処理ガスやパージガスなどを供給するガス供給源,ガス供給源からのガスの導入を制御す るバルブ及びマスフローコントローラにより構成される。

【0028】

上部電極120には多数のガス通気孔125を有する下面の電極板124と,この電極 板124を着脱可能に支持する電極支持体126とを有する。電極支持体126の内部に バッファ室127が設けられている。このバッファ室127のガス導入口128には上記 処理ガス供給部122の配管123が接続されている。

【0029】

図1 では説明を簡単にするため,処理ガス供給部122を一系統のガスラインで表現しているが,処理ガス供給部122は単一のガス種の処理ガスを供給する場合に限られるものではなく,複数のガス種を処理ガスとして供給するものであってもよい。この場合には,複数のガス供給源を設けて複数系統のガスラインで構成し,各ガスラインにマスフローコントローラを設けてもよい。

【 0 0 3 0 】

このような処理ガス供給部122により処理室102内に供給する処理ガスとしては、 例えば酸化膜のエッチングでは、C1などを含むハロゲン系ガスが用いられる。具体的に はSiO₂膜などのシリコン酸化膜をエッチングする場合には、CHF₃ガスなどが処理

10

20

20

30

ガスとして用いられる。HfO2, HfSiO2, ZrO2, ZrSiO4などの高誘電 体薄膜をエッチングする場合には,BC13ガスを処理ガスとしたり,BC13ガスとO 2ガスとの混合ガスを処理ガスとして用いられる。ポリシリコン膜をエッチングする場合 には,HBrガスとO2ガスの混合ガスなどが処理ガスとして用いられる。 【0031】

また,処理室102内のクリーニングでは,例えばO₂ガスの単ガス,O₂ガスと不活 性ガス(Arガス,Heガスなど)の混合ガスが用いられる。本実施形態にかかるクリー ニング処理ではその処理ガスとしてO₂ガスとArガスとの混合ガスを用いる場合を例に 挙げる。

【0032】

処理室102の側壁と筒状部104との間には排気路130が形成され,この排気路1 30の入口または途中に環状のバッフル板132が取り付けられるとともに,排気路13 0の底部に排気口134が設けられている。この排気口134には排気管を介して排気部 136が接続されている。排気部136は,例えば真空ポンプを備え,処理室102内を 所定の真空度まで減圧することができるようになっている。また,処理室102の側壁に は、ウエハWの搬入出口を開閉するゲートバルプ108が取り付けられている。

【0033】

下部電極111には,2周波重畳電力を供給する電力供給装置140が接続されている。電力供給装置140は,第1周波数の第1高周波電力(プラズマ生起用高周波電力)を供給する第1高周波電力供給機構142と,第1周波数よりも低い第2周波数の第2高周 波電力(バイアス電圧発生用高周波電力)を供給する第2高周波電力供給機構152から 構成されている。

【0034】

第1高周波電力供給機構142は,下部電極111側から順次接続される第1フィルタ 144,第1整合器146,第1電源148を有している。第1フィルタ144は,第2 周波数の電力成分が第1整合器146側に侵入することを防止する。第1整合器146は ,第1高周波電力成分をマッチングさせる。

第2高周波電力供給機構152は,下部電極111側から順次接続される第2フィルタ 154,第2整合器156,第2電源158を有している。第2フィルタ154は,第1 周波数の電力成分が第2整合器156側に侵入することを防止する。第2整合器156は ,第2高周波電力成分をマッチングさせる。

[0036]

処理室102にはその周囲を囲むように磁場形成部170が配設されている。磁場形成 部170は,処理室102の周囲に沿って上下に離間して配置された上部マグネットリン グ172と下部マグネットリング174を備え,処理室102内にプラズマ処理空間を囲 むカスプ磁場を発生させる。

[0037]

プラズマ処理装置100には、制御部(全体制御装置)160が接続されており、この 制御部160によってプラズマ処理装置100の各部が制御されるようになっている。ま ⁴⁰ た、制御部160には、オペレータがプラズマ処理装置100を管理するためにコマンド の入力操作等を行うキーボードや、プラズマ処理装置100の稼働状況を可視化して表示 するディスプレイ等からなる操作部162が接続されている。

【0038】

さらに,制御部160には,プラズマ処理装置100で実行される各種処理(ウエハW に対するプラズマ処理など)を制御部160の制御にて実現するためのプログラムやプロ グラムを実行するために必要な処理条件(レシピ)などが記憶された記憶部164が接続 されている。

【0039】

記憶部164には,例えば複数の処理条件(レシピ)が記憶されている。各処理条件は 50

,プラズマ処理装置100の各部を制御する制御パラメータ,設定パラメータなどの複数 のパラメータ値をまとめたものである。各処理条件は例えば処理ガスの流量比,処理室内 圧力,高周波電力などのパラメータ値を有する。

(8)

[0040]

なお,これらのプログラムや処理条件はハードディスクや半導体メモリに記憶されてい てもよく,またCD-ROM,DVD等の可搬性のコンピュータにより読み取り可能な記 憶媒体に収容された状態で記憶部164の所定位置にセットするようになっていてもよい

[0041**]**

制御部160は,操作部162からの指示等に基づいて所望のプログラム,処理条件を 10 記憶部164から読み出して各部を制御することで,プラズマ処理装置100での所望の 処理を実行する。また,操作部162からの操作により処理条件を編集できるようになっ ている。

[0042]

(プラズマ処理装置の動作)

次に,上述したような構成のプラズマ処理装置100の動作について説明する。例えば ウエハWにプラズマエッチング処理を行う場合には,図示しない搬送アームによって未処 理ウエハWを処理室102にゲートバルブ108から搬入する。ウエハWが載置台110 上,すなわち静電チャック112上に載置されると,直流電源115をオンしてウエハW を静電チャック112に吸着保持し,プラズマエッチング処理を開始する。

【0043】

プラズマエッチング処理は,予め設定されたプロセスレシピに基づいて実行される。具体的には処理室102内が所定の圧力に減圧され,上部電極120から所定の処理ガス(例えばC4F8ガス,O2ガス,およびArガスを含む混合ガス)を所定の流量および流 量比で処理室102内に導入される。

[0044]

この状態で,下部電極111に,第1電源148から第1高周波として10MHz以上,例えば100MHzを供給し,第2電源158から第2高周波として2MHz以上10 MHz未満,例えば3MHzの第2の高周波電力を供給する。これにより,第1高周波の 働きで下部電極111と上部電極120との間に処理ガスのプラズマが発生するとともに ,第2高周波の働きで下部電極111にセルフバイアス電圧(-Vdc)が発生し,ウエ ハWに対してプラズマエッチング処理を実行することができる。このように,下部電極1 11に第1高周波および第2高周波を供給してこれらを重畳させることにより,プラズマ を適切に制御して良好なプラズマエッチング処理を行うことができる。

【0045】

エッチング処理が終了すると,直流電源115をオフして静電チャック112の吸着保 持力を除去し,図示しない搬送アームによってウエハWをゲートバルブ108から搬出す る。

[0046]

このようなウエハWのプラズマエッチング処理が実行されると,処理室102内にプラ 40 ズマ処理による反応生成物などのパーティクルが発生する。このパーティクルは処理室1 02内の側壁のみならず,処理室102内に配置される載置台110などにも付着する。 例えば図2に示すようにパーティクルはウエハWとフォーカスリング119の間にも入り 込んで静電チャック112の周縁部の上側にも付着する。

【0047】

こうして付着した付着物(例えばCFポリマー)を放置しておくと,プラズマエッチン グ処理を繰り返すごとに堆積していくので,ウエハWの吸着保持力を低下させたり,搬送 アームでウエハWを静電チャック112上に載置する際にウエハWの位置ずれが発生した りという問題がある。また,付着物の一部が削れて浮遊すると,ウエハW上にも付着する 虞がある。ウエハWに付着するとそこから製造される半導体デバイスの配線ショート等の 20

[0048]

このため,プラズマ処理装置100では,一定のタイミングで処理室102内のクリー ニング処理を行うようになっている。例えば1枚のウエハWのプラズマエッチング処理が 終了するごとにクリーニング処理を行ってもよく,また1ロット(例えば25枚)分のウ エハWのプラズマエッチング処理が終了するごとにクリーニング処理を行うようにしても よい。

(9)

[0049]

クリーニング処理では、クリーニング用の処理ガスを処理室102内に導入し、所定の 10 圧力を保持する。この状態で、下部電極111に、第1電源148から第1高周波として 10MHz以上,例えば100MHzを供給し,第2電源158から第2高周波として2 MHz以上10MHz未満,例えば3MHzの第2の高周波電力を供給する。これにより , 第 1 高周波の働きで下部電極 1 1 1 と上部電極 1 2 0 との間に処理ガスのプラズマが発 生するとともに,第2高周波の働きで下部電極111にセルフバイアス電位が発生し,処 理室102内のクリーニング処理を実行することができる。

(クリーニング処理で用いる処理ガス)

このようなクリーニング処理では,〇,ガスを処理ガスとして用いて〇,プラズマで付 着物を除去するのが一般的である。ところが,O,プラズマでは除去レートが遅く時間が かかるという問題がある。特に図2に示すような静電チャック112の周縁部の上側に付 着する付着物は重合体(例えばCFポリマー)を形成するので除去するのに時間がかかる

20

[0051]

この点,付着物の除去レートを上げるためには,例えば処理室102内圧力をできるだ け低くしたり,各電極に印加する高周波電力を大きくしたりすることで,下部電極111 のセルフバイアス電圧を上げるのが最も容易である。しかしながら,静電チャック112 上にウエハWを載置しないで行うウエハレスクリーニングでは,静電チャック112の表 面はプラズマに露出する。このため,下部電極111のセルフバイアス電圧を上げるほど イオン衝撃が大きくなるので静電チャック112の表面がダメージを受け易くなる。

[0052]

そこで,本発明者らは様々な実験を行ったところ,クリーニング処理の処理ガスとして O 。ガスと不活性ガス(例えばArガス)の混合ガスを用い,その流量比を変えるだけで ,セルフバイアス電圧を上げることなく,除去レートを高めることができることを見出し た。これによれば,静電チャック112の表面に与えるダメージを抑えつつ,付着物の除 去レートを高めることができる。

[0053]

より具体的に説明すると,発明者らは,〇,ガスと不活性ガスの流量比に対する,処理 室102内の圧力,第1高周波電力(プラズマ生起用高周波電力),第2高周波電力(バ イアス電圧発生用高周波電力)との関係を実験で確認したところ,予期せぬ結果が得られ た。

[0054]

一般には0,ガスと不活性ガスの混合ガスを用いる場合,不活性ガスの流量比を増加す るほど,〇,ガスの分圧が下がるので付着物の除去レートも低下するものと考えられてい た。ところが,実際の実験では処理室内圧力や第1及び第2高周波電力の大きさによって は,〇,ガスの流量比が減少するようにArガスを増加させた方が付着物の除去レートが 高くなる領域があることが実験結果から判明した。

[0055]

以下,これらの実験結果について図面を参照しながら説明する。先ず,クリーニング処 理における処理室内圧力を変えたときの処理ガスの流量比と付着物の除去レートの関係に ついての実験結果について説明する。この実験では、下部電極に付着する成分と同様のC

30

Fポリマーを形成した直径300mmのウエハWに対して,処理ガスとしてO 。 ガスとA r ガスの混合ガスを用いてクリーニングの処理条件と同様の条件でエッチングを行って, そのエッチングレートを付着物の除去レートとして測定した。 [0056]図 3 A ~ 図 3 D はそれぞれ,処理室内圧力を 1 0 0 m T o r r , 2 0 0 m T o r r , 4 00mTorr,750mTorrとしたときの処理ガスの流量比を変えて測定した除去 レートをプロットしたものである。処理ガスの流量比は,処理ガスの全体の流量を100 0 s c c m として O 。 ガスと A r ガスの 流量比を変えてエッチング (クリーニング) を行 った。 [0057]具体的には,図3A~図3Dにも凡例のようにO 。ガスの流量比/Arガスの流量比で 示すと,1000sccm/0sccm(0,ガス100%),750sccm/250 s c c m (O ₂ ガス 7 5 %) , 5 0 0 s c c m / 5 0 0 s c c m (O ₂ ガス 5 0 %) , 1 50sccm/850sccm(0²ガス15%),50sccm/950sccm(0 。ガス5%),10sccm/990sccm(0,ガス1%)についてそれぞれエッチ ングを行って除去レートを測定した。なお,その他の処理条件は以下の通りである。 [0058] 「処理条件] 第1高周波電力:500W 第2高周波電力:0W 上部電極温度: 6 0 d e g 側壁温度: 6 0 d e g 下部電極温度: 4 0 d e g 処理時間: 3 0 s e c [0059]図 3 A ~ 図 3 D によれば,ウエハWの面内位置を全体的に見れば,図 3 A,図 3 B に示 す100mTorr,200mTorrの場合には,O,ガスの流量比が減少するように Arガスを増加させるほど,除去レートも低下している。これに対して,図3C,図3D に示す400mTorr,750mTorrの場合には,02ガスの流量比が減少するよ うにArガスを増加させた方が除去レートが高くなっている。しかも,O,ガスの流量比

30

10

20

[0060]

そこで,図3A~図3DのウエハWの周縁部の除去レートを縦軸にとって,処理ガスの 流量比を横軸にとってまとめると,図4A,図4Bに示すようになる。図4A,図4Bの 横軸は,処理ガスの流量比をArガス/(Arガス+O₂ガス)の百分率で示しているの で,流量比0%はO₂100%であり,流量比100%はO₂ガス0%である。 【0061】

を減少させると,ウエハWの中央部よりも周縁部の方がより除去レートが高くなっている ことがわかる。このため,特に静電チャック112の中央部にダメージを与えずに,周縁

部の付着物の除去効率を高めることができる点で効果が大きい。

図4Aは,ウエハWの外縁から中心部に向けて1mmの位置(図3A~図3Dでは-1 40 49mmの位置)の除去レートを各圧力ごとにグラフにしたものである。図4Bは,図4 AのArガスの流量比0(O₂ガス100%)の除去レートを基準(1)として各流量比 の除去レートを基準化したものである。すなわち,各流量比の除去レートをArガスの流 量比0(O₂ガス100%)の除去レートで割り算した値をプロットしてグラフにしたも のである。なお,図4A,図4Bでは,O₂ガスの流量比/Arガスの流量比が250s ccm/750sccm(O₂ガス25%),30sccm/970sccm(O₂ガス 3%)の場合の実験データも加えている。

[0062]

図 4 A , 図 4 B によれば , ウエハ W の 周縁部の除去レートは , 1 0 0 m T o r r の 場合 には , O ₂ ガスの流量比が減少するように A r ガスを増加させるほど , 除去レートも低下 50

(10)

している。これに対して,200mTorr,400mTorr,750mTorrと圧 力が高くなるほど, 0 , ガスの流量比が減少するように Ar ガスを増加させた方が除去レ ートが増大する。特に400mTorr以上では除去レートが〇,ガス100%の場合に 比して略1.75倍と大幅に増大する流量比がある。但し,いずれの圧力の場合も0,ガ スが少なすぎると,除去レートも低下するので,除去レートが最大付近の流量比を用いる ことが好ましい。

[0063]

ところで,処理室102内の圧力を200mTorr,400mTorr,750mT orrと高くすると,イオンエネルギが減少する。そうとすると,上記実験結果からイオ 10 ンエネルギが低い領域ほど〇,ガスの流量比が減少するようにArガスを増大させた方が 除去レートが増大するものと考えられるので、それを検証する実験を行った。 [0064]

ここでは先ず,Arガスを増大させてもそれほど除去レートが上がらなかった条件,す なわち処理室内圧力が100mTorr,200mTorrのときに、下部電極111に 印加する第1高周波電力の大きさを変えて行った実験結果を説明する。具体的には,第2 高周波電力を0Wに固定して第1高周波電力の大きさを変えて図3A(100mTorr) , 図3B(200mTorr)の場合と同様の実験を行った。図5A, 図5Bは, 10 0 m T o r r の場合について図 4 A , 図 4 B と同様にウエハWの周縁部(-149 m m の) 位置)の除去レートを横軸にとり,処理ガスの流量比を縦軸にとってまとめたものである 。図 6 A , 図 6 B は , 4 0 0 m T o r r の場合について図 4 A , 図 4 B と同様にウエハW の周縁部(-149mmの位置)の除去レートを横軸にとり,処理ガスの流量比を縦軸に とってまとめたものである。

[0065]

図5A,図5B,図6A,図6Bによれば、処理室内圧力が100mTorrの場合と 200mTorrの場合ともに,第1高周波電力を500Wから200Wに小さくした方 が,〇,ガスの流量比が減少するようにArガスを増加させていったときの除去レートの 上昇率が大きくなることがわかる。図6A,図6Bによれば,400mTorrの場合で はさらに顕著に除去レートの上昇率が大きくなっている。これにより,処理室内圧力が1 00mTorrの場合と200mTorrの場合でも,第1高周波電力を小さくしてイオ ンエネルギを減少させると,図3C(400mTorr)や図3D(750mTorr) の場合と同様にArガス増大の効果が現れる傾向があることがわかった。 [0066]

30

20

続いて,Arガスを増大させると除去レートが上がった条件,すなわち処理室内圧力が 400mTorrの場合に,下部電極111に印加する第2高周波電力を大きくしてイオ ンエネルギを増大させた場合の実験結果を説明する。具体的には,第1高周波電力を50 0Wに固定して第2高周波電力の大きさを変えて図3C(400mTorr)の場合と同 様の実験を行った。図7A,図7Bは,400mTorrの場合について図4A,図4B と同様にウエハWの周縁部(-149mmの位置)の除去レートを横軸にとり、処理ガス の流量比を縦軸にとってまとめたものである。

[0067]

図 7 A , 図 7 B によれば , 第 2 高周波電力を 1 5 0 W , 3 0 0 W と大きくしてイオンエ ネルギを増大すると,0Wの場合に比して0,ガスの流量比が減少するようにArガスを 増加させていっても除去レートは大きくならない。これにより,処理室内圧力が400m Torrの場合でも,第2高周波電力を大きくしてイオンエネルギを増大させると,図3 A (100mTorr)や図3B (200mTorr)の場合と同様にArガス増大の効 果が薄れる傾向があることがわかった。

[0068]

以上の実験結果によれば,付着物の除去レートを高められるArガスとOぅガスの流量 比は,イオンエネルギと密接な関係があることがわかった。イオンエネルギは,下部電極 のセルフバイアス電圧(- Vdc)の大きさに対応するため,ここでは上述した各実験結

(11)

果からセルフバイアス電圧(-Vdc)と付着物の除去レートとの関係をまとめてみた。 これをグラフで表したのが図8である。

【 0 0 6 9 】

図8は,上記各実験結果において除去レートを高めるのに適した処理ガスの流量比を選択して,そのときのセルフバイアス電圧(-Vdc)を求めてその絶対値を横軸にとり, 付着物の除去レートを縦軸にとってこれらの関係をグラフにしたものである。具体的には 図4A,図4B等の実験結果に基づいて除去レートが最も大きくなる範囲で処理ガス流量 比を選択した。ここでは,O2ガスとArガスからなる処理ガス全体に対するO2ガスの 流量の割合が8%,33%,100%で除去レートを求める実験を行った場合のデータを 用いている。

[0070]

図8によれば、02ガス8%、33%、100%のプロットデータをそれぞれ直線近似 すると、各直線y8、y33、y100のようになる。すなわち、これらの直線y8、y 33、y100は傾きが異なる。これらの直線y8、y33、y100のうち上側にくる ものほど除去レートを高めることができるのであるから、セルフバイアス電圧の領域によっ て上側にくる直線も変わることになる。これにより、セルフバイアス電圧の領域によっ

【 0 0 7 1 】

例えばセルフバイアス電圧(- V d c)の絶対値が非常に大きい160V以上の場合は ,直線100が最も上側にあるので02ガス100%の場合が最も除去レートを高めるこ とができる。これに対して,セルフバイアス電圧の絶対値がそれよりも低い50V以上1 60以下の場合は,直線y33が最も上側にあるので,O2ガス33%の場合が最も除去 レートを高めることができる。さらに,セルフバイアス電圧の絶対値が低い50V以下の 場合は,直線y8が最も上側にあるので,O2ガス8%の場合が最も除去レートを高める ことができる。

[0072]

このように,セルフバイアス電圧が小さい領域でも,O₂ガスの流量比が減少するよう にArガスを増加する方が付着物の除去レートを高めることができる理由としては例えば プラズマ密度の観点から以下のことが考えられる。Arガスは電離にエネルギーを費やす ことができるのでArイオンになり易いのに対して,O₂ガスは酸素ラジカルに解離する のにも多くのエネルギーを要するので,O₂ガスだけではプラズマ密度が上がらなくなっ てしまう。このため,Arガスを増やすほど,セルフバイアス電圧が下がってくるので除 去レートをとり難くなってくるものの,その分Arイオンの数が増大してイオン密度や電 子密度も増大するので,O₂ガスの解離を促進する。従って,セルフバイアス電圧が小さ い領域では,Arガスを増大した方が,O₂ガスも電離し易くなり,付着物の除去効率を 大幅に高めることができると推察される。

【0073】

そこで,本実施形態のクリーニング処理では,処理室102内を所定の処理条件に基づ いてクリーニングする際に,O2ガスとArガスからなる処理ガスを下部電極111のセ ルフバイアス電圧に応じてその絶対値が小さいほど,O2ガスの流量比が減少しArガス の流量比が増大するように設定した流量比で処理室102内に供給し,電極間に高周波電 力を印加してプラズマを発生させる。

【0074】

より具体的には,セルフバイアス電圧(- V d c)の絶対値が50V以下となる処理条件を用いる場合には,O₂ガス8%以上33%未満となるようにO₂ガスとArガスの流量比を設定する。また,セルフバイアス電圧の絶対値が50Vより大きく160Vより小さくなる処理条件を用いる場合には,O₂ガス33%以上100%未満となるようにO₂ガスとArガスの流量比を設定する。これらの処理ガスの流量比は,予め他の処理条件とともに記憶部164に記憶しておき,クリーニングを実行する際に読み出して用いるようにしてもよい。

10

20



【0075】

このように,本発明者らはセルフバイアス電圧(-Vdc)と,処理ガスの流量比との 間に一定の関連性があることを発見し,クリーニングに用いる処理ガスの流量比をセルフ バイアス電圧(-Vdc)に応じて変えるだけで,効果的に除去レートを高めることがで きることを見出した。

【0076】

これにより,セルフバイアス電圧(-Vdc)を高めることなく,付着物の除去レート を高めることができるので,静電チャック112の表面に与えるダメージを抑えつつ,静 電チャック112の周縁部に付着する付着物を除去するのに要する時間を短縮できる。 【0077】

なお,セルフバイアス電圧の絶対値が160V以上となる処理条件を用いる場合には, O2ガス10<u>0以</u>上となるようにO2ガスとArガスの流量比を設定するようにしてもよい。但し,載置台110の表面(静電チャック112の表面)へのダメージも抑えつつ, Arガスの増大によって付着物の除去レートを高めるには,セルフバイアス電圧の絶対値 が160Vより小さい領域や50Vより小さい領域となる処理条件でクリーニングを行う ことが好ましい。

【 0 0 7 8 】

また,上記実施形態においてクリーニング用の処理ガスとしては,O₂ガスに加える不 活性ガスとしてArガスを例に挙げて説明したが,これに限定されるものではない。この ²⁰ ような不活性ガスとしてはArガスの他に,例えばHeガス,Neガス,Krガスなどを 用いることもできる。

[0079]

また,上述した実施形態の機能を実現するソフトウエアのプログラムを記憶した記憶媒体等の媒体をシステムあるいは装置に供給し,そのシステムあるいは装置のコンピュータ (又はCPUやMPU)が記憶媒体等の媒体に記憶されたプログラムを読み出して実行す ることによっても,本発明が達成され得る。

 $\begin{bmatrix} 0 & 0 & 8 & 0 \end{bmatrix}$

この場合,記憶媒体等の媒体から読み出されたプログラム自体が上述した実施形態の機能を実現することになり,そのプログラムを記憶した記憶媒体等の媒体は本発明を構成することになる。プログラムを供給するための記憶媒体等の媒体としては,例えば,フロッピー(登録商標)ディスク,ハードディスク,光ディスク,光磁気ディスク,CD-ROM,CD-R,CD-R,CD-ROM,CD-RAM,DVD-RW,DVD+RW,MG気テープ,不揮発性のメモリカード,ROMなどが挙げられる。また,媒体に対してプログラムを,ネットワークを介してダウンロードして提供することも可能である。 【0081】

なお,コンピュータが読み出したプログラムを実行することにより,上述した実施形態 の機能が実現されるだけでなく,そのプログラムの指示に基づき,コンピュータ上で稼動 しているOSなどが実際の処理の一部又は全部を行い,その処理によって上述した実施形 態の機能が実現される場合も,本発明に含まれる。

【0082】

さらに,記憶媒体等の媒体から読み出されたプログラムが,コンピュータに挿入された 機能拡張ボードやコンピュータに接続された機能拡張ユニットに備わるメモリに書き込ま れた後,そのプログラムの指示に基づき,その機能拡張ボードや機能拡張ユニットに備わ るCPUなどが実際の処理の一部又は全部を行い,その処理によって上述した実施形態の 機能が実現される場合も,本発明に含まれる。

【0083】

以上,添付図面を参照しながら本発明の好適な実施形態について説明したが,本発明は 係る例に限定されないことは言うまでもない。当業者であれば,特許請求の範囲に記載さ れた範疇内において,各種の変更例または修正例に想到し得ることは明らかであり,それ 10

30

らについても当然に本発明の技術的範囲に属するものと了解される。

【0084】

例えば上記実施形態では基板処理装置として,下部電極のみに2種類の高周波電力を重 置して印加してプラズマを生起させるタイプのプラズマ処理装置を例に挙げて説明したが ,これに限定されるものではなく,別のタイプ例えば下部電極のみに1種類の高周波電力 を印加するタイプや2種類の高周波電力を上部電極と下部電極にそれぞれ印加するタイプ のプラズマ処理装置に適用してもよい。さらに,本発明を適用可能な基板処理装置として は,プラズマ処理装置に限定されることはなく,成膜処理を行う熱処理装置に適用しても よい。

【産業上の利用可能性】

【0085】

本発明は,例えば半導体ウエハ, FPD基板などの基板を載置する基板載置台を備えた 処理室内をクリーニングする基板処理装置,そのクリーニング方法,プログラムを記録し た記録媒体に適用可能である。

【符号の説明】

ľ	0	0	8	6]	
1	0	0				プラズマ処理装置
1	0	2				処理室
1	0	4				筒状部
1	0	6				筒状保持部
1	0	8				ゲートバルブ
1	1	0				載置台
1	1	1				下部電極
1	1	2				静電チャック
1	1	4				静電チャック電極
1	1	5				直流電源
1	1	6				冷媒室
1	1	8				伝熱ガス供給ライン
1	1	9				フォーカスリング
1	2	0				上部電極
1	2	2				処理ガス供給部
1	2	3				配管
1	2	4				電極板
1	2	5				ガス通気孔
1	2	6				電極支持体
1	2	7				バッファ室
1	2	8				ガス導入口
1	3	0				排気路
1	3	2				バッフル板
1	3	4				排気口
1	3	6				排気部
1	4	0				電力供給装置
1	4	2				第1高周波電力供給機構
1	4	4				第1フィルタ
1	4	6				第1整合器
1	4	8				第1電源
1	5	2				第 2 高周波電力供給機構
1	5	4				第 2 フィルタ
1	5	6				第 2 整 合 器
1	5	8				第 2 電源

10

20

30

1	6	0	制御部
1	6	2	操作部
1	6	4	記憶部
1	7	0	磁場形成部
1	7	2	上部マグネットリング
1	7	4	下部マグネットリング
	W		ウエハ

【図1】

【図2】







【図3C】







(17)



【図4B】





【図 5 A】







【図 6 B】



【図7A】











フロントページの続き

(72)発明者 花岡 秀敏東京都港区赤坂五丁目3番1号 赤坂Bizタワー 東京エレクトロン株式会社内

審査官 長谷部 智寿

(56)参考文献 特開2005-101289(JP,A) 特開2007-067455(JP,A) 特開2006-245097(JP,A) 特開2005-353698(JP,A) 特開2005-251837(JP,A) 特開2005-251837(JP,A) 特開2008-211099(JP,A) 特開2004-247388(JP,A)

(58)調査した分野(Int.Cl., DB名)

H 0 1 L	21/3065
H 0 1 L	21/205
H 0 1 L	21/304
H 0 5 H	1/46
C 2 3 C	16/44