

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.³
G06F 3/00
G06F 5/06
G06F 13/00

(11) 공개번호 특1984-0000835
(43) 공개일자 1984년02월27일

(21) 출원번호	특1982-0002655
(22) 출원일자	1982년06월15일
(30) 우선권주장	56-61698 1981년06월15일 일본(JP) 56-95679 1981년06월19일 일본(JP)
(71) 출원인	후지쓰 가부시기가이샤 야마모토 다카마사
(72) 발명자	일본국 가나가와켄 가와사끼시 나카하라구 가미고다나까, 015반지 치바 다카시
(74) 대리인	일본국 가나가와켄 가와사끼시 다카쓰꾸 쓰지하시 4-4-11 제2사기누마 구렁 히루 206 장용식

심사청구 : 있음

(54) 컴퓨터 시스템

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

컴퓨터 시스템

[도면의 간단한 설명]

제1도는 본발명에 따른 컴퓨터 시스템의 한 실시예를 나타낸 블록도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

컴퓨터 시스템에 있어서,

다수의 채널(10-0~10-31), 최소한 한개의 중앙처리장치(6-0, 6-1), 최소한 한개의 주기억장치(1-0~1-3), 상기 채널, 상기 중앙처리장치 및 상기 주기억장치 사이에 데이터 전송을 제어하기 위한 상기 채널, 상기 중앙처리장치 및 상기 주기억장치에 연결된 기억제어장치(2), 상기 주기억장치와 상기 채널을 제어하기 위한 상기 기억제어장치에 포함되어 있는 채널 버퍼(3), 상기 주기억장치 블록의 블록 어드레스(ADDR 1~25)를 포함하고 있는 제어정보(CTRL)와 어드레스정보(ADDR)를 기억하기 위한 태그라인블록(11-1, 11-2)의 다수의 세트(SET0~SET31)로 구획되어 있으며 상기 채널 버퍼에 포함되어 있는 태그부(11)(상기 태그부의 각 세트는 상기 채널중의 하나로 정의됨), 상기 태그라인중의 하나에 각각 대응되는 다수의 데이터로 구획되어 있으며 상기 채널 버퍼에 포함되어 있는 데이터부(12), 상기 태그부 각 블록의 한 태그라인을 선택하도록 상기 태그부를 액세스하기 위한 제1 액세스 수단(14, 26) 데이터 라인중의 하나의 데이터 라인을 선택할 수 있도록 상기 데이터부를 액세스 하기 위한 제2 액세스 수단(19, 26), 상기 주기억장치를 액세스 하기 위한 제3 액세스 수단(17, 26)양 어드레스가 매칭될때 매칭신호(MCH0, MCH1)를 발생할 수 있도록 상기 주기억장치에 상기채널의 액세스 어드레스를 가진 상기 제1액세스 수단에 의해서 선택된 각 태그라인에 기억된 블록 어드레스를 비교하기 위한 상기 태그부에 연결된 비교기수단(16-0, 16-1), 상기 매칭 신호들중의 한개가 발생할 때에는 상기 제2 액세스 방법에 의해서 상기 데이터부에 액세스가 실행되는 반면에, 상기 매칭신호들 중의 어떤 하나도 발생되지 않을때에는 상기 제3 액세스 방법에

의해서 상기 주기억장치에 액세스가 실행되는 방법을 특징으로 하는 컴퓨터 시스템.

청구항 2

제1항에 있어서, 상기 채널중의 하나가 상기 주기억장치에 부분기억 액세스를 요구할때 상기 주기억장치를 직접 액세스하기 위한 제4수단(41~45)을 더 포함하는 것을 특징으로 하는 컴퓨터 시스템.

청구항 3

제1항에 있어서, 상기 채널중의 하나가 상기 주기억 장치에 특수한 데이터(CAW, CCW, DAT, CSW)에 대하여 액세스를 요구할때 상기 주기억장치를 직접 액세스하기 위한 제5 액세스 수단(51~53)을 포함하는 것을 특징으로 하는 컴퓨터 시스템.

청구항 4

제1항에 있어서, 데이터가 상기 데이터부 각 데이터 라인의 중간이 상지점에 기억될 때, 인출 데이터가 상기데이터부의 다음번 데이터라인에 기억될 수 있도록 상기 주기억장치를 인출하기 위한 사전인출수단을 포함하는 것을 특징으로 하는 컴퓨터 시스템.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1

