

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2012-250483

(P2012-250483A)

(43) 公開日 平成24年12月20日(2012.12.20)

(51) Int.Cl.
B41J 2/05 (2006.01)

F I
B41J 3/04 103B

テーマコード(参考)
2C057

審査請求 未請求 請求項の数 5 O L (全 15 頁)

(21) 出願番号 特願2011-125709 (P2011-125709)
(22) 出願日 平成23年6月3日(2011.6.3)

(71) 出願人 000001007
キヤノン株式会社
東京都大田区下丸子3丁目30番2号
(74) 代理人 100076428
弁理士 大塚 康徳
(74) 代理人 100112508
弁理士 高柳 司郎
(74) 代理人 100115071
弁理士 大塚 康弘
(74) 代理人 100116894
弁理士 木村 秀二
(74) 代理人 100130409
弁理士 下山 治
(74) 代理人 100134175
弁理士 永川 行光

最終頁に続く

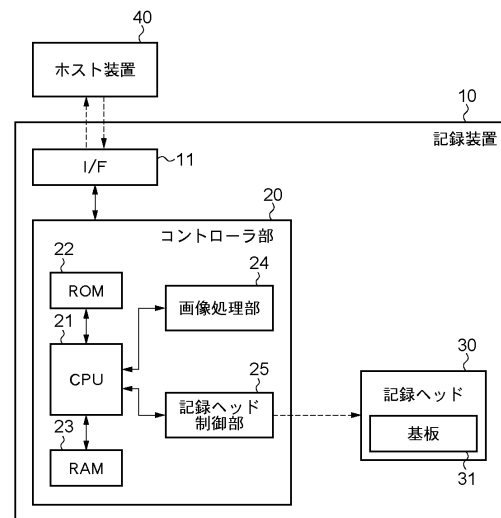
(54) 【発明の名称】 記録ヘッド、記録装置、その制御方法

(57) 【要約】 (修正有)

【課題】回路規模の増大を招かずに、各吐出口からのインクの吐出量のばらつきを抑制する。

【解決手段】記録ヘッドは、電気熱変換素子を複数のグループに分割し、各グループの電気熱変換素子をダブルパルスの駆動信号により時分割駆動することにより各吐出口からインクを吐出する。ここで、記録ヘッドは、各グループに対応して設けられ、プレパルス及びメインパルスの少なくともいずれかのパルス幅が互いに異なる複数種類の駆動信号のうちいずれかを選択するための選択情報を保持する保持回路と、各グループに対応して設けられ、保持回路により保持された選択情報に応じて複数種類の駆動信号から1つを選択するセレクタと、各電気熱変換素子に対応して設けられ、セレクタにより選択された駆動信号に従って対応する電気熱変換素子に電圧を印加する駆動回路とを具備し、保持回路には、時分割駆動における駆動タイミング毎に新たな選択情報が保持される。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

複数の吐出口それぞれに対応して設けられる電気熱変換素子を隣接する複数の電気熱変換素子を 1つのグループとして複数のグループに分割し、各グループの電気熱変換素子をダブルパルスの駆動信号により時分割駆動することにより各吐出口からインクを吐出する記録ヘッドであって、

各グループに対応して設けられ、プレパルス及びメインパルスの少なくともいずれかのパルス幅が互いに異なる複数種類の駆動信号のうちいずれかを選択するための選択情報を保持する保持回路と、

各グループに対応して設けられ、前記保持回路により保持された選択情報に応じて前記複数種類の駆動信号から 1つを選択するセレクタと、

各電気熱変換素子に対応して設けられ、前記セレクタにより選択された駆動信号に従って対応する電気熱変換素子に電圧を印加する駆動回路と

を具備し、

前記保持回路には、

前記時分割駆動における駆動タイミング毎に新たな選択情報が保持されることを特徴とする記録ヘッド。

【請求項 2】

前記選択情報として、前記駆動信号におけるプレパルスを複数種類のうちからいずれかを選択するための第 1の選択情報と、前記駆動信号におけるメインパルスを複数種類のうちからいずれかを選択するための第 2の選択情報とがあり、

前記保持回路には、

前記時分割駆動における駆動タイミング毎に新たな前記第 1の選択情報及び前記第 2の選択情報がそれぞれ保持される

ことを特徴とする請求項 1記載の記録ヘッド。

【請求項 3】

前記選択情報は、

各吐出口からのインクの吐出量のばらつきに基づいて予め決められている

ことを特徴とする請求項 1又は 2記載の記録ヘッド。

【請求項 4】

請求項 1から 3のいずれか 1項に記載の記録ヘッドを有する記録装置であって、

前記複数種類の駆動信号のうちいずれかを指示する各グループ毎の選択信号を含む信号を前記記録ヘッドに向けて転送する記録ヘッド制御手段

を具備し、

前記保持回路は、

前記選択信号に基づいて前記選択情報を保持する

ことを特徴とする記録装置。

【請求項 5】

複数の吐出口それぞれに対応して設けられる電気熱変換素子を隣接する複数の電気熱変換素子を 1つのグループとして複数のグループに分割し、各グループの電気熱変換素子をダブルパルスの駆動信号により時分割駆動することにより各吐出口からインクを吐出する記録ヘッドを有する記録装置の制御方法であって、

各グループに対応して設けられた前記記録ヘッドの保持回路が、プレパルス及びメインパルスの少なくともいずれかのパルス幅が互いに異なる複数種類の駆動信号のうちいずれかを選択するための選択情報を前記時分割駆動における駆動タイミング毎に新たに保持する工程と、

各グループに対応して設けられた前記記録ヘッドのセレクタが、前記保持回路により保持された選択情報に応じて前記複数種類の駆動信号から 1つを選択する工程と、

各電気熱変換素子に対応して設けられた前記記録ヘッドの駆動回路が、前記セレクタにより選択された駆動信号に従って対応する電気熱変換素子に電圧を印加する工程と

10

20

30

40

50

を含むことを特徴とする制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、記録ヘッド、記録装置、その制御方法に関する。

【背景技術】

【0002】

従来、画像信号に応じて記録素子から液滴を吐出し、記録媒体上にドットを付着させることによって記録を行なうインクジェット記録方式を採用した記録装置が知られている。記録素子から液滴を吐出するための構成としては、従来いくつかの方式が提案及び実施されているが、その中でも、記録素子に電気熱変換素子（ヒータ）を備える構成が知られている。

10

【0003】

このようなヒータを備えた記録素子には、複数の記録要素が配備されている。個々の記録要素としては、例えば、液体を吐出口に導くための流路と、流路中の液体に保護膜を介して接触するヒータとが挙げられる。画像信号に応じて個々のヒータに所定の電圧パルスが印加され、ヒータが発熱して液体を加熱する。そして、液体は、急激な加熱によって、急激な体積増加を伴う状態変化（発泡）を起こす。これにより、その発泡に基づく力によって吐出口から所定量の液体が押し出される。吐出された液滴が飛翔し、記録媒体上に付着することによってドットが形成される。

20

【0004】

近年、このような記録素子が配される基板（記録素子基板）上には、ヒータの他、種々の要素が配置される。例えば、ヒータ各々に所定の電圧パルスを印加する駆動回路、直列に入力される画像信号を駆動回路各々に入力するため並列に変換するシフトレジスタ、シフトレジスタから出力されるデータ（信号）を一時的に記憶するラッチ回路などが配される。

【0005】

また、記録素子の吐出口は、記録速度を向上させるため、その数が増えており、1つの基板上に1列当たり1000を越える吐出口を複数列持つものも実用化されている。しかし、数千のヒータに同時に電圧を印加すると、大きな電流が流れ配線の抵抗による電圧降下や、ノイズの発生などの問題が生じてしまう。そのため、時分割で電圧をヒータに印加するブロック駆動という駆動（時分割駆動）方法が用いられている。

30

【0006】

図6は、従来の基板の構成の一例を示す図である。図6に示す基板においては、1000個の吐出口が隣接する複数の吐出口毎に50のグループに分けられており、グループ毎に1個の吐出口からインクの吐出が行なわれる。すなわち、全てのグループで考えると、計50個の吐出口から同時にインクの吐出が行なわれる。この吐出動作を20回繰り返す時分割駆動によりインクが吐出され記録が行なわれる。

【0007】

ここで、基板上には、吐出口111、ヒータ110、駆動回路108の他、デコーダ106、シフトレジスタ101、ラッチ回路104等が設けられる。このような図6に示す基板においては、図7に示す入力信号に基づいて記録動作が行なわれる。

40

【0008】

簡単に説明すると、まず、各グループの1番左側の吐出口番号000、020、040～980の吐出口からインクの吐出が行なわれる。このインクの吐出では、まず、各吐出口に対応した画像信号が、シフトレジスタ101を介してラッチ回路104に保持される。そして、ブロック選択入力107により0が入力され、デコーダ106により各グループの一番左の駆動回路108を選択するブロック選択信号BLE00がデコードされ、当該信号が各グループに入力される。この状態において、ヒートイネーブル信号109が入力されると、各グループの左端の駆動回路108が画像信号に対応した電圧をヒータ11

50

0に印加する。これにより、吐出口111からインクが吐出される。

【0009】

その後、各グループの左から2番目の吐出口番号001、021、041～981の吐出口、左から3番目、4番目・・・の吐出口からも上記同様にしてインクの吐出が行なわれる。このような動作は、複数回繰り返される(この場合、20回)。これにより、記録媒体上に画像が形成される。

【0010】

このように熱エネルギーを利用したインクジェット方式では、ヒータを発熱させて、インクの発泡を起こすことでインクを吐出するため、記録素子の温度により吐出量の変動し易い。

10

【0011】

ここで、特許文献1には、図7のP1及びP3に示すように、2つのパルス部からなるダブルパルスを、記録素子の温度に応じて変更してヒータに印加する技術について言及されている。これにより、吐出量の変動を補正している。より具体的には、記録素子の温度に応じて吐出量が一定になるように、P1を変更し、それ合わせて発泡に最適な発熱エネルギーになるようにP3を変更する。

【0012】

また、各ヒータの抵抗値が一定でないことを起因として吐出口毎にインクの吐出量がばらつく場合がある。また更に、ヒータの発熱に伴った昇温により複数のヒータ内で温度分布が生じ、ヒータ毎の温度差を起因として吐出量のばらつきが生じる場合がある。これ以外にも、このような吐出口毎の吐出量のばらつきは、例えば、吐出口の口径のばらつき、ヒータ上の保護膜厚のばらつきなど様々な原因が挙げられる。

20

【0013】

これに対し、特許文献2には、複数のヒートイネーブル信号を入力し、いずれを選択するかを選択情報を記憶し、吐出口毎に最適なヒートイネーブル信号を選択してヒータに電圧パルスを印加する技術が開示されている。

【先行技術文献】

【特許文献】

【0014】

【特許文献1】特許平05-031905号公報

30

【特許文献2】特開平07-241992号公報

【発明の概要】

【発明が解決しようとする課題】

【0015】

特許文献2のように、吐出口毎に選択情報を記憶し、当該吐出口毎に最適なヒートイネーブル信号を選択する方式では、1つの基板上に数千のヒータ及び吐出口を持つ構成においては、記憶回路、選択回路等の数が多くなり、回路規模が大きくなり過ぎてしまう。すなわち、実質的に実現が不可能であるといえる。

【0016】

また、特許文献2において回路規模削減方法として言及されている画像信号転送用のシフトレジスタを選択信号の転送に共用する方法を用いた場合、記録中の吐出による昇温で刻々と変化する温度に対応した吐出量の変化を補正することができない。

40

【0017】

ここで、隣接する数個の吐出口で同じヒートイネーブル信号による電圧パルスをヒータに印加することで、記憶回路、選択回路の数を数分の1にする方法が考えられる。しかし、その場合、例えば、ヒータ上の保護膜が発泡のための発熱で削れていき、ヒータから液体までの熱抵抗が変わり、発泡に最適な発熱エネルギーが変化するという現象が生じた場合には対応できない。すなわち、吐出口毎に吐出される液滴の数が異なってくるため、隣接した吐出口であっても発泡に最適な発熱エネルギーがそれぞれ異なってくるので、補正を適切に行なうことができない。

50

【 0 0 1 8 】

そこで、本発明は、上記課題に鑑みてなされたものであり、回路規模の増大を招かずに、各吐出口からのインクの吐出量のばらつきを抑制させられるようにした技術を提供することを目的とする。

【課題を解決するための手段】

【 0 0 1 9 】

上記課題を解決するため、本発明の一態様は、複数の吐出口それぞれに対応して設けられる電気熱変換素子を隣接する複数の電気熱変換素子を1つのグループとして複数のグループに分割し、各グループの電気熱変換素子をダブルパルスの駆動信号により時分割駆動することにより各吐出口からインクを吐出する記録ヘッドであって、各グループに対応して設けられ、プレパルス及びメインパルスの少なくともいずれかのパルス幅が互いに異なる複数種類の駆動信号のうちいずれかを選択するための選択情報を保持する保持回路と、各グループに対応して設けられ、前記保持回路により保持された選択情報に応じて前記複数種類の駆動信号から1つを選択するセレクタと、各電気熱変換素子に対応して設けられ、前記セレクタにより選択された駆動信号に従って対応する電気熱変換素子に電圧を印加する駆動回路とを具備し、前記保持回路には、前記時分割駆動における駆動タイミング毎に新たな選択情報が保持される。

10

【発明の効果】

【 0 0 2 0 】

本発明によれば、回路規模の増大を招かずに、各吐出口からのインクの吐出量のばらつきを抑制させられる。

20

【図面の簡単な説明】

【 0 0 2 1 】

【図1】本発明の一実施の形態に係る記録装置10の機能的な構成の一例を示す図。

【図2】図1に示す記録素子基板31の構成の一例を示す図。

【図3】ヒートインキ信号の一例を示す図。

【図4】記録素子基板31の記録動作を制御する信号の一例を示す図。

【図5】実施形態2に係る記録素子基板31を制御する信号の一例を示す図。

【図6】従来技術を説明するための図。

【図7】従来技術を説明するための図。

30

【発明を実施するための形態】

【 0 0 2 2 】

以下、図面を参照して本発明の好適な実施形態について詳細に説明する。以下の説明においては、インクジェット記録方式を用いた記録装置を例に挙げて説明する。記録装置は、例えば、記録機能のみを有するシングルファンクションプリンタであっても良いし、また、例えば、記録機能、FAX機能、スキャナ機能等の複数の機能を有するマルチファンクションプリンタであっても良い。また、例えば、カラーフィルタ、電子デバイス、光学デバイス、微小構造物等を所定の記録方式で製造するための製造装置であっても良い。

【 0 0 2 3 】

なお、以下の説明において、「記録」とは、文字、図形等有意の情報を形成する場合のみならず、有意無意を問わない。更に人間が視覚で知覚し得るように顕在化したものであるか否かも問わず、広く記録媒体上に画像、模様、パターン、構造物等を形成する、又は媒体の加工を行なう場合も表す。

40

【 0 0 2 4 】

また、「記録媒体」とは、一般的な記録装置で用いられる紙のみならず、布、プラスチック・フィルム、金属板、ガラス、セラミックス、樹脂、木材、皮革等、インクを受容可能なものも表す。

【 0 0 2 5 】

更に、「インク」とは、上記「記録」の定義と同様広く解釈されるべきものである。従って、記録媒体上に付与されることによって、画像、模様、パターン等の形成又は記録媒

50

体の加工、或いはインクの処理（例えば、記録媒体に付与されるインク中の色剤の凝固または不溶化）に供され得る液体を表す。

【0026】

また更に、「記録素子」（「ノズル」という場合もある）とは、特にことわらない限りインク吐出口乃至これに連通する液路及びインク吐出に利用されるエネルギーを発生する素子を総括していうものとする。

【0027】

（実施形態1）

図1は、本発明の一実施の形態に係る記録装置10の機能的な構成の一例を示す図である。

【0028】

記録装置10は、ホスト装置40と接続されている。ホスト装置40は、画像データの供給源となるコンピュータ（或いは、画像読取用のリーダーやデジタルカメラなど）で実現される。ホスト装置40と記録装置10の間では、インタフェース（以下、I/Fと呼ぶ）11を介して画像データ、コマンド等の授受が行なわれる。

【0029】

コントローラ部20は、CPU21と、ROM22と、RAM23と、画像処理部24と、記録ヘッド制御部25とを具備して構成される。

【0030】

CPU（Central Processing Unit）21は、コントローラ部20における処理を統括制御する。ROM（Read Only Memory）22は、プログラムや各種データを記憶する。RAM（Random Access Memory）23は、CPU21によるプログラムの実行時にワークエリアとして使用され、各種演算結果等を一時的に記憶する。

【0031】

画像処理部24は、ホスト装置40からI/F11を介して受信した画像データに対して各種画像処理を行なう。

【0032】

記録ヘッド制御部25は、記録ヘッド30を制御する。記録ヘッド制御部25においては、例えば、各種信号を生成し、当該生成した信号を記録ヘッド30へ向けて転送する。記録ヘッド30へ転送される信号としては、例えば、シリアルクロック（CLK、CLKS）、画像信号（SI）、ラッチ信号（BG、BGS）、選択信号（SIS）、ヒートイネーブル信号（HE）等が挙げられる。記録ヘッド30は、記録ヘッド制御部25から転送されてきた信号に基づいて記録ヘッド30内の各吐出口からインクを吐出させる。

【0033】

記録ヘッド30には、詳細については後述するが、記録素子が配される記録素子基板（以下、単に基板と呼ぶ場合もある）31が設けられる。基板31には、電気熱変換素子（ヒータ）の他、種々の要素が配置される。例えば、ヒータ各々に所定の電圧パルスを印加する駆動回路、直列に入力される画像信号を駆動回路各々に入力するため並列に変換するシフトレジスタ、シフトレジスタから出力されるデータを一時的に記憶するラッチ回路などが設けられる。

【0034】

次に、図2を用いて、図1に示す基板31の構成の一例について説明する。なお、本実施形態に係る基板31では、1000個の吐出口が隣接する複数の吐出口毎に50のグループに分けられており、グループ毎に1個の吐出口からインクの吐出が行なわれる。すなわち、全てのグループで考えると、計50個の吐出口から同時にインクの吐出が行なわれる。この吐出動作を20回繰り返す時分割駆動によりインクが吐出され記録が行なわれる。ここで、本実施形態においては、この記録に際して、吐出口毎に複数種類（本実施形態においては、4種類）のヒートイネーブル信号（駆動信号）から最適なヒートイネーブル信号を選択し、ヒータに電圧パルスを印加する。

【0035】

10

20

30

40

50

シフトレジスタ101は、直列に入力される画像信号を並列に変換する。より具体的には、画像信号のシリアルデータ(SI)102と、これに同期したシリアルクロック(CLK)103とを入力して、1ブロック分(すなわち、50個)の画像信号に並列に変換する。

【0036】

ラッチ回路104は、ラッチ信号(BG)105に同期して、シフトレジスタ101で並列化された画像信号を保持する。デコーダ106は、20個のブロックからブロック選択入力(BE0~4)107に応じたブロック選択信号(BLE00~19)を生成する。

【0037】

駆動回路108は、ラッチ回路104からの出力(並列化された画像信号)と、ブロック選択信号(BLE00~19)と、ヒートイネーブル信号(HE)との積を取り、ヒータ110に電圧パルスを印加する。ヒータ110は、電気熱変換素子であり、液体を加熱し発泡させる。吐出口111は、発泡に基づく力により液滴(インク)を吐出する。

【0038】

シフトレジスタ121は、直列に入力される選択信号(選択情報のシリアルデータ)を並列に変換する。より具体的には、選択信号(SIS)122と、これに同期したシリアルクロック(CLKS)123とを入力して選択信号を並列に変換し、それを選択情報として保持する。

【0039】

ラッチ回路124は、ラッチ信号(BGS)125に同期してシフトレジスタ121の並列化された選択情報を保持する。すなわち、シフトレジスタ121及びラッチ回路124等は、選択情報を保持する保持回路として機能する。ヒートイネーブル信号(HE0~3)126は、ヒータ110を加熱する電圧パルスの時間を決める信号である。本実施形態においては、図3に示すような4種類のヒートイネーブル信号(HE0~3)が入力される。

【0040】

セクタ127は、ラッチ回路124に保持された選択情報に基づいて、4種類のヒートイネーブル信号126のうちの1つを選択し、各グループの駆動回路108に入力する。

【0041】

このように本実施形態においては、各グループに20個の吐出口111が設けられている。また、各グループには、ヒータ110及び駆動回路108の他、セクタ127、ラッチ回路124及びシフトレジスタ121が各1個ずつ配される。

【0042】

この構成において、4種類のヒートイネーブル信号から1つを選択するため、例えば、2ビットの選択情報を各グループで保持する必要がある。そのため、ラッチ回路124及びシフトレジスタ121は2ビットのデータを保持できるように構成される。また、セクタ127は、4入力から1つを選択して出力するように構成される。

【0043】

ここで、図3に示す4種類のヒートイネーブル信号は、それぞれダブルパルスで構成されている。なお、本実施形態においては、パルスオン時にヒータに電圧が印加される(すなわち、ヒータに電流が通電される)。各ヒートイネーブル信号は、プレパルスP1と、休止時間P2と、メインパルスP3とから構成される。このようなヒートイネーブル信号を用いてヒータを駆動する場合、同じ吐出口、ヒータ及びヒータの周辺温度は、P1のパルス幅が一番長いヒートイネーブル信号HE0の吐出量が最も多くなる。P1が短くなるほど、吐出量は少なくなり、ヒートイネーブル信号HE3の吐出量が最も少なくなる。

【0044】

本実施形態においては、吐出口の口径が大きい、また、ヒータ温度が周囲より高いなどの理由で吐出量が多い吐出口には、P1のパルス幅の短いヒートイネーブル信号を選択し

10

20

30

40

50

、ヒータを駆動させる。これにより、吐出量を減少させ、吐出量のばらつきを補正することができる。なお、いずれのヒートインーブル信号を選択するかを決める選択信号（選択情報）は、例えば、各吐出口の吐出量のばらつきに基づいて予め決められている。

【 0 0 4 5 】

次に、図 4 を用いて、図 2 に示す基板 3 1 の記録動作を制御する信号について説明する。

【 0 0 4 6 】

ここで、本実施形態においては、各吐出口 1 1 1 の寸法ばらつきや各ヒータ 1 1 0 の周辺温度変化等による吐出量の変化をヒートインーブル信号 1 2 6 の P 1 のパルス幅で補正する。そして、それに合わせて最適な発泡エネルギーになるように P 3 を変更させたヒートインーブル信号 1 2 6 を入力する。これにより、複数の吐出口からの吐出量を一定にする。

10

【 0 0 4 7 】

[A] 吐出口番号 0 0 0、0 2 0、0 4 0 ~ 9 8 0 の吐出口からのインクの吐出

まず、記録装置 1 0 は、図 2 に示す 1 0 0 0 個の吐出口 1 1 1 のうち、各グループの 1 番左側の吐出口番号 0 0 0、0 2 0、0 4 0 ~ 9 8 0 の 5 0 個の吐出口からインクを吐出させる。そのため、記録ヘッド制御部 2 5 から記録ヘッド 3 0 に向けて画像信号 1 0 2 及びシリアルクロック 1 0 3 が転送される。記録ヘッド 3 0 は、シフトレジスタ 1 0 1 において、各吐出口に対応する 5 0 個の画像信号を保持する。

20

【 0 0 4 8 】

その後、シフトレジスタ 1 0 1 に保持された 5 0 個の画像信号は、ラッチ信号 1 0 5 に同期してラッチ回路 1 0 4 に保持され、更に、（ 5 0 個の ）各グループ化された駆動回路 1 0 8 に入力される。

【 0 0 4 9 】

また、吐出口番号 0 0 0、0 2 0、0 4 0 ~ 9 8 0 の 5 0 個の吐出口からのインクの吐出に際して、記録ヘッド制御部 2 5 から記録ヘッド 3 0 に向けて、選択信号 1 2 2 及びシリアルクロック 1 2 3 が転送される。選択信号は、上述した通り、対応するヒータ 1 1 0 に対して、4 種類のヒートインーブル信号 1 2 6 のうちのいずれの信号を印加するかを指示する信号である。各グループのシフトレジスタ 1 2 1 においては、この選択信号を選択情報として保持する。なお、この記録ヘッド制御部 2 5 からの選択信号等の転送は、上述した画像信号 1 0 2 等の転送と同時に進められる。

30

【 0 0 5 0 】

ここで、各シフトレジスタ 1 2 1 においては、選択情報を 2 ビットで保持する。より具体的には、各グループ毎に 2 ビットの選択情報を保持し、全てのグループで合計 1 0 0 ビットとなる。この選択情報は、ラッチ信号 1 2 5 に同期して各グループのラッチ回路 1 2 4 に保持された後、各グループのセクタ 1 2 7 に入力される。各グループのセクタ 1 2 7 は、当該選択情報に従って 4 種類のヒートインーブル信号 1 2 6 から 1 つを選択し、各グループの駆動回路 1 0 8 に入力する。

【 0 0 5 1 】

また、ブロック選択入力 1 0 7 により 0 が入力され、デコーダ 1 0 6 により各グループの一番左の駆動回路 1 0 8 を選択するブロック選択信号 BLE 0 0 がデコードされ、当該信号が各グループに入力される。この状態において、ヒートインーブル信号 1 2 6 にパルス信号（パルスオン）が入力されると、各グループの左端の駆動回路 1 0 8 が、画像信号と選択されたヒートインーブル信号 1 2 6 とに対応した電圧パルスをヒータ 1 1 0 に印加する。これにより、対応する吐出口 1 1 1 からインクが吐出される。

40

【 0 0 5 2 】

[B] 吐出口番号 0 0 1、0 2 1、0 4 1 ~ 9 8 1 の吐出口からのインクの吐出

次に、記録装置 1 0 は、1 0 0 0 個の吐出口 1 1 1 のうち、各グループの左から 2 番目の吐出口番号 0 0 1、0 2 1、0 4 1 ~ 9 8 1 の 5 0 個の吐出口からインクを吐出させる。記録ヘッド 3 0 に対して入力される各種信号は上記同様となる。

50

【 0 0 5 3 】

また、吐出口番号 0 0 1、0 2 1、0 4 1 ~ 9 8 1 の吐出口からのインクの吐出に際して、記録ヘッド制御部 2 5 から記録ヘッド 3 0 に向けて、選択信号 1 2 2 及びシリアルクロック 1 2 3 が転送される。各シフトレジスタ 1 2 1 においては、この選択信号 1 2 2 を選択情報として保持する。すなわち、時分割駆動の駆動タイミング毎に新たな選択信号が入力され、それが選択情報として保持されることになる。

【 0 0 5 4 】

この場合にも、各グループのセレクトア 1 2 7 は、当該選択情報に従って 4 種類のヒートイネーブル信号 1 2 6 から 1 つを選択し、各グループの駆動回路 1 0 8 に入力する。そして、ブロック選択入力 1 0 7 により 1 が入力され、デコーダ 1 0 6 により各グループの左から 2 番目の駆動回路を選択するブロック選択信号 B L E 0 1 がデコードされ、各グループに入力される。この状態において、ヒートイネーブル信号 1 2 6 にパルス信号（パルスオン）が入力されると、各グループの左から 2 番目の駆動回路 1 0 8 が、画像信号と選択されたヒートイネーブル信号 1 2 6 とに対応した電圧パルスをヒータ 1 1 0 に印加する。これにより、対応する吐出口 1 1 1 からインクが吐出される。

10

【 0 0 5 5 】

このような動作が 2 0 回繰り返され、1 0 0 0 個の吐出口毎に 4 種類のヒートイネーブル信号 1 2 6 から最適なヒートイネーブル信号が選ばれる。当該選択されたヒートイネーブル信号に対応した電圧パルスがヒータ 1 1 0 に印加され、画像信号に応じたインクが各吐出口から吐出される。また、この 2 0 回の繰り返し動作は、記録ヘッド 3 0 と記録媒体との相対位置が 1 画素分移動する間に行なわれ、これを繰り返すことによって記録媒体上に画像が形成される。

20

【 0 0 5 6 】

なお、選択信号（言い換えると、選択情報）は、各吐出口 1 1 1 の寸法や、対応するヒータ 1 1 0 の抵抗値のばらつきなどによる吐出量の差を予め測定しておき、その測定結果に基づいて決めれば良い。また、選択信号は、記録動作中の各ヒータ 1 1 0 の周辺温度により予想される吐出量変化を加味して決めても良い。このようにして複数の吐出口からの吐出量が一定になるように選択信号が決定される。

【 0 0 5 7 】

以上説明したように実施形態 1 に係る記録ヘッド 3 0 によれば、時分割駆動の駆動タイミング毎に入力される選択信号に基づいて、P 1 及び P 3 のパルス幅の異なる複数のヒートイネーブル信号の中からいずれかを選択してヒータに電圧パルスを印加する。

30

【 0 0 5 8 】

すなわち、最適な発泡エネルギーになるように、吐出口毎に最適なヒートイネーブル信号を選択し、各吐出口からのインクの吐出量を制御する。これにより、吐出口毎に選択情報の記憶回路、選択回路を持つ従来の方式に比べ、回路規模を大幅に削減できるため、記録素子基板の小型化やコストダウンが図れる。

【 0 0 5 9 】

また、吐出口毎に吐出量を制御できるため、各吐出口の寸法ばらつきや各ヒータの周辺温度変化等を起因とした吐出量のばらつきを抑制できる。また、最適な発泡エネルギーでヒータに電圧パルスを印加するため、ヒータの寿命も延ばすことができる。これにより、無高画質且つ長寿妙の記録ヘッドを提供することができる。

40

【 0 0 6 0 】

（実施形態 2）

次に、実施形態 2 について説明する。実施形態 1 においては、ヒートイネーブル信号 1 2 6 の P 1 のパルス幅を補正して、それに合わせて最適な発泡エネルギーになるようにヒートイネーブル信号 1 2 6 の P 3 を変更する場合について説明した。

【 0 0 6 1 】

これに対して実施形態 2 においては、実施形態 1 で説明した P 1 及び P 3 の制御とは独立して P 3 のパルス幅を変更する場合について説明する。これにより、ヒータ上の保護膜

50

の厚さの製造ばらつきや、吐出による保護膜の削れに起因して発泡に最適な発熱エネルギーが変化したことによる吐出量のばらつきを補正する。

【0062】

より具体的には、吐出量を一定に制御するためP1のパルス幅を決め、P1による印加工エネルギーとヒータの発熱量と保護膜の熱伝導のばらつきによる印加工エネルギーとを考慮して、発泡に最適な発熱エネルギーになるようにP3のパルス幅を選択する。

【0063】

このような構成を実現するためには、P1とP3との組み合わせが多くなり、ヒートイネーブル信号の種類が増えてしまう。ヒートイネーブル信号126の組み合わせの種類を増やしそれに対応するようにシフトレジスタ121、ラッチ回路124、セクタ127の構成ビットを増やしても良いが、この場合、回路の規模が大きくなってしまふ。

10

【0064】

そこで、実施形態2においては、記録素子基板の回路規模を増大させずに、P1及びP3を独立して制御する方法について説明する。

【0065】

なお、実施形態2に係る記録装置や記録素子基板の構成は、実施形態1を説明した図1及び図2と同様となるため、ここでは、その説明については省略する。ここで、図5を用いて、実施形態2に係る記録素子基板31を制御する信号について説明する。

【0066】

[A] 吐出口番号000、020、040～980の吐出口のヒータへのP1の印加工
まず、記録装置10は、1000個の吐出口111のうち、各グループの1番左側の吐出口番号000、020、040～980の50個の吐出口からインクを吐出を制御する。この処理では、まず、図5に示すように、記録ヘッド制御部25から記録ヘッド30に向けて画像信号102及びシリアルクロック103が転送される。記録ヘッド30は、シフトレジスタ101において、各吐出口に対応する50個の画像信号を保持する。

20

【0067】

その後、シフトレジスタ101に保持された50個の画像信号は、ラッチ信号105に同期してラッチ回路104に保持され、更に、(50個の)各グループ化された駆動回路108に入力される。

【0068】

また、吐出口番号000、020、040～980の50個の吐出口からのインクの吐出に際して、記録ヘッド制御部25から記録ヘッド30に向けて、選択信号122及びシリアルクロック123が転送される。この場合、選択信号は、対応するヒータ110に対して、P1に対する4種類のヒートイネーブル信号P1__0～P1__3のうちのいずれの信号を印加工するかを指示する信号である。各グループのシフトレジスタ121においては、この選択信号を選択情報(第1の選択情報)として保持する。なお、この記録ヘッド制御部25からの選択信号等の転送は、上述した画像信号102等の転送と同時に進められる。

30

【0069】

ここで、各シフトレジスタ121においては、選択情報を2ビットで保持する。より具体的には、各グループ毎に2ビットの選択情報を保持し、全てのグループで合計100ビットとなる。この選択情報は、ラッチ信号125に同期して各グループのラッチ回路124に保持された後、各グループのセクタ127に入力される。各グループのセクタ127は、当該選択情報(第1の選択情報)に従って4種類のプレパルス(ヒートイネーブル信号)126から1つを選択し、各グループの駆動回路108に入力する。

40

【0070】

また、ブロック選択入力107により0が入力され、デコーダ106により各グループの一番左の駆動回路108を選択するブロック選択信号BLE00がデコードされ、当該信号が各グループに入力される。ここで、この状態において、ヒートイネーブル信号HE0～3としてP1__0～P1__3のパルス信号(パルスオン)が入力される。すると、各

50

グループの左端の駆動回路 108 が、画像信号と選択されたヒートイネーブル信号 P1__0 ~ P1__3 とに対応した電圧パルスヒータ 110 に印加する。

【0071】

[B] 吐出口番号 000、020、040 ~ 980 の吐出口のヒータへの P3 の印加
各グループの駆動回路 108 により P1__0 ~ P1__3 のいずれかが選択され、対応するヒータが印加されている間に、P3 のパルス幅を選択するための選択信号が記録ヘッド 30 に転送される。この場合、選択信号は、対応するヒータ 110 に対して、P3 に対する 4 種類のヒートイネーブル信号 P3__0 ~ P3__3 のうちのいずれの信号を印加するかを示す。各グループのシフトレジスタ 121 においては、この選択信号を選択情報（第 2 の選択情報）として保持する。

10

【0072】

ヒータ 110 への P1__0 ~ P1__3 に相当する電圧パルスの印加が終了すると、シフトレジスタ 101 に保持された選択情報は、ラッチ信号 125 に同期して各グループのラッチ回路 124 に保持された後、各グループのセクタ 127 に入力される。

【0073】

各グループのセクタ 127 は、当該選択情報に従って 4 種類のメインパルス（ヒートイネーブル信号）P3__0 ~ P3__3 から 1 つを選択し、各グループの駆動回路 108 に入力する。ここで、この状態において、ヒートイネーブル信号 HE0 ~ 3 として P3__0 ~ P3__3 のパルス信号（パルスオン）が入力される。すると、各グループの左端の駆動回路 108 が、画像信号と選択されたヒートイネーブル信号 P3__0 ~ P3__3 とに対応した電圧パルスをヒータ 110 に印加する。これにより、対応する吐出口 111 からインクが吐出される。

20

【0074】

[C] 吐出口番号 001、021、041 ~ 981 の吐出口のヒータへの P1 の印加、及び

[D] 吐出口番号 001、021、041 ~ 981 の吐出口のヒータへの P3 の印加
次に、記録装置 10 は、1000 個の吐出口 111 のうち、各グループの左から 2 番目の吐出口番号 001、021、041 ~ 981 の 50 個の吐出口からインクを吐出させる。そのため、図 5 に示すように、記録ヘッド制御部 25 から記録ヘッド 30 に向けて、各種信号が転送される。すなわち、上記同様にして選択信号が入力され、各ヒータ（各電気熱変換素子）の電圧パルスが変更されることになる。このように実施形態 2 においては、記録ヘッド制御部 25 から記録ヘッド 30 に向けて、プレパルス P1 用の選択信号と、メインパルス P3 用の選択信号とが転送される。言い換えれば、記録ヘッド制御部 25 から記録ヘッド 30 に向けて、記録ヘッド時分割駆動の 1 つの駆動単位の時間内において選択信号が複数回転送される。

30

【0075】

以上説明したように実施形態 2 に係る記録ヘッド 30 によれば、時分割駆動の 1 つの駆動単位の時間内において、P1 及び P3 それぞれに対する選択信号を入力して P1 及び P3 のパルス幅を独立して制御する。そのため、上記実施形態 1 に加えて更に、ヒータ上の保護膜の厚さの製造ばらつきや、吐出による保護膜の削れによる発熱エネルギーの変化に起因した吐出量のばらつきを抑制させられる。

40

【0076】

以上が本発明の代表的な実施形態の一例であるが、本発明は、上記及び図面に示す実施形態に限定することなく、その要旨を変更しない範囲内で適宜変形して実施できるものである。

【0077】

例えば、上述した実施形態 1 及び 2 においては、パルス幅の異なる複数のヒートイネーブル信号 126 を記録ヘッド 30 の外部（すなわち、コントローラ部 20）から入力する場合について説明したが、これに限られない。例えば、記録ヘッド 30 側の入力端子の数を削減するため、記録素子基板 31 において、基準となるヒートイネーブル信号及びシリ

50

アルクロックのみを入力端子から入力する。そして、記録素子基板 31 の内部において、当該信号に基づいてパルス幅の違う複数のヒートイネーブル信号を生成するように構成しても良い。

【0078】

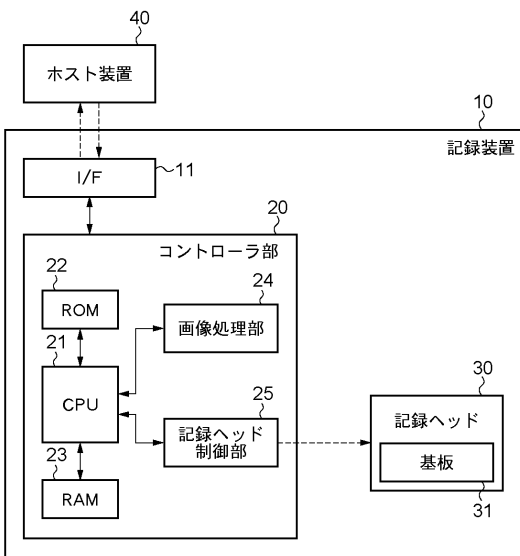
また、上述した実施形態 1 及び 2 においては、ヒートイネーブル信号 126 を 4 種類入力しその中から 1 つを選択する場合を例に挙げて説明したが、これに限られず、3 種類以下であっても良いし、また、5 種類以上のヒートイネーブル信号を用いても良い。例えば、吐出量の補正量を細かくするために 8 種類の中から選択したい場合は、記録ヘッド 30 側に 8 種類のヒートイネーブル信号 126 を入力する。また、シフトレジスタ 121 及びラッチ回路 124 を 3 ビットのデータ構成にし、セレクタ 127 を 8 入力にして、それ

10

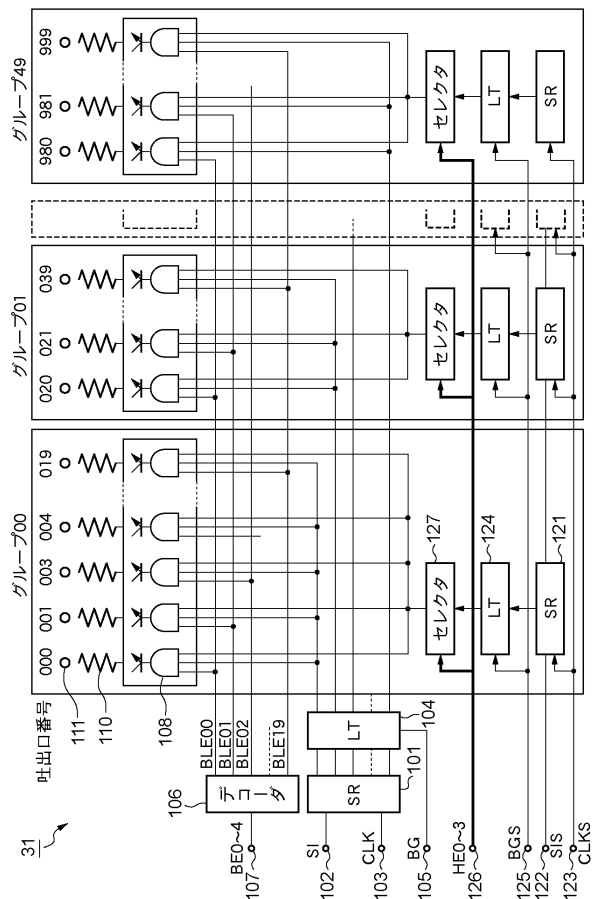
【0079】

また、上述した実施形態 1 及び 2 においては、ヒートイネーブル信号 126 のダブルパルスの波形の一例として図 3 を例に挙げて説明したが、この波形はあくまで一例であり、各吐出口の吐出量を調整させるべく、適宜変更すれば良い。すなわち、プレパルス及びメインパルスの少なくともいずれかのパルス幅が互いに異なる複数のヒートイネーブル信号を設けるようにすれば良い。なお、プレパルスは、複数のパルス信号（パルスオン）から構成されていても良い。

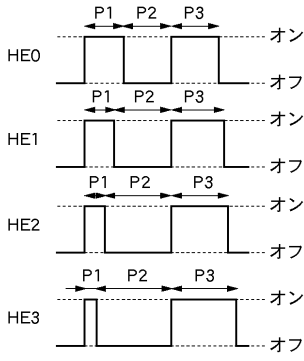
【図 1】



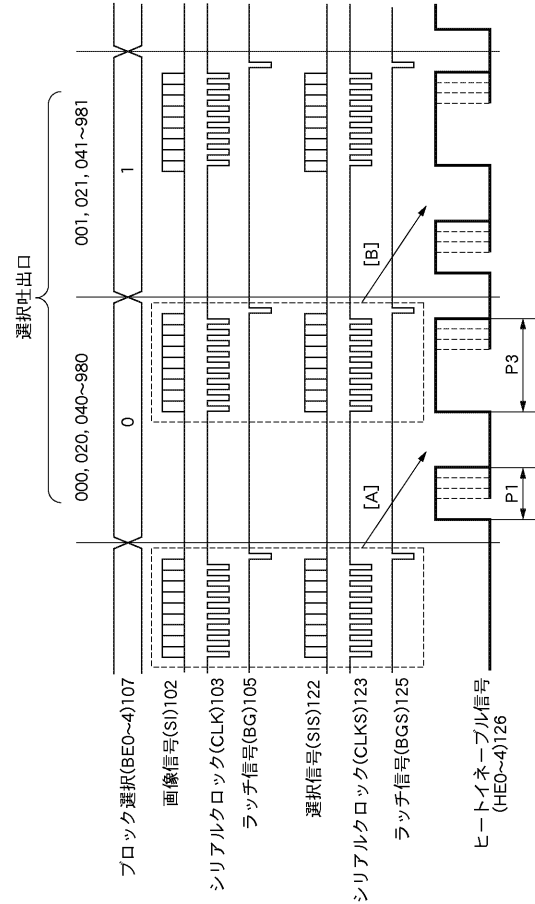
【図 2】



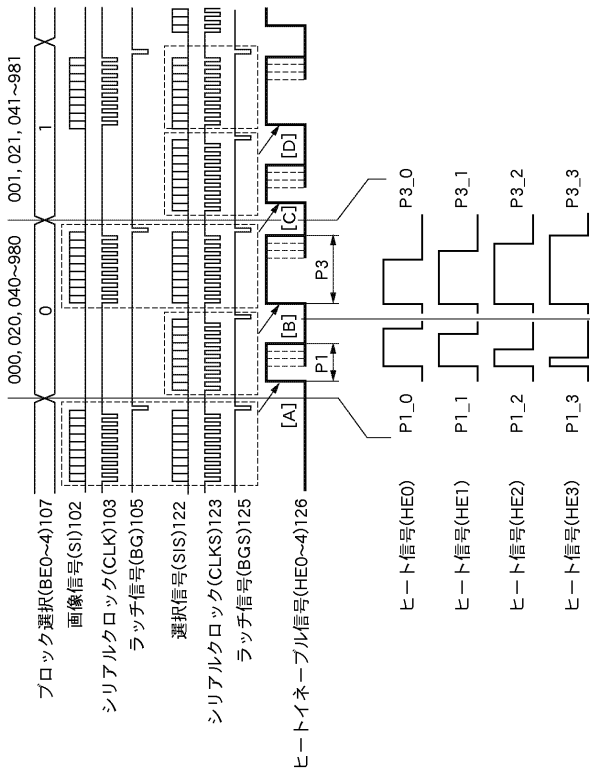
【 図 3 】



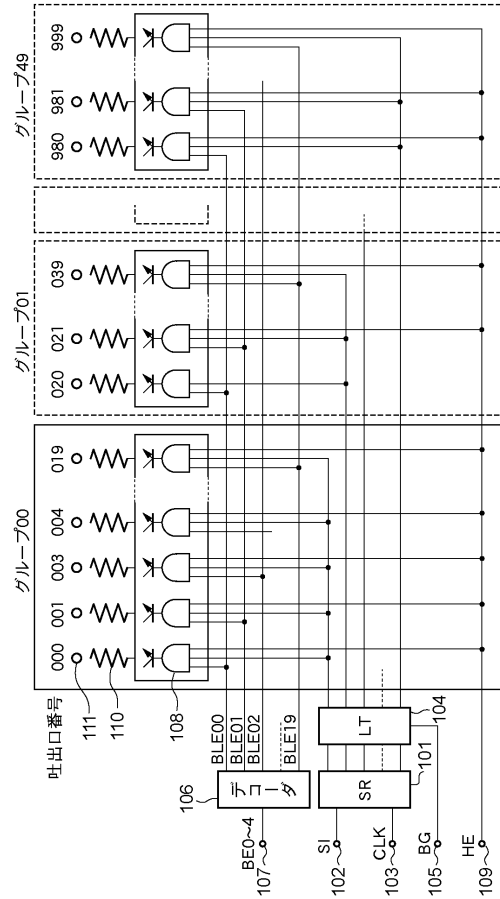
【 図 4 】



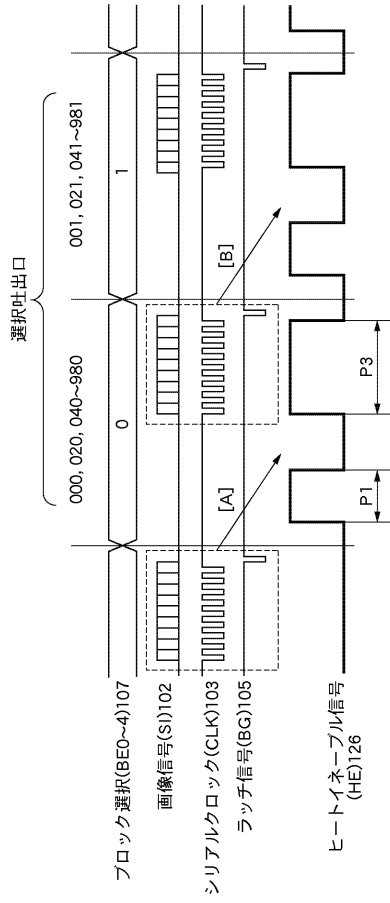
【 図 5 】



【 図 6 】



【 図 7 】



フロントページの続き

(72)発明者 根津 祐志

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

Fターム(参考) 2C057 AF23 AG46 AK07 AM17 AM19 AM21 AR08 BA13