

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5948007号
(P5948007)

(45) 発行日 平成28年7月6日(2016.7.6)

(24) 登録日 平成28年6月10日(2016.6.10)

(51) Int. Cl.	F I				
GO2B	5/00	(2006.01)	GO2B	5/00	B
GO1J	3/26	(2006.01)	GO1J	3/26	
GO1J	3/36	(2006.01)	GO1J	3/36	

請求項の数 7 (全 12 頁)

(21) 出願番号	特願2010-75007 (P2010-75007)	(73) 特許権者	000002369
(22) 出願日	平成22年3月29日 (2010.3.29)		セイコーエプソン株式会社
(65) 公開番号	特開2011-209395 (P2011-209395A)		東京都新宿区新宿四丁目1番6号
(43) 公開日	平成23年10月20日 (2011.10.20)	(74) 代理人	100116665
審査請求日	平成24年11月27日 (2012.11.27)		弁理士 渡辺 和昭
審判番号	不服2014-22849 (P2014-22849/J1)	(74) 代理人	100164633
審判請求日	平成26年11月10日 (2014.11.10)		弁理士 西田 圭介
		(72) 発明者	中村 紀元
			長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内
		合議体	
		審判長	西村 仁志
		審判官	鉄 豊郎
		審判官	道祖土 新吾

最終頁に続く

(54) 【発明の名称】 分光センサー及び分光フィルター

(57) 【特許請求の範囲】

【請求項1】

同一材料を含む複数の遮光体によって積層され、当該遮光体の積層方向の光路を形成する光路壁部を具備し、前記光路内を通過する光の入射角度を制限する角度制限フィルターであって、

前記光路は前記光路壁部に囲まれた領域に形成され、

前記遮光体の各々が、タンゲステンで構成され、

前記遮光体の各々の側面および底面に窒化チタン膜が形成された角度制限フィルターと

前記角度制限フィルター上に形成され、前記角度制限フィルターを通過できる光の波長を制限する波長制限フィルターと、を具備する分光フィルターであって、

前記波長制限フィルターは、酸化シリコン膜と酸化チタン膜が交互に積層されている分光フィルター。

【請求項2】

請求項1において、

前記光路壁部及び前記光路が、半導体基板上に形成されており、

前記半導体基板上における前記光路及び光路壁部より外側の領域に、複数の金属層がそれぞれ絶縁層を介して積層されている分光フィルターであって、

前記金属層は、アルミニウム合金層または銅合金層である分光フィルター。

10

20

【請求項 3】

請求項 2 において、

前記遮光体が、導電体によって形成され、前記複数の金属層と電氣的に接続されている分光フィルター。

【請求項 4】

請求項 2 または請求項 3 において、

前記光路の壁面が、前記半導体基板に垂直な方向に対して傾斜した傾斜部を有する分光フィルター。

【請求項 5】

請求項 1 乃至請求項 4 の何れか一項において、

前記遮光体に囲まれた領域は、酸化シリコンによって構成されている分光フィルター。

10

【請求項 6】

請求項 1 乃至請求項 5 の何れか一項において、

前記遮光体の形成パターンを層ごとに変えることにより、前記光路の壁面に凹凸が形成されている分光フィルター。

【請求項 7】

請求項 1 乃至請求項 6 の何れか一項記載の分光フィルターと、

前記分光フィルターを通過した光を検出する受光素子と、
を具備する分光センサー。

【発明の詳細な説明】

20

【技術分野】

【0001】

本発明は、分光センサー及び角度制限フィルターに関する。

【背景技術】

【0002】

医療や農業、環境等の分野では、対象物の診断や検査をするために分光センサーが用いられている。例えば、医療の分野では、ヘモグロビンの光吸収を利用して血中酸素飽和度を測定するパルスオキシメータが用いられる。また、農業の分野では、糖分の光吸収を利用して果実の糖度を測定する糖度計が用いられる。

【0003】

30

下記の特許文献 1 には、干渉フィルターと光電変換素子との間を光學的に接続する光ファイバーによって入射角度を制限することにより、光電変換素子への透過波長帯域を制限する分光イメージングセンサーが開示されている。

【先行技術文献】

【特許文献】

【0004】

【特許文献 1】特開平 6 - 129908 号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

40

しかしながら、従来の分光センサーでは、小型化が困難であるという課題がある。そのため、センサーを所望箇所に多数設置したり、常時設置しておいたりすること等が困難になってしまう。

【0006】

本発明は、以上のような技術的課題に鑑みてなされたものである。本発明の幾つかの態様は、分光センサー及び角度制限フィルターを小型化することに関連している。

【課題を解決するための手段】

【0007】

本発明の幾つかの態様において、角度制限フィルターは、同一材料を含む複数の遮光体によって積層され、当該遮光体の積層方向の光路を形成する光路壁部と、光路壁部に囲ま

50

れた領域に形成された光透過部と、を具備し、光路内を通過する光の入射角度を制限する。

この態様によれば、基板上に遮光体を積層することによって光路を形成する構成により、微細なパターンの形成が可能であり、小型の角度制限フィルターの製造が可能となる。

【0008】

上述の態様において、上記同一材料は、アルミニウムより反射率の低い物質、例えばタングステン、銅、窒化チタン、チタンタングステン、チタン、タンタル、窒化タンタル、クロム、モリブデンであることが望ましい。

これによれば、光の反射率が低い物質によって遮光体を構成することにより、光路の壁面に当たって光路内を通過する光を低減できるので、小型の角度制限フィルターであっても、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

10

【0009】

上述の態様において、光路壁部及び光透過部が、半導体基板上に形成されており、半導体基板上における光路及び光路壁部より外側の領域に、複数の金属層がそれぞれ絶縁層を介して積層されていて、前記金属層は、アルミニウム合金層または銅合金層であることが望ましい。

これによれば、半導体回路上の配線層を構成する複数の金属層を、光路及び光路壁部の外側の領域に形成することにより、光路内に金属層からの反射光が入射することを抑制できるので、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

20

【0010】

上述の態様において、遮光体が、導電体によって形成され、前記複数の金属層と電氣的に接続されていることが望ましい。

これによれば、遮光体と複数の金属層とが電氣的に接続されることにより、遮光体を電気回路の一部として用いることができる。

【0011】

上述の態様において、光路の壁面が、基板に垂直な方向に対して傾斜した傾斜部を有することが望ましい。

これによれば、光路の壁面が傾斜部を有することにより、光路の壁面に当たって光路内を通過する光を低減できるので、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

30

【0013】

上述の態様において、遮光体の表面に、アルミニウムより反射率の低い物質、例えば窒化チタン、タングステン、銅、チタンタングステン、チタン、タンタル、窒化タンタル、クロム、モリブデンより構成される膜が形成されていることが望ましい。

これによれば、遮光体の表面に反射率が低い膜を形成することにより、光路の壁面に当たって光路内を通過する光を低減できるので、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

【0014】

上述の態様において、遮光体の形成パターンを層ごとに変えることにより、前記光路の壁面に凹凸が形成されていることが望ましい。

40

これによれば、光路の壁面が凹凸を有することにより、光路の壁面に当たって光路内を通過する光を低減できるので、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

【0015】

本発明の他の態様において、分光センサーは、上述の角度制限フィルターと、角度制限フィルターを通過できる光の波長を制限する波長制限フィルターと、角度制限フィルター及び波長制限フィルターを通過した光を検出する受光素子と、を具備する。

この態様によれば、上述の角度制限フィルターを用いるので、小型の分光センサーの製造が可能となる。

50

【図面の簡単な説明】

【0016】

【図1】第1の実施形態に係る角度制限フィルター及び分光センサーを示す模式図

【図2】角度制限フィルターの形成工程を示す図

【図3】第2の実施形態に係る角度制限フィルターを示す模式図

【図4】第3の実施形態に係る角度制限フィルターを示す模式図

【図5】第4の実施形態に係る角度制限フィルターを示す模式図

【図6】第5の実施形態に係る角度制限フィルターを示す模式図

【図7】第6の実施形態に係る角度制限フィルターを示す模式図

【発明を実施するための形態】

10

【0017】

以下、本発明の実施形態について詳細に説明する。なお、以下に説明する本実施形態は、特許請求の範囲に記載された本発明の内容を不当に限定するものではない。また本実施形態で説明される構成の全てが本発明の解決手段として必須であるとは限らない。また同一の構成要素には同一の参照符号を付して説明を省略する。

【0018】

< 1. 第1の実施形態 >

図1は、本発明の第1の実施形態に係る角度制限フィルター及び分光センサーを示す模式図である。図1(A)は分光センサーの平面図、図1(B)は図1(A)のB-B線断面図である。

20

分光センサー1は、角度制限フィルター10と、波長制限フィルター20と、受光素子30とを具備している(図1(B)参照)。図1(A)においては、波長制限フィルター20を省略している。

【0019】

分光センサー1が形成される半導体基板としてのP型シリコン基板3には、受光素子30に所定の逆バイアス電圧を印加したり、受光素子30において発生した光起電力に基づく電流を検知し、当該電流の大きさに応じたアナログ信号を増幅してデジタル信号に変換したりする電子回路40が形成されている(図1(A)参照)。この電子回路40を構成する半導体素子に、図示しない配線用の複数のアルミニウム(A1)合金層が接続されることにより、電子回路40の半導体素子間の電氣的接続や電子回路40の外部との電氣的接続が行われている。

30

【0020】

複数のアルミニウム合金層の間には、図示しない導電プラグが接続されている。この導電プラグは、導電プラグを配置した箇所において、上下のアルミニウム合金層間を電氣的に接続するものである。

【0021】

< 1-1. 角度制限フィルター >

図1(B)に示すように、角度制限フィルター10は、受光素子30が形成されたP型シリコン基板3上に形成されている。本実施形態の角度制限フィルター10においては、電子回路40上の導電プラグと同じプロセスにより形成した導電プラグからなる遮光体13によって、光路壁部が形成されている。遮光体13は、タングステン(W)によって構成されているが、タングステンに限らず、受光素子30によって受光しようとする波長の光の反射率がアルミニウムの反射率より低い物質、例えば銅、窒化チタン、チタンタングステン、チタン、タンタル、窒化タンタル、クロム、モリブデンによって構成されていても良い。

40

【0022】

また、P型シリコン基板3上には、電子回路40上のアルミニウム合金層と同じ多層配線プロセスにより形成した複数の金属層としてのアルミニウム合金層11が、それぞれ透光性(受光素子30によって受光しようとする波長の光に対する透光性を言う。以下同じ)を有する絶縁層としての酸化シリコン(SiO_2)層12を介して積層されている。複

50

数のアルミニウム合金層 11 は、アルミニウム合金層に限られず、銅 (Cu) 合金層で構成されても良い。

【0023】

遮光体 13 は、受光素子 30 によって受光しようとする波長の光を実質的に透過しない材料によって構成され、P 型シリコン基板 3 上に、例えば格子状の所定パターンで複数層にわたって連続的に形成されることにより、遮光体 13 の積層方向の光路を形成する。

【0024】

この遮光体 13 によって形成された光路壁部によって、光路内を通過する光の入射角度が制限される。すなわち、光路内に入射した光が、光路の向きに対して所定の制限角度 (図 1 (B) 参照) 以上に傾いている場合には、光が遮光体 13 に当たり、一部が遮光体 13 に吸収され、残りが反射される。光路を通過するまでの間に反射が繰り返されることにより、反射光が弱くなるので、角度制限フィルター 10 を通過できる光は、実質的に、光路に対する傾きが所定の制限角度未満の光に制限される。

【0025】

遮光体 13 に囲まれた領域は、透光性を有する上述の酸化シリコン層 12 によって構成されているので、入射光を透過する光透過部として機能する。

【0026】

上述の態様においては、P 型シリコン基板 3 上に、格子状の所定パターンで複数層にわたって遮光体 13 を形成することによって光路壁部が形成されるので、微細なパターンの形成が可能であり、小型の角度制限フィルター 10 の製造が可能となる。また、部材を貼り合わせて分光センサーを構成する場合と比べて、製造プロセスを簡素化し、接着材による透過光の減少も抑制できる。

【0027】

好ましい態様においては、遮光体 13 は、上述の導電プラグと同じ材料 (タングステン等) によって構成される。これにより、角度制限フィルター 10 は、同一の P 型シリコン基板 3 上に形成される電子回路 40 のための配線用のアルミニウム合金層や導電プラグを形成すると同時に、半導体プロセスによって形成することができる。

【0028】

また、好ましい態様においては、アルミニウム合金層 11 は、遮光体 13 に囲まれた光路及び遮光体によって形成された光路壁部より外側の領域に形成される。特に好ましい態様においては、光路壁面が、光の反射率の高いアルミニウム合金層 11 ではなく、遮光体 13 のみによって形成される。これにより、光の反射率の高いアルミニウム合金層 11 からの反射光が光路内に入射することを抑制できるので、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

【0029】

また、好ましい態様においては、遮光体 13 に囲まれた光路の壁面が、P 型シリコン基板 3 に垂直な方向に対して傾斜している。具体的には、遮光体 13 の各層が、上方 (波長制限フィルター 20 側) ほど幅の広い断面形状を有しているため、遮光体 13 の壁面が若干下向きとなっている。このように、光路の壁面が傾斜しているため、角度制限フィルター 10 の光路内に入射した光が光路の壁面に当たった場合の反射方向が複雑化する。従って、入射光が光路を通過するまでの間に多数回の反射を繰り返すことにより、反射光が弱くなる。従って、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

【0030】

また、好ましい態様においては、遮光体 13 の表面には、タングステンと酸化シリコンとの密着層である窒化チタン (TiN) 膜 14 が形成されているが、これに限らず、受光素子 30 によって受光しようとする波長の光の反射率がアルミニウムより低い物質、例えば窒化チタン、タングステン、銅、チタンタングステン、チタン、タンタル、窒化タンタル、クロム、モリブデンにより構成される低反射膜が形成されていても良い。

【0031】

10

20

30

40

50

また、好ましい態様においては、遮光体 13 は、アルミニウム合金層 11 の側面を介してアルミニウム合金層 11 と電氣的に接続される。そして、P 型シリコン基板 3 に形成される後述の第 4 の半導体領域 34 と遮光体 13 の下端とが電氣的に接続されることにより、受光素子 30 とアルミニウム合金層 11 との電氣的接続を可能としている。

【0032】

< 1 - 2 . 波長制限フィルター >

波長制限フィルター 20 は、角度制限フィルター 10 上に、酸化シリコン (SiO_2) 等の低屈折率の薄膜 21 と、酸化チタン (TiO_2) 等の高屈折率の薄膜 22 とを、P 型シリコン基板 3 に対して僅かに傾斜させて多数積層したものである。

低屈折率の薄膜 21 及び高屈折率の薄膜 22 は、それぞれ例えばサブミクロンオーダーの所定膜厚とし、これを例えば計 60 層程度にわたって積層することにより、全体で例えば 6 μm 程度の厚さとする。

【0033】

低屈折率の薄膜 21 及び高屈折率の薄膜 22 の P 型シリコン基板 3 に対する傾斜角度 θ_1 及び θ_2 は、受光素子 30 によって受光しようとする光の設定波長に応じて、例えば 0 [deg] 以上 30 [deg] 以下に設定する。

【0034】

低屈折率の薄膜 21 及び高屈折率の薄膜 22 を P 型シリコン基板 3 に対して傾斜させるために、例えば、角度制限フィルター 10 上に透光性を有する傾斜構造体 23 を形成し、傾斜構造体 23 の上に低屈折率の薄膜 21 及び高屈折率の薄膜 22 を成膜する。傾斜構造体 23 は、例えば、角度制限フィルター 10 上に形成した酸化シリコンを CMP (chemical mechanical polishing) 法によって加工することにより形成する。

【0035】

このように、受光素子 30 によって受光しようとする光の設定波長に応じて異なる傾斜角度 θ_1 及び θ_2 を有する傾斜構造体 23 を予め形成しておくことにより、低屈折率の薄膜 21 及び高屈折率の薄膜 22 は、受光素子 30 によって受光しようとする光の設定波長によらず、同一の膜厚で、共通の工程により成膜することができる。

【0036】

以上の構成により、波長制限フィルター 20 は、角度制限フィルター 10 に所定の制限角度範囲内で入射する光 (角度制限フィルター 10 を通過できる光) の波長を制限する。

すなわち、波長制限フィルター 20 に入射した入射光は、低屈折率の薄膜 21 と高屈折率の薄膜 22 との境界面において、一部は反射光となり、一部は透過光となる。そして、反射光の一部は、他の低屈折率の薄膜 21 と高屈折率の薄膜 22 との境界面において再度反射して、上述の透過光と合波する。このとき、反射光の光路長と一致する波長の光は、反射光と透過光の位相が一致して強めあい、反射光の光路長と一致しない波長の光は、反射光と透過光の位相が一致せずに弱めあう (干渉する)。

【0037】

ここで、反射光の光路長は、入射光の向きに対する低屈折率の薄膜 21 及び高屈折率の薄膜 22 の傾斜角度によって決まる。従って、上述の干渉作用が、例えば計 60 層に及ぶ低屈折率の薄膜 21 及び高屈折率の薄膜 22 において繰り返されると、入射光の入射角度に応じて、特定の波長の光のみが波長制限フィルター 20 を透過し、所定の出射角度 (例えば、波長制限フィルター 20 への入射角度と同じ角度) で波長制限フィルター 20 から出射する。

【0038】

角度制限フィルター 10 は、所定の制限角度範囲内で角度制限フィルター 10 に入射した光のみを通過させる。従って、波長制限フィルター 20 と角度制限フィルター 10 とを通過する光の波長は、低屈折率の薄膜 21 及び高屈折率の薄膜 22 の P 型シリコン基板 3 に対する傾斜角度 θ_1 及び θ_2 と、角度制限フィルター 10 が通過させる入射光の制限角度範囲とによって決まる所定範囲の波長に制限される。

【0039】

10

20

30

40

50

< 1 - 3 . 受光素子 >

受光素子 30 は、波長制限フィルター 20 及び角度制限フィルター 10 を通過した光を受光して光起電力に変換する素子である。

【 0040 】

受光素子 30 は、P 型シリコン基板 3 にイオン注入等によって形成した各種の半導体領域を含んでいる。P 型シリコン基板 3 に形成された半導体領域としては、例えば、第 1 導電型の第 1 の半導体領域 31 と、第 1 の半導体領域 31 上に形成された第 2 導電型の第 2 の半導体領域 32 と、第 2 の半導体領域 32 上に形成された第 1 導電型の第 3 の半導体領域 33 と、第 2 の半導体領域 32 上に、第 3 の半導体領域 33 に囲まれて形成され、第 2 の半導体領域 32 より高濃度の不純物を含む第 2 導電型の第 4 の半導体領域 34 と、が含まれる。第 1 導電型は例えば N 型、第 2 導電型は例えば P 型である。

10

【 0041 】

第 1 の半導体領域 31 と第 3 の半導体領域 33 とは、第 1 導電型の第 5 の半導体領域 35 を介して電氣的に接続されている。第 1 の半導体領域 31 は、第 5 の半導体領域 35 を介して図示しない第 1 の外部電極に接続されている。第 4 の半導体領域 34 は、角度制限フィルター 10 の下端に接続され、角度制限フィルター 10 はさらに図示しない第 2 の外部電極に接続されている。第 1 の外部電極と第 2 の外部電極とを介して、第 1 の半導体領域 31 と第 2 の半導体領域 32 との間で形成された P N 接合に逆バイアスの電圧を印加できるようにしている。

【 0042 】

上述の態様においては、第 4 の半導体領域 34 が角度制限フィルター 10 を介して第 2 の外部電極に接続されているので、受光素子 30 上に角度制限フィルター 10 以外の配線の導電体を設ける必要がなく、配線による受光光量の低下を避けることができる。

20

【 0043 】

角度制限フィルター 10 を通過してきた光が受光素子 30 で受光されると、第 1 の半導体領域 31 と第 2 の半導体領域 32 との間で形成された P N 接合において光起電力が発生することにより、電流が発生する。この電流を、第 1 の外部電極又は第 2 の外部電極に接続された電子回路 40 によって検知することにより、受光素子 30 で受光した光を検知することができる。

【 0044 】

なお、図 1 には、波長制限フィルター 20 の傾斜角度 θ_1 によって決まる波長の光を受光するための第 1 の受光素子 30 と、傾斜角度 θ_2 によって決まる波長の光を受光するための第 2 の受光素子 30 とが示されている。図 1 (B) においては、第 1 の受光素子 30 の第 4 の半導体領域 34 に接続された角度制限フィルター 10 と、第 2 の受光素子 30 の第 4 の半導体領域 34 に接続された角度制限フィルター 10 とが、アルミニウム合金層 11 によって互いに接続されている例が示されているが、これに限らず、別々の受光素子 30 に接続された角度制限フィルター 10 を互いに接続させずに、別々の受光素子 30 から別々の受光信号を検出できるようにしても良い。

30

【 0045 】

< 1 - 4 . 第 1 の実施形態の製造方法 >

ここで、第 1 の実施形態に係る分光センサー 1 の製造方法について簡単に説明する。分光センサー 1 は、最初に P 型シリコン基板 3 に受光素子 30 を形成し、次に、受光素子 30 の上に角度制限フィルター 10 を形成し、次に、角度制限フィルター 10 の上に波長制限フィルター 20 を形成することによって製造する。

40

【 0046 】

最初に、P 型シリコン基板 3 に受光素子 30 を形成する。例えば、まず、P 型シリコン基板 3 にイオン注入等を行うことによって N 型の第 1 の半導体領域 31 を形成する。次に、第 1 の半導体領域 31 にさらにイオン注入等を行うことによって、N 型の第 5 の半導体領域 35 と、P 型の第 2 の半導体領域 32 とを形成する。そして、第 2 の半導体領域 32 にさらにイオン注入等を行うことによって、P 型の第 4 の半導体領域 34 と、N 型の第 3

50

の半導体領域 33 とを形成する。この工程は、同一の P 型シリコン基板 3 上に形成される電子回路 40 の形成と同時に行うことができる。

【 0047 】

次に、受光素子 30 の上に角度制限フィルター 10 を形成する。

図 2 は、角度制限フィルターの形成工程を示す図である。

(1) まず、受光素子 30 が形成された P 型シリコン基板 3 の上に酸化シリコン等によって酸化シリコン層 12 の第 1 層目を形成する (図 2 (A))。

(2) 次に、酸化シリコン層 12 の一部 (第 4 の半導体領域 34 の上方の領域) をエッチングすることにより、酸化シリコン層 12 に溝を形成する (図 2 (B))。

(3) 次に、酸化シリコン層 12 に形成された溝の下面にチタン (Ti) 膜 16 を形成し、さらに、この溝の下面及び内側面に窒化チタン膜 14 を形成し、さらに、この溝の中にタングステンの遮光体 13 の第 1 層目を埋め込む。この遮光体 13 は、電子回路 40 のための配線用のアルミニウム合金層を接続する導電プラグの形成と同時に形成する (図 2 (C))。

(4) 次に、アルミニウム合金層 11 の第 1 層目を、電子回路 40 のための配線用のアルミニウム合金層の形成と同時に形成する (図 2 (D))。アルミニウム合金層 11 の下面及び上面には、それぞれ、チタン膜及び窒化チタン膜が形成されることが望ましい。

(5) 次に、酸化シリコン層 12 の第 1 層目と、遮光体 13 の第 1 層目と、アルミニウム合金層 11 の第 1 層目との上に、酸化シリコン層 12 の第 2 層目を形成する (図 2 (E))。

【 0048 】

以上の (2) ~ (5) の工程を所定回数繰り返すことにより、角度制限フィルター 10 を形成する。なお、第 2 層目の遮光体 13 は、アルミニウム合金層 11 の上ではなく下層の遮光体 13 又は下層の酸化シリコン層 12 の上に形成される (図 2 (E) 参照)。第 3 層目以降の遮光体 13 は、アルミニウム合金層 11 の上ではなく下層の遮光体 13 の上に形成される。

【 0049 】

次に、角度制限フィルター 10 の上に波長制限フィルター 20 を形成する (図 1 参照)。例えば、まず、角度制限フィルター 10 の上に酸化シリコン層を形成し、この酸化シリコン層を CMP 法等によって所定角度の傾斜構造体 23 に加工する。次に、低屈折率の薄膜 21 と高屈折率の薄膜 22 とを交互に多数積層する。

以上の工程によって分光センサー 1 が製造される。

【 0050 】

< 2 . 第 2 の実施形態 >

図 3 は、本発明の第 2 の実施形態に係る角度制限フィルターを示す模式図である。図 3 は、受光素子の断面も併せて示している。

第 2 の実施形態においては、遮光体 13 に囲まれた光路の壁面の傾斜角度 (P 型シリコン基板 3 に垂直な方向に対する傾斜角度) が、第 1 の実施形態における傾斜角度より大きくなっている。これにより、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

【 0051 】

このような角度制限フィルター 10 を製造するためには、上述の製造工程において、酸化シリコン層 12 をエッチングして溝を形成する際に、溝の傾斜角度が大きくなるように、例えば、より等方性の強いエッチングを行う。

他の点については第 1 の実施形態と同様である。

【 0052 】

< 3 . 第 3 の実施形態 >

図 4 は、本発明の第 3 の実施形態に係る角度制限フィルターを示す模式図である。図 4 は、受光素子の断面も併せて示している。

第 3 の実施形態においては、遮光体 13 の形成パターンを層ごとに変えること (例えば

10

20

30

40

50

、遮光体 13 を埋め込むために酸化シリコン層 12 に形成する溝の幅を、層ごとに変えること)により、光路の壁面に凹凸を形成した点で第 1 の実施形態と異なる。光路の壁面に凹凸を形成したことにより、光路の壁面に当たった光を入射方向と反対の方向に反射させることができる。これにより、制限角度範囲を超える入射角の光を乱反射させて、その反射光が受光素子 30 に到達しにくいようにすることができる。

他の点については第 1 の実施形態と同様である。

【0053】

< 4 . 第 4 の実施形態 >

図 5 は、本発明の第 4 の実施形態に係る角度制限フィルターを示す模式図である。図 5 は、受光素子の断面も併せて示している。

10

第 4 の実施形態においては、遮光体 13 の周りに形成されている窒化チタン膜 14 の厚さが、第 1 の実施形態における窒化チタン膜 14 の厚さより厚くなっている。これにより、光路の壁面における光の反射率をさらに低減できるので、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

他の点については第 1 の実施形態と同様である。

【0054】

< 5 . 第 5 の実施形態 >

図 6 は、本発明の第 5 の実施形態に係る角度制限フィルターを示す模式図である。図 6 は、受光素子の断面も併せて示している。

20

第 5 の実施形態においては、遮光体 13 の周りに形成されている窒化チタン膜 14 の組成が、第 1 の実施形態における窒化チタン膜 14 の組成と異なっている。例えば、窒化チタン膜 14 を CVD (chemical vapor deposition) 法によって成膜する場合に、炭素 (C) 又はその化合物などを含む不純物を除去するプラズマ処理の処理時間を、通常より短くし、或いはプラズマ処理を省略することにより、意図的に不純物を含む窒化チタン膜を成膜する。或いは、窒化チタン膜 14 の組成を変えたり、窒化チタン膜 14 における窒素 (N) の含有率を下げたりしても良い。これにより、光路の壁面における光の反射率をさらに低減させることができる。

【0055】

これにより、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

30

他の点については第 1 の実施形態と同様である。

【0056】

< 6 . 第 6 の実施形態 >

図 7 は、本発明の第 6 の実施形態に係る角度制限フィルターを示す模式図である。図 7 は、受光素子の断面も併せて示している。

第 6 の実施形態においては、アルミニウム合金層 11 が角度制限フィルター 10 の光路の壁面の一部を構成している点で、第 1 の実施形態と異なる。具体的には、角度制限フィルター 10 の光路壁部は、複数のアルミニウム合金層 11 と、複数のアルミニウム合金層 11 の間に形成された遮光体 13 とによって、光路を形成している。

【0057】

40

このような角度制限フィルター 10 を製造するためには、上述の製造工程において、第 2 層目以降の遮光体 13 を、アルミニウム合金層 11 の上に形成するようにする。

他の点については第 1 の実施形態と同様である。

【0058】

第 6 の実施形態においても、光路の壁面のうち遮光体 13 によって構成されている部分は、P 型シリコン基板 3 に垂直な方向に対して傾斜している。従って、角度制限フィルター 10 の光路内に入射した光が遮光体 13 において反射する場合の反射方向が複雑化し、入射光が光路を通過するまでの間に多数回の反射を繰り返すことになるので、反射光が弱くなる。従って、制限角度範囲を超える入射角の光が光路内を通過しにくいようにすることができる。

50

【 0 0 5 9 】

第 6 の実施形態に係る角度制限フィルターは、第 2 ~ 第 5 の実施形態と組み合わせることにより、制限角度を超える入射光が受光素子 3 0 に一層到達しにくいようにすることもできる。

以上説明した第 2 ~ 第 6 の実施形態に係る角度制限フィルターは、第 1 の実施形態に係る分光センサーに適用することもできる。

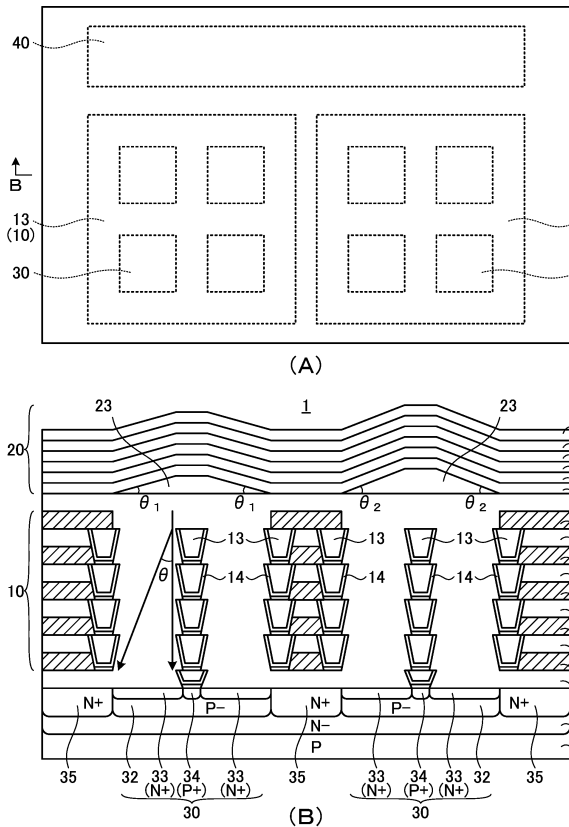
【 符号の説明 】

【 0 0 6 0 】

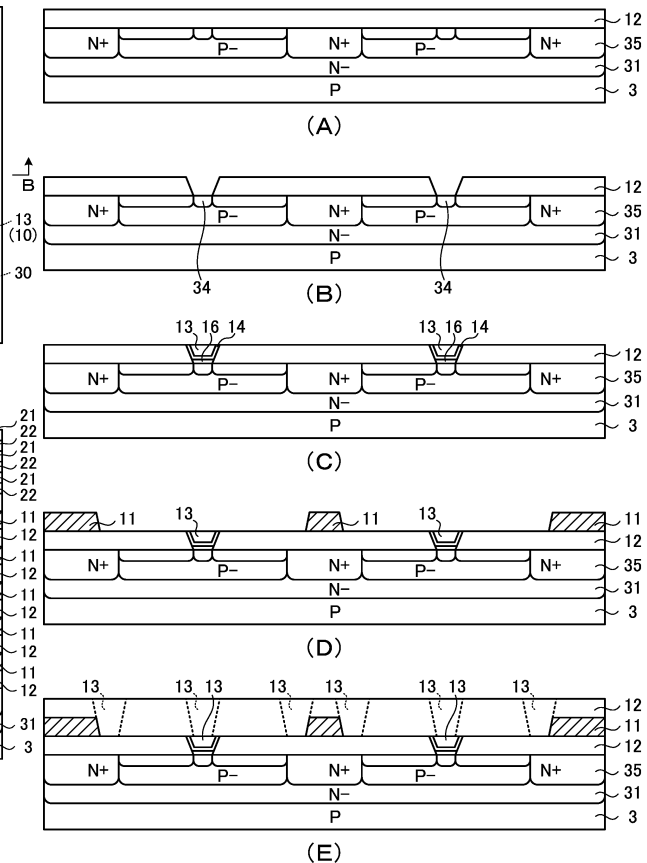
1 ... 分光センサー、 3 ... P 型シリコン基板 (半導体基板)、 1 0 ... 角度制限フィルター、 1 1 ... アルミニウム合金層 (金属層)、 1 2 ... 酸化シリコン層 (絶縁層)、 1 3 ... 遮光体、 1 4 ... 窒化チタン膜、 1 6 ... チタン膜、 2 0 ... 波長制限フィルター、 2 1 ... 低屈折率の薄膜、 2 2 ... 高屈折率の薄膜、 2 3 ... 傾斜構造体、 3 0 ... 受光素子、 3 1 ... 第 1 の半導体領域、 3 2 ... 第 2 の半導体領域、 3 3 ... 第 3 の半導体領域、 3 4 ... 第 4 の半導体領域、 3 5 ... 第 5 の半導体領域、 4 0 ... 電子回路

10

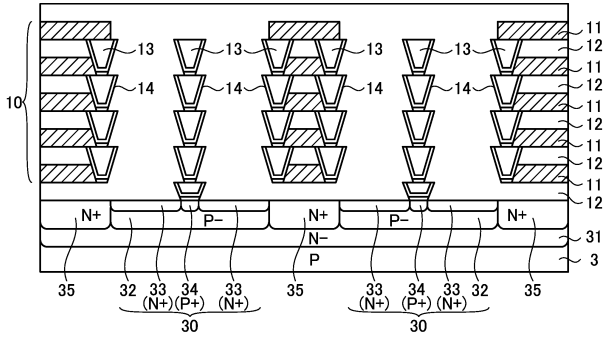
【 図 1 】



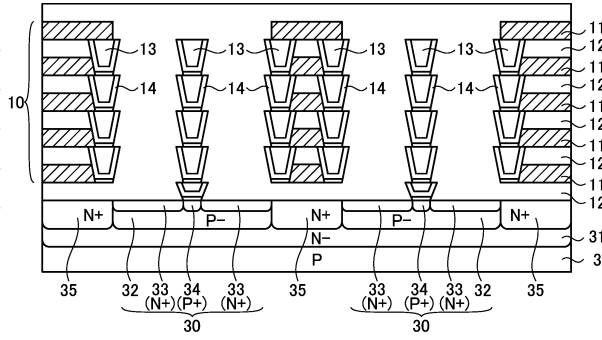
【 図 2 】



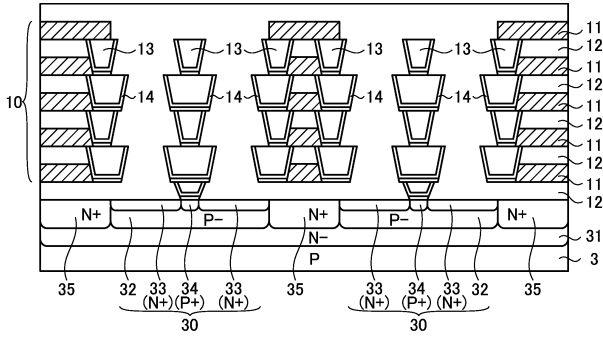
【図3】



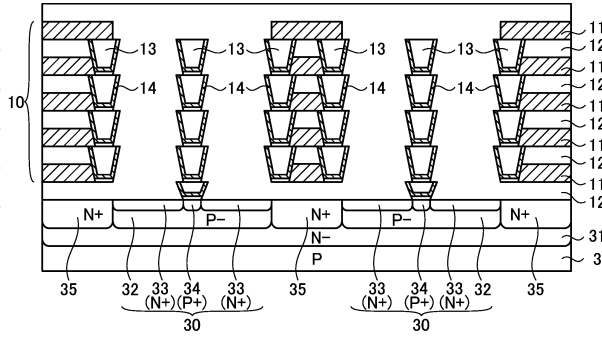
【図5】



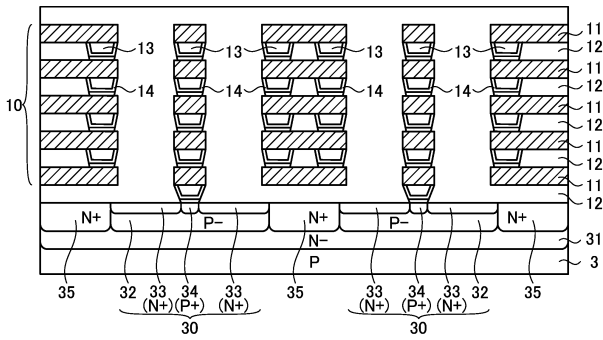
【図4】



【図6】



【図7】



フロントページの続き

- (56)参考文献 特開2009-225064(JP,A)
特開2008-185667(JP,A)
特開2001-267544(JP,A)
特開2008-118142(JP,A)
特開平3-174771(JP,A)
特開2000-269473(JP,A)
特開平11-297975(JP,A)
特開平11-119207(JP,A)
特開2000-124438(JP,A)
特開2009-239053(JP,A)
特開平6-129908(JP,A)
特開2008-197652(JP,A)
特開平11-231110(JP,A)
特開平1-217304(JP,A)
特開2010-98055(JP,A)

(58)調査した分野(Int.Cl., DB名)

G02B 5/00

G01J 3/36

G01J 3/26