

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁶ (11) 공개번호 특1995-0023885
F16L 33/12 (43) 공개일자 1995년08월18일

(21) 출원번호 특1995-0001160
(22) 출원일자 1995년01월24일
(30) 우선권주장 94-023106 1994년01월25일 일본(JP)
(71) 출원인 신닛뽕세이데쓰 가부시끼가이샤 다나카 미노루
일본국 도오쿄도 지요다구 오오떼마찌 2쵸메 6반 3고
(72) 발명자 사와다 기꾸조
일본국 도오쿄도 지요다구 오오떼마찌 2쵸메 6반 3고 신닛뽕세이데쓰 가부
시끼가이샤 나이
(74) 대리인 이준구, 박해선

심사청구 : 있음

(54) 복수의 입력을 받아 그 중의 하나를 선택적으로 출력하는 전압 선택장치

요약

전압 선택 장치는 제1전압 신호가 입력되는 제1입력 신호단자와, 제2전압 신호가 입력되는 제2입력 신호 단자와, 상기 제1 및 제2전압 신호중의 하나를 선택적으로 출력하는 출력단자와, 상기 제1입력 단자 및 상기 출력단자 사이에 연결되고 하나 이상의 트랜지스터를 포함 하는 제1스위칭회로와, 상기 제2입력 단자 및 상기 출력단자 사이에 연결되고 두개 이상의 직렬연결 트랜지스터를 포함하는 제2스위칭회로와, 상기 제2전압 신호의 전압값이 상기 제1전압신호의 전압값보다 소정의 값 이상 높은 제1상태에서 상기 제1스위칭 트랜지스터를 턴오프 상태로 하고 상기 제2스위칭트랜지스터를 턴온 상태로 하며 상기 제1상태와 다른 제2상태에서 상기 제1스위칭 트랜지스터를 턴온상태로 하고 상기 제2스위칭 트랜지스터를 턴 오프 상태로 하는 제어회로를 포함한다.

대표도

도1

명세서

[발명의 명칭]
복수의 입력을 받아 그 중의 하나를 선택적으로 출력하는 전압 선택장치
[도면의 간단한 설명]
제1도는 본 발명의 실시예에 따른 전압 선택장치의 회로 구조를 나타내는 다이어그램이다,
제2도는 제1도에 도시된 전압 선택장치에 사용되는 고전압 인버팅 회로의 구조를 나타내는 회로도이다,
제3도는 제1도에 도시된 전압 선택회로에 사용되는 고전압 스위칭 회로의 구조를 나타내는 회로도이다.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

전압 선택장치에 있어서, 제1전압 신호를 받는 제1입력신호단자와, 제2전압 신호를 받는 제2입력신호 단자와, 제어신호를 받는 제어신호 입력단자와, 상기 제1및 제2전압신호중의 하나를 선택적으로 출력하는 출력단자와, 상기 제1입력단자 및 상기 출력단자 사이에 연결되고, 하나 이상의 트랜지스터를 포함하는 제1스위칭 회로와, 상기 제2입력단자 및 상기 출력단자 사이에 연결되고, 두개 이상의 직렬연결 트랜지 스테를 포함하는 제2스위칭 회로와, 상기 제2전압 신호의 전압값이 상기 제1전압 신호의 전압값보다 소 정의 값 이상 높은 제1전압상태에서 상기 제어 신호가 상기 제어 신호 입력 단자에 존재할 경우, 상기 제1스위칭 트랜지스터를 턴 오프 상태로 하고, 상기 제2스위칭 트랜지스터를 턴온 상태로 하며, 상기 제1전압 상태에서 상기 제어신호가 상기 제어신호 입력단자에 존재하지 않고, 상기 제1전압상태와 다른 제2전압상태가 만족될 경우에, 상기 제1스위칭 트랜지스터를 턴온 상태로 하고 상기 제2스위칭 트랜지스 터를 턴오프 상태로 하는 제어수단을 포함하는 전압 선택장치.

청구항 2

제1항에 있어서, 상기 제2스위칭 수단에 포함된 두개의 트랜지스터 각각이 P채널 MOSFET 인 것을 특징으로 하는 전압 선택장치.

청구항 3

제1항에 있어서, 상기 제어수단은 상기 제1전압상태를 탐지하는 탐지수단과, 상기 탐지 수단의 출력에 응하여 상기 제2스위칭 수단의 온/오프 제어를 하는 수단을 구비하는 것을 특징으로 하는 전압선택장치.

청구항 4

제3항에 있어서, 상기 제2스위칭 수단에 포함된 두개의 트랜지스터 각각이 P채널 MOSFET인 것을 특징으로 하는 전압 선택장치.

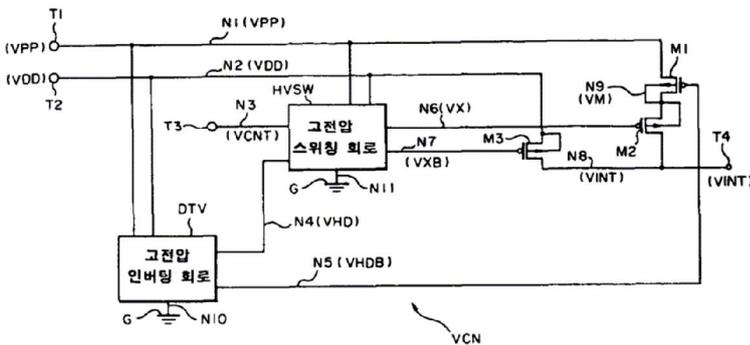
청구항 5

전압 선택장치에 있어서, 제1전압 신호를 받는 제1입력신호 단자와, 제2전압 신호를 받는 제2입력신호 단자와, 제어신호를 받는 제어신호 입력단자와, 상기 제1 및 제2전압 신호중의 하나를 선택적으로 출력하는 출력단자와, 상기 제1입력단자 및 상기 출력단자 사이에 연결되고, 하나 이상의 트랜지스터를 포함하는 제1스위칭 회로와, 상기 제2입력단자 및 상기 출력단자 사이에 연결되고, 두개 이상의 직렬연결 트랜지스터를 포함하는 제2스위칭회로와, 상기 제2전압 신호의 전압값이 상기 제1전압 신호의 전압값보다 제1소정의 값 이상 높은 제1전압 상태에서 상기 제1스위칭 트랜지스터를 턴오프 상태로 하고 상기 제2스위칭 트랜지스터를 턴온 상태로 하며, 상기 제2전압 신호의 전압값이 상기 제1전압 신호의 전압값보다 제2소정의 값 이상 높은 제2전압 상태에서 상기 제어신호가 상기 제어 신호 입력단자에 존재하지 않을 경우 상기 제1스위칭 트랜지스터를 턴온 상태로 하고 상기 제2스위칭 트랜지스터를 턴오프 상태로 하며, 상기 제2전압 상태에서 상기 제어신호가 상기 제어신호 입력단자에 존재할 경우 상기 제1스위칭 트랜지스터를 턴오프 상태로 하고 상기 제2스위칭 트랜지스터를 턴온 상태로 하는 제어 수단을 포함하는 전압 선택장치.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2

