(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.[5]
H03L 7/00

(11) 공개번호 특1991-0005582
(43) 공개일자 1991년03월30일

(21) 출원번호 특1990-0012542
(22) 출원일자 1990년08월14일
(30) 우선권주장 393496 1989년08월14일 미국(US)
(71) 출원인 델코 엘렉트로닉스 코포레이션 마이클 죤 덴튼
미국 인디아나 46902, 코코모, 이스트 퍼민 스트리트 700
(72) 발명자 리챠드 알버트 케네디
미국 인디아나 46972, 러시아 빌, 알. 알 #3, 박스 33
그레고리 죤 만로브
미국 인디아나 46902, 코코모, 하니 레인 1403
제프리 죠셉 마라
미국 인디아나 46901, 코코모, 노스 카운티로우드 820 웨스트 235
(74) 대리인 전준항

심사청구 : 있음

(54) 아날로그 디지탈 PLL

요약

내용 없음

대표도

도2

명세서

[발명의 명칭]

아날로그 디지탈 PPL

[도면의 간단한 설명]

제2도는 본 발명의 블럭 다이아그램.

제3도는 제2도에 도시된 아날로그 디지탈 합성 VCO의 아날로그 단계도.

제4도는 제2도에 도시된 아날로그 디지탈 합성 VCO의 디지탈 단계의 블럭 다이아그램.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

제1의 위상검출기(10), 아날로그 전압 제어 발진기(14), 상기 아날로그 전압제어 발진기에 입력을 제공하기 위하여 상기 제1의 위상검출기 출력에 응답하는 제1의 필터수단(12)과, 상기 아날로그 전압제어 발진기의 출력을 제1의 입력으로서 제1의 위상검출기에 연결하는 연결수단(16)으로 구성된 아날로그 PPL(28)을 구성되고, 아날로그/디지탈 전압제어 발진기(26), 파일롯트 신호를 포함하는 FM컴포지트 입력신호를 수신하기 위하여 채택된 제2의 위상검출기(20), 아날로그 제어입력을 상기 아날로그/디지탈 전압제어 발진기에 제공하기 위하여 상기 제2의 위상검출기 출력에 응답하는 제2의 필터수단(22,24), 기준 발진원으로부터 기준 입력주파수 신호를 수신하고 평균적으로 상기 파일롯트 신호와 같은 출력신호를 제공하는 수단(50)를 포함하는 아날로그/디지탈 전압제어 발진기로 구성되며, 상기 아날로그 PPL은 상기 아날로그/디지탈 전압제어 발진기와 상기 아날로그/디지탈 전압제어발진기의 출력을 평균내기 위한 제2의 위상검출기 사이의 피드백 선로에 연결되고, 상기 아날로그/디지탈 전압제어 발진기의 출력을 수신하기 위하여 채택된 제1의 위상검출기에 연결되며, 제1의 입력을 제2의 위상검출기에 제공하는 연결수단에도 연결된 것을 특징으로 하는 아날로그/디지탈 PLL.

청구항 2

제1항에 있어서, 상기 아날로그/디지탈 전압제어 발진기(26)는 파일롯트 신호의 주파수와 같은 중심주파수를 갖고 수정발진기의 출력에 기준되는 것을 특징으로 하는 PLL.

청구항 3

제1항에 있어서, 상기 파일롯트 신호는 FM컴포지트 입력신호의 19MHz 파일롯트 신호인 것을 특징으로 하는 PPL.

청구항 4

제1항 내지 제3항에 있어서, 상기 파일롯트 신호와 평균적으로 같은 출력신호를 제공하는 상기 수단은 분배기수단(50)을 포함하는 것을 특징으로 하는 PPL.

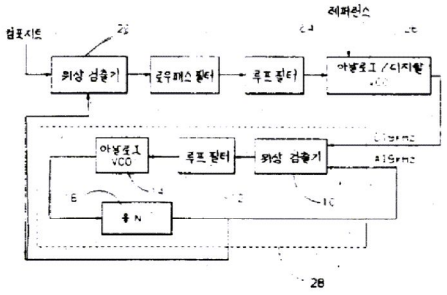
청구항 5

제4항에 있어서, 상기 분배기 수단은 미리 설정된 주파수에 기준 입력주파수 신호를 제공하기 위한 기준 발진원과 연결된 지터 분배기(52)로 구성되고, 상기 아날로그/디지탈 전압 제어 발진기(26)는 아날로그 제어입력에 응답하여 상기 지터 분배기를 제어하기 위한 주파수 제어수단(54)을 포함하는 것을 특징으로 하는 PLL.

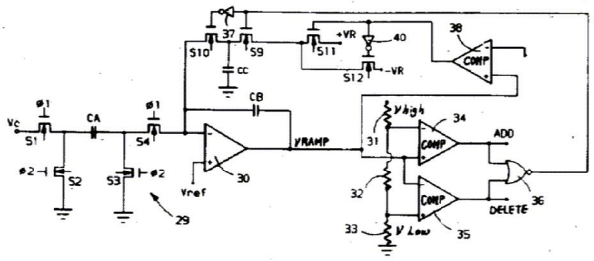
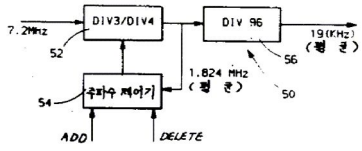
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면2



도면3



도면4