

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6713585号
(P6713585)

(45) 発行日 令和2年6月24日(2020.6.24)

(24) 登録日 令和2年6月5日(2020.6.5)

(51) Int.Cl. F I
G09C 1/00 (2006.01) G09C 1/00 650Z

請求項の数 9 (全 15 頁)

(21) 出願番号	特願2019-527663 (P2019-527663)	(73) 特許権者	000004226 日本電信電話株式会社 東京都千代田区大手町一丁目5番1号
(86) (22) 出願日	平成30年6月28日(2018.6.28)	(74) 代理人	100121706 弁理士 中尾 直樹
(86) 国際出願番号	PCT/JP2018/024588	(74) 代理人	100128705 弁理士 中村 幸雄
(87) 国際公開番号	W02019/009180	(74) 代理人	100147773 弁理士 義村 宗洋
(87) 国際公開日	平成31年1月10日(2019.1.10)	(72) 発明者	五十嵐 大 東京都千代田区大手町一丁目5番1号 日 本電信電話株式会社内
審査請求日	令和1年12月5日(2019.12.5)	(72) 発明者	千田 浩司 東京都千代田区大手町一丁目5番1号 日 本電信電話株式会社内
(31) 優先権主張番号	特願2017-132034 (P2017-132034)		
(32) 優先日	平成29年7月5日(2017.7.5)		
(33) 優先権主張国・地域又は機関	日本国(JP)		

最終頁に続く

(54) 【発明の名称】 秘密計算システム、秘密計算装置、秘密計算方法、プログラム、および記録媒体

(57) 【特許請求の範囲】

【請求項1】

秘密計算装置 P_0 と秘密計算装置 P_1 と秘密計算装置 P_2 とを有し、
 $i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 a, b が任意値であり、 a_0, a_1, a_2 が $a = a_0 + a_1 + a_2$ を満たすサブシェアであり、 b_0, b_1, b_2 が $b = b_0 + b_1 + b_2$ を満たすサブシェアであり、

前記秘密計算装置 P_i の記憶部と前記秘密計算装置 P_+ の記憶部とが前記サブシェア $a_+ \in \{a_0, a_1, a_2\}$ および $b_+ \in \{b_0, b_1, b_2\}$ を格納しており、

前記秘密計算装置 P_i の記憶部と前記秘密計算装置 P_- の記憶部とが前記サブシェア $a_- \in A_-$ および $b_- \in B_-$ を格納しており、 A_- は $\{a_0, a_1, a_2\}$ における a_+ の補集合であり、 B_- は $\{b_0, b_1, b_2\}$ における b_+ の補集合であり、

前記秘密計算装置 P_i の共有部と前記秘密計算装置 P_+ の共有部とが任意値 r_+ を共有し、

前記秘密計算装置 P_i の共有部と前記秘密計算装置 P_- の共有部とが任意値 r_- を共有し、

前記秘密計算装置 P_i の演算部が $c_+ = (a_+ + a_-)(b_+ + b_-) - a_- b_- + r_+ - r_-$ を計算し、

前記秘密計算装置 P_i の出力部が前記秘密計算装置 P_+ に対して c_+ を出力し、前記秘密計算装置 P_+ の入力部に c_+ が入力される、秘密計算システム。

10

20

【請求項2】

秘密計算装置 P_0 と秘密計算装置 P_1 と秘密計算装置 P_2 とを有し、
 $i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 $a(n)$ 、 $b(n)$ が任意値であり、 $a_0(n)$ 、 $a_1(n)$ 、 $a_2(n)$ が $a(n) = a_0(n) + a_1(n) + a_2(n)$ を満たすサブシェアであり、 $b_0(n)$ 、 $b_1(n)$ 、 $b_2(n)$ が $b(n) = b_0(n) + b_1(n) + b_2(n)$ を満たすサブシェアであり、 N が正整数であり、 $n = 0, \dots, N-1$ であり、

前記秘密計算装置 P_i の記憶部と前記秘密計算装置 P_+ の記憶部とが前記サブシェア $a_+(n) \in \{a_0(n), a_1(n), a_2(n)\}$ および $b_+(n) \in \{b_0(n), b_1(n), b_2(n)\}$ を格納しており、

前記秘密計算装置 P_i の記憶部と前記秘密計算装置 P_- の記憶部とが前記サブシェア $a_-(n) \in \{a_0(n), a_1(n), a_2(n)\}$ および $b_-(n) \in \{b_0(n), b_1(n), b_2(n)\}$ を格納しており、 $A_-(n)$ は $\{a_0(n), a_1(n), a_2(n)\}$ における $a_+(n)$ の補集合であり、 $B_-(n)$ は $\{b_0(n), b_1(n), b_2(n)\}$ における $b_+(n)$ の補集合であり、

前記秘密計算装置 P_i の共有部と前記秘密計算装置 P_+ の共有部とが任意値 r_+ を共有し、

前記秘密計算装置 P_i の共有部と前記秘密計算装置 P_- の共有部とが任意値 r_- を共有し、

前記秘密計算装置 P_i の演算部が

【数6】

$$c_+ = \sum_{n=0}^{N-1} \{ (a_+(n) + a_-(n))(b_+(n) + b_-(n)) - a_-(n)b_-(n) + r_+ - r_- \}$$

を計算し、

前記秘密計算装置 P_i の出力部が前記秘密計算装置 P_+ に対して c_+ を出力し、前記秘密計算装置 P_+ の入力部に c_+ が入力される、秘密計算システム。

【請求項3】

$i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 a 、 b が任意値であり、 a_0 、 a_1 、 a_2 が $a = a_0 + a_1 + a_2$ を満たすサブシェアであり、 b_0 、 b_1 、 b_2 が $b = b_0 + b_1 + b_2$ を満たすサブシェアであり、

秘密計算装置 P_+ に格納された前記サブシェア $a_+ \in \{a_0, a_1, a_2\}$ および $b_+ \in \{b_0, b_1, b_2\}$ 、ならびに、秘密計算装置 P_- に格納された前記サブシェア $a_- \in \{a_0, a_1, a_2\}$ および $b_- \in \{b_0, b_1, b_2\}$ を格納する記憶部と（ただし、 A_- は $\{a_0, a_1, a_2\}$ における a_+ の補集合であり、 B_- は $\{b_0, b_1, b_2\}$ における b_+ の補集合である）、

前記秘密計算装置 P_+ との間で任意値 r_+ を共有し、前記秘密計算装置 P_- との間で任意値 r_- を共有する共有部と、

$c_+ = (a_+ + a_-)(b_+ + b_-) - a_-b_- + r_+ - r_-$ を計算する演算部と、

c_+ を前記秘密計算装置 P_+ に対して出力する出力部と、
 を有する秘密計算装置。

【請求項4】

$i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 $a(n)$ 、 $b(n)$ が任意値であり、 $a_0(n)$ 、 $a_1(n)$ 、 $a_2(n)$ が $a(n) = a_0(n) + a_1(n) + a_2(n)$ を満たすサブシェアであり、 $b_0(n)$ 、 $b_1(n)$ 、 $b_2(n)$ が $b(n) = b_0(n) + b_1(n) + b_2(n)$ を満たすサブシェアであり、

秘密計算装置 P_+ に格納された前記サブシェア $a_+(n) \in \{a_0(n), a_1(n), a_2(n)\}$ および $b_+(n) \in \{b_0(n), b_1(n), b_2(n)\}$ 、ならびに、秘密計算装置 P_- に格納された前記サブシェア $a_-(n) \in \{a_0(n), a_1(n), a_2(n)\}$ および $b_-(n) \in \{b_0(n), b_1(n), b_2(n)\}$ 、

10

20

30

40

50

) $B_-(n)$ を格納する記憶部と(ただし、 $A_-(n)$ は $\{a_0(n), a_1(n), a_2(n)\}$ における $a_+(n)$ の補集合であり、 $B_-(n)$ は $\{b_0(n), b_1(n), b_2(n)\}$ における $b_+(n)$ の補集合である)、

前記秘密計算装置 P_+ との間で任意値 r_+ を共有し、前記秘密計算装置 P_- との間で任意値 r_- を共有する共有部と、

【数 7】

$$c_+ = \sum_{n=0}^{N-1} \{(a_+(n) + a_-(n))(b_+(n) + b_-(n)) - a_-(n)b_-(n) + r_+ - r_-\}$$

10

を計算する演算部と、

c_+ を前記秘密計算装置 P_+ に対して出力する出力部と、
を有する秘密計算装置。

【請求項 5】

請求項 4 の秘密計算装置であって、前記任意値 r_+ が $r_+(n)$ であり、前記任意値 r_- が $r_-(n)$ である、秘密計算装置。

【請求項 6】

$i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 a, b が任意値であり、 a_0, a_1, a_2 が $a = a_0 + a_1 + a_2$ を満たすサブシェアであり、 b_0, b_1, b_2 が $b = b_0 + b_1 + b_2$ を満たすサブシェアであり、

20

秘密計算装置 P_+ に格納された前記サブシェア $a_+ = \{a_0, a_1, a_2\}$ および $b_+ = \{b_0, b_1, b_2\}$ 、ならびに、秘密計算装置 P_- に格納された前記サブシェア $a_- = A_-$ および $b_- = B_-$ が秘密計算装置 P_i の記憶部に格納されており、 A_- は $\{a_0, a_1, a_2\}$ における a_+ の補集合であり、 B_- は $\{b_0, b_1, b_2\}$ における b_+ の補集合であり、

前記秘密計算装置 P_i の共有部が、前記秘密計算装置 P_+ との間で任意値 r_+ を共有し、前記秘密計算装置 P_- との間で任意値 r_- を共有するステップと、

前記秘密計算装置 P_i の演算部が、 $c_+ = (a_+ + a_-)(b_+ + b_-) - a_-b_- + r_+ - r_-$ を計算するステップと、

30

前記秘密計算装置 P_i の出力部が前記秘密計算装置 P_+ に対して c_+ を出力するステップと、

を有する秘密計算方法。

【請求項 7】

$i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 $a(n), b(n)$ が任意値であり、 $a_0(n), a_1(n), a_2(n)$ が $a(n) = a_0(n) + a_1(n) + a_2(n)$ を満たすサブシェアであり、 $b_0(n), b_1(n), b_2(n)$ が $b(n) = b_0(n) + b_1(n) + b_2(n)$ を満たすサブシェアであり、

秘密計算装置 P_+ に格納された前記サブシェア $a_+(n) = \{a_0(n), a_1(n), a_2(n)\}$ および $b_+(n) = \{b_0(n), b_1(n), b_2(n)\}$ 、ならびに、秘密計算装置 P_- に格納された前記サブシェア $a_-(n) = A_-(n)$ および $b_-(n) = B_-(n)$ が秘密計算装置 P_i の記憶部に格納されており、 $A_-(n)$ は $\{a_0(n), a_1(n), a_2(n)\}$ における $a_+(n)$ の補集合であり、 $B_-(n)$ は $\{b_0(n), b_1(n), b_2(n)\}$ における $b_+(n)$ の補集合であり、

40

前記秘密計算装置 P_i の共有部が、前記秘密計算装置 P_+ との間で任意値 r_+ を共有し、前記秘密計算装置 P_- との間で任意値 r_- を共有するステップと、

前記秘密計算装置 P_i の演算部が、

【数 8】

$$c_+ = \sum_{n=0}^{N-1} \{ (a_+(n) + a_-(n))(b_+(n) + b_-(n)) - a_-(n)b_-(n) + r_+ - r_- \}$$

を計算するステップと、

前記秘密計算装置 P_i の出力部が前記秘密計算装置 P_+ に対して c_+ を出力するステップと、

を有する秘密計算方法。

【請求項 8】

請求項 3 または 4 の秘密計算装置としてコンピュータを機能させるためのプログラム。

【請求項 9】

請求項 3 または 4 の秘密計算装置としてコンピュータを機能させるためのプログラムを格納したコンピュータ読み取り可能な記録媒体。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、暗号技術分野に関し、特に秘密計算技術分野に関する。

【背景技術】

【0002】

複数の秘密計算装置間で値の受け渡しを行い、各秘密計算装置が他の秘密計算装置から受け取った値を用いて秘密乗算や秘密積和などの秘密計算を行う方式がある（例えば、特許文献 1 等参照）。

【先行技術文献】

【特許文献】

【0003】

【特許文献 1】特許 6006842 号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

しかし、特許文献 1 に記載された方式は加減乗算回数およびメモリアクセス回数が多いという課題がある。

【0005】

本発明の目的は、従来よりも少ない加減乗算回数およびメモリアクセス回数で秘密乗算または秘密積和を行う技術を提供することである。

【課題を解決するための手段】

【0006】

本発明の秘密乗算は次のように行われる。秘密計算装置 P_i の記憶部と秘密計算装置 P_+ の記憶部とがサブシェア $a_+ = \{a_0, a_1, a_2\}$ および $b_+ = \{b_0, b_1, b_2\}$ を格納しており、秘密計算装置 P_i の記憶部と秘密計算装置 P_- の記憶部とがサブシェア $a_- = A_-$ および $b_- = B_-$ を格納している。ただし、 $i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 a, b が任意値であり、 a_0, a_1, a_2 が $a = a_0 + a_1 + a_2$ を満たすサブシェアであり、 b_0, b_1, b_2 が $b = b_0 + b_1 + b_2$ を満たすサブシェアであり、 A_- は $\{a_0, a_1, a_2\}$ における a_+ の補集合であり、 B_- は $\{b_0, b_1, b_2\}$ における b_+ の補集合である。秘密計算装置 P_i の共有部と秘密計算装置 P_+ の共有部とが任意値 r_+ を共有し、秘密計算装置 P_i の共有部と秘密計算装置 P_- の共有部とが任意値 r_- を共有し、秘密計算装置 P_i の演算部が $c_+ = (a_+ + a_-)(b_+ + b_-) - a_-b_- + r_+ - r_-$ を計算する。各秘密計算装置 P_i の出力部は秘密計算装置 P_+ に対して c_+ を出力し、秘密計算装置 P_+ の入力部に c_+ が入力される。

10

20

30

40

50

【 0 0 0 7 】

本発明の秘密積和は次のように行われる。秘密計算装置 P_i の記憶部と秘密計算装置 P_+ の記憶部とがサブシェア $a_+(n) = \{a_0(n), a_1(n), a_2(n)\}$ および $b_+(n) = \{b_0(n), b_1(n), b_2(n)\}$ を格納しており、秘密計算装置 P_i の記憶部と秘密計算装置 P_- の記憶部とがサブシェア $a_-(n) = A_-(n)$ および $b_-(n) = B_-(n)$ を格納している。ただし、 $i \in \{0, 1, 2\}$ であり、 P_+ が $P_{(i+1) \bmod 3}$ であり、 P_- が $P_{(i-1) \bmod 3}$ であり、 $a(n), b(n)$ が任意値であり、 $a_0(n), a_1(n), a_2(n)$ が $a(n) = a_0(n) + a_1(n) + a_2(n)$ を満たすサブシェアであり、 $b_0(n), b_1(n), b_2(n)$ が $b(n) = b_0(n) + b_1(n) + b_2(n)$ を満たすサブシェアであり、 N が正整数であり、 $n = 0, \dots, N-1$ であり、 $A_-(n)$ は $\{a_0(n), a_1(n), a_2(n)\}$ における $a_+(n)$ の補集合であり、 $B_-(n)$ は $\{b_0(n), b_1(n), b_2(n)\}$ における $b_+(n)$ の補集合である。秘密計算装置 P_i の共有部と秘密計算装置 P_+ の共有部とが任意値 r_+ を共有し、秘密計算装置 P_i の共有部と秘密計算装置 P_- の共有部とが任意値 r_- を共有し、秘密計算装置 P_i の演算部が

【数 1】

$$c_+ = \sum_{n=0}^{N-1} \{ (a_+(n) + a_-(n))(b_+(n) + b_-(n)) - a_-(n)b_-(n) + r_+ - r_- \}$$

を計算する。各秘密計算装置 P_i は秘密計算装置 P_+ に対して c_+ を出力し、秘密計算装置 P_+ の入力部に c_+ が入力される。

【発明の効果】

【 0 0 0 8 】

これにより、従来よりも少ない加減乗算回数およびメモリアクセス回数で秘密乗算または秘密積和を行うことができる。

【図面の簡単な説明】

【 0 0 0 9 】

【図 1】図 1 は実施形態の秘密計算システムを例示したブロック図である。

【図 2】図 2 は実施形態の秘密計算装置を例示したブロック図である。

【図 3】図 3 は実施形態の秘密乗算を説明するための概念図である。

【図 4】図 4 は実施形態の秘密計算方法を説明するためのフロー図である。

【図 5】図 5 は実施形態の秘密積和を説明するための概念図である。

【図 6】図 6 は実施形態の秘密計算方法を説明するためのフロー図である。

【発明を実施するための形態】

【 0 0 1 0 】

以下、図面を用いて本発明の実施形態を説明する。

【 0 0 1 1 】

[第 1 実施形態]

第 1 実施形態では、任意値 $a, b \in F$ の乗算 $a \cdot b \in F$ を秘密計算で行う（秘密乗算）。ただし、 F は有限体を表す。この秘密乗算では、任意値 a の秘密分散値（シェア）と任意値 b の秘密分散値とから乗算結果 $a \cdot b$ の秘密分散値を得る。以下に詳細に説明する。

【 0 0 1 2 】

< 構成 >

図 1 に例示するように、本形態の秘密計算システム 1 は、3 個の秘密計算装置 1 1 - $P_0, 1 1 - P_1, 1 1 - P_2$ （秘密計算装置 P_0, P_1, P_2 ）を有する。秘密計算装置 1 1 - $P_0, 1 1 - P_1, 1 1 - P_2$ は、インターネットなどの通信網を通じた通信が可能ないように構成されている。図 2 に例示するように、本形態の秘密計算装置 1 1 - P （ただし、 $P \in \{P_0, P_1, P_2\}$ ）は、記憶部 1 1 1 - P （ストレージおよびメモリ）、演算部 1 1 2 - P 、制御部 1 1 3 - P 、共有部 1 1 4 - P 、および通信部 1 1 5 - P を有

する。秘密計算装置 11 - P は、制御部 113 - P の制御のもとで各処理を実行し、各処理で得られたデータは、逐一、記憶部 111 - P に格納され、必要に応じて読み出される。

【0013】

< 事前処理 >

事前処理により、任意値 a が $a = a_0 + a_1 + a_2$ F を満たすサブシエア a_0, a_1, a_2 F に秘密分散されており、任意値 b が $b = b_0 + b_1 + b_2$ F を満たすサブシエア b_0, b_1, b_2 F に秘密分散されている。秘密計算装置 11 - P_i の記憶部 111 - P_i はサブシエア a_+ $\{a_0, a_1, a_2\}$ および b_+ $\{b_0, b_1, b_2\}$ を格納しており、秘密計算装置 11 - P₊ の記憶部 111 - P₊ もサブシエア a_+ および b_+ を格納している。サブシエア a_+ は $\{a_0, a_1, a_2\}$ の何れか 1 つの要素であり、サブシエア b_+ は $\{b_0, b_1, b_2\}$ の何れか 1 つの要素である。秘密計算装置 11 - P_i の記憶部 111 - P_i はサブシエア a_- A_- および b_- B_- を格納しており、秘密計算装置 11 - P₋ の記憶部 111 - P₋ もサブシエア a_- および b_- を格納している。サブシエア a_- は A_- の何れか 1 つの要素であり、サブシエア b_- は B_- の何れか 1 つの要素である。ただし、 A_- は $\{a_0, a_1, a_2\}$ における a_+ の補集合であり ($A_- = \{a_0, a_1, a_2\} - \{a_+\}$)、 B_- は $\{b_0, b_1, b_2\}$ における b_+ の補集合である ($B_- = \{b_0, b_1, b_2\} - \{b_+\}$)。また、 $i \in \{0, 1, 2\}$ であり、 P_+ は $P_{(i+1) \bmod 3}$ であり、 P_- は $P_{(i-1) \bmod 3}$ である。図 3 の例では、秘密計算装置 11 - P₀ の記憶部 111 - P₀ にサブシエア (a_0, a_1) および (b_0, b_1) が格納されており、秘密計算装置 11 - P₁ の記憶部 111 - P₁ にサブシエア (a_1, a_2) および (b_1, b_2) が格納されており、秘密計算装置 11 - P₂ の記憶部 111 - P₂ にサブシエア (a_2, a_0) および (b_2, b_0) が格納されている。なお、 (a_0, a_1) (a_1, a_2) (a_2, a_0) は a の秘密分散値であり、 (b_0, b_1) (b_1, b_2) (b_2, b_0) は b の秘密分散値である。

【0014】

< 秘密計算 >

この事前処理が行われたことを前提に、各秘密計算装置 11 - P_i (ただし、 $i \in \{0, 1, 2\}$) は以下の秘密計算を行う (図 3 および図 4)。

【0015】

各秘密計算装置 11 - P_i の共有部 114 - P_i と秘密計算装置 11 - P₊ の共有部 114 - P₊ とが任意値 r_+ F を共有する。すなわち、共有部 114 - P_i および共有部 114 - P₊ は互いに同一の任意値 r_+ を得る。共有された任意値 r_+ は記憶部 111 - P_i および記憶部 111 - P₊ に格納される。任意値 r_+ の例は、擬似乱数、真正乱数、予め定められた複数の値から選択された値、入力値、別処理で得られた値などである。任意値 r_+ の共有は公知の方法によって実現できる。例えば、共有部 114 - P_i から共有部 114 - P₊ に任意値 r_+ または任意値 r_+ を特定するための情報を送ることで、共有部 114 - P_i と共有部 114 - P₊ との間で任意値 r_+ が共有されてもよい。逆に、共有部 114 - P₊ から共有部 114 - P_i に任意値 r_+ または任意値 r_+ を特定するための情報を送ることで、共有部 114 - P_i と共有部 114 - P₊ との間で任意値 r_+ が共有されてもよい。予め共有部 114 - P_i と共有部 114 - P₊ との間でシード値を共有しておき、共有部 114 - P_i および共有部 114 - P₊ がこのシード値を用いて予め定められた処理を行うことで、共有部 114 - P_i と共有部 114 - P₊ との間で任意値 r_+ が共有されてもよい。公知の鍵交換アルゴリズムを用いて共有部 114 - P_i と共有部 114 - P₊ との間で任意値 r_+ が共有されてもよい (ステップ S11)。

【0016】

各秘密計算装置 11 - P_i の共有部 114 - P_i と秘密計算装置 11 - P₋ の共有部 114 - P₋ とが任意値 r_- F を共有する。すなわち、共有部 114 - P_i および共有部 114 - P₋ は互いに同一の任意値 r_- を得る。共有された任意値 r_- は記憶部 111 - P_i および記憶部 111 - P₋ に格納される。任意値 r_- の例は、擬似乱数、真正乱数、

予め定められた複数の値から選択された値、入力値、別処理で得られた値などである。任意値 r_{\cdot} の共有は公知の方法によって実現できる。例えば、共有部 114 - P_{\cdot} から共有部 114 - P_{\cdot} に任意値 r_{\cdot} または任意値 r_{\cdot} を特定するための情報を送ることで、共有部 114 - P_{\cdot} と共有部 114 - P_{\cdot} との間で任意値 r_{\cdot} が共有されてもよい。逆に、共有部 114 - P_{\cdot} から共有部 114 - P_{\cdot} に任意値 r_{\cdot} または任意値 r_{\cdot} を特定するための情報を送ることで、共有部 114 - P_{\cdot} と共有部 114 - P_{\cdot} との間で任意値 r_{\cdot} が共有されてもよい。あるいは、予め共有部 114 - P_{\cdot} と共有部 114 - P_{\cdot} との間でシード値を共有しておき、共有部 114 - P_{\cdot} および共有部 114 - P_{\cdot} がこのシード値を用いて予め定められた処理を行うことで、共有部 114 - P_{\cdot} と共有部 114 - P_{\cdot} との間で任意値 r_{\cdot} が共有されてもよい。公知の鍵交換アルゴリズムを用いて共有部 114 - P_{\cdot} と共有部 114 - P_{\cdot} との間で任意値 r_{\cdot} が共有されてもよい (ステップ S12)。

10

【0017】

図3の例では、ステップS11およびS12の処理により、共有部 114 - P_0 と共有部 114 - P_1 とが任意値 r_{01} F を共有し、共有部 114 - P_1 と共有部 114 - P_2 とが任意値 r_{12} F を共有し、共有部 114 - P_2 と共有部 114 - P_0 とが任意値 r_{20} F を共有する。

【0018】

各秘密計算装置 11 - P_i の演算部 112 - P_i が、記憶部 111 - P から読み込んだ a_+ , a_- , b_+ , b_- , r_+ , r_- を使い、 $c_+ = (a_+ + a_-)(b_+ + b_-) - a_-b_- + r_+ - r_-$ F を計算して出力する。図3の例では、秘密計算装置 11 - P_0 の演算部 112 - P_0 が $c_1 = (a_0 + a_1)(b_0 + b_1) - a_0b_0 + r_{01} - r_{20}$ F を計算して出力し、秘密計算装置 11 - P_1 の演算部 112 - P_1 が $c_2 = (a_1 + a_2)(b_1 + b_2) - a_1b_1 + r_{12} - r_{01}$ F を計算して出力し、秘密計算装置 11 - P_2 の演算部 112 - P_2 が $c_0 = (a_2 + a_0)(b_2 + b_0) - a_2b_2 + r_{20} - r_{12}$ F を計算して出力する (ステップ S13)。

20

【0019】

各秘密計算装置 11 - P_i の通信部 115 - P_i は秘密計算装置 11 - P_+ に対して c_+ を送信する (c_+ を出力する) (ステップ S14)。 c_+ は秘密計算装置 11 - P_+ の通信部 115 - P_+ で受信 (入力) される。秘密計算装置 11 - P_{\cdot} の演算部 112 - P_{\cdot} で計算されて通信部 115 - P_{\cdot} から送信された値を c_{\cdot} と表記すると、各秘密計算装置 11 - P_i の通信部 115 - P_i は c_{\cdot} を受信する (ステップ S15)。図3の例では、秘密計算装置 11 - P_0 の通信部 115 - P_0 が秘密計算装置 11 - P_1 に対して c_1 を送信し、 c_1 が秘密計算装置 11 - P_1 の通信部 115 - P_1 で受信される。秘密計算装置 11 - P_1 の通信部 115 - P_1 が秘密計算装置 11 - P_2 に対して c_2 を送信し、 c_2 が秘密計算装置 11 - P_2 の通信部 115 - P_2 で受信される。秘密計算装置 11 - P_2 の通信部 115 - P_2 が秘密計算装置 11 - P_0 に対して c_0 を送信し、 c_0 が秘密計算装置 11 - P_0 の通信部 115 - P_0 で受信される (ステップ S14, S15)。

30

【0020】

ステップ S15 で受信された c_{\cdot} 、および、ステップ S13 で得られた c_+ は、各秘密計算装置 11 - P_i の記憶部 111 - P_i に格納される。図3の例では、(c_0, c_1) が秘密計算装置 11 - P_0 の記憶部 111 - P_0 に格納され、(c_1, c_2) が秘密計算装置 11 - P_1 の記憶部 111 - P_1 に格納され、(c_2, c_0) が秘密計算装置 11 - P_2 の記憶部 111 - P_2 に格納される。

40

【0021】

本形態の c_0, c_1, c_2 は $ab = c_0 + c_1 + c_2$ F を満たす乗算結果 ab のサブシェアであり、(c_0, c_1) (c_1, c_2) (c_2, c_0) は乗算結果 ab の秘密分散値である。これらの秘密分散値 (c_0, c_1) (c_1, c_2) (c_2, c_0) の何れか2個が得られれば乗算結果 ab を復元できる。すなわち、 $c_0 + c_1 + c_2 = ab$ を満たす。図3の例では、

$$c_0 + c_1 + c_2$$

50

$$\begin{aligned}
&= (a_0 + a_1)(b_0 + b_1) - a_0 b_0 + r_{01} - r_{20} + (a_1 + a_2)(b_1 + b_2) - a_1 b_1 + r_{12} - r_{01} + (a_2 + a_0)(b_2 + b_0) - a_2 b_2 + r_{20} - r_{12} \\
&= a_0 b_1 + a_1 b_0 + a_1 b_1 + a_1 b_2 + a_2 b_1 + a_2 b_2 + a_2 b_0 + a_0 b_2 + a_0 b_0 \\
&= (a_0 + a_1 + a_2)(b_0 + b_1 + b_2) \\
&= ab
\end{aligned}$$

となる。

【0022】

各秘密計算装置 $11 - P_i$ の記憶部 $111 - P_i$ に格納された (c_-, c_+) はさらに別の秘密計算装置 (図示せず) の入力とされてもよいし、乗算結果 ab の復元を行う復元装置 (図示せず) の入力とされて乗算結果 ab が復元されて出力されてもよい。

10

【0023】

< 本形態の特徴 >

以上のように本形態では、特許文献1に記載された従来方式よりも少ない加減乗算回数およびメモリアクセス回数で秘密乗算を行うことができる。すなわち、特許文献1に記載された従来方式では、各秘密計算装置は、メモリに格納された秘密分散値等を用いて自ら加減乗算を行って得た値をメモリに保存しておき、他の秘密計算装置で加減乗算を行って得られた値を受信してメモリに保存し、メモリに保存されたこれらの値を用いてさらに加減乗算を行う必要があった。そのため、特許文献1の方式は、加減乗算回数およびメモリアクセス回数が多かった。これに対し、本形態では、メモリに格納された秘密分散値等を用いて自ら加減乗算を行って得た値、および、他の秘密計算装置で加減乗算を行って得られた値がそのまま演算結果のサブシェアとなるため、特許文献1の方式よりも加減乗算回数およびメモリアクセス回数が少ない。特に、演算速度の速い秘密計算ではメモリへのアクセス時間が全体の演算速度を向上する上でのボトルネックとなるが、本形態の方式ではメモリアクセス回数を削減できるため、演算速度を大幅に向上できる。例えば、従来技術の秘密乗算では、 $c_{xy} = a_- b_+ + a_+ b_- - r_{zx}$ を計算するとき a_- , b_+ , a_+ , b_- を読み込み、得られた c_{xy} を書き込む。これには乗算を2回、加減算を2回行う必要がある。さらに、従来技術の秘密乗算では、 $c_- = a_- b_- + c_{zx} + r_{zx}$ を計算するとき a_- , b_- , c_{zx} を読み込み、 c_- を書き込む。これには乗算を1回、加減算を3回行う必要がある。またさらに、従来技術の秘密乗算では、 $c_+ = a_+ b_+ + c_{xy} + r_{xy}$ を計算するとき a_+ , b_+ , c_{xy} を読み込み、得られた c_+ を書き込む。これには乗算を1回、加減算を3回行う必要がある。そのため、パーティあたりで合計、読込を10回、書込を3回、乗算を4回、加減算を8回行う必要があった。これに対し、本形態の場合、秘密計算装置 $10 - P_i$ は $c_+ = (a_+ + a_-)(b_+ + b_-) - a_- b_- + r_+ - r_-$ を計算するとき a_- , b_+ , a_+ , b_- を読み込み、得られた c_+ を書き込む。そのため、パーティあたり、合計で読込4回、書込1回、乗算2回、加減算5回を行えばよい。従来技術と比較した場合、本形態では読込回数を40%、書込回数を33%、乗算回数を50%、加減算回数を63%にできる。

20

30

【0024】

[第2実施形態]

第2実施形態では、任意値 $a(0), \dots, a(N-1)$ および $b(0), \dots, b(N-1)$ に対する積和 $a(0)b(0) + \dots + a(N-1)b(N-1)$ F を秘密計算で行う (秘密積和)。ただし、 F は有限体を表し、 N は正整数 (例えば、2以上の整数) である。この秘密積和では、 $n = 0, \dots, N-1$ についての任意値 $a(n)$ の秘密分散値と任意値 $b(n)$ の秘密分散値とから積和結果 $a(0)b(0) + \dots + a(N-1)b(N-1)$ の秘密分散値を得る。以下に詳細に説明する。

40

【0025】

< 構成 >

図1に例示するように、本形態の秘密計算システム2は、3個の秘密計算装置 $21 - P$

50

$0, 21 - P_1, 21 - P_2$ (秘密計算装置 P_0, P_1, P_2) を有する。秘密計算装置 $21 - P_0, 21 - P_1, 21 - P_2$ は、インターネットなどの通信網を通じた通信が可能ないように構成されている。図 2 に例示するように、本形態の秘密計算装置 $21 - P$ (ただし、 $P \in \{P_0, P_1, P_2\}$) は、記憶部 $211 - P$ (ストレージおよびメモリ)、演算部 $212 - P$ 、制御部 $213 - P$ 、共有部 $114 - P$ 、および通信部 $115 - P$ を有する。秘密計算装置 $21 - P$ は、制御部 $213 - P$ の制御のもとで各処理を実行し、各処理で得られたデータは、逐一、記憶部 $211 - P$ に格納され、必要に応じて読み出される。

【0026】

< 事前処理 >

事前処理により、 $n = 0, \dots, N - 1$ (ただし、 N は正整数、例えば、 N は 2 以上の整数) についての任意値 $a(n)$ が $a(n) = a_0(n) + a_1(n) + a_2(n) \in F$ を満たすサブシェア $a_0(n), a_1(n), a_2(n) \in F$ に秘密分散されており、任意値 $b(n)$ が $b(n) = b_0(n) + b_1(n) + b_2(n) \in F$ を満たすサブシェア $b_0(n), b_1(n), b_2(n) \in F$ に秘密分散されている。秘密計算装置 $21 - P_i$ の記憶部 $211 - P_i$ は、 $n = 0, \dots, N - 1$ についてのサブシェア $a_+(n) \in \{a_0(n), a_1(n), a_2(n)\}$ および $b_+(n) \in \{b_0(n), b_1(n), b_2(n)\}$ を格納しており、秘密計算装置 $21 - P_+$ の記憶部 $211 - P_+$ も、 $n = 0, \dots, N - 1$ についてのサブシェア $a_+(n)$ および $b_+(n)$ を格納している。各サブシェア $a_+(n)$ は $\{a_0(n), a_1(n), a_2(n)\}$ の何れか 1 つの要素であり、各サブシェア $b_+(n)$ は $\{b_0(n), b_1(n), b_2(n)\}$ の何れか 1 つの要素である。秘密計算装置 $21 - P_i$ の記憶部 $211 - P_i$ は、 $n = 0, \dots, N - 1$ についてのサブシェア $a_-(n) \in A_-(n)$ および $b_-(n) \in B_-(n)$ を格納しており、秘密計算装置 $21 - P_-$ の記憶部 $211 - P_-$ も、 $n = 0, \dots, N - 1$ についてのサブシェア $a_-(n)$ および $b_-(n)$ を格納している。各サブシェア $a_-(n)$ は $A_-(n)$ の何れか 1 つの要素であり、各サブシェア $b_-(n)$ は $B_-(n)$ の何れか 1 つの要素である。ただし、 $A_-(n)$ は $\{a_0(n), a_1(n), a_2(n)\}$ における $a_+(n)$ の補集合であり ($A_-(n) = \{a_0(n), a_1(n), a_2(n)\} - \{a_+(n)\}$)、 $B_-(n)$ は $\{b_0(n), b_1(n), b_2(n)\}$ における $b_+(n)$ の補集合である ($B_-(n) = \{b_0(n), b_1(n), b_2(n)\} - \{b_+(n)\}$)。また、 $i \in \{0, 1, 2\}$ であり、 P_+ は $P_{(i+1) \bmod 3}$ であり、 P_- は $P_{(i-1) \bmod 3}$ である。図 5 の例では、秘密計算装置 $21 - P_0$ の記憶部 $211 - P_0$ に、 $n = 0, \dots, N - 1$ についてのサブシェア $(a_0(n), a_1(n))$ および $(b_0(n), b_1(n))$ が格納されており、秘密計算装置 $21 - P_1$ の記憶部 $211 - P_1$ に、 $n = 0, \dots, N - 1$ についてのサブシェア $(a_1(n), a_2(n))$ および $(b_1(n), b_2(n))$ が格納されており、秘密計算装置 $21 - P_2$ の記憶部 $211 - P_2$ に、 $n = 0, \dots, N - 1$ についてのサブシェア $(a_2(n), a_0(n))$ および $(b_2(n), b_0(n))$ が格納されている。なお、 $(a_0(n), a_1(n)) (a_1(n), a_2(n)) (a_2(n), a_0(n))$ は $a(n)$ の秘密分散値であり、 $(b_0(n), b_1(n)) (b_1(n), b_2(n)) (b_2(n), b_0(n))$ は $b(n)$ の秘密分散値である。

【0027】

< 秘密計算 >

この事前処理が行われたことを前提に、各秘密計算装置 $21 - P_i$ (ただし、 $i \in \{0, 1, 2\}$) は以下の秘密計算を行う (図 5 および図 6)。

【0028】

各秘密計算装置 $21 - P_i$ の共有部 $114 - P_i$ と秘密計算装置 $21 - P_+$ の共有部 $114 - P_+$ とが任意値 $r_+ \in F$ を共有する。共有された任意値 r_+ は記憶部 $211 - P_i$ および記憶部 $211 - P_+$ に格納される。任意値 r_+ およびその共有処理の具体例は第 1 実施形態で説明した通りである (ステップ S 21)。

10

20

30

40

50

【 0 0 2 9 】

各秘密計算装置 2 1 - P_i の共有部 1 1 4 - P_i と秘密計算装置 2 1 - P_j の共有部 1 1 4 - P_j とが任意値 r_j ∈ F を共有する。共有された任意値 r_j は記憶部 2 1 1 - P_i および記憶部 2 1 1 - P_j に格納される。任意値 r_j およびその共有処理の具体例は第 1 実施形態で説明した通りである（ステップ S 2 2）。

【 0 0 3 0 】

図 5 の例では、ステップ S 2 1 および S 2 2 の処理により、共有部 1 1 4 - P₀ と共有部 1 1 4 - P₁ とが任意値 r_{0 1} ∈ F を共有し、共有部 1 1 4 - P₁ と共有部 1 1 4 - P₂ とが任意値 r_{1 2} ∈ F を共有し、共有部 1 1 4 - P₂ と共有部 1 1 4 - P₀ とが任意値 r_{2 0} ∈ F を共有する。

【 0 0 3 1 】

各秘密計算装置 2 1 - P_i の演算部 2 1 2 - P_i が、記憶部 2 1 1 - P_i から読み込んだ、n = 0, ..., N - 1 についての a₊(n), a₋(n), b₊(n), b₋(n), r₊, r₋ を用い、

【 数 2 】

$$c_+ = \sum_{n=0}^{N-1} \{ (a_+(n) + a_-(n))(b_+(n) + b_-(n)) - a_-(n)b_-(n) + r_+ - r_- \} \in F$$

を計算して出力する。図 5 の例では、秘密計算装置 2 1 - P₀ の演算部 2 1 2 - P₀ が

【 数 3 】

$$c_1 = \sum_{n=0}^{N-1} \{ (a_0(n) + a_1(n))(b_0(n) + b_1(n)) - a_0(n)b_0(n) + r_{01} - r_{20} \} \in F$$

を計算して出力し、秘密計算装置 2 1 - P₁ の演算部 2 1 2 - P₁ が

【 数 4 】

$$c_2 = \sum_{n=0}^{N-1} \{ (a_1(n) + a_2(n))(b_1(n) + b_2(n)) - a_1(n)b_1(n) + r_{12} - r_{01} \} \in F$$

を計算して出力し、秘密計算装置 2 1 - P₂ の演算部 2 1 2 - P₂ が

【 数 5 】

$$c_0 = \sum_{n=0}^{N-1} \{ (a_2(n) + a_0(n))(b_2(n) + b_0(n)) - a_2(n)b_2(n) + r_{20} - r_{12} \} \in F$$

を計算して出力する（ステップ S 2 3）。

【 0 0 3 2 】

各秘密計算装置 2 1 - P_i の通信部 1 1 5 - P_i は秘密計算装置 2 1 - P₊ に対して c₊ を送信する（c₊ を出力する）（ステップ S 2 4）。c₊ は秘密計算装置 2 1 - P₊ の通信部 1 1 5 - P₊ で受信（入力）される。秘密計算装置 2 1 - P_j の演算部 2 1 2 - P_j で計算されて通信部 1 1 5 - P_j から送信された値を c_j と表記すると、各秘密計算装置 2 1 - P_i の通信部 1 1 5 - P_i は c_j を受信する（ステップ S 2 5）。図 5 の例では、秘密計算装置 2 1 - P₀ の通信部 1 1 5 - P₀ が秘密計算装置 2 1 - P₁ に対して c₁ を送信し、c₁ が秘密計算装置 2 1 - P₁ の通信部 1 1 5 - P₁ で受信される。秘密計算

10

20

30

40

50

装置 21 - P₁ の通信部 115 - P₁ が秘密計算装置 21 - P₂ に対して c₂ を送信し、c₂ が秘密計算装置 21 - P₂ の通信部 115 - P₂ で受信される。秘密計算装置 21 - P₂ の通信部 115 - P₂ が秘密計算装置 21 - P₀ に対して c₀ を送信し、c₀ が秘密計算装置 21 - P₀ の通信部 115 - P₀ で受信される (ステップ S24, S25)。

【0033】

ステップ S25 で受信された c₋、および、ステップ S23 で得られた c₊ は、各秘密計算装置 21 - P_i の記憶部 211 - P_i に格納される。図5の例では、(c₀, c₁) が秘密計算装置 21 - P₀ の記憶部 211 - P₀ に格納され、(c₁, c₂) が秘密計算装置 21 - P₁ の記憶部 211 - P₁ に格納され、(c₂, c₀) が秘密計算装置 21 - P₂ の記憶部 211 - P₂ に格納される。

10

【0034】

本形態の c₀, c₁, c₂ は $a(0)b(0) + \dots + a(N-1)b(N-1) = c_0 + c_1 + c_2$ を満たす積和結果 $a(0)b(0) + \dots + a(N-1)b(N-1)$ のサブシェアである。(c₀, c₁)(c₁, c₂)(c₂, c₀) は積和結果 $a(0)b(0) + \dots + a(N-1)b(N-1)$ の秘密分散値である。これらの秘密分散値 (c₀, c₁)(c₁, c₂)(c₂, c₀) の何れか2個が得られれば積和結果 $a(0)b(0) + \dots + a(N-1)b(N-1)$ を復元できる。すなわち、 $c_0 + c_1 + c_2 = a(0)b(0) + \dots + a(N-1)b(N-1)$ を満たす。

【0035】

各秘密計算装置 21 - P_i の記憶部 211 - P_i に格納された (c₋, c₊) はさらに別の秘密計算装置 (図示せず) の入力とされてもよいし、積和結果 $a(0)b(0) + \dots + a(N-1)b(N-1)$ の復元を行う復元装置 (図示せず) の入力とされて積和結果 $a(0)b(0) + \dots + a(N-1)b(N-1)$ が復元されて出力されてもよい。

20

【0036】

< 本形態の特徴 >

以上のように本形態では、特許文献1に記載された従来方式よりも少ない加減乗算回数およびメモリアクセス回数で秘密積和を行うことができる。

【0037】

なお、本発明は上述の実施の形態に限定されるものではない。例えば、上述の各種の処理は、記載に従って時系列に実行されるのみならず、処理を実行する装置の処理能力あるいは必要に応じて並列的にあるいは個別に実行されてもよい。その他、本発明の趣旨を逸脱しない範囲で適宜変更が可能であることはいうまでもない。また、第2実施形態の任意値 r₊ が n = 0, ..., N - 1 のそれぞれに対応する r₊(n) であってもよいし、任意値 r₋ が n = 0, ..., N - 1 のそれぞれに対応する r₋(n) であってもよい。例えば、図5の例において、任意値 r_{0_1} が n = 0, ..., N - 1 のそれぞれに対応する r_{0_1}(n)

30

F であってもよいし、任意値 r_{2_0} が n = 0, ..., N - 1 のそれぞれに対応する r_{2_0}(n) F であってもよい。

【0038】

上記の各装置は、例えば、CPU (central processing unit) 等のプロセッサ (ハードウェア・プロセッサ) および RAM (random-access memory) ・ ROM (read-only memory) 等のメモリ等を備える汎用または専用のコンピュータが所定のプログラムを実行することで構成される。このコンピュータは1個のプロセッサやメモリを備えていてもよいし、複数個のプロセッサやメモリを備えていてもよい。このプログラムはコンピュータにインストールされてもよいし、予めROM等に記録されていてもよい。また、CPUのようにプログラムが読み込まれることで機能構成を実現する電子回路 (circuitry) ではなく、プログラムを用いることなく処理機能を実現する電子回路を用いて一部またはすべての処理部が構成されてもよい。1個の装置を構成する電子回路が複数のCPUを含んでいてもよい。

40

【0039】

上述の構成をコンピュータによって実現する場合、各装置が有すべき機能の処理内容は

50

プログラムによって記述される。このプログラムをコンピュータで実行することにより、上記処理機能がコンピュータ上で実現される。この処理内容を記述したプログラムは、コンピュータで読み取り可能な記録媒体に記録しておくことができる。コンピュータで読み取り可能な記録媒体の例は、非一時的な（non-transitory）記録媒体である。このような記録媒体の例は、磁気記録装置、光ディスク、光磁気記録媒体、半導体メモリ等である。

【0040】

このプログラムの流通は、例えば、そのプログラムを記録したDVD、CD-ROM等の可搬型記録媒体を販売、譲渡、貸与等することによって行う。さらに、このプログラムをサーバコンピュータの記憶装置に格納しておき、ネットワークを介して、サーバコンピュータから他のコンピュータにそのプログラムを転送することにより、このプログラムを流通させる構成としてもよい。

10

【0041】

このようなプログラムを実行するコンピュータは、例えば、まず、可搬型記録媒体に記録されたプログラムもしくはサーバコンピュータから転送されたプログラムを、一旦、自己の記憶装置に格納する。処理の実行時、このコンピュータは、自己の記憶装置に格納されたプログラムを読み取り、読み取ったプログラムに従った処理を実行する。このプログラムの別の実行形態として、コンピュータが可搬型記録媒体から直接プログラムを読み取り、そのプログラムに従った処理を実行することとしてもよく、さらに、このコンピュータにサーバコンピュータからプログラムが転送されるたびに、逐次、受け取ったプログラムに従った処理を実行することとしてもよい。サーバコンピュータから、このコンピュータへのプログラムの転送は行わず、その実行指示と結果取得のみによって処理機能を実現する、いわゆるASP（Application Service Provider）型のサービスによって、上述の処理を実行する構成としてもよい。

20

【0042】

コンピュータ上で所定のプログラムを実行させて本装置の処理機能を実現されるのではなく、これらの処理機能の少なくとも一部がハードウェアで実現されてもよい。

【符号の説明】

【0043】

1, 2 秘密計算システム
11-P 秘密計算装置

30

【図1】

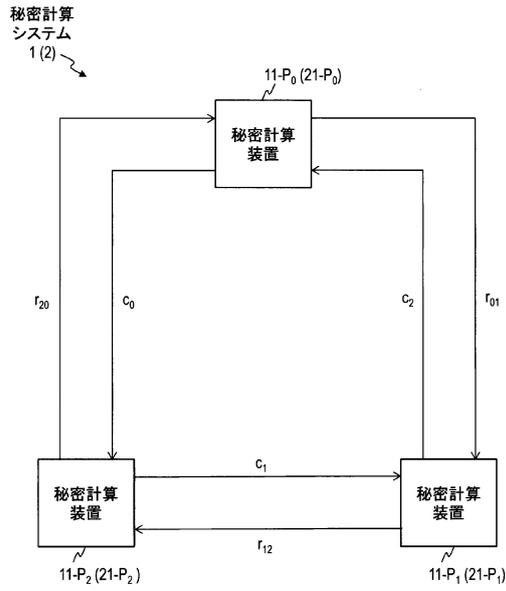


図1

【図2】

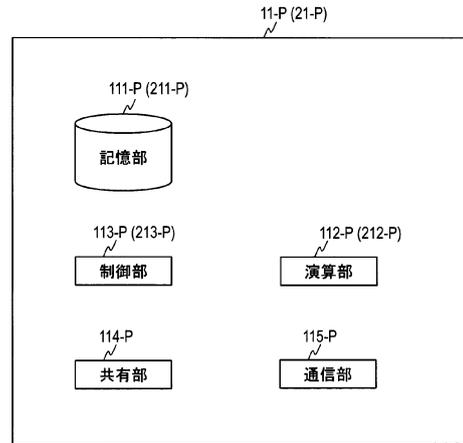


図2

【図3】

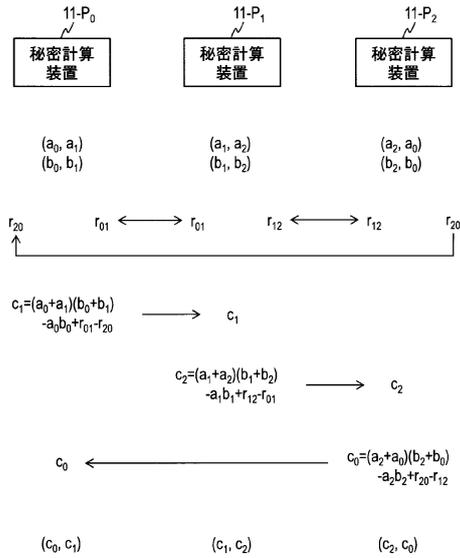


図3

【図4】

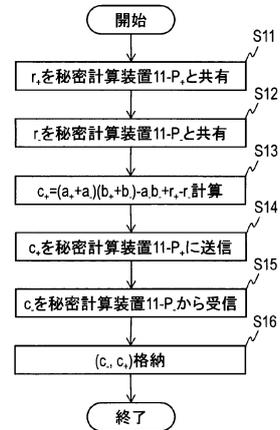


図4

【 図 5 】

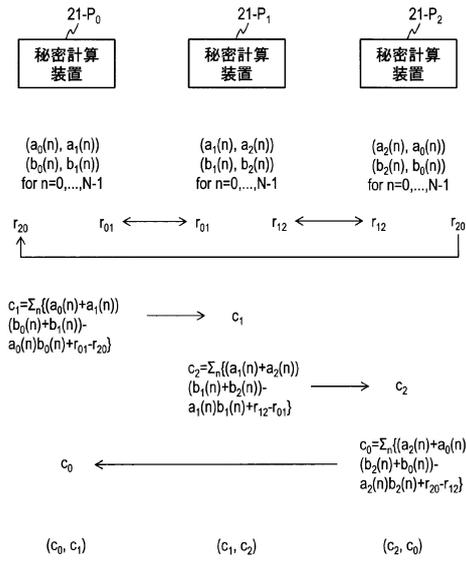


図5

【 図 6 】

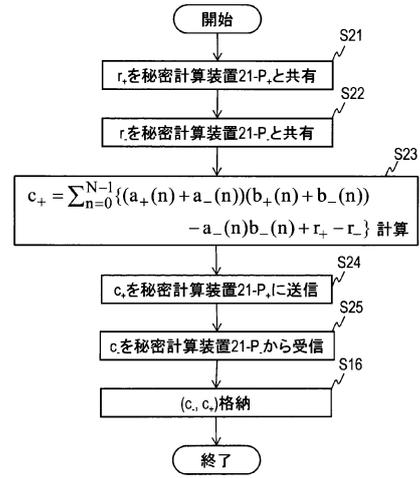


図6

フロントページの続き

(72)発明者 菊池 亮

東京都千代田区大手町一丁目5番1号 日本電信電話株式会社内

審査官 金沢 史明

(56)参考文献 特開2012-78446(JP,A)

特許第6006842(JP,B1)

特開2017-26788(JP,A)

滝 雄太郎, 他, 軽量Nパーティ秘匿関数計算の一般解と情報銀行の分散型セキュアストレージへの応用, マルチメディア, 分散, 協調とモバイル(DICOMO2017)シンポジウム論文集, 日本, 情報処理学会, 2017年 6月21日, pp. 779-784

(58)調査した分野(Int.Cl., DB名)

G09C 1/00

H04L 9/00 - 9/38