

(19) 中华人民共和国国家知识产权局



## (12) 发明专利申请

(10) 申请公布号 CN 102842311 A

(43) 申请公布日 2012. 12. 26

---

(21) 申请号 201210213710. 3

(22) 申请日 2012. 06. 25

(30) 优先权数据

13/167, 559 2011. 06. 23 US

(71) 申请人 西部数据技术公司

地址 美国加利福尼亚

(72) 发明人 G · S · V · 塞瓦拉吉

(74) 专利代理机构 北京纪凯知识产权代理有限公司 11245

代理人 赵蓉民

(51) Int. Cl.

G11B 5/58(2006. 01)

G11B 5/56(2006. 01)

---

权利要求书 3 页 说明书 4 页 附图 6 页

---

(54) 发明名称

划定数据磁道以避开热粗糙的磁盘驱动器

(57) 摘要

一种划定数据磁道以避开热粗糙的磁盘驱动器。公开了一种磁盘驱动器，其包括在包括多个数据磁道的磁盘上方致动的磁头，其中磁头包括写入元件和读取元件。目标数据磁道中的粗糙被检测，并且接近目标数据磁道的数据磁道范围被划定，其中数据磁道范围在目标数据磁道的径向位置处跨越读取元件和写入元件之间的径向偏移的至少两倍。

1. 一种磁盘驱动器,包括:

磁盘,其包括多个数据磁道;

磁头,其在所述磁盘上方致动,其中所述磁头包括写入元件和读取元件;和  
控制电路,其可操作以:

检测目标数据磁道中的粗糙;和

划定接近所述目标数据磁道的数据磁道范围,其中所述数据磁道范围在所述目标数据  
磁道的径向位置处跨越所述读取元件和所述写入元件之间径向偏移的至少两倍。

2. 根据权利要求1所述的磁盘驱动器,其中所述数据磁道范围跨越所述读取元件和所  
述写入元件之间的所述径向偏移的至少三倍。

3. 根据权利要求1所述的磁盘驱动器,其中:

所述磁盘包括由伺服扇区限定的多个伺服磁道;

所述伺服磁道的密度小于所述数据磁道;和

所述数据磁道范围跨越:

第一范围,其至少是所述读取元件和所述写入元件之间的所述径向偏移的两倍;和

第二范围,其包括由所述第一范围的边界和下一伺服磁道限定的多个数据磁道。

4. 根据权利要求1所述的磁盘驱动器,其中所述控制电路进一步可操作以测量所述磁  
盘的多个径向位置处跨越所述读取元件和所述写入元件之间的所述径向偏移。

5. 根据权利要求4所述的磁盘驱动器,其中所述控制电路进一步地可操作以:

生成长寻道距离,其相应于当所述读取元件和所述写入元件之间的所述径向偏移接近  
最小的时候;

响应命令寻道距离使所述磁头在所述磁盘上方径向寻道;和

当所述命令寻道距离大于所述长寻道距离时,在寻道期间增加所述磁头的悬浮高度。

6. 根据权利要求5所述的磁盘驱动器,其中所述长寻道距离至少与划定的所述数据磁  
道范围一样长。

7. 一种磁盘驱动器,包括:

磁盘,其包括多个数据磁道;

磁头,其在所述磁盘上方致动,其中所述磁头包括写入元件和读取元件;和

控制电路,其可操作以:

生成长寻道距离,其相应于当所述读取元件和所述写入元件之间的径向偏移接近最小  
的时候;

响应命令寻道距离使所述磁头在所述磁盘上方径向寻道;和

当所述命令寻道距离大于所述长寻道距离时,在寻道期间增加所述磁头的悬浮高度。

8. 根据权利要求7所述的磁盘驱动器,其中所述控制电路进一步地可操作以:

检测目标数据磁道中的粗糙;和

划定接近所述目标数据磁道的数据磁道范围,其中所述数据磁道范围在所述目标数据  
磁道的径向位置处跨越所述读取元件和所述写入元件之间的径向偏移的至少两倍。

9. 根据权利要求8所述的磁盘驱动器,其中所述数据磁道范围跨越所述读取元件和所  
述写入元件之间的所述径向偏移的至少三倍。

10. 根据权利要求8所述的磁盘驱动器,其中:

所述磁盘包括由伺服扇区限定的多个伺服磁道；

所述伺服磁道的密度小于所述数据磁道；并且

所述数据磁道范围跨越：

第一范围，其至少是所述读取元件和所述写入元件之间的所述径向偏移的两倍；和

第二范围，其包括由所述第一范围的边界和下一伺服磁道限定的多个数据磁道。

11. 根据权利要求 8 所述的磁盘驱动器，其中所述控制电路进一步可操作以测量所述磁盘的多个径向位置处跨越所述读取元件和所述写入元件之间的所述径向偏移。

12. 一种操作磁盘驱动器的方法，所述磁盘驱动器包括磁头，其在包括多个数据磁道的磁盘上方致动，其中所述磁头包括写入元件和读取元件，所述方法包括：

检测目标数据磁道中的粗糙；和

划定接近所述目标数据磁道的数据磁道范围，其中所述数据磁道范围在所述目标数据磁道的径向位置处跨越所述读取元件和所述写入元件之间的径向偏移的至少两倍。

13. 根据权利要求 12 所述的方法，其中所述数据磁道范围跨越所述读取元件和所述写入元件之间的所述径向偏移的至少三倍。

14. 根据权利要求 12 所述的方法，其中：

所述磁盘包括由伺服扇区限定的多个伺服磁道；

所述伺服磁道的密度小于所述数据磁道；并且

所述数据磁道范围跨越：

第一范围，其至少是所述读取元件和所述写入元件之间的所述径向偏移的两倍；和

第二范围，其包括由所述第一范围的边界和下一伺服磁道限定的多个数据磁道。

15. 根据权利要求 12 所述的方法，进一步包括测量所述磁盘的多个径向位置处跨越所述读取元件和所述写入元件之间的径向偏移。

16. 根据权利要求 15 所述的方法，进一步包括：

生成长寻道距离，其相应于当所述读取元件和所述写入元件之间的所述径向偏移接近最小的时候；

响应命令寻道距离，使磁头在所述磁盘上方径向寻道；和

当所述命令寻道距离大于所述长寻道距离时，在寻道期间增加所述磁头的悬浮高度。

17. 根据权利要求 16 所述的方法，其中所述长寻道距离至少与划定的所述数据磁道范围一样长。

18. 一种操作磁盘驱动器的方法，所述磁盘驱动器包括磁头，其在包括多个数据磁道的磁盘上方致动，其中所述磁头包括写入元件和读取元件，所述方法包括：

生成长寻道距离，其相应于当所述读取元件和所述写入元件之间的径向偏移接近最小的时候；

响应命令寻道距离，使所述磁头在所述磁盘上方径向寻道；和

当所述命令寻道距离大于所述长寻道距离时，在寻道期间增加所述磁头的悬浮高度。

19. 根据权利要求 18 所述的方法，进一步包括：

检测目标数据磁道中的粗糙；和

划定接近所述目标数据磁道的数据磁道范围，其中所述数据磁道范围在所述目标数据磁道的径向位置处跨越所述读取元件和所述写入元件之间所述径向偏移的至少两倍。

20. 根据权利要求 19 所述的方法, 其中所述数据磁道范围跨越所述读取元件和所述写入元件之间的所述径向偏移的至少三倍。

21. 根据权利要求 19 所述的方法, 其中 :

所述磁盘包括由伺服扇区限定的多个伺服磁道;

所述伺服磁道的密度小于所述数据磁道; 和

所述数据磁道范围跨越 :

第一范围, 其至少是所述读取元件和所述写入元件之间的所述径向偏移的两倍; 和

第二范围, 其包括由所述第一范围的边界和下一伺服磁道限定的多个数据磁道。

22. 根据权利要求 19 所述的方法, 进一步包括测量在所述磁盘的多个径向位置处跨越所述读取元件和所述写入元件之间的径向偏移。

## 划定数据磁道以避开热粗糙的磁盘驱动器

### 技术领域

#### 背景技术

[0001] 磁盘驱动器包括磁盘和连接到致动器臂的远端的磁头，所述致动器臂通过音圈电动机(VCM)绕枢轴旋转以将磁头径向定位在磁盘上方。磁盘包括多个径向间隔的同心磁道，用于记录用户数据扇区和嵌入的伺服扇形。嵌入的伺服扇区包括磁头定位信息(例如，磁道ID)，其由磁头读取并由伺服控制器处理以在致动器臂进行磁道到磁道的寻道时控制其速率。

[0002] 图1示出磁盘2的现有技术格式，其包括由嵌入的伺服扇区 $6_0$ - $6_N$ 限定的多个同心伺服磁道4。每个伺服扇区(例如，伺服扇区 $6_4$ )包括用于同步增益控制和定时恢复的前导码8、用于同步至具有粗略的磁头定位信息(例如，灰度编码磁道ID(Gray coded track))的数据字段12的同步标记10和提供精细磁头定位信息的伺服脉冲14。

[0003] 当磁盘高速旋转时，磁头和磁盘之间形成空气轴承，从而磁头刚好紧密接近地悬浮在磁盘表面上方。由于磁盘的制造缺陷、污染，诸如粉尘颗粒、由于磁头沿加载/卸载斜面滑动产生的磨擦颗粒等等，磁盘表面上可能出现粗糙。如果磁头撞击粗糙，则其会升高磁头的温度(从而称为术语热粗糙)，产生不可靠的写入/读取性能和对磁头的物理损害。

### 发明内容

#### 附图说明

[0004] 图1示出现有技术磁盘格式，其包括由嵌入的伺服扇区定义的多个伺服磁道。

[0005] 图2A示出根据本发明的实施例的磁盘驱动器，其包括在磁盘上方致动的磁头。

[0006] 图2B示出根据本发明实施例的磁头，其包括读取元件和写入元件，两者根据磁头的径向位置径向偏移。

[0007] 图2C是根据本发明的实施例的流程图，其中，当在目标数据磁道中检测到粗糙时，划定接近目标数据磁道的数据磁道范围，其中该数据磁道范围在目标数据磁道的径向位置处跨越读取元件和写入元件之间的径向偏移的至少两倍。

[0008] 图3A示出本发明的一个实施例，其中围绕粗糙划定的数据磁道的范围跨越读取元件和写入元件之间的径向偏移的两倍。

[0009] 图3B示出本发明的一个实施例，其中所划定的数据磁道的范围增加到读取元件和写入元件之间的径向偏移的三倍以考虑磁头的极尖。

[0010] 图4示出本发明的一个实施例，其中所划定的数据磁道的范围延伸到下一伺服磁道。

[0011] 图5示出本发明的一个实施例，其中当读取元件和写入元件之间的径向偏移基本为零时，所划定的数据磁道的范围跨越磁头的宽度。

[0012] 图6示出本发明的一个实施例，其中当读取元件和写入元件之间的径向偏移基本

为零时，长寻道距离由划定的数据磁道范围限定。

[0013] 图 7 示出根据本发明实施例的流程图，其中当命令寻道距离大于长寻道距离时，寻道期间磁头的悬浮高度增加以避开任何可能的粗糙。

## 具体实施方式

[0014] 图 2A 示出根据本发明实施例的磁盘驱动器，其包括具有多个数据磁道 18 的磁盘 16 和在磁盘 16 上方致动的磁头 20，其中磁头 20 包括写入元件 22A 和读取元件 22B (图 2B)。磁盘驱动器进一步包括控制电路 24，其可操作以执行图 2C 的流程图，其中粗糙 / 微凸体 (asperity) 在目标数据磁道中被检测 (步骤 26)。接近目标数据磁道的数据磁道范围被划定 (步骤 28)，其中数据磁道范围 (RANGE) 在目标数据磁道的径向位置处跨越读取元件和写入元件之间的径向偏移 (RW\_OFFSET) 的至少两倍。

[0015] 在图 2A 的实施例中，磁盘 16 包括嵌入伺服扇区  $30_0-30_N$ ，其限定多个数据磁道 18。控制电路 24 处理从磁头 20 发出的读取信号 32 以解调制伺服扇区  $30_0-30_N$  并生成方位误差信号 (PES)，该信号表示磁头的实际方位和相对于目标磁道的目标方位之间的误差。控制电路 24 使用适合的补偿滤波器滤波 PES 以生成施加给音圈电动机 (VCM) 36 的控制信号 34，音圈电动机 36 绕枢轴旋转致动器臂 38 以在减少 PES 的方向在磁盘的上方径向致动磁头 20。伺服扇区  $30_0-30_N$  可以包括任何适合的方位信息，例如用于粗略定位的磁道地址和用于精确定位的伺服脉冲。

[0016] 在图 2B 的实施例中，沿数据磁道的长度在写入元件 22A 和读取元件 22B 之间存在间隙，其导致取决于磁头 20 的径向位置和磁头 20 的对应偏斜角的写入元件 22A 与读取元件 22B 之间的径向偏移。如图 2B 所示，在一个实施例中，径向偏移随着磁头离开磁盘的中间直径 (MD) 向外直径 (OD) 或者内直径 (ID) 移动而增加。在其他实施例中，当存在零度偏斜角 (由于物理未对准)，使得朝向 OD 的径向偏移可能不同于朝向 ID 的径向偏移时，写入元件 22A 可能相对读取元件 22B 被径向偏移。取决于磁头的径向位置，径向偏移可跨度多个数据磁道。为了说明此径向偏移，伺服系统中引入啮合 (jog) 值，从而在写操作期间，在第一径向位置伺服读取元件 22B 以将写入元件 22A 定位在目标数据磁道上方。径向偏移在致动器臂的冲程 (stroke) 内被测量 (估算)，从而可基于要写入的目标数据磁道获取相应的啮合值。在一个实施例中，控制电路在跨磁盘的多个分散的位置测量径向偏移，然后外推数据，从而估算对于任何给定的数据磁道的径向偏移。

[0017] 图 3A 示出本发明的一个实施例，其中在数据磁道 N 检测到热粗糙。可以使用任何适合的技术检测热粗糙，例如通过估算读取信号中由于读取元件 22B 撞击热粗糙而产生的振动。例如，当读取元件 22B 撞击粗糙时，由于热效应，读取信号的振幅中可能存在激增。这是为什么磁盘上的粗糙通常被称为热粗糙的原因。

[0018] 在本发明的各实施例中，围绕粗糙划定 (map out) 数据磁道的范围，从而避免与粗糙接触。所划定的数据磁道范围基于写入元件 22A 和读取元件 22B 之间的径向偏移。在图 3A 的实施例中，所划定的数据磁道的范围跨越写入元件 22A 和读取元件 22B 之间的径向偏移的至少两倍。以这种方式，写入元件 22A 和读取元件 22B 都应该不会接触数据磁道 N 中的粗糙 (忽略偏离磁道伺服误差 (off-track servo error))。在图 3A 的示例中，写入元件和读取元件之间的径向偏移 (啮合) 跨度四个数据磁道，因此在数据磁道 N 的两侧上划定四

个数据磁道(即,划定数据磁道 N-4 到 N+4)。当使用写入元件向数据磁道 N-5 写入时,在数据磁道 N-1 上方伺服读取元件,从而避免撞击数据磁道 N 中的粗糙。当使用读取元件读取数据磁道 N+5 时,写入元件将被定位在数据磁道 N+1,从而避免撞击数据磁道 N 中的粗糙。在一个实施例中,可以围绕粗糙划定多个额外的数据磁道以考虑在磁盘上方粗糙附近伺服磁头时可能发生的偏离磁道误差。

[0019] 如图 3A 中所示,基于啮合值的两倍围绕粗糙划定的数据磁道的范围可能无法防止磁头的极尖(拐角)撞击热粗糙。因此,在一个实施例中,该范围可以延伸到啮合值的三倍,如图 3B 所示,以考虑极尖(即,在图 3B 中划定数据磁道 N-6 到 N+6)。当使用写入元件向数据磁道 N-7 写入时,在数据磁道 N-3 上方伺服读取元件,从而避免极尖撞击数据磁道 N 中的粗糙。当使用读取元件读取数据磁道 N+7 时,写入元件将被定位在数据磁道 N+3,并由此避免极尖撞击数据磁道 N 中的粗糙。在一个实施例中,可以围绕粗糙划定多个额外的数据磁道以考虑在磁盘上方粗糙附近伺服磁头时可能发生的偏离磁道误差。

[0020] 在一个实施例中,伺服磁道的密度小于数据磁道,从而可以在连续的伺服磁道之间限定多个数据磁道。图 4 示出这种实施例的示例,其中对于至少部分磁盘表面,在每个伺服磁道之间记录四个数据磁道。在一个实施例中,围绕粗糙划定的数据磁道的范围包括第一范围和第二范围,第一范围是读取元件和写入元件之间的径向偏移的至少两倍,第二范围包括由第一范围的边界和下一个伺服磁道限定的多个数据磁道。在图 4 中所示的示例性实施例中,第一范围包括读取元件和写入元件之间的径向偏移的至少三倍(三倍的啮合值),并且第二范围包括由第一范围的边界和下一个伺服磁道所限定的数据磁道(即,延伸达到伺服磁道 N-2 和伺服磁道 N+3)。此实施例通过使用边界伺服磁道不伺服磁头的方式提供额外余量(margin),由此有助于避免由于偏离磁道伺服误差而撞击热粗糙。

[0021] 图 5 示出本发明的示例实施例,其中当读取元件和写入元件之间的径向偏移接近最小时(例如,磁头靠近磁盘的中间直径时),围绕数据磁道 N 中的粗糙所划定的数据磁道的范围至少跨越磁头的宽度,从而避免磁头在存取数据磁道 N-4 和 N+4 时撞击热粗糙。在一个实施例中,可以延伸数据磁道的范围以考虑如上所述的偏离磁道伺服误差,同时考虑估算磁头宽度中的误差或者当径向偏移基本为零时由于读取元件相对于写入元件物理未对准而产生的磁头偏斜的可能性。

[0022] 磁头可包括适当的悬浮高度致动器,例如适当的加热器或者微致动器(例如,压电微致动器),并且在一个实施例中,当磁头跨磁盘表面寻道时,控制电路增加磁头的悬浮高度,从而避免磁头撞击粗糙。在进行具有的寻道距离大于鉴于粗糙所划定的最小磁道范围(称为长寻道距离)的任何寻道操作之前,控制电路增加悬浮高度。在一个实施例中,长寻道距离对应于当读取元件和写入元件之间的径向偏移接近最小的时候。图 6 显示一实施例,其中当接近磁盘的中间直径定位磁头时,径向偏移接近最小,其也对应于围绕粗糙所划定的最小数目的数据磁道。所划定的数据磁道的数目由于如上所述的磁头的偏斜角而向磁盘的外直径和内直径增加,但是如图 6 中所示,长寻道距离跨磁盘表面保持不变。

[0023] 参考图 7 的流程图理解此实施例,其中产生相应于当读取元件和写入元件之间的径向偏移接近最小时的长寻道距离(LSD)(步骤 40)。在将要执行存取命令(步骤 42)时,针对存取命令确定命令寻道距离(CSD)(步骤 44)。当 CSD 小于 LSD(步骤 46)时,控制电路使磁头寻道命令寻道距离(步骤 48),而不增加磁头的悬浮高度。当 CSD 大于 LSD(步骤

46) 时, 控制电路增加磁头的悬浮高度(步骤 50), 使磁头寻道命令寻道距离(步骤 52), 之后降低磁头的悬浮高度(步骤 54)。

[0024] 增加悬浮高度帮助防止磁头撞击粗糙, 因为任何大于 LSD 的寻道都有可能跨越粗糙。与保持粗糙位置的绘图且之后基于粗糙绘图调整悬浮高度相比, 此实施例实现起来相对简单。当命令寻道距离小于 LSD 时, 不需要增加悬浮高度, 因为磁头试图在没有由于先前检测的粗糙而划定的范围内存取数据磁道, 并且由此磁头在寻道期间不会跨越先前检测的粗糙。

[0025] 可以采用任何适合的控制电路来实现本发明的实施例中的流程图, 例如采用任何适合的集成电路或多个集成电路。例如, 可以在读取通道集成电路内或者在与读取通道分离的部件如磁盘控制器中实现控制电路, 或者如上所述的某些步骤可以由读取通道执行, 而其他步骤由磁盘控制器执行。在一个实施例中, 读取通道和磁盘控制器实现为单独的集成电路, 并且在可替换的实施例中, 其被制作到单个集成电路或者片上系统(SOC) 中。此外, 控制电路可以包括适合的前置放大器电路, 其实现为单独的集成电路、集成到读取通道或者磁盘控制器电路中或者集成到 SOC 中。

[0026] 在一个实施例中, 控制电路包括执行指令的微处理器, 这些指令可操作以使微处理器执行本文所述的流程图的各步骤。这些指令可以存储在任何计算机可读介质中。在一个实施例中, 他们可以存储在微处理器外的或者与 SOC 中的微处理器集成的非易失性半导体存储器上。在另一个实施例中, 这些指令存储在磁盘上, 并且当磁盘驱动器通电时被读取到易失性半导体存储器中。在一实施例中, 控制电路包括适当的逻辑电路, 比如状态机电路。

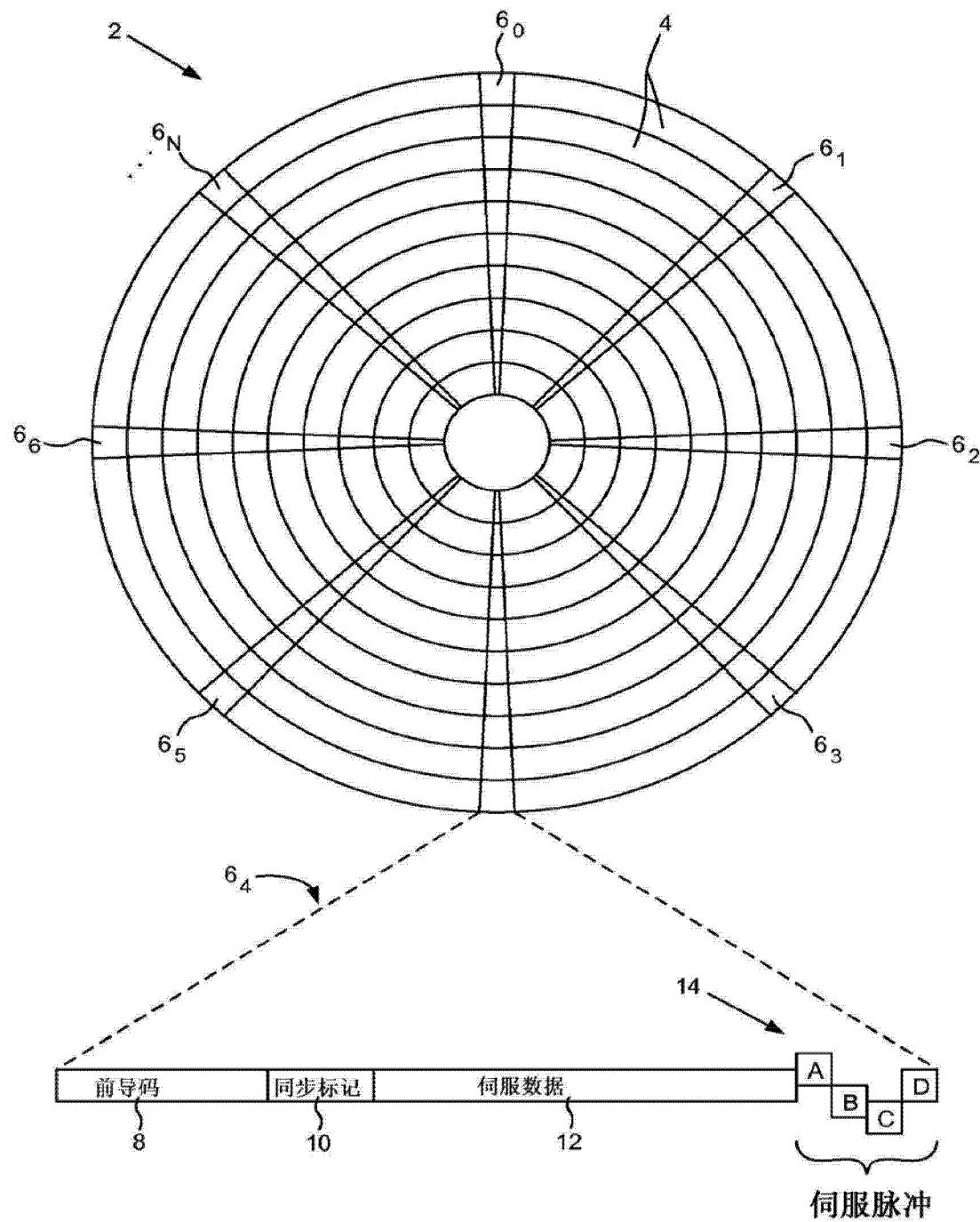


图 1(现有技术)

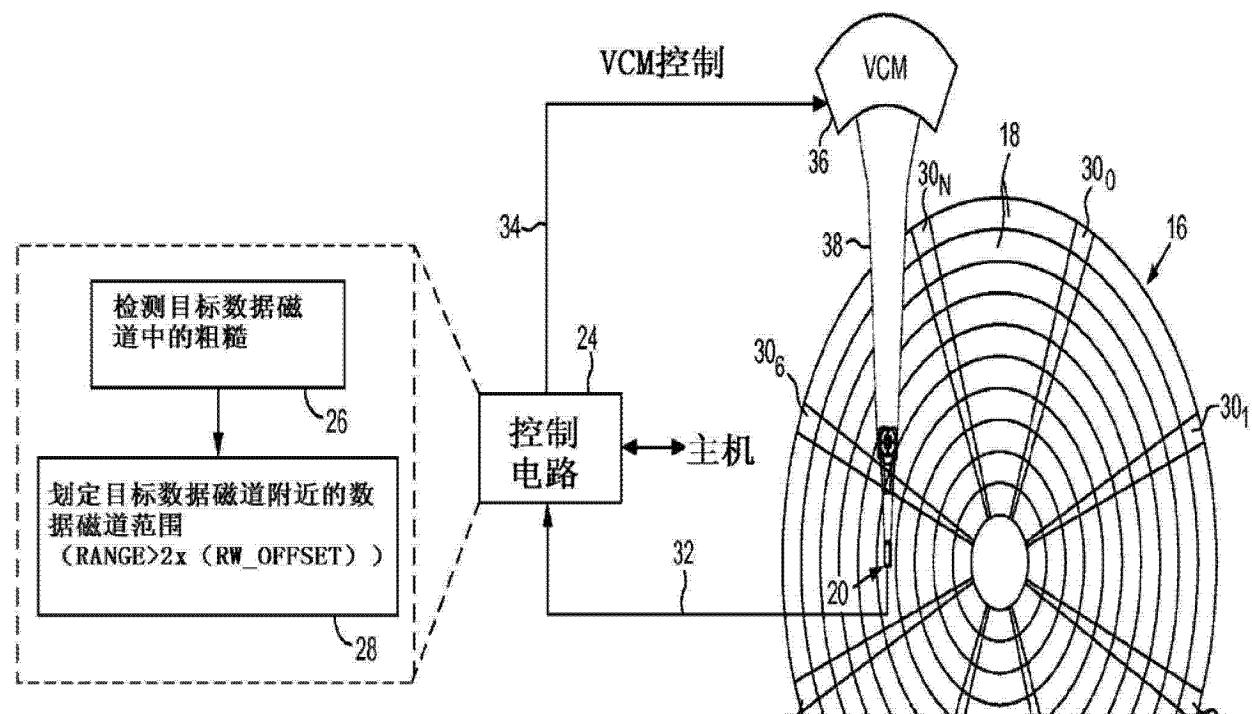


图2C

图2A

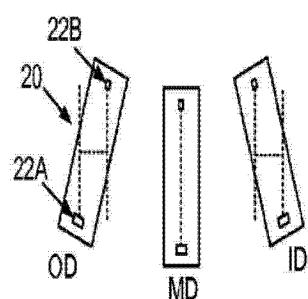


图2B

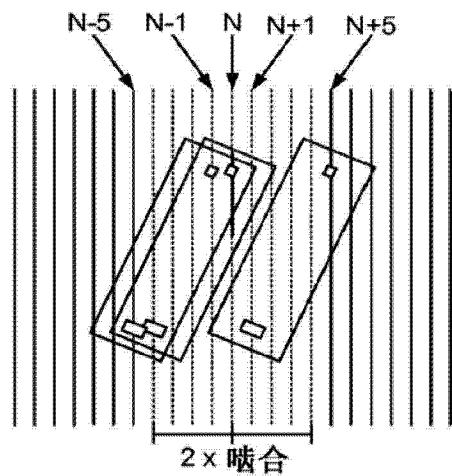


图 3A

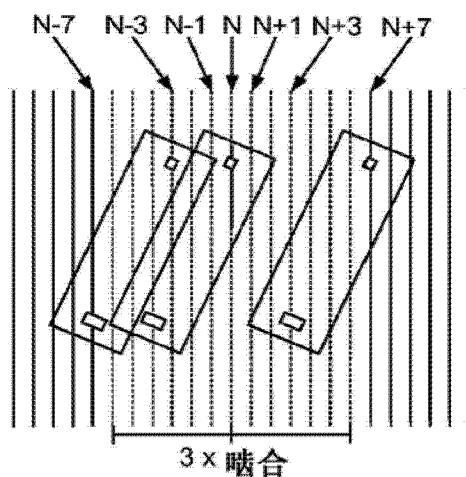


图 3B

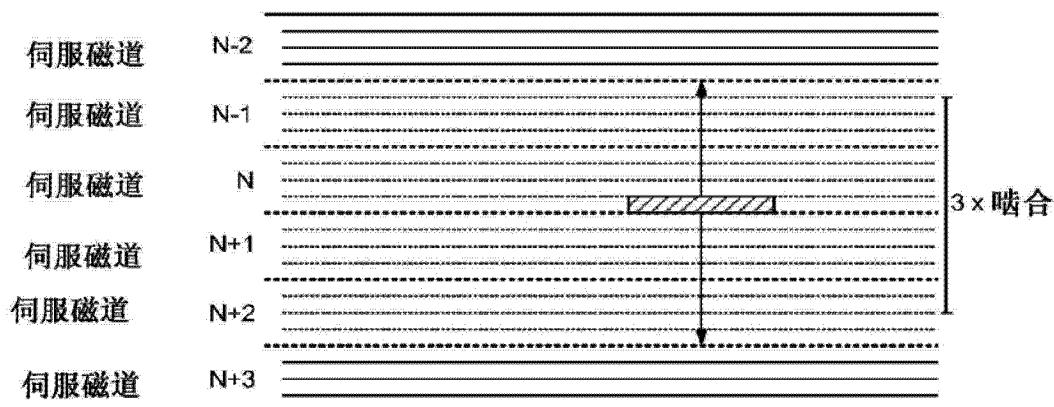


图 4

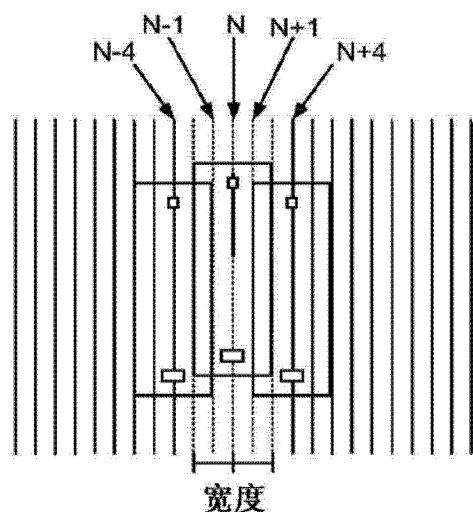


图 5

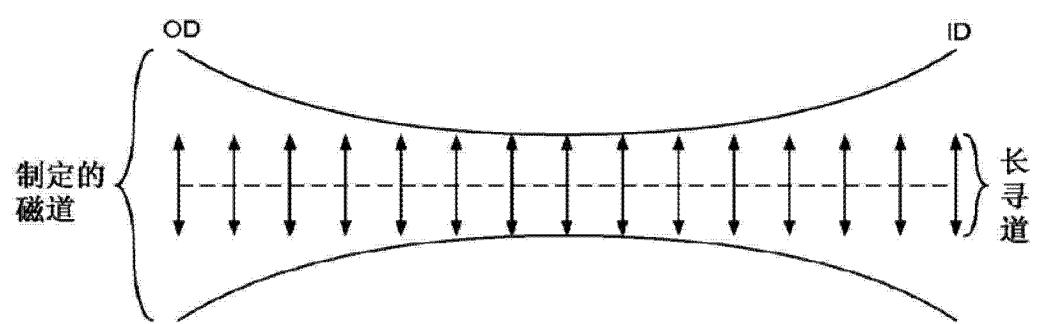


图 6

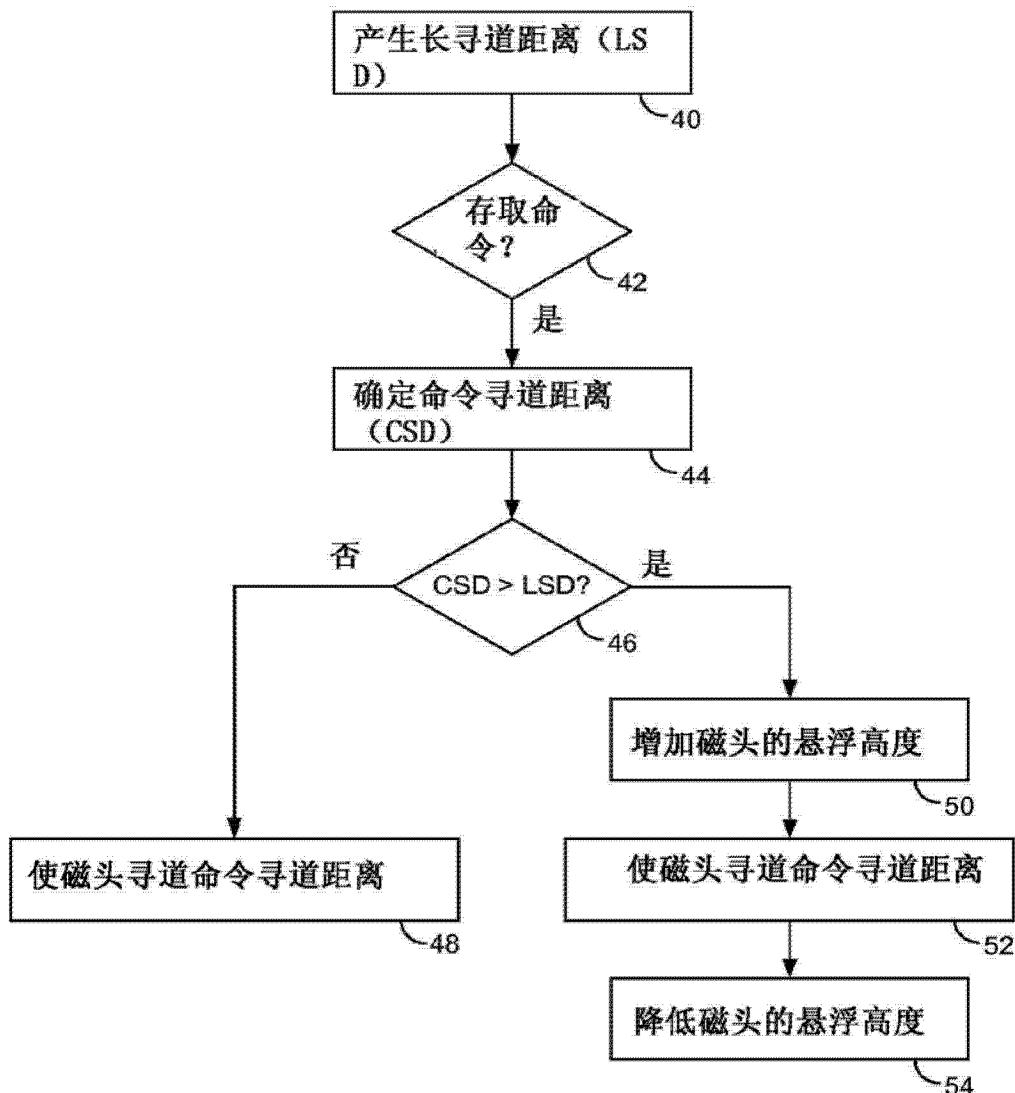


图 7