



(12)发明专利

(10)授权公告号 CN 109815075 B

(45)授权公告日 2020.07.03

(21)申请号 201910150799.5

(22)申请日 2019.02.28

(65)同一申请的已公布的文献号
申请公布号 CN 109815075 A

(43)申请公布日 2019.05.28

(73)专利权人 苏州浪潮智能科技有限公司
地址 215100 江苏省苏州市吴中区吴中经济开发区郭巷街道官浦路1号9幢

(72)发明人 蔡顺承

(74)专利代理机构 北京集佳知识产权代理有限公司 11227

代理人 罗满

(51)Int.Cl.
G06F 11/22(2006.01)

(56)对比文件

CN 105959175 A,2016.09.21,
CN 105302687 A,2016.02.03,
CN 105808400 A,2016.07.27,
CN 109194533 A,2019.01.11,
US 10146666 B1,2018.12.04,
US 9558094 B2,2017.01.31,

审查员 刘雨林

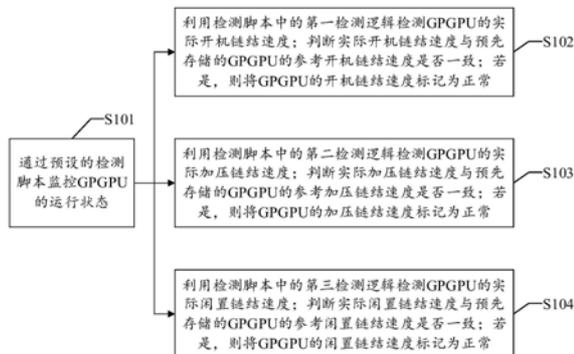
权利要求书2页 说明书8页 附图4页

(54)发明名称

一种GPGPU链结速度的检测方法及装置

(57)摘要

本发明公开了一种GPGPU链结速度的检测方法,该方法通过检测脚本监控GPGPU的运行状态;当GPGPU处于不同状态时,利用检测脚本中的不同检测逻辑检测GPGPU当前状态下的实际链结速度,并将检测到的实际链结速度与预先存储的参考链结速度进行对比,若二者一致,则表明当前状态下的实际链结速度正常,则将当前状态下的链结速度标记为正常。整个检测过程通过检测脚本完成,无需人工干预,因此能够节约人力,提高检测效率,且检测脚本的自动检测过程避免了人工检测的错漏,能够提高检测结果的准确性。相应地,本发明公开的一种GPGPU链结速度的检测装置、设备及可读存储介质,也同样具有上述技术效果。



1. 一种GPGPU链结速度的检测方法,其特征在于,包括:

通过预设的检测脚本监控GPGPU的运行状态;

当所述GPGPU处于开机状态时,利用所述检测脚本中的第一检测逻辑检测所述GPGPU的实际开机链结速度;判断所述实际开机链结速度与预先存储的所述GPGPU的参考开机链结速度是否一致;若是,则将所述GPGPU的开机链结速度标记为正常;

当所述GPGPU处于加压状态时,利用所述检测脚本中的第二检测逻辑检测所述GPGPU的实际加压链结速度;判断所述实际加压链结速度与预先存储的所述GPGPU的参考加压链结速度是否一致;若是,则将所述GPGPU的加压链结速度标记为正常;

当所述GPGPU处于闲置状态时,利用所述检测脚本中的第三检测逻辑检测所述GPGPU的实际闲置链结速度;判断所述实际闲置链结速度与预先存储的所述GPGPU的参考闲置链结速度是否一致;若是,则将所述GPGPU的闲置链结速度标记为正常;

其中,链结速度为GPGPU与CPU之间的数据传输速度。

2. 根据权利要求1所述的GPGPU链结速度的检测方法,其特征在于,当所述实际开机链结速度与所述参考开机链结速度不一致时,还包括:

将所述GPGPU的开机链结速度标记为异常。

3. 根据权利要求2所述的GPGPU链结速度的检测方法,其特征在于,当所述实际加压链结速度与所述参考加压链结速度不一致时,还包括:

将所述GPGPU的加压链结速度标记为异常。

4. 根据权利要求3所述的GPGPU链结速度的检测方法,其特征在于,当所述实际闲置链结速度与所述参考闲置链结速度不一致时,还包括:

将所述GPGPU的闲置链结速度标记为异常。

5. 根据权利要求1-4任意一项所述的GPGPU链结速度的检测方法,其特征在于,还包括:

当所述GPGPU的开机链结速度、加压链结速度和闲置链结速度均正常时,确定所述GPGPU的链结速度检测成功,并记录检测成功的次数;

当所述检测成功的次数超过预设的阈值时,输出所述GPGPU的链结速度检测通过的提示信息。

6. 根据权利要求5所述的GPGPU链结速度的检测方法,其特征在于,还包括:

当所述检测成功的次数未超过预设的阈值,且所述GPGPU重新开机时,通过所述检测脚本中的所述第一检测逻辑、所述第二检测逻辑和所述第三检测逻辑重新检测所述GPGPU的开机链结速度、加压链结速度和闲置链结速度。

7. 一种GPGPU链结速度的检测装置,其特征在于,包括:

监控模块,用于通过预设的检测脚本监控GPGPU的运行状态;

第一检测模块,用于当所述GPGPU处于开机状态时,利用所述检测脚本中的第一检测逻辑检测所述GPGPU的实际开机链结速度;判断所述实际开机链结速度与预先存储的所述GPGPU的参考开机链结速度是否一致;若是,则将所述GPGPU的开机链结速度标记为正常;

第二检测模块,用于当所述GPGPU处于加压状态时,利用所述检测脚本中的第二检测逻辑检测所述GPGPU的实际加压链结速度;判断所述实际加压链结速度与预先存储的所述GPGPU的参考加压链结速度是否一致;若是,则将所述GPGPU的加压链结速度标记为正常;

第三检测模块,用于当所述GPGPU处于闲置状态时,利用所述检测脚本中的第三检测逻

辑检测所述GPGPU的实际闲置链结速度;判断所述实际闲置链结速度与预先存储的所述GPGPU的参考闲置链结速度是否一致;若是,则将所述GPGPU的闲置链结速度标记为正常;

其中,链结速度为GPGPU与CPU之间的数据传输速度。

8. 根据权利要求7所述的GPGPU链结速度的检测装置,其特征在于,还包括:

记录模块,用于当所述GPGPU的开机链结速度、加压链结速度和闲置链结速度均正常时,确定所述GPGPU的链结速度检测成功,并记录检测成功的次数;

输出模块,用于当所述检测成功的次数超过预设的阈值时,输出所述GPGPU的链结速度检测通过的提示信息。

9. 一种GPGPU链结速度的检测设备,其特征在于,包括:

存储器,用于存储计算机程序;

处理器,用于执行所述计算机程序时实现如权利要求1-6任意一项所述的GPGPU链结速度的检测方法的步骤。

10. 一种可读存储介质,其特征在于,所述可读存储介质上存储有计算机程序,所述计算机程序被处理器执行时实现如权利要求1-6任意一项所述的GPGPU链结速度的检测方法的步骤。

一种GPGPU链结速度的检测方法及装置

技术领域

[0001] 本发明涉及计算机技术领域,更具体地说,涉及一种GPGPU链结速度的检测方法、装置、设备及可读存储介质。

背景技术

[0002] GPGPU (General-purpose computing on graphics processing units,简称GPGPU)即通用图形处理器,其一般用于计算原本由中央处理器处理的通用计算任务,以此提高计算效率。

[0003] GPGPU作为一种高效能运算产品,整体瓦数一般较高,为了实现节能,GPGPU在开机状态、加压状态和闲置状态分别对应有不同的链结速度,即开机链结速度、加压链结速度和闲置链结速度。链结速度即为GPGPU与CPU之间的数据传输速度。请参见图8,GPGPU0与CPU0通过Gen3x16PCI Express连接,因此GPGPU0的链结速度即为GPGPU0与CPU0通过Gen3x16PCI Express的传输数据的速度。

[0004] 为了确定连接有GPGPU的系统的稳定性,需要时常检测GPGPU在开机状态、加压状态和闲置状态下分别对应的链结速度。在现有技术中,一般由工作人员在GPGPU的不同运行状态下手动检测链结速度,而后对检测到的链结速度进行记录,以便确定检测到的链结速度是否正常。而GPGPU链结速度的检测工作需要工作人员具有丰富的专业知识和工作经验,因此经过培训的专业技术人员才能胜任此工作;手动检测的过程比较繁琐,检测时间一般较长,从而导致检测效率低下;且人工检测过程不免会出现错漏,无法保障检测结果的准确性。故现有技术对于GPGPU链结速度的检测方式的检测效率较低,也无法保障检测结果的准确性。

[0005] 因此,如何提高GPGPU链结速度的检测效率和准确率,是本领域技术人员需要解决的问题。

发明内容

[0006] 本发明的目的在于提供一种GPGPU链结速度的检测方法、装置、设备及可读存储介质,以提高GPGPU链结速度的检测效率和准确率。

[0007] 为实现上述目的,本发明实施例提供了如下技术方案:

[0008] 一种GPGPU链结速度的检测方法,包括:

[0009] 通过预设的检测脚本监控GPGPU的运行状态;

[0010] 当所述GPGPU处于开机状态时,利用所述检测脚本中的第一检测逻辑检测所述GPGPU的实际开机链结速度;判断所述实际开机链结速度与预先存储的所述GPGPU的参考开机链结速度是否一致;若是,则将所述GPGPU的开机链结速度标记为正常;

[0011] 当所述GPGPU处于加压状态时,利用所述检测脚本中的第二检测逻辑检测所述GPGPU的实际加压链结速度;判断所述实际加压链结速度与预先存储的所述GPGPU的参考加压链结速度是否一致;若是,则将所述GPGPU的加压链结速度标记为正常;

[0012] 当所述GPGPU处于闲置状态时,利用所述检测脚本中的第三检测逻辑检测所述GPGPU的实际闲置链结速度;判断所述实际闲置链结速度与预先存储的所述GPGPU的参考闲置链结速度是否一致;若是,则将所述GPGPU的闲置链结速度标记为正常。

[0013] 其中,当所述实际开机链结速度与所述参考开机链结速度不一致时,还包括:

[0014] 将所述GPGPU的开机链结速度标记为异常。

[0015] 其中,当所述实际加压链结速度与所述参考加压链结速度不一致时,还包括:

[0016] 将所述GPGPU的加压链结速度标记为异常。

[0017] 其中,当所述实际闲置链结速度与所述参考闲置链结速度不一致时,还包括:

[0018] 将所述GPGPU的闲置链结速度标记为异常。

[0019] 其中,还包括:

[0020] 当所述GPGPU的开机链结速度、加压链结速度和闲置链结速度均正常时,确定所述GPGPU的链结速度检测成功,并记录检测成功的次数;

[0021] 当所述检测成功的次数超过预设的阈值时,输出所述GPGPU的链结速度检测通过的提示信息。

[0022] 其中,还包括:

[0023] 当所述检测成功的次数未超过预设的阈值,且所述GPGPU重新开机时,通过所述检测脚本中的所述第一检测逻辑、所述第二检测逻辑和所述第三检测逻辑重新检测所述GPGPU的开机链结速度、加压链结速度和闲置链结速度。

[0024] 一种GPGPU链结速度的检测装置,包括:

[0025] 监控模块,用于通过预设的检测脚本监控GPGPU的运行状态;

[0026] 第一检测模块,用于当所述GPGPU处于开机状态时,利用所述检测脚本中的第一检测逻辑检测所述GPGPU的实际开机链结速度;判断所述实际开机链结速度与预先存储的所述GPGPU的参考开机链结速度是否一致;若是,则将所述GPGPU的开机链结速度标记为正常;

[0027] 第二检测模块,用于当所述GPGPU处于加压状态时,利用所述检测脚本中的第二检测逻辑检测所述GPGPU的实际加压链结速度;判断所述实际加压链结速度与预先存储的所述GPGPU的参考加压链结速度是否一致;若是,则将所述GPGPU的加压链结速度标记为正常;

[0028] 第三检测模块,用于当所述GPGPU处于闲置状态时,利用所述检测脚本中的第三检测逻辑检测所述GPGPU的实际闲置链结速度;判断所述实际闲置链结速度与预先存储的所述GPGPU的参考闲置链结速度是否一致;若是,则将所述GPGPU的闲置链结速度标记为正常。

[0029] 其中,还包括:

[0030] 记录模块,用于当所述GPGPU的开机链结速度、加压链结速度和闲置链结速度均正常时,确定所述GPGPU的链结速度检测成功,并记录检测成功的次数;

[0031] 输出模块,用于当所述检测成功的次数超过预设的阈值时,输出所述GPGPU的链结速度检测通过的提示信息。

[0032] 一种GPGPU链结速度的检测设备,包括:

[0033] 存储器,用于存储计算机程序;

[0034] 处理器,用于执行所述计算机程序时实现上述任意一项所述的GPGPU链结速度的检测方法的步骤。

[0035] 一种可读存储介质,所述可读存储介质上存储有计算机程序,所述计算机程序被

处理器执行时实现上述任意一项所述的GPGPU链结速度的检测方法的步骤。

[0036] 通过以上方案可知,本发明实施例提供一种GPGPU链结速度的检测方法,包括:通过预设的检测脚本监控GPGPU的运行状态;当所述GPGPU处于开机状态时,利用所述检测脚本中的第一检测逻辑检测所述GPGPU的实际开机链结速度;判断所述实际开机链结速度与预先存储的所述GPGPU的参考开机链结速度是否一致;若是,则将所述GPGPU的开机链结速度标记为正常;当所述GPGPU处于加压状态时,利用所述检测脚本中的第二检测逻辑检测所述GPGPU的实际加压链结速度;判断所述实际加压链结速度与预先存储的所述GPGPU的参考加压链结速度是否一致;若是,则将所述GPGPU的加压链结速度标记为正常;当所述GPGPU处于闲置状态时,利用所述检测脚本中的第三检测逻辑检测所述GPGPU的实际闲置链结速度;判断所述实际闲置链结速度与预先存储的所述GPGPU的参考闲置链结速度是否一致;若是,则将所述GPGPU的闲置链结速度标记为正常。

[0037] 可见,所述方法通过检测脚本监控GPGPU的运行状态;当GPGPU处于不同状态时,利用检测脚本中的不同检测逻辑检测GPGPU当前状态下的实际链结速度,并进一步将检测到的实际链结速度与预先存储的参考链结速度进行对比,若二者一致,则表明当前状态下的实际链结速度正常,则将当前状态下的链结速度标记为正常。整个检测过程通过检测脚本完成,无需人工干预,因此能够节约人力,提高检测效率,且检测脚本的自动检测过程避免了人工检测的错漏,能够提高检测结果的准确性。

[0038] 相应地,本发明实施例提供一种GPGPU链结速度的检测装置、设备及可读存储介质,也同样具有上述技术效果。

附图说明

[0039] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0040] 图1为本发明实施例公开的一种GPGPU链结速度的检测方法流程图;

[0041] 图2为本发明实施例公开的一种GPGPU开机链结速度的检测方法流程图;

[0042] 图3为本发明实施例公开的一种GPGPU加压链结速度的检测方法流程图;

[0043] 图4为本发明实施例公开的一种GPGPU闲置链结速度的检测方法流程图;

[0044] 图5为本发明实施例公开的一种GPGPU链结速度的检测脚本逻辑示意图;

[0045] 图6为本发明实施例公开的一种GPGPU链结速度的检测装置示意图;

[0046] 图7为本发明实施例公开的一种GPGPU链结速度的检测设备示意图;

[0047] 图8为本发明实施例公开的一种GPGPU与CPU连接关系示意图。

具体实施方式

[0048] 下面将结合本发明实施例中的附图,对本发明实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本发明一部分实施例,而不是全部的实施例。基于本发明中的实施例,本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例,都属于本发明保护的范围。

[0049] 本发明实施例公开了一种GPGPU链结速度的检测方法、装置、设备及可读存储介质,以提高GPGPU链结速度的检测效率和准确率。

[0050] 参见图1,本发明实施例提供了一种GPGPU链结速度的检测方法,包括:

[0051] S101、通过预设的检测脚本监控GPGPU的运行状态;当GPGPU处于开机状态时,执行S102;当GPGPU处于加压状态时,执行S103;当GPGPU处于闲置状态时,执行S104;

[0052] 其中,检测链结速度可采用lspci命令实现。也就是说,在检测脚本中,一般可采用lspci命令检测链结速度。

[0053] S102、利用检测脚本中的第一检测逻辑检测GPGPU的实际开机链结速度;判断实际开机链结速度与预先存储的GPGPU的参考开机链结速度是否一致;若是,则将GPGPU的开机链结速度标记为正常;

[0054] S103、利用检测脚本中的第二检测逻辑检测GPGPU的实际加压链结速度;判断实际加压链结速度与预先存储的GPGPU的参考加压链结速度是否一致;若是,则将GPGPU的加压链结速度标记为正常;

[0055] 若需要测试该检测脚本,可通过CUDA工具包对GPGPU进行加压。

[0056] S104、利用检测脚本中的第三检测逻辑检测GPGPU的实际闲置链结速度;判断实际闲置链结速度与预先存储的GPGPU的参考闲置链结速度是否一致;若是,则将GPGPU的闲置链结速度标记为正常。

[0057] 具体的,为了便于管理各个参考链结速度,可将参考开机链结速度、参考加压链结速度、参考闲置链结速度预先存储至预先建立的文件,形成基线对照档。参考开机链结速度、参考加压链结速度、参考闲置链结速度可在GPGPU开启启动时,从GPGPU连接的系统的存储介质中获得。

[0058] 可见,本实施例提供了一种GPGPU链结速度的检测方法,所述方法通过检测脚本监控GPGPU的运行状态;当GPGPU处于不同状态时,利用检测脚本中的不同检测逻辑检测GPGPU当前状态下的实际链结速度,并进一步将检测到的实际链结速度与预先存储的参考链结速度进行对比,若二者一致,则表明当前状态下的实际链结速度正常,则将当前状态下的链结速度标记为正常。整个检测过程通过检测脚本完成,无需人工干预,因此能够节约人力,提高检测效率,且检测脚本的自动检测过程避免了人工检测的错漏,能够提高检测结果的准确性。

[0059] 本发明实施例公开了另一种GPGPU链结速度的检测方法,相对于上一实施例,本实施例对技术方案作了进一步的说明和优化。本发明实施例提供了另一种GPGPU链结速度的检测方法,包括:GPGPU开机链结速度检测方法、GPGPU加压链结速度检测方法和GPGPU闲置链结速度检测方法。

[0060] 请参见图2,图2为本发明实施例提供了一种GPGPU开机链结速度检测方法,包括:

[0061] S201、当GPGPU处于开机状态时,利用检测脚本中的第一检测逻辑检测GPGPU的实际开机链结速度;

[0062] S202、判断实际开机链结速度与预先存储的GPGPU的参考开机链结速度是否一致;若是,则执行S203;若否,则执行S204;

[0063] S203、将GPGPU的开机链结速度标记为正常;

[0064] S204、将GPGPU的开机链结速度标记为异常。

[0065] 请参见图3,图3为本发明实施例提供的一种GPGPU加压链结速度检测方法,包括:

[0066] S301、当GPGPU处于加压状态时,利用检测脚本中的第二检测逻辑检测GPGPU的实际加压链结速度;

[0067] S302、判断实际加压链结速度与预先存储的GPGPU的参考加压链结速度是否一致;若是,则执行S303;若否,则执行S304;

[0068] S303、将GPGPU的加压链结速度标记为正常;

[0069] S304、将GPGPU的加压链结速度标记为异常。

[0070] 请参见图4,图4为本发明实施例提供的一种GPGPU闲置链结速度检测方法,包括:

[0071] S401、当GPGPU处于闲置状态时,利用检测脚本中的第三检测逻辑检测GPGPU的实际闲置链结速度;

[0072] S402、判断实际闲置链结速度与预先存储的GPGPU的参考闲置链结速度是否一致;若是,则执行S403;若否,则执行S404;

[0073] S403、将GPGPU的闲置链结速度标记为正常;

[0074] S404、将GPGPU的闲置链结速度标记为异常。

[0075] 需要说明的是,GPGPU开机链结速度检测方法对应第一检测逻辑,GPGPU加压链结速度检测方法对应第二检测逻辑,GPGPU闲置链结速度检测方法对应第三检测逻辑。GPGPU开机链结速度检测方法、GPGPU加压链结速度检测方法和GPGPU闲置链结速度检测方法是三个独立的检测方法,三者之间一般没有关联关系。但在实际应用过程中,可以将检测脚本中的检测逻辑设计为串联关系,具体请参见图5,图5所示的检测脚本与GPGPU的工作流程相匹配。因为一般GPGPU的工作流程为:开机启动,加压工作和降压闲置,因此检测脚本中的第一检测逻辑、第二检测逻辑和第三检测逻辑可以设计为如图5所示的串联关系。

[0076] 在图5中,OS表示GPGPU的软件系统,RunMe.sh为检测脚本的名称。为了多次检测GPGPU在不同状态下的链结速度,图5所示的检测脚本采用了回圈测试法,测试次数设置为100次。其中,在检测过程中,若检测到任意实际链接速度异常,则会中断该检测脚本的运行。

[0077] 具体的,检测脚本RunMe.sh设定为OS开机自动登入,GPGPU启动后自动运行。参考开机链结速度、参考加压链结速度、参考闲置链结速度可预先存入基线对照档。检测脚本可写入/root/.bash_profile路径。

[0078] 若GPGPU实际链结速度与基线对照档中的参考链结速度不一致,则停止运行脚本,并判定此次检测失败;若在100次测试中,三种状态下的实际链结速度与基线对照档中的参考链结速度均一致,则GPGPU链结速度检测通过。

[0079] 可见,本实施例提供了一种GPGPU链结速度的检测方法,所述方法细分为GPGPU开机链结速度检测方法、GPGPU加压链结速度检测方法和GPGPU闲置链结速度检测方法。GPGPU开机链结速度检测方法对应第一检测逻辑,GPGPU加压链结速度检测方法对应第二检测逻辑,GPGPU闲置链结速度检测方法对应第三检测逻辑。当GPGPU处于不同状态时,利用检测脚本中的不同检测逻辑检测GPGPU当前状态下的实际链结速度,并进一步将检测到的实际链结速度与预先存储的参考链结速度进行对比,若二者一致,则表明当前状态下的实际链结速度正常,则将当前状态下的链结速度标记为正常。整个检测过程通过检测脚本完成,无需人工干预,因此能够节约人力,提高检测效率,且检测脚本的自动检测过程避免了人工检测

的错漏,能够提高检测结果的准确性。

[0080] 基于上述任意实施例,需要说明的是,还包括:

[0081] 当所述GPGPU的开机链结速度、加压链结速度和闲置链结速度均正常时,确定所述GPGPU的链结速度检测成功,并记录检测成功的次数;

[0082] 当所述检测成功的次数超过预设的阈值时,输出所述GPGPU的链结速度检测通过的提示信息。

[0083] 其中,还包括:

[0084] 当所述检测成功的次数未超过预设的阈值,且所述GPGPU重新开机时,通过所述检测脚本中的所述第一检测逻辑、所述第二检测逻辑和所述第三检测逻辑重新检测所述GPGPU的开机链结速度、加压链结速度和闲置链结速度。

[0085] 具体的,为了确定连接有GPGPU的系统的稳定性,需要多次检测GPGPU在不同状态下的链结速度,因此在GPGPU每次开机后,都通过预设的检测脚本中的第一检测逻辑、第二检测逻辑和第三检测逻辑检测GPGPU的开机链结速度、加压链结速度和闲置链结速度,以便获得足够的可靠数据。若多次检测均表明GPGPU的链结速度正常,则表明当前系统的稳定性较高;若多次检测均表明GPGPU的链结速度存在异常,则表明当前系统的稳定性有待提高,那么技术人员便可以对当前系统进行优化,并排查是否存在故障。

[0086] 当然,在GPGPU从开机启动到关机的过程中,可以根据GPGPU的运行状态,多次检测GPGPU的实际链结速度并进行对此。即:在GPGPU从开机启动到关机的过程中,每个运行状态对应的检测次数可以不做限定。

[0087] 下面对本发明实施例提供一种GPGPU链结速度的检测装置进行介绍,下文描述的一种GPGPU链结速度的检测装置与上文描述的一种GPGPU链结速度的检测方法可以相互参照。

[0088] 参见图6,本发明实施例提供一种GPGPU链结速度的检测装置,包括:

[0089] 监控模块601,用于通过预设的检测脚本监控GPGPU的运行状态;

[0090] 第一检测模块602,用于当所述GPGPU处于开机状态时,利用所述检测脚本中的第一检测逻辑检测所述GPGPU的实际开机链结速度;判断所述实际开机链结速度与预先存储的所述GPGPU的参考开机链结速度是否一致;若是,则将所述GPGPU的开机链结速度标记为正常;

[0091] 第二检测模块603,用于当所述GPGPU处于加压状态时,利用所述检测脚本中的第二检测逻辑检测所述GPGPU的实际加压链结速度;判断所述实际加压链结速度与预先存储的所述GPGPU的参考加压链结速度是否一致;若是,则将所述GPGPU的加压链结速度标记为正常;

[0092] 第三检测模块604,用于当所述GPGPU处于闲置状态时,利用所述检测脚本中的第三检测逻辑检测所述GPGPU的实际闲置链结速度;判断所述实际闲置链结速度与预先存储的所述GPGPU的参考闲置链结速度是否一致;若是,则将所述GPGPU的闲置链结速度标记为正常。

[0093] 其中,还包括:

[0094] 记录模块,用于当所述GPGPU的开机链结速度、加压链结速度和闲置链结速度均正常时,确定所述GPGPU的链结速度检测成功,并记录检测成功的次数;

[0095] 输出模块,用于当所述检测成功的次数超过预设的阈值时,输出所述GPGPU的链结速度检测通过的提示信息。

[0096] 其中,还包括:

[0097] 第一标记模块,用于当所述实际开机链结速度与所述参考开机链结速度不一致时,将所述GPGPU的开机链结速度标记为异常。

[0098] 其中,还包括:

[0099] 第二标记模块,用于当所述实际加压链结速度与所述参考加压链结速度不一致时,将所述GPGPU的加压链结速度标记为异常。

[0100] 其中,还包括:

[0101] 第三标记模块,用于当所述实际闲置链结速度与所述参考闲置链结速度不一致时,将所述GPGPU的闲置链结速度标记为异常。

[0102] 其中,还包括:

[0103] 当所述检测成功的次数未超过预设的阈值,且所述GPGPU重新开机时,通过所述检测脚本中的所述第一检测逻辑、所述第二检测逻辑和所述第三检测逻辑重新检测所述GPGPU的开机链结速度、加压链结速度和闲置链结速度。

[0104] 可见,本实施例提供了一种GPGPU链结速度的检测装置,包括:监控模块,第一检测模块、第二检测模块以及第三检测模块。具体的,由监控模块通过预设的检测脚本监控GPGPU的运行状态;当GPGPU处于开机状态时,第一检测模块利用检测脚本中的第一检测逻辑检测GPGPU的实际开机链结速度;判断实际开机链结速度与预先存储的GPGPU的参考开机链结速度是否一致;若是,则将GPGPU的开机链结速度标记为正常;当GPGPU处于加压状态时,第二检测模块利用检测脚本中的第二检测逻辑检测GPGPU的实际加压链结速度;判断实际加压链结速度与预先存储的GPGPU的参考加压链结速度是否一致;若是,则将GPGPU的加压链结速度标记为正常;当GPGPU处于闲置状态时,第三检测模块利用检测脚本中的第三检测逻辑检测GPGPU的实际闲置链结速度;判断实际闲置链结速度与预先存储的GPGPU的参考闲置链结速度是否一致;若是,则将GPGPU的闲置链结速度标记为正常。如此各个模块之间分工合作,各司其职,从而提高了GPGPU链结速度的检测效率和准确率。

[0105] 下面对本发明实施例提供的一种GPGPU链结速度的检测设备进行介绍,下文描述的一种GPGPU链结速度的检测设备与上文描述的一种GPGPU链结速度的检测方法及装置可以相互参照。

[0106] 参见图7,本发明实施例提供的一种GPGPU链结速度的检测设备,包括:

[0107] 存储器701,用于存储计算机程序;

[0108] 处理器702,用于执行所述计算机程序时实现上述任意实施例所述的GPGPU链结速度的检测方法的步骤。

[0109] 下面对本发明实施例提供的一种可读存储介质进行介绍,下文描述的一种可读存储介质与上文描述的一种GPGPU链结速度的检测方法、装置及设备可以相互参照。

[0110] 一种可读存储介质,所述可读存储介质上存储有计算机程序,所述计算机程序被处理器执行时实现如上述任意实施例所述的GPGPU链结速度的检测方法的步骤。

[0111] 本说明书中各个实施例采用递进的方式描述,每个实施例重点说明的都是与其他实施例的不同之处,各个实施例之间相同相似部分互相参见即可。

[0112] 对所公开的实施例的上述说明,使本领域专业技术人员能够实现或使用本发明。对这些实施例的多种修改对本领域的专业技术人员来说将是显而易见的,本文中所定义的一般原理可以在不脱离本发明的精神或范围的情况下,在其它实施例中实现。因此,本发明将不会被限制于本文所示的这些实施例,而是要符合与本文所公开的原理和新颖特点相一致的最宽的范围。

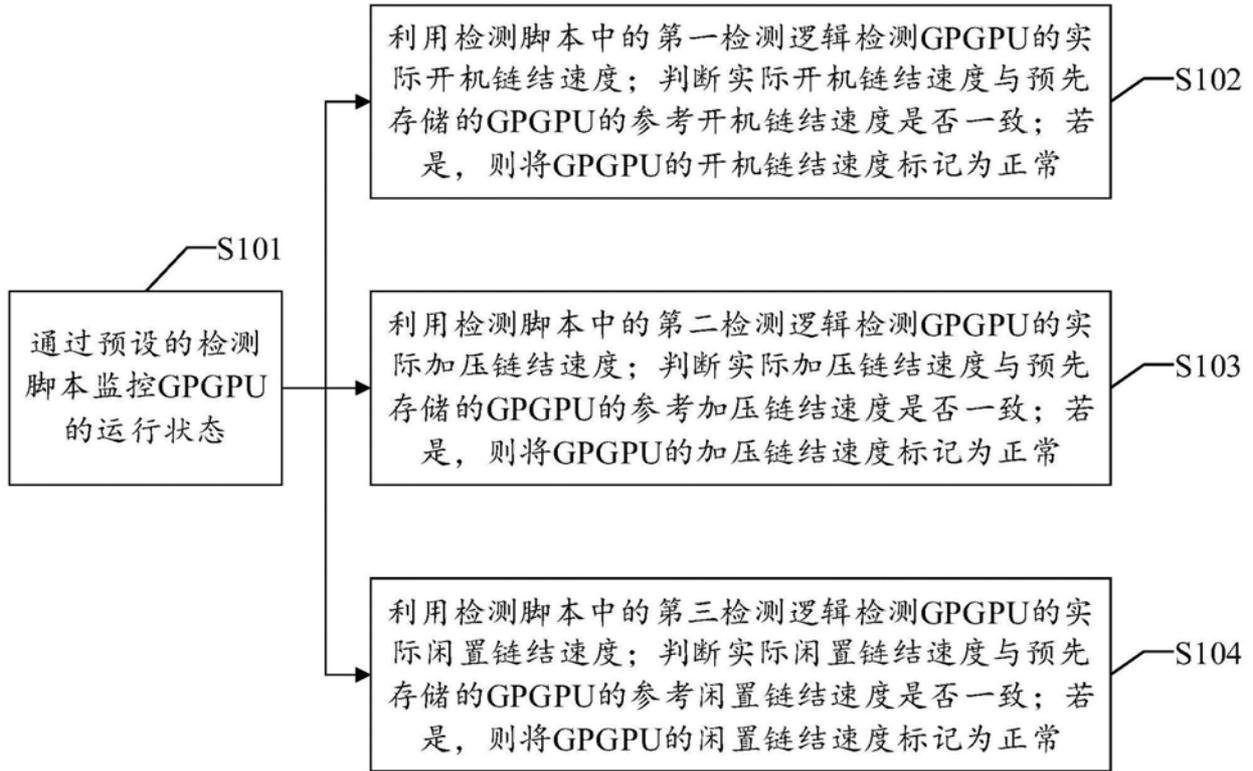


图1

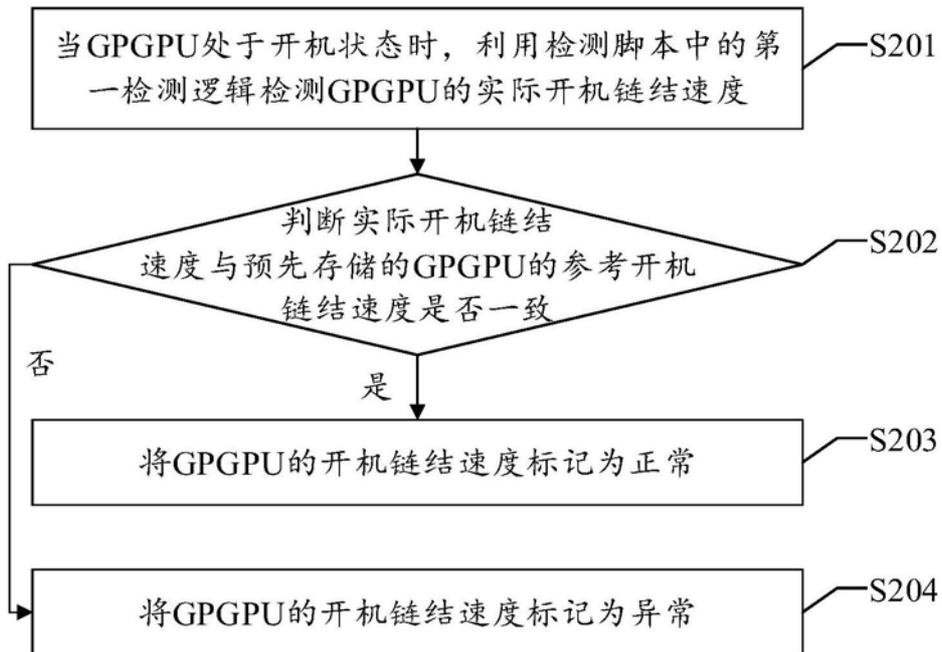


图2

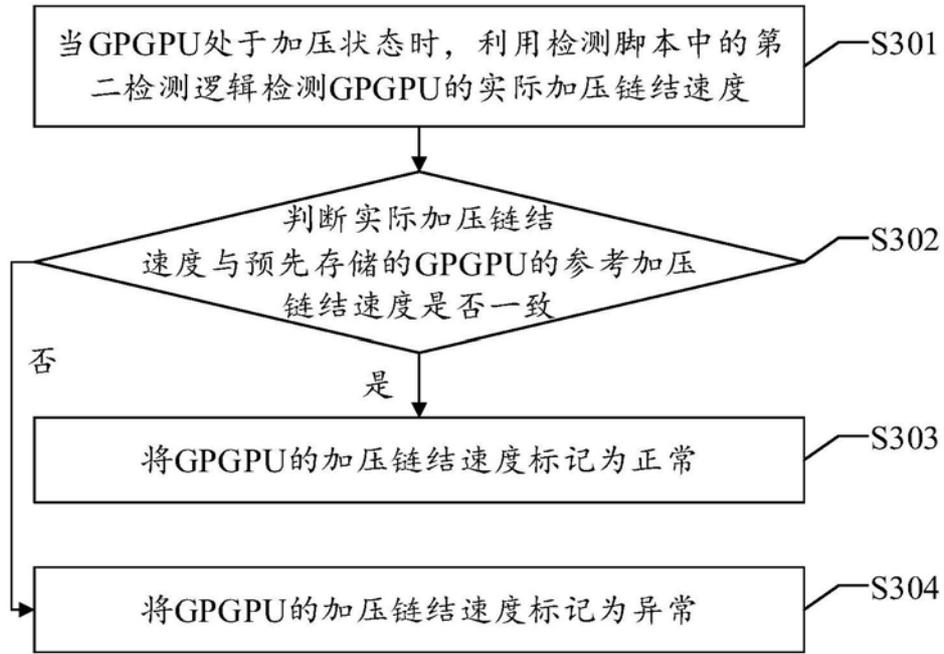


图3

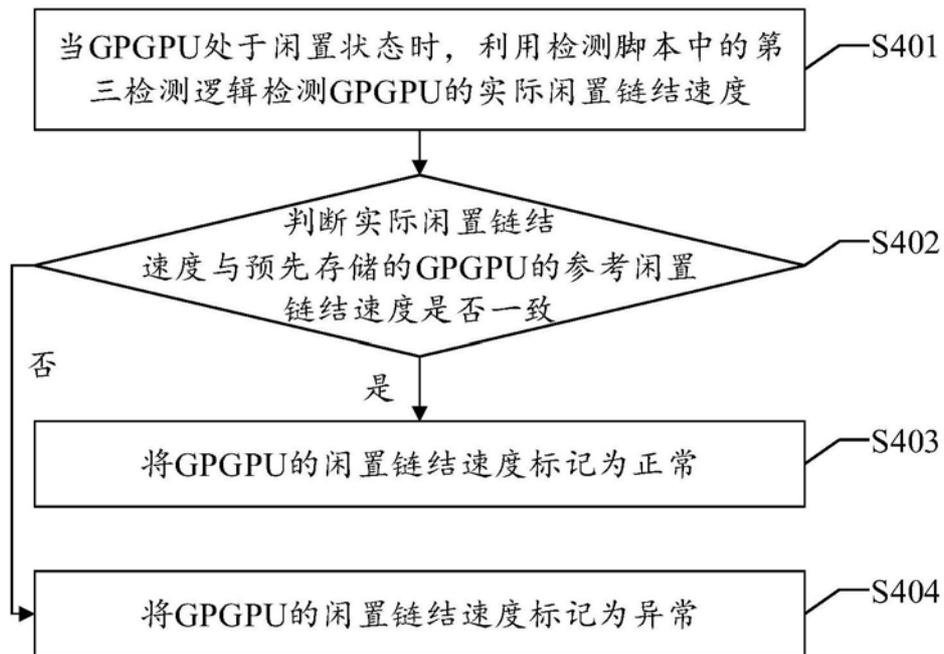


图4

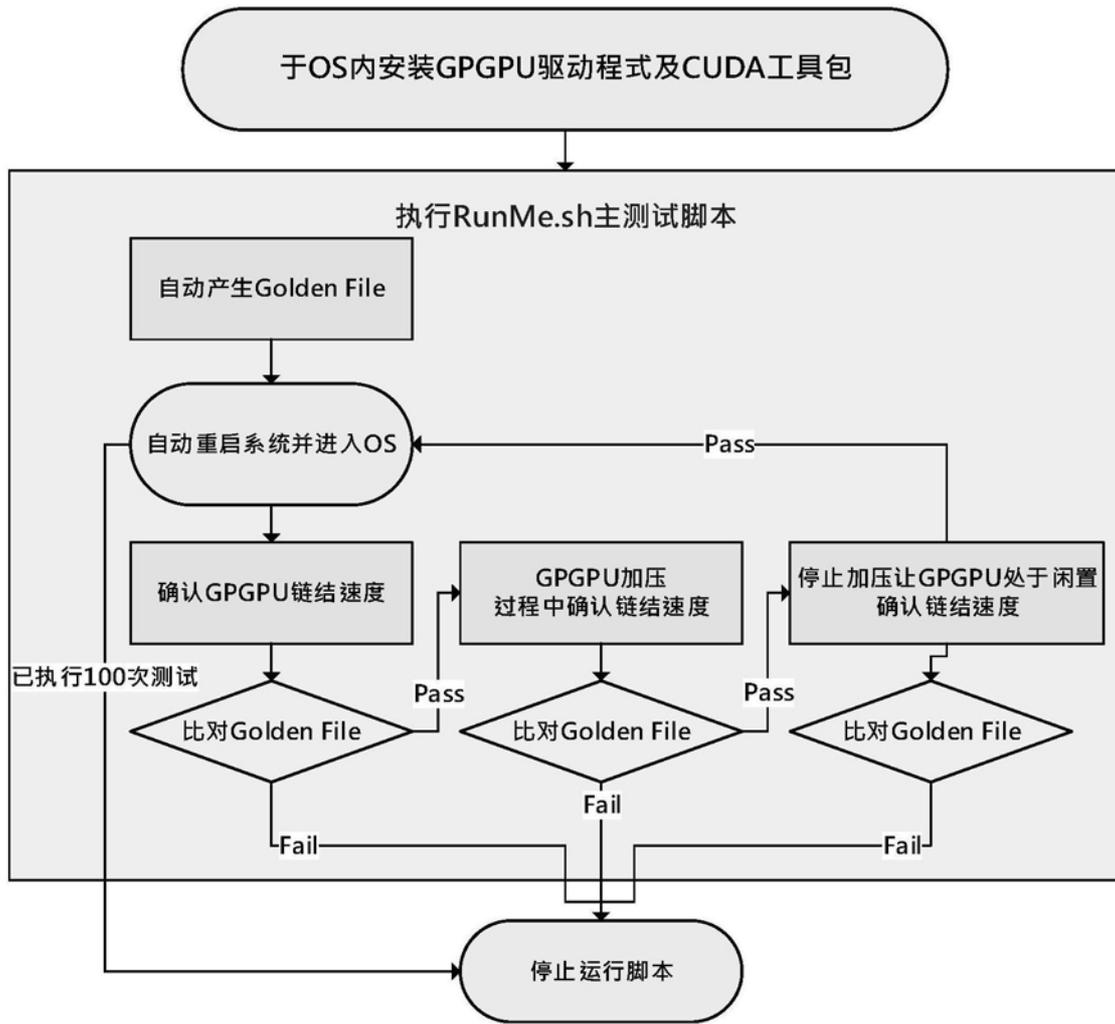


图5

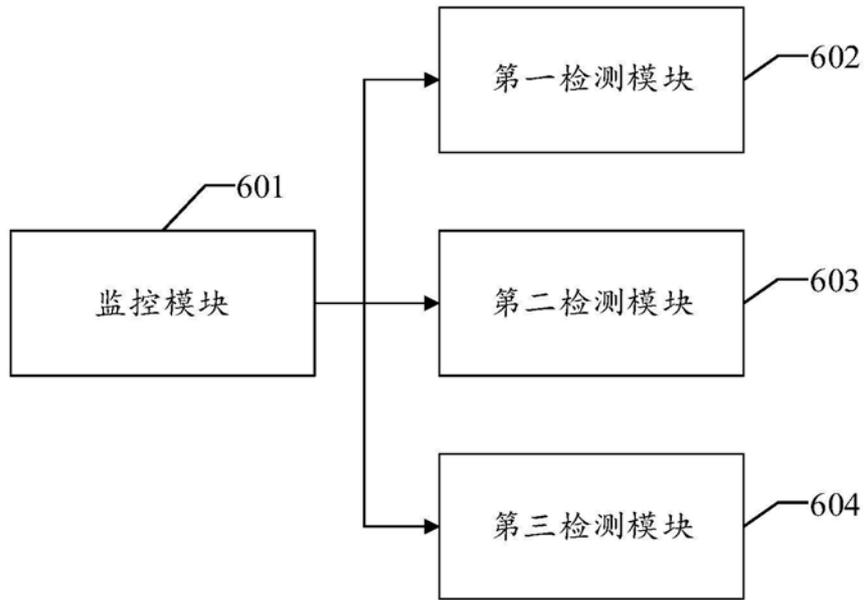


图6

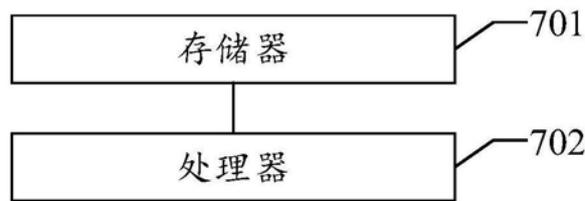


图7

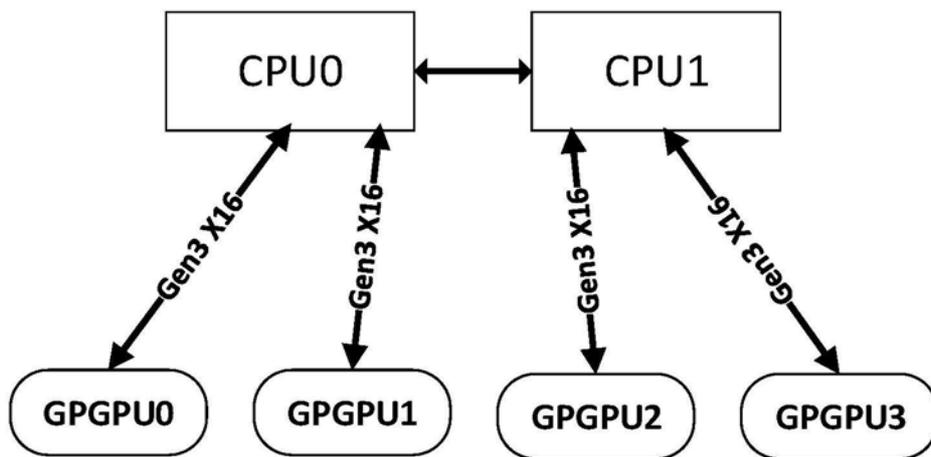


图8