2002 - 0070814

	(19) (12)	(KR) (A)	
(51) 。Int. Cl. ⁷ H04M 1/60		(11) (43)	2002 - 0070814 2002 09 11
(21) (22)	10 - 2002 - 0009869 2002 02 25		
(30)	JP - P - 2001 - 00059001 2001	03 02	(JP)
(71)	가 가	10 1	
(72)	가	10 - 1 가	가
(74)			
:			
(54)			

- 1 -

1

1		
2		
3	(a)	(d)
4	RAM	
5		
6		
7		
8	가	
1 : CF	PU	
2 : RC	M	
3 : RA		
4:		
5:		
7:		
8:		
10 :		
11 :		
12 :		
· — ·		

- 2 -

```
PHS(Personal Handyphone System)
                                                                     가
                         가
                                                                                     가
                    가
     )가
                                                          RAM
             (DSP)가
                                          가
                               가
                     가
            ON/OFF
                                                                       가
                              가
                                                               가
                        가
      (1)
                                     CPU(
                                                               (2) CPU(1)
                                                     ),
                                                RAM(Random Access Memory)
ROM(Read Only Memory),
                                                                                        RAM
                              (3)
(3)
                                        가
                                                                 가
                                                                               , RAM(3)
      (battery backup)
                                          (4)
                                                                                           (5)
                                                                            (I/F),
                                                                                         (8)
         (LCD: Liquid Crystal Display)
```

- 3 -

```
(10)
         (10)
          `(11)
                             (11)
                                                           (7)
                                                                  CPU(1)
          . , (11)
                     (10)
                                                          (ear)
                                      (10)
                                                       (12)
            (12)
                        (7)
                                                         (15) (7)
. , MP3(Mu
           (12)
                     (16) FIFO(First - In - First - Out)
            (I/F),
                                                         (15) FIFO
, FIFO (16)
Itilink Protocol 3)
                              ( )
                                                                FIFO
                                 (17)
(16)
                                                         (19)
(20) FIFO
                              )
                FIFO
                                     (20)
(19)
                                              (21)
                                             (20)
              (21)
                                        (MIX: 22) (17)
(20)
                  (23)
                                             (DSP)
22)
                                                      (D/A)
                                                               (24)
                            )
. D/A
                  (23)
         (24)
            (12)
           , SMF SMAF
                                                            FIFO RAM
                 FM(Frequency Modulation) PCM(Pulse - Code Modulation)
                 (23)
 3 (a) (d)
                                                                     (31, 3
                (31)
2)
    가
                                                   (33)
가 (34)
                                           가
                              (33)
                                                            Α1
                (31, 32)
3 (b)
                  Α
                                  (36, 37)
                                           가
                                                                    (37)
                                                       (36)
                (38)
                                    , 가
                                           (39)
38) 가
                          Α2
    (23)
    3 (c)
            (d)
 3 (c)
                                 (41, 42)
                                           가
                                                               (42)
            (43)
                                          (44)
                                   가
(45)
            (41)
                             (44)
                                                        А3
```

```
3 (d)
                               (47, 48, 49)
                                            가
                                                               (48)
               (50)
                                            (49)
                                                                  (51)
                . , 가
                                     (47)
                         (52)
                                                    (50)
                                                                   (
        가
51)
                         Α4
       (23)
               DSP(Digital Signal Processor) DSP
                                                            (23)
      (23)
               CPU(1)( 1 )
                                     (7)
                                                 (15)( 2
                                 가
C1
                                                                    C2
                                                 (20)
                         가
                                            8
                       , RAM(3)
                                                                ON/OFF
  가
                                                  2
                                                       (4)
                                    (8)
                        RAM(3)
                                   (8)
 ON/OFF
                                                                 ON/O
                                                      RAM(3)
                              ON/OFF
                          , 2
                                                     ON/OFF
                                    3
                                                      OFF(
                                        OFF
                                                           가
                                                           г
 2
                 가 ON(
                                                                 1 _
                                                         가
             OFF
                                   ON
            1, <sup>r</sup> 3,
                                  , (10)
                                                                 S1
                                              , CPU(1)
                   (10)
                                    CPU(1)
  가 RAM(3)
                          S3
                                CPU(1) RAM(3)
                                              ON/OFF
   , 1
                                       OFF가
                                                . 2
                                     . 3
                              1 _
                         가
                                                  S3
                                                            S4
                                    (7)
  CPU(1)
                                                 (12)
                                                               OFF가
             (15)
                        (23)
 (23)
```

```
S4 S5 (12) (12)
                                 CPU(1)
                                                     ROM(2)
RAM(3)
                          FIFO
                                 (19)
 (12)
                           (15)
                                 , FIFO
       (20)
                . (20)
                                               (19)
                 (21)
                                 (21)
                                         (20)
 (22)
           (23)
                       (23)
                    D/A (24)
     가
                                 가
 )
                       (line disconnection) S7 ,
  S5 , CPU(1) S6
                                                         S6
  가「NO」
                                         S8
                         가「NO」
                 S7
                                         가「NO」
                                 S8
                         , CPU(1) S6
                                                  가
                                                     「YES」
S6
                                          S8
   가
                                    가「YES」 ,
                       가
                                S8
                                                           S9
                             가
                                          , RAM(3)
      가
                                    (23)
                            (8)
                                                         가
                                                          가
                             가
                 ر 1
                             가
             ١٥٦
                             OFF
                                 가「YES」
                             S7
                                                         S10
    . , CPU(1)
                                    (12)
                                (15) (20)
                     (12)
                                               S11
                                                         , CPU(1
                    가
가
1)
                                    가
                                             가「YES」 ,
                                    S6
                                               (12)
  S12
              S12
                    CPU(1)가
```

- 6 -

가 가 7 가 (10) , RAM(3) (5) RAM(3) ROM(2) (4) 가 가 가 (8) 가 Sa1 가 Sa2 . , CP U(1) RAM(3) (12)FIFO (15) (16) (12) (16) FIFO (19) . FIFO (22) (17) , FIFO (19) (20)가 (21) (22) 가 가 가 가 Sa3 Sa4 (23) . 가 (8) 「가 ! 」 가 가 가 Sa5 Sa3 가 , 가 , 가 , 가

(57)

1. (4) , (12) , (23) , (3) , (1, 20) 2. 1 (2, 3) 2 3. 2 2 4. 1 2 5. 1 2 가

, .

- 8 -

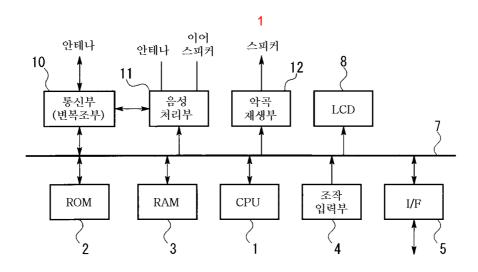
6.

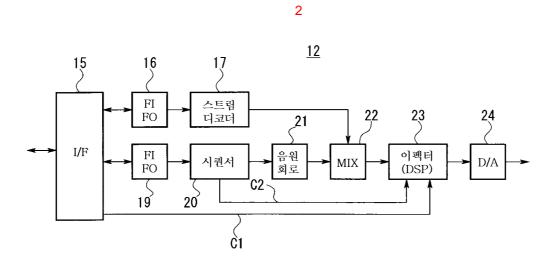
7. 1 가 8. 2 1 9. 10. 9 11.

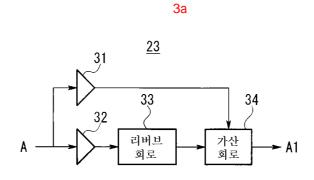
11 ,

,

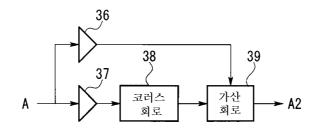
- 9 -



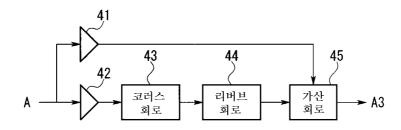




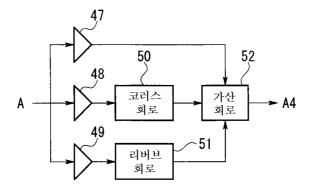
3b



3c

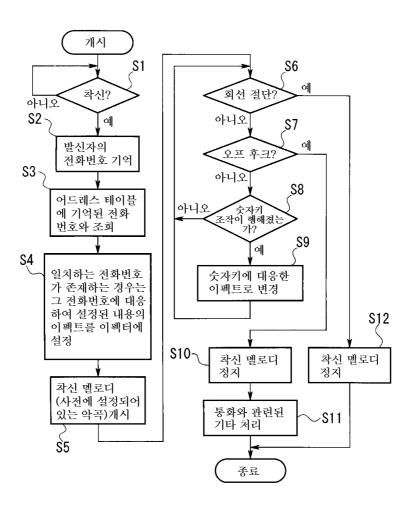


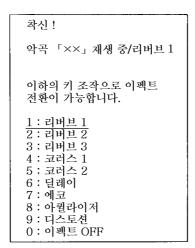
3d

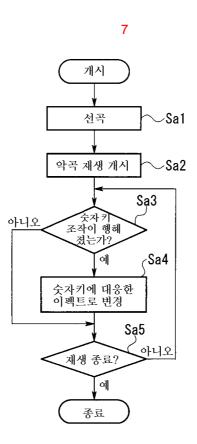


4

그룹 3 (회사·기타)			그룹 2 (친구· 아는 사람)			그룹 1 (가축·친척)							
												청명	
												전화번호	
												메일 어드레스	
0	0	0	×					×	×	×	×	(州里) ON/OFF	이 펙트
리버브	코러스 1	디스토션										(개별) 종류	
×			0		×			(그룹) ON/OFF	이페트				
			리버브 1						유도) (물기)	이페트			







8

가라오케 모드!

악곡「××」재생 중/에코

이하의 키 조작으로 이펙트 전환이 가능합니다.

- 1: 리버브 1 2: 리버브 2 3: 리버브 3 4: 코러스 1 5: 코러스 2 6: 딜레이 7: 에코 8: 아퀄라이저 9: 디스토션 0: 이펙트 OFF