

(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(51) Int. Cl. <sup>4</sup> G11C 11/40	(11) 공개번호 (43) 공개일자	특 1988-0004483 1988년 06월 04일
(21) 출원번호	특 1987-0010374	
(22) 출원일자	1987년 09월 18일	
(30) 우선권주장	221020 1986년 09월 19일 일본(JP)	
(71) 출원인	후지쓰 가부시끼가이샤 야마모토 다쿠마 일본국 가나가와켄 가와사끼시 나카하라꾸 가미고다나까 1015반지후지쓰 브 이 엘 에스 아이 가부시끼가이샤 나카노 히로유키 일본국 아이찌켄 가스가이시 고오조오지쨌오 2쨌오메 1884반 2 (72) 발명자 나카노 마사오 일본국 아이찌켄 가스가이시 쥬우오오다이 2-3-2 쥬우오오다이 단쨌 228-911 오오히라 쓰요시 일본국 가나가와켄 가와사끼시 다카쓰꾸시 모사꾸노베 926 후도가오까 하이 쓰 102 모찌즈끼 히로히꼬 일본국 가나가와켄 가와사끼시 미야마에꾸 아리마 2393-1-401 고다마 유키노리 일본국 가나가와켄 요코하마시 고힌꾸꾸 기꾸나 7-3-38 메존기꾸나 301 노무라 히데노리 일본국 가나가와켄 요코하마시 미도리꾸 에다쨌오 466-18 후지쓰 다이 1 에 다아 료오 (74) 대리인 장용식	

심사청구 : 있음

(54) 데이터 버스 리세트 회로를 구비한 반도체 기억장치

요약

내용 없음

대표도

도 6

명세서

[발명의 명칭]

데이터 버스 리세트 회로를 구비한 반도체 기억장치

[도면의 간단한 설명]

제6도는 본 발명에 따른 기억장치의 제1실시예의 주요부를 도시한 시스템 회로도,

제7도는 제6도에 도시된 제1실시예의 리세트 동작을 설명하는 타이밍도,

제8도는 본 발명에 따른 기억장치의 제2및 제3 실시예의 주요부를 각각 도시한 시스템 회로도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

매트릭스 배열로 배치된 다수의 메모리 셀로 구성된 메모리셀 어레이 ; 상기 메모리셀 어레이에 동작적

으로 접속되어, 상기 메모리셀의 어느 하나로부터 판독된 신호를 증폭하여 상보신호를 출력하기 위한 한 쌍의 출력단자를 갖는 센스 증폭기 ; 상보 신호를 전달하기 위한 한 쌍의 데이터버스 ; 상기 출력단자쌍을 판독동작에 응하여 상기 데이터 버스쌍에 접속하기 위한 전달게이트 ; 출력신호를 출력하기 위하여 상기 데이터 버스쌍에 접속된 데이터 출력버퍼 ; 및 각각 리셋 클럭신호에 응하여 각 판독동작이전에 상기 데이터 버스쌍을 소정 리셋전압에 리셋팅하기 위하여 상이한 위치에서 상기 데이터 버스쌍에 접속된 다수의 리셋회로로 구성되는 것을 특징으로 하는 반도체 기억장치.

**청구항 2**

제1항에 있어서, 상기 다수의 리셋 회로의 어느 하나는 상기 데이터 출력 버퍼 근처에 제1단에서 상기 데이터 버스쌍에 접속되며, 상기 다수의 리셋 회로의 다른 하나는 상기 제1단에 대항하는 제2단 근처에서 상기 데이터 버스쌍에 접속된 것을 특징으로 하는 반도체 기억장치.

**청구항 3**

제1항에 있어서, 상기 다수의 리셋 회로의 제1리셋 회로는 상기 데이터 출력 버퍼 근처의 제1단에서 상기 데이터 버스쌍에 접속되며, 상기 다수의 리셋 회로의 제2리셋 회로는 상기 제1단에 대항하는 제2단 근처에서 상기 데이터 버스쌍에 접속되며, 상기 다수의 리셋회로의 제3 리셋 회로는 상기 제1단과 제2단 사이의 중간부에서 상기 데이터 버스쌍에 접속되는 것을 특징으로 하는 반도체 기억장치.

**청구항 4**

제1항에 있어서, 상기 다수의 리셋 회로는 상기 데이터 버스쌍을 접지전압에 리셋하는 것을 특징으로 하는 반도체 기억장치.

**청구항 5**

제1항에 있어서, 상기 다수의 리셋 회로는 상기 데이터 버스쌍을 전원 전압에 리셋하는 것을 특징으로 하는 반도체 기억장치.

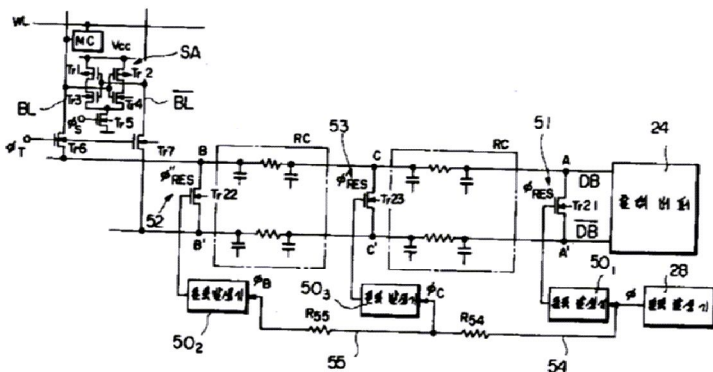
**청구항 6**

제1항에 있어서, 상기 다수의 리셋 회로는 상기 데이터 버스쌍을 전원 전압과 접지 전압사이의 중간 전압에 리셋하는 것을 특징으로 하는 반도체 기억장치.

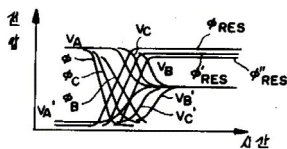
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

**도면**

**도면6**



**도면7**



도면8

