



(12)发明专利

(10)授权公告号 CN 105681812 B

(45)授权公告日 2019.11.19

(21)申请号 201610192577.6

H04N 19/124(2014.01)

(22)申请日 2016.03.30

H04N 19/147(2014.01)

(65)同一申请的已公布的文献号

H04N 19/176(2014.01)

申请公布号 CN 105681812 A

H04N 19/186(2014.01)

(43)申请公布日 2016.06.15

(56)对比文件

(73)专利权人 腾讯科技(深圳)有限公司

CN 104202605 A,2014.12.10,

地址 518000 广东省深圳市福田区振兴路

CN 105264889 A,2016.01.20,

赛格科技园2栋东403室

CN 104754338 A,2015.07.01,

(72)发明人 邓海波 郭利财 谷沉沉 毛煦楠

CN 103596004 A,2014.02.19,

CN 102917225 A,2013.02.06,

(74)专利代理机构 深圳市深佳知识产权代理事

审查员 孟贵宇

务所(普通合伙) 44285

代理人 王仲凯

(51)Int.Cl.

H04N 19/593(2014.01)

H04N 19/13(2014.01)

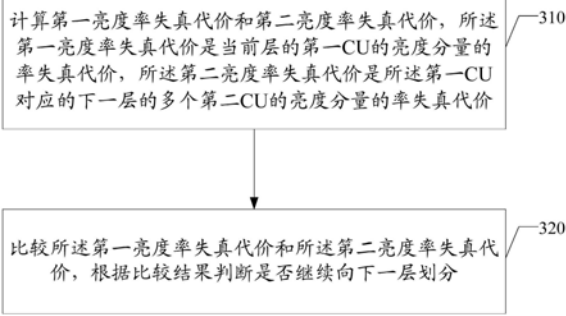
权利要求书2页 说明书10页 附图3页

(54)发明名称

HEVC帧内编码处理方法和装置

(57)摘要

一种HEVC帧内编码处理方法,用于简化率失真代价的计算过程,提高HEVC编码速度。在本发明一些可行的实施方式中,方法包括:计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价;比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分。本发明实施例还提供相应的装置。



1. 一种高效视频编码HEVC帧内编码处理方法,其特征在于,包括:

计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一编码单元CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价的和;

比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分,包括:

计算所述第二亮度率失真代价减去所述第一亮度率失真代价的差值;

如果所述差值大于阈值,则确认当前层的所述第一CU的失真最小,不再继续向下一层划分;

如果所述差值不大于阈值,则进一步计算第一色度率失真代价和第二色度率失真代价,所述第一色度率失真代价是当前层的第一CU的色度分量的率失真代价,所述第二色度率失真代价是所述第一CU对应的下一层的多个第二CU的色度分量的率失真代价的和;

根据所述第一亮度率失真代价和所述第一色度率失真代价,计算第一率失真代价,所述第一率失真代价是所述第一CU的总的率失真代价;

根据所述第二亮度率失真代价和所述第二色度率失真代价,计算第二率失真代价,所述第二率失真代价是所述第一CU对应的下一层的多个第二CU的总的率失真代价;

比较所述第一率失真代价和所述第二率失真代价,根据比较结果判断是否继续向下一层划分。

2. 根据权利要求1所述的方法,其特征在于,所述比较所述第一率失真代价和第二率失真代价,根据比较结果判断是否继续向下一层划分包括:

如果所述第二率失真代价大于所述第一率失真代价,则判断所述第一CU的失真最小,不再继续向下一层划分;

如果所述第二率失真代价不大于所述第一率失真代价,则判断为继续向下一层划分。

3. 根据权利要求1或2所述的方法,其特征在于,

所述第一CU对应于相同大小的4个第二CU,每个第二CU对应于所述第一CU的四分之一的象限。

4. 一种高效视频编码HEVC帧内编码处理装置,其特征在于,包括:

计算模块,用于计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一编码单元CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价的和;

处理模块,用于比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分;

其中,所述处理模块包括:

第一处理单元,用于计算所述第二亮度率失真代价减去所述第一亮度率失真代价的差值;如果所述差值大于阈值,则确认当前层的所述第一CU的失真最小,不再继续向下一层划分;

其中,所述处理模块还包括:

第二处理单元,用于如果所述差值不大于阈值,则进一步计算第一色度率失真代价和第二色度率失真代价,所述第一色度率失真代价是当前层的第一CU的色度分量的率失真代

价,所述第二色度率失真代价是所述第一CU对应的下一层的多个第二CU的色度分量的率失真代价的和;根据所述第一亮度率失真代价和所述第一色度率失真代价,计算第一率失真代价,所述第一率失真代价是所述第一CU的总的率失真代价;根据所述第二亮度率失真代价和所述第二色度率失真代价,计算第二率失真代价,所述第二率失真代价是所述第一CU对应的下一层的多个第二CU的总的率失真代价;比较所述第一率失真代价和所述第二率失真代价,根据比较结果判断是否继续向下一层划分。

5. 根据权利要求4所述的装置,其特征在于,

所述第二处理单元,具体用于如果所述第二率失真代价大于所述第一率失真代价,则判断所述第一CU的失真最小,不再继续向下一层划分;如果所述第二率失真代价不大于所述第一率失真代价,则判断为继续向下一层划分。

6. 根据权利要求4或5所述的装置,其特征在于,

所述第一CU对应于相同大小的4个第二CU,每个第二CU对应于所述第一CU的四分之一个象限。

7. 一种存储介质,其特征在于,所述存储介质中存储有程序;所述程序被执行时,实现如权利要求1-3任一所述的高效视频编码HEVC帧内编码处理方法。

HEVC帧内编码处理方法和装置

技术领域

[0001] 本发明涉及视频编码技术领域,具体涉及一种HEVC帧内编码处理方法和装置。

背景技术

[0002] 高效视频编码(High Efficiency Video Coding, HEVC)是下一代新的视频压缩标准,其目标是视频压缩效率比现有H.264/AVC(Advanced Video Coding,高级视频编码)High Profile(高端规格)提高30%以上,以用于替代H.264/AVC编码标准。

[0003] 编码树单元(Coding tree unit, CTU)是HEVC编码基本单元,类似于H.264/AVC中的宏区块(Macro block),CTU的大小可以从16x16到64x64,单位为像素。CTU可以包含一个编码单元(Coding Unit, CU)或是切割划分成多个较小的CU。CU是HEVC帧间和帧内编码的最基本单元,尺寸大小可以为64×64、32×32、16×16和8×8,单位为像素。

[0004] HEVC编码技术中,视频的每一帧图像被分割成CTU,每个CTU可以是一个CU,也可以进一步划分为多个CU。在HEVC帧内编码,或者说I帧编码中,CU划分采用二叉树遍历递归的方式进行,即从大到小依次遍历所有可能的CU类型,计算每一层CU的率失真代价,然后选取代价最小的CU块组合类型。率失真代价的大小是确定CU划分的准则。

[0005] 实践发现,率失真代价的计算过程中需要经过预测、变换量化、CABAC(Context-based Adaptive Binary Arithmetic Coding,适应性二元算术编码)编码、反变换反量化等过程,是整个帧内编码过程中计算最复杂、最耗时的部分,严重影响HEVC编码速度。

发明内容

[0006] 本发明实施例提供一种HEVC帧内编码处理方法和装置,用于简化率失真代价的计算过程,提高HEVC编码速度。

[0007] 本发明第一方面提供一种HEVC帧内编码处理方法,包括:计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价;比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分。

[0008] 本发明第二方面提供一种HEVC帧内编码处理装置,包括:计算模块,用于计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价;处理模块,用于比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分。

[0009] 本发明第三方面提供一种计算机设备,包括处理器、存储器、总线和通信接口;所述存储器用于存储程序,所述处理器与所述存储器通过所述总线连接,当所述计算机设备运行时,所述处理器执行所述存储器存储的所述程序,以使所述计算机设备执行如第一方面所述的HEVC帧内编码处理方法。

[0010] 本发明第四方面提供一种存储一个或多个程序的计算机可读存储介质,所述一个或多个程序包括指令,所述指令当被包括一个或多个处理器的计算机设备执行时,使所述计算机设备执行如第一方面所述的HEVC帧内编码处理方法。

[0011] 由上可见,在本发明的一些可行的实施方式中,采用分别计算当前层CU和下一层多个CU的亮度分量的率失真代价,直接以亮度分量的率失真代价为划分准则,判断是否继续向下一层划分的技术方案,采用该方案,可以部分跳过色度分量的率失真代价的计算过程,从而可以减少计算量,提高计算速度,于是,简化了率失真代价的计算过程,有助于提高HEVC编码速度。

附图说明

[0012] 为了更清楚地说明本发明实施例技术方案,下面将对实施例和现有技术描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其它的附图。

[0013] 图1是HM和x265方案的编码流程示意图;

[0014] 图2是率失真代价的计算过程的示意图;

[0015] 图3是本发明实施例提供的一种HEVC帧内编码处理方法的流程示意图;

[0016] 图4是本发明实施例的另一种HEVC帧内编码处理方法的流程示意图;

[0017] 图5是本发明实施例提供的一种HEVC帧内编码处理装置的结构示意图;

[0018] 图6是本发明实施例提供的一种计算机设备的结构示意图;

[0019] 图7是本发明实施例中CU结构的划分示意图。

具体实施方式

[0020] 为了使本技术领域的人员更好地理解本发明方案,下面将结合本发明实施例中的附图,对本发明实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本发明一部分的实施例,而不是全部的实施例。基于本发明中的实施例,本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例,都应当属于本发明保护的范围。

[0021] 本发明的说明书和权利要求书及上述附图中的术语“第一”、“第二”、“第三”等是用于区别不同的对象,而不是用于描述特定顺序。此外,术语“包括”和“具有”以及它们任何变形,意图在于覆盖不排他的包含。例如包含了一系列步骤或单元的过程、方法、系统、产品或设备没有限定于已列出的步骤或单元,而是可选地还包括没有列出的步骤或单元,或可选地还包括对于这些过程、方法、产品或设备固有的其它步骤或单元。

[0022] 本发明技术方案应用于视频编码技术领域。衡量视频编码标准性能的指标主要是编码码率和编码失真。其中,编码码率是指编码块经过预测编码得到的残差,再经过变换、量化最后得到的编码信息。图像失真是指重建块和原始块的图像的差值。较少的编码比特数有利于存储或者网络传输,但重构视频编码失真更大;反之,就会增加编码比特数。这两个指标是相互制约和相互矛盾的。

[0023] 在视频编码中,可使用率失真优化(Rate-Distortion Optimization,RDO)技术来

实现码率与失真之间的折中。RDO是一种视频编码技术,用于在尽可能小的编码码率下,减少图像失真度,使得编码效率达到最高。RDO的目的是:在一定的比特率下,如何使重建图像的失真最小;或者允许一定失真的条件下,用最少的比特数来编码图像。

[0024] 下一代视频压缩标准HEVC包含了众多高复杂度的编码算法,编码速度受到限制,因而提高HEVC视频编码速度是非常现实的需求。HEVC编码技术中,视频的每一帧图像被分割成CTU,每个CTU可以包含一个CU,也可以进一步划分为多个CU。其中,在I帧(Intra-frame,帧内编码帧)编码中,使用RDO计算得到的率失真代价(Rate-Distortion Cost, RDCost)作为CU划分的准则,CU划分中RDO的计算是最耗时的部分,这增加了HEVC的编码复杂度。

[0025] 在HEVC帧内编码,也就是I帧编码中,CU划分通常采用二叉树遍历递归的方式进行,即从大到小依次遍历所有可能的CU块类型,计算每一层CU的率失真代价,然后选取代价最小的CU块组合类型。

[0026] HM和x265是实现HEVC编码的两种方案,其中,HM是HEVC的一个官方标准测试模型,x265是一个用于编码符合高效视频编码(HEVC/H.265)标准的视频的开源自由软件及函数库。这两种方案都是以亮度分量和色度分量的率失真代价(RDCost)之和作为是否继续向下层划分的准则。

[0027] 如图1所示,编码流程可以包括:

[0028] 计算当前层CU的包括亮度分量和色度分量的总的率失真代价,用RDCost_{cur}表示;

[0029] 计算当前层CU对应的下一层四个子CU的包括亮度分量和色度分量的总的率失真代价的和,用RDCost_{next}表示;

[0030] 比较RDCost_{cur}和RDCost_{next}的大小,如果RDCost_{cur}>RDCost_{next},则继续向下划分,否则停止划分。

[0031] 如图2所示,是率失真代价的计算过程。在进行RDO计算时,首先得到待编码CU块的预测数据,与原始数据相减得到残差。残差数据经过变换量化、CABAC编码得到比特数(bits),再经过反变换反量化,得到重构数据,最终计算出失真(distortion)。由比特数(bits)和失真(distortion)计算得到最终RDCost。

[0032] 由此可见,RDO的过程中需要经过预测、变换量化、CABAC编码、反变换反量化等过程。因此,计算率失真代价是整个帧内编码过程中计算最复杂、最耗时的部分,严重影响HEVC编码速度。简化RDO流程,或减少编码过程中RDO的次数,可以显著提高编码速度。

[0033] 为此,本发明实施例提供一种HEVC帧内编码处理方法和装置,用于简化率失真代价的计算过程,提高HEVC编码速度。

[0034] 下面通过具体实施例,分别进行详细的说明。

[0035] 请参考图3,本发明实施例提供一种HEVC帧内编码处理方法。

[0036] 本发明实施例方法应用于HEVC帧内编码的CU划分流程。HEVC编码技术中,视频的每一帧图像被分割成CTU,每个CTU可以是一个CU,也可以进一步划分为多个CU。I帧编码中,CU划分通常采用二叉树遍历递归的方式进行。

[0037] CU的划分可以从CTU开始,此时CTU只包含有一个CU,也就是第0层的CU。举例来说,CTU的大小可以是64×64,单位为像素。

[0038] 然后,可以采用二叉树方法将第0层的CU划分为4个子CU,这4个子CU是第1层的CU;举例来说,第1层CU的大小可以是 32×32 ,单位为像素。

[0039] 然后,将第1层的一个CU再次划分为4个子CU,这4个子CU是第2层的CU;举例来说,第2层CU的大小可以是 16×16 ,单位为像素。

[0040] 最后,将第2层的一个CU再次划分为4个子CU,这4个子CU是3层的CU;举例来说,第3层CU的大小可以是 8×8 ,单位为像素。

[0041] 其中,在每一层,计算当前层CU的率失真代价,以及对应的下一层的四个子CU的率失真代价,判断是否继续向下一层划分,目的是选取率失真代价最小的CU块组合类型。

[0042] 实际应用中,最终可能划分到第3层,得到大小是 8×8 的CU;但是,也能是其它层划分的CU的率失真代价最小,最终划分到第2层或第1层甚至第0层就不再继续向下一层划分了。

[0043] 另外,目前HEVC的CU包括以上四种大小不同的类型,但未来也可能有更多种大小不同的类型,CU划分时可能不限于四层,也能有更多层。

[0044] 其中,划分的层数也可以称为划分深度,例如,第0、1、2、3层的划分深度分别为0、1、2、3。

[0045] 请参考图3,本发明实施例提供的HEVC帧内编码处理方法,用在上述的CU划分过程中,该方法可包括:

[0046] 301、计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价。

[0047] 通常,可以采用二叉树遍历递归的方式进行CU划分,这时每一层的CU对应于下一层的4个子CU,所述第一CU对应于相同大小的4个第二CU,每个第二CU对应于所述第一CU的四分之一象限。

[0048] 如图7所示的CU结构的划分示意图,如果用一个大方框表示第一CU,则可以将该大方框按照对应边的中点连线等分为四个小方框,每个小方框相当于一个第二CU。

[0049] 值得说明的是,本步骤中在计算第一CU和第二CU的率失真代价时,仅仅计算亮度分量的率失真代价,而暂不计算色度分量的率失真代价。其中,第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价。第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价。这里,需要指出的是,第二亮度率失真代价是多个第二CU的亮度分量的率失真代价的和。

[0050] 为便于描述,下文中,用RDCost_luma_cur表示所述第一亮度率失真代价,用RDCost_luma_next表示所述第二亮度率失真代价。

[0051] 为便于理解,本文中所述的当前层可以被理解为划分深度为N的层,所说的下一层可以被理解为划分深度为N+1的层,其中N等于0、1或2。

[0052] 302、比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分。

[0053] 在通常的实现方案中,CU块划分计算的率失真代价是包括了亮度分量和色度分量的总的率失真代价,而率失真代价的计算非常耗时。

[0054] 本发明申请人在实际编码过程中分析发现,亮度分量RDO的计算占据了整个

RDCost的大部分,尤其对于YUV422或者YUV420采样的视频而言,由于色度分量采样点减少,其亮度分量的RDCost计算占比会更高。基于该特点,如果部分跳过色度分量的率失真代价的计算过程,可以在几乎不降低失真的情况下,降低率失真代价的计算量,提高HEVC编码速度。

[0055] 因此,本步骤,首先使用亮度分量的率失真代价作为CU划分的判断准则,通过比较所述第一亮度率失真代价和第二亮度率失真代价,根据比较结果判断是否继续向下一层划分。如果比较结果显示,当前层的失真最小,则CU划分就截止到当前层为止,不再继续向下划分。

[0056] 针对前文所述的YUV422或者YUV420,需要说明的是:YUV是被电视系统所采用的一种颜色编码方法,是PAL (Phase Alteration Line,帕尔制,意为逐行倒相) 和SECAM (法文 Sequentiel Couleur A Memoire) 模拟彩色电视制式采用的颜色空间。在现代彩色电视系统中,通常采用三管彩色摄影机或彩色CCD (Charge-coupled Device,中文全称:电荷耦合元件,也可以称为CCD图像传感器,也叫图像控制器) 摄影机进行取像,然后把取得的彩色图像信号经分色、分别放大校正后得到RGB,再经过矩阵变换电路得到亮度信号Y和两个色差信号B-Y(即U)、R-Y(即V),最后发送端将亮度和色差三个信号分别进行编码,用同一信道发送出去。这种色彩的表示方法就是所谓的YUV色彩空间表示。采用YUV色彩空间的重要性是它的亮度信号Y和色度信号U、V是分离的。

[0057] 在本发明一些实施例中,步骤302中比较所述第一亮度率失真代价和第二亮度率失真代价,根据比较结果判断是否继续向下一层划分的步骤,一种具体的实现方式可以包括:

[0058] a1、计算所述第二亮度率失真代价减去所述第一亮度率失真代价的差值;也就是,计算 $RDCost_luma_next - RDCost_luma_cur$ 的值。

[0059] a2、判断所述差值是否大于阈值;用于TH表示给定的阈值,本步骤中判断是否存在 $(RDCost_luma_next - RDCost_luma_cur) > TH$ 。

[0060] a3、如果所述差值大于所述阈值,则确认当前层的所述第一CU的失真最小,不再继续向下一层划分。

[0061] 可见,如果下一层代价超过当前层代价给定的阈值TH,即 $(RDCost_luma_next - RDCost_luma_cur) > TH$,那么认为当前CU块是最佳块,确认当前层的CU划分失真最小,停止向下划分,跳过下一层四个子CU块的RDO计算,退出。

[0062] 另外,在差值等于阈值时,可以停止向下一层划分,也可以继续向下一层划分,具体如何执行可以预先进行定义。

[0063] 本文中,阈值TH可以采用经验值,由人工确定,采用阈值TH进行判断,而不是直接比较的 $RDCost_luma_next$ 和 $RDCost_luma_cur$ 的大小的原因在于, $RDCost_luma_next$ 和 $RDCost_luma_cur$ 仅仅是亮度分量的值,不能反映色度分量,因此,需要针对色度分量设置一个阈值TH,才能较为准确的用于判断失真的大小。

[0064] 在本发明一些实施例中,上述步骤a2之后,还可以包括以下步骤:

[0065] a4、如果所述差值小于或者不大于所述阈值,则进一步计算第一色度率失真代价和第二色度率失真代价,所述第一色度率失真代价是当前层的第一CU的色度分量的率失真代价,所述第二色度率失真代价是所述第一CU对应的下一层的多个第二CU的色度分量的率

失真代价；

[0066] 本文中,如果判断所述第二亮度率失真代价减去所述第一亮度率失真代价的差值($RDCost_luma_next - RDCost_luma_cur$) < TH,并不能真正表示下一层的代价小于当前层,因为,上述差值中没有考虑色度分量。因此,在该差值小于阈值时,本步骤,进一步计算第一CU的色度分量的率失真代价,以及,第一CU对应的下一层的多个第二CU的色度分量的率失真代价。这里,需要指出的是,第二色度率失真代价是多个第二CU的色度分量的率失真代价的和。

[0067] 为便于描述,下文中,用 $RDCost_chroma_cur$ 表示所述第一色度率失真代价,用 $RDCost_chroma_next$ 表示所述第二色度率失真代价。

[0068] a5、根据所述第一亮度率失真代价和所述第一色度率失真代价,计算第一率失真代价,所述第一率失真代价是所述第一CU的总的率失真代价;根据所述第二亮度率失真代价和所述第二色度率失真代价,计算第二率失真代价,所述第二率失真代价是所述第一CU对应的下一层的多个第二CU的总的率失真代价;

[0069] 具体的,可以计算所述第一亮度率失真代价和所述第一色度率失真代价的和,作为所述第一率失真代价;以及,计算所述第二亮度率失真代价和所述第二色度率失真代价的和,作为所述第二率失真代价。

[0070] 为便于描述,本文中用 $RDCost_cur$ 表示所述第一率失真代价,用 $RDCost_next$ 表示所述第二率失真代价,有:

[0071] $RDCost_cur = RDCost_luma_cur + RDCost_chroma_cur$;

[0072] $RDCost_next = RDCost_luma_next + RDCost_chroma_next$ 。

[0073] a6、比较所述第一率失真代价和所述第二率失真代价,根据比较结果判断是否继续向下一层划分。

[0074] 本步骤,首先使用总的率失真代价作为CU划分的判断准则,通过比较所述第一率失真代价和第二率失真代价,根据比较结果判断是否继续向下一层划分。如果比较结果显示,当前层的失真最小,则CU划分就截止到当前层为止,不再继续向下划分;如果比较结果显示,下一层的失真比当前层要小,则CU划分就不能停止,需要继续向下划分。

[0075] 在本发明一些实施例中,步骤a6的一种具体实现方式可以包括:

[0076] b1、判断所述第二率失真代价是否大于所述第一率失真代价;

[0077] b2、如果大于,则判断所述第一CU的失真最小,不再继续向下一层划分;

[0078] b3、如果小于或者不大于,则判断为继续向下一层划分。

[0079] 可见,如果当前层CU率失真代价之和大于下一层多个子CU的率失真代价之和,即: $RDCost_cur > RDCost_next$,则向下继续划分,否则停止向下划分。本步骤中,由于采用的总的率失真代价,因此可以直接通过当前层和下一层的率失真代价的大小,来判断失真情况,如果 $RDCost_cur > RDCost_next$,说明当前层失真较大,需要继续向下划分;如果 $RDCost_cur < RDCost_next$,说明当前层失真较小,不需要继续向下划分;对于 $RDCost_cur = RDCost_next$ 这种相等的情况,可以预先定义,可以继续划分,也可以不继续划分。

[0080] 其中,在 $RDCost_cur > RDCost_next$,需要继续向下划分时,下一层的划分方法和上述步骤相同,即,以下一层为当前层,从步骤301开始重复执行上述流程,直到找到失真最小的划分方案。

[0081] 可以理解,本发明实施例上述方案例如可以在个人计算机,平板电脑,手机,服务器,电视机,游戏机等各种设备具体实施。

[0082] 为便于更好的理解本发明实施例提供的技术方案,下面通过一个具体场景下的实施方式为例进行介绍。

[0083] 请参考图4,本发明实施例的另一种HEVC帧内编码处理方法,可包括:

[0084] 401、计算当前层CU的亮度分量的率失真代价RDCost_luma_cur;

[0085] 402、计算下一层四个子CU的亮度分量的率失真代价RDCost_luma_next;

[0086] 403、判断是否存在 $(RDCost_luma_next - RDCost_luma_cur) > TH$, TH为根据经验值确定的阈值,若是,进入步骤404,否则,进入步骤405;

[0087] 404、停止向下划分;

[0088] 405、计算当前层CU的色度分量的率失真代价RDCost_chroma_cur;

[0089] 406、计算下一层四个子CU的色度分量的率失真代价RDCost_chroma_next;

[0090] 407、计算RDCost_next和RDCost_cur,其中,

[0091] $RDCost_cur = RDCost_luma_cur + RDCost_chroma_cur$;

[0092] $RDCost_next = RDCost_luma_next + RDCost_chroma_next$ 。

[0093] 判断是否存在 $RDCost_next > RDCost_cur$,若是,则进入步骤408,否

[0094] 则进入步骤409;

[0095] 408、停止向下划分;

[0096] 409、判断继续向下一层划分,返回步骤401,以原来的下一层为当前层,重复执行上述流程。

[0097] 以上,对HEVC帧内编码处理流程中, CU划分的逻辑流程进行了介绍。

[0098] 本发明实施例方法可以集成到开源x265中,在全I帧编码模式下,编码速度可以明显提高20%以上,同时PSNR (Peak Signal to Noise Ratio,峰值信噪比)的损失可以控制在0.1dB以内。PSNR是广泛使用的评鉴图像的客观量测法。

[0099] 本文中,在CU块划分过程采用率失真代价RDCost作为划分标准,但需要说明的是,其他类似的衡量标准也可以采用,尤其是,该衡量标准可以分解为亮度分量和色度分量的值时。

[0100] 由上可见,在本发明的一些可行的实施方式中,采用分别计算当前层CU和下一层多个CU的亮度分量的率失真代价,直接以亮度分量的率失真代价为划分准则,判断是否继续向下一层划分的技术方案,采用该方案,可以部分跳过色度分量的率失真代价的计算过程,从而可以减少计算量,提高计算速度,于是,简化了率失真代价的计算过程,有助于提高HEVC编码速度。采用本发明实施例方法可以在编码速度和编码性能之间做出合适的折中。

[0101] 为了更好的实施本发明实施例的上述方案,下面还提供用于配合实施上述方案的相关装置。

[0102] 请参考图5,本发明实施例提供一种HEVC帧内编码处理装置500,可包括:

[0103] 计算模块501,用于计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价;

[0104] 处理模块502,用于比较所述第一亮度率失真代价和所述第二亮度率失真代价,根

据比较结果判断是否继续向下一层划分。

[0105] 在本发明一些实施例中,所述第一CU对应于相同大小的4个第二CU,每个第二CU对应于所述第一CU的四分之一象限。

[0106] 在本发明一些实施例中,所述处理模块502包括:

[0107] 第一处理单元5021,用于计算所述第二亮度率失真代价减去所述第一亮度率失真代价的差值;判断所述差值是否大于阈值;如果大于所述阈值,则确认当前层的所述第一CU的失真最小,不再继续向下一层划分。

[0108] 在本发明一些实施例中,所述处理模块还包括:

[0109] 第二处理单元5022,用于如果所述差值不大于所述阈值,则进一步计算第一色度率失真代价和第二色度率失真代价,所述第一色度率失真代价是当前层的第一CU的色度分量的率失真代价,所述第二色度率失真代价是所述第一CU对应的下一层的多个第二CU的色度分量的率失真代价;根据所述第一亮度率失真代价和所述第一色度率失真代价,计算第一率失真代价,所述第一率失真代价是所述第一CU的总的率失真代价;根据所述第二亮度率失真代价和所述第二色度率失真代价,计算第二率失真代价,所述第二率失真代价是所述第一CU对应的下一层的多个第二CU的总的率失真代价;比较所述第一率失真代价和第二率失真代价,根据比较结果判断是否继续向下一层划分。

[0110] 在本发明一些实施例中,所述第二处理单元5022,具体用于判断所述第二率失真代价是否大于所述第一率失真代价;如果大于,则判断所述第一CU的失真最小,不再继续向下一层划分;如果不大于,则判断为继续向下一层划分。

[0111] 本发明实施例的HEVC帧内编码处理装置例如可以是服务器,个人计算机,平板电脑,手机,电视机,游戏机等设备。

[0112] 可以理解,本发明实施例的HEVC帧内编码处理装置的各个功能模块的功能可根据上述方法实施例中的方法具体实现,其具体实现过程可参照上述方法实施例中的相关描述,此处不再赘述。

[0113] 由上可见,在本发明的一些可行的实施方式中,采用分别计算当前层CU和下一层多个CU的亮度分量的率失真代价,直接以亮度分量的率失真代价为划分准则,判断是否继续向下一层划分的技术方案,采用该方案,可以部分跳过色度分量的率失真代价的计算过程,从而可以减少计算量,提高计算速度,于是,简化了率失真代价的计算过程,有助于提高HEVC编码速度。采用本发明实施例方法可以在编码速度和编码性能之间做出合适的折中。

[0114] 请参考图6,本发明实施例还提供一种计算机设备600,可包括:

[0115] 处理器601、存储器602、总线603和通信接口604;所述存储器602用于存储程序605,所述处理器601与所述存储器602通过所述总线603连接,当所述计算机设备600运行时,所述处理器601执行所述存储器602存储的所述程序605,以使所述计算机设备600执行如上文方法实施例所述的HEVC帧内编码处理方法。

[0116] 该计算机设备600可以是微处理计算机。比如:该计算机设备600可以是通用计算机、服务器,个人计算机、手机终端,平板电脑,电视机,游戏机等设备中的一种。

[0117] 所述总线603可以是工业标准体系结构(Industry Standard Architecture,简称为ISA)总线或外部设备互连(Peripheral Component,简称为PCI)总线或扩展工业标准体系结构(Extended Industry Standard Architecture,简称为EISA)总线等。所述总线可以

分为地址总线、数据总线、控制总线中的一种或多种。为便于表示,图中仅用一条粗线表示,但并不表示仅有一根总线或一种类型的总线。

[0118] 所述存储器602用于存储程序代码,该程序代码包括计算机操作指令。所述存储器602可以包含高速RAM(Random Access Memory)存储器。可选地,所述存储器602还可以还包括非易失性存储器(non-volatile memory)。例如所述存储器602可以包括磁盘存储器。

[0119] 所述处理器601可以是一个中央处理器(Central Processing Unit,简称为CPU),或者所述处理器601可以是特定集成电路(Application Specific Integrated Circuit,简称为ASIC),或者所述处理器601可以是被配置成实施本发明实施例的一个或多个集成电路。

[0120] 所述处理器601,用于执行以下步骤:计算第一亮度率失真代价和第二亮度率失真代价,所述第一亮度率失真代价是当前层的第一CU的亮度分量的率失真代价,所述第二亮度率失真代价是所述第一CU对应的下一层的多个第二CU的亮度分量的率失真代价;比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分。

[0121] 可选的,所述处理器601执行所述比较所述第一亮度率失真代价和所述第二亮度率失真代价,根据比较结果判断是否继续向下一层划分的步骤可以包括:计算所述第二亮度率失真代价减去所述第一亮度率失真代价的差值;判断所述差值是否大于阈值;如果所述差值大于所述阈值,则确认当前层的所述第一CU的失真最小,不再继续向下一层划分。

[0122] 可选的,所述处理器601执行所述判断该差值是否大于阈值的步骤之后,还可以执行以下步骤:如果所述差值不大于所述阈值,则进一步计算第一色度率失真代价和第二色度率失真代价,所述第一色度率失真代价是当前层的第一CU的色度分量的率失真代价,所述第二色度率失真代价是所述第一CU对应的下一层的多个第二CU的色度分量的率失真代价;根据所述第一亮度率失真代价和所述第一色度率失真代价,计算第一率失真代价,所述第一率失真代价是所述第一CU的总的率失真代价;根据所述第二亮度率失真代价和所述第二色度率失真代价,计算第二率失真代价,所述第二率失真代价是所述第一CU对应的下一层的多个第二CU的总的率失真代价;比较所述第一率失真代价和所述第二率失真代价,根据比较结果判断是否继续向下一层划分。

[0123] 可选的,所述处理器601执行所述比较所述第一率失真代价和第二率失真代价,根据比较结果判断是否继续向下一层划分的步骤,可以包括:判断所述第二率失真代价是否大于所述第一率失真代价;如果大于,则判断所述第一CU的失真最小,不再继续向下一层划分;如果不大于,则判断为继续向下一层划分。

[0124] 可以理解,本发明实施例的计算机设备600的功能可根据上述方法实施例中的方法具体实现,其具体实现过程可参照上述方法实施例中的相关描述,此处不再赘述。

[0125] 由上可见,在本发明的一些可行的实施方式中,采用分别计算当前层CU和下一层多个CU的亮度分量的率失真代价,直接以亮度分量的率失真代价为划分准则,判断是否继续向下一层划分的技术方案,采用该方案,可以部分跳过色度分量的率失真代价的计算过程,从而可以减少计算量,提高计算速度,于是,简化了率失真代价的计算过程,有助于提高HEVC编码速度。采用本发明实施例方法可以在编码速度和编码性能之间做出合适的折中。

[0126] 本发明实施例还提供一种存储一个或多个程序的计算机可读存储介质,所述一个

或多个程序包括指令,所述指令当被包括一个或多个处理器的计算机设备执行时,使所述计算机设备执行如上文方法实施例所述的HEVC帧内编码处理方法。

[0127] 在上述实施例中,对各个实施例的描述都各有侧重,某个实施例中沒有详细描述的部分,可以参见其它实施例的相关描述。

[0128] 需要说明的是,对于前述的各方法实施例,为了简单描述,故将其都表述为一系列的动作组合,但是本领域技术人员应该知悉,本发明并不受所描述动作顺序的限制,因为依据本发明,某些步骤可以采用其它顺序或者同时进行。其次,本领域技术人员也应该知悉,说明书中所描述的实施例均属于优选实施例,所涉及的动作和模块并不一定是本发明所必须的。

[0129] 所属领域的技术人员可以清楚地了解到,为描述的方便和简洁,上述描述的系统,装置和单元的具体工作过程,可以参考前述方法实施例中的对应过程,在此不再赘述。

[0130] 在本申请所提供的几个实施例中,应该理解到,所揭露的系统,装置和方法,可以通过其它的方式实现。例如,以上所描述的装置实施例仅仅是示意性的,例如,单元的划分,仅仅为一种逻辑功能划分,实际实现时可以有另外的划分方式,例如多个单元或组件可以结合或者可以集成到另一个系统,或一些特征可以忽略,或不执行。另一点,所显示或讨论的相互之间的耦合或直接耦合或通信连接可以是通过一些接口,装置或单元的间接耦合或通信连接,可以是电性,机械或其它的形式。

[0131] 作为分离部件说明的单元可以是或者也可以不是物理上分开的,作为单元显示的部件可以是或者也可以不是物理单元,即可以位于一个地方,或者也可以分布到多个网络单元上。可以根据实际的需要选择其中的部分或者全部单元来实现本实施例方案的目的。

[0132] 另外,在本发明各个实施例中的各功能单元可以集成在一个处理单元中,也可以是各个单元单独物理存在,也可以两个或两个以上单元集成在一个单元中。上述集成的单元既可以采用硬件的形式实现,也可以采用软件功能单元的形式实现。

[0133] 基于这样的理解,本发明的技术方案本质上或者说对现有技术做出贡献的部分或者该技术方案的全部或部分可以以软件产品的形式体现出来,该计算机软件产品存储在一个存储介质中,包括若干指令用以使得一台计算机设备(可以是个人计算机,服务器,或者网络设备)执行本发明各个实施例方法的全部或部分步骤。而前述的存储介质包括:U盘、移动硬盘、只读存储器(ROM,Read-Only Memory)、随机存取存储器(RAM,Random Access Memory)、磁碟或者光盘等各种可以存储程序代码的介质。

[0134] 以上对本发明实施例所提供的HEVC帧内编码处理方法和装置进行了详细介绍,本文中应用了具体个例对本发明的原理及实施方式进行了阐述,以上实施例的说明只是用于帮助理解本发明的方法及其核心思想;同时,对于本领域的一般技术人员,依据本发明的思想,在具体实施方式及应用范围上均会有改变之处,综上所述,本说明书内容不应理解为对本发明的限制。

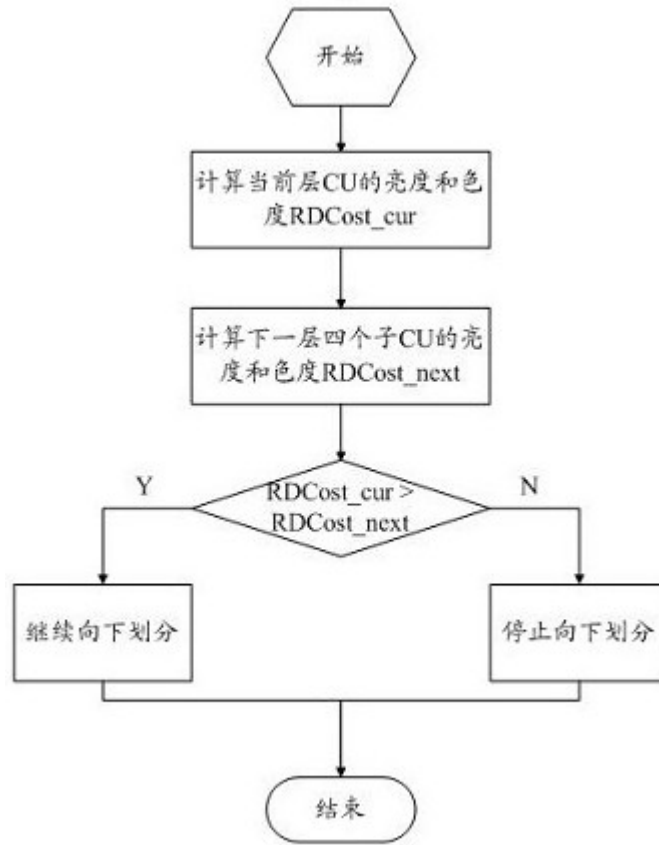


图1

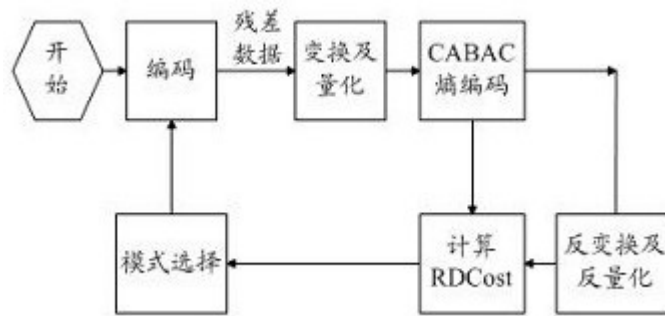


图2

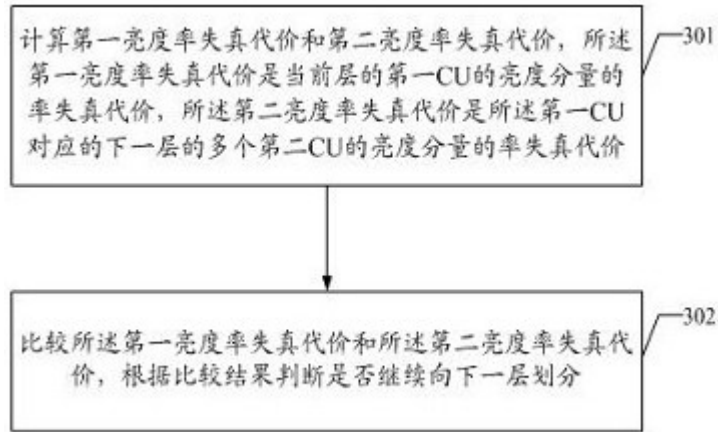


图3

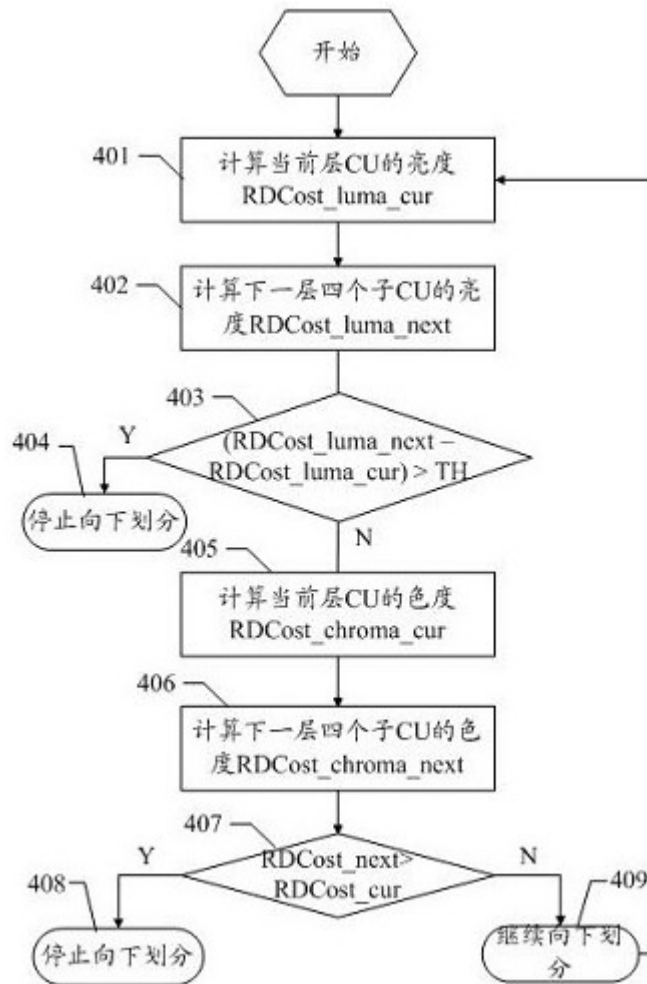


图4

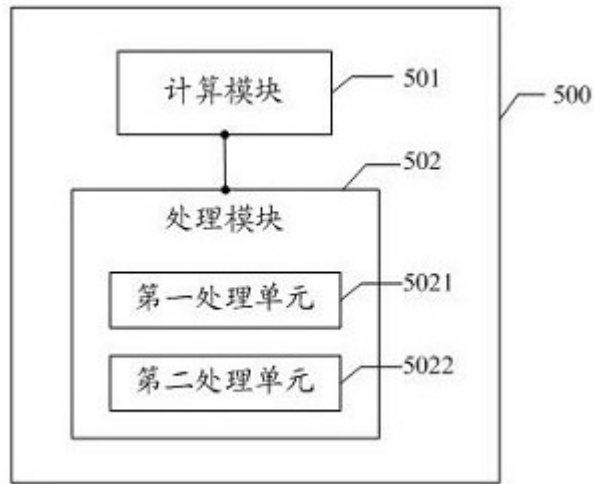


图5

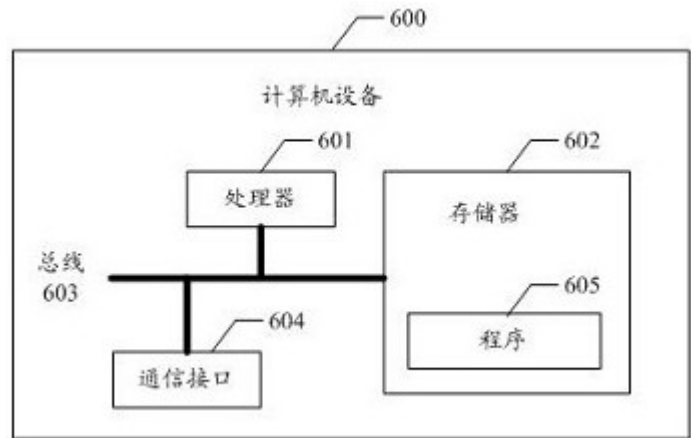


图6

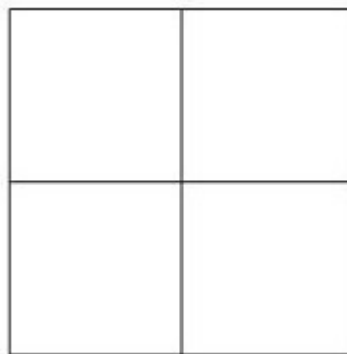


图7