

(19)  
(12)

(KR)  
(B1)

(51) 。 Int. Cl. 7  
G06F 13/38

(45)  
(11)  
(24)

2003 05 27  
10-0385231  
2003 05 13

(21) 10-2001-0020385  
(22) 2001 04 17

(65)  
(43)

2002-0080672  
2002 10 26

(73) 3 416

(72) 5 1001

(74)

:

(54)

M . N N N M

가

2

1 (MUX)  
2 1  
3 1  
4 2  
5 2  
6 3

[  
 202 : 204 :  
 206 : 302 :  
 304 : 404 :  
 406 : 502, 504 :  
 506 : 602, 604 :  
 606 :

(distributed bus) , (embedded) (system on a chip)  
 ip) 가 .  
 가 (B  
 US) (embedded) (system on a chip) (tri-  
 state) (multiplexer : , " (MUX)" ) 가 .  
 가 (test vector) (ele  
 ctronic design automation tool)  
 가 ,  
 (MUX cell)  
 1 M N 가 가  
 1 MxN ( S3C2  
 (interconnection) 32 가 11 가  
 400X ) 352 가 가 가  
 가 (wired-OR) 가 .  
 가  
 (BUS)  
 M N  
 , N N  
 N M ,  
 가 M  
 ,  
 가  
 가<sup>2</sup> ,  
 M , 2

(1/2)

가 M 가 MxN 가

가 가 가

(sink) 가 가

가 2 가 1 가 2 M N 20 202 , 204 , 20

6 L "PIN" (BUS controller) "IN" , "OUT" , "SEL" 가 "SE

"SEL" 1 (

2 (204) (204) (204) (202) (202) (block chain) (206)

가 (204) (204) M (204) (206)

2 (204) (202) 가 가

가 가 (208) 가 가 가

가 가 가 가 가

2 (1/N) M 가 MxN 가

3 2 (302) (206) (304) 3 "IN" , "OU

, "SEL" 가 (302) , "PIN" , (304)

T" 3 (302) 가 1 (304)

) (302) 가 (SEL) 가 1 , (30

2) 가 0 (IN) (PIN) 0 가 가 (304)

(304) (302) 0 (IN) (304) 가 가



M 가 M×N  
 가 , 가  
 가 , 가  
 (sink) 가  
 가

(57)

1. M N  
 M ; N
2. 1 가
3. 1 M
4. 1 가
5. 1 가 가
6. M N  
 M ;
7. 6 가
- 8.

6 ,

M

M

9.

6 ,

가

10.

6 ,

가

가

11.

M

N

M ;

(N/2)

12.

11 ,

가

13.

11 ,

M

1 ,

2 ,

1 2

14.

11 ,

가

15.

11 ,

가

가

16.

M

N

M ;

N ;

M

17.

16 ,

가

16 18.

M

16 19.

가

16 20.

가

가

M 21.

N

M

;

21 22.

가

21 23.

M

M

21 24.

가

21 25.

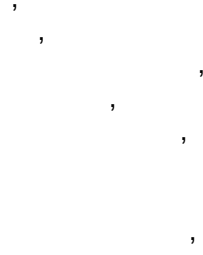
가

가

26.

가

27.



가

28.

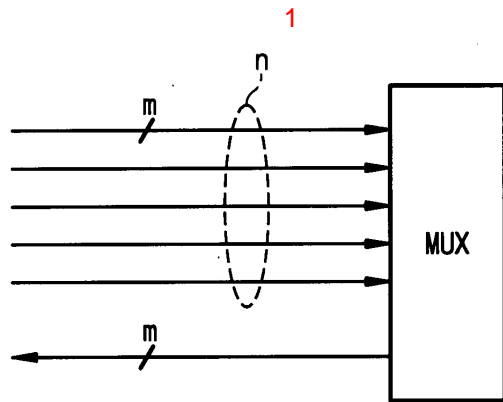


가

29.

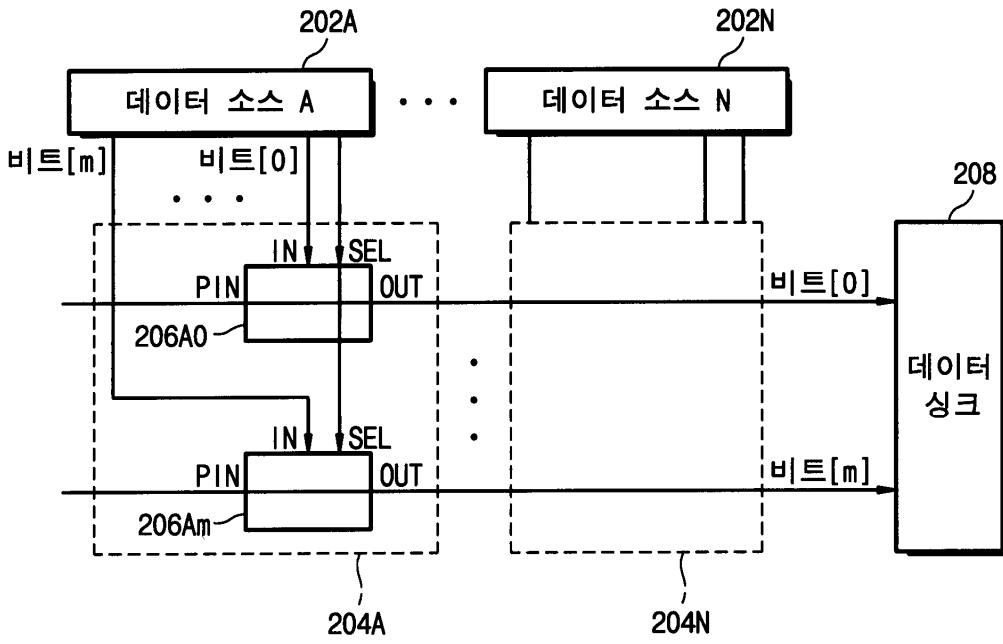


가

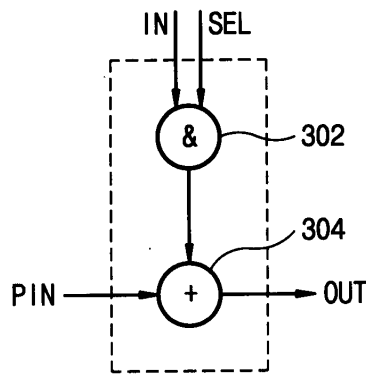




2



3



4

