



(19)中華民國智慧財產局

(12)發明說明書公告本 (11)證書號數：TW I838019 B

(45)公告日：中華民國 113 (2024) 年 04 月 01 日

(21)申請案號：111148610

(51)Int. Cl. :
C23C16/455 (2006.01)
C23C16/00 (2006.01)
H01L21/205 (2006.01)

(30)優先權：2021/12/23 美國 63/293,348

(71)申請人：法商液態空氣喬治斯克勞帝方法研究開發股份有限公司 (法國) L'AIR LIQUIDE,
 SOCIETE ANONYME POUR L'ETUDE ET L'EXPLOITATION DES PROCEDES
 GEORGES CLAUDE (FR)
 法國

(72)發明人：李峰 LI, FENG (CN) ; 吉拉德 吉恩 馬克 GIRARD, JEAN-MARC (FR) ; 張鵬
 ZHANG, PENG (CN)

(74)代理人：閻啓泰；林景郁

(56)參考文獻：

US 4910153A

審查人員：謝文瑜

申請專利範圍項數：18 項 圖式數：4 共 58 頁

(54)名稱

V 族元素的新型無機矽基和聚矽基衍生物及其合成方法和使用其沈積之方法

(57)摘要

揭露了含 V 族元素的先質及其合成方法和在膜沈積上使用其之方法。該等先質係

 $(SiR_3)_3-m A(Si_{aH_{2a+1}})_m$ 、 $(SiR_3)_3-n-p A(Si_{aH_{2a+1}})_n(Si_{bH_{2b+1}})_p$ 或 $A(Si_{aH_{2a+1}})(Si_{bH_{2b+1}})(Si_{cH_{2c+1}})$

其中

a = 1 至 6 ; b = 1 至 6 ; c = 1 至 6 ; a ≠ b ≠ c ;

m = 1 至 3 ;

n = 1 至 2 , p = 1 至 2 , n + p = 2 至 3 ;

A = As、P、Sb、Bi；並且

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基。該等合成方法包括一種或多種鹵代 (聚) 矽烷與 A 的三(三烴基矽基)衍生物之間的一步、兩步或三步反應，或者兩種或三種鹵代 (聚) 矽烷的混合物與 A 的三(三烴基矽基)衍生物之間的一鍋混合反應。沈積方法包括 CVD、PECVD、ALD、PEALD、可流動 CVD、HW-CVD、外延等。

Disclosed are Group V element-containing precursors and methods of synthesizing the same and using the same on film depositions. The precursors are

 $(SiR_3)_3-m A(Si_{aH_{2a+1}})_m$, $(SiR_3)_3-n-p A(Si_{aH_{2a+1}})_n(Si_{bH_{2b+1}})_p$ or

$A(Si_aH_{2a+1})(Si_bH_{2b+1})(Si_cH_{2c+1})$

wherein

$a = 1$ to 6 ; $b = 1$ to 6 ; $c = 1$ to 6 ; $a \neq b \neq c$;

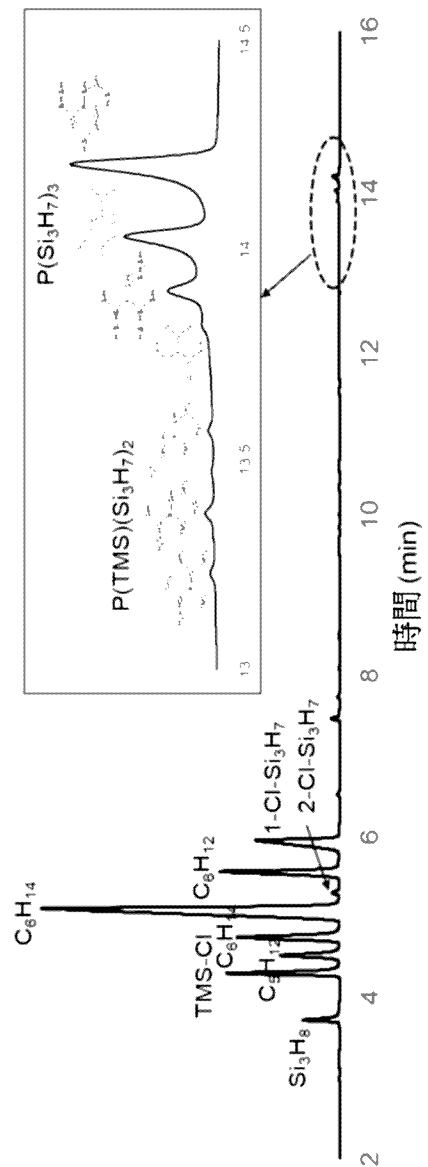
$m = 1$ to 3 ;

$n = 1$ to 2 , $p = 1$ to 2 , $n + p = 2$ to 3 ;

$A = As, P, Sb, Bi$; and

R is selected from a C_1 to C_{10} , linear, branched or cyclic alkyl, alkenyl, alkynyl group. The synthesis methods include one-step, two-step or three-step reaction(s) between halo(poly)silane(s) and a tris(trialkylsilyl) derivative of A or a one-pot mixing reaction between a mixture of two or three halo(poly)silanes and the tris(trialkylsilyl) derivative of A . The deposition methods include CVD, PECVD, ALD, PEALD, flowable CVD, HW-CVD, Epitaxy, or the like.

指定代表圖：



【圖1】



I838019

【發明摘要】

【中文發明名稱】 V族元素的新型無機矽基和聚矽基衍生物及其合成方法
和使用其沈積之方法

【英文發明名稱】 NEW INORGANIC SILYL AND POLYSILYL

DERIVATIVES OF GROUP V ELEMENTS AND METHODS OF

SYNTHESIZING THE SAME AND METHODS OF USING THE SAME FOR

DEPOSITION

【中文】

揭露了含 V 族元素的先質及其合成方法和在膜沈積上使用其之方法。該等先質
係



其中

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

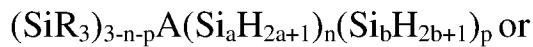
$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；

A = As、P、Sb、Bi；並且

R選自C₁至C₁₀直鏈、支鏈或環狀的烷基、烯基、炔基。該等合成方法包括一種或多種鹵代(聚)矽烷與A的三(三烴基矽基)衍生物之間的一步、兩步或三步反應，或者兩種或三種鹵代(聚)矽烷的混合物與A的三(三烴基矽基)衍生物之間的一鍋混合反應。沈積方法包括CVD、PECVD、ALD、PEALD、可流動CVD、HW-CVD、外延等。

【英文】

Disclosed are Group V element-containing precursors and methods of synthesizing the same and using the same on film depositions. The precursors are



wherein

a = 1 to 6; b = 1 to 6; c = 1 to 6; a ≠ b ≠ c;

m = 1 to 3;

n = 1 to 2, p = 1 to 2, n + p = 2 to 3;

A = As, P, Sb, Bi; and

R is selected from a C₁ to C₁₀, linear, branched or cyclic alkyl, alkenyl, alkynyl group. The synthesis methods include one-step, two-step or three-step reaction(s) between halo(poly)silane(s) and a tris(trialkylsilyl) derivative of A or a one-pot mixing reaction between a mixture of two or three halo(poly)silanes and the tris(trialkylsilyl) derivative of A. The deposition methods include CVD, PECVD, ALD, PEALD, flowable CVD, HW-CVD, Epitaxy, or the like.

【指定代表圖】 圖1

【代表圖之符號簡單說明】無

【特徵化學式】無

【發明說明書】

【中文發明名稱】 V族元素的新型無機矽基和聚矽基衍生物及其合成方法
和使用其沈積之方法

【英文發明名稱】 NEW INORGANIC SILYL AND POLYSILYL

DERIVATIVES OF GROUP V ELEMENTS AND METHODS OF
SYNTHESIZING THE SAME AND METHODS OF USING THE SAME FOR
DEPOSITION

【技術領域】

【0001】 本發明關於含V族元素的先質及其合成方法和在半導體膜沈積中
使用其之方法，特別地，關於具有以下通式的含V族元素的先質：

$(SiR_3)_{3-m}A(Si_aH_{2a+1})_m$ ，或

$(SiR_3)_{3-n-p}A(Si_aH_{2a+1})_n(Si_bH_{2b+1})_p$ 或

$A(Si_aH_{2a+1})(Si_bH_{2b+1})(Si_cH_{2c+1})$

其中

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；

$A = As$ 、 P 、 Sb 、 Bi ；並且

R選自C₁至C₁₀直鏈、支鏈或環狀的烷基、烯基、炔基；關於合成方法，
該等方法包括一種或多種鹵代（聚）矽烷與A的三(三烴基矽基)衍生物之間的一
步、兩步或三步反應，或者兩種或三種鹵代（聚）矽烷的混合物和A的三(三烴基

矽基)衍生物的一鍋混合反應；並且關於沈積含Si和V族元素的膜之方法，包括CVD、PECVD、ALD、PEALD、可流動CVD、HW-CVD、外延等。

【先前技術】

【0002】 包含V族元素的薄膜用於各種應用，包括固態電晶體、非易失性相變記憶體（PCM）、太陽能電池、III-V族化合物和光存儲材料等中的p摻雜Si或SiGe半導體通道和接觸層。III-V族化合物半導體可用於許多不同的應用領域，包括電晶體、光電子裝置等應用領域，例如雙極電晶體、場效應電晶體、雷射器、紅外探測器、LED、寬頻隙半導體、量子阱或量子點結構、太陽能電池和單片微波積體電路。

【0003】 幾種III-V族半導體表現出使其在固態電子裝置中使用具有吸引力的特徵（例如，高熱穩定性、高電子遷移率和低帶隙）。然而，III-V族半導體比廣泛使用的IV族半導體更難合成，並且缺乏合成III-V族化合物的合適路徑阻礙了它們作為IV族化合物的替代品被接受。

【0004】 一些含V族元素的化合物（或V化合物）已經使用矽基和聚矽基配位基等製成，即P(SiH₃)₃，P(Si₂H₅)₃和As(SiH₃)。已經揭露了此類化合物在薄膜沈積製程中之用途，即P(SiH₃)₃作為磷摻雜劑用於外延應用（參考文獻），藉由形成互連的III-V-(IV)3「結構單元」，產生具有平均類金剛石對稱性的高度穩定的晶體結構。

【0005】 相關的先前技術包括以下內容。

【0006】 Tice等人（Dalton Trans. [道耳頓會刊], 2010, 39 (19), 4551–4558）揭露了藉由 $P(SnMe_3)_3 + 3 SiH_3Br \rightarrow (SiH_3)_3P + 3 Me_3SnBr$ 合成P(SiH₃)₃。

【0007】Amberger等人(Angew. Chem. Int. Ed. [德國應用化學], 1962, 1, 52)

揭露了藉由 $3\text{KPH}_2 + 3 \text{SiH}_3\text{Br} \rightarrow \text{P}(\text{SiH}_3)_3 + 2 \text{PH}_3 + 3 \text{KBr}$ 以約55%的產率合成 $(\text{SiH}_3)_3\text{P}$ 。

【0008】Amberger等人(Angew. Chem. [德國應用化學], 1962, 74, 293)

揭露了在溫和的條件下，以約50%的產率從 $3 \text{KAsH}_2 + 3 \text{SiH}_3\text{Br} \rightarrow \text{As}(\text{SiH}_3)_3 + 2 \text{AsH}_3 + 3 \text{KBr}$ 之間的反應中合成和分離 $(\text{SiH}_3)_3\text{As}$ 。

【0009】Amberger等人(Zeitschrift fuer Naturforschung 1963, 18b 157)也揭露了三矽基勝的製備和特性，其藉由在醚中在低溫下使 $\text{Li}_3\text{Sb} + \text{SiH}_3\text{Br}$ 反應，隨後光隔離以產生77%的 $\text{Sb}(\text{SiH}_3)_3$ 。

【0010】Drake等人(J. Chem. Soc. [英國化學會誌], 1969, 662 – 665)揭露了使適量的乙硼烷與 $\text{Si}_2\text{-PH}_2$ 反應合成 $\text{P}(\text{Si}_2)_3$ ： $3\text{SiH}_3\text{SiH}_2\text{PH}_2 \rightarrow$ (藉由 B_2H_6 促進) $\text{P}(\text{Si}_2\text{H}_5)_3 + 2\text{PH}_3$ 。

【0011】Drake等人(Inorg. Chem. [無機化學], 1967, 6(11). 1984–1986; Chem. Ind. [化學與工業], 1962, 1470)揭露了單矽基勝如 $\text{SiH}_3\text{SiH}_2\text{-PH}_2$ 的合成和純化，其藉由在臭氧發生器無聲放電中誘導甲矽烷和勝混合物的分解，隨後進行阱到阱蒸餾。

【0012】Drake等人(J. Chem. Soc. A. [英國化學會誌A], 1968, 2709)揭露了由 GeH_3PH_2 歧化形成 $(\text{GeH}_3)_3\text{P}$ 。

【0013】Drake等人(J. Chem. Soc. A [英國化學會誌A], 1971, 13, 2246)揭露了 $\text{P}(\text{SiH}_3)_3$ 與 LiAlH_4 之間的反應將產生產物之一，例如 $\text{LiAlH}[\text{P}(\text{SiH}_3)_2]_3 + \text{Si}_2\text{H}_5\text{Br} \rightarrow \text{Si}_2\text{H}_5\text{-P}(\text{SiH}_3)_2$ 。

【0014】 Drake等人 (Inorg. Nucl. Chem. Letters [無機與核化學快報], 1968, 第4卷, 第361-363頁) 揭露了一溴鋒烷與三矽基膦反應以產生「交換」，導致形成三鋒基膦。一溴矽烷與 KMH_2 ($\text{M} = \text{P}$ 、 As 、 Sb) 反應得到三矽基而不是一矽基衍生物，並且一碘矽烷與二矽基胺反應得到三矽基物質。

【0015】 Cradock等人 (J. Chem. Soc. A. [英國化學會誌A], 1967, 1229) 揭露了從 $\text{GeH}_3\text{Br}-(\text{SiH}_3)_3\text{P}$ 形成 $(\text{GeH}_3)_3\text{P}$ 的交換反應。

【0016】 Wingelth等人 (Phosphorus and Sulfur and the related Elements [磷和硫與相關元素], 1988, 39, 123-9) 揭露了藉由由 BX_3 、 B_2H_6 和 B_5H_9 促進的單矽基膦或單鋒基膦（包括 SiH_3PH_2 、 $\text{Si}_2\text{H}_5\text{PH}_2$ 、 $\text{SiH}_3\text{PH}_2/\text{Si}_2\text{H}_5\text{PH}_2$ 和 GeH_3PH_2 ）的再分配反應形成 $\text{P}(\text{SiH}_3)_3$ 、 $\text{P}(\text{Si}_2\text{H}_5)_3$ 、 $\text{P}(\text{SiH}_3)_2(\text{Si}_2\text{H}_5)$ 、 $\text{P}(\text{GeH}_3)_3$ 。

【0017】 Beagley等人 (Chem. Commun. [化學通訊], 1967, 12, 601-602) 揭露了 $\text{P}(\text{SiH}_3)_3$ 和 $\text{As}(\text{SiH}_3)_3$ 的氣相金字塔結構。

【0018】 Yang等人 (Chem. Mater. [材料化學] 2014, 26, 14, 4092–4101) 揭露了藉由 $\text{P}(\text{SiH}_3)_3$ 與Al原子束之間的低溫反應，形成了的Al-P(SiH_3)₃中間體含有Al-PSi₃核，其最近證實可以在Si(100)晶格上沈積和匹配，並且從而提供了在IV族半導體上生長III-V材料的實用路徑。

【0019】 Watkins等人 (J. Am. Chem. Soc. [美國化學會誌] 2011, 133, 40, 16212–16218) 揭露了生長在Si(100)上的四方應變的Al-PSi₃核的製備、表徵和理論模擬。

【0020】 Chizmeshya等人 (ECS Transactions[電化學學會學報], 2012, 50(9), 623-634) 揭露了在 < 600°C下使用分子束外延 (MBE) 技術形成具有Al-PSi₃核的中間體，並且然後結合到菱形IV族材料中的類似應用。以類似的方式，可以使

用As(SiH₃)₃先質以及P/As、As/N、P/N的雜化物，藉由使用As(SiH₃)₃、P(SiH₃)₃和N(SiH₃)₃的混合物與Al反應形成相應的中間體來沈積Al-AsSi₃。藉由引入P(SiH₃)₃和P(GeH₃)₃的先質混合物，該工作可以擴展到Al-PSi_{3x}Ge_{3(1-x)}的沈積。

【0021】 Sims等人（Chem. Mater. [材料化學] 2015, 27, 8, 3030–3039）揭露了III族材料的雜化物，如Al_{1-x}B_xPSi₃（x = 0.04-0.06），其藉由使用P(SiH₃)₃和Al(BH₄)₃先質的低P CVD加工，並在基於Si的固體上生長形成。

【0022】 Kouveticakis等人(Chem. Mater. [材料化學] 2012, 24, 16, 3219–3230)揭露了使用M(SiH₃)₃（M=P，As）和Al以使用氣源MBE在Si基材上合成(III-V)-(IV)合金。在適當的條件下，將N(SiH₃)₃添加到反應混合物中，產生新型雜化材料Al(As_{1-x}N_x)Si₃和Al(P_{1-x}N_x)_ySi_{5-2y}。

【0023】 Romero等人的WO 2019066825/US 20200168462揭露了分解V族（包括N、P、As、Sb和Bi）和/或VI族（包括S、Se和Te）材料，使用相應的氫化物和/或矽基化的物質，包括矽基化的膦、胂、睇和鉍等。

【0024】 Todd等人的US7029995揭露了用於形成外延膜之方法，其中磷、砷和鎢以先質的形式供應，如膦、三矽基膦、胂、三矽基胂、睇和矽基睇等。

【0025】 Weeks等人的US9099423揭露了摻雜的半導體膜和其中摻雜劑包含磷的加工。

【0026】 Todd的US6716751揭露了使用包括(H₃Si)_{3-x}MR_x、(H₃Si)₃N和(H₃Si)₄N₂的含Si先質藉由CVD和離子注入製程形成的矽合金和摻雜矽膜，其中R係H或D，x = 0、1或2，並且M選自由以下組成之群組：B、P、As和Sb。

【0027】 Dickson的US4910153揭露了具有式(MX₃)_nM'X_{4-n}的沈積先質，其中M和M'係不同的4A族原子，M和M'中的至少一個係矽，X係氫、鹵素或其混合

物，並且 $n = 1$ 至 4 ，包括端值。具有式 $(SiX_3)_m LX_{3-m}$ 的摻雜劑，其中 L 係選自 P、As、Sb 和 Bi 的組的 5A 族原子，X 係氫、鹵素或其混合物，並且 m 為 1 與 3 之間的整數，包括端值。

【0028】 例如在 WO 2002065508 中描述了具有式 $A(SiH_3)_{3-x}(H \text{ 或 } D)_x$ 的化合物的應用，特別是當與 Si 源組合使用時，其中 Si 源係聚矽烷，像二矽烷或三矽烷。這種化學選擇使得能夠在比用於這種製程的經典 $SiH_4/PH_3/AsH_3$ 化學成分更低的溫度下沈積膜，並且因此使得能夠沈積具有比摻雜劑在矽中的溶解度值更高的摻雜劑濃度的膜。

【發明內容】

【0029】 揭露了一種合成含 V 族元素的化合物之方法，該方法包括：使 $A(SiR_3)_3$ 與一種、兩種或三種類型的鹵代（聚）矽烷連續地或以混合物接觸，其中鹵代（聚）矽烷選自由以下組成之群組： $X-Si_aH_{2a+1}$ 、 $X-Si_bH_{2b+1}$ 和 $X-Si_cH_{2c+1}$ ；以及

將 $A(SiR_3)_3$ 藉由以下脫鹵矽烷化以形成含 V 族元素的化合物

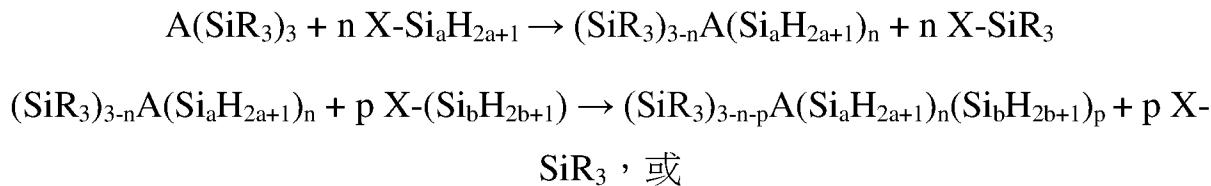


逐步的一般反應：

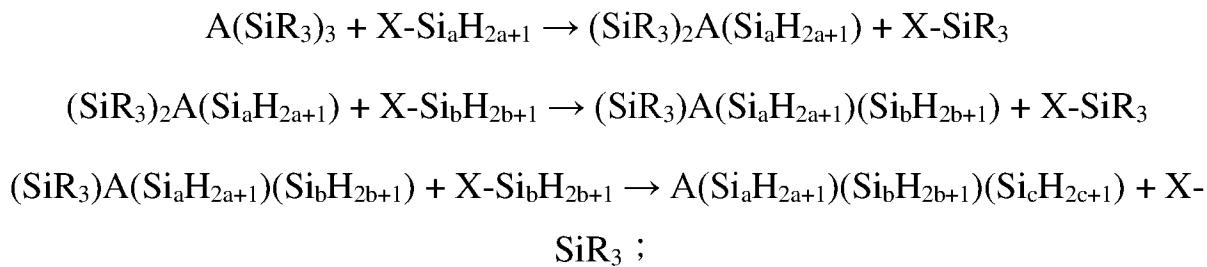
a). 一步反應：



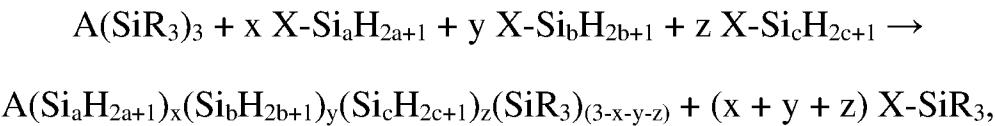
b). 兩步反應：



c). 三步反應：



可替代地，與兩種或三種鹵代（聚）矽烷的混合物的一鍋反應：



其中

$X = Cl, Br$ 或 I ；

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；

$x = 0$ 至 3 ， $y = 0$ 至 3 ， $z = 0$ 至 3 ， $x + y + z = 1$ 至 3 ；

A = 選自 As、P、Sb、Bi 的 V 族元素；並且

R 選自 C_1 至 C_{10} 直鏈、支鏈或環狀的烷基、烯基、炔基。所揭露之方法可以包括以下方面中的一項或多項：

- 添加溶劑；
- 溶劑選自烷烴或芳香族溶劑、鹵代烷基矽烷或其混合物；

- 溶劑與A(SiR₃)₃的比率為0-99 wt%；
- 烷烴或芳香族溶劑選自戊烷、己烷、庚烷、苯、甲苯、二甲苯、三甲基氯矽烷或其混合物；

- 一種或多種鹵代(聚)矽烷與A(SiR₃)₃的比率的範圍為從1：99至99：1；
- 一種或多種鹵代(聚)矽烷與A(SiR₃)₃的比率的範圍為從1：20至20：1；
- 一種或多種鹵代(聚)矽烷與A(SiR₃)₃的比率的範圍為從1：5至5：1；
- X為Cl；

- 鹵代(聚)矽烷係氯代(聚)矽烷；
- 氯代(聚)矽烷為Cl-Si_aH_{2a+1}、Cl-Si_bH_{2b+1}和/或Cl-Si_aH_{2a+1}，其中a=1至6；

$b = 1$ 至6； $c = 1$ 至6； $a \neq b \neq c$ ；

- 氯代(聚)矽烷為Cl-SiH₃、Cl-Si₂H₅或Cl-Si₃H₇；
- R係甲基(Me)；
- 進一步包括

分離溶劑和反應產物以分離出含V族元素的化合物；以及
純化含V族元素的化合物；

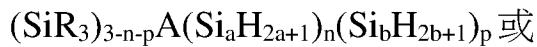
- 含V族元素的化合物的純度>90%；
- 含V族元素的化合物的純度>95%；
- 含V族元素的化合物的純度>98%；
- 該方法係分批製程；
- 該反應保持在範圍從-20°C至150°C的溫度下；
- 該反應保持在範圍從室溫至100°C的溫度下；
- 含V族元素的化合物含有三矽基；

- 三矽基係- $\text{SiH}(\text{SiH}_3)_2$ (異-三矽基) ；
- 三矽基係- $\text{SiH}_2\text{-SiH}_2\text{-SiH}_3$ (正-三矽基) ；
- 含 V 族元素的化合物選自 $\text{P}(\text{SiH}_3)_3$, $\text{P}(\text{SiR}_3)(\text{SiH}_3)_2$, $\text{P}(\text{SiR}_3)_2(\text{SiH}_3)$, $\text{P}(\text{SiR}_3)(\text{Si}_2\text{H}_5)_2$, $\text{P}(\text{SiR}_3)_2(\text{Si}_2\text{H}_5)$, $\text{P}(\text{Si}_2\text{H}_5)_3$, $\text{P}(\text{SiR}_3)(\text{Si}_3\text{H}_7)_2$, $\text{P}(\text{SiR}_3)_2(\text{Si}_3\text{H}_7)$, $\text{P}(\text{Si}_3\text{H}_7)_3$, $\text{As}(\text{SiH}_3)_3$, $\text{As}(\text{SiR}_3)(\text{SiH}_3)_2$, $\text{As}(\text{SiR}_3)_2(\text{SiH}_3)$, $\text{As}(\text{SiR}_3)(\text{Si}_2\text{H}_5)_2$, $\text{As}(\text{SiR}_3)_2(\text{Si}_2\text{H}_5)$, $\text{As}(\text{Si}_2\text{H}_5)_3$, $\text{As}(\text{SiR}_3)(\text{Si}_3\text{H}_7)_2$, $\text{As}(\text{SiR}_3)_2(\text{Si}_3\text{H}_7)$, $\text{As}(\text{Si}_3\text{H}_7)_3$, $\text{Sb}(\text{SiH}_3)_3$, $\text{Sb}(\text{SiR}_3)(\text{SiH}_3)_2$, $\text{Sb}(\text{SiR}_3)_2(\text{SiH}_3)$, $\text{Sb}(\text{SiR}_3)(\text{Si}_2\text{H}_5)_2$, $\text{Sb}(\text{SiR}_3)_2(\text{Si}_2\text{H}_5)$, $\text{Sb}(\text{Si}_2\text{H}_5)_3$, $\text{Sb}(\text{SiR}_3)(\text{Si}_3\text{H}_7)_2$, $\text{Sb}(\text{SiR}_3)_2(\text{Si}_3\text{H}_7)$, $\text{Sb}(\text{Si}_3\text{H}_7)_3$, $\text{P}(\text{SiR}_3)(\text{SiH}_3)(\text{Si}_2\text{H}_5)$, $\text{P}(\text{SiR}_3)(\text{SiH}_3)(\text{Si}_3\text{H}_7)$, $\text{P}(\text{SiH}_3)_2(\text{Si}_2\text{H}_5)$, $\text{P}(\text{SiH}_3)_2(\text{Si}_3\text{H}_7)$, $\text{P}(\text{SiH}_3)(\text{Si}_2\text{H}_5)_2$, $\text{P}(\text{SiH}_3)(\text{Si}_2\text{H}_5)(\text{Si}_3\text{H}_7)$, $\text{P}(\text{SiH}_3)(\text{Si}_3\text{H}_7)_2$, $\text{P}(\text{Si}_2\text{H}_5)_2(\text{Si}_3\text{H}_7)$, $\text{P}(\text{Si}_2\text{H}_5)(\text{Si}_3\text{H}_7)_2$, $\text{As}(\text{SiR}_3)(\text{SiH}_3)(\text{Si}_2\text{H}_5)$, $\text{As}(\text{SiR}_3)(\text{SiH}_3)(\text{Si}_3\text{H}_7)$, $\text{As}(\text{SiH}_3)_2(\text{Si}_2\text{H}_5)$, $\text{As}(\text{SiH}_3)_2(\text{Si}_3\text{H}_7)$, $\text{As}(\text{SiH}_3)(\text{Si}_2\text{H}_5)_2$, $\text{As}(\text{SiH}_3)(\text{Si}_2\text{H}_5)(\text{Si}_3\text{H}_7)$, $\text{As}(\text{SiH}_3)(\text{Si}_3\text{H}_7)_2$, $\text{As}(\text{Si}_2\text{H}_5)_2(\text{Si}_3\text{H}_7)$, $\text{As}(\text{Si}_2\text{H}_5)(\text{Si}_3\text{H}_7)_2$, $\text{Sb}(\text{SiR}_3)(\text{SiH}_3)(\text{Si}_2\text{H}_5)$, $\text{Sb}(\text{SiR}_3)(\text{SiH}_3)(\text{Si}_3\text{H}_7)$, $\text{Sb}(\text{SiH}_3)_2(\text{Si}_2\text{H}_5)$, $\text{Sb}(\text{SiH}_3)_2(\text{Si}_3\text{H}_7)$, $\text{Sb}(\text{SiH}_3)_2(\text{Si}_3\text{H}_7)$, 或 $\text{Sb}(\text{Si}_2\text{H}_5)(\text{Si}_3\text{H}_7)_2$;
 - R 選自 Me , Et , nPr , iPr , tBu , nBu , iBu 或 sBu ;
 - 當 R = Me 時，含 V 族元素的化合物選自 $\text{P}(\text{SiH}_3)_3$, $\text{P}(\text{TMS})(\text{SiH}_3)_2$, $\text{P}(\text{TMS})_2(\text{SiH}_3)$, $\text{P}(\text{TMS})(\text{Si}_2\text{H}_5)_2$, $\text{P}(\text{TMS})_2(\text{Si}_2\text{H}_5)$, $\text{P}(\text{Si}_2\text{H}_5)_3$, $\text{P}(\text{TMS})(\text{Si}_3\text{H}_7)_2$, $\text{P}(\text{TMS})_2(\text{Si}_3\text{H}_7)$, $\text{P}(\text{Si}_3\text{H}_7)_3$, $\text{As}(\text{SiH}_3)_3$, $\text{As}(\text{TMS})(\text{SiH}_3)_2$, $\text{As}(\text{TMS})_2(\text{SiH}_3)$, $\text{As}(\text{TMS})(\text{Si}_2\text{H}_5)_2$, $\text{As}(\text{TMS})_2(\text{Si}_2\text{H}_5)$, $\text{As}(\text{Si}_2\text{H}_5)_3$, $\text{As}(\text{TMS})(\text{Si}_3\text{H}_7)_2$, $\text{As}(\text{TMS})_2(\text{Si}_3\text{H}_7)$, $\text{As}(\text{Si}_3\text{H}_7)_3$, $\text{Sb}(\text{SiH}_3)_3$, $\text{Sb}(\text{TMS})(\text{SiH}_3)_2$, $\text{Sb}(\text{TMS})_2(\text{SiH}_3)$, $\text{Sb}(\text{TMS})(\text{Si}_2\text{H}_5)_2$, $\text{Sb}(\text{TMS})_2(\text{Si}_2\text{H}_5)$, $\text{Sb}(\text{Si}_2\text{H}_5)_3$, $\text{Sb}(\text{TMS})(\text{Si}_3\text{H}_7)_2$, $\text{Sb}(\text{TMS})_2(\text{Si}_3\text{H}_7)$,

Sb(TMS)₂(Si₃H₇) , Sb(Si₃H₇)₃ , P(TMS)(SiH₃)(Si₂H₅) , P(TMS)(SiH₃)(Si₃H₇) , P(SiH₃)₂(Si₂H₅) , P(SiH₃)₂(Si₃H₇) , P(SiH₃)(Si₂H₅)₂ , P(SiH₃)(Si₂H₅)(Si₃H₇) , P(SiH₃)(Si₃H₇)₂ , P(Si₂H₅)₂(Si₃H₇) , P(Si₂H₅)(Si₃H₇)₂ , As(TMS)(SiH₃)(Si₂H₅) , As(TMS)(SiH₃)(Si₃H₇) , As(SiH₃)₂(Si₂H₅) , As(SiH₃)₂(Si₃H₇) , As(SiH₃)(Si₂H₅)₂ , As(SiH₃)(Si₂H₅)(Si₃H₇) , As(SiH₃)(Si₃H₇)₂ , As(Si₂H₅)₂(Si₃H₇) , As(Si₂H₅)(Si₃H₇)₂ , Sb(TMS)(SiH₃)(Si₂H₅) , Sb(TMS)(SiH₃)(Si₃H₇) , Sb(SiH₃)₂(Si₂H₅) , Sb(SiH₃)₂(Si₃H₇) , Sb(SiH₃)(Si₂H₅)₂ , Sb(SiH₃)(Si₂H₅)(Si₃H₇) , 或 Sb(Si₂H₅)(Si₃H₇)₂ ;

- 含 V 族元素的化合物選自由以下組成之群組 : P(SiH₃)₃ , P(TMS)(SiH₃)₂ , P(TMS)₂(SiH₃) , P(TMS)(Si₂H₅)₂ , P(TMS)₂(Si₂H₅) , P(Si₂H₅)₃ , P(TMS)(Si₃H₇)₂ , P(TMS)₂(Si₃H₇) , P(Si₃H₇)₃ , P(TMS)(SiH₃)(Si₂H₅) , P(TMS)(SiH₃)(Si₃H₇) , P(SiH₃)₂(Si₂H₅) , P(SiH₃)₂(Si₃H₇) , P(SiH₃)(Si₂H₅)₂ , P(SiH₃)(Si₂H₅)(Si₃H₇) , P(SiH₃)(Si₃H₇)₂ , P(Si₂H₅)₂(Si₃H₇) 和 P(Si₂H₅)(Si₃H₇)₂ ;
- 當 n = 2 至 3 時 , 含 V 族元素的化合物選自由以下組成之群組 : A(Si₂H₅)(SiR₃)₂ , A(Si₃H₇)(SiR₃)₂ , A(Si₂H₅)₂(SiR₃) , A(Si₃H₇)₂(SiR₃) , A(Si₂H₅)₃ 和 A(Si₃H₇)₃ , 其中 A 係選自 P 、 As 、 Sb 或 Bi 的 V 族元素 ; R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基 ; 前提係如果 A = P , 則排除 P(SiH₃)₂(Si₂H₅) , P(SiH₃)(Si₂H₅)₂ , P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS) ; 以及
- 當 m = 3 時 , 含 V 族元素的化合物為 A(Si_aH_{2a+1})₃ , 其中 a = 1 至 6 ; A 係選自 P 、 As 、 Sb 或 Bi 的 V 族元素 ; R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基 ; 前提係如果 A = As , 則 a > 1 ; 如果 A = P , 則排除 P(Si₂H₅)₃ ; 並且如果 A = Sb , 則排除 Sb(SiH₃)₃ 。

【0030】 還揭露了一種含 V 族元素的化合物，該含 V 族元素的化合物具有下式：



其中

$a = 1$ 至 6 ; $b = 1$ 至 6 ; $c = 1$ 至 6 ; $a \neq b \neq c$;

$m = 1$ 至 3 ;

$n = 1$ 至 2 , $p = 1$ 至 2 , $n + p = 2$ 至 3 ;

$A =$ 選自 As 、 P 、 Sb 、 Bi 的 V 族元素；並且

R 選自 C_1 至 C_{10} 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 $A = As$, 則排除 $As(SiH_3)_3$ ；如果 $A = P$, 則排除 $P(SiH_3)_3$,

$P(SiH_3)_2(Si_2H_5)$, $P(SiH_3)(Si_2H_5)_2$, $P(Si_2H_5)_3$ 和 $P(SiH_3)_2(TMS)$ ；並且如果 $A = Sb$,

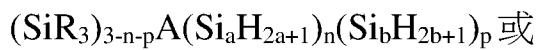
則排除 $Sb(SiH_3)_3$ 。所揭露的化合物可以包括以下方面中的一項或多項：

- 含 V 族元素的化合物的純度 > 93% ；
- 含 V 族元素的化合物的純度 > 95% ；以及
- 含 V 族元素的化合物的純度 > 98% 。

【0031】 還揭露了一種用於在基材上形成含 Si 和 V 族元素的膜之方法，該方法包括：

將基材暴露於含有含 Si 和 V 族元素的先質的成膜組成物的蒸氣中；以及藉由氣相沈積方法使含 Si 和 V 族元素的先質的至少一部分沈積到基材上以在該基材上形成含 Si 和 V 族元素的膜，

其中含 Si 和 V 族元素的先質具有以下通式



其中

A 係選自 P、As、Sb 或 Bi 的 V 族元素；

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 A = As，則排除 As(SiH₃)₃；如果 A = P，則排除 P(SiH₃)₃，

P(SiH₃)₂(Si₂H₅)，P(SiH₃)(Si₂H₅)₂，P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS)；並且如果 A = Sb，

則排除 Sb(SiH₃)₃。所揭露之方法可以包括以下方面中的一項或多項：

- 含 V 族元素的先質選自 P(SiH₃)₃，P(SiR₃)(SiH₃)₂，P(SiR₃)₂(SiH₃)，

P(SiR₃)(Si₂H₅)₂，P(SiR₃)₂(Si₂H₅)，P(Si₂H₅)₃，P(SiR₃)(Si₃H₇)₂，P(SiR₃)₂(Si₃H₇)，

P(Si₃H₇)₃，As(SiH₃)₃，As(SiR₃)(SiH₃)₂，As(SiR₃)₂(SiH₃)，As(SiR₃)(Si₂H₅)₂，

As(SiR₃)₂(Si₂H₅)，As(Si₂H₅)₃，As(SiR₃)(Si₃H₇)₂，As(SiR₃)₂(Si₃H₇)，As(Si₃H₇)₃，

Sb(SiH₃)₃，Sb(SiR₃)(SiH₃)₂，Sb(SiR₃)₂(SiH₃)，Sb(SiR₃)(Si₂H₅)₂，Sb(SiR₃)₂(Si₂H₅)，

Sb(Si₂H₅)₃，Sb(SiR₃)(Si₃H₇)₂，Sb(SiR₃)₂(Si₃H₇)，Sb(Si₃H₇)₃，P(SiR₃)(SiH₃)(Si₂H₅)，

P(SiR₃)(SiH₃)(Si₃H₇)，P(SiH₃)₂(Si₂H₅)，P(SiH₃)₂(Si₃H₇)，P(SiH₃)(Si₂H₅)₂，

P(SiH₃)(Si₂H₅)(Si₃H₇)，P(SiH₃)(Si₃H₇)₂，P(Si₂H₅)₂(Si₃H₇)，P(Si₂H₅)(Si₃H₇)₂，

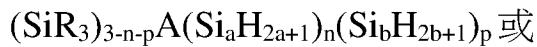
As(SiR₃)(SiH₃)(Si₂H₅)，As(SiR₃)(SiH₃)(Si₃H₇)，As(SiH₃)₂(Si₂H₅)，As(SiH₃)₂(Si₃H₇)，

As(SiH₃)(Si₂H₅)₂ , As(SiH₃)(Si₂H₅)(Si₃H₇) , As(SiH₃)(Si₃H₇)₂ , As(Si₂H₅)₂(Si₃H₇) , As(Si₂H₅)(Si₃H₇)₂ , Sb(SiR₃)(SiH₃)(Si₂H₅) , Sb(SiR₃)(SiH₃)(Si₃H₇) , Sb(SiH₃)₂(Si₂H₅) , Sb(SiH₃)₂(Si₃H₇) , Sb(SiH₃)₂(Si₃H₇)₂ , Sb(Si₂H₅)₂(Si₃H₇) , 或Sb(Si₂H₅)(Si₃H₇)₂ ;

- R選自Me , Et , nPr , iPr , tBu , nBu , iBu或sBu ;
- 含 Si 和 V 族 元 素 的 先 質 選 自 P(TMS)(SiH₃)₂ , P(TMS)₂(SiH₃) , P(TMS)(Si₂H₅)₂ , P(TMS)₂(Si₂H₅) , P(TMS)(Si₃H₇)₂ , P(TMS)₂(Si₃H₇) , P(Si₃H₇)₃ , As(TMS)(SiH₃)₂ , As(TMS)₂(SiH₃) , As(TMS)(Si₂H₅)₂ , As(TMS)₂(Si₂H₅) , As(Si₂H₅)₃ , As(TMS)(Si₃H₇)₂ , As(TMS)₂(Si₃H₇) , As(Si₃H₇)₃ , Sb(TMS)(SiH₃)₂ , Sb(TMS)₂(SiH₃) , Sb(TMS)(Si₂H₅)₂ , Sb(TMS)₂(Si₂H₅) , Sb(SiH₃)₂(Si₃H₇) , Sb(SiH₃)₂(Si₂H₅) , P(TMS)(SiH₃)(Si₂H₅) , P(TMS)(SiH₃)(Si₃H₇) , P(SiH₃)₂(Si₃H₇) , P(SiH₃)(Si₂H₅)(Si₃H₇) , P(SiH₃)(Si₃H₇)₂ , P(Si₂H₅)₂(Si₃H₇) , P(Si₂H₅)(Si₃H₇)₂ , As(TMS)(SiH₃)(Si₂H₅) , As(TMS)(SiH₃)(Si₃H₇) , As(SiH₃)₂(Si₂H₅) , As(SiH₃)₂(Si₃H₇) , As(SiH₃)(Si₂H₅)(Si₃H₇) , As(SiH₃)(Si₃H₇)₂ , As(Si₂H₅)₂(Si₃H₇) , As(Si₂H₅)(Si₃H₇)₂ , Sb(TMS)(SiH₃)(Si₃H₇) , Sb(SiH₃)₂(Si₂H₅) , Sb(SiH₃)₂(Si₃H₇) , Sb(SiH₃)(Si₂H₅)₂ , Sb(SiH₃)(Si₂H₅)(Si₃H₇) , Sb(SiH₃)₂(Si₂H₅)₂ , 或Sb(Si₂H₅)(Si₃H₇)₂ ;
- 含 Si 和 V 族 元 素 的 先 質 選 自 由 以 下 組 成 之 群 組 : P(Si₃H₇)₃ , P(SiH₃)₂(Si₃H₇) , P(SiH₃)(Si₂H₅)₂ , P(SiH₃)(Si₂H₅)(Si₃H₇) , P(SiH₃)(Si₃H₇)₂ , P(Si₂H₅)₂(Si₃H₇)和P(Si₂H₅)(Si₃H₇)₂ ;
- 氣相沈積方法包括CVD製程、ALD製程、外延製程或其組合；

- 成膜組成物藉由將基材加熱到範圍從200°C至1000°C的溫度，電漿活化含Si和V族元素的先質、或其組合來活化；
- 進一步包括將基材暴露於共反應物的步驟；
- 共反應物係電漿活化的；
- 共反應物不是電漿活化的；
- 共反應物係選自O₂、O₃、H₂O、H₂O₂、NO、N₂O、NO₂、O自由基、醇、矽烷醇、氨基醇、羧酸、多聚甲醛或其組合的含氧氣體；
- 共反應物為O₃；
- 共反應物係選自NH₃，N₂，H₂，N₂/H₂，H₂和NH₃，N₂和NH₃，NH₃和N₂H₄，NO，N₂O，胺，三矽基胺、矽氮烷或其組合的含氮氣體；
- 共反應物係H₂；
- 共反應物係N₂；
- 共反應物係至少一種選自矽烷和聚矽烷、烷基矽烷、鹵代矽烷（MCS，DCS，TCS，SiCl₄）、多鹵代聚矽烷、鋅烷、氯鋅烷、乙鋅烷、多鋅烷、鹵鋅烷、膦、硼烷或含鹵化物的氣體的第二先質；
- 共反應物係選自Ar，He，N₂，H₂或其組合的稀釋氣體；
- 含Si和V族元素的膜係P摻雜的含矽膜；
- 進一步包括藉由熱退火、爐內退火、快速熱退火、UV或電子束固化和/或電漿氣體暴露對含Si和V族元素的層進行退火的步驟；
- 基材係粉末；以及
- 粉末包含NMC（鋰鎳錳鈷氧化物）、LCO（鋰鈷氧化物）、LFP（磷酸鐵鋰）以及其他電池陰極材料中的一種或多種。

【0032】 還揭露了一種用於沈積膜的成膜組成物，該成膜組成物包含含 Si 和 V 族元素的先質，該先質具有下式：



其中

A 傑選自 P、As、Sb 或 Bi 的 V 族元素；

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 A = As，則排除 As(SiH₃)₃；如果 A = P，則排除 P(SiH₃)₃，P(SiH₃)₂(Si₂H₅)，P(SiH₃)(Si₂H₅)₂，P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS)；並且如果 A = Sb，則排除 Sb(SiH₃)₃。所揭露的成膜組成物包括以下方面中的一項或多項：

- 含 V 族元素的先質選自 P(SiH₃)₃，P(SiR₃)(SiH₃)₂，P(SiR₃)₂(SiH₃)，P(SiR₃)(Si₂H₅)₂，P(SiR₃)₂(Si₂H₅)，P(Si₂H₅)₃，P(SiR₃)(Si₃H₇)₂，P(SiR₃)₂(Si₃H₇)，P(Si₃H₇)₃，As(SiH₃)₃，As(SiR₃)(SiH₃)₂，As(SiR₃)₂(SiH₃)，As(SiR₃)(Si₂H₅)₂，As(SiR₃)₂(Si₂H₅)，As(Si₂H₅)₃，As(SiR₃)(Si₃H₇)₂，As(SiR₃)₂(Si₃H₇)，As(Si₃H₇)₃，Sb(SiH₃)₃，Sb(SiR₃)(SiH₃)₂，Sb(SiR₃)₂(SiH₃)，Sb(SiR₃)(Si₂H₅)₂，Sb(SiR₃)₂(Si₂H₅)，Sb(Si₂H₅)₃，Sb(SiR₃)(Si₃H₇)₂，Sb(SiR₃)₂(Si₃H₇)，Sb(Si₃H₇)₃，P(SiR₃)(SiH₃)(Si₂H₅)，P(SiR₃)(SiH₃)(Si₃H₇)，P(SiH₃)₂(Si₂H₅)，P(SiH₃)₂(Si₃H₇)，P(SiH₃)(Si₂H₅)₂，P(SiH₃)(Si₂H₅)(Si₃H₇)，P(SiH₃)(Si₃H₇)₂，P(Si₂H₅)₂(Si₃H₇)，P(Si₂H₅)(Si₃H₇)₂，

As(SiR₃)(SiH₃)(Si₂H₅) , As(SiR₃)(SiH₃)(Si₃H₇) , As(SiH₃)₂(Si₂H₅) , As(SiH₃)₂(Si₃H₇) , As(SiH₃)(Si₂H₅)₂ , As(SiH₃)(Si₂H₅)(Si₃H₇) , As(SiH₃)(Si₃H₇)₂ , As(Si₂H₅)₂(Si₃H₇) , As(Si₂H₅)(Si₃H₇)₂ , Sb(SiR₃)(SiH₃)(Si₂H₅) , Sb(SiR₃)(SiH₃)(Si₃H₇) , Sb(SiH₃)₂(Si₂H₅) , Sb(SiH₃)₂(Si₃H₇) , Sb(SiH₃)(Si₂H₅)₂ , Sb(SiH₃)(Si₂H₅)₂(Si₃H₇) , Sb(SiH₃)(Si₃H₇)₂ , Sb(Si₂H₅)₂(Si₃H₇) , 或 Sb(Si₂H₅)(Si₃H₇)₂ ;

- R 選自 Me , Et , nPr , iPr , tBu , nBu , iBu 或 sBu ;
- 當 R = Me 時 , 含 Si 和 V 族元素的先質選自 P(TMS)(SiH₃)₂ , P(TMS)₂(SiH₃) , P(TMS)(Si₂H₅)₂ , P(TMS)₂(Si₂H₅) , P(TMS)(Si₃H₇)₂ , P(TMS)₂(Si₃H₇) , P(Si₃H₇)₃ , As(TMS)(SiH₃)₂ , As(TMS)₂(SiH₃) , As(TMS)(Si₂H₅)₂ , As(TMS)₂(Si₂H₅) , As(Si₂H₅)₃ , As(TMS)(Si₃H₇)₂ , As(TMS)₂(Si₃H₇) , As(Si₃H₇)₃ , Sb(TMS)(SiH₃)₂ , Sb(TMS)₂(SiH₃) , Sb(TMS)(Si₂H₅)₂ , Sb(TMS)₂(Si₂H₅) , Sb(Si₂H₅)₃ , Sb(TMS)(Si₃H₇)₂ , Sb(TMS)₂(Si₃H₇) , Sb(Si₃H₇)₃ , P(TMS)(SiH₃)(Si₂H₅) , P(TMS)(SiH₃)(Si₃H₇) , P(SiH₃)₂(Si₃H₇) , P(SiH₃)(Si₂H₅)(Si₃H₇) , P(SiH₃)(Si₃H₇)₂ , P(Si₂H₅)₂(Si₃H₇) , P(Si₂H₅)(Si₃H₇)₂ , As(TMS)(SiH₃)(Si₂H₅) , As(TMS)(SiH₃)(Si₃H₇) , As(SiH₃)₂(Si₂H₅) , As(SiH₃)₂(Si₃H₇) , As(SiH₃)(Si₂H₅)₂ , As(SiH₃)(Si₂H₅)(Si₃H₇) , As(SiH₃)(Si₃H₇)₂ , As(Si₂H₅)₂(Si₃H₇) , As(Si₂H₅)(Si₃H₇) , As(Si₂H₅)(Si₃H₇)₂ , Sb(TMS)(SiH₃)(Si₂H₅) , Sb(SiH₃)₂(Si₂H₅) , Sb(SiH₃)(Si₃H₇)₂ , Sb(SiH₃)(Si₂H₅)(Si₃H₇) , Sb(SiH₃)(Si₂H₅)₂ ;
- 含 Si 和 V 族元素的先質的純度 > 93% ;
- 含 Si 和 V 族元素的先質的純度 > 95% ; 以及
- 含 Si 和 V 族元素的先質的純度 > 98% 。

【0033】還揭露了一種用於旋塗膜的濕法成膜組成物，其包含所揭露的具有至少 5 個 Si 原子的式 (I)、(II)、或 (III) 的含 Si 和 V 族元素的先質。所揭露的濕法成膜組成物可以包括以下方面中的一項或多項：

- 選擇具有最低揮發性的式 (I)、(II)、或 (III) 的含 Si 和 V 族元素的先質以在退火步驟期間保留在旋膜中並原位分解；
- 進一步包含共反應物，該共反應物係具有 5 個或多於 5 個矽原子的聚矽烷或聚矽烷的混合物；
- 聚矽烷為環戊矽烷；
- 聚矽烷為環己矽烷；
- 進一步包含溶劑；
- 旋膜係無定形或多晶 Si 膜；
- 旋膜係無定形和多晶 Si 膜；
- 旋膜係無定形 Si 膜；以及
- 旋膜係多晶 Si 膜；

【0034】還揭露了一種在基材上形成摻雜 V 族元素的外延 Si 膜之方法，該方法包括：

將基材保持在為沈積溫度或接近沈積溫度的預定溫度；
 將基材暴露於成膜組成物的蒸氣與共反應物聚矽烷的蒸氣的混合物，該成膜組成物包含含 Si 和 V 族元素的先質；以及
 藉由 CVD 製程使該含 Si 和 V 族元素的先質的至少一部分沈積到該基材上以在該基材上形成該摻雜 V 族元素的外延 Si 膜，

其中含 Si 和 V 族元素的先質具有以下通式

$(SiR_3)_{3-m}A(Si_aH_{2a+1})_m$ 、

$(SiR_3)_{3-n-p}A(Si_aH_{2a+1})_n(Si_bH_{2b+1})_p$ 或

$A(Si_aH_{2a+1})(Si_bH_{2b+1})(Si_cH_{2c+1})$

其中

A 係選自 P 、 As 、 Sb 或 Bi 的 V 族元素；

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；

R 選自 C_1 至 C_{10} 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 $A = As$ ，則排除 $As(SiH_3)_3$ ；如果 $A = P$ ，則排除 $P(SiH_3)_3$ ，
 $P(SiH_3)_2(Si_2H_5)$ ， $P(SiH_3)(Si_2H_5)_2$ ， $P(Si_2H_5)_3$ 和 $P(SiH_3)_2(TMS)$ ；並且如果 $A = Sb$ ，
 則排除 $Sb(SiH_3)_3$ 。所揭露之方法可以包括以下方面中的一項或多項：

- 混合物包含選自 Ar ， He ， N_2 ， H_2 或其組合的稀釋氣體；
- 共反應物聚矽烷係錯烷；
- 預定溫度範圍為從 $200^\circ C$ 至 $1000^\circ C$ ；
- 沈積溫度範圍為從 $200^\circ C$ 至 $1000^\circ C$ ；以及
- 當 A 為 P 時，摻雜 V 族元素的外延 Si 膜為 P 摻雜外延 Si 膜。

符號和命名法

【0035】以下詳細說明和申請專利範圍利用了本領域中通常眾所周知的許多縮寫、符號和術語。儘管定義典型地以每個首字母縮略詞的第一例提供，如，

不銹鋼 (SS)。某些縮寫、符號和術語貫穿以下說明書及申請專利範圍使用並且包括以下項。

【0036】 以下詳細說明和申請專利範圍利用了本領域中通常眾所周知的許多縮寫、符號和術語。

【0037】 如本文所使用，不定冠詞「一個/一種 (a或an)」意指一個/一種或多個/多種。

【0038】 如本文所使用，在正文或申請專利範圍中的「約 (about)」或「大約 (around/approximately)」意指所述值的 $\pm 10\%$ 。

【0039】 如本文所使用，在正文或申請專利範圍中的「室溫」意指從大約 20°C 至大約 25°C。

【0040】 如本文所使用，在正文或請求項中的「大氣壓力」意指大約 1 atm。

【0041】 術語「基材」係指在其上進行製程的一種或多種材料。基材可以是指具有在其上進行製程的一種或多種材料的晶圓。基材可以是在半導體、光伏、平板或 LCD-TFT 裝置製造中使用的任何合適的晶圓。基材還可具有從先前的製造步驟已經沈積在其上的一個或多個不同材料層。例如，晶圓可以包括矽層（例如，結晶的、無定形的、多孔的等）、含矽層（例如， SiO_2 、 SiN 、 SiON 、 SiCOH 等）、含金屬層（例如，銅、鈷、釤、鎢、鉑、鈀、鎳、釔、金等）或其組合。此外，基材可以是平面的或圖案化的。基材可以是有機圖案化的光刻膠膜。基材可以包括用作 MEMS、3D NAND、MIM、DRAM 或 FeRam 裝置應用中的介電材料（例如，基於 ZrO_2 的材料、基於 HfO_2 的材料、基於 TiO_2 的材料、基於稀土氧化物的材料、基於三元氧化物的材料等）的氧化物層或用作電極的基於氮化物的膜（例如， TaN 、 TiN 、 NbN ）。熟悉該項技術者將認識到，本文所使

用的術語「膜」或「層」係指鋪設或鋪展在表面上的一定厚度的某種材料並且該表面可為溝槽或線。在整個說明書和申請專利範圍中，晶圓及其上的任何相關層被稱為基材。

【0042】 術語「晶圓」或「圖案化的晶圓」係指在基材上具有膜的疊層並且至少最頂部的膜具有已經在沈積含銅膜之前的步驟中產生的形貌特徵的晶圓。

【0043】 術語「縱橫比」係指溝槽（或孔）的高度與溝槽的寬度（或孔的直徑）的比率。

【0044】 在本文中需注意，術語「膜」和「層」可以互換使用。應理解的是，膜可以對應於層或者與層相關，並且該層可以是指該膜。此外，熟悉該項技術者將認識到，本文所使用的術語「膜」或「層」係指鋪設或鋪展在表面上的一定厚度的某種材料並且該表面可在從與整個晶圓一樣大至與溝槽或線一樣小的範圍內。

【0045】 在本文中需注意，術語「孔（aperture）」、「通孔（via）」、「孔洞（hole）」和「溝槽（trench）」可以互換地用於指半導體結構中形成的開口。

【0046】 如本文所使用，縮寫「NAND」係指「與非（Negative AND 或 Not AND）」門；縮寫「2D」係指平面基材上的 2 維閘極結構；縮寫「3D」係指 3 維或垂直閘極結構，其中閘極結構在垂直方向上堆疊。

【0047】 在本文中需注意，術語「沈積溫度」和「基材溫度」可以互換使用。應理解的是，基材溫度可以對應於沈積溫度或者與沈積溫度相關，並且沈積溫度可以是指基材溫度。

【0048】 在本文中需注意，當先質在室溫和環境壓力下呈氣態時，術語「先質」和「沈積化合物」和「沈積氣體」可以互換使用。應理解的是，先質可以對應於沈積化合物或沈積氣體，或者與沈積化合物或沈積氣體相關，並且沈積化合物或沈積氣體可以是指先質。

【0049】 本文中使用元素週期表的元素的標準縮寫。應理解，可藉由該等縮寫提及元素（例如，Si係指矽，N係指氮，O係指氧，C係指碳，H係指氫，Hal係指鹵素（為F、Cl、Br、I））。

【0050】 提供了由化學文摘服務社（Chemical Abstract Service）指定的唯一的CAS登記號（即，「CAS」）以識別所揭露的特定分子。

【0051】 如本文所使用，術語「烴」係指僅含有碳和氫原子的飽和或不飽和的官能團。

【0052】 請注意，含矽膜，如 SiN 和 SiO，遍及本說明書和申請專利範圍列出，而不提及其恰當的化學計量學。含矽膜可以包括純矽（Si）層，如晶體 Si、多晶矽（p-Si 或多晶 Si）、或無定形矽；氮化矽（ Si_kN_l ）層；或氧化矽（ Si_nO_m ）層；或其混合物，其中 k、l、m、以及 n 範圍從 0.1 至 6（包括端點）。較佳的是，氮化矽為 Si_kN_l ，其中 k 和 l 各自範圍從 0.5 至 1.5。更較佳的是，氮化矽為 Si_3N_4 。在本文中，以下描述中的 SiN 可以用於表示含 Si_kN_l 的層。較佳的是，氧化矽為 Si_nO_m ，其中 n 範圍從 0.5 至 1.5 並且 m 範圍從 1.5 至 3.5。更較佳的是，氧化矽為 SiO_2 。在本文中，以下描述中的 SiO 可以用於表示含 Si_nO_m 的層。含矽膜還可以是基於氧化矽的介電材料，如基於有機物或基於氧化矽的低 k 介電材料，如應用材料公司（Applied Materials， Inc.）的 Black Diamond II 或 III 材料（具有式 SiOCH ）。含矽膜還可以包括 $\text{Si}_a\text{O}_b\text{N}_c$ ，其中 a、b、c 範圍從 0.1 至 6。

含矽膜還可以包括來自第 III、IV、V 和 VI 族的摻雜劑，如 B、C、P、As 和/或 Ge。

【0053】 請注意，所沈積的膜或層（如氧化矽或氮化矽）可以在整個說明書及申請專利範圍中在不提及其實際化學計量（即 SiO 、 SiO_2 、 Si_3N_4 ）的情況下列舉。該等層可以包括純（ Si ）層、碳化物（ Si_oC_p ）層、氮化物（ Si_kN_l ）層、氧化物（ Si_nO_m ）層或其混合物，其中 k 、 l 、 m 、 n 、 o 和 p 範圍從 1 至 6（包括端點）。例如，氧化矽為 Si_nO_m ，其中 n 範圍從 0.5 至 1.5 並且 m 範圍從 1.5 至 3.5。更較佳的是，氧化矽層係 SiO 或 SiO_2 。氧化矽層可以是基於氧化矽的介電材料，如基於有機或基於氧化矽的低 k 介電材料，如應用材料公司（Applied Materials, Inc.）的黑鑽石（Black Diamond）II 或 III 材料。可替代地，任何參考的含矽層可以是純矽。任何含矽層也可包括摻雜劑，如 B、C、P、As 和/或 Ge。

【0054】 如本文所使用，縮寫「Me」係指甲基；縮寫「Et」係指乙基；縮寫「Pr」係指任何丙基（即，正丙基或異丙基）；縮寫「iPr」係指異丙基；縮寫「Bu」係指任何丁基（正丁基、異丁基、三級丁基、二級丁基）；縮寫「tBu」係指三級丁基；縮寫「sBu」係指二級丁基；縮寫「iBu」係指異丁基；縮寫「Ph」係指苯基；縮寫「Am」係指任何戊基（異戊基、二級戊基、三級戊基）；縮寫「Cy」係指環烴基（環丁基、環戊基、環己基等）；縮寫「Ar」係指芳香族烴基（苯基、二甲苯基、均三甲苯基（mesityl）等）；TMS 係指三甲基矽基- SiMe_3 基團。

【0055】 在本文中範圍可以表述為從約一個具體值和/或到約另一個具體值。當表述此種範圍時，應理解的是另一個實施方式係從一個具體值和/或到另一個具體值、連同在所述範圍內的所有組合。本文中所述之任何及所有範圍包括

其端點（即， $x = 1$ 至4或 x 在從1至4範圍內包括 $x = 1$ 、 $x = 4$ 及 $x =$ 其間的任何數值），不論是否使用術語「包括端點」。

【0056】 在本文中對「一個實施方式」或「實施方式」的提及意指關於該實施方式描述的特定特徵、結構或特性可以包括在本發明之至少一個實施方式中。說明書中不同地方出現的短語「在一個實施方式中」不一定全部係指同一個實施方式，單獨的或可替代的實施方式也不一定與其他實施方式互斥。上述情況也適用於術語「實施」。

【0057】 如本申請所使用，詞語「示例性的」在本文中用於意指充當實例、例子或例證。本文描述為「示例性的」的任何方面或設計並不一定被解釋為優於或有利於其他方面或設計。相反，使用詞語示例性的旨在以具體的方式描述概念。

【0058】 另外，術語「或」旨在意指包括性的「或」而不是排他性的「或」。也就是說，除非另有說明或從上下文中清楚，否則「X採用A或B」旨在意指任何自然的包括性排列。也就是說，如果X採用A；X採用B；或者X採用A和B兩者，則在任何前述情況下均滿足「X採用A或B」。此外，如本申請和所附請求項中所使用的冠詞「一個/一種（a/an）」通常應解釋為意指「一個/一種或多個/多種」，除非另有說明或從上下文中清楚地指示單數形式。

【圖式簡單說明】

【0059】 參考以下本發明之詳細說明並結合以下附圖考慮時，可以更充分地理解本發明之前述和其他各個方面、特徵和優點以及本發明本身。僅出於例示目的呈現附圖，而非旨在限制本發明，其中：

[圖1]係 $P(TMS)_3 + 7 MCTS$ (一氯三矽烷，即 Si_3H_7Cl) 在己烷中的反應混合物在 $68^{\circ}C$ 下 24 小時之 GC 層析圖 (實例 2)；

[圖2]係 $P(TMS)_3 + 3 MCS$ (一氯矽烷，即 SiH_3Cl) 的反應混合物在 $90^{\circ}C$ 下 44 小時之 GC 層析圖 (實例 4)；

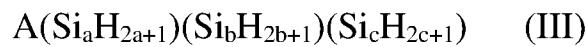
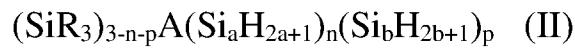
[圖3]係 $As(TMS)_3 + 6 MCTS$ 的反應混合物在 $60^{\circ}C$ 下反應 24 小時之 GC 層析圖 (實例 5)；以及

[圖4]係 $Sb(TMS)_3 + 10 MCS$ 的反應混合物在 $60^{\circ}C$ 下 24 小時之 GC 層析圖 (實例 8)。

【實施方式】

【0060】 揭露了含 V 族元素的成膜組成物，其包含含 V 族元素的先質，該等先質含有無機矽基和聚矽基，合成該等成膜組成物之方法和使用該等成膜組成物沈積含 V 族元素膜之方法。

【0061】 所揭露的含 V 族元素的先質具有以下通式：



其中 A 係選自 P、As、Sb 或 Bi 的 V 族元素；

$a = 1$ 至 6 ； $b = 1$ 至 6 ； $c = 1$ 至 6 ； $a \neq b \neq c$ ；

$m = 1$ 至 3 ；

$n = 1$ 至 2 ， $p = 1$ 至 2 ， $n + p = 2$ 至 3 ；並且

R 選自 C_1 至 C_{10} 直鏈、支鏈或環狀的烷基、烯基、炔基；

P(SiH₃)₂(TMS)；並且 A = Sb，則排除 Sb(SiH₃)₃。當 R = Me 時，示例性的所揭露的先質包括 P(SiH₃)₃，P(TMS)(SiH₃)₂，P(TMS)₂(SiH₃)，P(TMS)(Si₂H₅)₂，P(TMS)₂(Si₂H₅)，P(Si₂H₅)₃，P(TMS)(Si₃H₇)₂，P(TMS)₂(Si₃H₇)，P(Si₃H₇)₃，As(SiH₃)₃，As(TMS)(SiH₃)₂，As(TMS)₂(SiH₃)，As(TMS)(Si₂H₅)₂，As(TMS)₂(Si₂H₅)，As(Si₂H₅)₃，As(TMS)(Si₃H₇)₂，As(TMS)₂(Si₃H₇)，As(Si₃H₇)₃，Sb(SiH₃)₃，Sb(TMS)(SiH₃)₂，Sb(TMS)₂(SiH₃)，Sb(TMS)(Si₂H₅)₂，Sb(Si₂H₅)₃，Sb(TMS)₂(Si₃H₇)₂，Sb(TMS)₂(Si₃H₇)，Sb(Si₃H₇)₃，P(TMS)(SiH₃)(Si₂H₅)，P(TMS)(SiH₃)(Si₃H₇)，P(SiH₃)₂(Si₂H₅)，P(SiH₃)₂(Si₃H₇)，P(SiH₃)(Si₂H₅)₂，P(SiH₃)(Si₂H₅)(Si₃H₇)，P(SiH₃)(Si₃H₇)₂，P(Si₂H₅)₂(Si₃H₇)，P(Si₂H₅)(Si₃H₇)₂，As(TMS)(SiH₃)(Si₂H₅)，As(TMS)(SiH₃)(Si₃H₇)，As(SiH₃)₂(Si₂H₅)，As(SiH₃)₂(Si₃H₇)，As(SiH₃)(Si₂H₅)₂，As(SiH₃)(Si₂H₅)(Si₃H₇)，As(SiH₃)(Si₃H₇)₂，As(SiH₃)(Si₂H₅)(Si₃H₇)，As(SiH₃)(Si₃H₇)₂，As(SiH₃)(Si₂H₅)₂(Si₃H₇)，As(SiH₃)(Si₂H₅)(Si₃H₇)₂，Sb(TMS)(SiH₃)(Si₂H₅)，Sb(TMS)(SiH₃)(Si₃H₇)，Sb(SiH₃)₂(Si₂H₅)，Sb(SiH₃)₂(Si₃H₇)，Sb(SiH₃)(Si₂H₅)₂，Sb(SiH₃)(Si₃H₇)₂，Sb(Si₂H₅)(Si₃H₇)₂。

【0065】 較佳的是，當 n = 2 至 3 時，所揭露的含 V 族元素的先質選自由以下組成之群組：A(Si₂H₅)(SiR₃)₂，A(Si₃H₇)(SiR₃)₂，A(Si₂H₅)₂(SiR₃)，A(Si₃H₇)₂(SiR₃)，A(Si₂H₅)₃ 和 A(Si₃H₇)₃，其中 A 係選自 P，As，Sb 或 Bi 的 V 族元素；R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基；前提係如果 A = P，則排除 P(SiH₃)₂(Si₂H₅)，P(SiH₃)(Si₂H₅)₂，P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS)。

【0066】 較佳的是，當 m = 3 時，所揭露的含 V 族元素的先質為 A(Si_aH_{2a+1})₃，其中 a = 1 至 6；A 係選自 P、As、Sb 或 Bi 的 V 族元素；R 選自 C₁ 至 C₁₀ 直鏈、

支鏈或環狀的烷基、烯基、炔基；前提係如果 A = As，則 n > 1；如果 A = P，則排除 P(Si₂H₅)₃；並且如果 A = Sb，則排除 Sb(SiH₃)₃。

【0067】 所揭露的含 V 族元素的先質可以是 P(SiH₃)₃，P(TMS)(SiH₃)₂，P(TMS)₂(SiH₃)，P(TMS)(Si₂H₅)₂，P(TMS)₂(Si₂H₅)，P(Si₂H₅)₃，P(TMS)(Si₃H₇)₂，P(TMS)₂(Si₃H₇)，P(Si₃H₇)₃，P(TMS)(SiH₃)(Si₂H₅)，P(TMS)(SiH₃)(Si₃H₇)，P(SiH₃)₂(Si₂H₅)，P(SiH₃)₂(Si₃H₇)，P(SiH₃)(Si₂H₅)₂，P(SiH₃)(Si₂H₅)(Si₃H₇)，P(SiH₃)(Si₃H₇)₂，P(Si₂H₅)₂(Si₃H₇)，或 P(Si₂H₅)(Si₃H₇)₂。

【0068】 所揭露的用於合成式(I)至(III)所示的所揭露的含 V 族元素的先質的合成方法包括鹵代矽基或鹵代聚矽基化合物 (X-Si_nH_{2n+1}) 與 A (A = As、P、Sb 或 Bi) 的三(三烴基矽基)衍生物，A(SiR₃)₃之間的脫鹵矽烷化 (DXS) 路徑，根據以下一般反應：



其中 a = 1 至 6；

m = 1 至 3，較佳的是 m = 3；

A = As、P、Sb、Bi；

X = Cl、Br、I；並且

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基。

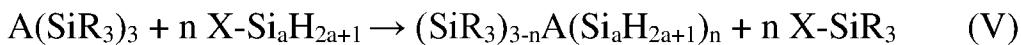
【0069】 所揭露的合成方法包括以下步驟：使 A(SiR₃)₃ 與鹵代(聚)矽烷 (X-Si_aH_{2a+1}) 視需要在添加溶劑的情況下接觸，其中鹵代(聚)矽烷與 A(SiR₃)₃ 的比率範圍為從 1 比 100 當量至 100 比 1 當量、較佳的是從 1 比 20 當量至 20 比 1 當量，較佳的是，鹵代(聚)矽烷係氯代(聚)矽烷。溶劑對兩種反應物 A(SiR₃)₃ 和鹵代(聚)矽烷 (X-Si_aH_{2a+1}) 係惰性的，選自烷烴或芳香族溶劑，如戊烷、己

烷、庚烷、苯、甲苯、二甲苯等，或鹵代烷基矽烷，或其混合物，並且相對於反應物或起始材料如 $A(SiR_3)_3$ 為 0-99 wt%。可以優化鹵代(聚)矽烷與 $A(SiR_3)_3$ 的最佳比率，以達到最高產率的目標先質。對於 $a = 1$ 或 2 的反應 (VI)，可以使用密封歧管藉由直接液體添加或純蒸氣冷凝來添加純淨的或在溶劑中的一氯矽烷 (MCS ， $ClSiH_3$) 或一氯二矽烷 ($MCDS$ ， $ClSiH_2SiH_3$)。然後將反應物的混合物攪拌一段時間，典型地為 1 至 168 小時，以形成反應混合物。然後可以藉由溶劑的汽提和/或分餾或本領域已知的其它合適手段從反應混合物中分離產物。然後可以例如藉由分批或連續蒸餾來純化分離的產物，以達到所希望的產物純度。

【0070】 這裡，鹵代(聚)矽烷與 $A(SiR_3)_3$ 的比率範圍為從 1 : 99 至 99 : 1，較佳的是從 1 : 20 至 20 : 1，更較佳的是從 1 : 10 至 10 : 1，甚至更較佳的是從 1 : 5 至 5 : 1。反應維持在範圍從 -20°C 至 150°C、較佳的是從室溫至 100°C 的溫度下。合成時間跨度為從 1 至 168 小時，較佳的是從 12 至 96 小時，更較佳的是從 24 至 48 小時，這取決於反應條件，如反應溫度。

【0071】 可替代地，所揭露的合成方法可以逐步進行，並且各種大小的矽基可以像兩步或三步反應那樣順序被取代。

【0072】 所揭露的用鹵代矽基或鹵代聚矽基化合物和 A 的三(三烴基矽基)衍生物的兩步反應具有以下一般反應：



其中 $a = 1$ 至 6， $b = 1$ 至 6；

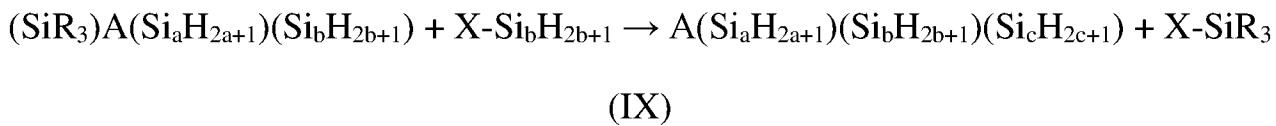
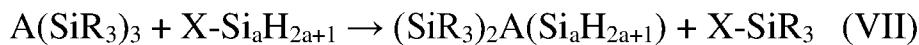
$n = 1$ 至 2， $p = 1$ 至 2， $n + p = 2$ 至 3；

$A = As, P, Sb, Bi$ ；

X = Cl、Br、I；並且

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基。

【0073】所揭露的用鹵代矽基或鹵代聚矽基與 A 的三(三烴基矽基)衍生物的三步反應具有以下一般反應：



其中 a = 1 至 6，b = 1 至 6，c = 1 至 6；

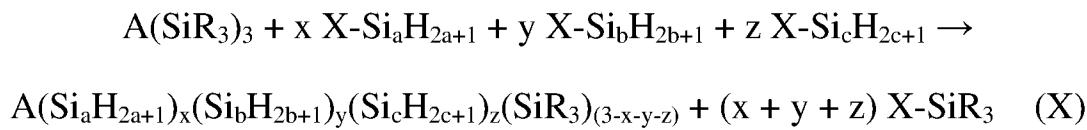
A = As、P、Sb、Bi；

X = Cl、Br、I；並且

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基。

【0074】可替代地，所揭露的合成方法可以以混合物或以一鍋法進行，並且可以在所有起始材料混合在一起的混合物中取代各種大小的矽基。

【0075】所揭露的用鹵代矽基或鹵代聚矽基與 A 的三(三烴基矽基)衍生物的混合反應具有以下一般反應：



其中 a = 1 至 6，b = 1 至 6，c = 1 至 6；

x = 0 至 3，y = 0 至 3，z = 0 至 3，x + y + z = 1 至 3；

A = As、P、Sb、Bi；

X = Cl、Br、I；並且

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基。

【0076】 在一個實施方式中，所揭露的用於合成式(IV)至(X)所示的所揭露的含V族元素的先質的合成方法係氯矽基化合物 Cl-Si_aH_{2a+1}、Cl-Si_bH_{2b+1} 和/或 Cl-Si_aH_{2a+1} 與 A (A = As、P、Sb 或 Bi) 的三(三烴基矽基)衍生物，A(SiR₃)₃ (R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基) 之間的脫氯矽基化 (DCS) 路徑。

【0077】 所揭露的合成反應可以以分批模式進行。在這種情況下，A(SiR₃)₃ 可以在鹵代(聚)矽烷(例如，氯代(聚)矽烷)上添加，或反之亦然。當僅希望部分取代 A 上的-SiR₃ 基團時，較佳的是在 A(SiR₃)₃ 上添加鹵代(聚)矽烷。

【0078】 所揭露的合成反應可以以連續模式進行，其中各反應物的流被連續進料並反應。可以使用連續混合系統來說明接觸反應物。該反應可能不會產生任何固體副產物，然而，在合成之後可以增加過濾步驟以除去潛在的固體副產物，以防萬一。可以連續除去反應的一種或多種揮發性副產物以驅動反應向完成或向多步轉化進行。這係所揭露的合成方法的獨特優點，其形成的固體副產物很少或沒有。應當理解，用溴代(聚)矽烷代替氯代(聚)矽烷反應物不會顯著偏離。由於可用性的原因，氯化矽烷更方便。

【0079】 所揭露的合成方法具有以下獨特的優點。

- 容易獲得的起始材料：現有的合成方法使用反應物，如 KPH₂ 和 P(SnMe₃)₃，它們不容易商購，或者需要新鮮製備。相比之下，所揭露的合成方法使用 P(TMS)₃、As(TMS)₃ 或 Sb(TMS)₃ 作為起始材料，其可以高純度大量商購。

- 氯矽烷也比其 Br 對應物更容易獲得。SiH₃Cl (MCS) 可作為商業產品獲得。例如，Si₂H₅Cl (MCDS) 和 Si₃H₇Cl (MCTS) 可以根據 Cradock 等人 (J. Chem. Soc. [英國化學會誌] Dalton Trans. [道耳頓會刊], 1975, 1624 – 1628) 合成。

- 如果僅引入一種類型的聚矽基，則所揭露的合成方法可以是一步合成。現有的合成方法大多為多步反應，其為單或二-矽基膦、胂等，如 SiH₃PH₂、Si₂H₅PH₂ 和 LiAlH[P(SiH₃)₂]₃，需要在一個或多個第一步中製備，隨後分離。相比之下，所揭露的合成方法係一步且一反應器的製程，並且在合成過程中不一定需要分離副產物。

- 所揭露的合成方法具有溫和的反應條件。由於起始材料的不穩定性，現有的合成方法大多要求反應在低溫下進行，並適當控制反應物的添加速率和/或混合物的解凍速率。相比之下，所揭露的合成方法在環境溫度至稍微升高的溫度下進行，如範圍從室溫至 100°C 的溫度。

- 所揭露的合成方法具有較少的副反應和高產率。所揭露的 DHS 路徑由於較少的副反應而提供了相對高的產率，這有利於隨後的分離和純化過程。
- 所揭露的合成方法幾乎沒有或沒有鹽的形成，已知鹽的形成有利於類似分子的分解，如其具有三矽基胺 (TSA) 主鏈的基於 N 的類似物。

【0080】 藉由所揭露的合成方法合成的所揭露的含 V 族元素的成膜先質可用於藉由 CVD、PECVD、ALD、PEALD、可流動 CVD、HW-CVD、外延等氣相沈積在矽中具有 V 族元素摻雜劑的含 Si 膜。

【0081】 P 和 As 化合物，尤其是其無機衍生物，如 As(Si_xH_y)₃、P(Si_xH_y)₃（其中每個矽基部分處的 x 和 y 可以相同或不同，並且 y = 2x + 1）可以方便地用作矽中的摻雜劑。在一些應用中，強烈需要摻雜超過摻雜劑在矽中的溶解度極

限，例如以降低半導體裝置中的接觸電阻。因為聚矽烷和三矽烷能夠在低於大約 450°C 的溫度下以比矽烷更快的速率沈積矽（例如，無定形矽或晶體矽）。所揭露的具有聚矽基配位基而不是矽基配位基的含 V 族元素的先質也將導致在較低溫度下沈積並促進摻雜劑的包含。

【0082】 在典型地由不鏽鋼、碳鋼或鋁製成的高純度容器中提供所揭露的含 V 族元素的先質，高純度容器已經預先乾燥至 < 100 ppb H₂O 殘留，並且可以視需要鈍化以限制其中的先質隨時間分解。鈍化過程通常包括將高純度容器暴露於矽基化劑，在這種情況下，矽基化劑可以是目標先質本身、或矽烷或聚矽烷。

【0083】 所揭露的含 V 族元素的先質的純度較佳的是大於 90% w/w（即，93.0% w/w 至 100.0% w/w），更較佳的是大於 95% w/w（即，98.0% w/w 至 100.0% w/w），並且更較佳的是大於 98% w/w（即，99.0% w/w 至大約 99.999% w/w 或 99.0% w/w 至 100.0% w/w），其中金屬雜質在 ppb 範圍內，並且含氧雜質在 ppm 至亞 ppm 範圍內，與用於類似應用的其它分子一致。雜質的總量較佳的是低於 5% w/w（即，0.0% w/w 至 5.0% w/w），較佳的是低於 2% w/w（即，0.0% w/w 至 2.0% w/w），並且更較佳的是低於 1% w/w（即，0.0% w/w 至 1.0% w/w）。可以藉由重結晶、昇華、蒸餾和/或使氣體、液體藉由合適的吸附劑（如分子篩）來純化所揭露的含 V 族元素的先質。

【0084】 所揭露的含V族元素的先質可以以純淨形式或以與合適的溶劑如乙苯、二甲苯、均三甲苯、萘烷、癸烷、十二烷的混合物形式或以聚矽烷或鹵代烷基矽烷形式提供。所揭露的先質可以以不同的濃度存在於溶劑中。

【0085】 當在範圍從 0°C 至大約 150°C 的容器溫度下先質的蒸氣壓典型地 > 50 托，較佳的是 > 300 托時，可以在不存在載氣的情況下將所揭露的含 V 族元素的先質的蒸氣以純淨形式輸送到加工腔室中。

【0086】 對於所揭露的具有低蒸氣壓的含 V 族元素的先質，所揭露的含 V 族元素的先質的蒸氣與載氣一起在鼓泡器、蒸氣抽吸器或直接液體注入系統中被供給到加工腔室。載氣可以包括但不限於 Ar, He, N₂, H₂ 或其組合。用載氣鼓泡還可以除去先質中存在的任何溶解氧。然後將載氣和先質作為蒸氣引入加工腔室中。加工腔室通常保持在低於大氣壓、較佳的是在從 0.01 至 500 托的範圍內、更較佳的是在從 1 至 100 托的範圍內的壓力下。

【0087】 如果需要，則可以將含有所揭露的含V族元素的先質的容器加熱或冷卻至允許先質具有足夠和適當的蒸氣壓的溫度。可將容器維持在例如大約 0°C 至大約 200°C 的範圍內的溫度下。熟悉該項技術者認識到可以已知方式調節容器溫度以控制經汽化先質的量。

【0088】 加工腔室可以是其中發生沈積方法的裝置內的任何封閉腔室，如但不限於平行板型反應器、冷壁型反應器、熱壁型反應器、單晶圓反應器、多晶圓反應器、在適於使先質反應並形成沈積膜的條件下的其它類型的沈積系統。熟悉該項技術者將認識到，任何該等加工腔室均可以用於ALD或CVD沈積製程。

【0089】 加工腔室含有一個或多個其上將沈積膜的基材。基材一般定義為在其上進行製程的材料。基材可以是在半導體、光伏、平板、LCD-TFT裝置製造中使用的任何適合的基材。合適的基材的實例包括晶圓，如矽、二氧化矽、玻璃、GaAs晶圓。晶圓可以具有來自先前的製造步驟的沈積在其上的一個或多個不同材料層。例如，晶圓可以包括電介質層或3D NAND堆疊。此外，晶圓可包括矽

層（結晶的、無定形的、多孔的等）、氧化矽層、氮化矽層、氮氧化矽層、碳摻雜的氧化矽（ SiCOH ）層、金屬、金屬氧化物、金屬氮化物層（ Ti 、 Ru 、 Ta 等）、及其組合。另外，晶圓可以包括銅層、貴金屬層（例如，鉑、鈀、銠、金）。晶圓可以包括阻擋層，如錳、氧化錳等。還可以使用塑膠層。層可以是平面的或圖案化的。當在基材上形成圖案化層時，所揭露的氣相沈積製程可以將層直接沈積在晶圓上，或者直接沈積在晶圓頂部的一個或多個層上。圖案化層可以是兩個特定層（如在3D NAND中使用的 SiO 和 SiN ）的交替層。

【0090】 基材最終應用不限於本發明，但是此技術可以特別有益於以下類型的基材：矽晶圓、玻璃晶圓和玻璃面板、珠、粉末和奈米粉末、整體式多孔介質、印刷電路板、塑膠片材等。示例性粉末基材包括用於可再充電電池技術中的粉末。非限制數量的粉末材料包括NMC（鋰鎳錳鈷氧化物）、LCO（鋰鈷氧化物）、LFP（磷酸鐵鋰）、和其他電池陰極材料。

【0091】 加工腔室內的溫度和壓力保持在適於氣相沈積（如ALD和CVD）的條件下。換言之，在將汽化的所揭露的含V族元素引入腔室內之後，腔室內的條件使得先質的至少一部分沈積到基材上以形成層。例如，如根據沈積參數所要求的，反應器中的壓力或沈積壓力可保持在約 10^{-3} 托與約500托之間、較佳的是在約 10^{-2} 托與500托之間、更較佳的是在約1托與100托之間。同樣地，反應器中的溫度或沈積溫度可以保持在室溫與約 1000°C 之間、較佳的是在 200°C 與 800°C 之間。熟悉該項技術者將認識到，「使先質的至少一部分沈積」意指先質的一些或全部與基材反應、黏附至基材。

【0092】 實現最佳膜生長的溫度可以藉由控制基材支架的溫度來控制。用於加熱基材的裝置係本領域中已知的。基材被加熱至足夠溫度以便以足夠的生

長速率並且以所希望的物理狀態和組成獲得所希望的膜。基材可以被加熱至的非限制性示例性溫度範圍包括從大約200°C至大約800°C。當使用電漿沈積製程時，沈積溫度較佳的是小於500°C。可替代地，當進行熱處理時，沈積溫度的範圍可以從200°C至大約800°C。

【0093】 可替代地，可以將基材加熱到足夠的溫度，以獲得足夠生長速率的並且具有所希望的物理狀態和組成的所希望的沈積膜。一個或多個基材的溫度可以保持在範圍從大約 200°C 至 1000°C、較佳的是在 200°C 與 800°C 之間、並且更較佳的是在 250°C 與 600°C 之間的溫度。

【0094】 更具體地，除了所揭露的含 V 族元素的先質之外，還可以將其它先質或共反應物引入加工腔室中，如但不限於 H₂、矽烷、聚矽烷（Si₂至 Si₆，對於 Si₅ 和 Si₆ 係直鏈、支鏈或環狀的）、烷基矽烷如單甲基矽烷、鹵代矽烷（Cl-SiH₃、Cl₂SiH₂、I₂-SiH₂、Cl₃SiH、SiCl₄ 等）和多鹵代聚矽烷（Si₂Cl₆、Si₂HCl₅、Cl-Si₂H₅ 等）、鋒烷、氯鋒烷、乙鋒烷、多鋒烷、鹵鋒烷、膦、硼烷如 B₂H₆、乙硼烷、含鹵化物的氣體（HCl、Cl₂、HBr 等）；含氮氣體（NH₃、N₂、N₂/H₂、和 NH₃、N₂ 和 NH₃、NH₃ 和 N₂H₄、NO、N₂O、胺、三矽基胺、矽氮烷等或其組合）；含氧氣體（O₂、O₃、H₂O、H₂O₂、NO、N₂O、NO₂、O 自由基、醇、矽烷醇、氨基醇、羧酸、多聚甲醛等，及其組合）。

【0095】 此外，可將稀釋氣體添加到該製程中，且該稀釋氣體選自 Ar、He、N₂、H₂ 或其組合。

【0096】 此外，可以藉由電漿處理共反應物，以便將先質或反應物分解成其自由基形式，當用電漿處理時，可以使用 H₂、N₂ 和 O₂ 中的至少一種或惰性氣體（He、Ar、Kr、Xe），這取決於目標膜的組成。電漿源可以是 N₂ 電漿、N₂/He

電漿、 N_2/Ar 電漿、 NH_3 電漿、 NH_3/He 電漿、 NH_2/AR 電漿、 He 電漿、 Ar 電漿、 H_2 電漿、 H_2/He 電漿、 H_2 /有機胺電漿、及其混合物。例如，可以以範圍從約 10 W 至約 1000 W、較佳的是從約 50 W 至約 500 W 的功率產生電漿。可以在反應器自身內產生或存在電漿。可替代地，電漿通常可以位於遠離反應器的位置，例如在遠端定位的電漿系統中。熟悉該項技術者將認識到適用於此種電漿處理之方法和設備。

【0097】例如，可以將共反應物引入到直接電漿反應器（該反應器在反應腔室中產生電漿）中，以在加工腔室中產生經電漿加工的反應物。示例性直接電漿反應器包括由垂恩技術公司（Trion Technologies）生產的 Titan™ PECVD 系統。在電漿加工之前，可以將共反應物引入並保持在加工腔室中。可替代地，電漿加工可以與先質或反應物的引入同時發生。原位電漿典型地是在噴淋頭與基材固持器之間產生的 13.56 MHz RF 電感耦合電漿。根據是否發生正離子碰撞，基材和噴淋頭可以是被供電電極。原位電漿發生器中典型地施加的功率係從大約 30 W 至大約 1000 W。較佳的是，在所揭露之方法中使用從大約 30 W 至大約 600 W 的功率。更較佳的是，功率範圍從大約 100 W 至大約 500 W。使用原位電漿的共反應物的解離典型地小於對於相同功率輸入使用遠端電漿源實現的，並且因此在反應物解離中不如遠端電漿系統高效，這可能有利於將膜沈積在容易被電漿損壞的基材上。

【0098】可替代地，經電漿加工的共反應物可以在加工腔室外產生，例如，在進入加工腔室之前處理共反應物的遠端電漿。

【0099】氣相沈積製程對於某些表面可以是選擇性的或非選擇性的。

【0100】氣相沈積製程可以是熱驅動的，或者藉由電漿活化、光活化、微波活化或其它合適的手段以活化分子和生長製程來增強。

【0101】所揭露的含 V 族元素的成膜組成物可用於使用熟悉該項技術者已知的任何沈積方法沈積膜。合適的氣相沈積方法的實例包括 CVD 和 ALD。示例性 CVD 方法包括熱 CVD、電漿增強的 CVD (PECVD)、脈衝 CVD (PCVD)、低壓 CVD (LPCVD)、低於大氣壓的 CVD (SACVD)、大氣壓 CVD (APCVD)、熱絲 CVD (HWCVD，還被稱為 cat-CVD，其中熱絲充當用於沈積製程的能源)，自由基結合的 CVD、以及其組合。示例性 ALD 方法包括熱 ALD、電漿增強 ALD (PEALD)、空間 ALD、熱絲 ALD (HWALD)、自由基結合 ALD 及其組合。沈積方法較佳的是為熱壁或冷壁熱 CVD，其能夠沈積包含 Si 和所要求保護的化合物的摻雜劑元素以及視需要的 Ge 和/或其它共摻雜劑的外延膜或無定形膜。

【0102】在 ALD 製程中，腔室內的 ALD 條件允許吸附或化學吸附在基材表面上的所揭露的含 V 族元素的成膜組成物反應並在基材上形成膜。在一些實施方式中，本申請人相信電漿處理共反應物可以為共反應物提供與所揭露的含 V 族元素的成膜組成物 (PEALD) 反應所需的能量。共反應物可以在引入腔室之前、之後用電漿進行處理。

【0103】可以將含 V 族元素的先質和共反應物順序地引入反應器 (ALD)。在引入每種含 V 族元素的先質、任何附加先質與共反應物之間，可以用惰性氣體吹掃加工腔室。另一個實例係連續引入共反應物並藉由脈衝引入含 V 族元素的先質，同時用電漿順序活化共反應物，前提係含 V 族元素的先質和未活化的共反應物在腔室溫度和壓力條件 (CW PEALD) 下基本不反應。

【0104】 所揭露的含 V 族元素的先質的每個脈衝可以持續範圍從約 0.01 秒至約 120 秒，可替代地從約 1 秒至約 80 秒，可替代地從約 5 秒至約 30 秒的時間段。也可以將共反應物脈衝至反應器中，在此類實施方式中，每種共反應物的脈衝可以持續範圍從約 0.01 秒至約 120 秒、可替代地從約 1 秒至約 30 秒、可替代地從約 2 秒至約 20 秒的時間段。在另一替代方案中，可以同時地從噴淋頭的不同部分噴射汽化的含 V 族元素的先質和共反應物，而不進行混合，保持若干晶圓的基座在該噴淋頭下旋轉（空間 ALD）。

【0105】 根據具體的製程參數，沈積可能進行不同的時間長度。通常，可使沈積持續長達產生具有必需特性的膜所必需的長度。根據具體的沈積製程，典型的膜厚度可以從幾埃至幾百微米、並且典型地從 2 至 100 nm 變化。沈積製程也可以進行獲得所希望的膜所必需的很多次。

【0106】 所揭露的含 V 族元素的先質和共反應物可以同時（CVD）、順序（ALD）或其不同組合引入反應器中。在引入含 V 族元素的先質與引入共反應物之間，可以用惰性氣體（例如，N₂，Ar，Kr，Xe）吹掃反應器。可替代地，可以將共反應物和含 V 族元素的先質混合在一起以形成共反應物/化合物混合物，並且然後以混合物形式引入反應器（CVD、熱 CVD 或外延）。另一個實例係連續引入共反應物並藉由脈衝（脈衝 CVD）引入所揭露的含 V 族元素的先質。

【0107】 希望的膜厚度可以在從分子單層至 10 μm 的範圍內，較佳的是在 1 nm 與 500 nm 之間。

【0108】 取決於共反應物，沈積製程可以含有除了在所要求保護的先質中存在的那些元素之外的其它元素，如 Ge、Ga、C、B、Sn、Al、N、O、S、Se、Te、In、Zn、Cd、Hg。

【0109】 使用所揭露的沈積方法的沈積膜可以是 p 摻雜的含 Si 和 V 族元素的膜。

【0110】 使用所揭露的沈積方法的沈積膜可以是 V 族元素摻雜的矽層，如 P 摻雜的矽層。

【0111】 所揭露的含 V 族元素的成膜組成物可用於含 Si 膜的液相膜沈積，包括但不限於旋塗、浸塗或噴塗。在這種情況下，將含有所揭露的化合物的配製物塗覆在基材上，隨後將其退火以產生薄膜。

【0112】 所揭露的含 V 族元素的成膜組成物特別可用作旨在製備無定形和多晶 Si 膜的配製物的摻雜成分。這樣的配製物典型地包含大聚矽烷或具有 > 或 = 5 個矽原子的聚矽烷的混合物（環戊矽烷、環己矽烷等）和溶劑。在用配製物塗覆基材之後，處理該等膜以產生矽膜。對於此類旋塗應用，所選擇的先質應當具有最低的揮發性，以在退火步驟期間保留在旋膜中並原位分解。具有至少 5 個 Si 原子的族的先質典型地適合於此類應用。

【0113】 處理典型地包括加熱 (200°C 至 1000°C) 或/和光照/紫外線暴露。在此類配製物中，所揭露的含 V 族元素的化合物可以以 0.01% 至 50% (按重量計) 的比率添加，以產生摻雜的矽膜。

含有所揭露的含 V 族元素的先質的配製物也可用於藉由任何前述濕法塗覆方法，藉由在表面塗覆後使用氧化固化來製造摻雜的氧化矽膜。典型的氧化固化使用 H₂O (蒸氣)、O₂、O₃、H₂O₂ 及其電漿 (以及視需要的惰性氣體) 中的至少一種，溫度範圍為室溫至 1000°C。較佳的是，固化包括兩步製程：在範圍從室溫至 250°C 的溫度下的軟烘焙，以及在範圍從 250°C 至 1000°C 的溫度下的硬烘焙。硬烘焙步驟可以在有或沒有氧化氣體的情況下進行。對於該等濕法塗覆應

用，有利的是使用完全無機且低揮發性的先質，較佳的是選自 $A(Si_xH_{2x+1})_3$ ，其中 x 為 2 或更大，且 $A = As$ 或 P 。

實例

【0114】 提供以下非限制性實例以進一步說明本發明之實施方式。然而，該等實例不旨在包括所有實例，並且不旨在限制本文所述發明的範圍。

實例1. $(TMS)_2P(Si_3H_7)$ 的合成

【0115】 在 20 mL 小瓶中，在磁力攪拌下將 3 g Cl-Si₃H₇ MCTS 添加到 11 g P(TMS)₃ 10 wt% 在己烷中的溶液中。將反應混合物在惰性氣氛下於室溫攪拌 5 天，在此期間所有 P(TMS)₃ 轉化為大部分 P(TMS)₂(Si₃H₇)，產率為 68%。

實例2. $P(Si_3H_7)_3$ 的合成與表徵

【0116】 在惰性氣氛下，在 500 mL 燒瓶中，將 25 g P(TMS)₃ 溶解在 200 g 無水己烷中，隨後在磁力攪拌下緩慢添加 75 g 一氯三矽烷 MCTS。將反應混合物在 68°C 下回流 24 小時，在此期間所有 P(TMS)₃ 轉化為 $P(Si_3H_7)_3$ ，產率為 93%。

圖 1 糜 P(TMS)₃ + 7 MCTS 在己烷中的反應混合物在 68°C 下 24 小時之 GC 層析圖。

實例3. $(TMS)P(SiH_3)_2$ 的合成

【0117】 將在己烷中的 5 g P(TMS)₃ 10 wt% 裝入 60 mL 不鏽鋼容器中。將 2.6 g 一氯矽烷 MCS 低溫捕集到容器中。將反應混合物解凍並在密封容器中於 75°C 以 150 rpm 振搖 24 小時，在此期間所有 P(TMS)₃ 轉化為大部分 P(TMS)(SiH₃)₂，產率為 59%。

實例4. $P(SiH_3)_3$ 的合成

【0118】 將 5.6 g P(TMS)₃ 裝入 60 mL 不銹鋼容器中。將 6.9 g 一氯矽烷 MCS 低溫捕集到容器中。將反應混合物解凍並在密封容器中於 90°C 以 150 rpm 振搖 48 小時，在此期間所有 P(TMS)₃ 轉化為大部分 P(SiH₃)₃，產率為 85%。

【0119】 將 235 g 的 P(TMS)₃ 裝入到密封的 600 mL 帕爾 (Parr) 反應器中。將 183 g 一氯矽烷 MCS 低溫捕集到容器中。將反應混合物解凍並在 90°C 下以 400 rpm 劇烈攪拌 44 小時，在此期間所有 P(TMS)₃ 轉化為大部分 P(SiH₃)₃，產率為 92%。圖 2 糜 P(TMS)₃ + 3 MCS 的反應混合物在 90°C 下 44 小時之 GC 層析圖。

實例5. As(Si₃H₇)₃合成

【0120】 將 2 g As(TMS)₃ 和 7.5 g MCTS 的混合物在 60 mL 不銹鋼容器中在 90°C 下加熱並以 150 rpm 搖振 48 小時，僅產生 As(Si₃H₇)₃，產率為 75%。圖 3 糜 As(TMS)₃ + 6MCTS 的反應混合物（在實例 5 中）在 60°C 下 24 小時之 GC 層析圖。

實例6. As(SiH₃)(TMS)₂的合成

【0121】 將 4.5 g As(TMS)₃ 裝入 60 mL 不銹鋼容器中。將 8.5 g 一氯矽烷 MCS 低溫捕集到容器中。將反應混合物解凍並在密封容器中在 90°C 下以 150 rpm 振搖 24 小時，在此期間獲得大部分的 As(SiH₃)(TMS)₂，產率為 52%。

實例7. Sb(Si₃H₇)(TMS)₂的合成

【0122】 Sb(Si₃H₇)(TMS)₂ 可以藉由使 2 g Sb(TMS)₃ 和 7 g MCTS 在室溫下在強烈的磁力攪拌下反應一天而以 72% 的產率合成。高溫加熱（例如 50°C 或 90°C）會導致分解。

實例8. Sb(SiH₃)(TMS)₂的合成

【0123】 將 2.8 g Sb(TMS)₃ 裝入 60 mL 不銹鋼容器中。將 9 g 一氯矽烷 MCS 低溫捕集到容器中。將反應混合物解凍並在密封容器中在 60°C 下以 150 rpm 振搖 24 小時，在此期間獲得大部分 Sb(SiH₃)(TMS)₂，產率為 23%。圖 4 繞 Sb(TMS)₃ + 10 MCS 的反應混合物在 60°C 下 24 小時之 GC 層析圖。

實例9. P(Si₂H₅)₃的合成

【0124】 將己烷中的 5 g P(TMS)₃ 10 wt% 裝入 60 mL 不銹鋼容器中。將 2.2 g 一氯二矽烷 MCDS 添加到容器中。將反應混合物在密封容器中在 60°C 下以 150 rpm 振搖 24 小時，在此期間形成 P(Si₂H₅)₃，產率為 22%。

實例 10. P(SiH₃)₃的分離

【0125】 在手套箱內將 380 g 合成混合物添加到 500 mL 圓底燒瓶中，該合成混合物在 TMS-Cl 溶液中含有為 26% 的 P(SiH₃)₃ 的產物分佈。然後進行標準分餾。在 55°C-70°C 下除去揮發物後，在環境壓力下收集主餾分，其氣相溫度在 115°C-125°C 範圍內，獲得 75 g 純度為 98% 的 P(SiH₃)₃，總產率占 76%。對於工業應用，期望進一步蒸餾或具有更高分離效率的蒸餾達到較佳的是 > 99%。

預示性實例1：P(SiH₃)₂(Si₃H₇)的合成

【0126】 將 10 g 在 TMS-Cl 中的 30 wt% 的 P(TMS)(SiH₃)₂（例如，藉由實例 3 合成的）裝入 60 mL 不銹鋼容器中。向容器中添加 2.0 g MCTS。將反應混合物在 密封容器中在 75°C 下以 150 rpm 振搖 24 小時，在此期間形成作為主要產物的 P(SiH₃)₂(Si₃H₇)。

預示性實例2：P(SiH₃)(Si₂H₅)₂的合成

【0127】 將118 g P(TMS)₃裝入密封的600 mL帕爾反應器中。將31 g一氯矽烷MCS低溫捕集到容器中。將反應混合物解凍並在75°C下以400 rpm劇烈攪拌24小時，在此期間所有P(TMS)₃轉化為大部分P(SiH₃)(TMS)₂。

【0128】 將10 g在TMS-Cl中約25 wt%的P(SiH₃)(TMS)₂裝入60 mL不銹鋼容器中。向容器中添加2.4g MCDS。將反應混合物在密封容器中在60°C下以150 rpm振搖40小時，在此期間形成作為主要產物的P(SiH₃)(Si₂H₅)₂。

預示性實例3. 使用先質P(Si₃H₇)₃的P摻雜Si層的CVD

【0129】 嘗試在Si(100)基材上沈積P摻雜Si層。將P(Si₃H₇)₃蒸氣以10 sccm的流速和大約在約1-20托的壓力引入沈積反應器（加熱至約500°C），持續10-20分鐘，在此期間獲得厚度為500-1500 Å的多晶P摻雜矽膜。可以獲得所得P摻雜矽膜的SEM圖像。可以使用X射線能量色散分析（EDAX）檢測器來獲取元素分析。可以對沈積在Si(100)表面上的所得P摻雜矽膜進行AFM、XRD和橢偏測量。其它各種表徵技術，如原子吸收（AA）、MS-GC、NMR、FT-IR、中子活化分析（NAA）、X射線能量色散分析（EDAX）、盧瑟福反向散射分析（RBS）以及X射線分析可用於表徵沈積膜。

預示性實例4：使用先質P(SiH₃)₂(Si₃H₇)在Si(100)晶圓上高品質P摻雜Si層的熱CVD

【0130】 藉由稀釋的HF酸預蝕刻，並適當地調節（沖洗和乾燥）的Si(100)基材，裝載到沈積腔室中，隨後在50-120 slm的流量下在800°C-1000°C下進行H₂烘烤。基材和腔室然後在400-600°C下20-50托的背壓下進行平衡。然後將純H₂氣體鼓泡藉由液體先質P(SiH₃)₂(Si₃H₇)以將P(SiH₃)₂(Si₃H₇)/H₂混合物的蒸氣以50-

150 sccm的流速輸送到反應腔室中1-5分鐘。在Si(100)晶圓上沈積厚度大約為30-150 Å的高度結晶的p摻雜外延Si膜。氫殘留可以藉由RBS確認為不存在。

預示性實例5：使用先質P(SiH₃)(Si₃H₇)₂在Si(100)晶圓上以高通量P摻雜Si膜的熱CVD

【0131】 藉由稀釋的HF酸預蝕刻，並適當地調節（沖洗和乾燥）的Si(100)基材，裝載到沈積腔室中，隨後在50-120 slm的流量下在800°C-1000°C下進行H₂烘烤。基材和腔室然後在大約550°C下50托的背壓下進行平衡。然後將純H₂氣體鼓泡藉由在大約75°C平衡的液體先質P(SiH₃)(Si₃H₇)₂，並在室溫下藉由三矽烷進入約100°C的混合室，隨後以大約100 sccm的流速將P(SiH₃)(Si₃H₇)₂/Si₃H₈/H₂混合物的蒸氣引入反應腔室3分鐘。在Si(100)晶圓上沈積厚度大約為200 Å的高度結晶的p摻雜外延Si膜。

【0132】 儘管本文描述的主題可以在說明性實現方式的上下文中描述，以處理具有使用者交互元件的計算應用的一個或多個計算應用特徵/操作，但是主題不限於該等特定實施方式。而是，本文描述的技術可以應用於任何合適類型的使用者交互元件執行管理方法、系統、平臺和/或裝置。

【0133】 應當理解，由熟悉該項技術者可在如所附請求項中所表述的本發明之原則和範圍內做出本文已經描述且闡明以解釋本發明之本質的細節、材料、步驟和零件佈置上的許多附加的改變。因此，本發明不意圖限於上面給出的實例和/或附圖中的特定實施方式。

【0134】 儘管已示出且描述了本發明之實施方式，但熟悉該項技術者可在不脫離本發明之精神或傳授內容的情況下對其進行修改。本文描述的實施方式只係示意性的並且是非限制性的。組成物和方法的許多變化和修改係可能的且

在本發明之範圍內。因此，保護範圍不限於本文描述的實施方式，而僅受隨後的請求項所限定，其範圍應包括請求項的主題的所有等效物。

【符號說明】

【0135】 無

【生物材料寄存】

【0136】 無

【發明申請專利範圍】

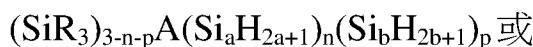
【請求項1】 一種用於在基材上形成含 Si 和 V 族元素的膜之方法，該方法包括：

將該基材暴露於含有含 Si 和 V 族元素的先質的成膜組成物的蒸氣中；

以及

藉由氣相沈積方法使該含 Si 和 V 族元素的先質的至少一部分沈積到該基材上以在該基材上形成該含 Si 和 V 族元素的膜，

其中該含 Si 和 V 族元素的先質具有以下通式



其中

A 稱選自 P、As、Sb 或 Bi 的 V 族元素；

a = 1 至 6；b = 1 至 6；c = 1 至 6；a ≠ b ≠ c；

m = 1 至 3；

n = 1 至 2，p = 1 至 2，n + p = 2 至 3；

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 A = As，則排除 As(SiH₃)₃；如果 A = P，則排除 P(SiH₃)₃，

P(SiH₃)₂(Si₂H₅)，P(SiH₃)(Si₂H₅)₂，P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS)；並且如果 A = Sb，則排除 Sb(SiH₃)₃。

【請求項2】 如請求項1所述之方法，其中，該含V族元素的先質選自 P(SiH₃)₃，P(SiR₃)(SiH₃)₂，P(SiR₃)₂(SiH₃)，P(SiR₃)(Si₂H₅)₂，P(SiR₃)₂(Si₂H₅)，

$P(Si_2H_5)_3$, $P(SiR_3)(Si_3H_7)_2$, $P(SiR_3)_2(Si_3H_7)$, $P(Si_3H_7)_3$, $As(SiH_3)_3$, $As(SiR_3)(SiH_3)_2$,
 $As(SiR_3)_2(SiH_3)$, $As(SiR_3)(Si_2H_5)_2$, $As(SiR_3)_2(Si_2H_5)$, $As(Si_2H_5)_3$, $As(SiR_3)(Si_3H_7)_2$,
 $As(SiR_3)_2(Si_3H_7)$, $As(Si_3H_7)_3$, $Sb(SiH_3)_3$, $Sb(SiR_3)(SiH_3)_2$, $Sb(SiR_3)_2(SiH_3)$,
 $Sb(SiR_3)(Si_2H_5)_2$, $Sb(SiR_3)_2(Si_2H_5)$, $Sb(Si_2H_5)_3$, $Sb(SiR_3)(Si_3H_7)_2$, $Sb(SiR_3)_2(Si_3H_7)$,
 $Sb(Si_3H_7)_3$, $P(SiR_3)(SiH_3)(Si_2H_5)$, $P(SiR_3)(SiH_3)(Si_3H_7)$, $P(SiH_3)_2(Si_2H_5)$,
 $P(SiH_3)_2(Si_3H_7)$, $P(SiH_3)(Si_2H_5)_2$, $P(SiH_3)(Si_2H_5)(Si_3H_7)$, $P(SiH_3)(Si_3H_7)_2$,
 $P(Si_2H_5)_2(Si_3H_7)$, $P(Si_2H_5)(Si_3H_7)_2$, $As(SiR_3)(SiH_3)(Si_2H_5)$, $As(SiR_3)(SiH_3)(Si_3H_7)$,
 $As(SiH_3)_2(Si_2H_5)$, $As(SiH_3)_2(Si_3H_7)$, $As(SiH_3)(Si_2H_5)_2$, $As(SiH_3)(Si_2H_5)(Si_3H_7)$,
 $As(SiH_3)(Si_3H_7)_2$, $As(Si_2H_5)_2(Si_3H_7)$, $As(Si_2H_5)(Si_3H_7)_2$, $Sb(SiR_3)(SiH_3)(Si_2H_5)$,
 $Sb(SiR_3)(SiH_3)(Si_3H_7)$, $Sb(SiH_3)_2(Si_2H_5)$, $Sb(SiH_3)_2(Si_3H_7)$, $Sb(SiH_3)(Si_2H_5)_2$,
 $Sb(SiH_3)(Si_2H_5)(Si_3H_7)$, $Sb(SiH_3)(Si_3H_7)_2$, 或 $Sb(Si_2H_5)(Si_3H_7)_2$,

其中 R 選自 Me, Et, nPr, iPr, tBu, nBu, iBu 或 sBu。

【請求項3】 如請求項2所述之方法，其中，當 R 為 Me 時，該含 Si 和 V 族元素的先質選自 $P(TMS)(SiH_3)_2$, $P(TMS)_2(SiH_3)$, $P(TMS)(Si_2H_5)_2$, $P(TMS)_2(Si_2H_5)$,
 $P(TMS)(Si_3H_7)_2$, $P(TMS)_2(Si_3H_7)$, $P(Si_3H_7)_3$, $As(TMS)(SiH_3)_2$, $As(TMS)_2(SiH_3)$,
 $As(TMS)(Si_2H_5)_2$, $As(TMS)_2(Si_2H_5)$, $As(Si_2H_5)_3$, $As(TMS)(Si_3H_7)_2$,
 $As(TMS)_2(Si_3H_7)$, $As(Si_3H_7)_3$, $Sb(TMS)(SiH_3)_2$, $Sb(TMS)_2(SiH_3)$, $Sb(TMS)(Si_2H_5)_2$,
 $Sb(TMS)_2(Si_2H_5)$, $Sb(Si_2H_5)_3$, $Sb(TMS)(Si_3H_7)_2$, $Sb(TMS)_2(Si_3H_7)$, $Sb(Si_3H_7)_3$,
 $P(TMS)(SiH_3)(Si_2H_5)$, $P(TMS)(SiH_3)(Si_3H_7)$, $P(SiH_3)_2(Si_3H_7)$,
 $P(SiH_3)(Si_2H_5)(Si_3H_7)$, $P(SiH_3)(Si_3H_7)_2$, $P(Si_2H_5)_2(Si_3H_7)$, $P(Si_2H_5)(Si_3H_7)_2$,
 $As(TMS)(SiH_3)(Si_2H_5)$, $As(TMS)(SiH_3)(Si_3H_7)$, $As(SiH_3)_2(Si_2H_5)$, $As(SiH_3)_2(Si_3H_7)$,
 $As(SiH_3)(Si_2H_5)_2$, $As(SiH_3)(Si_2H_5)(Si_3H_7)$, $As(SiH_3)(Si_3H_7)_2$, $As(Si_2H_5)_2(Si_3H_7)$,

As(Si₂H₅)(Si₃H₇)₂, Sb(TMS)(SiH₃)(Si₂H₅), Sb(TMS)(SiH₃)(Si₃H₇), Sb(SiH₃)₂(Si₂H₅), Sb(SiH₃)₂(Si₃H₇) , Sb(SiH₃)(Si₂H₅)₂ , Sb(SiH₃)(Si₂H₅)(Si₃H₇) , Sb(SiH₃)(Si₃H₇)₂ , Sb(Si₂H₅)₂(Si₃H₇) , 或Sb(Si₂H₅)(Si₃H₇)₂。

【請求項4】 如請求項1所述之方法，其中，該含Si和V族元素的先質選自由以下組成之群組：P(Si₃H₇)₃，P(SiH₃)₂(Si₃H₇)，P(SiH₃)(Si₂H₅)₂，P(SiH₃)(Si₂H₅)(Si₃H₇)，P(SiH₃)(Si₃H₇)₂，P(Si₂H₅)₂(Si₃H₇)和P(Si₂H₅)(Si₃H₇)₂。

【請求項5】 如請求項1所述之方法，其中，該成膜組成物藉由將該基材加熱到範圍從200°C-1000°C的溫度，電漿活化該含Si和V族元素的先質或其組合來活化。

【請求項6】 如請求項1所述之方法，其進一步包括將該基材暴露於共反應物的步驟，其中該共反應物係電漿活化的或非電漿活化的。

【請求項7】 如請求項1至6中任一項所述之方法，其進一步包括藉由熱退火、爐內退火、快速熱退火、UV或電子束固化和/或電漿氣體暴露對該含Si和V族元素的層進行退火的步驟。

【請求項8】 如請求項1至6中任一項所述之方法，其中，該含Si和V族元素的膜係P摻雜的含矽膜。

【請求項9】 一種用於沈積膜的成膜組成物，其包含具有下式的含Si和V族元素的先質：



其中

A 係選自 P、As、Sb 或 Bi 的 V 族元素；

$a = 1$ 至 6； $b = 1$ 至 6； $c = 1$ 至 6； $a \neq b \neq c$ ；

$m = 1$ 至 3；

$n = 1$ 至 2， $p = 1$ 至 2， $n + p = 2$ 至 3；

R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 A = As，則排除 As(SiH₃)₃；如果 A = P，則排除 P(SiH₃)₃，

P(SiH₃)₂(Si₂H₅)，P(SiH₃)(Si₂H₅)₂，P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS)；並且如果 A = Sb，

則排除 Sb(SiH₃)₃。

【請求項10】 如請求項 9 所述之組成物，其中，該含 Si 和 V 族元素的先質的純度 > 98%。

【請求項11】 一種用於旋塗膜的濕法成膜組成物，該濕法成膜組成物包含如請求項 9 所述之含 Si 和 V 族元素的先質，該等先質具有至少 5 個 Si 原子。

【請求項12】 如請求項 11 所述之濕法成膜組成物，其中，選擇具有最低揮發性的如請求項 9 所述之含 Si 和 V 族元素的先質，以在退火步驟期間保留在旋膜中並原位分解。

【請求項13】 如請求項 11 所述之濕法成膜組成物，進一步包含共反應物，該共反應物係具有 5 個或多於 5 個矽原子的聚矽烷或聚矽烷的混合物。

【請求項14】 如請求項 11 所述之濕法成膜組成物，其中，該聚矽烷為環戊矽烷或環己矽烷。

【請求項15】 如請求項 11 所述之濕法成膜組成物，其中，該旋膜係無定形或多晶 Si 膜。

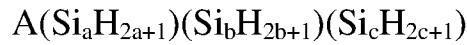
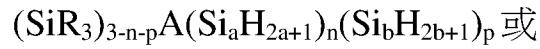
【請求項16】 一種用於在基材上形成摻雜 V 族元素的外延 Si 膜之方法，該方法包括：

將該基材保持在為沈積溫度或接近沈積溫度的預定溫度；

將該基材暴露於成膜組成物的蒸氣與共反應物聚矽烷的蒸氣的混合物，該成膜組成物含有含 Si 和 V 族元素的先質；以及

藉由 CVD 製程使該含 Si 和 V 族元素的先質的至少一部分沈積到該基材上以在該基材上形成該摻雜 V 族元素的外延 Si 膜，

其中該含 Si 和 V 族元素的先質具有以下通式：



其中

A 級選自 P、As、Sb 或 Bi 的 V 族元素；

a = 1 至 6；b = 1 至 6；c = 1 至 6；a ≠ b ≠ c；

m = 1 至 3；

n = 1 至 2，p = 1 至 2，n + p = 2 至 3；

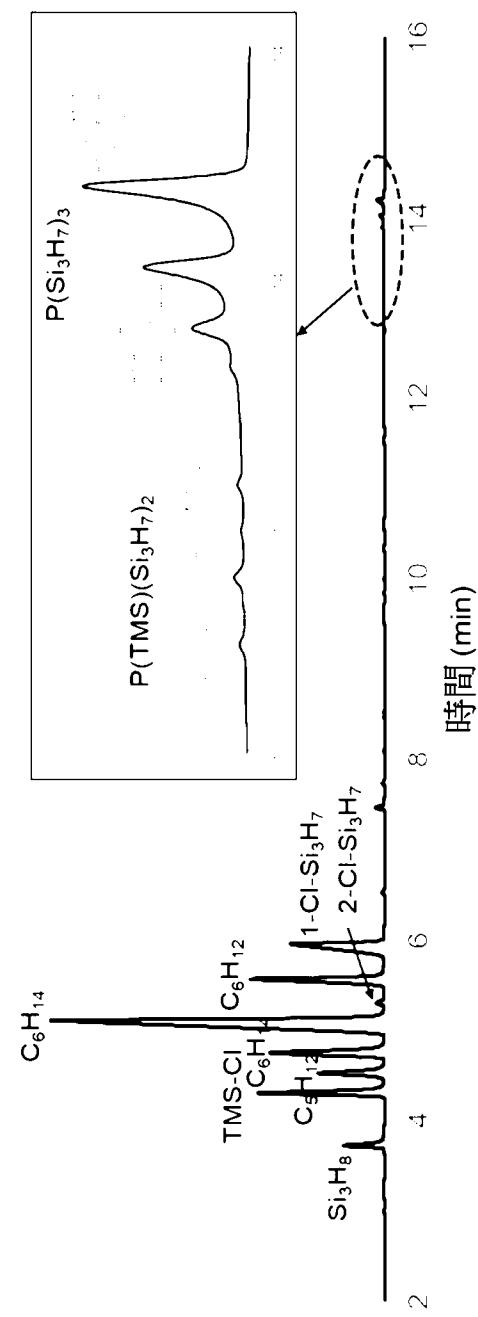
R 選自 C₁ 至 C₁₀ 直鏈、支鏈或環狀的烷基、烯基、炔基；

前提係如果 A = As，則排除 As(SiH₃)₃；如果 A = P，則排除 P(SiH₃)₃，P(SiH₃)₂(Si₂H₅)，P(SiH₃)(Si₂H₅)₂，P(Si₂H₅)₃ 和 P(SiH₃)₂(TMS)；並且如果 A = Sb，則排除 Sb(SiH₃)₃。

【請求項17】 如請求項16所述之方法，其中，該共反應物聚矽烷係錯烷。

【請求項18】 如請求項16至17中任一項所述之方法，其中，該預定溫度和該沈積溫度的範圍為從200°C至1000°C。

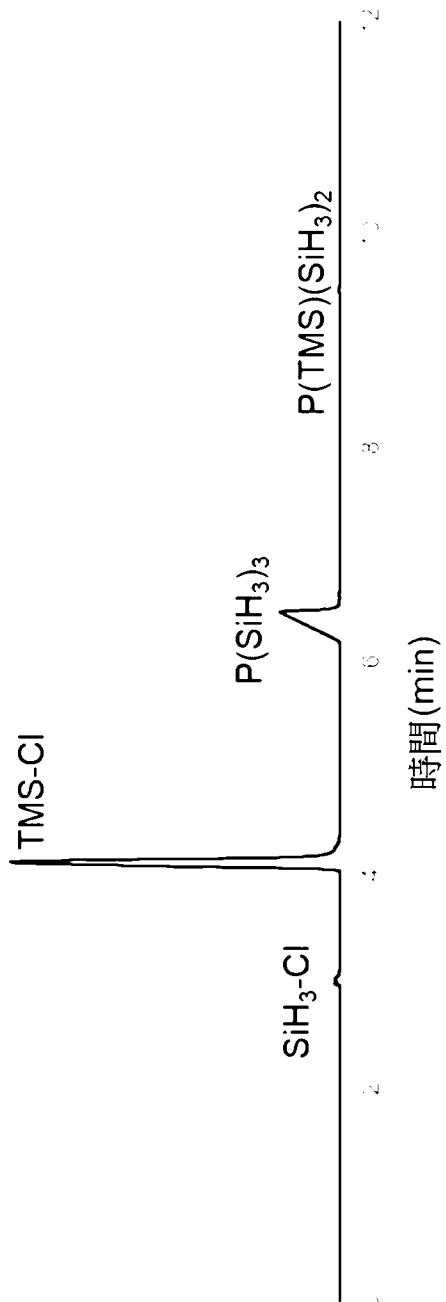
【發明圖式】



【圖1】

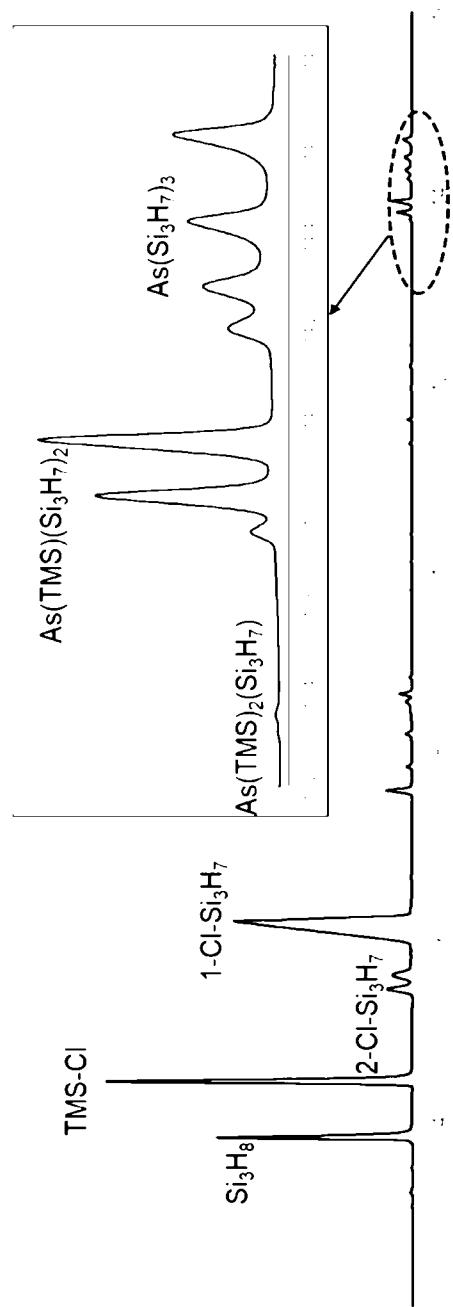
第1頁，共 4 頁(發明圖式)

I838019

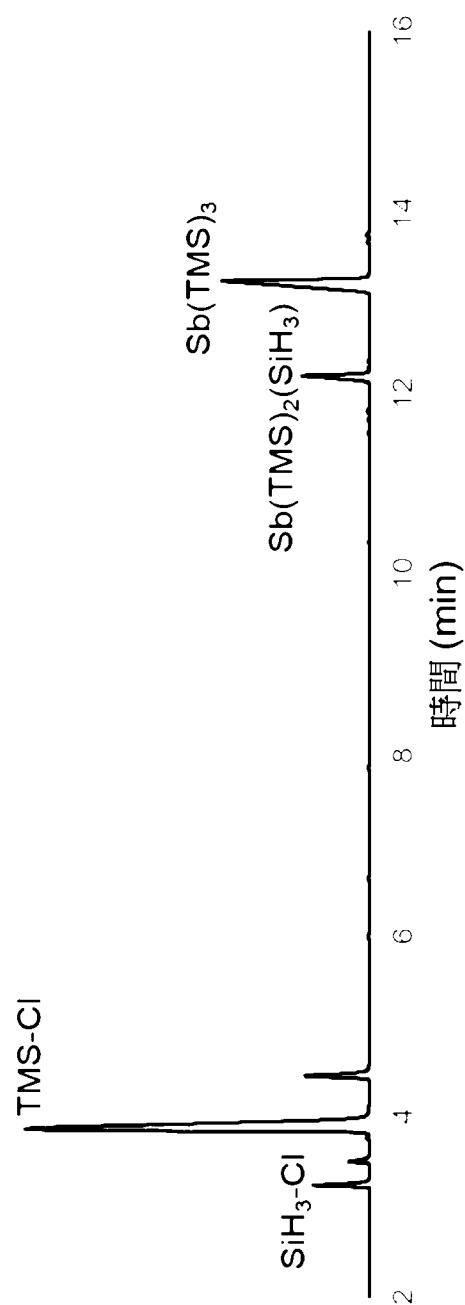


【圖2】

第2頁，共 4 頁(發明圖式)



【圖3】



【圖4】

第4頁，共 4 頁(發明圖式)