

(19)
(12)

(KR)
(B1)

(51) 。 Int. Cl. ⁷
H04N 9/73

(45)
(11)
(24)

2001 10 22
10 - 0299200
2001 06 07

(21) 10 - 1992 - 0017666
(22) 1992 09 28

(65) 1993 - 0007232
(43) 1993 04 22

(30) 91 - 250709 1991 09 30 (JP)

(73) 가 가

가 가 6 7 35

(72) 가 가 6 7 35 가 가

(74)

:

(54)

CCD

, ,
.

1

[]

[]

1

2

3

< >

3 : 4 : CCD

5, 6, 7 : 8 :

9 : 34 :

[]

[]

CCD

(black balance)

[]

CCD

()

(暗部)가

가

3 , 63 - 14554

(Y)

(30)

(31)

(32)

(23)

)

(iris)

()

3

(R, G, B)

(23)

(Y)

(I, Q)가

, R

B

AGC (21, 22)

G

, R' , B'

(23)

(26)

AGC

(21)

R

R'

(24)

(24)

R'

G

(26)

(26)

AGC

(21)

가

(27)

AGC

(22)

B

B'

(25)

(25)

B'

G

(27)

(27)

AGC

(22)

R

B

G

R'

B'

(34)

(34b)

(34)

(34b)

(34c)가

(33)

가

(32)

(35) , R' , B' G (26, 27) (K) , (26, 27) (26) 가 . 가 (27) 가 .

[]

3 R, G, B

3 (3 - plate) CCD (pedestal) , CCD (optical black) (R, G, B) (, CCD 가 (closed halfway)

1.5 (34) 2 (35) C 가 (C - mount lens)

2 tu

[]

1 (4) 3 CCD 3 CCD (34) () (2) (1) (1)

(3) CCD (4) 1 , 1/60 (4) (R, G, B) 1 (1/60) (5, 6, 7) 1 (8) 1 (1/60) G (9) 1 (A) (8) 2 (3) CCD (4) 2 , 1/1000 (9) 2 B (1/1000) G

1 2 (A, B)
 (9) A=B (26, 27) (26, 2
 7) A=B (26, 27)

(26, 27) (26, 27) (K)
 (24) R' G R AGC (21) R' (24)
 R (26) (26)
 B' (25) (25) B' G B AGC (22)
 (27) B (27)

1 2 (A, B)
 (9) A B (26, 27)
 (26, 27) (26, 27)
 가 (2)

(3), (8), (9) (26, 27)

2

(34) (3) 1 ()
) (41). 가 , CCD (4)
 , NTSC 1/60 . 1 CCD (4) 가
 (6) G (8) (8) 1 (1/60)
 G (9) 1 (A) (42).

(3) 1 2 (, 1/1000)
 (43). 가 , CCD (4)
 (H) (63.5μs) . 1/1000 NTSC 15.7H
 16H (16 × 63.5μs) . 2 CCD (4) 가
 (6) G (8) (8) 2 (1/1000)
 G (9) 2 (B) (44).

1 2 (A, B)
 (9) (A, B) 가
 A=B (26, 27) A, B 가 (9)
 A > B

A B (26, 27) (45). (9)
1/2 .

(9) 가 A=B (26, 27) K
(26, 27) (46).

(9) 가 A B ,
가 가 (47). ,

가 (41) 가 (41) , CCD
(4) (48).

(23) (R', B') , G , AGC (21, 22)

3 , 2 .

2 , 1/60 1/1000 , 2

G , 가

[]

2 ,

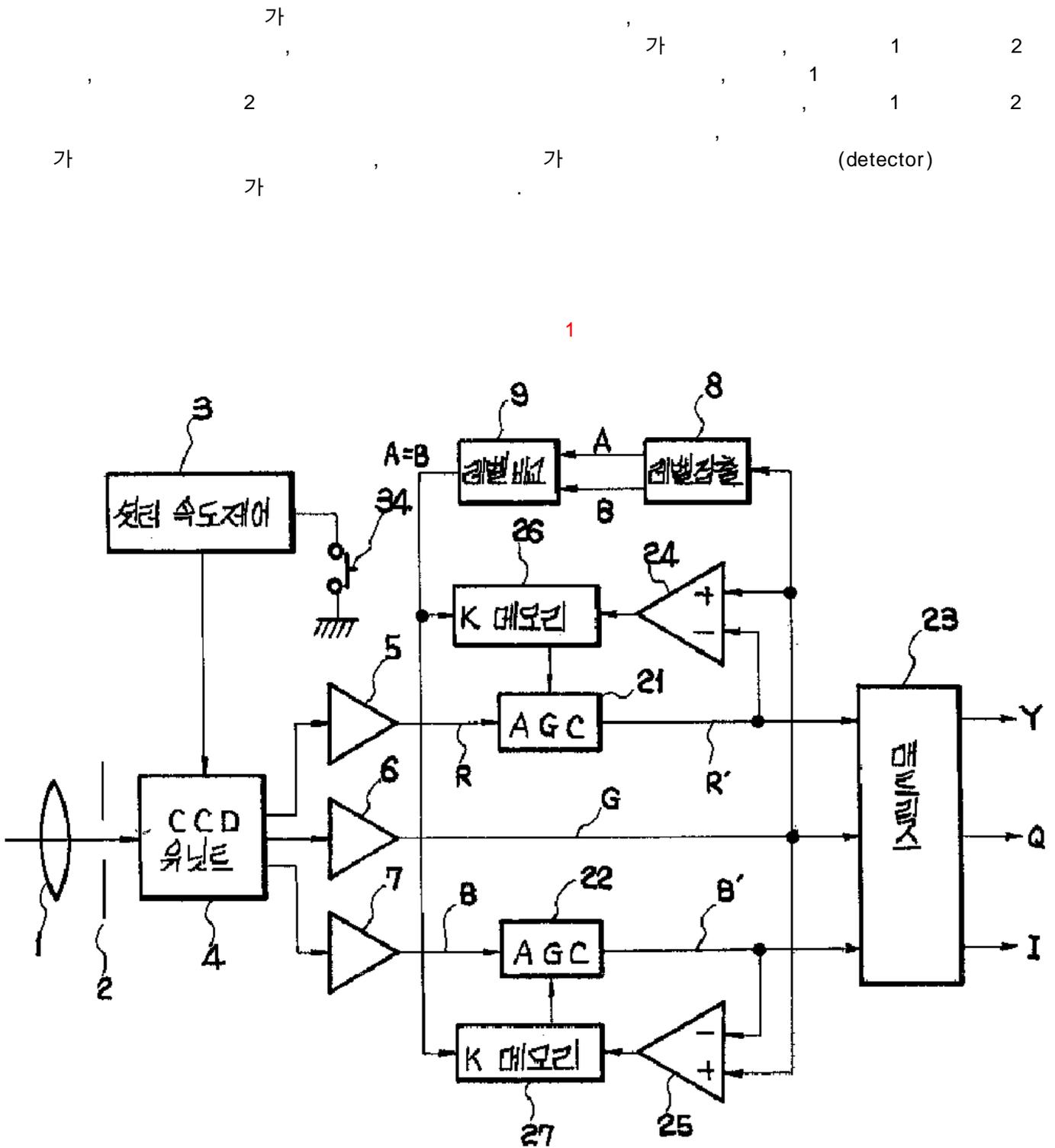
가 , 가가 가 .

(57)

1.

(soild state imager) (black lev
els) (black level balance adjusting circuit)
t control device) , (light inciden
1 2 (effective accumulating period)가
ic shutter control circuit) , 1 , 2 (electron

2.



가

2

가

가

가

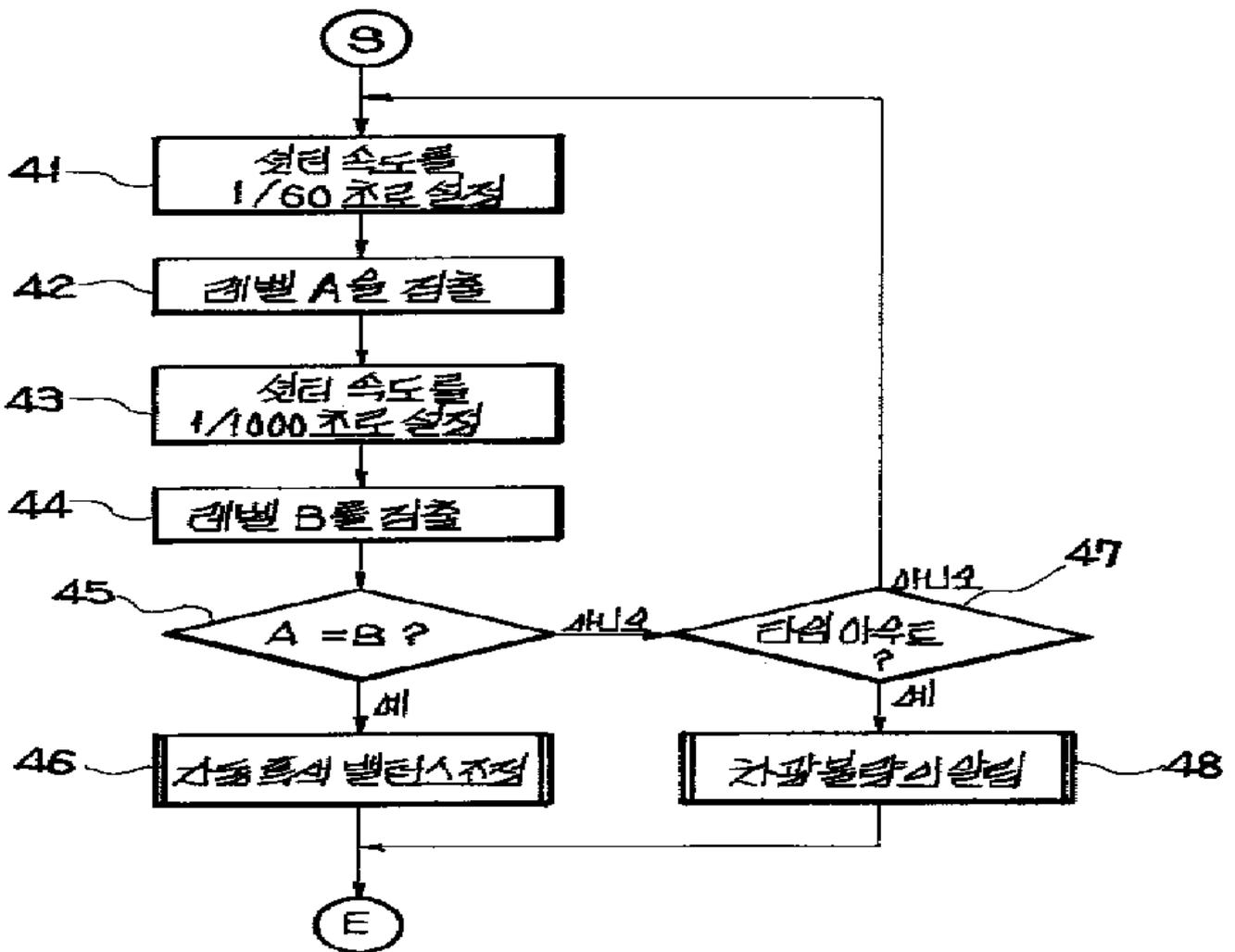
(detector)

1

1

2

2



3

