

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-57196
(P2010-57196A)

(43) 公開日 平成22年3月11日(2010.3.11)

(51) Int.Cl. F I テーマコード(参考)
HO4B 1/707 (2006.01) HO4J 13/00 D 5K022

審査請求有 請求項の数 1 O L (全 20 頁)

(21) 出願番号 特願2009-277866 (P2009-277866)
 (22) 出願日 平成21年12月7日(2009.12.7)
 (62) 分割の表示 特願2006-335581 (P2006-335581)
 の分割
 原出願日 平成11年12月14日(1999.12.14)
 (31) 優先権主張番号 60/112,299
 (32) 優先日 平成10年12月14日(1998.12.14)
 (33) 優先権主張国 米国(US)
 (31) 優先権主張番号 60/116,284
 (32) 優先日 平成11年1月19日(1999.1.19)
 (33) 優先権主張国 米国(US)
 (31) 優先権主張番号 60/125,418
 (32) 優先日 平成11年3月22日(1999.3.22)
 (33) 優先権主張国 米国(US)

(71) 出願人 596008622
 インターデジタル テクノロジー コー
 ポレーション
 アメリカ合衆国 19810 デラウェア
 州 ウィルミントン シルバーサイド ロ
 ード 3411 コンコルド プラザ ハ
 イグリー ビルディング スイート 10
 5
 (74) 代理人 100077481
 弁理士 谷 義一
 (74) 代理人 100088915
 弁理士 阿部 和夫

最終頁に続く

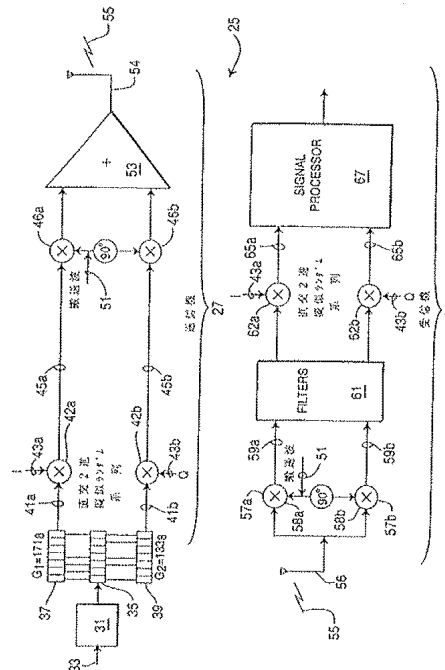
(54) 【発明の名称】 ランダムアクセスチャネルのプリアンブルに関連づけた符号を発生する方法

(57) 【要約】

【課題】 交信距離およびドップラー効果に影響されることなく高品質送受信を確保できるCDMA送受信システムを提供する。

【解決手段】 整合フィルタからのエネルギー出力を用いて受信デジタルシグネチャを検出する検出器を提供する。変動し得る伝送距離について予期されるシグネチャパターンにしたがってそれらエネルギー値を表にする。この表は往復伝搬遅延の予想値を算入したものであり、累算ずみのシンボルの処理は、採用シグネチャ符号化がコヒーレント型か非コヒーレント型かに関わりなく、また複数ドップラーチャネルの有無に関わりなく、正しいシグネチャの抽出を可能にする。

【選択図】 図5



【特許請求の範囲】

【請求項 1】

符号分割多元接続 (C D M A) 加入者局ユニットであって、
受信機と、

16個のプリアンブルシグネチャから一つのプリアンブルシグネチャを選択するように構成された回路と、

前記選択されたプリアンブルシグネチャに基づいて符号を生成し、該符号を位相回転して処理されたプリアンブルシグネチャ信号を生成する回路であって、該処理されたプリアンブルシグネチャは C D M A ランダムアクセスチャネル (R A C H) 信号を処理することに使用される、回路と、

前記 R A C H 信号を送信するように構成された送信機と

を備えることを特徴とする符号分割多元接続 (C D M A) 加入者局ユニット。

【発明の詳細な説明】

【技術分野】

【0001】

この発明は概括的には2進符号変調を受けた信号の伝送システムおよび伝送方法に関する。より詳細にいうと、この発明は伝送距離の変動する移動通信環境で被変調信号を伝送する符号分割多元接続 (C D M A) 伝送システムに関する。

【背景技術】

【0002】

通信システムは送信元から送信先へ情報を伝送する一つの主要機能を有する。送信元の生ずる信号は時間とともに変動する電気信号で通常は構成される。

【0003】

送信元から送信先までの情報信号の伝送は、通常チャンネルと呼ばれる適切な媒体を通じて行われる。チャンネルの特性に整合するように情報信号を変化させる一つの方法を変調という。情報を帯びた信号の再生を復調という。復調プロセスは変調プロセスと論理的に逆のプロセスを用いて被変調信号を変換する。伝送チャンネルが理想的な媒体であれば送信先における信号は送信元における信号と同じになるはずである。しかし、実際には伝送プロセスの期間中に信号は多様な変形を受けそのために歪が生ずる。送信先における受信機は原信号以外の影響をすべて除去して原情報を再生しなければならない。

【0004】

現在の通信の大部分は、原アナログ信号をデジタル量に変換して伝送し、伝送されてきた情報の種類に応じてアナログ形式に再変換する手法によっている。最も単純なデジタル表示は任意のビット期間における情報が1または0の2進数値である表示である。その情報のとり得る値の範囲を拡大するために、3以上の値を表示するシンボルを用いる。3値シンボルおよび4値シンボルは三つの値および四つの値をそれぞれとり得る。変動する値は正負の整数で表示され、通常は対称的である。シンボルの考え方は、各シンボルのビット内容が特有のパルス形状を定めるので、情報のより大きい精細度を可能にする。シンボルのレベル数に応じて、それと同じ数の特有のパルス波形が存在する。送信元の情報をシンボルに変換し、そのシンボルで変調をかけてチャンネル経由で伝送し送信先で復調する。

【0005】

通信システムの通常のプロセスが伝送情報に与える影響は計算でき制御できる。しかし、送信元から送信先への伝送の期間中で計算不可能な要素は雑音である。デジタル伝送に雑音が加わると信号が劣化し伝送誤りの可能性が増大する。もう一つの伝送信号劣化は信号の同期関係に影響する地形、建造物および伝搬距離に起因するマルチパス歪である。通信システムは情報信号の遭遇する予測可能な変形を画定する必要がある、伝送中に実際に生じたそれら予測可能な変形を分析する手段を受信装置は受信時に備えている必要がある。

【0006】

10

20

30

40

50

単純な2進伝送システムは論理1に正極性のパルス、論理0に負極性パルスをそれぞれ用い、送信元から方形パルスを伝送する。送信先で受信するパルスは雑音やそれ以外の歪などを含む上記変形を受けたパルスである。

【0007】

誤りの発生を最少に抑えるために、受信装置で用いるフィルタの応答特性を送信元のパルス波形に整合させる。整合フィルタとして周知の受信装置フィルタは、伝送されてきたパルス波形が論理1か論理0かを容易に判定でき、デジタル通信に広く用いられている。整合フィルタは送信装置がシンボルに対応して生ずる特定のパルス波形にそれぞれ整合させてある整合フィルタをシンボル周波数でサンプルして、入力パルス波形とフィルタ応答特性とを相関させる出力を生ずる。入力がフィルタ応答特性と同じであれば、そのフィルタ出力はその信号パルスの全エネルギーを代表する大きい値を生ずる。その出力は通常入力に対して複素数で表示される量である。その整合フィルタの性能の最適値は正確な位相同期を要する受信信号パルスの正確なコピーに左右される。位相同期は位相同期ループ(PLL)の利用により容易に維持できる。しかし、パルス同期は整合フィルタにとって問題である。パルス列がシンボル時間に同期していなければシンボル間干渉(ISI)が生ずる。

10

【0008】

従来技術による通信システムの例を図1に示す。このシステムは、符号分割多重化、より一般的には符号分割多元接続CDMAとして知られる手法を用いている。

【0009】

20

CDMAは、伝送すべきデータを擬似雑音信号で変調することによりデータを拡大帯域(スペクトラム拡散した帯域)で伝送する通信技術である。伝送すべきデータの数千ヘルツに過ぎない帯域幅が数百万ヘルツに及ぶ周波数帯域に拡散されるのである。通信チャネルは互いに独立なm個のサブチャネルに同時並行的に利用される。

【0010】

図示のとおり、ある帯域幅の一つのサブチャネルを、広帯域擬似雑音(pn)系列発生器で発生した所定のパルス系列パターンを繰り返す特有の拡散符号と混合する。これら特有のユーザ用拡散符号は通常は互いに直交関係にあり拡散符号相互間の交叉相関をほぼ零にしている。データ信号を上記pn系列で変調してデジタルスペクトラム拡散信号を生ずる。次に、そのデジタルスペクトラム拡散信号で搬送波信号を変調して順方向リンクを構成し送信する。受信装置は伝送されてきた信号を復調してデジタルスペクトラム拡散信号を抽出する。伝送されてきたデータを、合致したpn系列との相関を経て再生する。拡散符号が互いに直交関係にあれば、受信信号は特定の拡散符号と関連した特定のユーザ信号との間で相関をとることができ、その特定の拡散符号と関連した所望のユーザ信号だけを強めてそれ以外のユーザ向けのユーザ信号は強めない。これと同じ信号処理が逆方向リンクにも適用される。

30

【0011】

位相偏移変調(PSK)などのコヒーレント変調手法を固定式または移動式の複数の加入者局ユニットに用いる場合は、加入者局ユニットとの同期を確保するために基地局からグローバルパイロット信号を継続的に送信する。加入者局は基地局と常に同期しそのパイロット信号の情報を用いてチャネル位相および強度パラメータを推算する。

40

【0012】

逆方向リンクについては、共通のパイロット信号は実現不可能である。逆方向リンクを形成するための基地局による初期捕捉のために、加入者局は所定のランダムアクセスチャネル(RACH)経由でランダムアクセスパケットを送信する。このランダムアクセスパケットは二つの機能を備える。第1の機能は加入者局ユニットが送信中で基地局がその送信を高速受信し受信内容を判定する必要のある初期捕捉のための機能である。RACHは基地局への逆方向リンクを立ち上がらせる。ランダムアクセスパケットの第2の機能は低速データ速度の情報を専用の連続音声伝送チャネルを占有することなく伝達する機能である。クレジットカード情報など少量のデータを発呼データでなくランダムアクセスパケット

50

のデータ部分に挿入する。基地局に送られると、その情報は交信中の他のユーザに転送できる。ランダムパケットデータ部分をアドレス用およびデータ用に用いることによって、利用可能な無線周波数信号の資源に負担をかけることなくより高速のデータ通信用に効率的利用ができる。

【 0 0 1 3 】

ランダムアクセスパケットはプリアンブル部分とデータ部分とを含む。データ部分はプリアンブルと並列的に送ることもできる。従来技術ではランダムアクセスチャネルはプリアンブルおよびデータの両方に直交位相偏移変調 (Q P S K) を通常用いている。

【 0 0 1 4 】

基地局は受信したプリアンブルを調べて特有の拡散符号を検出する。RACHプリアンブルの各シンボルは一つのpn系列でスペクトラム拡散されている。整合フィルタを用いて基地局は相関を示す符号を継続的にサーチする。このデータ部分は所望のサービスについての命令を含む。基地局はデータ部分を復調し、音声、ファクスなど要求呼の種類を判定する。次に、基地局は逆方向リンクで加入者局ユニットが用いる特定の通信チャネルを割り当て、そのチャネルのための拡散符号を特定する。通信チャネルが割り当てられると、RACHは他の加入者局ユニット用に解放される。追加のRACHは複数の加入者局ユニットからの同時発呼により起こり得る衝突を除去してより高速の基地局捕捉を可能にする。

10

【 0 0 1 5 】

逆方向リンクにおけるパルス同期をもたらす加入者局ユニットパイロット信号がなければ、伝送距離アンビギュイティにより複合化したPSKなどのコヒーレント符号化手法を用いた場合に移動加入者局装置からのRACHの捕捉が困難になる。移動加入者局は基地局と同期しているので、RACHプリアンブルは所定の速度で伝送される。

20

【 0 0 1 6 】

従来技術によるプリアンブルシグネチャの一つの例はシンボル16個で画定される。コヒーレントRACHプリアンブルシグネチャ16個の表を図2に示す。各シンボルは複素量であり拡散pn系列256チップを含むパルス波形を備えるので、各シグネチャは4096チップを含む。RACHプリアンブルシグネチャ全体は1ミリ秒あたり4096チップ、すなわち1マイクロ秒あたり0.244チップのチップ速度で伝送される。

【 0 0 1 7 】

各加入者局ユニットはグローバルパイロット信号からフレーム境界情報を受ける。基地局と加入者局との間の距離に応じて、フレーム境界情報は順方向リンク伝送遅延を受ける。逆方向伝送のRACHプリアンブルは同一の伝送遅延を受ける。伝搬遅延のためにRACHプリアンブルの基地局への受容到達時間は

30

$$t = 2 (\text{距離}) / C \quad (\text{式 1})$$

で与えられる。ここで $C = 3.0 \times 10^8$ m/sである。

【 0 0 1 8 】

この伝送遅延のために、加入者局ユニットについての距離アンビギュイティは距離に左右される。距離100mでは影響は無視できる。距離30kmでは遅延が4シンボルの伝送時間に近づく。表1は往復伝送遅延の影響を示す。

40

【 0 0 1 9 】

【表 1】

距離 (km)	往復伝送時間 (msec)	チップ値	シンボル間隔
0	0	0	1
5	0.033	137	1
10	0.067	273	2
15	0.100	410	2
20	0.133	546	3
25	0.167	683	3
30	0.200	819	4

表 1 距離アンビギュイティの影響

10

【 0 0 2 0 】

第 1 欄は移動局ユニットと一つの基地局との間の距離を km で示す。第 2 欄はその基地局と加入者局との間の往復伝送遅延をミリ秒で示す。第 3 欄は基地局における整合フィルタのチップクロック位置を伝送フレーム境界の始点を 0 として示す。この数値はフレーム境界の始点を基準として加入者局ユニットからの最初のチップの受信時点を表す。第 4 欄は 256 個の受信チップの組上げのあとで生ずる最初の整合フィルタ出力の見込みの位置（基準はフレーム境界の始点）を示す。加入者局ユニットの距離に応じて初めの四つのシンボルの任意の一つの期間中にシンボルが出力される。

20

【 0 0 2 1 】

基地局は加入者局ユニットと同期しておらず搬送波基準も備えていないので、受信チップ系列のどこで RACH プリアンブルシンボルの始点が始まるか基地局には不明である。整合フィルタは有効なシンボルパルス波形対応の合計 256 チップの相関をとらなければならない。当業者には周知のとおり、チップを受信しながら整合フィルタの 256 個のチップを組み立ててパルス波形対応の最初の出力を生ずる。整合フィルタからの継続出力を後続の受信チップの各々について発生する。

【 0 0 2 2 】

移動加入者局ユニットは基地局からの RACH にアクセスするためにプリアンブル部分を初めに送信する。シグネチャ 16 個のうち 1 個をランダムに選び時間的にずれた 5 個のうち 1 個をランダムに選んで伝送中の距離アンビギュイティを解消する。移動加入者局ユニットは基地局からのフレーム境界情報の一斉報知を絶えず受信する。RACH を要求するには、移動加入者ユニットは図 3 に示すとおり受信フレーム境界情報から $n \times 2$ ms ($n = 0, 1, \dots, 4$) 時間的にずれたランダムバーストを送信する。この時間オフセット (n の値) をランダムアクセス試行の度ごとにランダムに選ぶ。

30

【 0 0 2 3 】

基地局が受信した四つの受信プリアンブルシグネチャ a、b、c および d を図 4 a 乃至図 4 d に示す。各シンボルシグネチャは往復伝搬遅延のために 1 シンボル幅 (0.0625ms) 遅れで到着し、各シグネチャが基地局と移動加入者局ユニットとの間の互いに異なる距離を表す。距離アンビギュイティがシグネチャ相互間の直交性を害し、性能を劣化させることが知られている。基地局受信機が整合フィルタから生じ得る 19 個の出力の任意の組合せを誤ったシグネチャと混同する可能性がある。

40

【 先行技術文献 】

【 特許文献 】

【 0 0 2 4 】

【 特許文献 1 】 EP 0 3 7 8 4 1 7

【 特許文献 2 】 US P 5 6 9 6 7 6 2

【 特許文献 3 】 WO 9 8 / 4 9 8 5 9

【 非特許文献 】

50

【 0 0 2 5 】

【非特許文献 1】IEEE Transactions on Communications, Vol.COM-34, No.3 pp.219-226 (1986年 3 月)

【発明の概要】

【発明が解決しようとする課題】

【 0 0 2 6 】

したがって、伝送距離の大きさおよびドップラー効果に関わりなく正確に動作する C D M A 送信および検出方式が必要になっている。

【課題を解決するための手段】

【 0 0 2 7 】

この発明は、整合フィルタからのエネルギー出力を正常な相関検出との連携で用いることにより、伝送されてきたデジタルシグネチャを検出する検出器に関する。変動する伝送距離について見込まれるシグネチャパターンにしたがってエネルギーを表にする。この製表は往復伝送遅延見込値を説明し、累計シンボルの処理が、利用符号化動作のコヒーレント型非コヒーレント型の区別に関わりなく、また複合ドップラーチャネルの有無に関わりなく、正しいシグネチャを抽出できるようにする。この発明の上記以外の実施例には、R A C H プリアンブルシグネチャを差動符号化する新たな手法が含まれる。

【発明の効果】

【 0 0 2 8 】

交信距離およびドップラー効果に影響されることなく高品質受信を確保できる C D M A 送受信システムを提供できる。

【図面の簡単な説明】

【 0 0 2 9 】

【図 1】従来技術による C D M A 通信システムの単純化したブロック図である。

【図 2】16 個のコヒーレント R A C H シグネチャの表である。

【図 3】並列 R A C H 試行の送信タイミングを示すタイミング図である。

【図 4 A】第 1 のシンボル周期中に受信した 16 シンボル R A C H プリアンブルシグネチャを示すタイミング図である。

【図 4 B】第 2 のシンボル周期中に受信した 16 シンボル R A C H プリアンブルシグネチャを示すタイミング図である。

【図 4 C】第 3 のシンボル周期中に受信した 16 シンボル R A C H プリアンブルシグネチャを示すタイミング図である。

【図 4 D】第 4 のシンボル周期中に受信した 16 シンボル R A C H プリアンブルシグネチャを示すタイミング図である。

【図 5】C D M A 通信システムの詳細なブロック図である。

【図 6 A】従来技術によるランダムアクセスチャネルプリアンブルデコーダのシステム図である。

【図 6 B】この発明により構成したランダムアクセスチャネルプリアンブル検出器である。

【図 7 A】シンボルメモリマトリクス図である。

【図 7 B】プリアンブルシグネチャの仮検出の手順の流れ図である。

【図 7 C】距離アンビギュイティ解消の手順の流れ図である。

【図 8】距離アンビギュイティ解消のための受信プリアンブルシグネチャの四つの可能性ある組合せを示す表である。

【図 9】直交性と距離アンビギュイティとの関係を示す表である。

【図 10】16 個の非コヒーレント R A C H シグネチャの表である。

【図 11】非コヒーレントプリアンブル検出器のシステム図である。

【図 12 A】複数ドップラーチャネル補正用のコヒーレント R A C H プリアンブル検出器のシステム図である。

【図 12 B】プリアンブル相関器の詳細図である。

10

20

30

40

50

【図 1 3】この発明の代わりの実施例を示す図である。

【図 1 4】この発明の上記代わりの実施例の符号化規則を示す図である。

【図 1 5】未符号化系列およびその差動符号化系列への変換を示す図である。

【図 1 6】図 1 5 の系列の被送信シグネチャを示す図である。

【発明を実施するための形態】

【0030】

同じ構成要素には同じ参照数字を付けて示した図面を参照して好ましい実施例を次に説明する。

【0031】

図 5 に示した C D M A 通信システム 2 5 は送信機 2 7 と受信機 2 9 とを含み、これら送信機 2 5 および受信機 2 9 は基地局にも移動加入者局ユニットにも配置できる。送信機 2 7 は音声信号および非音声信号を多様な速度、例えば 8 kbps、1 6 kbps、3 2 kbps、6 4 kbps など所望の速度で符号化するシグナルプロセッサ 3 1 を含む。シグナルプロセッサ 3 1 は信号の種類に応じ、または所定のデータ速度に回答して速度を選択する。

【0032】

背景を述べると、多元接続環境においては、送信信号の発生に二つのステップが伴う。第 1 に、2 相位相変調を受けた被変調信号と考えることができる入力データ 3 3 を前向き誤り訂正 (F E C) 符号化装置 3 5 により符号化する。例えば、 $R = 1 / 2$ 畳込み符号を用いた場合は、単一の 2 相位相被変調データ信号が二つの 2 相位相被変調信号になる。一つの信号は同相チャンネル I 4 1 a で表す。もう一つの信号は直角位相チャンネル Q 4 1 b で示す。複素数は $a + b j$ の形になる。ここで、 a と b とは実数であり、 $j^2 = -1$ である。2 相位相被変調信号 I および Q は通常 Q P S K と呼ぶ。

【0033】

第 2 のステップでは、二つの 2 相位相被変調データすなわちシンボル 4 1 a、4 1 b を複素擬似雑音 (p n) 系列 4 3 a、4 3 b でスペクトラム拡散する。Q P S K シンボルストリーム 4 1 a、4 1 b を特有の複素 p n 系列 4 3 a、4 3 b と乗算する。I 系列および Q 系列 4 3 a、4 3 b の両方ともシンボル速度の通常 1 0 0 倍乃至 2 0 0 倍の速度で発生したビットストリームから成る。複素 p n 系列 4 3 a、4 3 b をミキサ 4 3 a、4 3 b で複素シンボルビットストリーム 4 1 a、4 1 b と混合してデジタルスペクトラム拡散信号 4 5 a、4 5 b を生ずる。このスペクトラム拡散信号 4 5 a、4 5 b の構成部分はパルス幅のずっと小さいチップとして知られる。これらデジタルスペクトラム I および Q 信号 4 5 a、4 5 b をミキサ 4 6 a、4 6 b により無線周波数にアップコンバートとして、コンバイナ 5 3 で拡散符号の異なる他のスペクトラム拡散信号 (チャンネル) と合成し、搬送波 5 1 と混合してその信号を R F にアップグレードし、アンテナ 5 4 から一斉報知信号 5 5 として放射される。この送信信号 5 5 には互いに異なるデータ速度の個別の複数のチャンネルが含まれる。

【0034】

受信機 2 9 は、アンテナ 5 6 で受けた広帯域送信信号 5 5 の受信出力を中間周波数搬送波 5 9 a、5 9 b にダウンコンバートするミキサ 5 7 a、5 7 b を含む。ミキサ 5 8 a、5 8 b における第 2 段ダウンコンバート動作でこの信号をベースバンド信号に変換する。次に、Q P S K 信号をフィルタ 6 1 によりフィルタ処理して、送信側複素符号の共役値と一致するミキサ 6 2 a、6 2 b でローカルに発生した複素 p n 系列 4 3 a、4 3 b と混合する。送信機 2 7 における拡散符号と同じ符号で拡散された原波形だけが実効的に逆拡散される。それ以外の受信信号波形は受信機 2 9 には雑音として認識される。次に、データ 6 5 a、6 5 b をシグナルプロセッサ 6 7 に送り、畳込み符号化済みデータを F E C 復号化する。

【0035】

信号を受信し復号化したあとでは、ベースバンド信号はチップレベルにある。信号の I 成分および Q 成分の両方をスペクトラム拡散動作で用いた p n 系列の共役値を用いて逆拡散し、信号をシンボルレベルに戻す。

10

20

30

40

50

【 0 0 3 6 】

移動加入者局ユニットから基地局への逆方向リンクを確立するために移動加入者局ユニットは R A C H で伝送されるランダムアクセスパケットを送信する。R A C H の送信は、R A C H が F E C を受けない以外は上述の場合と同じである。通信システム 2 5 において二つ以上の R A C H を用いる場合もある。

【 0 0 3 7 】

上記 1 6 個のコヒーレント P S K 変調ずみ R A C H 7 1 プリアンブルシグネチャ 7 3 の表を図 2 に示す。各シグネチャは 1 6 個のシンボルを含む。各シンボル A は複素数 $A = 1 + j$ である。符号化の手法および複素数の説明はこの明細書の対象外であり当業者に周知である。

【 0 0 3 8 】

従来技術によるコヒーレント R A C H 7 1 検出器 7 5 を図 6 A に示す。受信機 2 9 が R A C H 7 1 搬送波を復調したのち、復調出力信号 7 7 が R A C H プリアンブル 7 3 の逆拡散のために整合フィルタ 7 9 に入力される。整合フィルタ 7 9 の出力をプリアンブル相関器 8 1 に加えて、R A C H プリアンブル 7 3 とプリアンブル符号 8 3 表示の既知プリアンブル p n 系列との間の相関をとる。プリアンブル相関器 8 1 の出力は、上記特定のプリアンブル符号 8 3 による受信ランダムアクセスバーストのタイミング 8 7 に対応するピーク値 8 5 を有する。次に、この推算したタイミング 8 7 は通常の R A K E 8 9 コンバイナで R A C H 7 1 バーストのデータ部分の受信に用いることができる。この検出器 7 5 は図 2 に示したコヒーレント P S K 符号化プリアンブルシグネチャで理想的な条件の下では十分に動作するが、距離アンビギュイティおよびドップラー効果によって動作が劣化することもあり得る。

【 0 0 3 9 】

この発明の第 1 の実施例では、非コヒーレント検出を利用可能である。その実施例では、図 2 に示したコヒーレント R A C H プリアンブルシグネチャ 7 3 は差動符号化される（すなわち、差動位相偏移変調 (D P S K) 処理される）。したがって、上記コヒーレントプリアンブルシグネチャ 7 3 は送信前にまず非コヒーレント D P S K 符号化信号に変換され、受信後に差動復号化される。

【 0 0 4 0 】

コヒーレントシンボルの非コヒーレントシンボルへの変換の方法は次のステップを経て実施される（ここで、 $i =$ 行、 $j =$ 列である）。すなわち、まず

$$S_{o,1d}(i, j) = -A \text{ の場合 ; } i \text{ 対応の全 } j \text{ に } -1 \text{ を乗算。} \quad (\text{式 2})$$

例えば、図 2 に示したシグネチャ 4 ($i = 4$) については、

【 0 0 4 1 】

【表 2】

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
4	-A	A	-A	A	-A	-A	-A	-A	-A	A	-A	A	-A	A	A	A

【 0 0 4 2 】

に - 1 を乗算して、

【 0 0 4 3 】

【表 3】

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
4	A	-A	A	-A	A	A	A	A	A	-A	A	-A	A	-A	-A	-A

【 0 0 4 4 】

が得られる。この第1のステップのあとでは、プリアンブルシグネチャは元の非変換シグネチャ(1、3、5、8、9、11、12および13)と-1乗算ずみのシグネチャ(2、4、6、7、10、14、15および16)とから成る。

【0045】

この変換処理の第2ステップはプリアンブルシグネチャ73の各連続シンボルを変換する。この処理は次式、すなわち

$$S_{old}(i, j) = S_{new}(i, j - 1) \text{ の場合 ; } S_{new}(i, j) = A \quad (\text{式3})$$

$$S_{old}(i, j) = -S_{new}(i, j - 1) \text{ の場合 ; } S_{new}(i, j) = -A \quad (\text{式4})$$

で表される。この例をさらに続けると、シグネチャ4($i = 4$)については

$$S_{old}(4, 2) = S_{new}(4, 2 - 1), -A \quad A$$

したがって、

$$S_{new}(4, 2) = -A$$

となる。

【0046】

DPSK符号化処理のこのあとの部分を、与えられたプリアンブルシグネチャ73の各連続シンボルについて行う。この処理により、16個のプリアンブルシグネチャ73のすべてを、図10に示した差動プリアンブルシグネチャ97に変換する。このDPSK変換は予め計算して移動加入者ユニットの一部としてファームウェアにロードすることができ、また基地局受信機の性能の程度に応じて発呼時に計算することもできる。DPSKプリアンブルシグネチャについては、プリアンブルシグネチャとの相関の前に受信信号を差動復号化により再生する必要がある点を除き、上述の処理と同じ処理を行う。

【0047】

この発明により構成したRACH検出器101を図6Bに示す。従来技術による受信機75について上に述べたとおり、受信RACH77は復調して整合フィルタ79の入力に加える。整合フィルタ79の出力をRAKE89、遅延手段103および第1のミキサ105に加える。受信シグネチャ97の各々は1シンボル幅、すなわち256チップ分だけ遅延させる。遅延手段103の出力を共役値算出器107に加えて受信シンボルをその共役値に変換する。複素共役値算出器107の出力を第1のミキサ105に加えて、このミキサ105により複素数の実部を選択106し、シグネチャと出力系列との間の相関をとる。この和をピーク値検出器85で閾値と比較し、16番目のシンボルの終端までにその和が閾値を超えた場合にシグネチャ検出と判定する。各シグネチャにつき1回の計算で合計16回の計算を伴うので、あるサンプル期間に累算値が2回以上閾値を超える場合もあり得る。その場合は最大の累算値を正しい累算結果として選択する。タイミング推算器87の推算出力をRACH71のバーストのデータ部分の受信のための通常のRAKE89コンパイナで用いることができる。

【0048】

この発明の第2の実施例によると、RACH検出器整合フィルタ79の各出力からの出力エネルギーを算出する。整合フィルタ79は通常チップ速度でサンプリングするが、チップ速度の2倍または4倍(またはそれ以上)の速度でオーバーサンプリングすることもできる。この実施例ではチップ速度は毎秒4.096メガチップ、すなわち0.244マイクロ秒あたり1チップである。

【0049】

整合フィルタ79からの各シンボル出力について算出したエネルギー値を蓄積したRAM100内のメモリマトリクス101を図7Aに示す。マトリクス101は、100mから30kmの範囲の基地局・加入者局間伝送距離対応の遅延シンボル値のあり得る値すべてを蓄積するように構成してある。マトリクス101はRACHプリアンブルシグネチャ期間中に送信されるチップの総数を表す256行(0乃至255)102、19列(0乃至18)104から成る。加入者局ユニットが基地局近傍の位置にあって伝搬遅延が無視で

10

20

30

40

50

きる場合は、256チップ受信後、すなわち点P(255, 0)で第1のシンボルが出力される。加入者局ユニットが距離30kmに位置する場合は、第1のシンボルは819シンボル受信後、すなわちほぼ点P(54, 4)で出力される。伝送距離に関わりなく、256チップ分の時間の経過の度ごとに次のシンボルが出力され、それを繰り返して一つの行を完結させる。シンボル16個で一つのプリアンプルシグネチャを画定しているので、マトリクス101は距離アンビギュイティを予期して追加のシンボル出力3個を収容できる(図4に示す、詳細についてさらに後述)。マトリクス101がデータ収容すると、距離30kmまで移動加入者局ユニットの対象サンプル全部を含む。

【0050】

整合フィルタ79からの各出力97は複素数、すなわち

$$z(i, k) = x(i, k) + jy(i, k),$$

ただし $i = 0$ から 255、 $k = 0$ から 18 (式5)

で与えられる。各出力の実部および虚部の2乗の和で表されるエネルギー瞬時値は次式、すなわち

$$p(i, k) = z(i, k) z(i, k)^* = x^2 + y^2 \quad (\text{式6})$$

で与えられ、マトリクス101に蓄積される。

【0051】

プリアンプルシグネチャは各々が特定のチップパターンを有する16個のシンボルひと組から成るので、整合フィルタ出力には平均値よりも大きい出力であって先行のものから各々が256チップ分の間隔を保った出力が16回現れる。合成出力はこれら整合フィルタ出力の256チップごとの和である。ここで解消すべき問題は、最初の整合フィルタ出力が最初の256チップ期間中には自動的に生じないことである。表1に示すとおり、移動加入者局ユニットと基地局との間の距離に応じて遅れて生じることがあり得る。

【0052】

プリアンプルシグネチャがある場合は、それに対応する整合フィルタ出力は256行(102)のうちの一つの19個の要素のうち16個に格納される。各行について、その行のエネルギー加算値が所定の閾値を超えるとプリアンプルシグネチャ全部が検出される。

【0053】

図7Bを参照すると、プリアンプルシグネチャの仮検出の手順200が示してある。マトリクス101にデータ格納すると(ステップ201)、各行についてエネルギー値を加算109し、同様に蓄積する(ステップ202)。加算出力の和の値が閾値を超えた行については、その行で「仮検出」があったと考える。第1行についての和の値を所定の閾値を超えているか否かを判定する(206)。超えている場合は、その行に仮検出と印を付ける(ステップ208)。各行についての加算が行われなかった場合は(ステップ210)、次の行を検索して(ステップ212)上記プロセスを反復する(ステップ206-210)。これら行のすべてについて加算を行うと、仮検出の各々について距離アンビギュイティは解消し(ステップ214)、(さらに詳しく後述)、候補の値が出力される(ステップ216)。

【0054】

上述のとおり移動加入者局ユニットの位置によっては距離アンビギュイティが生じ、プリアンプルシグネチャが最大4シンボル分の期間にわたり生じない場合があり得る。この距離アンビギュイティを解消する必要がある。したがって、仮検出と印を付けた行の各々について、その行の中で加算出力最大値を生ずる16個の互いに連続の位置のエネルギーの値を算定しなければならない。距離アンビギュイティのために、プリアンプルシグネチャの受信出力から四つのケース1、2、3および4を導き出さなければならない。これら四つのケースを図8に示す。この値では、シグネチャ1は送信されて19個の受信シンボルからアッセンブルされて、メモリマトリクス101の一つの列を形成する。これらケースの各々について、19個のシンボルのうちの互いに連続した16個のシンボルを16個のあり得るプリアンプルシグネチャの各々と相関をとり、64個の仮説出力を生ずる。こ

10

20

30

40

50

れら 64 個の仮説出力のうちの一つが受信エネルギー最大のシグネチャとなる。これら 64 個の仮説出力の最大値はケース 1 で生ずる。ケース 1 は互いに連続したシンボル全部を含んでおり、雑音を含んでいないからである。ケース 2、3 および 4 は雑音成分から導かれたシンボルを含んでおり、16 個のプリアンブルシグネチャの一つと相関しない。

【0055】

図 7C を参照すると、この発明による距離アンビギュイティ解消の手順 300 が示してある。図 8 を参照して述べたとおり、各行は合計 19 の位置を備える。図 7C において、仮検出とみられた一つの行の初めから 16 個の互いに連続した位置のエネルギーの値を分析する (ステップ 301)。これら 16 個の位置のエネルギー総和を算出し (ステップ 302)、蓄積する (ステップ 304)。その行のすべての位置の合計値が算出されなかった場合は (ステップ 306)、要素 2 乃至 17 に対応する次の 16 個の互いに連続する位置を見直す (ステップ 308)。次に、カウンタを歩進させて (ステップ 310)、上記手順を反復する (ステップ 302 乃至 306)。すべての位置についての合計を算出すると、合計値すべてを比較してその行の互いに連続した 16 の位置に最大合計値を示す位置があるか否かを判定する。次に、このシステムは最大合計値を示す 16 個の連続位置の初めに対応する列 (k) の値を出力する (ステップ 314)。これが被選択候補値である。上述の手順を仮検出の各々について反復する。

10

【0056】

図 7 を参照して述べたプロセスは擬似符号を用いて次のとおり要約できる。

【0057】

20

行 i ($i = 0$ 乃至 255)
 和 $(k) = 0$, $k = 0, 1, 2, 3$
 $k = 0$ 乃至 3 につき次式を計算、すなわち
 和 $(k) = \text{和}(k) + P(i, n + k - 1)$
 次の k .

次に、

最大の和 (k) について k を選択する
 $\max k = 0$
 $\max = \text{和}(0)$
 $k = 1$ 乃至 3 について
 和 $(k) > \max$ の場合
 $\max = \text{和}(k)$
 $\max k = k$
 次の k .

30

上述の被選択候補値をコヒーレントまたは非コヒーレント P S K 符号化のための通常の相関検出プロセスの出力と比較する。通常の相関検出プロセスはこの明細書による説明の範囲外であり、当業者には周知である。

【0058】

図 9 を参照すると、直交性と距離アンビギュイティとの関係の表が示してある。第 1 列は受信信号が相関を示すシグネチャである。第 2 列乃至第 5 列はケース 1 乃至 4 の相関値である。相関値が大きいほど受信信号との一致度が高い。相関値零は受信シンボルがそれぞれのシグネチャシンボルと直交関係にあることを示す。明らかに理解されるとおり、ケース 2、3 および 4 についてはそれぞれのシグネチャ相互間には直交性がない。

40

【0059】

図 9 に示した相関値は次式、すなわち

【0060】

【数 1】

$$\frac{100}{1024} \left| \vec{s}^{(1)} \bullet \vec{s}^{(k)H} \right|^2 = \frac{100}{1024} \left| \sum_{i=0}^{15} P_i^{(1)} \bullet P_{i+l}^{*(k)} \right|^2, k = 1, 2, \dots, 16; \text{ Equation 7}$$

で与えられる。ここで、シグネチャ 1 について $k = 1$, シグネチャ 2 について $k = 2$, . . . , シグネチャ 16 について $k = 16$; ケース 1 について $l = 0$, ケース 2 について $l = 1$, ケース 3 について $l = 2$, ケース 4 について $l = 3$ 。値 1024 は次式、すなわち

10

【0061】

【数 2】

$$1024 = \left| \vec{s}^{(1)} \bullet \vec{s}^{(1)H} \right|^2, \text{ ここで } \vec{s}^{(1)} = \text{シグネチャ 1} \quad (\text{式 8})$$

【0062】

で誘導される。また、次式

【0063】

【数 3】

20

$$\vec{s}^{(1)} \bullet \vec{s}^{(1)H} = \left[\begin{array}{cccccccccccccccc} A & A & A & -A & -A & -A & A & -A & -A & A & A & -A & A & -A & A & A \end{array} \right] \begin{array}{c} A^* \\ A^* \\ A^* \\ -A^* \\ -A^* \\ -A^* \\ A^* \\ -A^* \\ -A^* \\ A^* \\ A^* \\ -A^* \\ A^* \\ -A^* \\ A^* \\ A^* \end{array}$$

16 symbols

30

Equation 9

$$\begin{aligned} &= 16 \times A \times A^* \\ &= 16 \times |H_j| (i - j) \\ &= 16 \times 2 \\ &= 32 \quad \text{および} \end{aligned}$$

40

$A = 1 + j$ の場合、
 $A^* = A(1 - j)$ の共役値、
したがって $32 \times 2 = 1024$ が得られる。

【0064】

この発明の実施例により構成した RACH 検出器 95 を図 11 に示す。図 6A の従来技術による受信機について上に述べたとおり、受信した RACH 77 を復調して整合フィルタ 79 の入力に供給する。整合フィルタ 79 の出力を RAKE 89、時間遅延ユニット 103、第 1 段ミキサ 105、および第 1 のプロセッサ 99 に接続する。受信プリアンプルシグネチャ 97 の各々を 1 シンボル長 T_s 、すなわち 256 チップだけ遅延ユニット 103 により遅延させる。遅延ユニット 103 の出力を、受信シンボルを複素共役値に変換す

50

る共役値発生器 107 に供給する。共役値発生器 107 の出力を第 1 のミキサ 105 に供給し、このミキサ 105 により上記複素数の実部にプリアンブルシグネチャを乗算しプリアンブル相関器 81 に出力する。プリアンブル相関器 81 はあり得るシグネチャとシンボル系列ベースの出力系列との間の相関をとる。その和を閾値と比較して、その和が 16 番目のシンボルの終わりまでの間にその閾値を超えた場合は、シグネチャが検出される。各シグネチャに 1 回ずつ合計 16 回の計算が行われるので、あるサンプル時間に閾値を超える累算が 2 回以上あり得る。その場合、最大値の累算値を正しい値として選択する。

【0065】

上述のシグネチャ相関演算と同時に整合フィルタ 79 の出力 97 を第 1 のプロセッサに供給して各シンボル出力についてのエネルギー値を算出する。算出したエネルギー値の各々をメモリマトリクス 101 に蓄積する。上述のとおり、シンボル 19 個の行についてエネルギー値の算出が終わったあと、第 2 のプロセッサ 109 がその列についてのエネルギー合算値を算出し、それを第 2 のメモリ 111 に蓄積する。なお、メモリマトリクス 101 および第 2 のメモリ 111 は図示の二つの別個の部品でなく、実際には単一の RAM により構成する。所定の閾値を超えるエネルギーを仮検出力とする。シンボル 19 個から成る 256 個のあり得るシグネチャを第 2 のメモリ 111 に累算したあと、第 3 のプロセッサ 113 が 256 個のエネルギーレベルを一つずつ正常シグネチャ検出と比較し、各プロセスを相互検証し、正しい受信シグネチャ系列に到達する。

10

【0066】

複数ドップラーチャンネルに対処するために、代替の実施例では上述の四つのケースに基づくアプローチと同様のチャンネル分析を行う。ドップラーチャンネルに対処するために位相回転を導入する。この位相回転はドップラー拡散に起因する位相変動を補正し補償する。m 個のドップラーチャンネルにおけるコヒーレント検出には $m \times 4 \times 16$ 個の仮説出力を生ずる。これら m 個の仮説出力のうち最大値を選択し、それと対応するシグネチャを特定する。

20

【0067】

受信した系列が $r(t)$ である場合は、19 個のサンプル $r(nT)(n = 1, 2, 3, \dots, 19)$ が収集された度ごとに、四つのケース、すなわち $n = 1, 2, 3, \dots, 16$ (ケース 1)、 $n = 2, 3, 4, \dots, 17$ (ケース 2)、 $n = 3, 4, 5, \dots, 18$ (ケース 3)、および $n = 4, 5, 6, \dots, 19$ (ケース 4) を検討する。ドップラーを解消するために、m 個のドップラーチャンネルに対応する N 個の互いに異なる位相回転で 16 個のシグネチャと各ケースとの相関をとる。これら位相回転との相関の出力は次式、すなわち

30

【0068】

【数 4】

$$y_{ik} = \sum_{n=1}^{16} |r(n\Delta t) \times \bar{s}_i \times \exp(-j \cdot 2\pi f_{0k} n\Delta t)|^2, \text{Equation 10}$$

40

【0069】

で与えられる。ここで $i = 1, 2, 3, \dots, 16$; $k = 1, 2, 3, \dots, m$; $2 f_{0k}$ は k 番目のドップラーチャンネルの位相回転; S_i は $i = 1, 2, 3, \dots, 16$ についてあり得るシグネチャである。

【0070】

五つのドップラーチャンネルの周波数回転の例は: $(f_{01}, f_{02}, f_{03}, f_{04}, f_{05}) = (-200 \text{ Hz}, -100 \text{ Hz}, 0, 100 \text{ Hz}, 200 \text{ Hz})$ で相互間の間隔は 100 Hz である。各ケースは $m \times 16$ 個の仮説出力を生ずる。四つのケースで $m \times 16 \times 4$ 個の仮説出力を生ずる。これら $m \times 16 \times 4$ 個の仮説出力との対応の最も大きいプリアンブルシグネチャを選択する。

50

【0071】

この発明の実施例により構成した複数ドップラーチャンネル用のコヒーレント検出を用いた受信機を図12Aおよび図12Bに示す。図12Aにおいて、受信したRACH77を整合フィルタ79に加えて拡散符号(256チップ)との相関をとる。上述のとおり、256チップごとに整合フィルタから一つのシンボルが出力され、19個のシンボル出力が集められてメモリマトリクス101に蓄積されるまでその出力が続く。これら19個のシンボル出力のうち16個の互いに連続したシンボル出力をアセンブルして四つのケースを形成する。

【0072】

これら16個の連続サンプルの四つのケースの各々をプリアンブル相関器119でm個のドップラーチャンネル上の16個のプリアンブル系列の各々との間で相関をとる。これによって生じた $m \times 16 \times 4$ 個の仮説値を第2のメモリ121に蓄積する。これら $m \times 16 \times 4$ 個の仮説値のうちエネルギーの最も大きいケースを選択し123、それに対応するプリアンブルシグネチャを特定する。図12Bはあるプリアンブル系列とあるドップラーチャンネル(すなわち周波数偏移 f_{0k} ($k=1, \dots, m$)を有するチャンネル)との間のプリアンブル相関器の詳細なブロック図を示す。

10

【0073】

この発明の代替的实施例は図13に示した 16×16 シグネチャマトリクスに基づいている。この実施例を用いる際には、図13のシグネチャマトリクスの差動符号化により新たなシグネチャ組を形成する。この符号化規則は次のとおりである。すなわち、まず $S(i, k)$ 、 $M(i, k)$ および $R(i, k)$ をつぎのとおり定義する。

20

$S(i, k)$ = シグネチャ i の k 番目の要素;

$M(i, k)$ = ここに提案する新たな被伝送シグネチャ組の k 番目の要素;

$R(i, k)$ = ここに提案する新たなコピー組の k 番目の要素, 受信機蓄積用

次に、これら要素を次のとおりマップする。すなわち、 $A \dots > 1$ および $B \dots > j = \text{sqrt}(-1)$ にマップし、 $M(i, 0) = A = 1$ および $R(i, 0) = A = 1$ にセットする。 $k = 1$ 乃至15について次式を得る、すなわち、

$$M(i, k) = M(i, k-1) \times S(i, k) \quad (\text{式11})$$

$$R(i, k) = S^*(i, k) \quad (\text{式12})$$

ここで、 $*$ は複素共役値を表す。

30

【0074】

$S(i, k) = 1$ の場合、 $R(i, k) = 1$

$S(i, k) = j$ の場合、 $R(i, k) = -j$

この規則は図14に示すとおり総括でき、この図において左欄は $M(i, k)$ の四つのとり得る値を表し、第1行は $S(i, k)$ の四つのとり得る値を表す。図15は未符号化の原系列および差動符号化による変換後の系列を示す。

【0075】

受信機ではこれらシンボルを差動符号化する。 $D(0) = 1$ から始めて、復号化済みシンボル $D(k)$ ($k = 0, \dots, 15$)が受信符号化済みシンボル $C(k)$ で次のとおり与えられる。

40

【0076】

$$D(i, k) = C(i, k) \times C(i, k-1)^* \quad (\text{式13})$$

次にプリアンブルシグネチャとの相関をとり、 $\text{Sum}(i) = 0$ が得られる。 $i = 0$ 乃至15について、次式すなわち

$$\text{Sum}(i) = \text{Sum}(i) + D(i, k) \times R(i, k) \quad (\text{式14})$$

が得られる。新たな被送信シグネチャ全体を図16に示す。AをBに置換しBをAに置換することによって上述の手法と同じ手法を図13に示されるプリアンブルシグネチャに適用できる。

【産業上の利用可能性】

【0077】

50

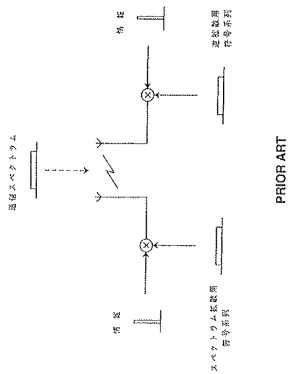
C D M A 技術を用いた第 3 世代携帯電話システムの通話品質の改善およびシステム容量拡大に利用できる。

【符号の説明】

【 0 0 7 8 】

2 5	C D M A 通信システム	
2 7	送信機	
2 9	受信機	
3 1	シグナルプロセッサ	
3 3	入力データ	
3 5	前向き誤り訂正符号器	10
4 1 a , 4 1 b	Q P S K シンボルストリーム	
4 3 a , 4 3 b	複素擬似雑音系列	
4 5 a , 4 5 b	ディジタルスペクトラム拡散信号	
4 6 a , 4 6 b , 5 7 a , 5 7 b	ミキサ	
5 3	コンバイナ	
5 9 a , 5 9 b	中間周波数信号	
6 1	フィルタ	
6 2 a , 6 2 b	ミキサ	
6 7	シグナルプロセッサ	
7 9	整合フィルタ	20
8 1	プリアンプル相関器	
8 5	ピーク検出器	
8 7	タイミング推算器	
8 9	R A K E ユニット	
1 0 1	ランダムアクセスチャネル (R A C H) 検出器	
1 0 3	遅延手段	
1 0 6	実部選択器	
1 0 7	複素共役値プロセッサ	
2 0 0	プリアンプルシグネチャ仮検出手順	
2 0 1	マトリクスにデータを格納する	30
2 0 2	各行内のエネルギーの和を算出して蓄積する	
2 0 4	第 1 行についての和を所定の閾値と比較する	
2 0 6	和は閾値よりも大きい？	
2 0 8	仮検出と印をつける	
2 1 0	各行についての和を比較済み？	
2 1 2	次の行についての和に進む	
2 1 4	距離アンビギュイティを解消する	
2 1 6	候補を出力する	
3 0 0	距離アンビギュイティを解消する手順	
3 0 1	初めの 1 6 個の位置に進む (k=0)	40
3 0 2	それら 1 6 個の位置についてのエネルギー値の和を算出する	
3 0 4	エネルギー値の和を蓄積する	
3 0 6	全位置についての和を算出した？ (すなわち k=3 成立？)	
3 0 8	次の 1 6 個の位置に進む	
3 1 2	和を互いに比較して最大値を示す位置を判定する	
3 1 4	和の最大値に対応する k の値を出力する	

【図 1】



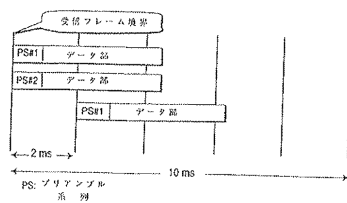
【図 2】

	P0	P1	P2	P3	P4	P5	P6	P7	P8	P9	P10	P11	P12	P13	P14	P15
シグネチャ	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
1	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
2	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
3	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
4	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
5	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
6	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
7	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
8	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
9	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
10	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
11	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
12	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
13	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
14	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
15	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A
16	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A	A

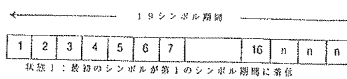
72

PRIOR ART

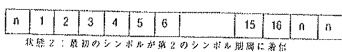
【図 3】



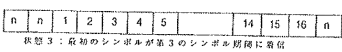
【図 4 A】



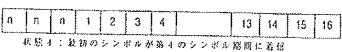
【図 4 B】



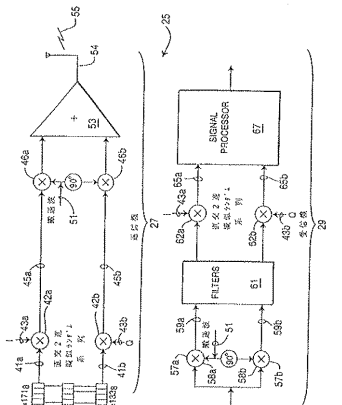
【図 4 C】



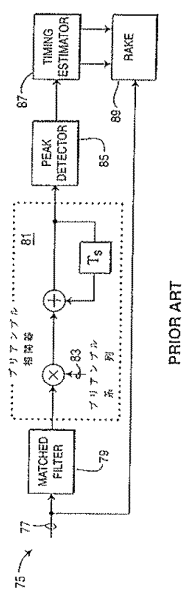
【図 4 D】



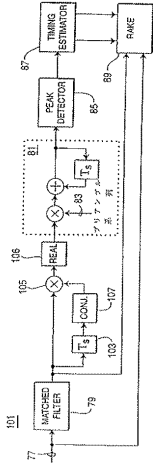
【図 5】



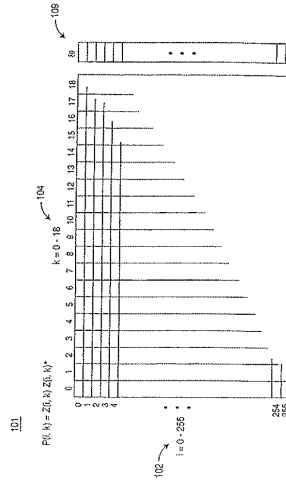
【図 6 A】



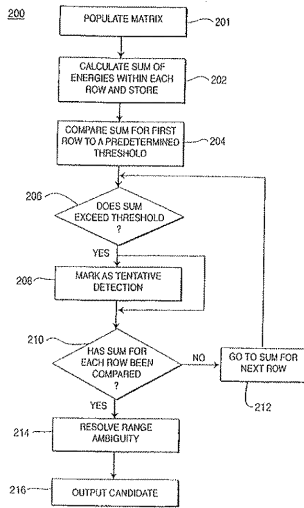
【 図 6 B 】



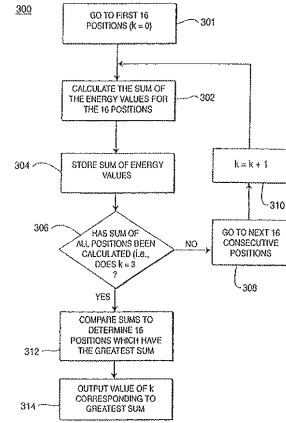
【 図 7 A 】



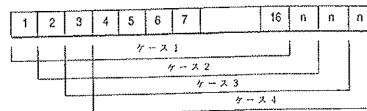
【 図 7 B 】



【 図 7 C 】



【 図 8 】



【 図 16 】

k	0_255...
S10k	A A B -A -A A -B A A -A -B -A -A -A B A
S11k	A A B -A -A A -B A -A -A B -A A -A -B A
S12k	A -A -B -A -A -A B A A A B -A -A -A -B A
S13k	A -A -B -A -A -A B A A -A -B -A A A B A
S14k	A A B -A A A B A A -A -B -A A -A -B A
S15k	A A B -A A A B A A -A B -A -A -A B A
S16k	A -A -B -A -A -B A A A B -A A A B A
S17k	A -A -B -A A -A -B A -A A -B -A A -A -B A
S18k	A A -B -A -A A B A A -A B -A -A -A -B A
S19k	A A -B -A -A A B A A -A -B -A A -A B A
S20k	A -A B -A -A -B A A A -B -A -A -A B A
S21k	A -A B -A -A -B A -A A B -A A A -B A
S22k	A A -B -A A A -B A A -A B -A A -A B A
S23k	A A -B -A A -B A -A -A -B -A -A -B A
S24k	A A B -A -A -A B A A A -B -A -A -B A
S25k	A A B -A -A -A B A -A A B -A A A -B A

フロントページの続き

(31)優先権主張番号 60/129,177

(32)優先日 平成11年4月14日(1999.4.14)

(33)優先権主張国 米国(US)

(72)発明者 ディック, スティーヴン ジー .

アメリカ合衆国 ニューヨーク州 1 1 7 6 7 ネスコンセット, ボバン ドライブ 6 1

(72)発明者 デネアン, チャールズ

アメリカ合衆国 ニューヨーク州 1 1 7 4 7 メルヴィル, ヴァーモント ストリート 5 3

(72)発明者 ゼイラ, エルダッド

アメリカ合衆国 コネティカット州 0 6 6 1 1 ترامボール, オールド オーク ロード 8

(72)発明者 パン, ジュン - リン

アメリカ合衆国 ニューヨーク州 1 1 7 2 0 サウス セットーケット, オネイダ アヴェニュー
- 3 1

(72)発明者 シン, スン - ヒュク

アメリカ合衆国 ニュージャージー州 0 7 0 2 4 フォート リー, エイス ストリート 1 5
3 1

(72)発明者 ゼイラ, アリエラ

アメリカ合衆国 コネティカット州 0 6 6 1 1 ترامボール, オールド オーク ロード 8

Fターム(参考) 5K022 EE02 EE14 EE25