

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2011-528526

(P2011-528526A)

(43) 公表日 平成23年11月17日(2011.11.17)

| | | | |
|-----------------------------|--|------------|-------------|
| (51) Int.Cl. | | F I | テーマコード (参考) |
| H03F 1/32 (2006.01) | | H03F 1/32 | 5 J 5 0 0 |
| H03F 3/217 (2006.01) | | H03F 3/217 | |

審査請求 未請求 予備審査請求 未請求 (全 15 頁)

(21) 出願番号 特願2011-518654 (P2011-518654)
 (86) (22) 出願日 平成21年7月16日 (2009. 7. 16)
 (85) 翻訳文提出日 平成23年1月13日 (2011. 1. 13)
 (86) 国際出願番号 PCT/KR2009/003933
 (87) 国際公開番号 W02010/008226
 (87) 国際公開日 平成22年1月21日 (2010. 1. 21)
 (31) 優先権主張番号 10-2008-0069311
 (32) 優先日 平成20年7月16日 (2008. 7. 16)
 (33) 優先権主張国 韓国 (KR)
 (31) 優先権主張番号 10-2009-0027754
 (32) 優先日 平成21年3月31日 (2009. 3. 31)
 (33) 優先権主張国 韓国 (KR)

(71) 出願人 503447036
 サムスン エレクトロニクス カンパニー
 リミテッド
 大韓民国キョンギード, スウォン-シ, ヨ
 ントン-ク, マエタン-ドン 4 1 6
 (74) 代理人 100070150
 弁理士 伊東 忠彦
 (74) 代理人 100091214
 弁理士 大貫 進介
 (74) 代理人 100107766
 弁理士 伊東 忠重

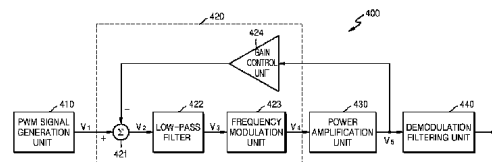
最終頁に続く

(54) 【発明の名称】 スイッチングパワー増幅装置及びその制御方法

(57) 【要約】

パワー増幅部の非線形性を除去するためのスイッチングパワー増幅装置を提供する。該スイッチングパワー増幅装置は、入力オーディオ信号を、所定のキャリア周波数を有するパルス幅変調信号に変換し、パルス幅変調信号に備えられたオーディオ信号と負帰還された出力オーディオ信号との差値を補正して、補正されたパルス幅変調信号を出力し、補正されたパルス幅変調信号に備えられた高周波成分を除去し、所定のキャリア周波数と異なるスイッチング周波数を有するように、補正されたパルス幅変調信号を変調し、変調されたパルス幅変調信号の電力を増幅することを特徴とする。

FIG. 4



【特許請求の範囲】**【請求項 1】**

スイッチングパワー増幅装置において、
入力オーディオ信号を、所定のキャリア周波数を有するパルス幅変調信号に変換するパルス幅変調信号生成部と、
前記パルス幅変調信号に備えられたオーディオ信号と負帰還された出力オーディオ信号との差値を補正して、補正されたパルス幅変調信号を出力する補正部と、
前記補正されたパルス幅変調信号に備えられた高周波成分を除去する低域通過フィルタと、
前記所定のキャリア周波数と異なるスイッチング周波数を有するように、前記補正されたパルス幅変調信号を変調する周波数変調部と、
前記変調されたパルス幅変調信号の電力を増幅するパワー増幅部と、を備えるスイッチングパワー増幅装置。

10

【請求項 2】

前記周波数変調部は、
シグマデルタ変調方式を利用して、前記補正されたパルス幅変調信号を変調することを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

【請求項 3】

前記周波数変調部は、
セルフオシレーションを通じて、前記補正されたパルス幅変調信号を変調することを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

20

【請求項 4】

前記周波数変調部の出力端子は、負帰還を通じて入力端子に連結されることを特徴とする請求項 3 に記載のスイッチングパワー増幅装置。

【請求項 5】

前記パルス幅変調信号は、デジタル信号であることを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

【請求項 6】

前記パルス幅変調信号生成部は、
デジタル入力 PCM (Pulse Code Modulation) 信号をアナログ PCM 信号に変換する変換部と、
前記キャリア周波数を有する三角波信号を発生させる三角波発生部と、
前記三角波信号と前記アナログ PCM 信号とを比較して、前記キャリア周波数のパルス幅変調信号を生成する比較部と、を備えることを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

30

【請求項 7】

前記出力オーディオ信号の負帰還経路上に、前記出力オーディオ信号の利得値を調節する利得値調節部をさらに備えることを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

【請求項 8】

前記周波数変調部は、前記入力パルス幅変調信号のキャリア周波数より低いスイッチング周波数を有するように、前記補正されたパルス幅変調信号を変調して、前記パワー増幅部の増幅効率を高めることを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

40

【請求項 9】

前記周波数変調部は、前記入力パルス幅変調信号のキャリア周波数より高いスイッチング周波数を有するように、前記補正されたパルス幅変調信号を変調して、広帯域の周波数範囲でパルス幅変調信号を増幅することを特徴とする請求項 1 に記載のスイッチングパワー増幅装置。

【請求項 10】

スイッチングパワー増幅制御方法において、

50

入力オーディオ信号を、所定のキャリア周波数を有するパルス幅変調信号に変換するステップと、

前記パルス幅変調信号に備えられたオーディオ信号と負帰還された出力オーディオ信号との差値を補正して、補正されたパルス幅変調信号を出力するステップと、

前記補正されたパルス幅変調信号に備えられた高周波成分を除去するステップと、

前記入力オーディオ信号を変換した入力パルス幅変調信号のキャリア周波数と異なるスイッチング周波数を有するように、前記補正されたパルス幅変調信号を変調するステップと、

前記変調されたパルス幅変調信号の電力を増幅するステップと、を含むスイッチングパワー増幅制御方法。

10

【請求項 1 1】

前記変調するステップは、シグマデルタ変調方式を利用して、前記補正されたパルス幅変調信号を変調することを特徴とする請求項 1 0 に記載のスイッチングパワー増幅制御方法。

【請求項 1 2】

前記変調するステップは、セルフオシレーションを通じて、前記補正されたパルス幅変調信号を変調することを特徴とする請求項 1 0 に記載のスイッチングパワー増幅制御方法。

【請求項 1 3】

前記補正するステップは、

前記入力パルス幅変調信号と、パワー増幅部から負帰還を通じて出力される出力パルス幅変調信号とを比較するステップと、

前記入力パルス幅変調信号と前記負帰還された出力パルス幅変調信号との差値を、前記入力パルス幅変調信号から減算するステップと、を含むことを特徴とする請求項 1 0 に記載のスイッチングパワー増幅制御方法。

20

【請求項 1 4】

前記補正するステップは、

前記入力パルス幅変調信号と、パワー増幅部から負帰還を通じて出力される出力パルス幅変調信号とを比較するステップと、

前記入力パルス幅変調信号と前記負帰還された出力パルス幅変調信号との差値を、前記入力パルス幅変調信号に加えるステップと、を含むことを特徴とする請求項 1 0 に記載のスイッチングパワー増幅制御方法。

30

【請求項 1 5】

前記変調するステップは、

前記補正されたパルス幅変調信号を変調して、前記補正されたパルス幅変調信号として、前記入力パルス幅変調信号のキャリア周波数より低いスイッチング周波数を有させることで、前記パワー増幅部の増幅効率を高め、前記補正されたパルス幅変調信号を変調して、前記補正されたパルス幅変調信号として、前記入力パルス幅変調信号のキャリア周波数より高いスイッチング周波数を有させることで、広帯域の周波数範囲でパルス幅変調信号を増幅することを特徴とする請求項 1 0 に記載のスイッチングパワー増幅制御方法。

40

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、スイッチングパワー増幅装置に係り、特に入力オーディオ信号を変換したパルス幅変調信号に備えられたキャリア周波数を除去し、パワーステージの動作のために新たな周波数を有するようにパルス幅変調 (Pulse Width Modulation : PWM) 信号を変調することで、パワー増幅部の非線形性を除去するスイッチングパワー増幅装置に関する。

【背景技術】

【0002】

50

線形アナログ方式のパワー増幅器として、A級、B級、AB級が使われる。かかる線形アナログ方式のパワー増幅器は、線形性に優れるが、効率が低いため、電力損失が大きいという問題点がある。かかるアナログ方式のパワー増幅器の問題点を解決するために、高い効率を有するスイッチングパワー増幅器（または、“D級パワー増幅器”という）が提案された。スイッチングパワー増幅器は、基本的に入力信号をパルス幅変調（Pulse Width Modulation：PWM）信号に変更し、パワースイッチステージを利用して、PWM信号によるスイッチングによって増幅を行う。しかし、かかるスイッチングパワー増幅器は、パワースイッチ段の非線形性により、全体的な増幅器の性能が低下するという問題点がある。かかる非線形性は、全体調和歪曲（Total Harmonic Distortion：THD）だけでなく、通過帯域内に帯域外のノイズを誘発して、信号対ノイズ比（signal-to-noise ratio：SNR）を劣化させる。また、スイッチングパワー増幅器のパワースイッチステージに連結された電力提供部の非線形性及びリップルにより、出力信号にノイズが誘発されるという問題点がある。

【発明の概要】

【発明が解決しようとする課題】

【0003】

本発明が解決しようとする課題は、スイッチングパワー増幅器の非線形性を除去するために、パワーステージに入力されるPWM信号の周波数を変更するスイッチングパワー増幅装置及びその制御方法を提供するところにある。

【課題を解決するための手段】

【0004】

本発明の実施形態によるスイッチングパワー増幅装置は、入力オーディオ信号を、所定のキャリア周波数を有するPWM信号に変換するPWM信号生成部と、前記PWM信号に備えられたオーディオ信号と負帰還された出力オーディオ信号との差値を補正して、補正されたPWM信号を出力する補正部と、前記補正されたPWM信号に備えられた高周波成分を除去する低域通過フィルタと、前記所定のキャリア周波数と異なるスイッチング周波数を有するように、前記補正されたPWM信号を変調する周波数変調部と、前記変調されたPWM信号の電力を増幅するパワー増幅部と、を備える。

【0005】

本発明の実施形態によるスイッチングパワー増幅装置は、入力パルスコード変調（Pulse Code Modulation：PCM）信号をPWM信号に変換するデジタル信号生成部を備え、前記デジタル信号生成部は、入力PCM信号をアップサンプリングするアップサンプリング部と、アップサンプリングされた入力PCM信号を、所定のキャリア周波数を有する変換されたPCM信号に変換するサンプル変換部と、変換された可聴帯域から変換されたPCM信号に含まれた量子化ノイズ成分を除去するノイズシェーピング部と、変換されたPCM信号を、所定のキャリア周波数を有するPWM信号に変換するPWM変調部と、を備える。

【0006】

前記デジタル信号生成部は、PWM信号からキャリア周波数を除去し、前記PWM信号にスイッチング周波数を付加する周波数変調部と、スイッチング周波数でのPWM信号のパワーを増幅する増幅部と、をさらに備える。

【0007】

本発明の実施形態によるスイッチングパワー増幅装置は、入力PCM信号を、所定の周波数を有するPWM信号に変換する信号生成部と、前記PWM信号から前記キャリア周波数を除去し、前記PWM信号にスイッチング周波数を付加する周波数変調部と、スイッチング周波数で前記PWM信号のパワーを増幅して、増幅された信号を生成する増幅部と、を備える。

【0008】

前記周波数変調部は、前記PWM信号と増幅された信号との差値に前記PWM信号を加

える補正部と、前記 P W M 信号から前記周波数を除去する低帯域フィルタと、前記 P W M 信号にスイッチング周波数を付加する変調部と、をさらに備える。

【 0 0 0 9 】

前記周波数変調部は、前記 P W M 信号を受信し、変調された P W M 信号を出力する O P アンプと、前記 O P アンプの (+) 端子に連結されて、前記 P W M 信号から前記所定の周波数を除去し、前記 P W M 信号にスイッチング周波数を付加する第 1 負帰還部と、前記 O P アンプの (+) 端子に連結されて、前記変調された P W M 信号を伝達し、前記 P W M 信号と前記変調された P W M 信号との間のエラーを補正する第 2 負帰還部と、をさらに備える。

【 発明の効果 】

10

【 0 0 1 0 】

本発明によれば、入力 P W M 信号に備えられたキャリア成分の周波数と異なるスイッチング周波数を有するように、入力 P W M 信号を変調することで、パワー増幅部の周波数特性を改善する一方、非線形性を補正できる。

【 図面の簡単な説明 】

【 0 0 1 1 】

【 図 1 】 従来技術によるスイッチングパワー増幅器の一例を示す図である。

【 図 2 】 従来技術によるスイッチングパワー増幅器の他の例を示す図である。

【 図 3 】 従来技術によるスイッチングパワー増幅器のさらに他の例を示す図である。

【 図 4 】 本発明の一実施形態によるスイッチングパワー増幅装置の構成を示すブロック図である。

20

【 図 5 】 デジタル方式の P W M 信号生成部の一実施形態を示すブロック図である。

【 図 6 】 アナログ方式の P W M 信号生成部の一実施形態を示すブロック図である。

【 図 7 A 】 図 4 の本発明の一実施形態によるスイッチングパワー増幅装置による信号処理過程を説明するための参照図である。

【 図 7 B 】 図 4 の本発明の一実施形態によるスイッチングパワー増幅装置による信号処理過程を説明するための参照図である。

【 図 7 C 】 図 4 の本発明の一実施形態によるスイッチングパワー増幅装置による信号処理過程を説明するための参照図である。

【 図 7 D 】 図 4 の本発明の一実施形態によるスイッチングパワー増幅装置による信号処理過程を説明するための参照図である。

30

【 図 8 】 図 4 の本発明の一実施形態によるスイッチングパワー増幅装置の構成を詳細に示す回路図である。

【 図 9 】 図 4 のパワー増幅部及び復調フィルタ部の一実施形態を示す回路図である。

【 図 1 0 】 本発明によるスイッチングパワー増幅装置の制御方法を示すフローチャートである。

【 発明を実施するための形態 】

【 0 0 1 2 】

以下、本発明の思想による実施形態が説明され、実施形態の例が添付された図面によって示される。以下、図面を参照して、本発明の一般的な思想による実施形態が説明される。

40

【 0 0 1 3 】

図 1 は、従来技術によるスイッチングパワー増幅器の一例を示す図である。

【 0 0 1 4 】

スイッチングパワー増幅器は、スイッチング動作により増幅を行うパルス幅変調 (P u l s e W i d t h M o d u l a t i o n : P W M) 方式を利用する。図 1 を参照するに、入力信号 P C M は、P W M 変調部 1 1 で P W M 信号に変調され、増幅部 1 2 は、P W M 信号によるスイッチング動作によって入力信号を増幅し、フィルタ部 1 3 は、低域通過フィルタであって、増幅した入力信号からオーディオ波形を再生する。図 1 に示した従来のスイッチングパワー増幅器は、前述したように、増幅部 1 2 の非線形性により歪曲が発

50

生するという問題点がある。

【0015】

かかる非線形性による歪曲を防止するために、従来技術において、負帰還 (negative feedback) を利用するフィードバック制御方法が試みられた。

【0016】

図2及び図3は、従来技術によるスイッチングパワー増幅器の他の例を示す図である。図2及び図3を参照するに、スイッチングパワー増幅器の非線形性による歪曲を防止するために、増幅部22から出力された増幅信号を、フィードバック部24を通じて負帰還させるか、またはフィルタ部33の出力を、フィードバック部34を通じて負帰還させる方法が提案されていた。かかる従来技術によれば、入力信号と出力信号とを比較して、その差値を入力信号に加減することで、システムの非線形性を補正しようとするのである。しかし、かかる従来技術によれば、フィードバック経路上に、ADC (analog to digital converter) 25, 35が必要である。かかるADC 25, 35によって、信号遅延、製造コストの上昇及び体積増加という問題点が発生する。

10

【0017】

また、かかる従来技術によるスイッチングパワー増幅器は、増幅部22, 32の内部の根本的なエラーソースに対する補償とならない。前述したように、デジタル増幅器のスイッチングパワー増幅ステップで、出力信号に非線形性及びノイズを誘発する。非線形性の根源は、増幅部を構成するMOSFET (Metal Oxide Semiconductor Field Effect Transistor) などのトランジスタの特性、及びスイッチング時にトランジスタ間の上昇及び下降時間の差などに起因する。かかる非線形性は、帯域外の量子化ノイズを誘発して、全体調和歪曲 (THD) だけでなく、信号対ノイズ比率 (SNR) を悪化させる。かかるスイッチングパワー増幅装置では、良好な周波数応答特性と低い歪曲特性とを有するために、高いスイッチング周波数が要求される。ほとんどのスイッチングパワー増幅器において、100kHz以上のスイッチング周波数を利用する。かかる高いスイッチング周波数は、増幅器内の各構成要素が速く動作することを必要とする。しかし、前述した従来技術による図2及び図3のスイッチングパワー増幅装置は、一般的に100kHz以上のスイッチング周波数で動作しない。その代わりに、スイッチング動作が変調器21, 31を通じて生成された固定された周波数のPWM信号を利用する。したがって、スイッチング増幅装置を構成する各構成要素の周波数特性に適したPWM信号を生成できず、増幅部22, 32の周波数特性に適したスイッチング周波数を使用しがたい。

20

30

【0018】

したがって、本発明は、入力PWM信号に備えられたキャリア周波数を除去し、新たなスイッチング周波数を付加するスイッチングパワー増幅器を提供する。

【0019】

以下、添付された図面を参照して、本発明の望ましい実施形態について具体的に説明する。

【0020】

図4は、本発明の一実施形態によるスイッチングパワー増幅装置の構成を示すブロック図である。図4を参照するに、本発明の一実施形態によるスイッチングパワー増幅装置400は、PWM信号生成部410、エラー補正及び周波数変調部420、パワー増幅部430及び復調フィルタ部440を備える。

40

【0021】

PWM信号生成部410は、入力オーディオ信号を、所定のキャリア周波数を有するPWM信号に変換して出力する。ここで、入力オーディオ信号は、デジタル信号であるPCM (Pulse Code Modulation) 信号である。PWM信号生成部410は、入力されたPCM信号により伝送される情報を、パルス幅により符号化するPWM信号に変換する。

【0022】

50

PWM信号生成部410の一実施形態が図5及び図6でさらに詳細に例示的に示される。

【0023】

図5は、デジタル方式のPWM信号生成部の一実施形態を示すブロック図である。図5を参照するに、デジタル方式のPWM信号生成部510は、アップサンプリング部511、サンプル変換部512、ノイズシェーピング部513及びPWM変調部514を備える。入力されたbビットのPCM信号のサンプリング周波数を f_s とすれば、アップサンプリング部511及びサンプル変換部512は、入力されたPCM信号をアップサンプリングして、本来のサンプリング周波数 f_s より高い $N \times f_s$ (N は、整数)の周波数を有するPCM信号を出力する。ノイズシェーピング部513は、サンプル変換部512から出力されたPCM信号に含まれた可聴帯域の量子化ノイズ成分を可聴帯域外に移す。PWM変調部514は、ノイズシェーピング部213から出力されるPCM信号をPWM信号に変換して出力する。

10

【0024】

図6は、アナログ方式のPWM信号生成部の一実施形態を示すブロック図である。図6を参照するに、アナログ方式のPWM信号生成部610は、DAC (digital-to-analog converter) 611、フィルタ部612、三角波発生部613及び比較器614を備える。デジタル信号である入力PCM信号は、DAC 611を通じてアナログPCM信号に変換され、変換されたアナログPCM信号は、フィルタ部612を経て比較器614に入力される。比較器614は、三角波発生部313で発生した f_c のキャリア周波数を有する三角波信号と、フィルタ部612から入力されたPCM信号とを利用して、 f_c の周波数を有するアナログ方式のPWM信号を出力する。

20

【0025】

再び図4を参照するに、所定のキャリア周波数を有するPWM信号 V_1 が生成されれば、エラー補正及び周波数変更部420は、負帰還された出力信号 V_5 と入力PWM信号 V_1 とを比較して、エラーを補正する一方、入力PWM信号 V_1 に備えられたキャリア周波数成分を除去し、既存のキャリア周波数と異なるスイッチング周波数成分をPWM信号 V_1 に付加する。

【0026】

具体的に、補正部421は、PWM信号生成部410から出力されたPWM信号 V_1 と、パワー増幅部430から出力されて、利得調節部424を通じて利得値が調節された負帰還された出力オーディオ信号 V_5 との差値を計算して出力する。負帰還により、入力オーディオ信号 V_1 と出力オーディオ信号 V_5 との間のエラーは補正される。低域通過フィルタ422は、補正部421から出力される信号 V_2 に備えられた高周波成分を除去し、オーディオ信号成分のみを通過させる。ここで、高周波成分には、入力PWM信号 V_1 に備えられたキャリア周波数成分だけでなく、パワー増幅部430を駆動するためのスイッチング周波数成分を含む。後述するように、本発明の実施形態によれば、入力PWM信号 V_1 に備えられたキャリア周波数と、パワー増幅部430を駆動するためのスイッチング周波数とは異なるため、補正部421を通じて出力される補正されたPWM信号 V_2 には、低帯域のオーディオ信号、入力PWM信号 V_1 のキャリア成分、及び出力PWM信号 V_5 のスイッチング周波数成分が共存する。低域通過フィルタ422は、補正されたPWM信号 V_2 から高周波成分のキャリア成分及びスイッチング周波数成分を除去し、低帯域のオーディオ信号のみを出力する。

30

40

【0027】

周波数変調部423は、入力オーディオ信号 V_1 のキャリア成分が有する周波数と異なる周波数を有するスイッチング周波数成分が付加されるように、補正されたPWM信号 V_3 を変調する。新たなスイッチング周波数成分を付加するために、多様な周波数変調方式が適用されるが、一例としてシグマデルタ変調方式を適用できる。代案として、周波数変調部423は、出力端子が負帰還を通じて入力端子に連結されたセルフオシレーションを通じて、補正されたPWM信号 V_3 を変調できる。その他にも、他の効率的な変調方法が

50

その代わりに利用される。周波数変調部 4 2 3 から出力される P W M 信号 V_4 は、入力 P W M 信号 V_1 とは異なる周波数のスイッチング周波数を有する。パワー増幅部 4 3 0 は、変調された P W M 信号 V_4 のスイッチング周波数によって、P W M 信号 V_4 を増幅する。フィルタ部 4 4 0 は、パワー増幅部 4 3 0 の出力信号 V_5 に備えられた高周波成分を除去する。P W M 方式の増幅装置では、出力信号が高速にスイッチングされ、パルスの振幅が非常に大きいため、スパイク性パルスが持続的に発生しうる。これによって、周辺部品に電磁波干渉 (e l e c t r o - m a g n e t i c i n t e r f e r e n c e : E M I) を発生させる可能性がある。電磁波干渉の量が少ない場合には、フィルタ部 4 4 0 は省略する。

【 0 0 2 8 】

図 7 A ないし図 7 D は、図 4 の本発明の一実施形態によるスイッチングパワー増幅装置による信号処理過程を説明するための参照図である。

【 0 0 2 9 】

図 4 の P W M 信号生成部 4 1 0 から出力される P W M 信号 V_1 について周波数領域で説明する。図 7 A に示したように、低周波帯域のオーディオ信号成分と、 $N \times f_s$ の周波数を有する高周波帯域のキャリア信号成分とに分類できる。補正部 4 2 1 で P W M 信号 V_1 と負帰還された出力オーディオ信号 V_5 との差値を計算して出力される補正された P W M 信号 V_2 には、図 7 B に示したように、入力 P W M 信号 V_1 のオーディオ信号及びキャリア信号成分だけでなく、負帰還を通じて入力された出力信号のスイッチング周波数成分 F_{sw} が共存する。図 7 C に示したように、低域通過フィルタ 4 2 2 は、補正された P W M 信号 V_2 の成分のうち、高周波帯域のキャリア信号及びスイッチング周波数成分を除去し、オーディオ信号のみを通過させる。図 7 D に示したように、周波数変調部 4 2 3 は、パワー増幅部 4 2 3 の動作のために、低域通過フィルタ 4 2 2 の出力信号 V_3 を変調して、既存のキャリア信号の周波数とは異なる周波数を有するスイッチング周波数成分 F_{sw} を付加して、変調された P W M 信号 V_4 を出力する。前述したように、パワー増幅部 4 3 0 は、新たに付加されたスイッチング周波数成分 F_{sw} を利用して、高周波数で P W M 信号を増幅する。

【 0 0 3 0 】

図 8 は、図 4 の本発明の一実施形態によるスイッチングパワー増幅装置の構成を詳細に示す回路図である。図 8 では、説明の便宜のために、エラー補正及び周波数変更部 4 2 0 の具体的な回路図を中心に示した。図 8 において、8 1 0 は、図 4 のエラー補正及び周波数変更部 4 2 0 に対応する。

【 0 0 3 1 】

前述したように、フィルタリングされた P W M 信号に新たなスイッチング周波数成分を付加するために、シグマデルタ変調方式を適用できる。図 8 を参照するに、周波数変調部 8 1 6 は、P W M 信号 S_2 の負帰還のための第 1 負帰還経路 8 1 4、及びエラー値を補正してセルフオシレーションを行う O P アンプ 8 1 5 を備える。ここで、O P アンプ 8 1 5 は、第 2 負帰還経路 8 2 0 を通じて入力される出力 P W M 信号と入力 P W M 信号との差値を計算して、図 4 の補正部 4 2 1 の機能を行うと共に、セルフオシレーションを通じて周波数変調部 4 2 3 の機能を行う。第 1 負帰還経路 8 1 4 は、O P アンプ 8 1 5 と共に図 4 の周波数変調部 4 2 3 の機能を行う一方、低域通過フィルタ 4 2 2 として動作する。

【 0 0 3 2 】

所定のキャリア周波数を有する入力 P W M 信号 S_1 は、O P アンプ 8 1 5 を通じてセルフオシレーションされて、入力 P W M 信号 S_1 が有するキャリア周波数と異なるスイッチング周波数を有する P W M 信号 S_2 に変調される。この時、O P アンプ 8 1 5 の出力信号の周波数変化は、第 1 負帰還経路 8 1 4 に位置したキャパシタ C_1 、 C_2 及び抵抗 R_4 、パワー増幅部 8 3 0 の伝達遅延によって決定される。パワー増幅部 8 3 0 の伝達遅延が十分に小さいと仮定し、O P アンプ 8 1 5 の入力信号である P W M 信号 S_1 の周波数を f_1 、O P アンプ 8 1 5 の出力信号である P W M 信号 S_2 の周波数を f_2 、パワー増幅部 8 3 0 の入力インピーダンスを R_{in} 、 k を所定の定数とすれば、O P アンプ 8 1 5 から出力

10

20

30

40

50

されるPWM信号S2の周波数 f_2 は、入力PWM信号S1の周波数 f_1 に関係なく $(k \times i_n + 2R_1 \times C) / (R_{in} \times 4 \times C_1 \times C_2)$ に比例する。したがって、本発明の実施形態によれば、かかるパラメータを調節することで、パワー増幅部830の駆動のためのスイッチング周波数を新たに設定できる。

【0033】

パワー増幅部830の駆動のためのスイッチング周波数の値は、必要に応じて多様に設定される。例えば、パワー増幅部830の増幅効率を高めるためには、入力PWM信号S1のキャリア周波数より変調されたPWM信号S2のスイッチング周波数がさらに低い値を有するようにパラメータを設定し、より広帯域の周波数範囲でPWM信号を増幅しようとする場合には、入力PWM信号S1のキャリア周波数より変調されたPWM信号S2の周波数がさらに高い値を有するように、エラー補正及び周波数変調部810内の抵抗及びキャパシタの値を設定することが望ましい。

10

【0034】

図8では、2次のシグマデルタ変調方式を適用する場合を示したが、これに限定されず、2次以上のシグマデルタ変調方式を適用して、入力PWM信号とは異なるスイッチング周波数を有するPWM信号を生成させることができる。前述したように、エラー補正及び周波数変更部810で新たに付加されたスイッチング周波数を有するPWM信号S2により、パワー増幅部830は、スイッチング動作されて増幅したPWM信号を出力する。

【0035】

第2負帰還部820は、パワー増幅部830で出力された信号をOPアンプ815の(-)端子に伝達する負帰還経路であって、パワー増幅部830の出力PWM信号S2の利得値を調節し、利得値が調節された出力PWM信号と入力PWM信号との間のエラーを補正するのに利用される。

20

【0036】

図9は、図4のパワー増幅部430及び復調フィルタ部440の一実施形態を示す回路図である。図9を参照するに、パワー増幅部910は、二つのFETトランジスタP1、P2を備える。パワー増幅部910のFETトランジスタP1、P2は、エラー補正及び周波数変更部810で設定された新たなスイッチング周波数を有する第2PWM信号S2により、プッシュ・プルモードで動作する。すなわち、FETトランジスタP1がスイッチオンされる間に、FETトランジスタP2はスイッチオフされ、FETトランジスタP2がスイッチオンされる間に、FETトランジスタP1はスイッチオフされる動作が反復されて、第2PWM信号S2を電力増幅する。

30

【0037】

フィルタ部920は、インダクタ921及びキャパシタ922から構成され、パワー増幅部910の出力信号に備えられた高周波成分を除去する。

【0038】

前述した本発明によれば、入力PWM信号に備えられたキャリア成分の周波数と異なるスイッチング周波数を有するように、入力PWM信号を変調することで、パワー増幅部の周波数特性を改善する一方、非線形性を補正できる。

【0039】

図10は、本発明によるスイッチングパワー増幅装置の制御方法を示すフローチャートである。図10を参照するに、ステップ1010で、入力オーディオ信号を、所定のキャリア周波数を有するPWM信号に変換する。

40

【0040】

ステップ1020で、PWM信号に備えられたオーディオ信号と負帰還された出力オーディオ信号との差値を補正して、補正されたPWM信号を出力する。具体的に、入力PWM信号とパワー増幅部から負帰還された出力PWM信号とを比較して、その差値を入力PWM信号に加減することで、エラーが補正される。

【0041】

ステップ1030で、低域通過フィルタを利用して、補正されたPWM信号に備えられ

50

た高周波成分を除去する。前述したように、入力PWM信号に備えられたキャリア周波数と、パワー増幅部を駆動するためのスイッチング周波数とは異なるため、補正部を通じて出力される補正されたPWM信号には、低帯域のオーディオ信号、入力PWM信号のキャリア成分、及び出力PWM信号のスイッチング周波数成分が共存する。したがって、低域通過フィルタを利用して、補正されたPWM信号から高周波成分のキャリア成分及びスイッチング周波数成分を除去し、低帯域のオーディオ信号のみを出力する。

【0042】

ステップ1040で、入力PWM信号に備えられたキャリア周波数と異なるスイッチング周波数を有するように、補正されたPWM信号を変調する。ステップ1030で高周波成分のスイッチング周波数成分が除去されたため、パワー増幅部の駆動のための新たなスイッチング周波数をPWM信号に付加する必要がある。したがって、本発明では、シグマデルタ変調方式またはセルフオシレーションを通じて、補正されたPWM信号に新たなスイッチング周波数成分を付加する変調を行う。

【0043】

ステップ1050で、変調されたPWM信号によってパワー増幅部を駆動して、PWM信号を増幅する。

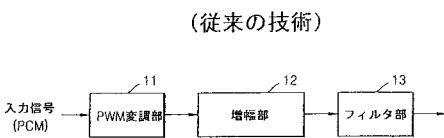
【0044】

以上のように、本発明は、限定された実施形態と図面により説明されたが、本発明が前記の実施形態に限定されるものではなく、これは、当業者ならば、かかる記載から多様な修正及び変形が可能であろう。したがって、本発明の思想は、特許請求の範囲のみによって把握されねばならず、これと均等であるか、または等価的な変形は、いずれも本発明の思想の範疇に属するといえる。

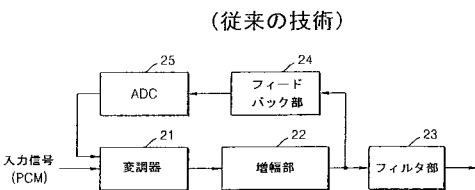
10

20

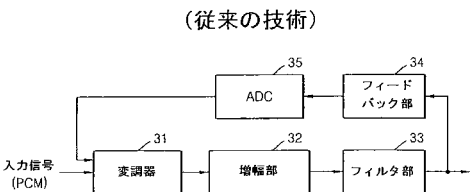
【図1】



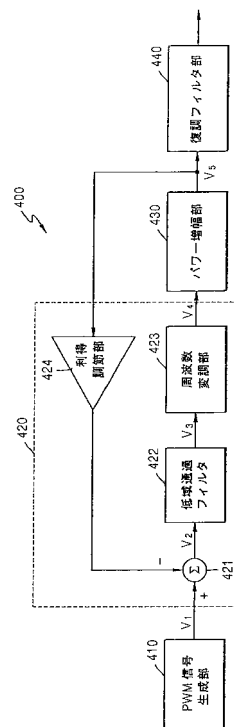
【図2】



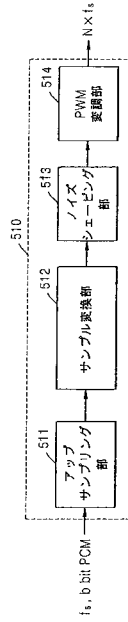
【図3】



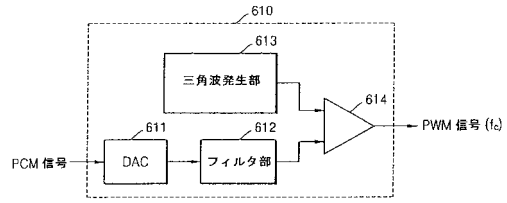
【図4】



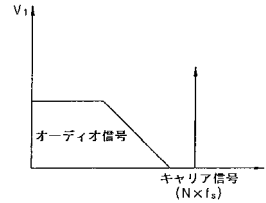
【図5】



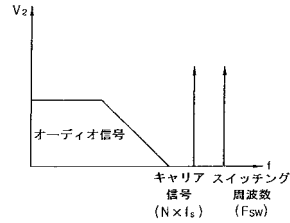
【図6】



【図7A】



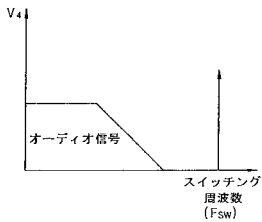
【図7B】



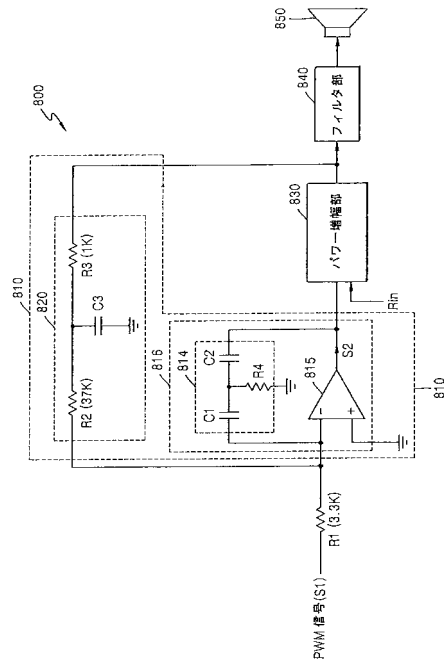
【図7C】



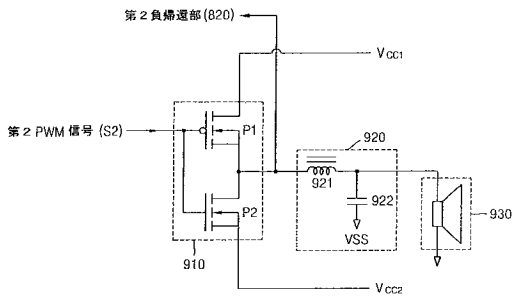
【図7D】



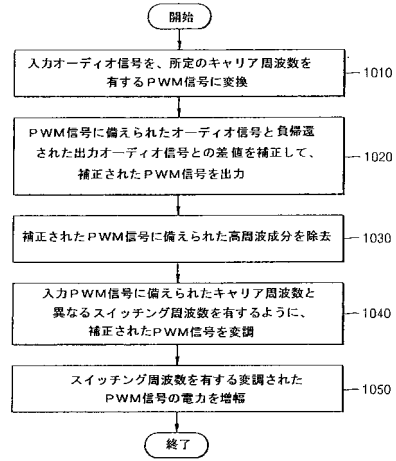
【図8】





【 図 9 】



【 図 10 】



【 国際調査報告 】

| INTERNATIONAL SEARCH REPORT | | International application No. PCT/KR2009/003933 |
|--|---|---|
| A. CLASSIFICATION OF SUBJECT MATTER | | |
| <i>H03F 3/217(2006.01)i</i> | | |
| According to International Patent Classification (IPC) or to both national classification and IPC | | |
| B. FIELDS SEARCHED | | |
| Minimum documentation searched (classification system followed by classification symbols) H03F 3/217; H03F 3/38; H03M 1/66 | | |
| Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Korean utility models and applications for utility models Japanese utility models and applications for utility models (Chinese Patents and application for patent) | | |
| Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) eKOMPASS(KIPO internal) & Keywords: switching power amplifier,PWM,PCM,frequency modulation,corrected PWM,gain control unit,low pass filter,DAC,negative feedback | | |
| C. DOCUMENTS CONSIDERED TO BE RELEVANT | | |
| Category* | Citation of document, with indication, where appropriate, of the relevant passages | Relevant to claim No. |
| X | EP 1653604 A1 (CAMCO PRODUKTIONS- UND VERTRIEBS GMBH) 03 May 2006 See Fig.5, Claims 1-24 | 1-15 |
| A | US 2002-0036579 A1 (ANTONIO GROSSO et al.) 28 March 2002 See Fig.1, Claims 1-19 | 1-15 |
| A | US 2002-0053945 A1 (BRUNO JOHAN GEORGES PUTZEYS) 09 May 2002 See Fig.4, Claims 1-11 | 1-15 |
| <input type="checkbox"/> Further documents are listed in the continuation of Box C. <input checked="" type="checkbox"/> See patent family annex. | | |
| * Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed | | "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents,such combination being obvious to a person skilled in the art "&" document member of the same patent family |
| Date of the actual completion of the international search 09 MARCH 2010 (09.03.2010) | | Date of mailing of the international search report 10 MARCH 2010 (10.03.2010) |
| Name and mailing address of the ISA/KR  Korean Intellectual Property Office Government Complex-Daejeon, 139 Seonsa-ro, Seo-gu, Daejeon 302-701, Republic of Korea Facsimile No. 82-42-472-7140 | | Authorized officer JUNG, BYEONG HONG  Telephone No. 82-42-481-5752 |

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No.

PCT/KR2009/003933

| Patent document cited in search report | Publication date | Patent family member(s) | Publication date |
|---|---------------------|----------------------------|---------------------|
| EP 1653604 A1 | 03.05.2006 | EP 1653604 B1 | 01.07.2009 |
| US 2002-0036579 A1 | 28.03.2002 | DE 60029097 D1 | 10.08.2006 |
| | | DE 60029097 T2 | 14.06.2007 |
| | | EP 1178388 A1 | 06.02.2002 |
| | | EP 1178388 B1 | 28.06.2006 |
| | | US 6473009 B2 | 29.10.2002 |
| US 2002-0053945 A1 | 09.05.2002 | AT 360916 T | 15.05.2007 |
| | | CN 1561573 A | 05.01.2005 |
| | | CN 1561573 C0 | 30.05.2007 |
| | | DE 60128117 D1 | 06.06.2007 |
| | | DE 60128117 T2 | 27.12.2007 |
| | | EP 1323230 A2 | 02.07.2003 |
| | | EP 1323230 B1 | 25.04.2007 |
| | | JP 2004-509548 A | 25.03.2004 |
| | | JP 2004-509548 T | 25.03.2004 |
| | | KR 10-2002-0067522 A | 22.08.2002 |
| | | US 6803816 B2 | 12.10.2004 |
| | | WO 02-25809 A2 | 28.03.2002 |
| | | WO 02-25809 A3 | 28.03.2002 |
| | | WO 02-25809A3 | 06.06.2002 |

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(72)発明者 パク, ヘ - グァン

大韓民国 443 - 737 キョンギ - ド スウォン - シ ヨントン - グ ヨントン - ドン チョ
ンミョンマウル 3 - ダンジ デーウー・アパート 303 - 801 (番地なし)

Fターム(参考) 5J500 AA01 AA27 AA41 AA66 AC21 AF17 AK42 AK53 AM11 AT01
AT02 AT07 NG06 NH17