

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5123282号  
(P5123282)

(45) 発行日 平成25年1月23日 (2013. 1. 23)

(24) 登録日 平成24年11月2日 (2012. 11. 2)

(51) Int. Cl.		F I			
HO4N	7/01	(2006.01)	HO4N	7/01	G
G09G	5/00	(2006.01)	HO4N	7/01	Z
G09G	5/391	(2006.01)	G09G	5/00	520V
G09G	3/20	(2006.01)	G09G	3/20	650E
			G09G	3/20	650J

請求項の数 36 (全 37 頁)

(21) 出願番号 特願2009-285191 (P2009-285191)  
 (22) 出願日 平成21年12月16日 (2009. 12. 16)  
 (62) 分割の表示 特願2003-110878 (P2003-110878)  
 の分割  
 原出願日 平成15年4月15日 (2003. 4. 15)  
 (65) 公開番号 特開2010-68544 (P2010-68544A)  
 (43) 公開日 平成22年3月25日 (2010. 3. 25)  
 審査請求日 平成21年12月16日 (2009. 12. 16)  
 (31) 優先権主張番号 60/372, 880  
 (32) 優先日 平成14年4月15日 (2002. 4. 15)  
 (33) 優先権主張国 米国 (US)  
 (31) 優先権主張番号 10/273, 505  
 (32) 優先日 平成14年10月18日 (2002. 10. 18)  
 (33) 優先権主張国 米国 (US)

(73) 特許権者 500046438  
 マイクロソフト コーポレーション  
 アメリカ合衆国 ワシントン州 9805  
 2-6399 レッドモンド ワン マイ  
 クロソフト ウェイ  
 (74) 代理人 100077481  
 弁理士 谷 義一  
 (74) 代理人 100088915  
 弁理士 阿部 和夫  
 (72) 発明者 スティーブン ジェイ. エストロップ  
 アメリカ合衆国 98014 ワシントン  
 州 カーネーション ノースイースト 6  
 3 ウェイ 28223

審査官 益戸 宏

最終頁に続く

(54) 【発明の名称】 プログレッシブ・ビデオ表示のためのインターレース・ビデオ画像の処理を容易にする方法および装置

(57) 【特許請求の範囲】

【請求項1】

グラフィックス・デバイス・ドライバに関連付けられたグラフィックス・デバイスによって処理されるべきインターレースされたビデオ・データの記述を、前記グラフィックス・デバイス・ドライバに識別させること、をレンダラーにさせること、

前記グラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を、前記レンダラーに識別させることを、前記グラフィックス・デバイス・ドライバにさせること、

前記レンダラーに、少なくとも1つの識別されたグラフィックス処理能力を選択すること、かつ前記少なくとも1つの識別されたグラフィックス処理能力に対する入力要件を前記グラフィックス・デバイス・ドライバに要求することをさせること、および、

前記少なくとも1つの識別されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を、前記レンダラーに対して識別することを、前記グラフィックス・デバイス・ドライバにさせること

を備えることを特徴とする方法。

【請求項2】

レンダリング・ロジックと、

グラフィックス・デバイス・ロジックと、

前記レンダリング・ロジックと前記グラフィックス・デバイス・ロジックとに動作可能に結合されるインターフェース・ロジックと

を備える装置であって、

前記インターフェース・ロジックを使用することによって、

前記レンダリング・ロジックは、前記グラフィックス・デバイス・ロジックに関連付けられたグラフィックス・デバイスによって処理されるべきインターレースされたビデオ・データの記述を前記グラフィックス・デバイスへ提供し、

前記グラフィックス・デバイス・ロジックは、前記グラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を識別し、

前記レンダリング・ロジックは、少なくとも1つの選択されたグラフィックス処理能力に対する入力要件を前記グラフィックス・デバイス・ロジックに要求し、および、

前記グラフィックス・デバイス・ロジックは、前記少なくとも1つの選択されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を識別する

ことを特徴とする装置。

【請求項3】

前記インターフェース・ロジックは、少なくとも1つのアプリケーション・プログラミング・インターフェース（API）を含むことを特徴とする請求項2に記載の装置。

【請求項4】

グラフィックス・デバイス・ドライバに関連付けられたグラフィックス・デバイスによって処理されるべきインターレースされたビデオ・データの記述を前記グラフィックス・デバイス・ドライバに対してレンダラーが識別すること、

前記グラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を前記レンダラーに対して前記グラフィックス・デバイス・ドライバが識別すること

、前記レンダラーが、少なくとも1つの識別されたグラフィックス処理能力を選択し、かつ前記少なくとも1つの識別されたグラフィックス処理能力に対する入力要件を前記グラフィックス・デバイス・ドライバに要求すること、および、

前記少なくとも1つの識別されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を前記レンダラーに対して前記グラフィックス・デバイス・ドライバが識別すること

を可能にするインターフェース能力を提供することを備える動作を少なくとも1つの処理装置に実行させるためのコンピュータ実行可能命令を有することを特徴とするコンピュータ可読記録媒体。

【請求項5】

前記インターフェース能力は、少なくとも1つのアプリケーション・プログラミング・インターフェース（API）を含むことを特徴とする請求項4に記載のコンピュータ可読記録媒体。

【請求項6】

レンダラーとグラフィックス・デバイス・ドライバをインターフェースする方法であって、

ビデオ・データをインターレース解除する際に、グラフィックス・デバイス・ドライバに、関連付けられたグラフィックス・デバイスによって実行することができる少なくとも1つのグラフィックス処理能力に関して、レンダラーが照会することを可能にし、

前記少なくとも1つのグラフィックス処理能力を前記レンダラーに対して識別することによって、前記グラフィックス・デバイス・ドライバが前記照会に応答することを可能にし、

前記識別された少なくとも1つのグラフィックス処理能力に関連付けられた少なくとも1つの入力要件に関して、前記レンダラーが前記グラフィックス・デバイス・ドライバに追加照会することを可能にし、

前記グラフィックス処理能力に関連付けられた前記少なくとも1つの入力要件を前記レンダラーに対して識別することによって、前記グラフィックス・デバイス・ドライバが前記追加照会に応答することを可能にする

10

20

30

40

50

ように構成可能な少なくとも1つのアプリケーション・プログラミング・インターフェース（API）を提供すること  
を備えることを特徴とする方法。

【請求項7】

レンダリング・ロジックと、グラフィックス・デバイス・ドライバ・ロジックと、少なくとも1つのアプリケーション・プログラミング・インターフェース（API）とを提供するように動作可能に構成された少なくとも1つの処理ユニットを備える装置であって、

前記レンダリング・ロジックは、少なくとも1つの処理ユニットに動作可能に結合されている場合、ビデオ・データをインターレース解除する際に、少なくとも1つのAPIを介して前記グラフィックス・デバイス・ドライバ・ロジックに照会し、関連付けられたグラフィックス・デバイスによって実行することができる少なくとも1つのグラフィックス処理能力を決定し、

グラフィックス・デバイス・ドライバ・ロジックは、前記少なくとも1つのAPIを介して、前記少なくとも1つのグラフィックス処理能力を前記レンダリング・ロジックに対して識別して応答し、

レンダリング・ロジックは、前記識別された少なくとも1つのグラフィックス処理能力に関連付けられた少なくとも1つの入力要件に関して、前記少なくとも1つのAPIを介して前記グラフィックス・デバイス・ドライバ・ロジックに追加照会し、

前記グラフィックス・デバイス・ドライバ・ロジックは、前記少なくとも1つのAPIを介して、前記グラフィックス処理能力に関連付けられた前記少なくとも1つの入力要件を前記レンダリング・ロジックに対して識別して応答する

ように構成されていることを特徴とする装置。

【請求項8】

インターフェース環境を確立することを備える動作を少なくとも1つの処理装置に実行させるためのコンピュータ実行可能命令を有するコンピュータ可読媒体であって、前記インターフェース環境を確立する際に、

ビデオ・データをインターレース解除する際に、グラフィックス・デバイス・ドライバ・ロジックに、関連付けられたグラフィックス・デバイスによって実行することができる少なくとも1つのグラフィックス処理能力に関して、レンダリング・ロジックが照会することを可能とし、

前記少なくとも1つのグラフィックス処理能力を前記レンダリング・ロジックに対して識別することによって前記グラフィックス・デバイス・ドライバ・ロジックが前記照会に応答することを可能とし、

前記レンダリング・ロジックは、前記識別された少なくとも1つのグラフィックス処理能力に関連付けられた少なくとも1つの入力要件に関して、前記グラフィックス・デバイス・ドライバ・ロジックに追加照会することを可能とし、

前記グラフィックス処理能力に関連付けられた前記少なくとも1つの入力要件を前記レンダリング・ロジックに対して識別することによって、前記グラフィックス・デバイス・ドライバ・ロジックが前記追加照会に応答することを可能とする

ことを特徴とするコンピュータ可読記録媒体。

【請求項9】

前記インターフェース環境は少なくとも1つのアプリケーション・プログラミング・インターフェース（API）を使用して動作可能に提供されることを特徴とする請求項8に記載のコンピュータ可読記録媒体。

【請求項10】

ビデオ・データのインターレース解除をサポートするように構成されたレンダリング・ロジックと、

グラフィックス・デバイス・ドライバ・ロジックと、および、  
インターフェース・ロジックと

を備えた装置であって、前記インターフェース・ロジックは、

10

20

30

40

50

前記グラフィックス・デバイス・ドライバ・ロジックに関連付けられ、前記ビデオ・データのインターレース解除をサポートするように構成されている、グラフィックス・デバイスによって実行することができるグラフィックス処理能力を要求する照会を前記レンダリング・ロジックから受け取り、

前記照会を前記グラフィックス・デバイス・ドライバ・ロジックに伝達し、

前記少なくとも1つのグラフィックス処理能力を識別する、前記照会に対する、応答を前記グラフィックス・デバイス・ドライバ・ロジックから受け取り、

前記応答を前記レンダリング・ロジックに伝達する

ように動作可能に構成されていることを特徴とする装置。

#### 【請求項11】

前記インターフェース・ロジックは、さらに、

前記識別された少なくとも1つのグラフィックス処理能力に関連付けられた少なくとも1つの入力要件に関しての別の照会を、前記レンダリング・ロジックから受け取り、

前記別の照会を前記グラフィックス・デバイス・ドライバに伝達し、

前記グラフィックス処理能力に関連付けられた前記少なくとも1つの入力要件を識別する別の応答を、前記グラフィックス・デバイス・ドライバ・ロジックから受け取り、

前記別の応答を前記レンダリング・ロジックに伝達する

ように動作可能に構成されることを特徴とする請求項10に記載の装置。

#### 【請求項12】

前記インターフェース・ロジックは、少なくとも1つのアプリケーション・プログラミング・インターフェース(API)を含むことを特徴とする請求項11に記載の装置。

#### 【請求項13】

レンダリング・プロセスと、グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスとの間で通信する方法であって、

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも1つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイス・ドライバ・プロセスによって前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の、識別子を備える少なくとも1つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行することを備え、

前記レンダリング・プロセスとグラフィックス・デバイスとによって処理されるべきビデオ・データの前記記述、および前記グラフィックス・デバイスが提供することのできる前記少なくとも1つの対応する処理能力は、前記ビデオ・データをインターレース解除することに関連付けられている

ことを特徴とする方法。

#### 【請求項14】

前記少なくとも1つの対応する処理能力は、BOBライン倍加能力、切替適応能力、3次元適応能力、および運動ベクトル・ステアード能力を備える一群の処理能力、から選択された少なくとも1つの処理能力を含むことを特徴とする請求項13に記載の方法。

#### 【請求項15】

レンダリング・プロセスと、グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスとの間で通信する方法であって、

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも1つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイス・ドライバ・プロセスによって前記照会コールを受け取

10

20

30

40

50

り、前記照会コールを構文解析して、前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の、識別子を備える少なくとも1つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行することを備え、

前記レンダリング・プロセスおよびグラフィックス・デバイスによって処理されるべきビデオ・データの前記記述、および前記グラフィックス・デバイスが提供することのできる前記少なくとも1つの対応する処理能力は、前記ビデオ・データをフレーム・レート変換することに関連付けられていることを特徴とする方法。

10

【請求項16】

前記少なくとも1つの対応する処理能力は、フレーム反復/ドロップ能力、線形時相補間能力、および運動ベクトル・ステアード能力を備える一群の処理能力、から選択された少なくとも1つの処理能力を含むことを特徴とする請求項15に記載の方法。

【請求項17】

レンダリング・プロセスと、グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスとの間で通信する方法であって、

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも1つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

20

前記グラフィックス・デバイス・ドライバ・プロセスによって前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の、識別子を備える少なくとも1つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行することを備え、

前記少なくとも1つの肯定応答パラメータは、前記少なくとも1つの対応する処理能力に関連付けられた少なくとも1つのグローバル一意識別子(GUID)を含み、

前記照会肯定応答コールは、複数の対応する処理能力に関連付けられた複数のグローバル一意識別子(GUID)を含み、

30

前記複数のGUIDは、前記複数の対応する処理能力に関連付けられた少なくとも1つの比較因子に対応する順番で配列されることを特徴とする方法。

【請求項18】

前記少なくとも1つの比較因子は、前記複数の対応する処理能力に関連付けられた品質因子を含むことを特徴とする請求項17に記載の方法。

【請求項19】

レンダリング・プロセスと、グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスとの間で通信する方法であって、

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも1つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

40

前記グラフィックス・デバイス・ドライバ・プロセスによって前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の、識別子を備える少なくとも1つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行することを備え、

前記照会コールは、DeinterlaceQueryAvailableModes

50

コールを含むことを特徴とする方法。

【請求項 2 0】

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも 1 つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイス・ドライバ・プロセスによって、前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも 1 つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも 1 つの対応する処理能力の、識別子を含んでいる少なくとも 1 つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行すること

を備える動作を少なくとも 1 つの処理装置に実行させるためのコンピュータ実行命令を有し、

前記レンダリング・プロセスおよび前記グラフィックス・デバイスによって処理されるべきビデオ・データの前記記述、および前記グラフィックス・デバイスが提供することのできる前記少なくとも 1 つの対応する処理能力は、前記ビデオ・データをインターレース解除することに関連付けられていること

を特徴とするコンピュータ可読記録媒体。

【請求項 2 1】

前記少なくとも 1 つの対応する処理能力は、B O B ライン倍加能力、切替適応能力、3次元適応能力、および運動ベクトル・ステアード能力を備える一群の処理能力、から選択された少なくとも 1 つの処理能力を含むことを特徴とする請求項 2 0 に記載のコンピュータ可読記録媒体。

【請求項 2 2】

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも 1 つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイス・ドライバ・プロセスによって、前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも 1 つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも 1 つの対応する処理能力の、識別子を含んでいる少なくとも 1 つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行すること

を備える動作を少なくとも 1 つの処理装置に実行させるためのコンピュータ実行命令を有し、

前記レンダリング・プロセスおよびグラフィックス・デバイスによって処理されるべきビデオ・データの前記記述、および前記グラフィックス・デバイスが提供することのできる前記少なくとも 1 つの対応する処理能力は、前記ビデオ・データをフレーム・レート変換することに関連付けられていることを特徴とするコンピュータ可読記録媒体。

【請求項 2 3】

前記少なくとも 1 つの対応する処理能力は、フレーム反復 / ドロップ能力、線形時相補間能力、および運動ベクトル・ステアード能力、を備える一群の処理能力から選択された少なくとも 1 つの処理能力を含むことを特徴とする請求項 2 0 に記載のコンピュータ可読記録媒体。

【請求項 2 4】

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも 1 つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

10

20

30

40

50

前記グラフィックス・デバイス・ドライバ・プロセスによって、前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の、識別子を含んでいる少なくとも1つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行することを備える動作を少なくとも1つの処理装置に実行させるためのコンピュータ実行命令を有し、

前記少なくとも1つの肯定応答パラメータは、前記少なくとも1つの対応する処理能力に関連付けられた少なくとも1つのグローバル一意識別子 ( G U I D ) を含み、

前記照会肯定応答コールは、複数の対応する処理能力に関連付けられた複数のグローバル一意識別子 ( G U I D ) を含み、

前記複数の G U I D は、前記複数の対応する処理能力に関連付けられた少なくとも1つの比較因子に対応する順番で配列されることを特徴とするコンピュータ可読記録媒体。

【請求項 25】

前記少なくとも1つの比較因子は、前記複数の対応する処理能力に関連付けられた品質因子を含むことを特徴とする請求項 24 に記載のコンピュータ可読記録媒体。

【請求項 26】

レンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも1つのコール・パラメータを有する照会コールを、前記レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイス・ドライバ・プロセスによって、前記照会コールを受け取り、前記照会コールを構文解析して、前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに含まれるビデオ・データの前記記述に基づいた、前記グラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の、識別子を含んでいる少なくとも1つの肯定応答パラメータを有する照会肯定応答コールを、前記グラフィックス・デバイス・ドライバ・プロセスによって発行すること

を備える動作を少なくとも1つの処理装置に実行させるためのコンピュータ実行命令を有し、

前記照会コールは、 `DeinterlaceQueryAvailableModes` コールを含むことを特徴とするコンピュータ可読記録媒体。

【請求項 27】

レンダリング・プロセスと、グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスとの間で通信する方法であって、

選択されたビデオ・データを処理するためにグラフィックス・デバイスが提供することのできる選択された対応する処理能力の識別子を備える少なくとも1つのコール・パラメータを有するビデオ・インターレース解除に関する照会コールを、レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスによって前記照会コールを受け取り、前記照会コールを構文解析して前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに基づき、前記選択された対応する処理能力に関連付けられた少なくとも1つの入力要件、を備える少なくとも1つの肯定応答パラメータを有する照会肯定応答を、前記グラフィックス・デバイス・ドライバ・プロセスによって発行することを備えることを特徴とする方法。

【請求項 28】

前記照会コールは、 `DeinterlaceQueryModesCaps` コールを含むことを特徴とする請求項 27 に記載の方法。

10

20

30

40

50

## 【請求項 29】

前記少なくとも1つの応答パラメータは、以前の出力フレーム・パラメータ、入力プール・パラメータ、前方参照サンプル・パラメータ、後方参照サンプル・パラメータ、出力フレーム形式パラメータ、ビデオ処理能力パラメータ、インターレース解除副長方形パラメータ、インターレース解除YUV-RGBパラメータ、インターレース解除ストレッチXパラメータ、インターレース解除ストレッチYパラメータ、インターレース解除アルファ・ブレンド・パラメータ、色補正パラメータ、ガンマ補正パラメータ、回転パラメータ、およびシアリング・パラメータを備える一群の肯定応答パラメータから選択された少なくとも1つの肯定応答パラメータを含むことを特徴とする請求項27に記載の方法。

## 【請求項 30】

選択されたビデオ・データを処理するためにグラフィックス・デバイスが提供することのできる選択された対応する処理能力の識別子を備える少なくとも1つのコール・パラメータを有するビデオ・インターレース解除に関する照会コールを、レンダリング・プロセスによって発行すること、

前記グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスによって前記照会コールを受け取り、前記照会コールを構文解析して前記少なくとも1つのコール・パラメータを取り出すこと、および、

前記コール・パラメータに基づき、前記選択された対応する処理能力に関連付けられた少なくとも1つの入力要件を含んでいる少なくとも1つの応答パラメータを有する照会応答を、前記グラフィックス・デバイス・ドライバ・プロセスによって発行すること

を備える動作を少なくとも1つの処理装置に実行させるためのコンピュータ実行可能命令を有することを特徴とするコンピュータ可読記録媒体。

## 【請求項 31】

前記照会コールは、DeinterlaceQueryModesCapsコールを含むことを特徴とする請求項30に記載のコンピュータ可読記録媒体。

## 【請求項 32】

前記少なくとも1つの応答パラメータは、以前の出力フレーム・パラメータ、入力プール・パラメータ、前方参照サンプル・パラメータ、後方参照サンプル・パラメータ、出力フレーム形式パラメータ、ビデオ処理能力パラメータ、インターレース解除副長方形パラメータ、インターレース解除YUV-RGBパラメータ、インターレース解除ストレッチXパラメータ、インターレース解除ストレッチYパラメータ、インターレース解除アルファ・ブレンド・パラメータ、色補正パラメータ、ガンマ補正パラメータ、回転パラメータ、およびシアリング・パラメータを備える一群の応答パラメータから選択された少なくとも1つの応答パラメータを含むことを特徴とする請求項30に記載のコンピュータ可読記録媒体。

## 【請求項 33】

レンダリングする手段と、

グラフィックス・デバイスをドライブする手段と、を備え、

前記レンダリングする手段は、

前記レンダリングする手段と前記グラフィックス・デバイスをドライブする手段により処理されるべきビデオ・データの記述を含んだ少なくとも1つのコール・パラメータを有する照会コールを発行する手段を有し、

前記グラフィックス・デバイスをドライブする手段は、

前記少なくとも1つのコール・パラメータを検索するために前記照会コールを受け取りそして前記照会コールを構文分析するための手段と、

前記コール・パラメータに含まれる前記ビデオ・データの記述に基づいて前記グラフィックス・デバイスをドライブする手段が提供できる少なくとも1つのグラフィックス処理能力のための識別子を含む少なくとも1つの肯定応答パラメータを含む照会肯定応答コールを発行するための手段を有し、

(i) 前記レンダリングする手段と前記グラフィックス・デバイスをドライブする手

10

20

30

40

50



段により処理されるべき前記ビデオ・データの記述、及び(i i)前記グラフィックス・デバイスをドライブする手段が提供できる少なくとも1つのグラフィックス処理能力の両方が、前記ビデオ・データのインターレース解除に関連していることを特徴とする装置。

【請求項34】

レンダリングする手段と、

グラフィックス・デバイスをドライブする手段と、を備え、

前記レンダリングする手段は、

前記レンダリングする手段と前記グラフィックス・デバイスをドライブする手段により処理されるべきビデオ・データの記述を含んだ少なくとも1つのコール・パラメータを有する照会コールを発行する手段を有し、

前記グラフィックス・デバイスをドライブする手段は、

前記少なくとも1つのコール・パラメータを検索するために前記照会コールを受け取りそして前記照会コールを構文分析するための手段と、

前記コール・パラメータに含まれる前記ビデオ・データの記述に基づいて前記グラフィックス・デバイスをドライブする手段が提供できる少なくとも1つのグラフィックス処理能力のための識別子を含む少なくとも1つの肯定応答パラメータを含む照会肯定応答コールを発行するための手段を有し、

(i)前記レンダリングする手段と前記グラフィックス・デバイスをドライブする手段により処理されるべき前記ビデオ・データの記述、及び(ii)前記グラフィックス・デバイスをドライブする手段が提供できる少なくとも1つのグラフィックス処理能力の両方が、前記ビデオ・データのフレーム・レート変換に関連していることを特徴とする装置。

【請求項35】

前記少なくとも1つのグラフィックス処理能力が、BOBライン倍加能力と、切替適応化能力と、三次元適応化能力と、運動ベクトル・ステアード能力とを含む処理能力のグループから選択された少なくとも1つの処理能力を含むことを特徴とする請求項34に記載の装置。

【請求項36】

前記少なくとも1つのグラフィックス処理能力が、フレーム反復/ドロップ能力と、線型時相補間能力と、三次元適応化能力と、運動ベクトル・ステアード能力とを含む処理能力のグループから選択された少なくとも1つの処理能力を含むことを特徴とする請求項34に記載の装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、一般に、ビデオ処理およびビデオ表示に関し、より詳細には、プログレッシブ・ビデオ表示のためのインターレースされたビデオ画像の処理を容易にする方法および装置に関する。

【背景技術】

【0002】

特許証のためのこの米国本特許出願は、2002年4月15日出願の、「Methods and Apparatuses for Facilitating De-Interlacing of Video Images」という名称の特許証番号60/376,880の同時継続米国仮特許出願の優先権の特典を主張し、参照によりその開示全体を本明細書に組み込む。

【0003】

ビデオ画像シーケンスは、一般に、プログレッシブ・シーケンスとインターレースされたシーケンスの2つのタイプに分類することができる。プログレッシブ・ビデオでは、ビデオ・データのフレームを構成するすべての画素が時間的に同時にサンプリングされる。インターレースされたビデオでは、ビデオ画像の1つ置きラインが時間的に交互にサン

10

20

30

40

50

プリングされる。したがってその結果得られるインターレースされたビデオ・フレームは2つの「フィールド」から構成されており、各フィールドの高さはそのビデオ・フレームの半分の高さになる。

【0004】

インターレースされたビデオ・シーケンスの例としては、TV信号およびDVカメラ一体型ビデオの出力がある。プログレッシブ・ビデオ・シーケンスの例としては、ある種のDVDおよびWindows（登録商標）Media Videoエンコーダの出力などのコンピュータ生成ビデオがある。さらに、一部のプロ仕様のビデオ・カメラもまた、プログレッシブ・ビデオを生成する。

【0005】

コンピュータのモニタおよび他の類似の表示装置は「プログレッシブ・ディスプレイ・システム」の例であり、したがって追加的な処理をまったく必要とせずにプログレッシブ・ビデオを表示することができる。インターレースされたビデオは、最初に「インターレース解除」されない限りコンピュータのモニタ上に表示することはできない。

【0006】

従来型パーソナル・コンピュータ（PC）でビデオをインターレース解除するための現在の技術では、グラフィックス・プロセッサ（graphics processor）によって「グラフィックス・オーバーレイ・デバイス（graphics overlay device）」が使用されることが必要となる。グラフィックス・オーバーレイ・デバイスの使用にはいくつかの制約および制限があり、したがってこれらのデバイスを使用することは将来的には評価が低くなる可能性がある。例えば、大部分のPCにはグラフィックス・オーバーレイ・デバイスが1つしかない場合がある。さらに、大部分のグラフィックス・オーバーレイ・デバイスは、BOBアルゴリズムなどの粗雑なインターレース解除アルゴリズムしか提供しない。

【発明の開示】

【発明が解決しようとする課題】

【0007】

この結果、これらおよび他の理由から、ビデオのインターレース解除を容易にするための改善された方法および装置が求められている。

【課題を解決するための手段】

【0008】

本発明のある種の典型的な側面によれば、ビデオのインターレース解除を容易にするための方法および装置が提供される。例として、ある種の実装には、コンピュータのモニタおよび/または他の類似の表示装置上に表示することができる単一ビデオ・フレームを生成するためにビデオ・フィールドをインターレース解除するようグラフィックス・プロセッサ・ロジック（すなわち、ハードウェア、ファームウェアおよび/またはソフトウェア）に指示するための、インターフェースをとる方法および装置が提供されている。これは、グラフィックス・オーバーレイ・デバイスを必要とせずに達成することができる。

【0009】

本発明のある種の実装によれば、グラフィックス・デバイス・ドライバに、対応するグラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を、レンダラーに対して識別することを、させることと、その識別されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を、そのレンダラーに対して識別することを、そのグラフィックス・デバイス・ドライバにさせることとを含む方法が提供される。

【0010】

本発明の他の実装では、グラフィックス・デバイス・ドライバは、対応するグラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を、レンダラーに対して識別し、その識別されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を、レンダラーに対して識別するように、動作可能に構成されている。

【0011】

本発明のさらに別の実装によれば、グラフィックス・デバイス・ドライバに、対応するグラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を、レンダラーに対して識別すること、を実行させ、またその識別されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を、そのレンダラーに対して識別することをそのグラフィックス・デバイス・ドライバにさせることを、少なくとも1つの処理装置に実行させるためのコンピュータ実行可能命令を含むコンピュータ可読媒体が提供される。

**【0012】**

上記および他の要件は、グラフィックス・デバイス・ドライバに関連付けられたグラフィックス・デバイスによって処理されるべきインターレースされたビデオ・データの記述を、そのグラフィックス・デバイス・ドライバに対して識別することを、レンダラーにさせること、を含む方法によっても達成される。この方法は、インターレース解除および/または他の適用可能な処理を提供するために使用することができるグラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力をそのレンダラーに対して識別することを、そのグラフィックス・デバイス・ドライバにさせること、およびそのレンダラーにその識別されたグラフィックス処理能力の少なくとも1つを選択すること、かつその1つ以上の選択されたグラフィックス処理能力に対する入力要件をそのグラフィックス・デバイス・ドライバに要求することをさせることをさらに含む。この方法はまた、その1つ以上の識別されたグラフィックス処理能力に関連付けられた入力要件を、そのレンダラーに対して識別することを、そのグラフィックス・デバイス・ドライバにさせることも含む。

**【0013】**

ある種の実装では、レンダリング・ロジック、グラフィックス・デバイス・ロジック、およびインターフェース・ロジックを含む装置が提供される。インターフェース・ロジックはレンダリング・ロジックとグラフィックス・デバイス・ロジックを動作可能に結合する。その結果、レンダリング・ロジックは、グラフィックス・デバイス・ロジックに関連付けられたグラフィックス・デバイスによって処理されるべきインターレースされたビデオ・データの記述を提供することができ、グラフィックス・デバイス・ロジックは、グラフィックス・デバイスに関連付けられた少なくとも1つのグラフィックス処理能力を識別することができ、レンダリング・ロジックは、少なくとも1つの選択されたグラフィックス処理能力に対する入力要件をグラフィックス・デバイス・ロジックに要求することができ、グラフィックス・デバイス・ロジックは、その少なくとも1つの選択されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件を識別することができる。

**【0014】**

さらに別の典型的な実装では、ビデオ・データをインターレース解除する際に、関連付けられたグラフィックス・デバイスが実行することのできる少なくとも1つのグラフィックス処理能力に関して、グラフィックス・デバイス・ドライバに対する照会（query）をレンダラーから受け取ること、その照会をそのグラフィックス・デバイス・ドライバに伝達すること、そのレンダラーに対して1つ以上のグラフィックス処理能力を識別するその照会への応答をそのグラフィックス・デバイス・ドライバから受け取ること、およびその応答をそのレンダラーに伝達することを含む方法が提供される。別の実装では、この方法は、その識別されたグラフィックス処理能力に関連付けられた少なくとも1つの入力要件に関して、グラフィックス・デバイス・ドライバに対する追加照会をそのレンダラーから受け取ること、その追加照会をそのグラフィックス・デバイス・ドライバに伝達すること、そのグラフィックス処理能力に関連付けられたその1つ以上の入力要件を識別するその追加照会に対する追加応答をそのグラフィックス・デバイス・ドライバから受け取ること、およびその追加応答をそのレンダラーに伝達することも含む。

**【0015】**

本発明のさらに別の実装では、レンダリング・プロセスと、グラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスとの間で通信する方法

10

20

30

40

50

が提供される。ここで、例えば、この方法は、そのレンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述を備える少なくとも1つのコール・パラメータ (call parameter) を有する照会コール (query call)、をレンダリング・プロセスによって発行すること、グラフィックス・デバイス・ドライバ・プロセスによってその照会コールを受け取り、その照会コールを構文解析して、1つ以上のコール・パラメータを取り出すこと、およびビデオ・データの記述に基づいてグラフィックス・デバイスが提供することのできる少なくとも1つの対応する処理能力の識別子を含んでいる少なくとも1つの肯定応答パラメータ (acknowledgment parameter) を有する照会肯定応答コール (query acknowledgment call) を、グラフィックス・デバイス・ドライバ・プロセスによって発行することを含む。

10

**【0016】**

別の典型的な方法は、選択されたビデオ・データを処理するためにグラフィックス・デバイスが提供することのできる選択された対応する処理能力の識別子を含んでいる少なくとも1つのコール・パラメータを有する照会コールをレンダリング・プロセスによって発行すること、そのグラフィックス・デバイスに関連付けられたグラフィックス・デバイス・ドライバ・プロセスによってその照会コールを受け取り、1つ以上のコール・パラメータを取り出すためにその照会コールを構文解析すること、およびその選択された対応する処理能力に関連付けられた少なくとも1つの入力要件を含んでいる少なくとも1つの肯定応答パラメータ (acknowledgment parameter) を有する照会肯定応答 (query acknowledgment) を、グラフィックス・デバイス・ドライバ・プロセスによって発行することを含む。

20

**【0017】**

本発明のさらに別の態様によれば、レンダリング・プロセスと、関連付けられたグラフィックス・デバイス・ドライバを有するグラフィックス・デバイスとの間にビデオ・ストリーム・オブジェクトを確立する方法が提供される。ここで、例えば、この方法は、ストリーミングされたビデオ・データを処理する期間にグラフィックス・デバイスが実行することが可能な選択された対応する処理能力の識別子と、そのストリーミングされたビデオ・データを処理する期間にレンダリング・プロセスとグラフィックス・デバイスによって処理されるべきビデオ・データの記述とを含む少なくとも2つのコール・パラメータを有するオープン・ストリーム・コールをレンダリング・プロセスによって発行することを含む。この方法は、対応するプロセスによってオープン・ストリーム・コールを受け取り、コール・パラメータを取り出すためにそのオープン・ストリーム・コールを構文解析すること、その対応するプロセスが提供するビデオ・ストリーム・オブジェクトに対応するストリーム識別子を、その対応するプロセスによって発行することをさらに含む。

30

**【0018】**

さらに別の実装では、ビデオ・ストリーム・オブジェクトを閉じる方法が提供される。ここで、例えば、この方法は、既に確立されたビデオ・ストリーム・オブジェクトに対応するストリーム識別子を含んでいる少なくとも1つのコール・パラメータを有するクローズ・ストリーム・コールを、レンダリング・プロセスによって発行すること、対応するプロセスによって、このクローズ・ストリーム・ストリームコールを受信し、コール・パラメータを取り出すためにこのクローズ・ストリーム・コールを構文解析すること、およびその事前に確立されたビデオ・ストリーム・オブジェクトを、その対応するプロセスに閉じさせることを含む。

40

**【0019】**

上記および他の要件の一部は、インターレースされたビデオ・データを操作する際に使用する方法によっても扱われる。この方法は、幅、高さおよびストライドを有するビデオ・サーフェスに関連付けられたトップ・フィールド・データとボトム・フィールド・データとを含むインターレースされたビデオ・データにアクセスすることを含む。この方法は、トップ・フィールド・データとボトム・フィールド・データを分離することと、その高さよりも低い再解釈された高さとそのストライドよりも大きな再解釈されたストライドと

50

を再解釈されたビデオ・サーフェスが有するように、その再解釈されたビデオ・サーフェスの分離されたトップとボトムフィールド・データを構成することによって再解釈されたビデオ・サーフェスを生成することをさらに含む。

【図面の簡単な説明】

【0020】

【図1】本発明のある種の実装態様での使用に適した典型的なコンピュータ・システムを全般的に示すブロック図である。

【図2】本発明のある種の典型的な実装に合わせて、2つのインターレースされたフィールドを含んでいるビデオ・サーフェスを示す説明図である。

【図3】本発明のある種の典型的な実装に合わせて、ビデオ信号をレンダリングするように構成されたコンピュータまたは類似の装置のある種の機能素子を示すブロック図である。

10

【図4】本発明のある種の典型的な実装に合わせて、ビデオ信号を処理する方法を示す流れ図である。

【発明を実施するための形態】

【0021】

添付の図面を参照して以下の詳細な説明を読むことによって、本発明の様々な方法および装置のより徹底した理解が得られよう。

【0022】

図面に目を向けると、そこには、類似の要素が類似の参照番号で示され、本発明は、適切なコンピューティング環境で実装されているように描かれている。必須ではないが、本発明は、パーソナル・コンピュータによって実行される、プログラム・モジュールなどの、コンピュータ実行可能命令という一般的な状況で説明することにする。一般に、プログラム・モジュールには、特定のタスクを実行するかまたは特定の抽象データ型を実装するルーチン、プログラム、オブジェクト、コンポーネント、データ構造等が含まれる。さらに、本発明は、ハンドヘルド・デバイス、マルチプロセッサ・システム、マイクロプロセッサ・ベースの、またはプログラム可能な民生電子機器、ネットワークPC、ミニ・コンピュータ、メインフレーム・コンピュータ等を含む他のコンピュータ・システム構成によっても実行することができることが当業者には理解されよう。

20

【0023】

典型的なビデオ・ディスプレイ環境

30

図1は、以下で説明する方法および装置を実装することができる適切なコンピューティング環境120の一例を示している。典型的なコンピューティング環境120は適切なコンピューティング環境の一例にすぎず、本明細書に記載の改良された方法およびシステムの用途または機能の範囲に関していかなる限定をも示唆することを意図するものではない。また、コンピューティング環境120は、コンピューティング環境120に示される構成要素のどれか1つまたはそれらの組合せに関するいかなる依存状態または必要条件を有するものと解釈されるべきでもない。

【0024】

本明細書に記載の改良された方法および装置は、多数の他の汎用または専用コンピューティング・システム環境または構成によって使用可能である。適切と思われる周知のコンピューティング・システム、環境および/または構成の例としては、限定はしないが、パーソナル・コンピュータ、サーバ・コンピュータ、シン・クライアント、シック・クライアント、ハンドヘルドまたはラップトップ・デバイス、マルチプロセッサ・システム、マイクロプロセッサ・ベースのシステム、セットトップボックス、プログラム可能な民生電子機器、ネットワークPC、ミニ・コンピュータ、メインフレーム・コンピュータ、上記システムまたはデバイスのどれかを含む分散型コンピューティング環境等がある。

40

【0025】

図1に示すように、コンピューティング環境120には、コンピュータ130の形態の汎用コンピューティング・デバイスが含まれる。コンピュータ130の構成要素としては、1つまたは複数のプロセッサまたは処理装置132、システム・メモリ134、および

50

システム・メモリ 134 を含めて様々なシステム・コンポーネントをプロセッサ 132 に結合するバス 136 を含むことができる。

【0026】

バス 136 は、メモリ・バスまたはメモリ・コントローラ、周辺バス、アクセラレイティッド・グラフィックスポート、および様々なバス・アーキテクチャのどれかを使用するプロセッサまたはローカル・バスを含めて、数種類のバス構造のどれか 1 つまたは複数を表している。限定はしないが一例として、このようなアーキテクチャには、業界標準アーキテクチャ (ISA) バス、マイクロ・チャンネル・アーキテクチャ (MCA) バス、拡張 ISA (EISA) バス、ビデオ電子標準協会 (VESA) ローカル・バス、および Mezzanine バスとしても知られる周辺コンポーネント相互接続 (PCI) バスが含まれる。

10

【0027】

コンピュータ 130 は、通常、様々なコンピュータ可読媒体を含む。このような媒体は、コンピュータ 130 によってアクセス可能な任意の使用可能な媒体であってよく、揮発性および不揮発性媒体、取り外し可能および非取り外し可能な媒体を含む。

【0028】

図 1 では、システム・メモリ 134 は、ランダム・アクセス・メモリ (RAM) 140 などの揮発性メモリ形式、および / または読み出し専用メモリ (ROM) 138 などの不揮発性メモリ形式のコンピュータ可読媒体を含む。起動時などにコンピュータ 130 内の素子間で情報を転送するために役立つ基本ルーチンを含んでいる基本入出力システム (BIOS) 142 が ROM 138 に記憶されている。RAM 140 は、通常、プロセッサ 132 によって即座にアクセス可能であり、かつ / または現在動作中のデータおよび / またはプログラム・モジュールを含んでいる。

20

【0029】

コンピュータ 130 は、他の取り外し可能 / 非取り外し可能、揮発性 / 不揮発性のコンピュータ記憶媒体をさらに含むことができる。例えば、図 1 は、非取り外し可能な不揮発性磁気媒体 (図示せず、一般には「ハード・ドライブ」と称する) に対して読み出しと書き込みを行うハードディスク・ドライブ 144 と、取り外し可能な不揮発性磁気ディスク 148 (例えば「フロッピー (登録商標) ディスク」) に対して読み出しと書き込みを行う磁気ディスク・ドライブ 146 と、CD-ROM/R/RW、DVD-ROM/R/RW/+R/RAM、または他の光媒体などの取り外し可能な不揮発性光ディスク 152 に対して読み出しと書き込みを行う光ディスク・ドライブ 150、を示している。ハードディスク・ドライブ 144、磁気ディスク・ドライブ 146、および光ディスク・ドライブ 150 は、それぞれに 1 つまたは複数のインターフェース 154 によってバス 136 に接続される。

30

【0030】

ドライブおよび関連付けられたコンピュータ可読媒体は、コンピュータ可読命令、データ構造、プログラム・モジュール、および他のデータの揮発性ストレージをコンピュータ 130 に提供する。本明細書に記載の典型的な環境はハードディスク、取り外し可能な磁気ディスク 148、および取り外し可能な光ディスク 152 を使用しているが、この典型的な操作環境では、コンピュータによってアクセス可能なデータを記憶することができる他のタイプのコンピュータ可読媒体、例えば磁気カセット、フラッシュメモリ・カード、デジタル・ビデオ・ディスク、ランダム・アクセス・メモリ (RAM)、読み取り専用メモリ (ROM) 等も使用することができるということを当業者には理解されたい。

40

【0031】

オペレーティング・システム 158、1 つまたは複数のアプリケーション・プログラム 160、他のプログラム・モジュール 162 およびプログラムデータ 164 を含めて多数のプログラム・モジュールを、ハードディスク、磁気ディスク 148、光ディスク 152、ROM 138、または RAM 140 上に記憶することができる。

【0032】

50

本明細書に記載の改良された方法およびシステムは、オペレーティング・システム 158、1つまたは複数のアプリケーション・プログラム 160、他のプログラム・モジュール 162、および/またはプログラムデータ 164、の範囲内で実装することができる。

【0033】

ユーザは、キーボード 166 およびポインティング・デバイス 168 (「マウス」等)等の入力装置を介してコンピュータ 130 にコマンドおよび情報を提供することができる。この他の入力装置としては(図示せず)、マイクロフォン、ジョイスティック、ゲームパッド、衛星放送用アンテナ、シリアルポート、スキャナー、カメラ等を含むことができる。これらおよび他の入力装置は、バス 136 に結合されているユーザ入力インターフェース 170 を介して処理装置 132 に接続されているが、パラレルポート、ゲームポート、またはユニバーサル・シリアル・バス(USB)などの他のインターフェースおよびバス構造を介して接続することもできる。

10

【0034】

モニタ 172 または他のタイプの表示装置も、ビデオ・アダプタ 174 などのインターフェースを介してバス 136 に接続される。モニタ 172 の他に、パーソナル・コンピュータは、通常、出力周辺インターフェース 175 を介して接続することができるスピーカーおよびプリンタなどの他の周辺出力装置(図示せず)を含む。ビデオ・アダプタ 174 は、通常、ビデオ・グラフィックス・デバイス(video graphics device)を含む。

【0035】

コンピュータ 130 は、遠隔コンピュータ 182 等の1つまたは複数の遠隔コンピュータへの論理接続を使用してネットワーク接続された環境で動作することができる。遠隔コンピュータ 182 は、コンピュータ 130 に関して本明細書に記載した要素および特徴の多くまたはすべてを含むことができる。

20

【0036】

図1に示した論理接続は、ローカル・エリア・ネットワーク(LAN) 177 と一般的な広域ネットワーク(WAN) 179 である。このようなネットワーク接続環境は、オフィス、企業規模のコンピュータ・ネットワーク、イントラネット、およびインターネットでは普及している。

【0037】

LAN ネットワーク接続環境で使用されるとき、コンピュータ 130 はネットワーク・インターフェースまたはアダプタ 186 を介して LAN 177 に接続される。WAN ネットワーク接続環境で使用されるとき、コンピュータは、通常、モデム 178 または WAN 179 を介して通信を確立する他の手段を含む。内蔵であっても外付けでもよいモデム 178 は、ユーザ入力インターフェース 170 または他の適切な機構を介してシステム・バス 136 に接続することができる。

30

【0038】

図1に示されているのは、インターネットを介した WAN の具体的な実装である。ここでは、コンピュータ 130 は、インターネット 180 を介して少なくとも1つの遠隔コンピュータ 182 との通信を確立するためにモデム 178 を使用している。

【0039】

ネットワーク接続された環境では、コンピュータ 130 に関して示したプログラム・モジュールまたはその一部は、遠隔メモリ・ストレージ・デバイスに記憶することができる。したがって、図1に示すように、遠隔アプリケーション・プログラム 189 は遠隔コンピュータ 182 のメモリ・デバイス上に常駐することができる。図示し説明したネットワーク接続は一例であって、コンピュータ間に通信リンクを確立する他の手段を使用することもできることが理解されよう。

40

【0040】

ビデオのインターレース解除

上記の通り、ビデオ画像データをコンピュータのモニタ上または他の類似の表示装置上に正確に表示することができるようにある種のビデオ画像データをインターレース解除す

50

る必要がある。既に発売されているMicrosoft（登録商標）Windows（登録商標）オペレーティング・システムは、例えば、ビデオをコンピュータのモニタ上に表示する際にそのビデオをインターレース解除するためには「グラフィックス・オーバーレイ・デバイス」に依存してきた。この技術または他の類似の技術にはいくつかの欠点があるが、それらの欠点には例えば以下のものが含まれる。（１）コンピュータには「グラフィックス・オーバーレイ・デバイス」が１つしかなく、したがって単一のビデオ・ストリームしか正確に表示することはできない。（２）グラフィックス・オーバーレイ・デバイスが、コンピュータのデスクトップ・ディスプレイに「keyed（嵌めこまれ）」されてしまう。すなわちエンド・ユーザは印刷画面キーを押しても、その時点で表示されているビデオ画像ではなく基調色（key color）を取り込むだけだということである。（３）ユーザがウィンドウを新しい位置にドラッグすると、ビデオが表示されるべき場所に基調色が時折点滅しながら表示される。（４）ユーザがビデオ再生ウィンドウの上に半透明のウィンドウをドラッグすると、基調色はそのビデオ画像ではなくユーザのウィンドウとブレンドされる。

10

## 【0041】

さらに、現代のグラフィックス・オーバーレイ・デバイスが使用するインターレース解除するための一般的な方法は、非常に品質が低い。これは、テレビジョンなどの民生用デバイスの品質よりも遥かに低い水準である。

## 【0042】

当業者には、現行の技術にはこれら以外の他の欠点もあることに気付かれよう。

20

## 【0043】

本明細書で提示する新しい方法および装置は、グラフィックス・オーバーレイ・デバイスを必要とせずにグラフィックス・プロセッサがビデオ画像をインターレース解除することを可能にする。提示する技術は、より高度なインターレース解除アルゴリズム、特に従来の装置と比較した場合に、表示されるビデオ画像の視覚的品質が大幅に向上するようなアルゴリズム、をグラフィックス・プロセッサが使用することを可能にする。

## 【0044】

インターレースされたフィールドの典型的な再解釈

図2の上部には、2つのインターリーブされたフィールド、すなわちトップ・フィールド202とボトム・フィールド204とを有するように示されるインターリーブされたビデオ・サーフェス200が示されている。ビデオ・サーフェス200は、幅206、高さ208、およびストライド210を有する。図2の下部には、再解釈されたビデオ・サーフェス200が、分離したトップ・フィールド202とボトム・フィールド204とを有するように示されている。ここで、ビデオ・サーフェス200は、対応するインターレースされたビデオ・サーフェス200の高さの1/2の高さ208と、対応するインターレースされたビデオ・サーフェス200のストライドの2倍のストライド210とを有する。

30

## 【0045】

レンダラーとグラフィックス・デバイス間のインターフェース

図3は、図1に示されているようなコンピュータ内でビデオ信号をレンダリングする際に使用されるある種の要素/機能を示すブロック図である。これらの様々な要素および/または機能は、ハードウェアおよび/またはソフトウェアで適切なものとして実装可能である。これらの要素および/または機能の多くは周知の技術を代表するものである。本発明のある側面では、グラフィックス・インターフェースとグラフィックス・デバイス・ドライバとの間のインターフェース（例えばデバイス・ドライバ・インターフェース、DDI）は、グラフィックス・オーバーレイを必要とせず、かつ/またはレンダラーの機能を改善して、グラフィックス・デバイス・ドライバ/ロジックとより良好な通信を行うように変更され、インターレース、フレーム・レート変換、および/またはグラフィックス・デバイスの他の機能の改善点を活用する。したがって、図3の典型的な装置300の記述に続いて、適用可能な方法が、図4に、さらに、本発明のある追加実装例に従ってアプリケ

40

50



ーション・プログラミング・インターフェース (API) の形式で、提示されている。

【0046】

装置300は、変換ロジック302を含む。この変換ロジックは、例えば中央処理装置、グラフィックス処理装置および/またはこれらの組合せによって実行される命令を含むことができる。変換ロジック302は、少なくとも1つのソース304から符号化されたビデオ・データを受け取るように構成されている。ソース304からのこの符号化されたビデオ・データはある種の方式(例えばMPEG-2等)で符号化されており、変換ロジック302はこの符号化されたビデオ・データを復号するように構成されている。一例として、ソース304は、磁気ディスクおよび関連するディスク・ドライブ、光ディスクおよび関連するディスク・ドライブ、磁気テープおよび関連するテープ・ドライブ、メモリ、送信される信号、または変換ロジック302に符号化されたビデオ・データを分配または他の方法で提供するように構成された他の類似のソースを含むことができる。ある種の実装態様では、ソースは、インターネット306および遠隔ソース308に代表されるようなネットワークおよび遠隔ソースを含むことができる。

10

【0047】

変換ロジック302によって出力された復号されたビデオ・データ入力は、少なくとも1つのレンダラー310に提供される。レンダラー310は、ビデオ・ストリームを復号する変換ロジック302を支援し、ビデオ画像が表示装置172のアスペクト比と一致するようにビデオ画像をアスペクト比を補正し、クローズド・キャプションまたはDVDサブ・ピクチャ画像などの他の補助的画像データをこのビデオ画像とブレンドし、次いで表示装置172上に表示するために適宜そのビデオ画像データをグラフィックス・インターフェース・ロジック(graphics interface logic)312に送出するように構成されている。この結果得られたレンダリングされたビデオ・データは、次いでグラフィック・インターフェース・ロジック312に提供される。グラフィック・インターフェース・ロジック312は、例えばDirectDraw(登録商標)、Direct3D(登録商標)、および/または類似のロジックを含むことができる。グラフィック・インターフェース・ロジック312は、レンダラー310とグラフィックス・デバイス332との間にインターフェースを提供するように構成されている。

20

【0048】

グラフィック・インターフェース・ロジック312によるデータ出力は、デバイス・ドライバ・インターフェース314を使用してグラフィックス・デバイス・ドライバ320に提供される。ここで、デバイス・ドライバ・インターフェース314は、それに関連付けられた少なくとも1つのアプリケーション・プログラミング・インターフェース(API)316を有するように示されている。デバイス・ドライバ・インターフェース314は、レンダラー310とグラフィックス・デバイス・ドライバ320の間のインターフェースをサポートするように構成されている。

30

【0049】

図3に示されるように、ある種の実装では、デバイス・ドライバ・インターフェース314とグラフィックス・デバイス・ドライバ320は、グラフィックス・デバイス332の操作環境に関してユーザ・モード・ロジック318またはカーネル・モード・ロジック319のどちらかの部分にさらに分類することができる。

40

【0050】

この例では、レンダラー310によるビデオ・データ出力は最終的にグラフィックス・プロセッサ・ユニット(GPU)322に提供される。これはインターレース解除ロジック324、フレームレート・コンバータ・ロジック326(任意選択)、および/またはビデオ・データの他の処理を実行するように構成可能である。この例では、これらの名称が示す通り、インターレース解除ロジック324はビデオ・データをインターレース解除するように構成されており、フレームレート・コンバータ・ロジック326はフレーム・レートを必要/所望に応じて変更するように構成されている。

【0051】

50

G P U 3 2 2 からの出力はビデオ・メモリ 3 2 8 に提供される。ビデオ・メモリ 3 2 8 が読み取られると、その結果生じるデータは次いでデジタル・アナログコンバータ ( D A C ) 3 3 0 に提供され、このデジタル・アナログ・コンバータ ( D A C ) 3 3 0 は表示装置 1 7 2 が表示するのに適した対応するアナログ・ビデオ信号を出力する。別の構成では、表示装置 1 7 2 は、D A C 3 3 0 を必要とせずにビデオ・メモリ 3 2 8 からのデジタル・データを処理するように構成することができる。図示したように、グラフィックス・デバイス 3 3 2 は、G P U 3 2 2、ビデオ・メモリ 3 2 8 および D A C 3 3 0 を含むことができる。ある種の実装では、グラフィックス・デバイス 3 3 2 は、P C または類似のデバイス内で構成することができるビデオ・グラフィック・カードの形態を取る。

【 0 0 5 2 】

図 3 に示す構成はビデオ・データ処理装置の一例にすぎない。当業者には、本発明の方法および装置がこの他の実現可能な構成も利することができることが理解されよう。

【 0 0 5 3 】

典型的なインターフェース操作

次に図 4 の流れ図を参照すると、レンダラー 3 1 0 とグラフィックス・デバイス 3 3 2 をインターフェースする方法 4 0 0 が示されている。1 つまたは複数の A P I 3 1 6 を、方法 4 0 0 を実行するかまたは他の方法でサポートするように、構成することができる。

【 0 0 5 4 】

動作 4 0 2 で、レンダラー 3 1 0 は、ビデオ・データの記述をグラフィックス・デバイス・ドライバ 3 2 0 に提供する。ここで、このビデオ・データは、処理されて最終的に表示装置 1 7 2 を介して表示されるように、予め選択される。これに呼応して、グラフィックス・デバイス・ドライバ 3 2 0 は動作 4 0 4 で、グラフィックス・デバイス 3 3 2 についての適用可能な、または他の方法で使用可能なグラフィックス処理能力を識別する。この識別されたグラフィックス能力は G P U 3 2 2 または他の類似のロジックに関連付けられる。ある種の実装では、例えば 1 つまたは複数のインターレース解除機能、レート・コンバータ機能および / または他の適用可能な機能を、ある種の方法で識別することができる。

【 0 0 5 5 】

動作 4 0 6 では、レンダラー 3 1 0 または他の関連付けられたロジックは、識別されたグラフィックス処理能力の少なくとも 1 つを選択する。動作 4 0 8 では、レンダラー 3 1 0 は、その選択された 1 つ以上のグラフィックス処理能力に関する任意の適用可能な入力要件を要求する。動作 4 1 0 では、この要求に応答して、グラフィックス・デバイス・ドライバ 3 2 0 が任意の適用可能な入力要件をレンダラー 3 1 0 に提供する。

【 0 0 5 6 】

動作 4 1 2 で、レンダラー 3 1 0 はビデオ・データ用のストリームを開く。動作 4 1 4 で、レンダラー 3 1 0 とグラフィックス・デバイス 3 2 2 は、ビデオを処理し、ストリーミングし、最終的に表示する。動作 4 1 6 で、レンダラー 3 1 0 は、動作 4 1 2 で開いたストリームを閉じる。

【 0 0 5 7 】

典型的なインターフェース実装

装置 3 0 0 は、ビデオ・データのインターレース解除、フレーム・レート変換および / または他の処理、を提供するように構成することができるビデオ処理システムの一例である。さらなる例として、本発明のある種の典型的な実装によって、M i c r o s o f t ( 登録商標 ) D i r e c t X ( 登録商標 ) V A は、レンダリングされ表示されるべき画像データの処理に関連付けられたインターレース解除およびフレーム・レート変換をサポートするように拡張されるか、または他の方法で強化することができる。さらなる関連情報を、M i c r o s o f t ( 登録商標 ) W i n d o w s ( 登録商標 ) P l a t f o r m D e s i g n N o t e e n t i t l e d D i r e c t X ( 登録商標 ) V A : V i d e o A c c e l e r a t i o n A P I / D D I , d a t e d J a n u a r y 2 3 , 2 0 0 1、に見つけることができ、これらを参照により本明細書に組み込む。

10

20

30

40

50

## 【0058】

以下では、グラフィックス・デバイス・ドライバにおいてビデオ・コンテンツに関するインターレース解除、フレーム・レート変換および/または他の処理能力をサポートするようにMicrosoft(登録商標)DirectX(登録商標)VAを有利に拡張するAPIを説明する。この説明は、ドライバ開発者および他の当業者にたいして、典型的なAPIと本明細書に記載の方法および装置について明確な理解を提供する。

## 【0059】

本明細書では、方法と装置が、Microsoft(登録商標)Window(登録商標)のPC用オペレーティング・システムの現在におけるバージョンに適用可能なAPIの見地から、説明しているが、この方法および装置は他のオペレーティング・システムおよび/または他のデバイスにも適用可能であることを理解されたい。

10

## 【0060】

インターレースされたビデオは、例えば、ビデオ用DirectX(登録商標)Video AccelerationおよびDirect3D(登録商標)9 APIを使用してインターレース解除することができる。グラフィックス・エンジン(例えばGPU)およびハードウェア・オーバーレイは、存在するならば、最小限のBOBをサポートし、インターレース解除機能を組み入れているはずである。

## 【0061】

インターレース解除またはフレーム・レート変換処理の出力はプログレッシブ・フレームである。本明細書に記載のインターレース解除の、およびフレーム・レート変換のインターフェイスはすべてのビデオ表示機構から独立している。以下の例では、目標DirectDraw(登録商標)サーフェスにインターレース解除された出力が提供される。これを行うことによって、従来のハードウェア・オーバーレイ・ソリューションの必要性が排除される。

20

## 【0062】

本明細書で使用するインターレース解除という用語は、所与の時間 $t$ の1つのフィールドに欠けているラインを再構成することによって、時間 $t$ のプログレッシブなビデオ・フレームを生成することを意味する。本明細書で使用するフレーム・レート変換という用語は、フィールドまたはフレームのシーケンスから任意の時間 $t$ の新しいプログレッシブなビデオ・フレームを生成することを意味する。

30

## 【0063】

ビデオ・サンプルは、例えば1つまたは2つのビデオ・フィールドを収容するDirectDraw(登録商標)サーフェスであってよい。そのサーフェスに収容されるフィールド数とそのフィールドの時間順序を示すために、フラグがサンプルに関連付けられる。ビデオは、多くの実現可能な経路、例えばDX-VAビデオ・デコーダ・プロセスの出力、ビデオ・ポートの出力、またはホスト・ベースのビデオ・デコーダの出力、等を介してこのサーフェスに達することができる。

## 【0064】

単一フィールドのインターレース解除の例

StretchBlitを実行することのできる大部分のグラフィックス・アダプタは、簡単なBOBスタイルのインターレース解除を実行することもできる。これは、基本的に、DirectDraw(登録商標)サーフェスのビデオのメモリ・レイアウトを再解釈する問題である。例えば2つのフィールドを分離するためにサーフェスが再解釈された後では、1つのフィールド内の各ラインは(例えば、中間ラインを生成するための補間によって)2倍になる。インターレース解除されたビデオが垂直ジッタを表示することを防止するために、単一のフレーム・ライン・オフセットが必要となる場合がある。

40

## 【0065】

ビデオ・サーフェスが、例えば図2に示すように2つのインターレースされたフィールドを収容する場合、各フィールドを分離するためにそのサーフェスのメモリ・レイアウトを再解釈することができる。これは、例えば、図示するように元のサーフェスのストライ

50

ドを2倍にし、そのサーフェスの高さを半分に分割することによって達成することができる。このようにしてこの2つのフィールドが分離されると、これらのフィールドは、個々のフィールドを正確なフレームの高さにまで伸ばすことによって簡単にインターレース解除することができる。付加的な水平の伸張または縮小を、ビデオ画像のピクセルに対してアスペクト比を補正するために適用することもできる。

【0066】

グラフィックス・デバイス・ドライバ320(図3)は、以下で詳述する「Query Capabilities」API(例えばDeinterlaceQueryModeCaps)を介してレンダラー310(例えばDirectX(登録商標)Video Mixing Renderer(VMR)等)に対して、これを行うグラフィックス・デバイスの機能を識別するように構成することができる。

10

【0067】

個々のフィールドの高さは、例えばライン・レプリケーションによって、またはフィルタしてからストレッチする(filtered stretch)好適な方法によって垂直に伸ばすことができる。ライン・レプリケーションの方法が使用されると、その結果得られる画像は「濃淡のむらのある(blocky)」外観を有するか可能性がある。フィルタしてからストレッチする方法が使用される場合、その結果得られる画像はわずかに「ぼやけた(fuzzy)」外観を有する可能性がある。

【0068】

API記述のインターレース解除およびフレーム・レート変換

20

本明細書に記載の典型的なAPI316は、メソッドの2つの機能グループに分割することができる。第1のグループには、グラフィックス・デバイスのインターレース解除能力を決定するために使用することができる一組のメソッドと装置が含まれる。第2のグループには、インターレース解除されたストリーム・オブジェクトを作成し使用するために用いられる一組のメソッドと装置が含まれる。

【0069】

API316は、グラフィック・インターフェース312をサポートし、グラフィックス・デバイス・ドライバ320とインターフェースするデバイス・ドライバ・インターフェース314の一部をなすように設計されている。本発明のある種の実装によれば、API316は、アプリケーションがアクセスすることのできるユーザ・モードのAPIである必要はない。しかし、他の実装ではそうでなければならない場合がある。

30

【0070】

使用可能なインターレース解除モードの決定

「DeinterlaceQueryAvailableModes」

DeinterlaceQueryAvailableModesのメソッドは、特定の入力ビデオ形式に関して使用可能なインターレース解除、フレーム・レート変換モードおよび/または他の機能/モード(能力)を照会するために使用することができる。ここで、例えば、グラフィックス・デバイスによって戻された各モードに対してグローバル一意識別子(GUID:globally unique identifier)または他の適切な識別子が提供される。GUIDは、例えば、品質の降順(または昇順)などのある種の特定の順番で戻すことができる。したがって例えば、最高品質のモードは、戻されるGUIDアレイの第1の要素(first element)を占有することができる。したがって、例として、

40

HRESULT

```
DeinterlaceQueryAvailableModes(
    [in] LPDXVA_VideoDesc lpVideoDescription,
    [in out] LPDWORD lpdwNumModesSupported,
    [in out] LPGUID pGuidsDeinterlaceModes
);
```

を検討されたい。

【0071】

50

この例では、`lpVideoDescription`パラメータは、インターレース解除されるか、レート変換されるか、かつ/または他の方法で処理されるかするビデオのタイプの「記述」である。`lpVideoDescription`パラメータは、ソース・ビデオの解像度と形式をサポートするようにグラフィックス・デバイスを適合させるため、グラフィックス・デバイス・ドライバに伝達される。例えば、グラフィックス・デバイスは、480iコンテンツの3フィールド適応インターレース解除を実行することができる可能性があるが、しかし、BOB1080iコンテンツに対して可能であるだけかも知れない。

#### 【0072】

ある種の実装では、グラフィックス・デバイスは、既存のBlitterハードウェアを使用するなどして、少なくともBOBをサポートすることができる筈である。したがって以下の例を検討する。

```
typedef enum_DXVA_SampleFormat {
    DXVA_SamplePreviousOutputFrame = 1,
    DXVA_SampleProgressiveFrame = 2,
    DXVA_SampleFieldInterleavedEvenFirst = 3,
    DXVA_SampleFieldInterleavedOddFirst = 4,
    DXVA_SampleFieldSingleEven = 5,
    DXVA_SampleFieldSingleOdd = 6,
} DXVA_SampleFormat;
```

10

20

```
typedef struct_DXVA_Frequency {
    DWORD Numerator;
    DWORD Denominator;
} DXVA_Frequency;
```

```
typedef struct_DXVA_VideoDesc {
    DWORD Size;
    DWORD SampleWidth;
    DWORD SampleHeight;
    DXVA_SampleFormat;
    D3DFORMAT d3dFormat;
    DXVA_Frequency InputSampleFreq;
    DXVA_Frequency OutputFrameFreq;
} DXVA_VideoDesc, * LPDXVA_VideoDesc;
```

30

#### 【0073】

`DXVA__VideoDesc`データ構造は、以下の例に示されるように、インターレース解除またはフレーム・レート変換を実行しようとする意図を、ドライバに伝達する。

例：720x480iコンテンツのインターレース解除

29.97Hzの周波数で1つのサンプルあたり2つのフィールドとして供給される720x480iコンテンツをインターレース解除するために、`DXVA__VideoDesc`データ構造は以下のものを収容することができる。

40

```
SampleWidth = 720;
SampleHeight = 480;
SampleFormat = DXVA_SampleFieldInterleavedOddFirst;
d3dFormat = D3DFMT_YUV2;
InputSampleFreq.Numerator = 30000; // 29.97
InputSampleFreq.Denominator = 1001;
OutputFrameFreq.Numerator = 60000; // 59.94;
OutputFrameFreq.Denominator = 1001;
```

50

## 【 0 0 7 4 】

インターレース解除をし、フレーム・レート変換を実行することを意図する場合、`OutputFrameFreq`フィールドは以下の通りであってよい。

```
OutputFrameFreq.Numerator = 85; // 85 Hz monitor Frequency
OutputFrameFreq.Denominator = 1;
```

後でMPEG符号化するために単一フィールドをプログレッシブ・フレームにインターレース解除することだけを意図する場合、`OutputFrameFreq`フィールドは以下の通りであってよい。

```
OutputFrameFreq.Numerator = 30000; // 29.97
OutputFrameFreq.Denominator = 1001;
```

10

## 【 0 0 7 5 】

例：480pコンテンツのフレーム・レート変換

例えばモニタ表示の周波数を合わせるために、480pコンテンツ上でフレーム・レート変換を実行する場合、`DXVA_VideoDesc`構造は以下のものを収容することができる。

```
SampleWidth = 720;
SampleHeight = 480;
SampleFormat = DXVA_SampleProgressiveFrame;
d3dFormat = D3DFMT_YUV2;
```

```
InputSampleFreq.Numerator = 60; // 60 Hz
```

20

```
InputSampleFreq.Denominator = 1;
```

```
OutputFrameFreq.Numerator = 85; // 85 Hz monitor Frequency
```

```
OutputFrameFreq.Denominator = 1;
```

## 【 0 0 7 6 】

インターレース解除およびフレーム・レート変換は、上記の典型的な構造を使用して一緒に実行することもできることに留意されたい。

## 【 0 0 7 7 】

典型的なインターレース解除モード

グラフィックス・デバイスは、例えば以下の可能なインターレース解除モードを報告することができる。

30

例えば`Blitter`を使用したBOB（ライン倍加）。ある種の実装では、このモードは常に使用可能である筈である。

単純な切替適応。ここでは、例えば、そのフィールドに関して少ない動き（low motion）が検出された場合は2つの隣接フィールドのブレンドであり、大きな動き（high motion）が検出された場合はBOBである。

拡張型3D適応。ここでは、例えば、欠けているラインが、そのグラフィックス・デバイスに固有であるようなある適応プロセスによって生成される。このプロセスは、例えば、欠けているラインの生成を支援するためにいくつかの参照サンプルを使用するかも知れない。この基準サンプルは、時間的に過去であっても未来であってもよい。例えば、3次元線形フィルタリングはこのカテゴリーに分類されることになる。

40

運動ベクトル・ステアード（Motion Vector Steered）。ここでは、補間が行われる前に、シーン内の個々のオブジェクトの運動ベクトルが使用され、個々の移動が時間軸で整列させられる。

## 【 0 0 7 8 】

当業者ならば、同様に本発明の方法および装置によってサポートすることができる他の実現可能なインターレース解除の能力を認識するだろう。

## 【 0 0 7 9 】

典型的なフレーム・レート変換モード

ある種の典型的なグラフィックス・デバイスは、以下の実現可能なフレーム・レート変換モードを報告することができる。

50

フレーム反復/ドロップ。これは、選択されたソース・サンプルを宛先サーフェスにコピーすることによって必要以上のメモリ帯域幅を消費する傾向があるので、推奨されないかもしれない。

線形時相補間。ここでは、新しいフレームを作成するために未来の参照フィールドと以前の参照フィールドがAlphaブレンドされる。

運動ベクトル・ステアード。補間が行われる前に、シーン内の個々のオブジェクトの運動ベクトルが使用され、個々の移動が時間軸で整列させられる。

【0080】

当業者ならば、同様に本発明の方法および装置によってサポートすることができる他の実現可能なフレーム・レート変換および/または他の処理能力を認識するだろう。

10

【0081】

入力要件の決定：

「DeinterlaceQueryModeCaps」

レンダラー310は、特定のビデオ形式に使用可能なインターレース解除モードを決定した後で、特定のインターレース解除モードおよび/または選択された他の適用可能なビデオ処理の入力要件に関するより詳細な情報を決定するために再度グラフィックス・デバイス・ドライバ320に照会する。したがって、以下の例を検討されたい。

HRESULT

DeinterlaceQueryModeCaps(

[in] LPGUID pGuidDeinterlaceMode,

[in] LPDXVA\_VideoDesc lpVideoDescription,

[out] DXVA\_DeinterlaceCaps\* lpDeinterlaceCaps

);

20

【0082】

さらなる例として、グラフィックス・デバイス・ドライバ320は、lpDeinterlaceCapsのために出力されたDXVA\_DeinterlaceCaps構造で選択されたモードに対してGPU322の能力を報告するように構成することができる。例えば以下のものを検討されたい。

typedef struct DXVA\_DeinterlaceCaps{

DWORD Size;

DWORD NumPreviousOutputFrames;

DWORD InputPool;

DWORD NumForwardRefSamples;

DWORD NumBackwardRefSamples;

D3DFORMAT OutputFrameFormat;

DWORD VideoProcessingCaps;

DWORD DeinterlaceTechnology;

} DXVA\_DeinterlaceCaps;

30

【0083】

ここで、NumPreviousOutputFramesフィールドは、インターレース解除アルゴリズムによって既に出力済みの要求されたフレーム数を示す。このパラメータは、反復的インターレース解除アルゴリズムによって使用することができる。

40

【0084】

InputPoolフィールドは、インターレースされたソース・サーフェスがそこから割り当てられるべきメモリ・プールを示す。例えば、有効なメモリ・プール・ロケーションの記述に関しては、上記で参照したテキストのDirect3D（登録商標）およびDirectDraw（登録商標）の資料を参照されたい。

【0085】

NumForwardRefSamplesフィールドは、このインターレース解除モードに関して、時間的に未来の、要求された追加の基準サンプル数を示し、この数は、B

50

OBおよびライン・ブレンディングに関しては存在せず、適応インターレース解除およびフレーム・レート変換に関しては、恐らく、複数である。

【0086】

NumBackwardRefSamplesフィールドは、このインターレース解除モードに関して時間的に過去の、要求された追加の基準サンプル数を示し、その数は、BOBに関しては存在せず、ライン・ブレンディングに関しては1つであり、適応インターレース解除およびフレーム・レート変換に関しては恐らくは複数である。

【0087】

OutputFrameFormatフィールドは、出力フレームのDirect3Dサーフェス形式を示す。通常、多分、インターレース解除アルゴリズムは、入力サンプル形式と一致するサーフェス形式でフレームを出力する。このフィールドは、レンダラー310が、インターレース解除するハードウェア/ロジックに正確な出力フレーム・サーフェスを確実に供給することができるようにする。DXVA\_Deinterlace\_YUV2RGBフラグがVideoProcessingCapsフィールドに戻された場合、レンダラー310は、RGB32形式に加えて、このフィールドによって有効な出力形式が指定されたと見なすことができることに留意されたい。

10

【0088】

VideoProcessingCapsフィールドは、要求されたインターレース解除と同時に実行することができる他の操作を識別する。以下のフラグは、いくつかの典型的な動作を識別する。

20

【0089】

DXVA\_VideoProcess\_SubRects。インターレース解除ハードウェア/ロジックは、ビデオ画像の副長方形領域上で動作することができる。これは、例えば出力フレームのサイズが縮小される際にビデオ画像がさらに処理される前にトリミングされなければならない場合に有用である。

【0090】

DXVA\_VideoProcess\_YUV2RGB。インターレース解除ハードウェア/ロジックは、ビデオをYUV色空間からRGB色空間に変換することができる。ある種の実装では、使用されるRGB形式は、各色成分に対して少なくとも8ビットの精度を有することになる。これが可能ならば、レンダラー310内のバッファ・コピーを回避することができる。

30

【0091】

ある種の実装では、グラフィックス・デバイス・ドライバ320はBOBインターレース解除モードに対してこの動作をサポートすることができる筈であることに留意されたい。色空間変換は、以下のフラグのどれか(理想的にはすべて)と結合することができる場合には、レンダラー310内で特に有用である。

DXVA\_VideoProcess\_StretchX

DXVA\_VideoProcess\_StretchY

DXVA\_VideoProcess\_AlphaBlend

【0092】

この典型的な実装では、RGB色空間からYUV色空間に変換することは必須ではないことに留意されたい。

40

【0093】

DXVA\_VideoProcess\_StretchX。デインターレースが水平に縮小することができる場合、ビデオがインターレース解除されると同時にアスペクト比補正を実行することができる。このフラグは、BOBインターレース解除モードに関してもサポートすることができる。

【0094】

DXVA\_VideoProcess\_StretchY。時として、アスペクト比調整は一般的な図形サイズ変更操作と組み合わせられ、アプリケーションによって規定された

50



合成空間内で、ビデオ画像を大きさ変更する。これは恐らくは非常に稀であり、ある種の実装では基本的な機能ではない。このフラグは、BOBインターレース解除モードに関してサポートすることができる。通常、アプリケーション/ウィンドウにビデオを適合させるために要求される大きさ変更を、インターレース解除に要求される大きさ変更と同時に行うことができる場合、これはさらに有効である。例えば、これを行うことによって累積的なアーティファクトが回避される。

【0095】

`DXVA_VideoProcess_AlphaBlend`。ここでもまた、レンダラー310によるバッファ・コピーを回避することができる。通常、アプリケーションがビデオ・ストリームに関連付けられた定数アルファ値を変更することは非常に稀であるので、ある種の実装ではこれはシステムに対する優先順位の「低い」機能と見なすことができる。

10

【0096】

ある種の実装では、他の能力も識別することができる。例えば他の色/ガンマ補正情報を識別することができる。上記技術を使用して、回転、シアリング (sheering) および/または他の類似の処理を識別することもできる。

【0097】

`DeinterlaceTechnology` フィールドは、この特定のインターレース解除アルゴリズムを実装するために使用される基本的な技術を示す。以下のフラグはいくつかの典型的な動作を識別する。これらのフラグは、アルゴリズムの実装に最も厳密に一致するように必要に応じて組み合わせることができる。

20

【0098】

`DXVA_DeinterlaceTech_Unknown` は、そのアルゴリズムが未知であるか、またはハードウェア製造業者に固有のものであることを示す。

【0099】

`DXVA_DeinterlaceTech_BOBLineReplicate` は、そのアルゴリズムが、ラインをその上下どちらかで反復することによって欠けているラインを作成することを示す。この方法は、非常にぎざぎざ (jaggy) に見えることになり、したがって一部のユーザには適切でない場合がある。

【0100】

`DXVA_DeinterlaceTech_BOBVerticalStretch`。このアルゴリズムは、各ビデオ・フィールドを、例えば2つのラインを平均化するか、または  $[-1, 9, 9, -1] / 16$  のフィルタを4つのライン全体に対して使用することによって、垂直方向に2倍に伸ばして、欠けているラインを作成する。この結果生じる画像が上下に揺れないようにするために僅かに垂直な調整を施すことができる。

30

【0101】

`DXVA_DeinterlaceTech_MedianFiltering`。欠けているライン内のピクセルはメジアン・フィルタリング操作 (median filtering operation) によって再現される。

【0102】

`DXVA_DeinterlaceTech_EdgeFiltering`。欠けているライン内のピクセルはエッジ・フィルタ等によって再生される。この処理では、例えば図形コンテンツのエッジの配向を決定するために空間方向フィルタを適用することができる、(検出されたエッジを横切るのではなく) 検出されたエッジに沿ってフィルタリングすることによって、欠けているピクセルが作成される。

40

【0103】

`DXVA_DeinterlaceTech_FieldAdaptive`。例えば動き量によって空間補間 (spatial interpolation) と時相補間 (temporal interpolation) のうちどちらを使用するかをフィールド・ベースによりフィールドを切り替えることによって、欠けているライン内のピクセルを再現することができる。

50

## 【 0 1 0 4 】

`DXVA_DeinterlaceTech_PixelAdaptive`。例えば動き量によって、空間補間と時相補間の使用のうちどちらを使用するかをピクセル・ベースでピクセルを切り替えることによって、欠けているライン内のピクセルを再現することができる。

## 【 0 1 0 5 】

`DXVA_DeinterlaceTech_MotionVectorSteered`。運動ベクトル・ステアリングは、ビデオ・フィールドのシーケンス内のオブジェクトを識別する。場面の個々のオブジェクトの移動軸が時間軸と平行になるように最初に移動軸を調整した後で、欠けているピクセルが再現される。

10

## 【 0 1 0 6 】

ストリームの作成：

例：「`DeinterlaceStream`」オブジェクト

適切なインターレース解除モードGUIDが見つかった後で、`DeinterlaceStream`オブジェクトを作成することができる。`DeinterlaceStream`オブジェクトを作成することによって、グラフィックス・デバイス・ドライバ320が、要求されたインターレース解除または他の選択された動作を実行するために必要となる任意のハードウェア資源（例えばGPU322等に関連付けられたもの）を確保することが可能になる。

## 【 0 1 0 7 】

オープンストリームの作成：「`DeinterlaceOpenStream`」

`DeinterlaceOpenStream`メソッドは、`DeinterlaceStream`オブジェクトを作成する。例えば以下のものを検討されたい。

20

HRESULT

```
DeinterlaceOpenStream(
    [in] LPGUID pGuidDeinterlaceMode,
    [in] LPDXVA_VideoDesc lpVideoDescription,
    [out] HDXVA_DeinterlaceStream* lphDiStrm
);
```

## 【 0 1 0 8 】

ここで、`HDXVA_DeinterlaceStream`出力パラメータは、`DeinterlaceStream`オブジェクトへのハンドルであり、それ以降に発生するすべてのコールでストリームを識別するために使用することができる。したがって、以下の例を検討されたい。

30

```
typedef struct_DXVA_VideoSample {
    REFERENCE_TIME rtStart;
    REFERENCE_TIME rtEnd;

    DXVA_SampleFormat SampleFormat;
    LPVOTD lpDDSSrcSurface;
} DXVA_VideoSample, *LPDXVA_VideoSample;
```

40

ここで、ビデオ・サンプルが2つのインターリーブされたフィールドを収容している場合、

```
DXVA_SampleFieldInterleavedEvenFirst, or
DXVA_SampleFieldInterleavedOddFirst,
```

また、第2のフィールドの開始時間は以下の要領で計算することができる。

```
rtStartSecondField = (rtStart + rtEnd) / 2;
```

## 【 0 1 0 9 】

上記の典型的なケースでは、第1のフィールドの終了時間が第2のフィールドの開始時間であることに留意されたい。

50

## 【0110】

インターレース解除の例：「DeinterlaceBlit」

DeinterlaceBlitメソッドは、出力を宛先サーフェスに書き込むことによってインターレース解除またはフレーム・レート変換動作を実行する。したがって、以下のものを検討されたい。

HRESULT

DeinterlaceBlit(

```
[in] HDXVA_DeinterlaceStream hDiStrm
    [in] REFERENCE_TIME rtTargetFrame,
    [in] LPRECT lprcDstRect,
    [in] LPDDSURFACE lpDDSDstSurface,
    [in] LPRECT lprcSrcRect,
    [in] LPDXVA_VideoSample lpDDSrcSurfaces,
    [in] DWORD dwNumSurfaces,
    [in] FLOAT fAlpha /*0.0F transparent, 1.0F opaque */
);
```

10

## 【0111】

DeinterlaceBlitメソッドでは、rtTargetFrameパラメータは、入力フレームのシーケンス内における出力フレームの位置を識別する。インターレース解除が実行されているだけであれば、目標時間は参照サンプルのrtStartTime時間の1つと一致することになる。フレーム・レート変換が要求されている場合、rtTargetFrame時間は基準サンプルのrtStartTime時間のどれとも異なる場合がある。

20

## 【0112】

ここで、副長方形のインターレース解除または伸張には、ソース長方形および宛先長方形が必要となる。伸張をサポートすることは任意選択である（また、例えばCAPSフラグによって報告することができる）。副長方形をサポートすることは、ある種の実装では必要でない場合がある。

## 【0113】

宛先サーフェスは、Direct3D（登録商標）画面外平面、Direct3D（登録商標）レンダラ・ターゲット、Direct3D（登録商標）テクスチャ等であってよく、これらはレンダラの目標でもある。ある種の典型的な実装では、宛先サーフェスはローカル・ビデオ・メモリ内に割り当てられることになる。

30

## 【0114】

YUV-RGB色空間変換がインターレース解除手続きの一部として実行されない限り、宛先サーフェスのピクセル形式は、DXVA\_DeinterlaceCaps構造内で示されるものの1つとなる。この典型的なケースでは、宛先サーフェス形式は、各色成分に対して少なくとも8ビットの精度を有するRGB形式であってよい。

## 【0115】

ストリームを閉じる：「DeinterlaceCloseStream」

DeinterlaceCloseStreamメソッドは、DeinterlaceStreamオブジェクトを閉じ、このストリームに関連付けられたハードウェア資源をどれも解放するようデバイス・ドライバに指示する。例えば、以下のものを検討されたい。

40

HRESULT

DeinterlaceCloseStream(

```
HDXVA_DeinterlaceStream hDiStrm
);
```

## 【0116】

インターレース解除インターフェースに対するデバイス・ドライバ・インターフェース（DDI）のマッピング

50

Windows (登録商標)オペレーティング・システムに関してDDIインフラストラクチャとの互換性のために、本明細書で前述し、提案されたAPIおよびそれらに類似の他のインターフェースは、DirectDraw (登録商標)およびDirectX (登録商標)VAに対する既存のDDIに「マッピング」することができる。本節では、既存のDirectDraw (登録商標)およびDX-VA DDIに対する典型的なインターレース解除インターフェースのマッピングを説明する。

DX-VA DDIはそれ自体が、「DX-VAコンテナ」と「DX-VAデバイス」の2つの機能グループに分離する。

DX-VAコンテナDDIグループの目的は、ディスプレイ・ハードウェアに収容されている様々なDX-VAデバイスの数と能力を決定することである。したがって、DX-VAドライバは、複数のDX-VAデバイスをサポートしながらも、単一コンテナを有することのみを必要とする。

10

DX-VAコンテナ・グループのどのDDIエントリーポイントに対してもインターレース解除デバイス「照会」コールをマッピングすることはできない。何故ならば、それ以外のDX-VAと異なり、このコンテナ・メソッドは型付きパラメータを使用するからである。しかし、DX-VAデバイスDDIグループは型付きパラメータを使用しない。したがって提案されたインターレース解除インターフェースをそのグループのメソッドにマッピングすることが可能である。以下の本節では、本明細書に記載の新しいインターフェースがDX-VAデバイスDDIにどのようにマッピングされ得るか、を説明する。

【0117】

20

インターレース解除コンテナ・デバイス

DX-VAデバイス・メソッドは、型付きパラメータを使用しない。したがってこのメソッドは多くの異なる目的のために再利用することができる。しかし、DX-VAデバイス・メソッドは、DX-VAデバイスのコンテキストにおいて使用することのみが可能である。したがって特別な「インターレース解除コンテナ・デバイス」を最初に定義し、作成することが必要となる。本明細書で使用されるように、DX-VAインターレース解除コンテナ・デバイスはソフトウェア構成のみであり、一般的なデバイスに収容されるいかなる機能的なハードウェアも表すものではない。本明細書で後述するインターレース解除サンプル・デバイス・ドライバ・コードは、このコンテナ・デバイスがどのようにしてドライバによって実装され得るか、を示している。

30

【0118】

ユーザ・モード構成要素からのDDIの呼び出し

レンダー310などのユーザ・モード構成要素からDDI314を使用するためのステップのシーケンスは、以下の通りである。

グラフィックス・デバイス・ドライバ320によってサポートされるDX-VAデバイスのリストを入手するためにGetMoCompGuidsを呼び出す。

「インターレース解除コンテナ・デバイス」GUIDが存在する場合、このDX-VAデバイスのインスタンスを作成するためにCreateMoCompを呼び出す。このコンテナ・デバイスGUIDは、例えば以下のように定義することができる。

```
DEFINE_GUID (DXVA_DeinterlaceContainerDevice,
0x0e85cb93, 0x3046, 0x4ff0, 0xae, 0xcc, 0xd5, 0x8c, 0xb5, 0xf0,
0x35, 0xfc);
```

40

【0119】

DeinterlaceQueryAvailableModes動作を識別するdwFunctionパラメータによって、RenderMoCompを呼び出す。グラフィックス・デバイス・ドライバ320に入力パラメータを伝えるためにlpInputDataパラメータを使用することができ、グラフィックス・デバイス・ドライバ320は、その出力をlpOutputDataパラメータによって戻す。

【0120】

DeinterlaceQueryModeCaps動作を識別するdwFunction

50

onパラメータによって、RenderMocompを呼び出す。ここでもまた、グラフィックス・デバイス・ドライバ320に入力パラメータを伝えるためにlpInputDataパラメータを使用することができ、グラフィックス・デバイス・ドライバ320は、その出力をlpOutputDataパラメータによって戻す。

#### 【0121】

レンダラー310は、所望のインターレース解除デバイスを選択した後で、CreateMocompを呼び出し、このインターレース解除デバイスのインスタンスを作成する。

#### 【0122】

次いでレンダラー310は、各インターレース解除動作に対してDXVA\_DeinterlaceBltFnCodeの機能パラメータによってインターレース解除デバイスのRenderMocompを呼び出す。

#### 【0123】

レンダラー310は、これ以上インターレース解除動作の実行を必要としなくなるとDestroyMocompを呼び出す。

#### 【0124】

グラフィックス・デバイス・ドライバ320は、インターレース解除デバイスによって使用されているいかなる資源も解放する。

#### 【0125】

DeinterlaceQueryAvailableModes

この典型的メソッドは、インターレース解除コンテナ・デバイスのRenderMocompメソッドへのコールに対して直接的にマッピングする。DD\_RENDERMOCOMPDATA構造は以下の要領で完成することができる。

dwNumBuffersはゼロ。

lpBufferInfoはNULL。

dwFunctionは、DXVA\_DeinterlaceQueryAvailableModesFnCodeとして定義される

lpInputDataは、完全なDXVA\_VideoDesc構造を指し示すことになる。

lpOutputDataは、以下の構造を指し示す。

```
#define MAX_DEINTERLACE_DEVICE_GUIDS 32
```

```
typedef struct DXVA_DeinterlaceQueryAvailableModes {
    DWORD Size;
    DWORD NumGuids;
    GUID Guids[MAX_DEINTERLACE_DEVICE_GUIDS];
} DXVA_DeinterlaceQueryAvailableModes;
```

#### 【0126】

DXVAコンテナ・デバイスのRenderMocompメソッドは、BeginMocompFrameまたはEndMocompFrameを最初に呼び出さずに呼び出すことができることに留意されたい。

#### 【0127】

DeinterlaceQueryModeCaps

この典型的なメソッドは、インターレース解除コンテナ・デバイスのRenderMocompメソッドへのコールに対して直接的にマッピングする。DD\_RENDERMOCOMPDATA構造は以下の要領で完成することができる。 dwNumBuffersはゼロ。

lpBufferInfoはNULL。

dwFunctionは、DXVA\_DeinterlaceQueryModeCapsFnCodeとして定義される。

lpInputDataは、以下のDXVA\_DeinterlaceQueryMo

10

20

30

40

50

deCaps構造を指し示すことになる。

```
typedef struct _DXVA_DeinterlaceQueryModeCaps {
    DWORD Size;
    GUID Guid;
    DXVA_VideoDesc VideoDesc;
} DXVA_DeinterlaceQueryModeCaps;
```

#### 【0128】

ここで、lpOutputDataはDXVA\_DeinterlaceCaps構造を指し示すことになる。DXVAコンテナ・デバイスのRenderMoCompメソッドは、BeginMoCompFrameまたはEndMoCompFrameを最初に呼び出さずに呼び出すことができるということに留意されたい。

10

#### 【0129】

DeinterlaceOpenStream

この典型的なメソッドは、GUIDが要求されたインターレース解除のタイプであり、pUncompDataがデータを収容していない(すべてがゼロの)構造を指し示しており、pDataがDXVA\_VideoDesc構造を指し示している場合、DD\_MOTIONCOMPCALLBACKS構造のCreateMoCompメソッドに直接的にマッピングする。

#### 【0130】

ドライバが、圧縮されたビデオの加速式復号(accelerated decoding)をサポートする場合、レンダラー310は2つのDXVAデバイスを作成するためにドライバを呼び出すことができる。この2つのデバイスの1つは、DirectX(登録商標)VAビデオ復号基準によって規定されているように実際のビデオ復号作業を実行するためのものであり、もう1つは、インターレース解除に使用されるべきものである。

20

#### 【0131】

例: DeinterlaceOpenStreamへのCreateMoCompのマッピング

以下の典型的なサンプル・コードは、ドライバが、CreateMoCompDDIコールをDeinterlaceOpenStreamへのコールにどのようにマッピングすることができるかを示している。このサンプル・コードは、インターレース解除にCreateMoComp機能がどのように使用されるかだけを示している。このドライバが、MPEG-2ビデオ・ストリームの復号などの他のDXVA機能もサポートしている場合、以下のサンプル・コードは追加のDXVA GUIDの処理を含めるように拡張することができる。

30

```
DWORD APIENTRY CreateMoComp(PDD_CREATEMOCOMPDATA lpData)
{
    // DXVA_DeinterlaceStream is data structure defined by the driver
    // to store any data required for the driver
    // to de-interlace this particular video data
    //
    LPDXVA_DeinterlaceStream pDXVA_State = NULL;

    // Make sure it's a guid we like.
    if (FAILED(ValidDXVAGuid(lpData->lpGuid))) {
        lpData->ddRVal = E_INVALIDARG;
        return DDHAL_DRIVER_HANDLED;
    }
}
```

40

```
// Look for the deinterlace container device GUID
if (*lpData->lpGuid == DXVA_DeinterlaceContainerDevice) {
```

50

```

DXVA_DeinterlaceContainerDeviceClass * IpDev =
    new DXVA_DeinterlaceContainerDeviceClass(*IpData->IpGuid,
DXVA_DeviceContainer);
    if(IpDev) {
        IpData->ddRVal = DD_OK;
    }
    else{
        IpData->ddRVal = E_OUTOFMEMORY;
    }
    IpData->IpMoComp->IpDriverReserved 1 =
(LPVOID)(DXVA_DeviceBaseClass*)IpDev;
    return DDHAL_DRIVER_HANDLED;
}
// Look for the deinterlace BOB device GUID
if (*IpData->1pGuid == DXVA_DeinterlaceBobDevice) {
    DXVA_DeinterlaceBobDeviceClass* IpDev =
        new DXVA_DeinterlaceBobDeviceClass(*IpData->1pGuid,
DXVA_DeviceDeinterlacer);
    if (IpDev) {
        LPDXVA_VideoDesc IpVideoDescription =
            (LPDXVA_VideoDesc)IpData->IpData;
        IpData->ddRVal = IpDev->DeinterlaceOpenStream(
IpVideoDescription);
        if (IpData->ddRVal != DD_OK) {
            delete IpDev;
            IpDev = NULL;
        }
    }
    else IpData->ddRVal = E_OUTOFMEMORY;
    IpData->IpMoComp->IpDriverReserved 1 =
(LPVOID) (DXVA_DeviceBaseClass*)IpDev;
    return DDHAL_DRIVER_HANDLED;
}
IpData->ddRVal = DDERR_CURRENTLYNOTAVAIL;
return DDHAL_DRIVER_HANDLED;
}

```

### 【 0 1 3 2 】

例：「GetMoCompGuids」の実装

CreateMoCompDDI機能の他に、ドライバは、DD\_\_MOTIONCOMP CALLBACKS構造のGetMoCompGuidsメソッドを実装することもできる。以下の典型的なサンプル・コードは、ドライバ内にこの機能を実装する1つの可能な方法を示している。

```

// This is the list of all DV-VA device GUIDs supported by
// the driver - this list will include decoder, de-interlacing and
// the de-interlacing container device. There is no significance to

```





この典型的なメソッドは、DD\_MOTIONCOMPCALLBACKS構造のRenderMoCompメソッドに直接的にマッピングする。ここで、

dwnNumBufferはソース・サーフェスの数+1である。

lpBufferInfoはサーフェスのアレイを指し示す。第1のサーフェスは宛先サーフェスであり、残りのサーフェスはソース・サーフェスである。

dwFunctionはDXVA\_DeinterlaceBlitFnCodeとして定義されている。

lpInputDataは以下の構造を指し示すことになる。

```
#define MAX_DEINTERLACE_INPUT_SURFACES 32
typedef struct _DXVA_DeinterlaceBlit
{
    DWORD Size;
    REFERENCE_TIME rtTargetFrame;
    RECT DstRect;
    RECT SrcRect;
    DWORD NumSourceSurfaces;
    FLOAT fAlpha;
    DXVA_VideoSample
Source[MAX_DEINTERLACE_INPUT_SURFACES];
} DXVA_DeinterlaceBlit;
lpOutputData is NULL.
```

#### 【0134】

インターレース解除のために使用されるDXVAデバイスの場合、BeginMoCompFrameまたはEndMoCompFrameを呼び出さずにRenderMoCompが呼び出されることになることに留意されたい。

#### 【0135】

例：DeinterlaceBlitへのRenderMoCompのマッピング

以下の典型的なサンプル・コードは、ドライバが、RenderMoCompDDIコールをDeinterlaceBlitへのコールにどのようにマッピングすることができるかを示している。サンプル・コードは、インターレース解除にRenderMoComp機能がどのように使用されるかだけを示している。このドライバが、MPEG-2ビデオ・ストリームの復号などの他のDXVA機能もサポートしている場合、サンプル・コードは追加のDXVA GUIDの処理を含めるために拡張することができる。

```
DWORD APIENTRY
RenderMoComp(
    PDD_RENDERMOCOMPDATA lpData
)
{
    LPDXVA_DeinterlaceStream pDXVAState =
        (LPDXVA_DeinterlaceStream)lpData->lpMoComp
>lpDriverReserved1;

    DXVA_DeinterlaceBlit* lpBlit =
        (DXVA_DeinterlaceBlit*)lpData->lpInputData;
    LPDDMOCOMPBUFFERINFO lpBuffInfo = lpData->BufferInfo;

    for (DWORD i = 0; i < lpBlit->NumSourceSurfaces; i++) {
        lpBlit->Source[i].lpDDSSrcSurface =
            lpBuffInfo[l + i].lpCompSurface;
    }
```

```

lpData->ddRVal = DeinterlaceBlit(pDXVAState,
    lpBlit->rtTarget,
    &lpBlit->DstRect,
    lpBuffInfo[0].lpCompSurface,
    &lpBlit->SrcRect,
    &lpBlit->Source,
    lpBlit->NumSourceSurfaces,
    lpBlit->Alpha);

```

10

```

return DDHAL_DRIVER_HANDLED;

```

}

## 【0136】

DeinterlaceCloseStream

この典型的なメソッドは、DD\_MOTIONCOMPCALLBACKS構造のDestroyMoCompメソッドに直接的にマッピングする。

## 【0137】

例：DeinterlaceCloseStreamへのDestroyMoCompのマッピング

以下の典型的なサンプル・コードは、ドライバが、DestroyMoCompDDI コールをDeinterlaceCloseStreamへのコールにどのようにマッピングすることができるかを示している。このサンプル・コードは、インターレース解除にDestroyMoComp機能がどのように使用されるかだけを示している。このドライバが、MPEG-2ビデオ・ストリームの復号などの他のDXVA機能もサポートしている場合、以下のサンプル・コードは追加のDXVA GUIDの処理を含めるために拡張することができる。DWORD APIENTRY

20

```

DestroyMoComp(

```

```

    PDD_DESTROYMOCOMPDATA lpData

```

```

)

```

{

```

    LPDXVA_DeinterlaceStream pDXVAState =

```

```

        (LPDXVA_DeinterlaceStream)lpData->lpMoComp-

```

```

>lpDriverReserved 1;

```

30

```

    lpData->ddRVal = DeinterlaceCloseStream(pDXVAState);

```

```

    lpData->lpMoComp->lpDnverReserved 1 = NULL;

```

```

    return DDHAL_DRIVER_HANDLED;

```

}

## 【0138】

40

## 結論

本明細書に記載の様々な典型的実装により、本発明は、コンピュータのモニタまたは他の類似の表示装置上に正確に表示することができるように、ビデオ画像データのインターレース解除の問題点に対処する。指摘したように、従来型インターレース解除技術は、通常、複数の制約および制限を有するグラフィックス・プロセッサによる「グラフィックス・オーバーレイ・デバイス」の使用を必要とする。本明細書に記載の様々な方法および装置を使用することによって、例えば、コンピュータのモニタ上に表示することのできる単一ビデオ・フレームを作成するためにビデオ・フィールドをどのようにインターレース解除するかに関してグラフィックス・プロセッサに指示することができ、その結果、インターレースされたビデオがリアルタイムで正確に表示される。さらなる例として様々なAP

50

Iも示したが、その一部は、グラフィックス・デバイス・ドライバにおいてビデオ・コンテンツ用のインターレース解除および/またはフレーム・レート変換をサポートするために特にMicrosoft(登録商標)DirectX(登録商標)VAを拡張する。

【0139】

上記の説明では構造上の特徴および/または方法論的動作(methodological acts)に特有の用語を使用しているが、頭記の特許請求の範囲で規定された本発明は、記載された特有の特徴および動作に限定されるものではないということが理解されよう。そうではなく、この特有の特徴および動作は、本発明を実装する上での典型的な形式として開示されたものである。

【符号の説明】

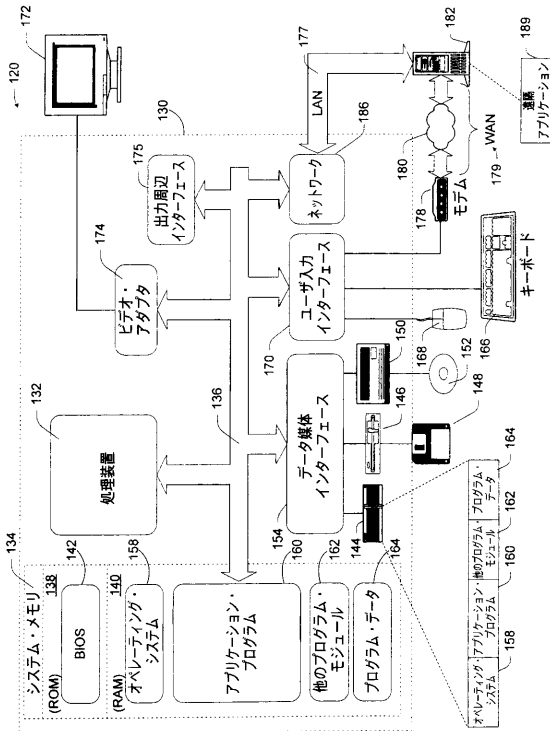
【0140】

- 172 ディスプレイ・デバイス
- 300 本発明のある種の典型的な装置
- 302 変換ロジック
- 304 1つのソース
- 306 インターネット
- 308 遠隔ソース
- 310 レンダラー
- 312 グラフィックス・インターフェース・ロジック
- 314 デバイス・ドライバ・インターフェース
- 332 グラフィックス・デバイス

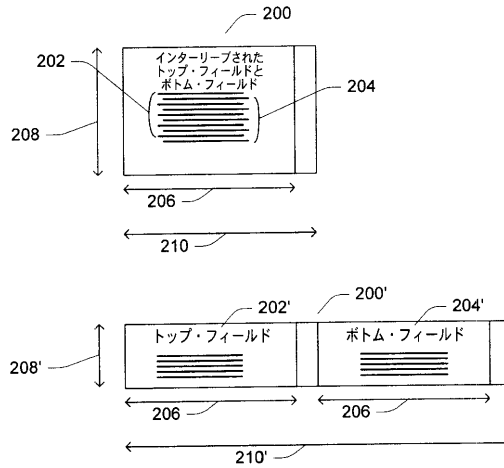
10

20

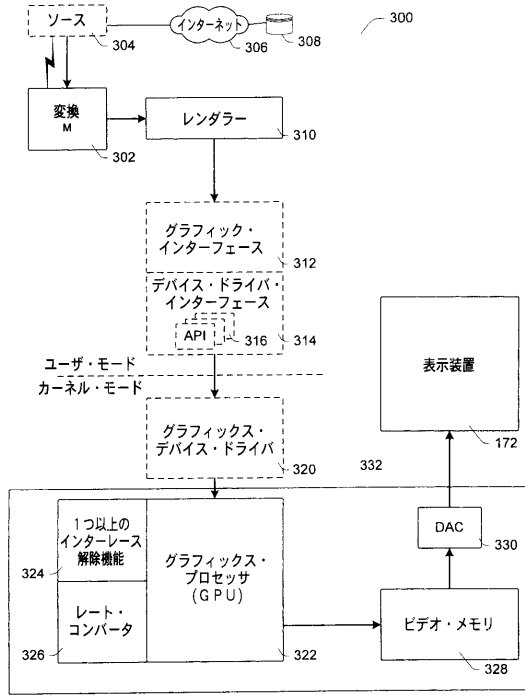
【図1】



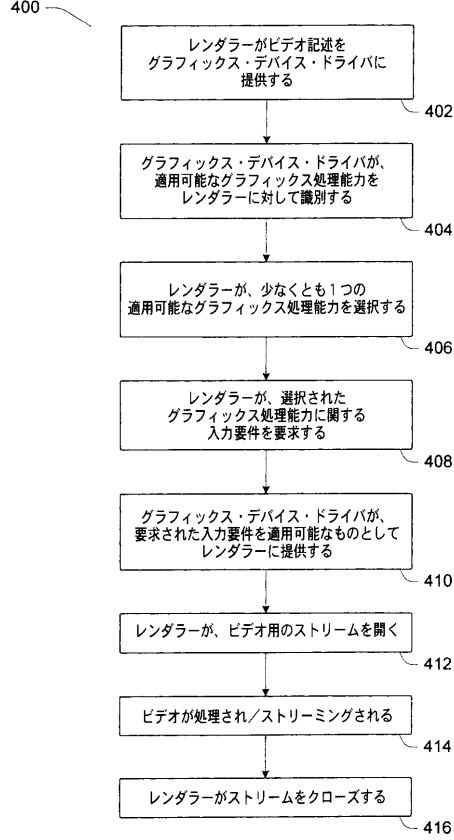
【図2】



【図3】



【図4】



---

フロントページの続き

- (56)参考文献 特開2000-010535(JP,A)  
特開2000-331150(JP,A)  
特開2000-311240(JP,A)  
特開2000-298565(JP,A)

(58)調査した分野(Int.Cl., DB名)

H04N	7/01
G09G	3/00
G09G	5/00