

(19)
(12)

(KR)
(B1)

(51) 。 Int. Cl.7
H04M 3/22

(45)
(11)
(24)

2004 06 04
10-0434362
2004 05 24

(21) 10-1999-0058053
(22) 1999 12 15

(65)
(43)

10-2001-0056556
2001 07 04

(73) 20

(72) 2 114 4 409-1202

(74)
:

(54) 가

가 ; 가 ;
, 가 / ; 가 ;
가 가 가 / 가 ,
, 가 / 가 .
4

1 ,
2 1 ,
3 1 / ,
4 가 ,
5 4 ,
6 4 가 .
* *
30 : 31 :

32 : 가

35 :

(Electronic Switching System) , 가

가

1 , 1 , 2 1

1 , 3 1 / .

(CLK) (11) ; (RxData)(TxData) (11) (15) (FS),

(15) 64 64

ronization, FS) (15) 0 64 (Time Clock) (CLK) (Frame Synchron

(RxData) (TxData) (11) (15) (F

S), (CLK), (RxData) (TxData)

(FS) (FS) 64 8KHz (CLK) 8MHz

(FS) 1024 (CLK)가

가

가

(15) 64 (Channel Time Slot) (FS) (F

64 S) (CLK) (Serial Line) (FS) (F

, 2 (CLK) (FS) 16 64 (CLK) 가

, 1024 (11) 64 (FS) 64 (CLK) (

Address) (Latch) 가 가

(15) (TxData) (15)

(15) 가

15) (FS) (FS) (CLK)가 (

(CLK) (CLK) (CLK)

, 3 (Address Latch) 0 (CLK)

, (CLK) (CLK)

(CLK) 0 (CLK) 가 가 (FS) 가

가 가

(15) (TxData) 가

, 가

63

0

0

가

, 0

, 0

가

가

/

;

;

;

가

가

가

가

가

가
가

가

/

가

가

4
4
4

가
4
가

, 5

(31) ;
(CLK)
가

(31)가
(32) ;
(RxData)(TxData)
(32) ;
(41) ;

(31)

(35)

(FS),

(41)가
P/S (42) ;
(43) ;

P/S (42)

S/P (44) ;

S/P (44)

(45)

(41)가

가

(32)

(35)

(35)

(35)

가

(32)

1 가

(32)

가

(35)가

/

가

가 2 가

(46)

, 5

가

(32)가 가
(35) 64

가

(32)

6

, P/S

(42)가

(41)가

(47)

(47)

(46)

. P/S

(42)

(43)

(47)

가

(32) ;
S/P

(44)가
(45)가

(41)가
(46)
S/P

)

(44)

가
가
,가
가

(47)

가 , /
/
가

(41)가

(32)
(Self Loopback Test)
(32)

/

가

(Monitoring)

가

(57)

1.

; ;
; 가 / 가
; 가 가 가 / 가
가 가 가

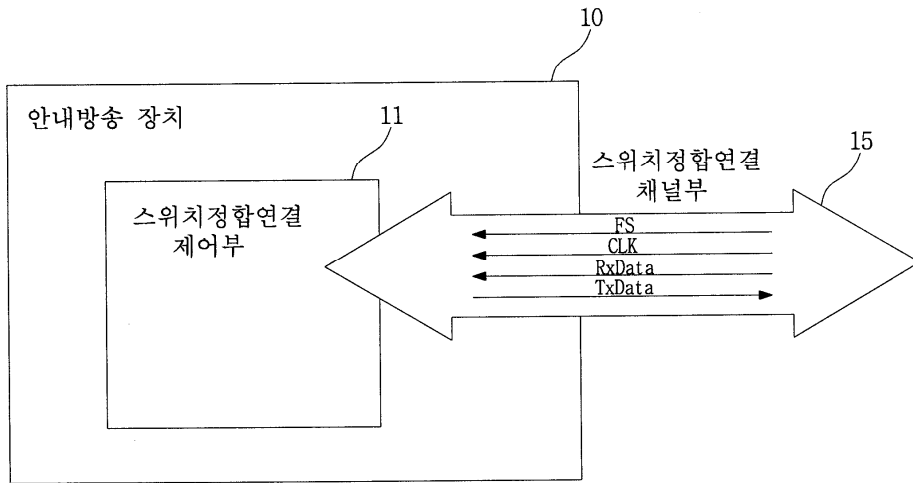
2.

1 , 가 P/S 가 P/S
S/P , S/P

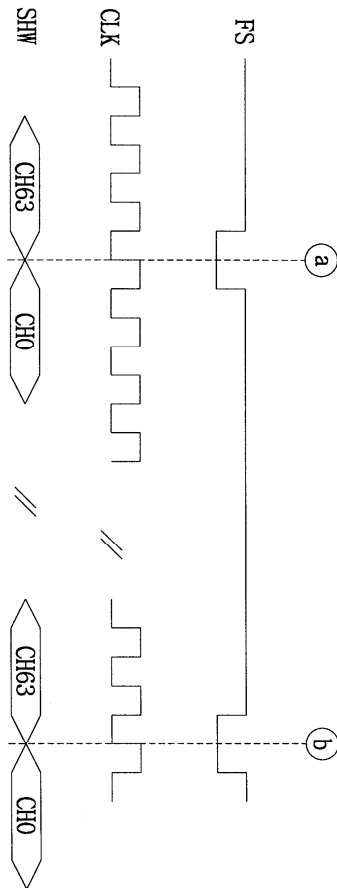
3.

가
가

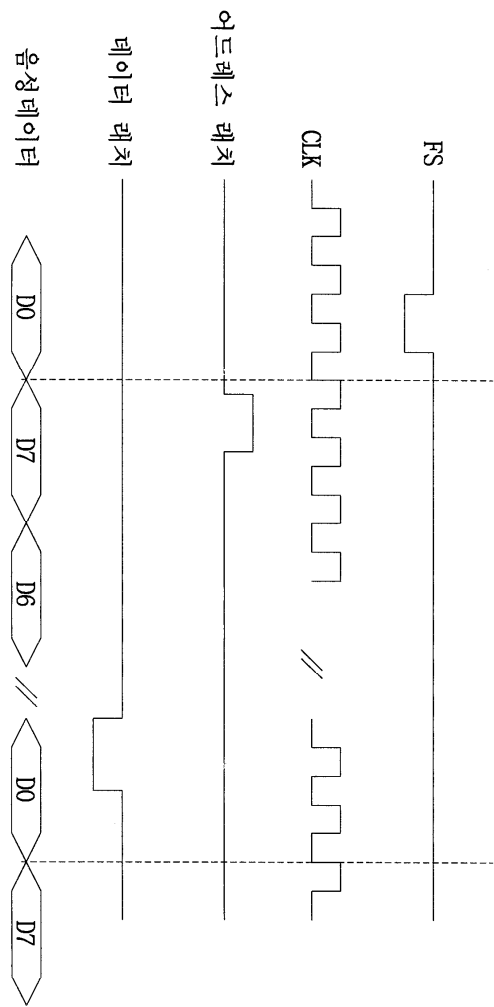
1

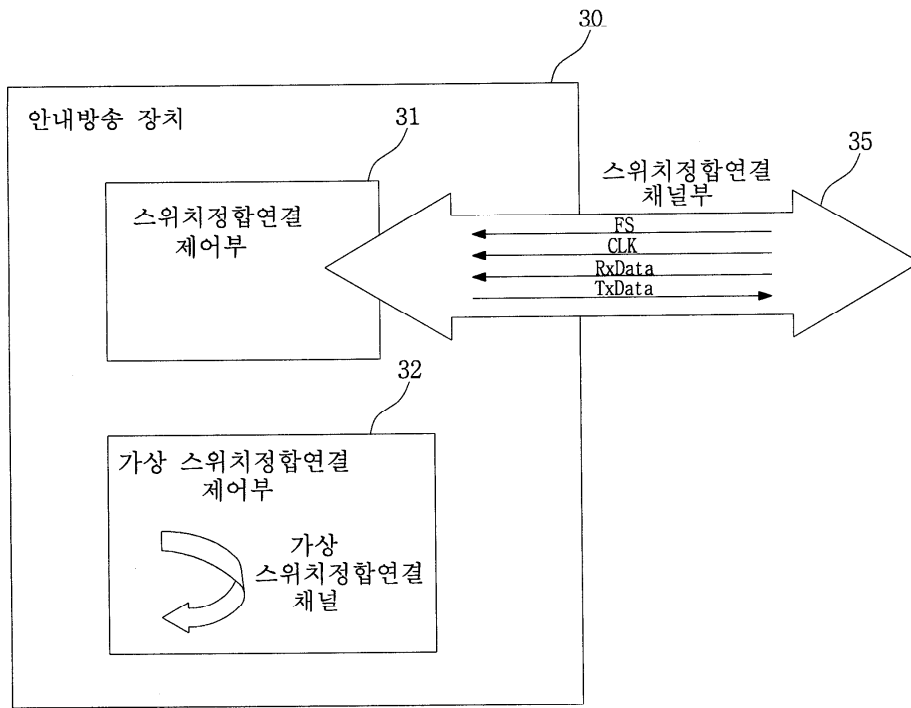


2

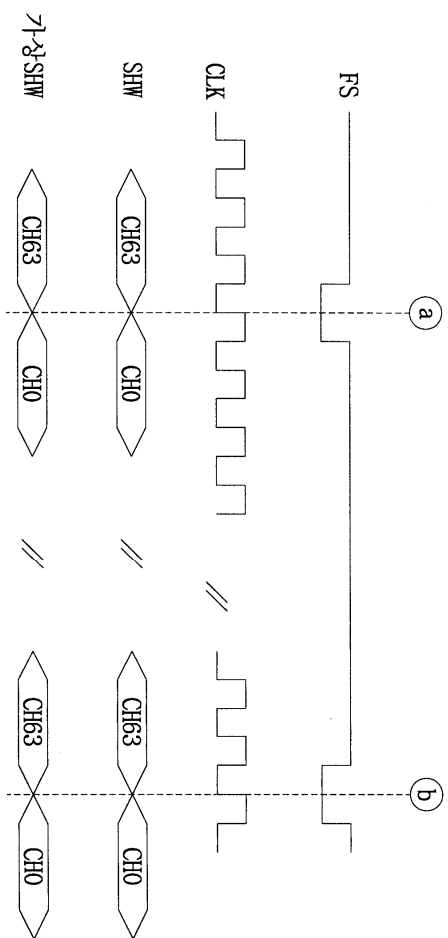


3





5



9

