



(19)中華民國智慧財產局

(12)發明說明書公告本 (11)證書號數：TW I725071 B

(45)公告日：中華民國 110 (2021) 年 04 月 21 日

(21)申請案號：105136502

(22)申請日：中華民國 105 (2016) 年 11 月 09 日

(51)Int. Cl. : **H01L21/205 (2006.01)**

(30)優先權：2015/12/08 美國

14/962,642

(71)申請人：美商瓦里安半導體設備公司 (美國) VARIAN SEMICONDUCTOR EQUIPMENT ASSOCIATES, INC. (US)
美國

(72)發明人：陳宗良 CHEN, TSUNG-LIANG (TW) ; 哈塔拉 約翰 HAUTALA, JOHN (US) ; 梁樹榮 LIANG, SHURONG (US)

(74)代理人：葉璟宗；鄭婷文；詹富閔

(56)參考文獻：

TW 201144475A

TW 201517162A

US 2006/0042752A1

US 2014/0272179A1

審查人員：蕭允政

申請專利範圍項數：15 項 圖式數：5 共 34 頁

(54)名稱

使用傾角離子束填孔穴的裝置與技術

(57)摘要

本發明提供一種使用傾角離子束填孔穴的設備及方法，所述方法包含：在電漿室中產生電漿；相對於基底的平面的垂線以非零度的入射角將包括冷凝物質和惰性氣體物質中的至少一個的離子從電漿引導至基底內的孔穴。所述方法可進一步包含：使用冷凝物質沉積孔穴內的填充材料，填充材料的沉積與離子的引導同時發生，其中填充材料以第一速率累積在孔穴的下表面上，且其中填充材料以小於第一速率的第二速率累積在孔穴的側壁的上部部分上。

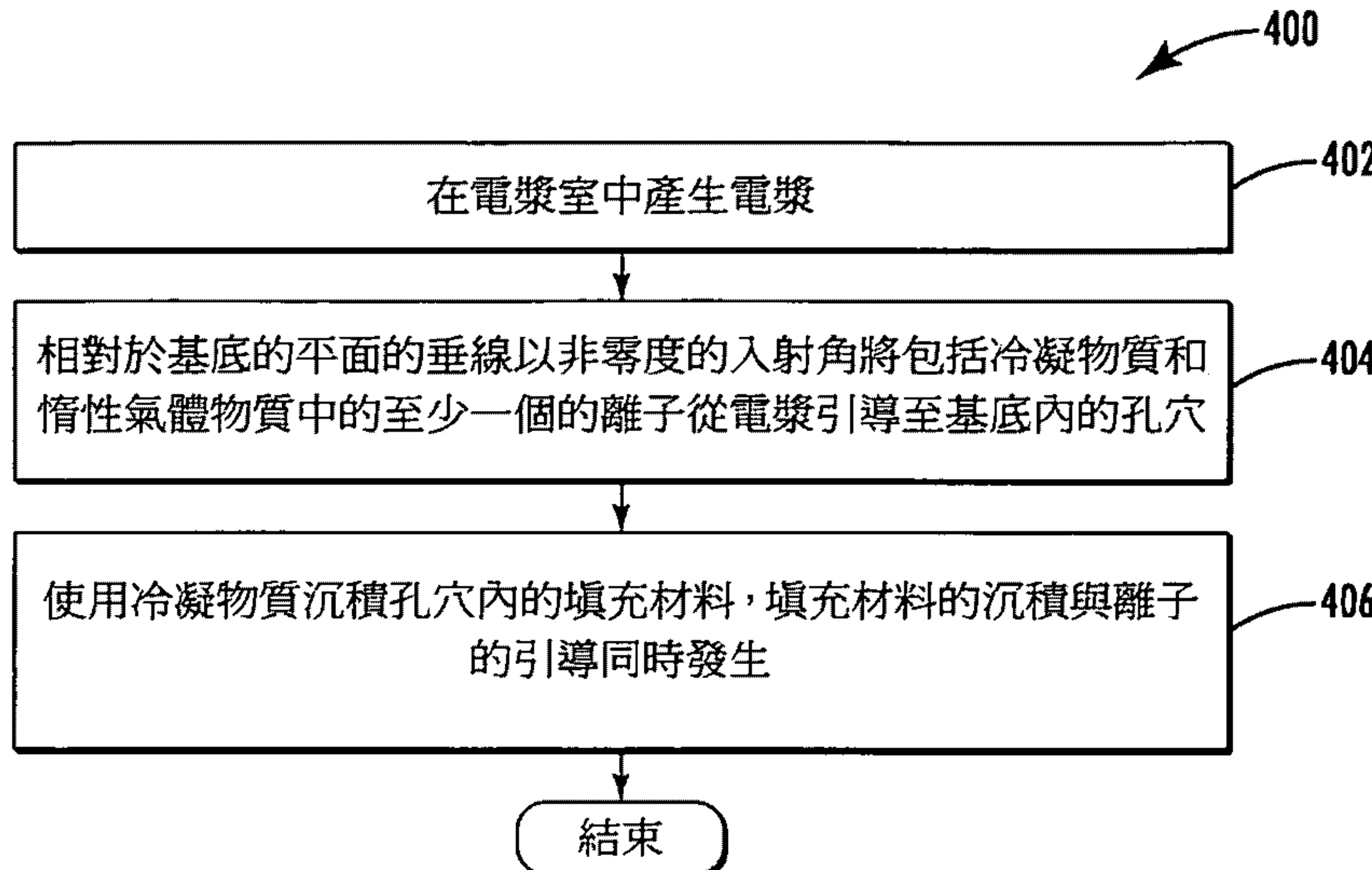
A apparatus and a method for filling a cavity using angled ion beam are provided. The method may include generating a plasma in a plasma chamber and directing the ions comprising at least one of a condensing species and inert gas species from the plasma to a cavity within a substrate at a non-zero angle of incidence with respect to a perpendicular to a plane of the substrate. The method may further include; depositing a fill material within the cavity using the condensing species, the depositing taking place concurrently with the directing the ions, wherein the fill material accumulates on a lower surface of the cavity at a first rate, and wherein the fill material accumulates on an upper portion of a sidewall of the cavity at a second rate less than the first rate.

指定代表圖：

符號簡單說明：

400:處理流程

402、404、406:方塊



【圖4】



I725071

【發明摘要】

【中文發明名稱】使用傾角離子束填孔穴的裝置與技術

【英文發明名稱】APPARATUS AND TECHNIQUES FOR
FILLING A CAVITY USING ANGLED ION BEAM

【中文】本發明提供一種使用傾角離子束填孔穴的設備及方法，所述方法包含：在電漿室中產生電漿；相對於基底的平面的垂線以非零度的入射角將包括冷凝物質和惰性氣體物質中的至少一個的離子從電漿引導至基底內的孔穴。所述方法可進一步包含：使用冷凝物質沉積孔穴內的填充材料，填充材料的沉積與離子的引導同時發生，其中填充材料以第一速率累積在孔穴的下表面上，且其中填充材料以小於第一速率的第二速率累積在孔穴的側壁的上部部分上。

【英文】A apparatus and a method for filling a cavity using angled ion beam are provided. The method may include generating a plasma in a plasma chamber and directing the ions comprising at least one of a condensing species and inert gas species from the plasma to a cavity within a substrate at a non-zero angle of incidence with respect to a perpendicular to a plane of the substrate. The method may further include; depositing a fill material within the cavity using the condensing species, the depositing taking place concurrently with the directing the ions, wherein the fill material accumulates on a

lower surface of the cavity at a first rate, and wherein the fill material accumulates on an upper portion of a sidewall of the cavity at a second rate less than the first rate.

【指定代表圖】圖4。

【代表圖之符號簡單說明】

400：處理流程

402、404、406：方塊

【特徵化學式】

無

【發明說明書】

【中文發明名稱】使用傾角離子束填孔穴的裝置與技術

【英文發明名稱】APPARATUS AND TECHNIQUES FOR
FILLING A CAVITY USING ANGLED ION BEAM

【技術領域】

【0001】本發明是有關於一種基底處理，且更確切地說，是關於用於填充例如溝槽或通孔的孔穴的技術。

【先前技術】

【0002】由於例如半導體裝置、記憶體裝置和其它裝置等的裝置縮放到較小尺寸，因此處理逐漸減小的結構的能力變得具有挑戰性。在製造例如記憶體或邏輯裝置等的裝置時，例如溝槽或通孔的孔穴可以形成於給定層或材料內並且可以隨後用另一材料填充。例如，溝槽可以形成於矽層內並且可以隨後用例如氧化矽或氮化矽的絕緣體材料填充。

【0003】用於填充溝槽的已知方法包含化學氣相沉積，例如高密度電漿（high density plasma, HDP）化學氣相沉積（chemical vapor deposition, CVD）。HDPCVD 過程可以引起使用多個物質執行化學氣相沉積，所述物質例如包含矽烷、氬氣、氧氣（用於氧化）或 NH₃（用於氮化）。HDPCVD 過程可以包含用於沉積材料的物質以及用於至少部分蝕刻材料的物質。當用於填充溝槽時，HDPCVD 過程

可以提供氣體分子（例如氬氣）作為衝擊溝槽區域的離子化物質。可以另外提供例如矽烷和氧氣的物質以沉積溝槽內的介電材料。沉積在溝槽的表面上的介電材料可以同時經受氬氣物質的濺射蝕刻，其中溝槽的填充包含沉積和蝕刻。由於溝槽縮放至較小尺寸並且形成為具有較高高寬比（溝槽深度（高度）/溝槽寬度），因此HDPCVD 過程在提供待填充的溝槽的理想結構時可能是低效的。例如，在填充溝槽時可以形成小面。另外，沉積材料的側壁上的增長以及從材料濺射的再沉積可以引起沿著側壁的材料懸垂。此過程可能會引起夾止並且結果在溝槽內形成內埋空隙。

【0004】 相對於這些和其它考量來提供本發明。

【發明內容】

【0005】 在一個實施例中的方法可以包含：在電漿室中產生電漿；相對於基底的平面的垂線以非零度的入射角將包括冷凝物質和惰性氣體物質中的至少一個的離子從所述電漿引導至基底內的孔穴。所述方法可以進一步包含使用冷凝物質將填充材料沉積在孔穴內。沉積可以與引導離子同時發生；其中填充材料以第一速率累積在孔穴的下表面上，並且其中填充材料以小於第一速率的第二速率累積在孔穴側壁的上部部分上。

【0006】 在另一實施例中的設備可以包含：電漿室；第一氣體源和第二氣體源，用於分別將惰性氣體和冷凝物質提供到所述電漿室；以及電漿產生器，用於在所述電漿室中產生包括源自所述惰性氣

體的第一離子和源自所述冷凝物質的第二離子的電漿。所述設備可以進一步包含提取組合件，用於從電漿提取離子束、第一離子和第二離子，並且用於相對於基底的平面的垂線以非零度的入射角將沉積暴露的離子束引導至基底內的孔穴。所述設備可以進一步包含用於控制一組沉積參數的控制器。所述設備還可以包含包括指令的至少一個電腦可讀儲存媒體，其中所述指令在執行時使控制器執行以下操作中的至少一個：發送第一控制信號以在沉積暴露期間調整非零度的入射角；以及發送第二控制信號以將冷凝物質的氣流調整到電漿室中。

【0007】 在另一實施例中的方法可以包含：在電漿室中產生電漿；以及將包括冷凝物質和惰性氣體物質中的至少一個的離子從所述電漿引導至基底內的孔穴，其中所述孔穴包括下表面和側壁。所述方法還可以包含使用冷凝物質將填充材料沉積在孔穴內。另外，所述方法可以包含執行選擇性蝕刻，其包括相對於基底的平面的垂線以選擇非零度的入射角將蝕刻劑離子束從電漿室引導至孔穴。以此方式，可以相對於安置於孔穴的其它區域中的填充材料選擇性地清除沉積在側壁的上部部分上的填充材料。

【圖式簡單說明】

【0008】

圖 1A、圖 1B、圖 1C、圖 1D 和圖 1E 共同地描繪根據本發明實施例的填充孔穴的實例；

圖 2A、圖 2B、圖 2C、圖 2D 和圖 2E 共同地說明根據本發明的額外實施例填充孔穴；

圖 3A 描繪根據本發明的實施例的示例性處理系統；而圖 3B 示出圖 3A 中所示的提取組合件的實施例的平面圖；

圖 4 描繪根據本發明的實施例的示例性處理流程；以及

圖 5 描繪根據本發明的其它實施例的另一示例性處理流程。

圖式未必按比例繪製。圖式僅為表示，並不意圖描繪本發明的特定參數。圖式意圖描繪本發明的示例性實施例，且因此不應被視為在範圍上受到限制。在圖式中，相似編號表示相似元件。

此外，出於清楚說明的目的，一些圖式中的某些元件可以省略或不按比例說明。此外，為了清晰起見，一些參考標號可以在某些圖式中省略。

【實施方式】

【0009】 現將在下文參考附圖來更充分地描述根據本發明的方法和設備，在附圖中示出方法和設備的實施例。方法和設備可以許多不同形式體現，且不應解釋為受限於本文中所闡明的實施例。替代地，提供這些實施例是為了使得本發明透徹且完整，且將向所屬領域的技術人員充分傳達系統和方法的範圍。

【0010】 為了方便和清晰起見，例如“頂部”、“底部”、“上部”、“下部”、“垂直”、“水平”、“橫向”和“縱向”的術語在本文中可以用於描述這些元件以及其組成部分的相對放置和

定向，每一者在呈現在圖式中時相對於半導體製造裝置的元件的幾何形狀和定向。所述術語將包含具體提到的詞、其派生詞和類似意思的詞。

【0011】 如本文中所使用，以單數形式敘述並且前面有詞“一”或“一個”的元件或操作應被理解為包含多個元件或操作，直到明確敘述此類排除。此外，對本發明的“一個實施例”的參考並不意圖為限制性的。額外的實施例也可以併入到所敘述的特徵中。

【0012】 在各種實施例中，揭示提供基底中的孔穴的改進處理的技術和設備，例如溝槽或通孔的改進填充。具體而言，本發明涉及在孔穴填充期間傾角離子束的使用，其中相對於基底平面的垂線以非零度的入射角將離子引導至基底。

【0013】 圖 1A、圖 1B、圖 1C、圖 1D 和圖 1E 共同地描繪根據本發明實施例的填充孔穴的實例。圖 1A、圖 1B 和圖 1C 中所示的情形說明處理裝置結構 102 的不同情況。在圖 1A 中，裝置結構 102 被示為包含孔穴 106 的基底 104。在各種實施例中，孔穴可以為溝槽、通孔或具有側壁 108、下表面 110 和上表面 112 的類似結構。基底 104 可以包含未示出的其它特徵並且可以包含（例如）任何數目的層，其中至少一些層由不同材料製成。基底 104 可以包含（例如）類似於孔穴 106 的多個孔穴。基底 104 可以由給定材料組成，其中側壁 108、下表面 110 和上表面 112 由相同材料組成。實施例在此上下文中不受限制。在一些實例中，基底材料可以由單晶矽或其它形式的矽、氧化物或氮化物組成。實施例在此上下文中

不受限制。

【0014】 在具體實施例中，孔穴 106 的尺寸沿著至少一個方向可以小於 100 nm。例如，孔穴 106 可具有溝槽結構，其中溝槽的寬度 W 小於 100 nm。在一些例子中，此溝槽的高度 H 可以大於 100 nm。在此實例中，高寬比 H/W 視為大於一。圖 1A 至 1C 的實施例解決了填充孔穴的挑戰（例如具有前述小尺寸的孔穴包含具有大於一的高寬比）。實施例在此上下文中不受限制。

【0015】 現在轉向圖 1B 和圖 1C，示出根據本發明的實施例的採用用於填充孔穴 106 的離子的情況。在一些實施例中，離子 120 可提供為離子束，其中離子束內的不同離子軌跡彼此平行或一般位於跨越 10 度或更小度數的角範圍內。實施例在此上下文中不受限制。圖 1B 和圖 1C 中執行的操作可在不同實施例中同時或依序執行。如圖 1B 中所示，離子 120 可提供為方向性離子束，其中離子軌跡被佈置成相對於基底 104 的平面 P 的垂線 122 形成示為角 θ 的非零度的入射角。如圖 1B 中進一步說明，可以從電漿源 130 提供離子 120，其中電漿源 130 在各種實施例中可以包含電漿室。如本文中所使用，通用術語“電漿源”可以包含發電機、電漿激勵器、電漿室以及電漿本身。電漿源 130 可以是電感耦合電漿（inductively-coupled plasma, ICP）源、環形耦合電漿源（toroidal coupled plasma source, TCP）、電容耦合電漿（capacitively coupled plasma, CCP）源、螺旋波源、電子迴旋共振（electron cyclotron resonance, ECR）源、間熱式陰極（indirectly heated cathode, IHC）

源、輝光放電源或本領域技術人員已知的其它電漿源。在具體實施例中，電漿源 130 可以包含提取組合件 132，所述提取組合件 132 包含提取板 134 和光束阻斷器 136，且提取板 134 和光束阻斷器 136 一起定義出孔穴 140 及孔穴 142。相對於圖 3A 和 3B 更詳細地論述這些組件的操作。

【0016】 電漿源 130 可以用於提供包含冷凝物質以及惰性氣體物質的離子物質。如下詳述，這些物質可以交交互操作以通過增強填充材料的自下而上增長的方式控制填充材料在孔穴 106 內的沉積。以此方式，可以避免夾止，從而防止在孔穴 106 內形成不需要的空隙。

【0017】 在具體實施例中，離子 120 可以包含惰性氣體物質和冷凝物質的混合物，而在其它實施例中，離子 120 可以包含冷凝物質。電漿源 130 中的物質的組分可以類似於用於沉積已知材料的已知 HDPCVD 過程的組分。例如，在沉積例如 SiO_2 的填充材料的實例中，可以將包含矽烷 (SiH_4)、一氧化二氮和氬氣的物質提供到電漿源 130。這些物質中的至少一些可以離子化並且可以如圖所示形成離子 120。在例如使用矽烷和氧氣 (O_2) 形成二氧化矽的其它實施例中，可以將氧氣單獨傳送到基底 104，如下文所論述。在各種實施例中，除了離子 120 之外，可以將用於有助於形成孔穴 106 中的包含填充材料的中性物質（未示出）（包含沉積物質）與離子 120 一致地提供到基底 104。在一些情況下，中性物質可以具有與離子 120 的軌跡不同的軌跡。

【0018】在具體實施例中，結合離子 120 提供到基底 104 的中性物質可包含反應性物質（未示出），其中在不穿過電漿室的情況下將反應性物質提供到基底 104。可以選擇反應性物質與其它物質反應，所述其它物質包含形成離子 120 的一部分的其它中性物質或冷凝物質。反應性物質因此可以形成累積在孔穴 106 內的填充材料的一部分。根據本發明的實施例的填充材料 124 的實例包含二氧化矽、氮化矽、氧化鋁、非晶矽、一氧化碳、鉭、鎢、鋁。實施例在此上下文中不受限制。

【0019】在圖 1B 和圖 1C 的實施例中，可以通過控制離子 120 的方向性來控制填充材料 124 在孔穴 106 內的累積。例如，填充材料 124 可以立即沉積在孔穴 106 的不同表面上，其包含下表面 110、側壁 108 和上表面 112。同時，離子 120 可以配備有用於起始蝕刻的足夠能量，例如從暴露於離子 120 的表面的材料的再濺射。通過控制離子 120 的軌跡，在填充材料 124 沉積在孔穴 106 時，可以對準孔穴 106 的某些部分以供離子 120 蝕刻。填充材料 124 的淨累積輪廓因此可以表示孔穴 106 的部分的沉積和空間對準蝕刻的組合。

【0020】如圖 1B 和圖 1C 中所示，填充材料 124 可以第一速率累積在孔穴 106 的下表面 110 上，可以不同速率或與第一速率類似的速率累積在側壁 108 的下部部分 108B 上。另外，填充材料 124 可以小於第一速率的第二速率累積在側壁 108 的上部部分 108A 上。在具體實施例中，示為 θ 的非零度的入射角相對於垂線 122 可

以為 30 度或更小。離子 120 因此可以撞擊側壁 108 的暴露區域，從而減小填充材料 124 在暴露區域（例如上部部分 108A）中的累積速率。在各種實施例中，離子 120 的離子能量可以被調諧成產生填充材料 124 的蝕刻，而不會對裝置 102 造成不必要的損壞。離子 120 的示例性離子能量範圍包含 500eV 至 1500eV。由於離子 120 通過上表面 112 的遮蔽，孔穴 106 的下部區域可於離子 120 的蝕刻更少暴露。以此方式，材料在側壁 108 的下表面 110 和下部部分 108B 上的累積速率可以主要由形成填充材料 124 的沉積物質的沉積速率確定。

【0021】 圖 1D 和圖 1E 說明在圖 1B 和圖 1C 的情形之後的情況下填充材料 124 的輪廓的演變。為了產生圖 1D 或圖 1E 中所示的填充材料 124 的結構，可以重複或繼續一般在圖 1B 和圖 1C 中所示的操作。如所提及，非離子化材料可以部分冷凝在孔穴 106 內，而離子 120 以非零度的入射角被引導至孔穴 106 中。與上部部分 108A 附近的區域相比，此過程引起填充材料 124 在下表面 110 附近以及在下部部分 108B 附近的更快繼續累積。圖 1E 示出在圖 1D 的情形之後的額外情況，其中表示最低表面的填充材料 124 的下表面幾乎與孔穴 106 的上表面 112 齊平。圖 1A 至 1E 中所說明的填充過程因此在填充材料 124 的不同沉積階段期間在填充材料 124 中產生非重入輪廓，從而能夠填充孔穴 106 而不夾止或形成空隙。

【0022】 根據本發明的額外實施例，除了用於控制用於填充孔穴的填充材料的輪廓的沉積操作之外，可以採用單獨的蝕刻操作。圖

2A、圖 2B、圖 2C 和圖 2D 共同地說明根據本發明的額外實施例填充孔穴。圖 2A 中，描繪示例性填充操作，其中相對於垂線 122 以非零度的入射角將離子引導至孔穴 106。在此具體實施例中，離子 202 可以被引導在一個側壁處，而離子 204 被引導在相對側壁處，其中兩個側壁被示為側壁 108。離子 202 和離子 204 可以與非離子化物質（未示出）同時提供到孔穴 106，其中非離子化物質的至少一部分可以引起填充材料的沉積。在一些實施例中，可以將離子 202 和離子 204 同時提供到一處。

【0023】 再次參考圖 1B，在一個實例中，可以通過經由提取孔徑 144 從電漿源 130 提取離子作為離子束而提供離子 202 和離子 204，其中提取孔徑 144 在提取組合件 132 內形成。具體而言，離子的第一部分（示為離子 202）可以通過提取孔徑 144 的第一部分提取為第一離子束，而離子的第二部分（示為離子 204）可以通過提取孔徑 144 的第二部分提取。在一個實施例中，離子 202 可以相對於垂線 122 形成第一非零度的入射角，示為角 θ ，而離子 204 相對於垂線 122 形成第二非零度的入射角，示為角 $-\theta$ 。具體而言，垂線 122 可以平分第一非零度的入射角 θ 和第二非零度的入射角 $-\theta$ 。對於孔穴 106 的對稱孔穴結構，此幾何形狀可以使離子 202 和離子 204 以相同入射角（入射角的絕對值）攔截相對側壁的相同相應部分。在這些情形下，填充材料 210 的對稱輪廓可以顯現。在其它實施例中，可以相對於垂線 122 以不同角度提供離子 202 和離子 204。

【0024】 儘管一般圖 2A 中所示的過程可以在發展期間產生填充

材料 210 的可接受輪廓，如一般在圖 1B 至 1E 中所說明，但是在一些情形下，至少一些蝕刻操作可以用於在圖 2A 的情形之後執行。此蝕刻可以通過自下而上過程進一步減小孔穴 106 的增強填充，從而避免夾止和直埋空隙。

【0025】 現在轉向圖 2B，示出在圖 2A 之後的情形，其中執行蝕刻製程以清除填充材料 210 的一部分。在圖 2B 中，蝕刻劑 212 被引導至孔穴 106。在各種實施例中，蝕刻劑 212 可以是選擇性蝕刻劑，其中蝕刻劑 212 引起執行填充材料 210 的選擇性蝕刻。具體而言，可以相對於基底 104 的材料選擇性地清除填充材料 210 的一部分。蝕刻劑 212 可以包含用於選擇性蝕刻的已知物質。例如，在填充材料沉積在二氧化矽中並且在矽中形成孔穴 106 的實施例中，蝕刻劑 212 可以源自氟甲烷。在具體實施例中，氟甲烷可以流動到電漿源（例如電漿源 130）中，並且可以至少部分離子化且提供到孔穴 106。在圖 2B 中，在由蝕刻劑 212 執行選擇性蝕刻製程之後，示出填充材料 210 的所得輪廓。沿著側壁 108 的上部部分 108A 清除填充材料 210，而不清除基底 104 的材料。

【0026】 在各種實施例中，沉積填充材料 210 並且執行填充材料的選擇性蝕刻可以構成填充迴圈，其中在初始填充迴圈之後執行至少一個額外的填充迴圈。如圖 2C 中所說明，例如可以執行與圖 2A 的操作類似的隨後沉積製程以沉積額外的填充材料 210。如所說明，可以朝向一對相對側壁引導離子束（示為離子 224）和另一離子束（示為離子 226），而非離子化物質（未示出）可以提供到

孔穴 106。這可以產生如圖所示的填充材料 210 的輪廓。在圖 2D 中，可以通過在圖 2C 中所示的沉積之後將蝕刻劑 232 引導至孔穴 106 中來執行額外的選擇性蝕刻。在一些實施例中，蝕刻劑 232 可與蝕刻劑 212 相同。同樣，填充材料 210 可選擇性地從側壁 108 的上部部分 108A 清除。儘管在一些實施例中，在多次重複圖 2A 至 2B 的操作時，蝕刻劑 232 以及蝕刻劑 212 可以部分地蝕刻下表面 110 附近的填充材料 210，但是填充材料 210 的總體輪廓可繼續為非重入的，從而允許在避免夾止結構時填充孔穴 106。圖 2E 示出當多次重複圖 2A 至 2B 的操作時產生的填充材料的輪廓的演變的實例。輪廓 240 說明在圖 2D 的情形之後的第一情況下的填充材料 210 的填充材料輪廓，而輪廓 242 示出在由輪廓 240 表示的情況之後的第二情況。

【0027】 在一些實施例中，在圖 2B 和圖 2D 的情形中，例如在相對於垂線 122 以非零度的入射角引導離子（類似於離子 202 和離子 204 的幾何形狀）時，可將選擇性蝕刻劑提供到孔穴 106。以此方式，選擇性蝕刻劑可以僅蝕刻暴露於離子的填充材料的部分，而填充材料的其它部分，例如與下表面 110 相鄰的部分可以未暴露於蝕刻。此選擇性蝕刻劑的實例可以包含氟甲烷。選擇性蝕刻劑的另一實例可以是氟甲烷和氰氣混合物。在孔穴側壁的一部分在沉積製程之後保持暴露的一些實例中，離子束的離子能量可以維持為低於發生形成孔穴壁的所暴露基底材料的大量濺射的水平。

【0028】 這種類型的選擇性蝕刻因此提供空間選擇性蝕刻，因為

孔穴的某些區域保持未暴露於離子，同時還提供化學選擇性，其中基底 104 保持未蝕刻或相對於填充材料的蝕刻以減小的速率蝕刻。以此方式，可以通過有助於填充材料朝向孔穴的下部部分的沉積，同時從側壁的上部區域清除填充材料來增強自下而上填充過程。

【0029】 在又一實施例中，用於沉積填充材料的已知沉積操作可以之後跟著填充材料的選擇性蝕刻操作，其中例如一般根據圖 2A 中所示的幾何形狀朝向孔穴側壁引導形成選擇性蝕刻劑的離子。已知沉積操作的實例涉及 HDPCVD 過程，其中沿著基底平面的垂線引導離子。儘管就其自身而言，已知 HDPCVD 過程的使用往往會在孔穴中產生填充材料的非理想輪廓，但是在此實施例中，沉積操作可與通過使用非垂直離子的選擇性蝕刻操作交替，其中相較於下部區域，沿著側壁的上部部分優先清除填充材料。

【0030】 在本發明的又另外的實施例中，可以在填充過程期間調整朝向孔穴引導的離子的軌跡。例如，再次參考圖 1B 至 1E，可在一方面圖 1B、1C 的情形與圖 1D 的情形之間調整離子 120 的非零度的入射角的量值。在一個具體實例中，在圖 1B 和 1C 的情形下 θ 的量值可以是 25 度，而在圖 1D 的情形下 θ 的量值可以減小到 15 度。在圖 1E 的情形下 θ 的量值可以進一步減小到 10 度。此調整可以在不同實施例中在離散操作中或以連續方式發生。在溝槽的接受角度隨著填充材料的累積而變化時， θ 的量值的調整允許在不同填充過程階段處以合適的角度引導離子。

【0031】 圖 3A 描繪根據本發明的實施例示為系統 300 的示例性

處理系統。系統 300 可以尤其被調適成根據本文所揭示的技術執行基底中的孔穴的填充。系統 300 可以包含電漿室 302、處理室 310 以及包含電漿室泵 330 和處理室泵 332 的各種已知元件。在不同實施例中，電漿室 302 可形成電感耦合電漿(inductively-coupled plasma, ICP) 源、環形耦合電漿源(toroidal coupled plasma source, TCP)、電容耦合電漿(capacitively coupled plasma, CCP) 源、螺旋波源、電子迴旋共振(electron cyclotron resonance, ECR) 源、間熱式陰極(indirectly heated cathode, IHC) 源、輝光放電源或本領域技術人員已知的其它電漿源的一部分。如圖 3A 中所提出，電漿室 302 可以是由 RF 功率源 308 驅動的電感耦合電漿源的一部分。系統 300 可以進一步包含提供前驅氣體以形成冷凝物質的氣體源 304。在一個實例中，前驅氣體可以是將用於形成二氧化矽(SiO₂) 或氮化矽(Si₃N₄) 的矽烷。實施例在此上下文中不受限制。氣體源 306 可用於將例如氬氣或其它惰性氣體等的惰性氣體提供到電漿室 302。例如，此惰性氣體可以形成離子 120、離子 202、離子 204、離子 224 或離子 226 的一部分。實施例在此上下文中不受限制。在額外的實施例中，額外的氣體源(未示出)可以耦合到電漿室以提供其它氣體，例如含氧氣體或含氮氣體。

【0032】 系統 300 可以包含偏置系統 318，所述偏置系統 318 被佈置成相對於處理室 310 偏置電漿室 302。在圖 3A 中所示的具體實例中，處理室 310 可以接地，同時通過偏置系統 318 將正電壓施加到電漿室 302。

【0033】 系統 300 可以進一步包含提取組合件 316，其中提取組合件 316 是提取組合件 132 的變體。提取組合件 316 可以安置於在電漿室 302 中產生的電漿與安置於處理室 310 中的基底平臺 312 之間。基底平臺 312 可以耦合到基底 104，並且可以沿著平行於 X 軸的方向移動。在一些實施例中，基底平臺 312 可以沿著平行於 Z 軸的方向移動，並且可以另外沿著平行於 Y 軸的方向移動。

【0034】 當將氣體提供到電漿室 302 並且通過 RF 功率源 308 供應電力時，可以在電漿室 302 中產生電漿。當將偏置電壓施加到電漿室 302 時，離子可以通過脈衝或連續方式從電漿室 302 中的電漿提取並且被引導至基底 314。在圖 3A 中所描繪的實例中，將離子束 320 從電漿室 302 引導至基底 314。還參考圖 1B 和圖 1C，在一對離子束相對於垂線 122 以非零度的入射角衝擊基底 314 時，可以引導圖 3A 的離子束 320。在圖 3A 的實例中，垂線 122 平行於所示的笛卡爾坐標系統的 Z 軸佈置。

【0035】 根據各種實施例，可在電漿室 302 中產生冷凝物質，其中冷凝物質的至少一部分形成包含於離子束 320 中的離子。冷凝物質可進一步包含如上所述的中性物。通過系統 300 產生的填充材料的所得輪廓可類似於前述圖中所示的填充材料的輪廓。

【0036】 根據各種實施例，系統 300 可包含反應氣體組合件以在不穿過電漿室的情況下將反應氣體物質提供到基底 104。在圖 3A 的實例中，氣體源 322 可將第一氣體 326 供應到處理室 310，而氣體源 324 可將第二氣體 328 提供到處理室 310。可使用繞過電漿室

302 的氣體管線提供這些氣體，使得氣體不流過電漿室 302。例如，為了根據一般在圖 1A 至 2E 中所示的過程沉積孔穴中的二氧化矽，可將矽烷提供到電漿室 302，其中來自矽烷的冷凝物質形成離子束 320 的一部分。為了在孔穴內形成二氧化矽，可結合矽烷供應氣氣源。具體而言，使用氣體源 322 或氣體源 324 使氣體直接流動到處理室 310 可以是有用的。這可通過在與供應矽的冷凝物質分離的增長填充材料中提供氣體源而避免傳送管線中的任何沉積。

【0037】 現在轉向圖 3B，示出提取組合件 316 的實施例的平面圖。在此實例中，提取組合件 316 包含提取板 342，提取板 342 具有相較於沿著 X 軸的長度具有沿著 Y 軸的更大寬度的細長提取孔徑 344。提取組合件 316 還可包含鄰近於細長提取孔徑 344 安置的光束阻斷器 346。光束阻斷器 346 和細長提取孔徑 344 可因此被佈置成提取穿過間隙 348 的離子束 320 作為第一帶狀光束，並且提取穿過間隙 350 的第二帶狀光束。

【0038】 此類帶狀光束可用於在給定情況下暴露基底 104 的整個寬度。這可將跨越基底 104 佈置的多個孔穴 106 暴露於填充過程，如前述實施例中所描述。通過細長提取孔徑 344 提取的帶狀光束一般可具有平行於 X 軸的軌跡，而所述軌跡還相對於 Z 軸或相對於垂線 122 形成非零度的入射角。因此，跨越基底 104 的寬度沿著 Y 軸安置的多個孔穴（例如溝槽）可通過類似方式暴露於離子束 320。因此，可跨越基底 104 的寬度立即提供改進的孔穴填充過程。此外，通過沿著 X 方向掃描基底 104，基底 104 的目的地區

域例如整個基底 104 可通過依序方式暴露於改進的孔穴填充過程。

【0039】根據一些實施例，系統 300 可用於執行涉及（例如）在圖 2A 至 2D 中所示的交替沉積和蝕刻操作的過程。例如，為了用二氧化矽填充孔穴，沉積操作可能需要使矽烷和氬氣流動到電漿室 302 中以形成電漿。在用二氧化矽填充孔穴的沉積操作中，離子束 320 可被引導至基底 104，同時氣體源 324 將氧氣提供到基底 104。在蝕刻操作中，可將例如氟甲烷的氣體提供到電漿室 302，其中氟甲烷可用於形成衝擊孔穴 106 的目標部分的蝕刻離子束。可以在給定沉積操作與給定蝕刻操作之間執行淨化操作以消除在用於不同操作的物質之間的任何交叉污染。

【0040】在各種實施例中，系統 300 可包含用於在孔穴的填充期間提供填充材料的動態輪廓控制的元件。在圖 3A 中進一步所示的一個實例中，系統 300 可包含用於控制系統 300 的不同元件的控制系統 340。控制系統 340 可包含用於控制一組沉積參數以及蝕刻參數的控制器 340A。控制系統 340 可進一步包含媒體 340B，例如包含指令的至少一個電腦可讀儲存媒體，其中所述指令在執行時使控制器 340A 執行某些操作。在這些操作之中包含：發送第一控制信號以在沉積暴露期間調整離子束的非零度的入射角，以及發送第二控制信號以調整提供到電漿室中的冷凝物質的氣流。控制在其它操作之中的這些操作使系統 300 能夠提供給定孔穴內的經唯一調適的填充材料輪廓。

【0041】在不同實施例中，發送用於調整非零度的入射角的第一

控制信號可涉及將調整信號發送到 RF 功率源 308 以調整電漿室 302 中的電漿中的功率。在已知的電漿系統中，調整電漿功率可調整在提取孔徑處形成的電漿的彎液面的形狀，並且因此可調整從電漿的離子提取角度，從而引起入射在孔穴上的離子束的非零度的入射角的變化。如上所述，在填充過程繼續進行時，減小相對於垂線的入射角可以是有用的。因此，控制系統 340 可用於在沉積暴露期間週期性地或連續地調整電漿功率，以在孔穴內的填充材料的量增加時調整入射角。這可允許填充材料的演變輪廓的最佳調適以確保孔穴的適當填充而（例如）不引起夾止。

【0042】 在不同實施例中，發送用於調整非零度的入射角的第一控制信號可引起發送移動信號以沿著平行於 Z 軸的方向調整在基底 104 與提取組合件 316 之間的間隔。調整此間隔還可影響從電漿室 302 提取的離子束的非零度的入射角，並且因此可用於在填充期間動態地改變離子束的入射角。

【0043】 用於調整進入電漿室 302 中的氣流的控制信號的發送可用於在用例如二氧化矽填充孔穴期間調整矽烷流。矽烷流的此調整可用於在填充過程期間調整沉積與蝕刻的比率，並且因此可影響填充材料的所得輪廓。

【0044】 圖 4 示出根據本發明的實施例的示例性處理流程 400。在方塊 402 處，在電漿室中產生電漿。在一些實施例中，電漿可包含冷凝物質以及惰性氣體物質。

【0045】 在方塊 404 處，執行將包括冷凝物質和惰性氣體物質中

的至少一個的離子從電漿引導至基底內的孔穴的操作。具體而言，可相對於基底的平面的垂線以非零度的入射角引導離子。

【0046】 在方塊 406 處，執行使用冷凝物質沉積孔穴內的填充材料的操作。填充材料可以第一速率累積在孔穴的下表面上並且以小於第一速率的第二速率累積在孔穴的側壁的上部部分上。此輪廓可有助於孔穴的填充而（例如）不引起夾止。

【0047】 圖 5 示出根據本發明的實施例的示例性處理流程 500。在方塊 502 處，在電漿室中產生電漿。在方塊 504 處，執行將包括冷凝物質和惰性氣體物質中的至少一個的離子從電漿引導至基底內的孔穴的操作，其中孔穴具有下表面和側壁。

【0048】 在方塊 506 處，執行使用冷凝物質沉積孔穴內的填充材料的操作。在一些實施例中，冷凝物質可以提供於相對於基底的平面的垂線以非零度的入射角引導的離子束中。

【0049】 在方塊 508 處，執行選擇性蝕刻。所述選擇性蝕刻可涉及相對於基底的平面的垂線以選擇非零度的入射角將蝕刻劑離子束從電漿室引導至孔穴。由此可相對於安置於孔穴的其它區域中的填充材料選擇性地清除在沉積操作期間沉積在孔穴的側壁的上部部分上的填充材料。

【0050】 總而言之，本發明的實施例提供優於用於填充溝槽或其它孔穴的已知技術的優點，包含提供用於防止有源設備區的損壞的更佳能力。例如，通過相對於垂線以非零度的入射角引導離子，尤其在填充溝槽的初始階段處，離子可不受撞擊溝槽底部的影響，

於溝槽底部中可定位敏感裝置元件。另外，本發明的實施例提供避免空隙形成（包含在具有較高高寬比的溝槽中）的更佳能力。

【0051】 雖然已在本文中描述了本發明的某些實施例，但本發明不限於此，因為本發明在範圍上與本領域將允許的一樣寬泛，且可以同樣地來理解說明書。因此，不應將以上描述解釋為限制性。實際上，以上描述僅僅是作為具體實施例的例證。本領域的技術人員將在本文所附的權利要求書的範圍和精神內設想其它修改。

【符號說明】

【0052】

102：裝置結構

104、314：基底

106、140、142：孔穴

108：側壁

108A：上部部分

108B：下部部分

110：下表面

112：上表面

120、202、204、224、226：離子

122：垂線

124、210：填充材料

130：電漿源

105-12-27

132、316：提取組合件

134、342：提取板

136、346：光束阻斷器

144、344：提取孔徑

212、232：蝕刻劑

240、242：輪廓

300：系統

302：電漿室

304、306、322、324：氣體源

308：RF 功率源

310：處理室

312：基底平臺

318：偏置系統

320：離子束

326：第一氣體

328：第二氣體

330：電漿室泵

332：處理室泵

340：控制系統

340A：控制器

340B：媒體

348、350：間隙

105-12-27

400、500：處理流程

402、404、406、502、504、506、508：方塊

H：高度

P：平面

W：寬度

X、Y、Z：方向

θ ：角度

【發明申請專利範圍】

【第1項】 一種製造半導體設備的方法，包括：

在電漿室中產生電漿；

相對於基底的平面的垂線以非零度的入射角將包括冷凝物質和惰性氣體物質中的至少一個的離子從所述電漿引導至所述基底內的孔穴；以及

使用所述冷凝物質於所述孔穴內沉積填充材料，沉積所述填充材料與將所述離子從所述電漿引導至所述基底內的孔穴同時發生，其中所述填充材料被所述離子蝕刻，

其中所述填充材料以第一速率累積在所述孔穴的下表面上，並且其中所述填充材料以小於所述第一速率的第二速率累積在所述孔穴的側壁的上部部分上。

【第2項】 如申請專利範圍第1項所述的製造半導體設備的方法，其中將所述離子從所述電漿引導至所述基底內的孔穴包括通過具有細長的孔徑的提取板提取所述離子。

【第3項】 如申請專利範圍第2項所述的製造半導體設備的方法，其中將所述離子從所述電漿引導至所述基底內的孔穴進一步包括：

提供光束阻斷器，所述光束阻斷器位於與細長的所述孔徑相鄰的所述電漿室內；

通過細長的所述孔徑的第一部分提取所述離子的第一部分作為第一離子束，所述第一部分相對於所述垂線形成第一非零度的入射角；以及

通過細長的所述孔徑的第二部分提取所述離子的第二部分作為第二離子束，所述第二部分相對於所述垂線形成第二非零度的入射角，其中所述垂線平分所述第一非零度的入射角和所述第二非零度的入射角。

【第4項】 如申請專利範圍第1項所述的製造半導體設備的方法，其進一步包括：在不穿過所述電漿室的情況下將反應性物質提供到所述基底，所述反應性物質形成所述填充材料的一部分。

【第5項】 如申請專利範圍第1項所述的製造半導體設備的方法，其進一步包括於所述填充材料中產生非重入輪廓，直到所述填充材料的最低水平與所述孔穴的頂部齊平。

【第6項】 如申請專利範圍第1項所述的製造半導體設備的方法，其中所述非零度的入射角為30度或小於30度。

【第7項】 如申請專利範圍第1項所述的製造半導體設備的方法，其進一步包括：在將所述離子從所述電漿引導至所述基底內的孔穴的期間減小所述非零度的入射角的量值。

【第8項】 如申請專利範圍第7項所述的製造半導體設備的方法，其中減小所述非零度的入射角的所述量值包括增加所述基底與用於從所述電漿室提取所述離子的提取板之間的間隙。

【第9項】 如申請專利範圍第1項所述的製造半導體設備的方法，其中所述冷凝物質由引導至所述電漿室中的前驅氣體形成，所述製造半導體設備的方法進一步包括在沉積所述填充材料的期間在第一情況下使所述前驅氣體以第一速率流動到所述電漿室中；以及在沉積所述填充材料的期間在所述第一情況之後的第二情況下使所述前驅氣體以小於所述第一速率的第二速率流動到所述電漿室中。

【第10項】 如申請專利範圍第1項所述的製造半導體設備的方法，其中所述基底包括不同於所述填充材料的第二材料，所述製造半導體設備的方法進一步包括在沉積所述填充材料之後執行所述填充材料的選擇性蝕刻，其中相對於所述第二材料選擇性地清除所述填充材料的一部分。

【第11項】 一種半導體設備，包括：

電漿室；

第一氣體源和第二氣體源，用於分別將惰性氣體和冷凝物質提供到所述電漿室；

電漿產生器，用於在所述電漿室中產生電漿，所述電漿包括源自所述惰性氣體的第一離子和源自所述冷凝物質的第二離子；

提取組合件，用於從所述電漿提取離子束、所述第一離子和所述第二離子，並且相對於所述基底的平面的垂線以非零度的入射角將沉積暴露的所述離子束引導至所述基底內的孔穴，以於所述孔穴內沉積填充材料，其中所述填充材料被所述離子蝕刻；

控制器，用於控制一組沉積參數；以及
包括指令的至少一個電腦可讀儲存媒體，其中所述指令在執行時使所述控制器執行以下各項中的至少一個：

發送第一控制信號以在所述沉積暴露期間調整所述非零度的入射角；以及

發送第二控制信號以調整進入所述電漿室中的所述冷凝物質的氣流。

【第12項】 如申請專利範圍第11項所述的半導體設備，其進一步包括反應氣體組合件，用於在不穿過所述電漿室的情況下將反應氣體物質提供到所述基底。

【第13項】 如申請專利範圍第11項所述的半導體設備，其中所述提取組合件包括：

提取板，其具有細長的提取孔徑；以及
光束阻斷器，其鄰近於細長的所述提取孔徑安置，所述光束阻斷器和細長的所述提取孔徑被佈置成提取作為第一帶狀光束的所述離子束以及提取第二帶狀光束，所述第一帶狀光束和所述第二帶狀光束分別相對於所述垂線界定第一非零度的角和第二非零度的角。

【第14項】 一種製造半導體設備的方法，包括：

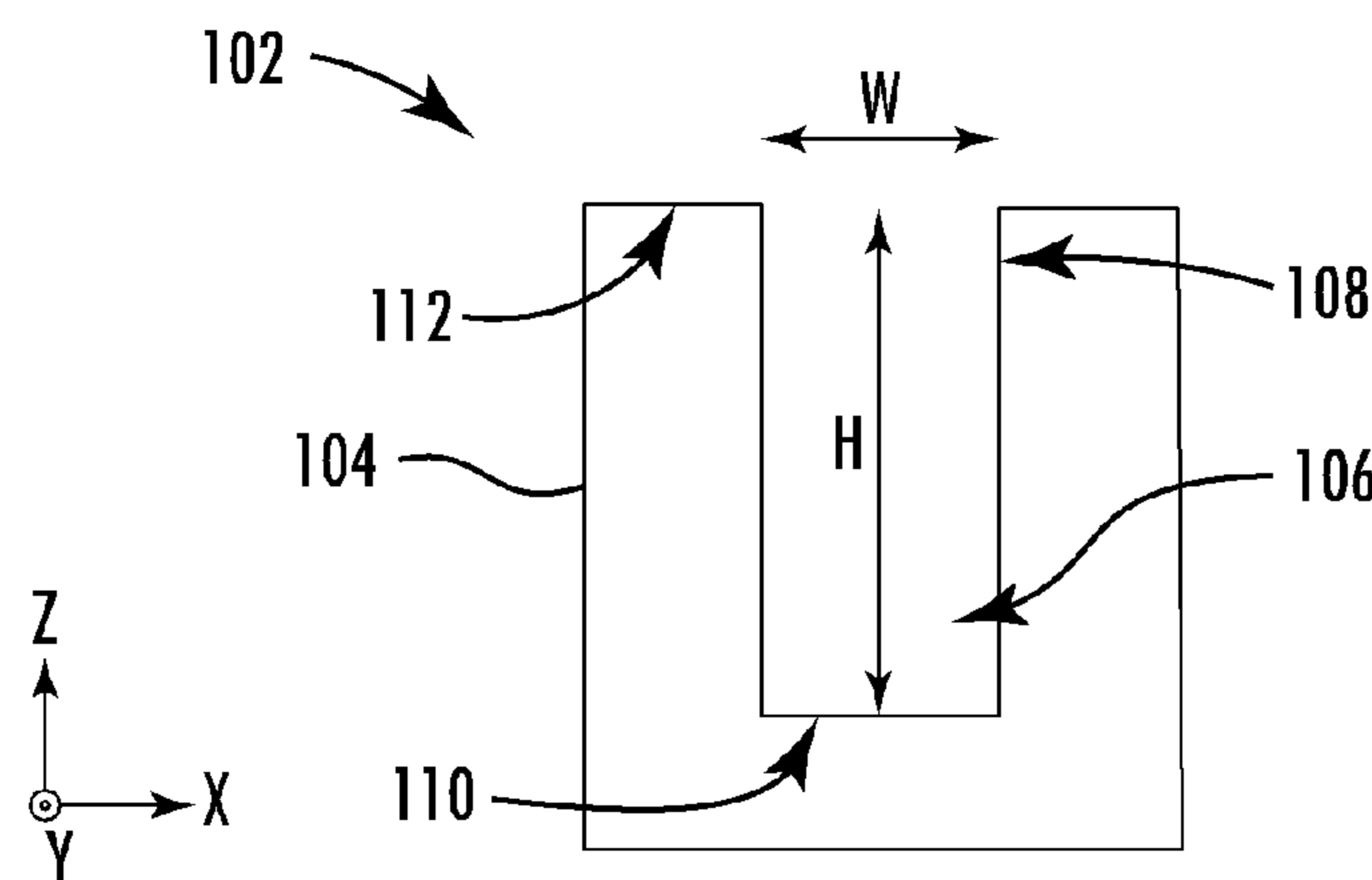
在電漿室中產生電漿；
將包括冷凝物質和惰性氣體物質中的至少一個的離子從所述電漿引導至基底內的孔穴，所述孔穴包括下表面和側壁；

使用所述冷凝物質於所述孔穴內沉積填充材料，其中所述填充材料被所述離子蝕刻；以及

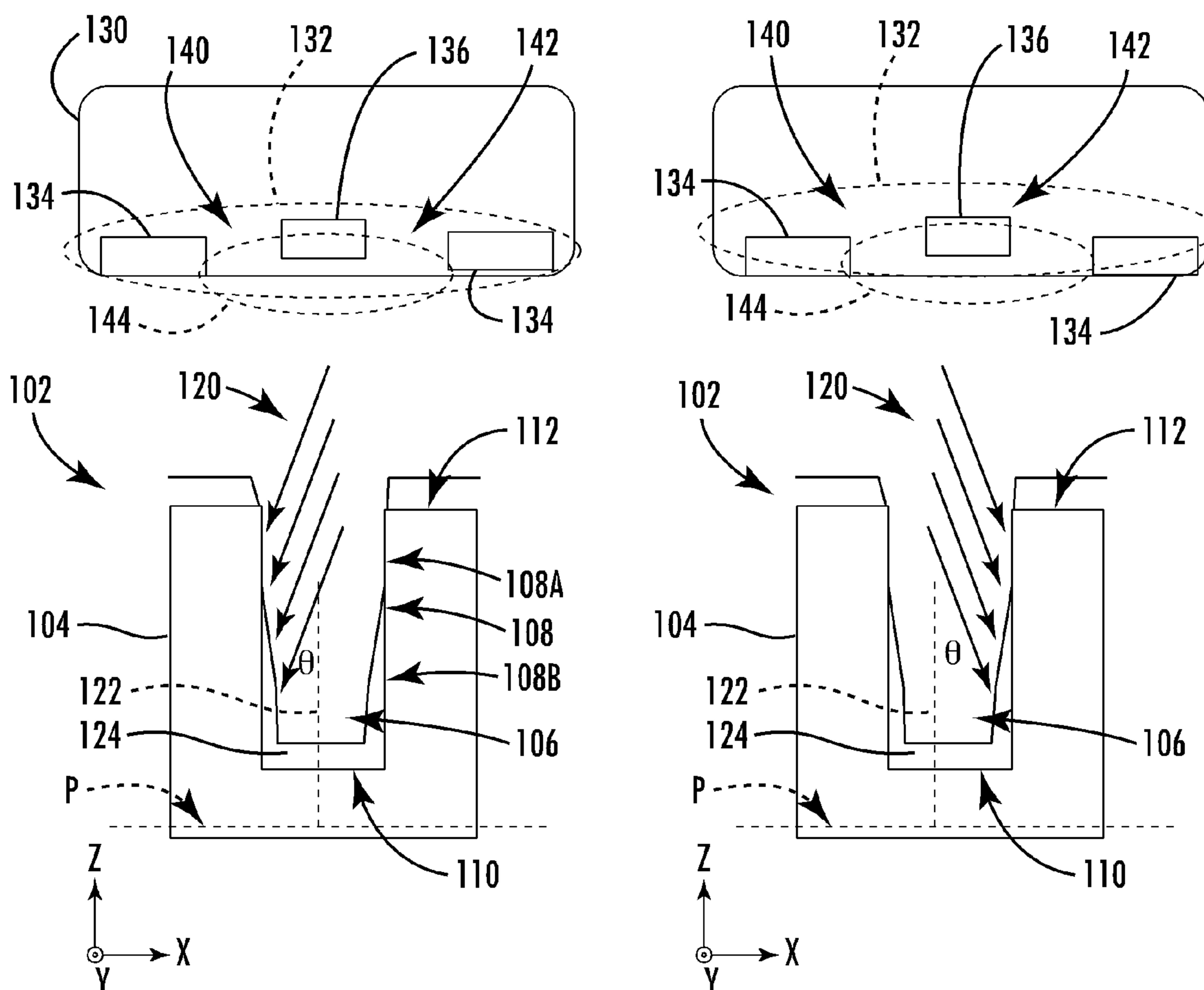
執行選擇性蝕刻，包括相對於所述基底的平面的垂線以經選擇的非零度的入射角將蝕刻劑離子束從所述電漿室引導至所述孔穴，其中相對於安置於所述孔穴的其它區域中的所述填充材料選擇性地清除沉積在所述側壁的上部部分上的所述填充材料。

【第15項】 如申請專利範圍第14項所述的製造半導體設備的方法，其中所述離子包括相對於所述基底的平面的所述垂線的第二非零度的入射角。

【發明圖式】

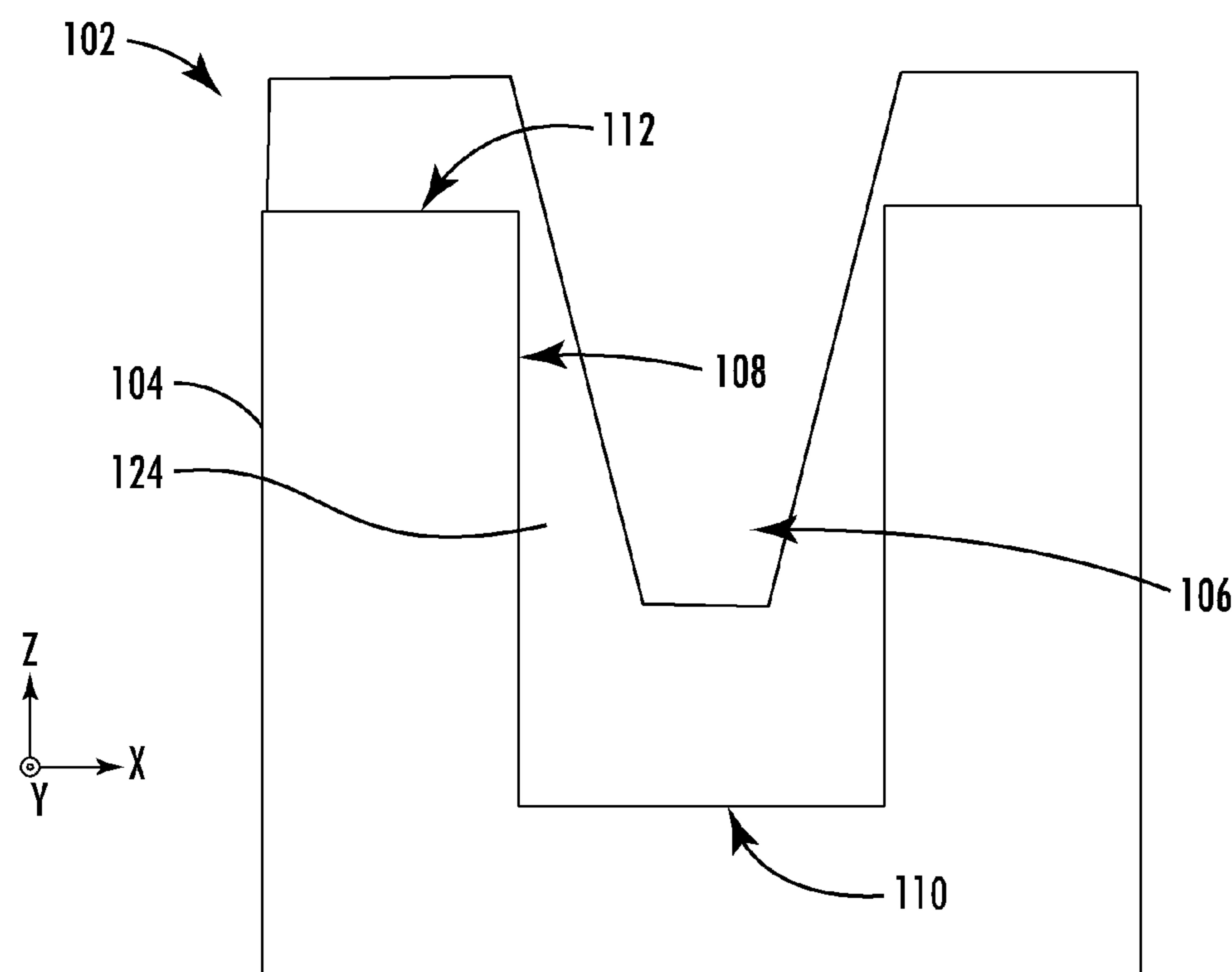


【圖1A】

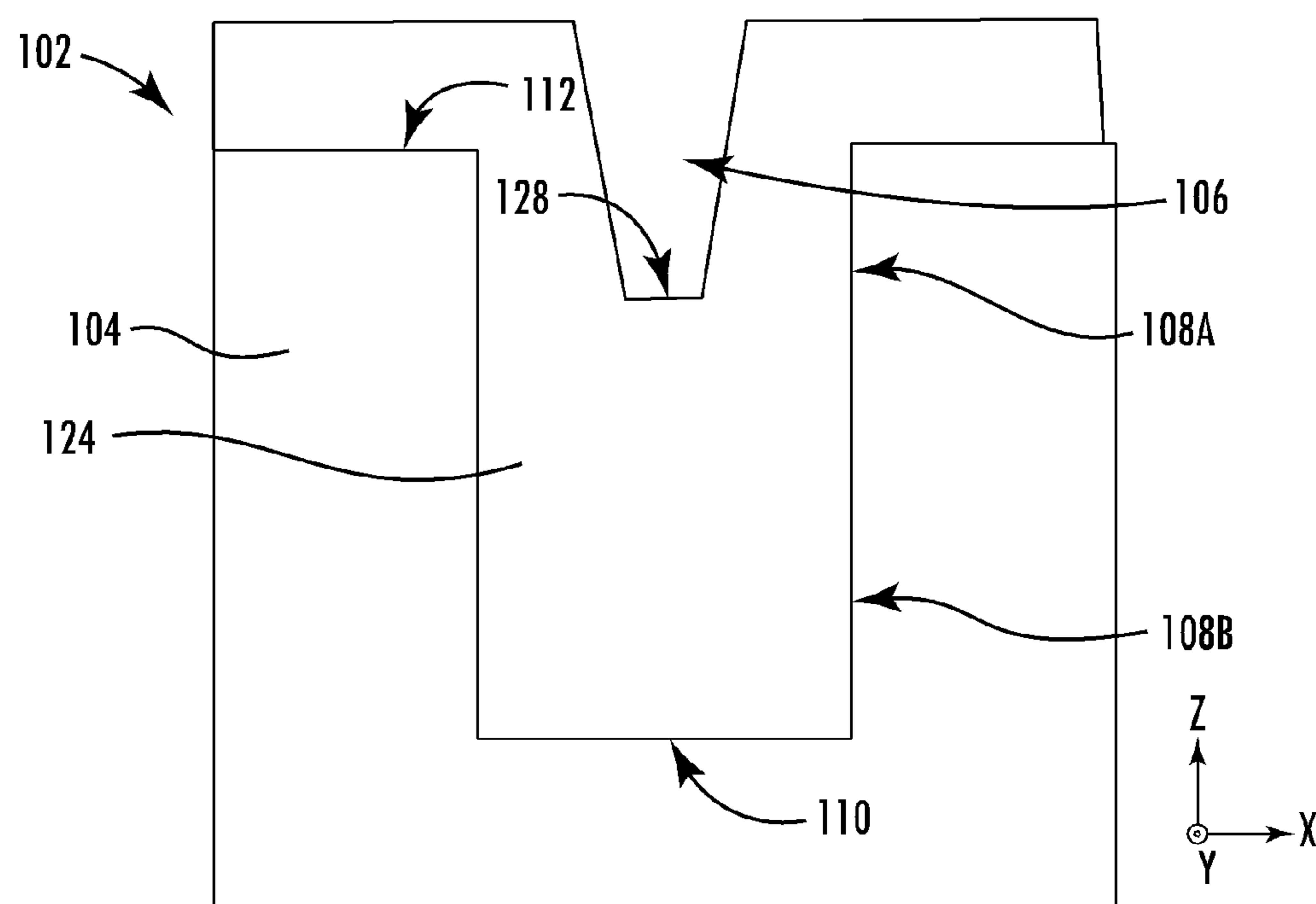


【圖1B】

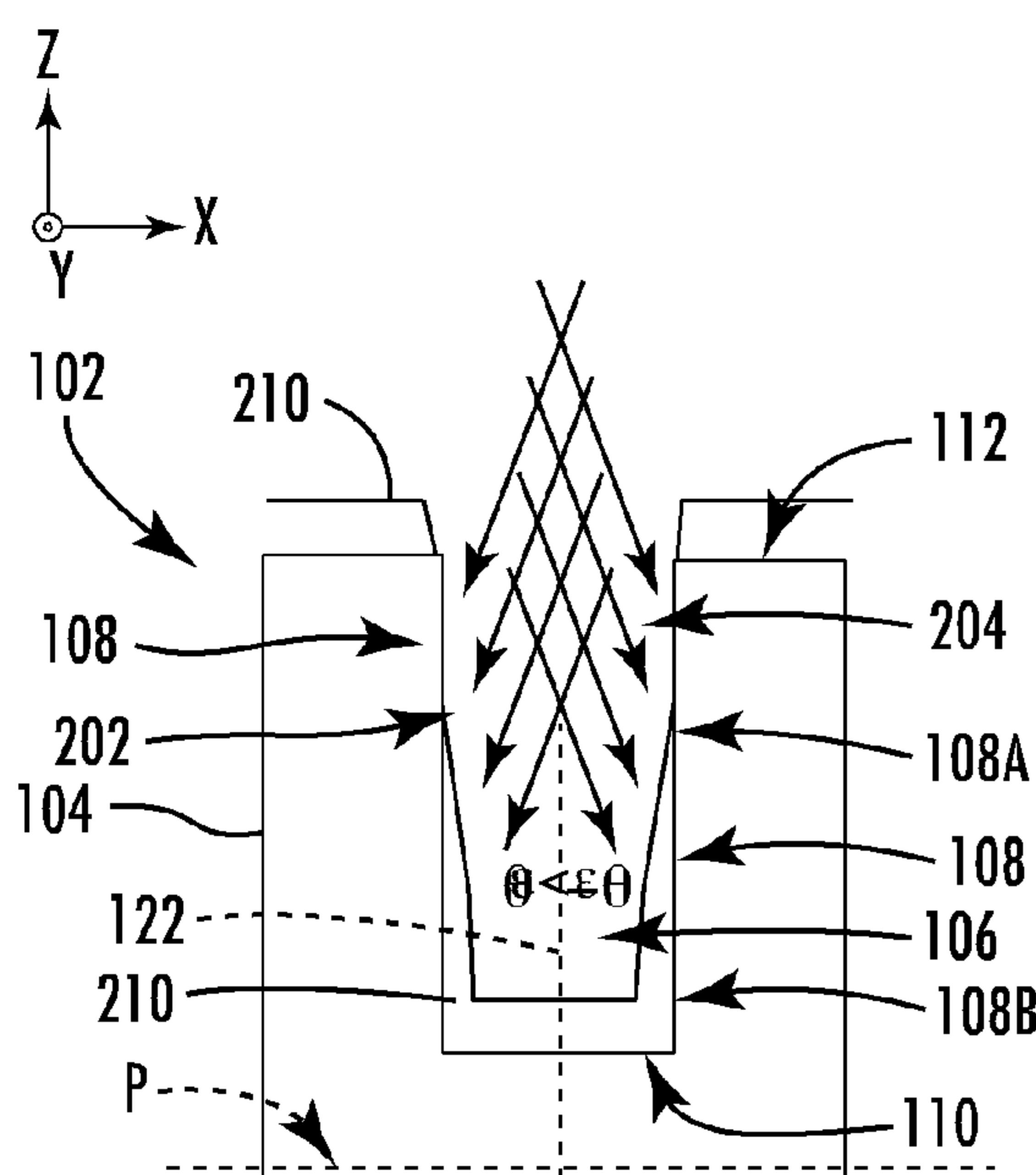
【圖1C】



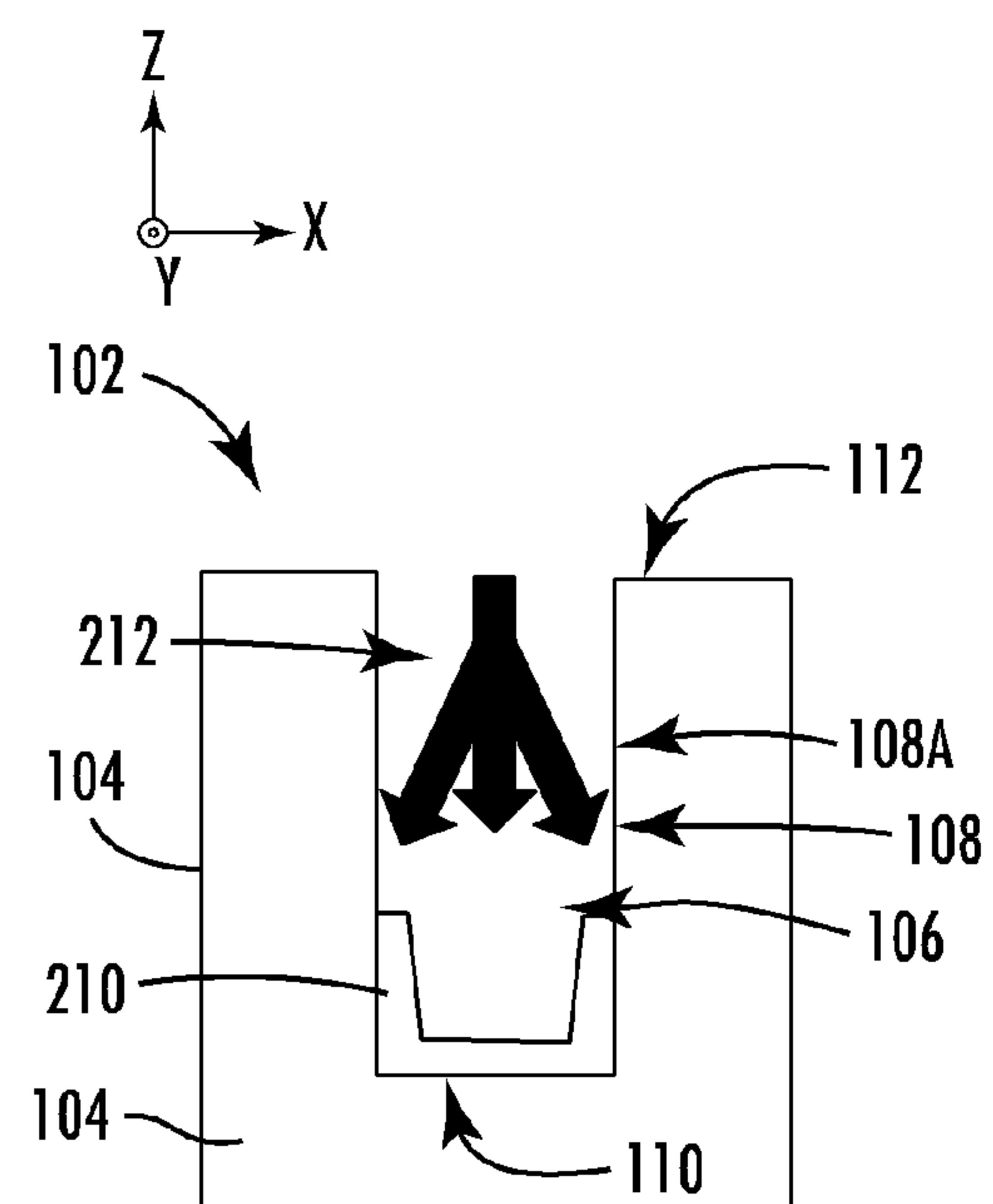
【圖1D】



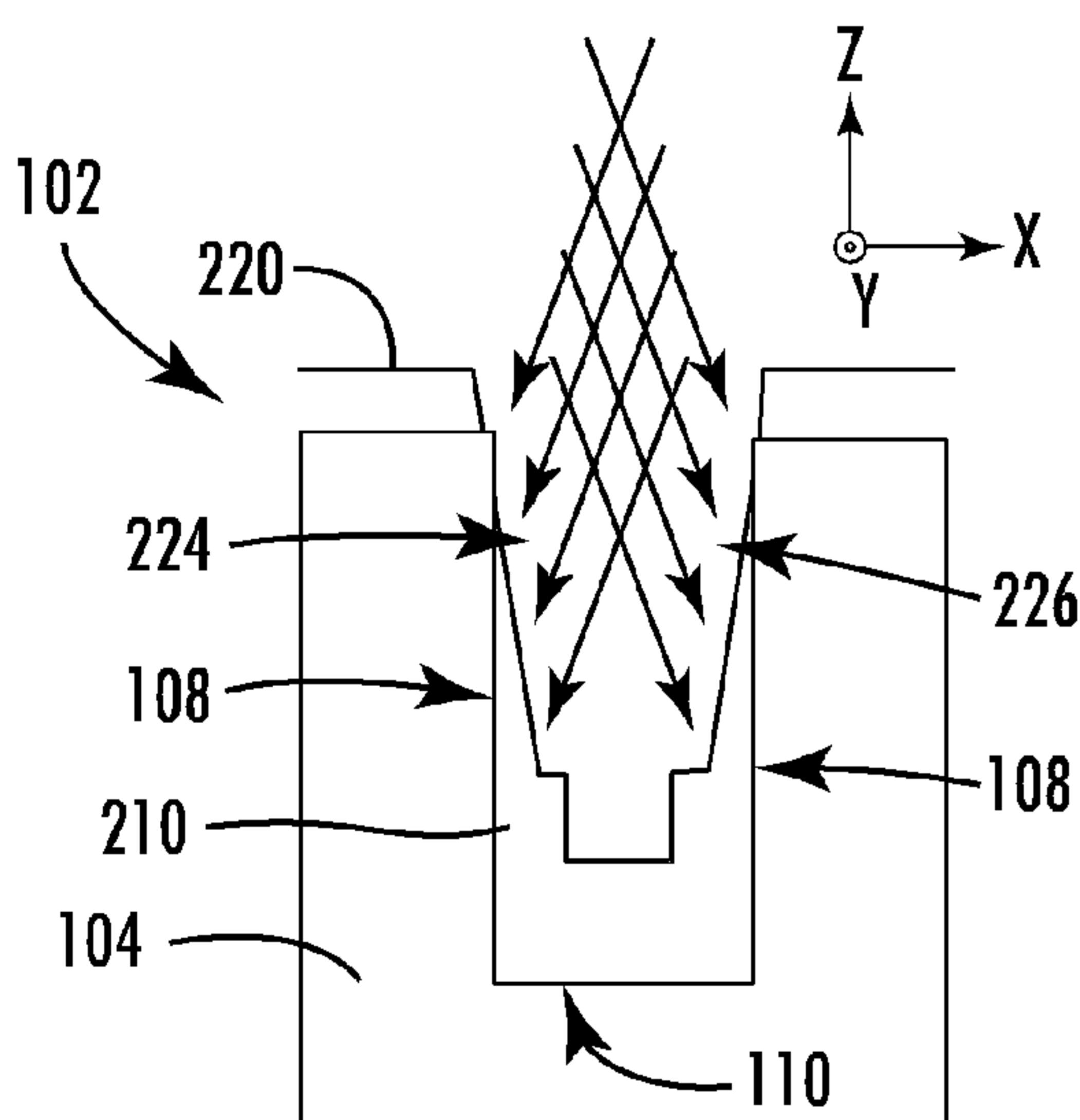
【圖1E】



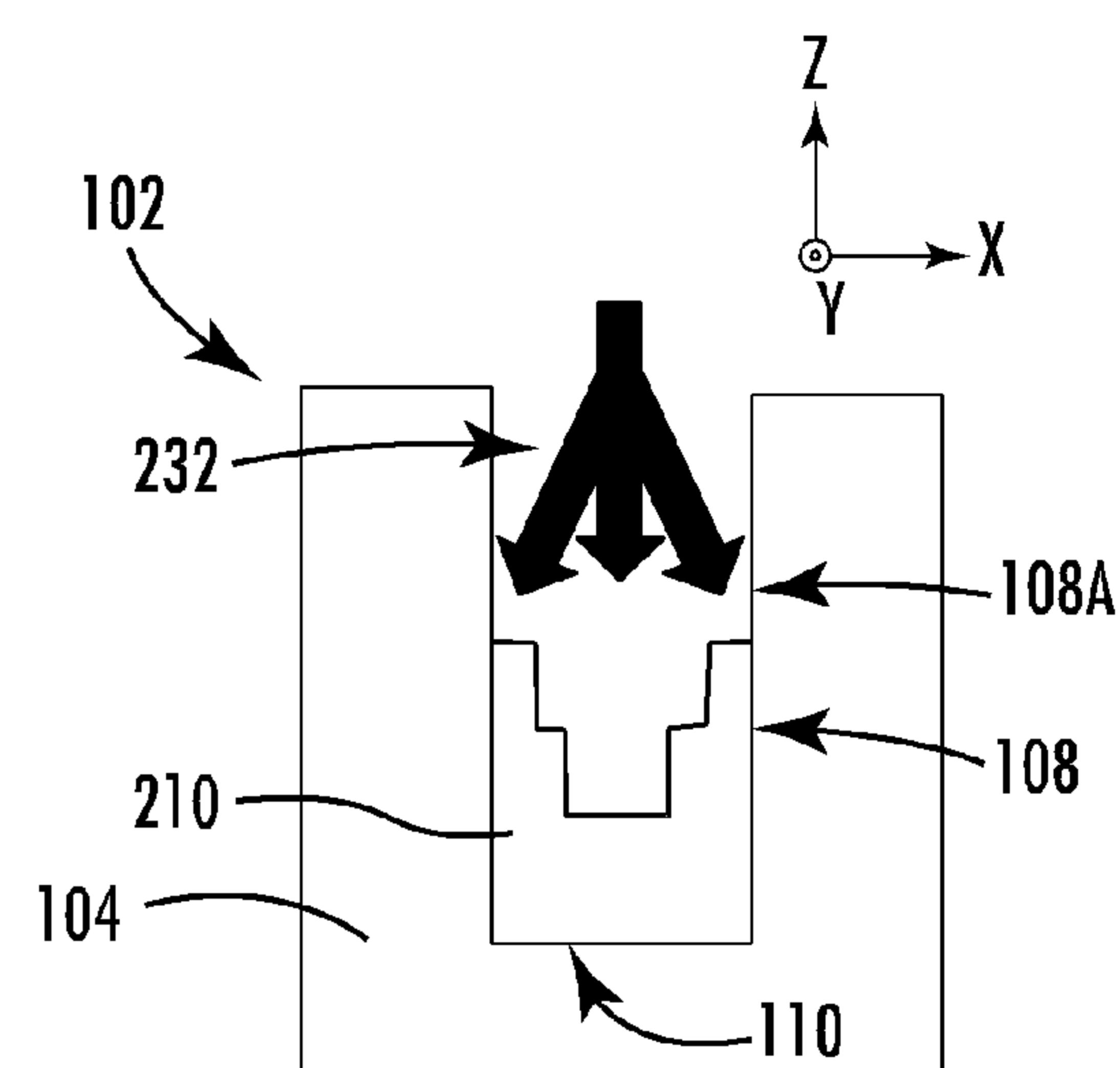
【圖2A】



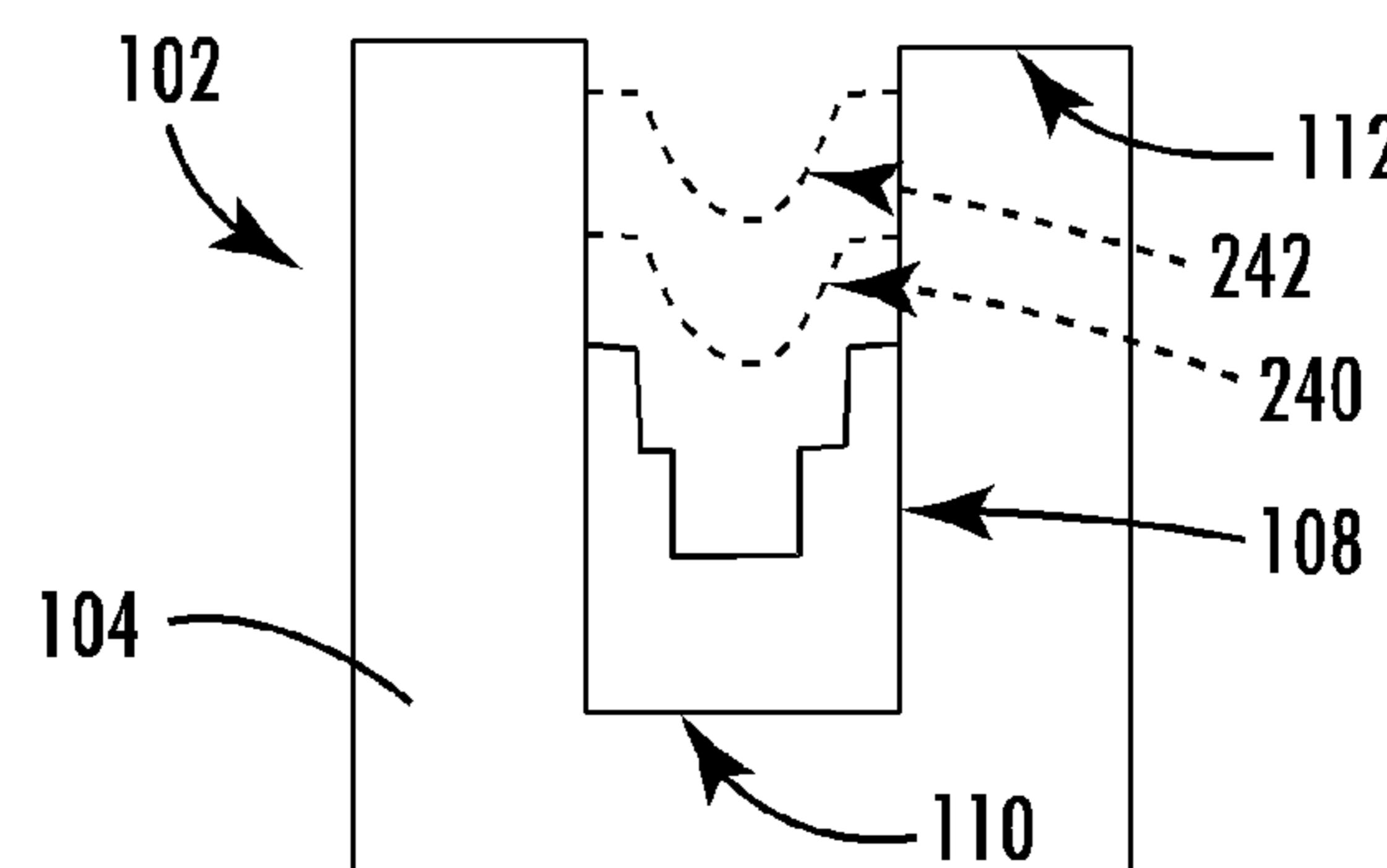
【圖2B】



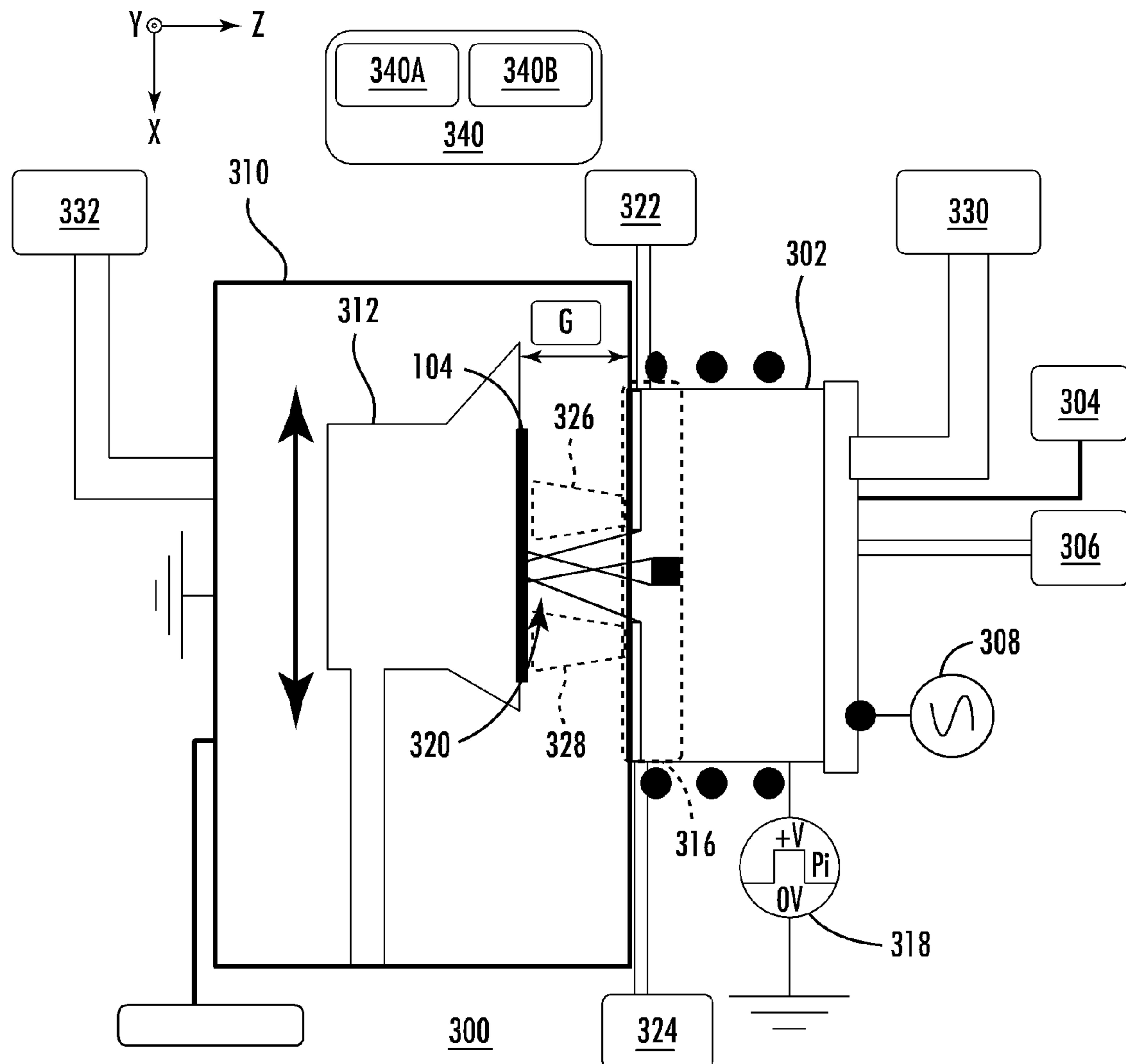
【圖2C】



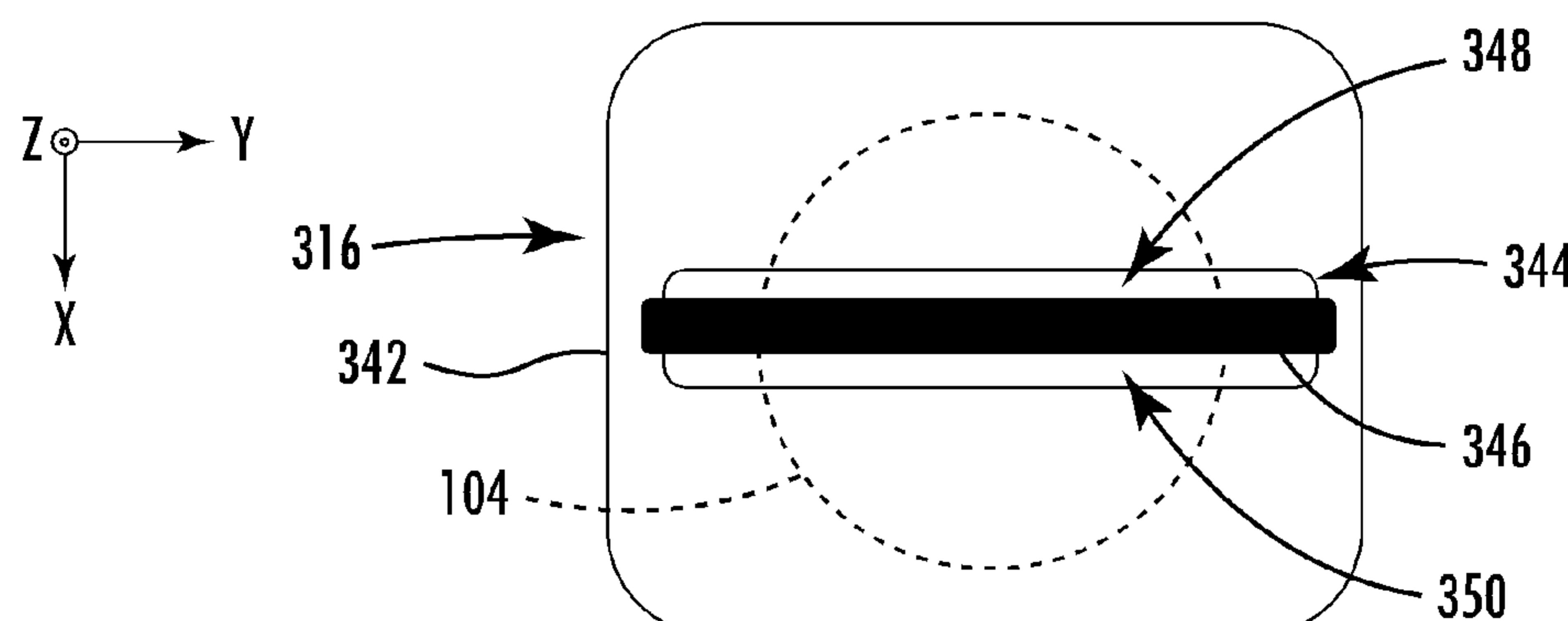
【圖2D】



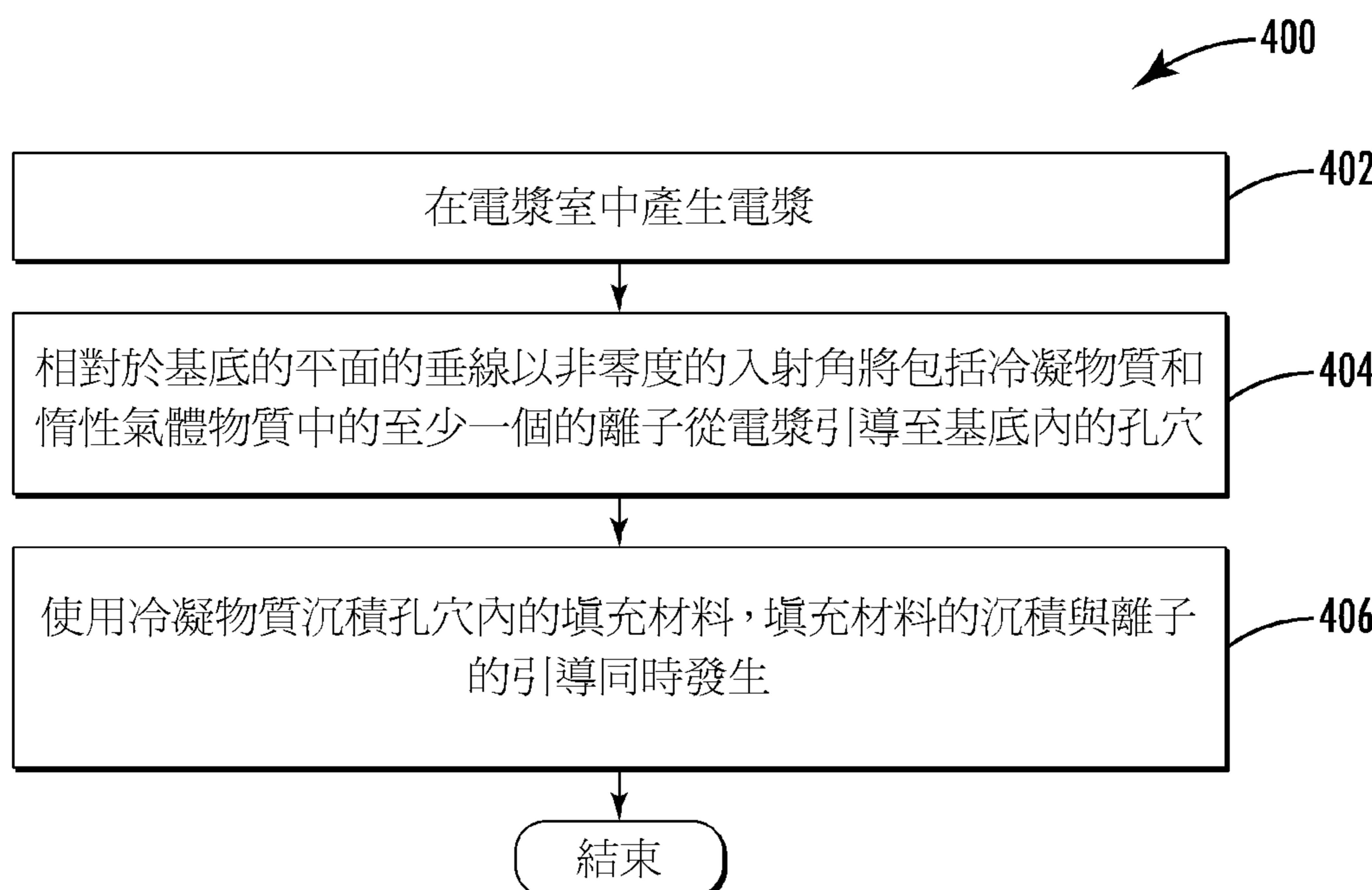
【圖2E】



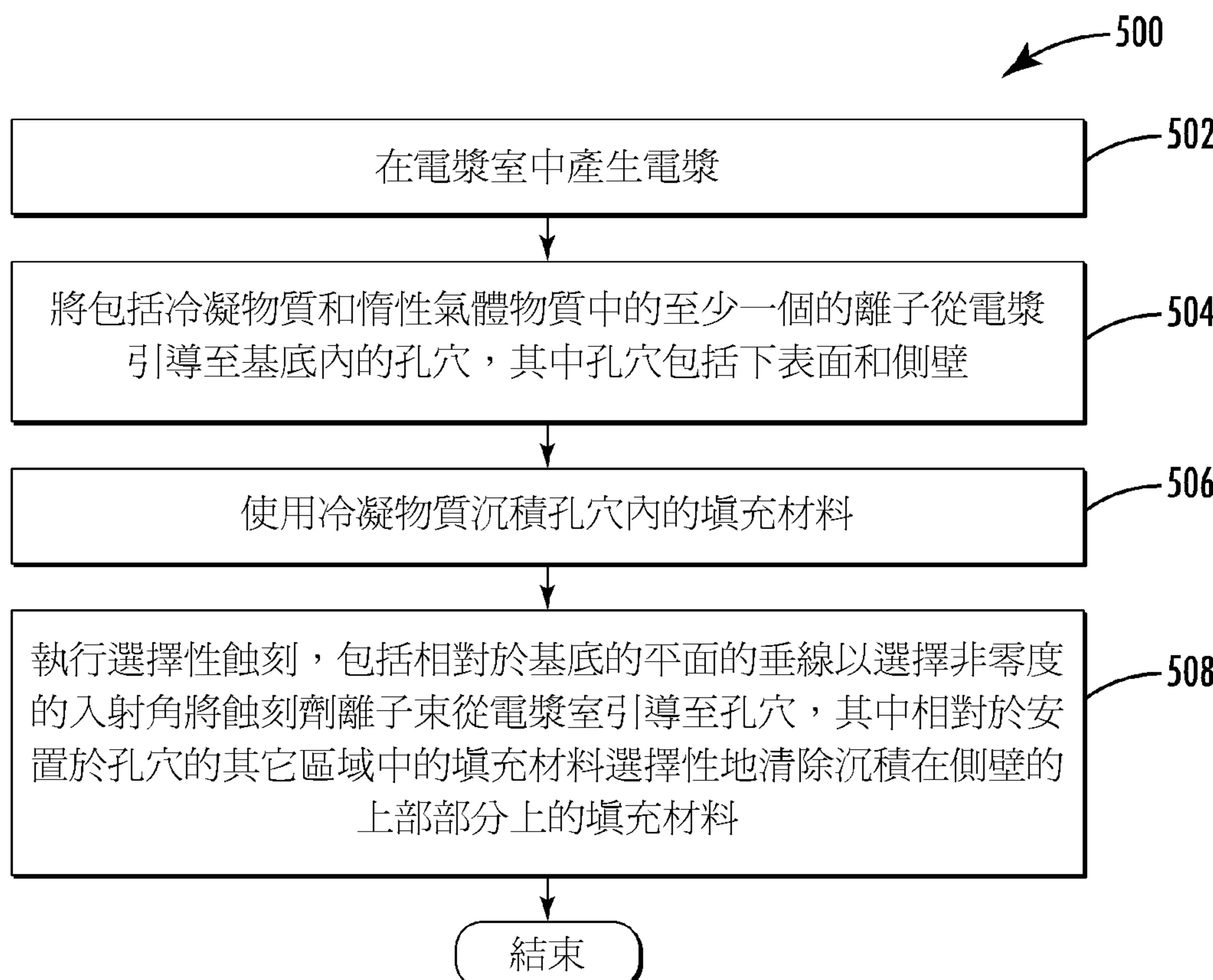
【圖3A】



【圖3B】



【圖4】



【圖5】