

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4462849号  
(P4462849)

(45) 発行日 平成22年5月12日 (2010.5.12)

(24) 登録日 平成22年2月26日 (2010.2.26)

(51) Int. Cl.	F I		
<b>G06F 21/24</b>	<b>(2006.01)</b>	G06F 12/14	560A
<b>G06F 3/06</b>	<b>(2006.01)</b>	G06F 3/06	304K
<b>G06F 12/00</b>	<b>(2006.01)</b>	G06F 12/00	537Z

請求項の数 5 (全 17 頁)

(21) 出願番号	特願2003-154870 (P2003-154870)	(73) 特許権者	000005108
(22) 出願日	平成15年5月30日 (2003.5.30)		株式会社日立製作所
(65) 公開番号	特開2004-355498 (P2004-355498A)		東京都千代田区丸の内一丁目6番6号
(43) 公開日	平成16年12月16日 (2004.12.16)	(74) 代理人	110000198
審査請求日	平成18年1月17日 (2006.1.17)		特許業務法人湘洋内外特許事務所
		(74) 代理人	100084032
			弁理士 三品 岩男
		(72) 発明者	下岡 健一
			神奈川県川崎市麻生区王禅寺1099番地
			株式会社日立製作所 システム開発研究
			所内
		(72) 発明者	浅野 正靖
			神奈川県川崎市麻生区王禅寺1099番地
			株式会社日立製作所 システム開発研究
			所内

最終頁に続く

(54) 【発明の名称】 データの保護装置、方法およびプログラム

(57) 【特許請求の範囲】

【請求項1】

データを記憶するために割り当てられる記憶領域と、前記記憶領域に記憶されているデータの複製を記憶する、複数の複製記憶領域と、前記記憶領域に対してデータの読み込みまたは書込みを行う計算機と、を有する計算機システムに対して、前記記憶領域のデータを保護するデータ保護装置であって、

前記記憶領域と前記計算機とは、前記記憶領域と前記計算機との通信を制御するインタフェース部を介して接続されており、

前記データ保護装置は、前記記憶領域と、複数の前記複製記憶領域と、前記インタフェース部と、に接続され、

前記データ保護装置が、

前記計算機システムへの不正アクセス及び前記計算機システムのコンピュータウイルスを検出するイベント検出部と、

前記イベント検出部が不正アクセス及びコンピュータウイルスのうち少なくとも一方を検出すると、前記計算機と前記記憶領域との通信の停止を前記インタフェース部に指示し、さらに、前記複数の複製記憶領域の全てに対するデータ複製の中断を、前記記憶領域又は前記複数の複製記憶領域に指示するパス切断部とを有すること

を特徴とするデータ保護装置。

【請求項2】

請求項1記載のデータ保護装置であって、

前記複製記憶領域の各々は、ある前記複製記憶領域が、前記記憶領域に記憶されたデータを自身に複製し、他の前記複製記憶領域は、当該複製処理から所定時間経過後に、前記記憶領域に記憶されたデータを自身に複製すること  
を特徴とするデータ保護装置。

【請求項 3】

請求項 2 記載のデータ保護装置であって、

前記計算機システムは、前記複製記憶領域毎に、当該複製記憶領域に記憶されているデータの複製を記憶する複数のサブ複製記憶領域をさらに有し、

前記複数のサブ複製記憶領域の各々は、ある前記サブ複製記憶領域が、データ複製の対象とする前記複製記憶領域（以下、対象複製記憶領域）に記憶されたデータを自身に複製し、前記対象複製記憶領域をデータ複製の対象とする他の前記サブ複製記憶領域は、当該複製処理から所定時間経過後に、前記対象複製記憶領域に記憶されたデータを自身に複製すること

を特徴とするデータ保護装置。

【請求項 4】

データを記憶するために割り当てられる記憶領域と、前記記憶領域に記憶されているデータの複製を記憶する、複数の複製記憶領域と、前記記憶領域に対してデータの読みまたは書き込みを行う計算機と、を有する計算機システムに対して、前記記憶領域のデータを保護するデータ保護装置によるデータ保護方法であって、

前記記憶領域と前記計算機とは、前記記憶領域と前記計算機との通信を制御するインタフェース部を介して接続されており、

前記データ保護装置は、前記記憶領域と、複数の前記複製記憶領域と、前記インタフェース部と、に接続され、

演算装置と、記憶装置と、入出力装置と、を有する前記データ保護装置が、

前記計算機システムへの不正アクセス及び前記計算機システムのコンピュータウイルスを検出するステップと、

不正アクセス及びコンピュータウイルスのうち少なくとも一方を検出すると、前記計算機と前記記憶領域との通信の停止を前記インタフェース部に指示し、さらに、前記複数の複製記憶領域の全てに対するデータ複製の中断を、前記記憶領域又は前記複数の複製記憶領域に指示するステップと、を実行すること

を特徴とするデータ保護方法。

【請求項 5】

データを記憶するために割り当てられる記憶領域と、前記記憶領域に記憶されているデータの複製を記憶する、複数の複製記憶領域と、前記記憶領域に対してデータの読みまたは書き込みを行う計算機と、を有する計算機システムに対して、前記記憶領域のデータを保護するデータ保護装置によるデータ保護プログラムであって、

前記記憶領域と前記計算機とは、前記記憶領域と前記計算機との通信を制御するインタフェース部を介して接続されており、

前記データ保護装置は、前記記憶領域と、複数の前記複製記憶領域と、前記インタフェース部と、に接続され、

演算装置と、記憶装置と、入出力装置と、を有する前記データ保護装置に、

前記計算機システムへの不正アクセス及び前記計算機システムのコンピュータウイルスを検出するステップと、

不正アクセス及びコンピュータウイルスのうち少なくとも一方を検出すると、前記計算機と前記記憶領域との通信の停止を前記インタフェース部に指示し、さらに、前記複数の複製記憶領域の全てに対するデータ複製の中断を、前記記憶領域又は前記複数の複製記憶領域に指示するステップと、を実行させること

を特徴とするデータ保護プログラム。

【発明の詳細な説明】

【0001】

10

20

30

40

50

**【発明の属する技術分野】**

本発明は、計算機システムに対する不正行為を検出した場合に、計算機システムのデータを保護する技術に関する。

**【0002】****【従来の技術】**

近年、コンピュータネットワークの普及に伴い、計算機システムを利用した電子商取引などのサービス事業が活発に行なわれるようになってきている。一方で、計算機システムに対する不正侵入、コンピュータウイルス等（以下、これらを総称して「不正行為」とする）によるデータ破壊、データ漏洩、データ改竄などの被害が深刻な問題となっている。これらの不正行為によるデータ破壊等は、計算機システムが保持する取引情報などを失わせ、莫大な損失を発生させるおそれがある。これにより、当該計算機システムの運営企業に対する信頼も失墜させかねない。また、破壊等されたデータを復旧するためには、一般に、相当の費用と時間とが必要となる。このため、計算機システムにおいて、不正行為からデータを保護することは、極めて重要である。

10

**【0003】**

不正行為への対策としては、まず第1に防止が挙げられる。従来から、計算機システムと外部ネットワークとの間におけるファイアウォールの構築、ワンタイムパスワードなどによるユーザ認証、ユーザ毎にアクセス可能なファイル・プログラムを定義するACL（Access Control List）の設定等により、計算機システムへの不正行為を阻止することが行なわれてきた。しかし、不正行為の手法は日々進化、多様化しており、完全に防止することは事実上不可能に近い。

20

**【0004】**

そこで、防止できずに侵入された場合に備えて、監視および事後対応が重要となる。従来から知られている代表的な監視手段としては、不正侵入に対する侵入検知システム（IDS：Intrusion Detection System）、コンピュータウイルスに対するウイルス検知ソフトウェアが挙げられる。

**【0005】**

侵入検知システムは、例えば、ログファイルのモニタやポートスキャンの解析を行なって不正侵入等を監視する。そして、不正侵入等を検知した場合には、侵入者とのセッションを切断したり、侵入された計算機システムと外部ネットワークとの間にあるフロントエンドのスイッチを操作して侵入元とのパスを切断したりする。また、ウイルス検知ソフトウェアは、例えば、ファイルの内容とコンピュータウイルスのコードパターンとのマッチングを行なうことによりコンピュータウイルスの検査を行なう。そして、コンピュータウイルスを検知した場合には、感染したファイルを削除したり、ウイルスパターンを消去したりする。これらの技術の詳細については、例えば、非特許文献1に記載されている。

30

**【0006】****【非特許文献1】**

財団法人マルチメディア振興センターネットワーク管理部会、“初心者でも分かるネットワーク管理入門”、6.3.3. 侵入検知システム、[online]、平成14年5月15日、[平成14年12月19日検索]、インターネット<URL：<http://www.fmmc.or.jp/~fm/nwmg/manage/main.html>>

40

**【0007】****【発明が解決しようとする課題】**

一般に、侵入検知システムは、不正侵入が行なわれてから不正侵入を検出するまでに、ある程度の時間を必要とする。侵入者はこの時間を利用し、侵入先の計算機システムにトロイの木馬を仕掛けたり、再侵入のためのバックドア（裏口）を設けたりすることがある。ここでトロイの木馬とは、無害だと思って実行すると破壊活動を起こしたり、コンピュータウイルスを感染させたりする偽装したプログラムである。

**【0008】**

この場合、上述のセッションの切断あるいはフロントエンドのパス切断では、計算機シス

50

テム内のデータを十分には保護できない。なぜなら、正規ユーザがトロイの木馬をそれと知らず起動してしまったり、侵入者がバックドアから侵入検知システムをすり抜け、再侵入できてしまう可能性があるからである。

【0009】

また、他のファイルやプログラムに次々と感染していく自己増殖型のコンピュータウイルスに感染した場合には、ウイルス検知ソフトウェアがコンピュータウイルスを検出し削除したとしても、他のファイル等を検査するまでに感染が広がってしまう可能性がある。

【0010】

そこで、本発明は、計算機システムに対する不正行為を検出した場合に、計算機システムのデータを保護することを目的とする。

【0011】

【課題を解決するための手段】

上記目的を達成するため、データを記憶するために割り当てられる記憶領域と、前記記憶領域に記憶されているデータの複製を記憶する、複数の複製記憶領域と、前記記憶領域に対してデータの読み込みまたは書き込みを行う計算機と、を有する計算機システムに対して、前記記憶領域のデータを保護するデータ保護装置であって、前記記憶領域が、前記複数の複製記憶領域の各々と接続されており、前記記憶領域と前記計算機とは、前記記憶領域と前記計算機との通信を制御するインタフェース部を介して接続されており、前記データ保護装置は、前記記憶領域と、複数の前記複製記憶領域と、前記インタフェース部と、に接続され、前記データ保護装置が、前記計算機システムへの不正アクセス及び前記計算機システムのコンピュータウイルスを検出するイベント検出部と、前記イベント検出部が不正アクセス及びコンピュータウイルスのうち少なくとも一方を検出すると、前記計算機と前記記憶領域との通信の停止を前記インタフェース部に指示し、さらに、前記複数の複製記憶領域の全てに対するデータ複製の中断を、前記記憶領域又は前記複数の複製記憶領域に指示するパス切断部とを有することを特徴とする。

【0013】

本態様によれば、不正行為を検出した際、不正行為を受けた計算機とその記憶領域の間のバックエンドのパスを切断することにより、データを保護することができる。

【0015】

記憶制御装置は、前記記憶領域への書き込みデータを、一定時間遅らせて、前記複製領域へ転送したり、複製領域を複数設けて、記憶領域への書き込みデータを転送する対象を、一定時間毎に、前記複数の複製領域間で切り替えることができる。

【0016】

本態様によれば、さらに、不正行為が行なわれる前のデータの複製を確保することができる。

【0017】

【発明の実施の形態】

<第1の実施形態>

図1は第1の実施形態のシステム構成を示したブロック図である。

【0018】

第1の実施形態のシステムは、フロントエンドのスイッチ30と、ホスト40と、バックエンドのスイッチ50と、記憶装置60と、データ保護装置70とを有し、ネットワーク20に接続している。

【0019】

尚、データ保護装置70は、本実施形態並びに他の実施形態においても1個の独立した装置として記載しているが、ホスト40内部に設けてもよいし、スイッチ30内部に組み込んでよい。また、スイッチ50も、本実施形態並びに他の実施形態においても1個の独立した装置として記載しているが、ホスト40内部に設けてもよいし、記憶装置60内部に設けてもよい。また、記憶装置60も、本実施形態並びに他の実施形態においても1個の独立した装置として記載しているが、ホスト40内部に設けてもよい。更に、ホスト4

10

20

30

40

50

0とデータ保護装置70との関係は、図1並びに他の図においても1対1の関係で記載しているが、多対1であってもよい。また、ホスト40と記憶装置60との関係も、図1において1対1で記載しているが、1対多、多対1、あるいは、多対多であってもよい。

【0020】

ネットワーク20に接続した計算機10は、ホスト40が提供するサービスを利用するための端末として用いられる。しかし、クラッカーが計算機10を用いてホスト40に対する不正行為を行うこともあり得る。計算機10としては、例えばPC(Personal Computer)や携帯情報端末などがある。尚、計算機10は、図1並びに他の図においても1台しか記載していないが、複数台存在していてもよい。

【0021】

ネットワーク20は、例えば、IP(Internet Protocol)を用いたInternet、LAN(Local Area Network)、WAN(Wide Area Network)、あるいは、FC(Fibre Channel)を用いたSAN(Storage Area Network)等で構成することができる。

【0022】

フロントエンドのスイッチ30は、ネットワーク20とホスト40との接続を制御する。尚、本実施形態並びに他の実施形態においても、スイッチ30が存在せず、ネットワーク20とホスト40とが直結していてもよい。

【0023】

ホスト40は、スイッチ30、ネットワーク20を介して計算機10に電子商取引や動画ストリーミングなどのサービスを提供する。ただし、ホスト40は、サービス提供用ホストには限られず、例えば、外部にサービスを行なわない内部データ管理用ホストであってもよい。ホスト40は、フロントエンドのスイッチ30とのインタフェースであるポート41と、不正アクセスを検出するための侵入検知プログラム43およびコンピュータウイルスを検出するためのウイルス検知ソフトウェア44を格納した記憶領域42と、メモリ45と、プロセッサ46と、バックエンドのスイッチ50とのインタフェースであるポート47と、データ保護装置70とのインタフェースであるポート48とを備えて構成される。

【0024】

なお、侵入検知プログラム43、ウイルス検知ソフトウェア44等は、本実施形態並びに他の実施形態においてもホスト40が備える記憶領域42に格納されているよう記載しているが、記憶装置60、データ保護装置70、他の計算機内の記憶領域、あるいは記憶媒体に格納されていてもよい。これらの場合、ホスト40は記憶領域42を省いて構成してもよい。また、侵入検知プログラム43およびウイルス検知ソフトウェア44は双方存在することが好ましいが、いずれか一方のみであってもよい。また、ポート41、47は、図1並びに他の図においてもそれぞれ1個ずつ記載しているが、それぞれ複数存在していてもよい。

【0025】

記憶装置60は、保護すべきデータを格納する記憶領域64を備えた記憶装置である。記憶領域64には、例えば、計算機10に提供するサービスを実行するためのプログラム、その他のデータを格納する。また、記憶装置60は、データをやり取りするスイッチ50とのインタフェースであるポート61と、構成情報の取得や設定を行うインタフェースであるSVP(Service Processor)62と、SVP62で設定された構成情報に基づいてポート61と記憶領域64との接続を制御するコントローラ63とを備えている。尚、ポート61および記憶領域64は、図1では1個ずつ記載しているが、それぞれ複数個存在してもよい。

【0026】

データ保護装置70は、本発明の特徴的な装置であり、ホスト40とのインタフェースであるポート71と、記憶領域72と、メモリ75と、プロセッサ76とを備えている。記憶領域72は、後述する侵入検知部43xおよびウイルス検知部44xの不正行為検出結

10

20

30

40

50

果を受信するための不正行為受信プログラム73とホスト40とホスト40が利用している記憶領域64とのパスを切断する処理を行なうためのデータ保護プログラム74とを格納している。なお、不正行為受信プログラム73およびデータ保護プログラム74は、他の計算機や記憶装置あるいは記憶媒体に格納されていてもよい。この場合、記憶領域72は省くことができる。なお、データ保護装置70は、専用装置として構成するほか、PC等の一般的な情報処理装置等で構成することができる。

【0027】

次に、本実施形態のシステムにおける動作を説明する。

【0028】

ホスト40は、提供するサービスのプログラムをメモリ45にロードし、プロセッサ46により実行する。前記プログラムは、計算機10からの要求によって、または定期的に、または、あるイベントの発生を契機として、ポート47、バックエンドのスイッチ50、記憶装置60のポート61、コントローラ63を介し、記憶領域64のデータを読み書きし、ポート41、フロントエンドのスイッチ30、ネットワーク20を介し、計算機10にサービスを提供する。

10

【0029】

同時に、侵入検知プログラム43、ウィルス検知ソフトウェア44も、メモリ45にロードされ、プロセッサ46により実行される。これにより、ホスト40に侵入検知部43x、ウィルス検知部44x（いずれも図示せず）が仮想的に構成され、これらが不正行為等がホスト40に対して行われていないかを監視する。尚、侵入検知プログラム43、ウィルス検知ソフトウェア44は、データ保護装置70あるいはその他の計算機内のメモリにロードされ、ネットワーク経由でホスト40を監視するようにしてもよい。

20

【0030】

また、データ保護装置70における不正行為受信プログラム73も、メモリ75にロードされ、プロセッサ76により実行される。これにより、データ保護装置70に不正行為受信部73x（図示せず）が仮想的に構成され、不正行為検出の通知を待ち受ける。なお、不正行為受信部73xは、侵入検知部43xあるいはウィルス検知部44xが不正行為を検出したかどうかを能動的に監視するようにしてもよい。この場合、データ保護装置70自身のセキュリティのため、データ保護装置70から他装置へのアクセスは許可するが、ホスト40などの他装置からデータ保護装置70へのアクセスは許可しないよう設定することが好ましい。

30

【0031】

図2は、本実施形態のシステムにおいてホスト40が不正行為を受けてから記憶領域64のデータを保護するまでの流れを示すシーケンス図である。

【0032】

クラッカー（侵入者）が計算機10を用いてホスト40に不正侵入したり、コンピュータウィルスを送り込んだとする（S101）。

【0033】

侵入検知部43xがホスト40に対する不正侵入を検出する（S103）と、不正行為受信部73xにポート48、71を介して通知する（S104）。また同様に、ウィルス検知部44xがコンピュータウィルスを検出すると、ポート48、71を介して不正行為受信部73xに通知する。

40

【0034】

不正行為受信部73xは、ホスト40に対する不正行為の検出を受信すると、データ保護プログラム74をメモリ75にロードし、プロセッサ76に実行させる（S105）。これにより、データ保護装置70に、データ保護部74x（図示せず）が仮想的に構成される。尚、データ保護プログラム74は、あらかじめメモリ75にロードしておいてもよい。

【0035】

データ保護部74xは、ホスト40と記憶領域64との間のバックエンドのパスを切断す

50

るような構成変更を、ポート 71 を介して、スイッチ 50 あるいは SVP 62 に対して命令する (S106)。

【0036】

これにより、侵入検知部 43x が不正侵入を検出する前に、トロイの木馬が記憶領域 64 等に仕込まれた場合であっても、ホスト 40 と記憶領域 64 との間のバックエンドのパスが切断されるため、トロイの木馬が記憶領域 64 のデータ改竄を試みても (S107)、ホスト 40 から記憶領域 64 へアクセスすることができず失敗する (S108)。

【0037】

このように本実施形態によれば、不正侵入の事後的に引き起こされる可能性があるデータ破壊等を防止することができる。

10

【0038】

また、侵入検知部 43x が不正侵入を検出する前に、侵入者が再侵入のためのバックドアを仕掛けたとしても、再侵入の際には、ホスト 40 と記憶領域 64 との間のバックエンドのパスが切断されているため、やはり記憶領域 64 のデータにアクセスすることはできない。

【0039】

記憶領域 64 に自己増殖型コンピュータウイルスが仕掛けられた場合には、ウイルス検知部 44x がコンピュータウイルスを検出した時点には、別ファイルに感染している可能性がある。しかし、データ保護プログラム 74 がホスト 40 と記憶領域 64 との間のパスを切断するため、前記感染ファイルがメモリ 45 にロードされ実行される (発病する) ことがない。すなわち、更なる感染 (破壊) から記憶領域 64 のデータを保護することができる。

20

【0040】

次に、S106 におけるバックエンドのパスを切断する方法について説明する。本発明はバックエンドのパスを切断する方法については限定しないが、例えば、スイッチ 50 のゾーニングを利用する方法、記憶装置 60 のパス構成管理を利用する方法、記憶装置 60 の ACL を利用する方法がある。データ保護部 74x はこれらのいずれか 1 つを実行してもよいし、複数を組み合わせて実行してもよい。

【0041】

まず、スイッチ 50 のゾーニングを利用する方法を説明する。ゾーニングとは、スイッチにおいて特定のポート間でのみ通信を許す機能である。例えば、ゾーンをポート a、b、c で構成すると、スイッチは、ポート b がポート a、c とは通信できるが、ポート d とは通信できないように制御する。

30

【0042】

図 3 は、本実施形態におけるスイッチ 50 が保持するゾーニングテーブル 100 の一例を示す図である。

【0043】

ゾーン ID 101 は、スイッチ 50 内でゾーンを一意に識別する値である。尚、図 3 ではゾーン ID 101 を数字で記載しているが、文字列であってもよい。

【0044】

ポート ID リスト 102 は、ゾーンを構成する各ポートのポート ID のリストである。前記ポート ID はポートを一意に識別するための値である。ポート ID としては、例えばポート名称や WWN (World Wide Name) などがある。

40

【0045】

データ保護部 74x は、ポート 71 を介し、スイッチ 50 に対してゾーニングテーブル 100 の全ポート ID リスト 102 からポート 47 を削除するよう命令する。ここでポート ID リスト 102 の構成ポートが 1 個になった場合は、当該ゾーン全体を削除してもよい。

【0046】

例えばポート 47 をポート a とすると、図 3 の例では、データ保護部 74x により、ゾー

50

ンID1がポートb、cでのみ構成されるようになる。

【0047】

この結果ポート47はどの記憶装置60にもアクセスできなくなり、ゆえに記憶領域64内のデータを保護できる。

【0048】

つぎに、バックエンドのパスを切断する方法として、記憶装置60のパス構成管理を利用する方法を説明する。

【0049】

パス構成管理とは、ホスト側から見た記憶領域のIDと記憶装置内部での記憶領域のIDの対応付けを管理する機能である。前記対応付けがなされていない記憶領域へはホストからアクセスできない。

10

【0050】

図4は、本実施形態におけるコントローラ63が保持するパス構成テーブル110の一例を示す図である。

【0051】

内部ポートID111は記憶装置60内のポート61を一意に識別するためのIDである。ホストLUN(Logical Unit Number)112は、ホスト40側から見た記憶領域64のIDである。内部LUN113は、記憶装置60内において記憶領域64を一意に識別するIDである。

【0052】

20

図4の例では、ホスト40がポートAを介して1番の記憶領域にアクセスを試みると、内部LUNが156である記憶領域64にアクセスすることになる。

【0053】

尚、ホストLUN112、内部LUN113は、図4ではそれぞれ数字で記載しているが、文字列であってもよい。

【0054】

データ保護部74xは、ポート71、SVP62を介し、コントローラ63に対して、パス構成テーブル110からホスト40が利用する記憶領域64に該当する項目を削除するよう命令する。ここで、該当する項目を判別するために、侵入検知部43xまたはウィルス検知部44xは不正行為の検出を不正行為受信部73xに通知する際に、ホスト40が利用しているポート61の内部ポートID111と記憶領域64のホストLUN112の情報を同時に送信する。データ保護部74xは不正行為受信部73xから前記情報を受け取り、パス構成テーブル110から前記情報に該当する項目を削除するようコントローラ63に要求する。尚、ホスト40が利用する記憶領域64が運用時に不変であるならば、本実施形態におけるシステムの管理者が予めデータ保護部74xに対してホスト40と記憶領域64の内部LUN113の情報を与えておいてもよい。前記情報の設定は、データ保護装置70が有するキーボードやマウスなどの入力装置を用い、データ保護部74xが提供するUI(User Interface)を通じて実行する。この場合、不正行為受信部73xがホスト40に対する不正行為検出を受信すると、データ保護部74xは前記情報を用い、パス構成テーブル110から前記記憶領域64の内部LUN113に該当する項目をすべて削除するようコントローラ63に要求する。

30

40

【0055】

例えばホスト40が利用する記憶領域64の内部LUN113を156とすると、図4の例では、データ保護部74xにより第1行と第4行の項目が削除される。

【0056】

この結果、記憶領域64はどのホスト40からもアクセスされなくなる。これにより、記憶領域64内のデータは保護される。

【0057】

つぎに、バックエンドのパスを切断する方法として、記憶装置60のACLを利用する方法を説明する。

50



## 【 0 0 5 8 】

記憶装置の A C L とは、各記憶領域に対して特定のホスト側のポートからしかアクセスを受け付けない機能である。

## 【 0 0 5 9 】

図 5 は、本実施形態におけるコントローラ 6 3 が保持する A C L テーブル 1 2 0 の一例を示す図である。

## 【 0 0 6 0 】

内部ポート I D 1 2 1 は記憶装置 6 0 内のポート 6 1 を一意に識別するための I D である。ホスト L U N 1 2 2 は、ホスト 4 0 側から見た記憶領域 6 4 の I D である。尚、ホスト L U N の代わりに、記憶装置 6 0 内において記憶領域 6 4 を一意に識別する I D である内部 L U N を用いてもよい。ホストポート I D リスト 1 2 3 は、内部ポート I D 1 2 1 とホスト L U N 1 2 2 で表されるパスを利用できるポート 4 7 のポート I D のリストである。即ち、図 4、5 の例の場合、ホスト側のポート a、b、c は記憶装置側のポート A を介して内部 L U N が 1 5 6 である記憶領域 6 4 にアクセスできるが、ポート d、e はアクセスできない。

10

## 【 0 0 6 1 】

データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して A C L テーブル 1 2 0 内のすべてのホストポート I D リスト 1 2 3 からポート 4 7 を削除するよう命令する。ここでホストポート I D リスト 1 2 3 の構成ポートがなくなった場合、その項目自身を削除してもよい。

20

## 【 0 0 6 2 】

例えば、ポート 4 7 をポート a とすると、図 5 の例では、データ保護部 7 4 x により第 1 行と第 2 行とからポート a が削除される。

## 【 0 0 6 3 】

この結果ポート 4 7 はどの記憶領域 6 4 にもアクセスできなくなる。これにより記憶領域 6 4 内のデータを保護できる。

## 【 0 0 6 4 】

「スイッチ 5 0 のゾーニングを利用する方法」と「記憶装置 6 0 の A C L を利用する方法」とは同等の効果があるが、「記憶装置 6 0 のパス構成管理を利用する方法」は少し効果が異なる。前者の 2 方法は不正行為を受けたホスト 4 0 からのみ記憶領域 6 4 へアクセスできなくなるのに対し、後者の方法はすべてのホストから記憶領域 6 4 へアクセスできなくなる。すなわち、前者の方法を用いると、不正行為を受けていないホストは継続して記憶領域 6 4 へアクセスでき、サービスを提供し続けられる。よって、データ保護部 7 4 x は、記憶領域 6 4 を複数のホストで共有している場合であって、記憶領域 6 4 のデータを改竄されていたりコンピュータウィルスが侵入していないことが明らかな場合には前者の方法を採用し、そうでない場合は後者の方法を採用することが好ましい。

30

## 【 0 0 6 5 】

以上のように、本実施形態では侵入検知部 4 3 x またはウィルス検知部 4 4 x が不正行為を検出すると、データ保護部 7 4 x がホスト 4 0 と記憶領域 6 4 との間のバックエンドのパスを切断する。これにより、侵入検知部 4 3 x あるいはウィルス検知部 4 4 x が不正行為を検出する前に、トロイの木馬あるいはバックドアを仕掛けられたり、コンピュータウィルスに感染したとしても、記憶領域 6 4 のデータを保護できる。ホスト 4 0 からデータを取得しようとしても記憶領域 6 4 へアクセスできないし、逆に記憶領域 6 4 に存在するコンピュータウィルスが、メモリ 4 5 にロードされプロセッサ 4 6 により実行されることがないためである。

40

< 第 2 の実施形態 >

図 6 は、第 2 の実施形態のシステム構成を示したブロック図である。

## 【 0 0 6 6 】

第 2 の実施形態のシステムは、フロントエンドのスイッチ 3 0 と、ホスト 4 0 と、バックエンドのスイッチ 5 0 と、記憶装置 6 0 a、6 0 b と、データ保護装置 7 0 とを有し、ネ

50

ットワーク 20 に接続している。また、ネットワークには計算機 10 が接続している。

【0067】

計算機 10 と、ネットワーク 20 と、フロントエンドのスイッチ 30 と、ホスト 40 と、バックエンドのスイッチ 50 とは、第 1 の実施形態と構成、機能とも同様とすることができる。

【0068】

記憶装置 60 a は、第 1 の実施形態の記憶装置 60 に加え、記憶装置 60 b とのインタフェースであるポート 65 a と、記憶領域 64 から複製領域 67 へのデータ反映を一定時間遅らせる転送遅延部 66 とを更に有する。

【0069】

記憶装置 60 b は、第 1 の実施形態の記憶装置 60 に加え、記憶装置 60 a とのインタフェースであるポート 65 b と、記憶領域 64 の複製データを保持する記憶領域である複製領域 67 とを更に有する。

【0070】

尚、転送遅延部 66 は、本実施形態ではコントローラ 63 a 内に実現されているよう記載しているが、コントローラ 63 b 内に設けてもよいし、ポート 65 a と 65 b との間に独立した装置として設けてもよい。また、本実施形態では記憶装置 60 a、60 b はそれぞれ独立した装置として記載しているが、単一の記憶装置であってもよい。即ち、記憶領域 64 と複製領域 67 が同一記憶装置内に存在してもよい。更に、本実施形態では複製領域 67 は 1 個しか記載していないが、複数個存在してもよい。また、ポート 65 a、65 b

も、本実施形態では 1 個ずつしか記載していないが、それぞれ複数存在してもよい。

【0071】

データ保護装置 70 の構成は、第 1 の実施形態と同様である。しかし、プロセッサ 76 がデータ保護プログラム 74 を実行することにより仮想的に構成されるデータ保護部 74 x は、第 1 の実施形態における機能に加え、記憶領域 64 から複製領域 67 へのデータ反映を停止させる機能を更に保持する。

【0072】

本実施形態のシステムにおける動作は、基本的には第 1 の実施形態と同様である。しかし、記憶領域 64 の複製データを保持する複製領域 67 を予め設定し、更に転送遅延部 66 に記憶領域 64 から複製領域 67 へのデータ反映を T 時間だけ遅らせるよう設定しておく点が、第 1 の実施形態とは異なる。これにより、通常運用時において複製領域 67 は常に記憶領域 64 の T 時間前のデータを保持する。

【0073】

次に、本実施形態のシステムにおいてホスト 40 が不正行為を受けてから記憶領域 64 のデータを保護するまでの流れを説明する。データ保護部 74 x がホスト 40 と記憶領域 64 との間のバックエンドのパスを切断するような構成変更をスイッチ 50 あるいは SVP 62 a に対して命令するまでは、第 1 の実施形態と同様である。本実施形態ではこれに加え更に、データ保護部 74 x は、ポート 71 を介し、さらに、SVP 62 a または SVP 62 b を介し、コントローラ 63 a またはコントローラ 63 b に対し、記憶領域 64 と複製領域 67 との間の複製関係（データ反映）を解消あるいは一時停止するよう命令する。

【0074】

これにより、本実施形態では、第 1 の実施形態に加え更に、ホスト 40 に対する不正行為を検出した時刻より T 時間前に記憶領域 64 が保持していたデータを複製領域 67 に確保できる。

【0075】

なお、ホスト 40 に対する不正行為を検出した時刻より T 時間前に記憶領域 64 が保持していたデータを確保するという目的においては、記憶領域 64 と複製領域 67 との間の複製関係（データ反映）を解消あるいは一時停止すれば足り、ホスト 40 と記憶領域 64 との間のバックエンドのパスは、必ずしも切断しなくてもよい。

【0076】

10

20

30

40

50

ここで、侵入検知部 4 3 x およびウイルス検知部 4 4 x が、不正行為がなされてから、最悪でも T 1 時間未満には不正行為を検出可能であるとすると、 T T 1 を満たすように T を設定することにより、複製領域 6 7 に不正行為がなされる前のデータが格納されていることが保証される。このため、仮に記憶領域 6 4 のデータが被害を受けたとしても、複製領域 6 7 に格納したデータを用いることで、システムの早期復旧を図ることができる。

< 第 3 の実施形態 >

図 7 は、第 3 の実施形態のシステム構成を示したブロック図である。

【 0 0 7 7 】

第 3 の実施形態のシステムは、フロントエンドのスイッチ 3 0 と、ホスト 4 0 と、バックエンドのスイッチ 5 0 と、記憶装置 6 0 と、データ保護装置 7 0 とを有し、ネットワーク 2 0 に接続している。また、ネットワークには計算機 1 0 が接続している。

10

【 0 0 7 8 】

計算機 1 0 と、ネットワーク 2 0 と、フロントエンドのスイッチ 3 0 と、ホスト 4 0 と、バックエンドのスイッチ 5 0 とは、第 2 の実施形態と構成、機能とも同様とすることができる。

【 0 0 7 9 】

記憶装置 6 0 は、第 1 の実施形態に加え、記憶領域 6 4 の複製データを保持する記憶領域である複製領域 6 7 a ~ 6 7 c を更に有する。尚、本実施形態では複製領域 6 7 a ~ 6 7 c を記憶領域 6 4 と同一の記憶装置 6 0 内部に設けるよう記載しているが、第 2 の実施形態と同様に異なる記憶装置に設けてもよい。また、複製領域は、本実施形態では 3 個記載しているが、複数であればいくつ存在してもよい。

20

【 0 0 8 0 】

データ保護装置 7 0 の構成は、第 2 の実施形態と同様である。しかし、プロセッサ 7 6 がデータ保護プログラム 7 4 を実行することにより仮想的に構成されるデータ保護部 7 4 x は、第 2 の実施形態における機能に加え、記憶領域 6 4 のデータを反映させる複製領域 6 7 a ~ 6 7 c を T ' 時間毎に順次切り替える機能を保持する。

【 0 0 8 1 】

本実施形態のシステムにおける動作は、基本的には第 1 の実施形態と同様である。しかし、記憶領域 6 4 の複製データを保持する複製領域 6 7 a ~ 6 7 c を予め設定しておく点が第 1 の実施形態とは異なる。また、データ保護部 7 4 x が、 T ' 時間毎にポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、記憶領域 6 4 のデータを反映させる複製領域を切り替えるよう命令する点も異なる。

30

【 0 0 8 2 】

図 8 は、本実施形態において記憶領域 6 4 のデータを反映させる複製領域 6 7 a ~ 6 7 c を切り替える流れを示したシーケンス図である。

【 0 0 8 3 】

データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、記憶領域 6 4 のデータを複製領域 6 7 a に反映させるように命令する ( S 2 0 1 )。次に、 T ' 時間経過後 ( S 2 0 2 )、データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、記憶領域 6 4 と複製領域 6 7 a との間の複製関係を一時停止させ、記憶領域 6 4 のデータを複製領域 6 7 b に反映させるように命令する ( S 2 0 3 )。更に、 T ' 時間経過後 ( S 2 0 4 )、データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、記憶領域 6 4 と複製領域 6 7 b との間の複製関係を一時停止させ、記憶領域 6 4 のデータを複製領域 6 7 c に反映させるように命令する ( S 2 0 5 )。

40

【 0 0 8 4 】

そして、更に、 T ' 時間経過後 ( S 2 0 6 )、データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、記憶領域 6 4 と複製領域 6 7 c との間の複製関係を一時停止させ ( S 2 0 7 )、記憶領域 6 4 のデータを複製領域 6 7 a に反映させ

50

るように命令する ( S 2 0 1 )。これらの処理を繰り返すことにより、データ保護部 7 4 x は、記憶領域 6 4 のデータを反映させる複製領域 6 7 a ~ 6 7 c を、 T ' 時間毎に切り替える。なお、 T ' 時間毎に記憶領域 6 4 のデータを反映させる複製領域を切り替える処理は、コントローラ 6 3 が行なうようにしてもよい。

【 0 0 8 5 】

以上により、通常運用時において複製領域 6 7 a ~ 6 7 c は、それぞれ T ' 時間ずつずれた記憶領域 6 4 のスナップショットを保持する。

【 0 0 8 6 】

なお、記憶装置の中には、記憶領域 6 4 のデータを直接反映できる複製領域の数を制限し、前記各複製領域のデータを更に別の複数の複製領域に反映 ( 多段接続 ) することにより、記憶領域 6 4 の複製を数多く保持できるものがある。

10

【 0 0 8 7 】

図 9 は、多段接続した場合の記憶領域と複製領域との関係の一例を示した図である。

【 0 0 8 8 】

複製領域 6 7 A は記憶領域 6 4 の複製先であるとともに、複製領域 6 7 A a、6 7 A b の複製元である。同様に、複製領域 6 7 B は記憶領域 6 4 の複製先であるとともに、複製領域 6 7 B a、6 7 B b の複製元である。

【 0 0 8 9 】

このような記憶装置に対しては、データ保護部 7 4 x は、例えば、まず、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、記憶領域 6 4 のデータを複製領域 6 7 A に反映させ、複製領域 6 7 A のデータを複製領域 6 7 A a に反映させるよう命令する。次に、 T ' 時間経過後、データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、複製領域 6 7 A と複製領域 6 7 A a との間の複製関係を一時停止させ、複製領域 6 7 A のデータを複製領域 6 7 A b に反映させるよう命令する。更に、 T ' 時間経過後、データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、複製領域 6 7 A と複製領域 6 7 A b、及び記憶領域 6 4 と複製領域 6 7 A との間の複製関係を一時停止させ、記憶領域 6 4 のデータを複製領域 6 7 B に反映させ、複製領域 6 7 B のデータを複製領域 6 7 B b に反映させるよう命令する。更に、 T ' 時間経過後、データ保護部 7 4 x は、ポート 7 1、S V P 6 2 を介し、コントローラ 6 3 に対して、複製領域 6 7 B と複製領域 6 7 B a との間の複製関係を一時停止させ、複製領域 6 7 B のデータを複製領域 6 7 B b に反映させるよう命令する。これを繰り返すことにより、データ保護部 7 4 x は、別の複製領域に対する複製元でない末端の複製領域 6 7 A a、6 7 A b、6 7 B a、6 7 B b に対し、記憶領域 6 4 の T ' 時間毎のスナップショットを保持させることができる。

20

30

【 0 0 9 0 】

本実施形態のシステムにおいてホスト 4 0 が不正行為を受けてから記憶領域 6 4 のデータを保護するまでの流れは第 2 の実施形態と同様である。ただし、すべての複製領域 6 7 との間の複製関係を停止させる。

【 0 0 9 1 】

以上より、本実施形態には第 1 の実施形態に加え更に、N 個の複製領域に記憶領域 6 4 の T ' 時間毎のスナップショットを保持する効果がある。図 7 の例では N は 3 としている。

40

【 0 0 9 2 】

なお、ホスト 4 0 に対する不正行為がなされる前のデータを確保するという目的においては、記憶領域 6 4 とすべての複製領域 6 7 との間の複製関係 ( データ反映 ) を解消あるいは一時停止すれば足り、ホスト 4 0 と記憶領域 6 4 との間のバックエンドのパスは、必ずしも切断しなくてもよい。

【 0 0 9 3 】

ここで、侵入検知部 4 3 x およびウィルス検知部 4 4 x が、不正行為がなされてから、最悪でも T 1 時間未満には不正行為を検出可能であるとすると、 T ' = T 1 / ( N - 2 )

50

を満たすように  $T'$  を設定することにより、少なくとも1個の複製領域67には不正行為がなされる前のデータが格納されていることが保証される。なぜなら、記憶領域64のデータを反映させる複製領域を切り替えた直後に不正行為が検出されるという最悪のケースであっても、 $N$ 個の複製領域67のそれぞれには、記憶領域64の0時間前（現在の複製対象）、0時間前（直前の複製対象）、 $T'$ 時間前、...、 $(N-2)T'$ 時間前のデータが保持されているからである。すなわち、 $T' = T_1 / (N-2)$ であれば、 $(N-2)T'$ 時間前のデータは、 $T_1$ 時間前のデータより以前のものであり、不正行為が行われたのは $T_1$ 時間前より以降である。このため、 $N$ 個の複製領域67のうち1個は記憶領域64の $(N-2)T'$ 時間前の、不正行為が行われる以前のデータを保持していることになる。これにより、仮に記憶領域64のデータが被害を受けたとしても、いずれかの複製領域67に格納したデータを用いることで、システムの早期復旧を図ることができる。

10

#### 【0094】

また、不正行為検出後にログファイルの解析などを行うことによつて、記憶領域64のデータが破壊され始めた時刻、あるいは不正行為が開始された時刻が具体的に判明することがある。本実施形態では、前記時刻より以前のうちの最新である $T_1 / (N-2)$ 時間前のデータを確保可能である。この点において、少なくとも $T_1$ 時間分のデータロスが発生する第2の実施形態に比して有利である。

#### 【0095】

さらに、本実施形態においてログデータを記憶領域64に格納するようにすると、不正行為の検出にも役立つ。クラッカー（侵入者）は不正アクセスの痕跡を消すためにログを改竄することがある。本実施形態ではログデータの $T'$ 時間毎のスナップショットを複製領域67に保持できる。例えば、ログ改竄検出プログラムをデータ保護装置70、ホスト40、他の計算機、またはコントローラ63等に格納し、このプログラムを実行することにより各複製領域に格納されたログデータを比較することによりログの改竄を検出するログ改竄検出部を仮想的に構成することで、ホスト40に対する不正行為の監視を行なうことができる。すなわち、ログ改竄検出部がログの改竄を検出すると、不正行為受信プログラム73に通知するようにすれば、ホスト40が使用する記憶領域のデータを保護できる。また、複製領域に格納されたログデータのスナップショットを解析することで、再侵入を企てようとするクラッカーを特定したり、待ち受け等の対策を行なうことが可能となる。

20

30

#### 【0096】

##### 【発明の効果】

上述のように、本発明によれば、計算機システムに対する不正行為を検出した場合に、計算機システムのデータを保護することができる。

##### 【図面の簡単な説明】

【図1】第1の実施形態のシステム構成を示すブロック図である。

【図2】第1の実施形態における、不正行為がホスト40になされてから記憶領域64のデータを保護するまでの処理の流れを表すシーケンス図である。

【図3】第1の実施形態におけるスイッチ50が保持するゾーニングテーブル100の一例を表す図である。

40

【図4】第1の実施形態におけるコントローラ63が保持するパス構成テーブル110の一例を表す図である。

【図5】第1の実施形態におけるコントローラ63が保持するACLテーブル120の一例を表す図である。

【図6】第2の実施形態におけるシステム構成を示すブロック図である。

【図7】第3の実施形態におけるシステム構成を示すブロック図である。

【図8】第3の実施形態における、記憶領域64の複製対象となる複製領域67a~67cを切り替える処理の流れを表すシーケンス図である。

【図9】第3の実施形態における複製領域の多段接続の一例を表す図である。

50

【符号の説明】

10 ... 計算機、20 ... ネットワーク、30 ... (フロントエンド)スイッチ、40 ... ホスト、43 ... 侵入検知プログラム、44 ... ウィルス検知ソフトウェア、50 ... (バックエンド)スイッチ、60 ... 記憶装置、62 ... SVP、63 ... コントローラ、64 ... 記憶領域、66 ... 転送遅延部、67 ... 複製領域、70 ... データ保護装置、73 ... 不正行為受信プログラム、74 ... データ保護プログラム、100 ... ゾーニングテーブル、110 ... パス構成テーブル、120 ... ACLテーブル

【図1】

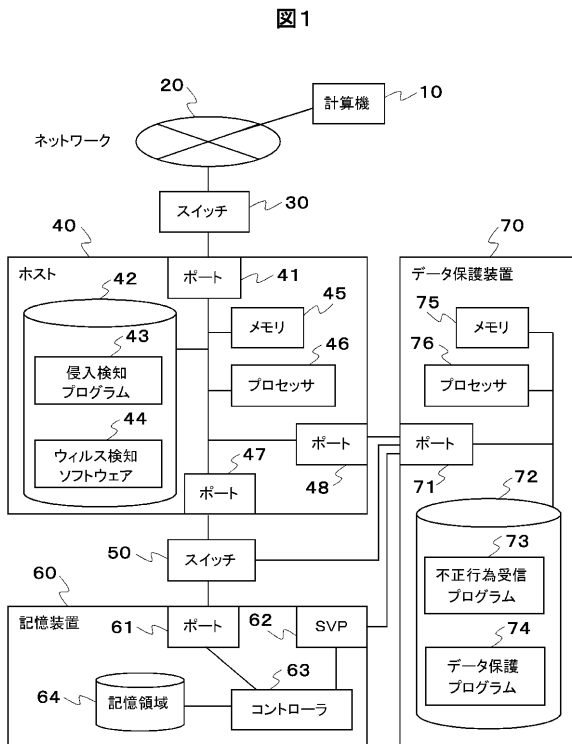


図1

【図2】

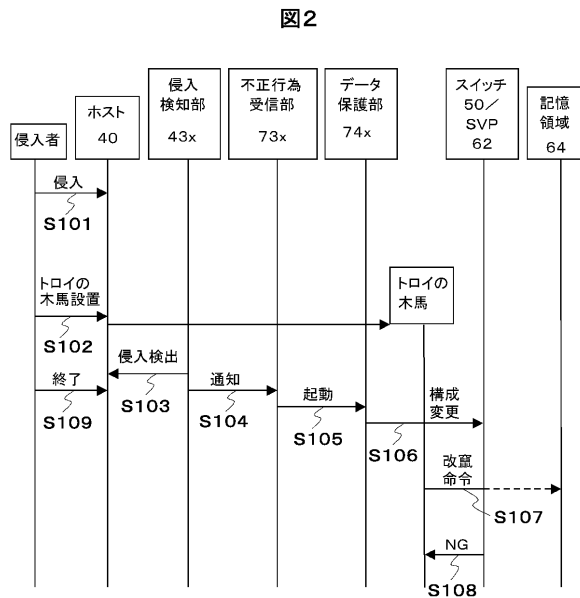


図2

【図3】

図3

100

ゾーニングテーブル

101 ゾーンID	102 ポートIDリスト
1	a, b, c
2	a, d

【図4】

図4

110

パス構成テーブル

111 内部ポートID	112 ホストLUN	113 内部LUN
A	1	156
A	2	127
B	1	88
B	2	156

【図5】

図5

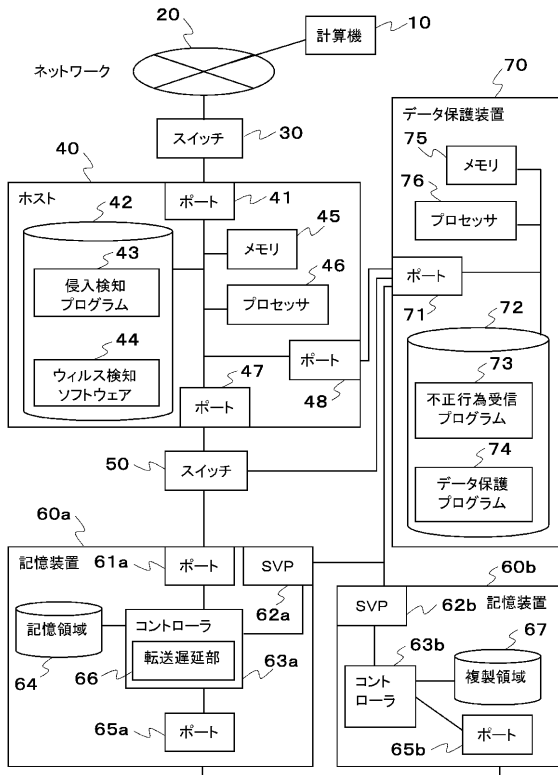
120

ACLテーブル

121 内部ポートID	122 ホストLUN	123 ホストポートIDリスト
A	1	a, b, c
A	2	a, d, e
B	1	d, e
B	2	b, c

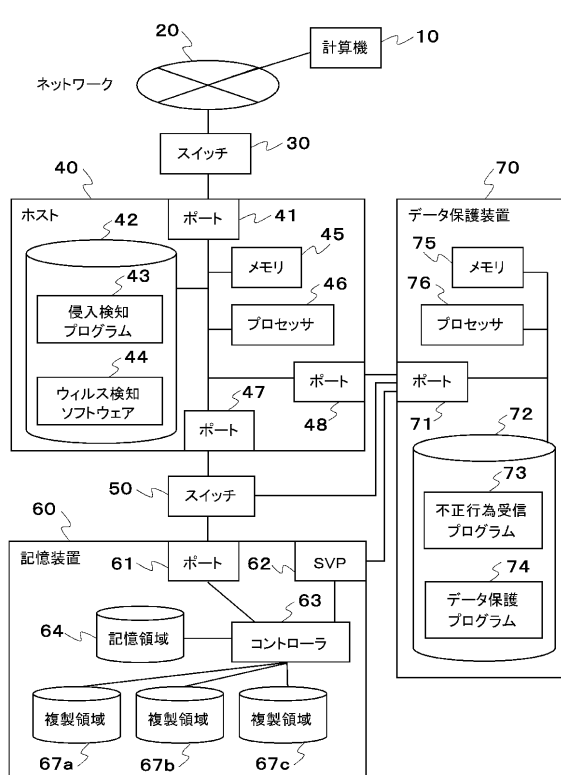
【図6】

図6

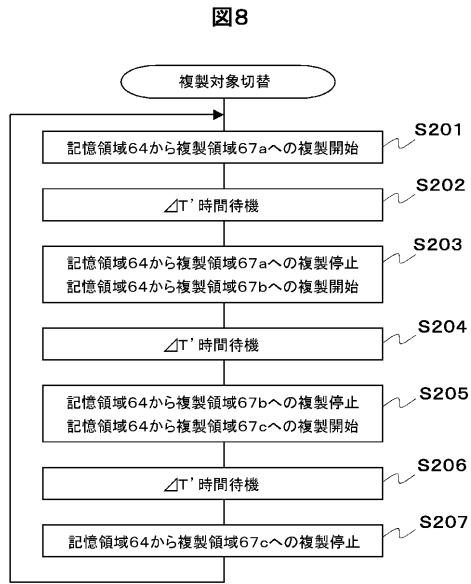


【図7】

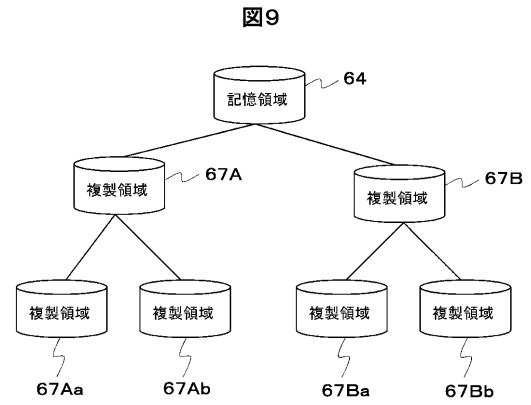
図7



【 図 8 】



【 図 9 】





---

フロントページの続き

審査官 高橋 克

- (56)参考文献 特開平10 - 254784 (JP, A)  
特開2000 - 216830 (JP, A)  
米国特許出願公開第2002 / 0147915 (US, A1)  
特開2002 - 132588 (JP, A)  
特開2003 - 303118 (JP, A)  
特開2002 - 175224 (JP, A)  
特開平01 - 220048 (JP, A)

(58)調査した分野(Int.Cl., DB名)

G06F 21/24

G06F 3/06

G06F 12/00