



(12) 发明专利申请

(10) 申请公布号 CN 114388597 A

(43) 申请公布日 2022. 04. 22

(21) 申请号 202111542204.4

(22) 申请日 2021.12.16

(71) 申请人 武汉华星光电半导体显示技术有限公司

地址 430079 湖北省武汉市东湖新技术开发区高新大道666号光谷生物创新园C5栋305室

(72) 发明人 马蹄遥

(74) 专利代理机构 深圳紫藤知识产权代理有限公司 44570

代理人 杨瑞

(51) Int. Cl.

H01L 27/32 (2006.01)

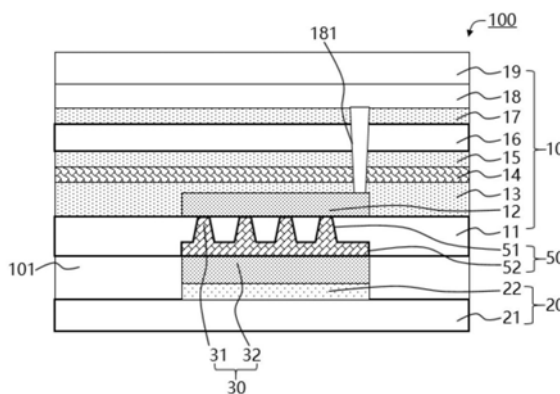
权利要求书2页 说明书12页 附图7页

(54) 发明名称

显示面板及显示终端

(57) 摘要

本申请实施例中,提供了一种显示面板及显示终端,显示面板包括至少一个显示组件、驱动基板和导通件,其中,显示组件包括至少一个通孔组,通孔组设置于对应的第一端子和对应的第二端子之间,每一通孔组包括凹槽和多个子通孔,凹槽位于第一基底朝向驱动基板的一侧表面上,子通孔贯穿第一基底远离凹槽的一侧表面,子通孔连接在第一端子和凹槽之间,导通件至少填充于凹槽和子通孔内。本实施例中通过设置多个子通孔可以提升激光打孔工艺的工艺窗口,提升打孔工艺的良率,同时通过凹槽的设置增大导通件与第一端子的接触面积,从而提升导通件与第一端子的接触性。



1. 一种显示面板,其特征在于,包括:

至少一个显示组件,所述显示组件包括第一基底、设置于所述第一基底上的至少一个第一端子,以及发光层,所述发光层电连接所述第一端子;

驱动基板,包括驱动芯片、第二基底和设置于所述第二基底上的多个第二端子,所述显示组件设置于所述驱动基板上,所述第一端子在所述驱动基板上的正投影与对应的所述第二端子在所述驱动基板上的正投影至少部分重叠,所述驱动芯片与所述第二端子电连接,所述驱动芯片通过所述第二端子将信号传输至所述第一端子,以驱动所述发光层显示;

导通件,电连接在所述第一端子和所述第二端子之间;

其中,所述显示组件包括至少一个通孔组,所述通孔组设置于对应的所述第一端子和对应的所述第二端子之间,每一所述通孔组包括凹槽和多个子通孔,所述凹槽位于所述第一基底朝向所述驱动基板的一侧表面上,所述子通孔贯穿所述第一基底远离所述凹槽的一侧表面,所述子通孔连接在所述第一端子和所述凹槽之间,所述凹槽在所述驱动基板上的正投影覆盖所述子通孔在所述驱动基板上的正投影,所述导通件至少填充于所述凹槽和所述子通孔内。

2. 如权利要求1所述的显示面板,其特征在于,所述子通孔还延伸至所述第一端子内部,或者所述子通孔贯穿所述第一端子。

3. 如权利要求1所述的显示面板,其特征在于,在平行于所述第一基底的表面的方向上,多个所述子通孔并列设置。

4. 如权利要求1所述的显示面板,其特征在于,所述第一基底远离所述凹槽的表面与所述凹槽的距离为1微米至3微米。

5. 如权利要求1至4任一项所述的显示面板,其特征在于,所述显示组件还包括第三基底和贯穿所述第三基底的连接孔,所述第一端子设置于所述第一基底和所述第三基底之间,所述发光层设置于所述第三基底上,所述发光层通过所述连接孔与所述第一端子电性连接。

6. 如权利要求1至4任一项所述的显示面板,其特征在于,所述显示组件还包括阻挡层,所述阻挡层用以阻挡紫外光,所述阻挡层设置于所述第一端子远离所述第一基底的一侧。

7. 如权利要求6所述的显示面板,其特征在于,所述显示组件还包括第一绝缘层,所述第一绝缘层设置于所述阻挡层和所述第一端子之间,所述第一绝缘层的材料包括无机材料。

8. 如权利要求7所述的显示面板,其特征在于,所述阻挡层的材料包括不透明金属层、非晶硅中的至少一种。

9. 如权利要求1至4任一项所述的显示面板,其特征在于,在平行于所述第一基底的表面的方向上,所述子通孔的长度为3微米至30微米。

10. 如权利要求9所述的显示面板,其特征在于,在平行于所述第一基底的表面的方向上,相邻所述子通孔之间的距离为5微米至20微米。

11. 如权利要求9所述的显示面板,其特征在于,所述子通孔在所述第一基底上投影的形状包括圆形、三角形、矩形、菱形、多边形中至少一种。

12. 如权利要求1至4任一项所述的显示面板,其特征在于,所述导通件包括第一子导通件和第二子导通件,所述第一子导通件填充于所述子通孔内,所述第二子导通件连接于所

述第一子导通件和所述第二端子之间。

13. 如权利要求1至4任一项所述的显示面板,其特征在于,还包括粘附层,所述粘附层设置于所述第一基底和所述驱动基板之间。

14. 一种显示终端,其特征在于,包括终端主体和如权利要求1至13任一项所述的显示面板,所述终端主体与所述显示面板组合为一体。

## 显示面板及显示终端

### 技术领域

[0001] 本申请涉及显示领域,具体涉及一种显示面板及显示终端。

### 背景技术

[0002] 显示面板已经广泛用于人们生活之中,在大尺寸显示面板的生产制造中,例如大尺寸的有机发光显示面板(OLED)的生产制造中,还存在生产难度较大、良率较低的问题,因此开发了小尺寸显示组件拼接而成大尺寸显示面板的方法,在拼接的大尺寸显示面板中,即将多个小尺寸的显示组件拼接设置在一个大尺寸的驱动基板上,各个显示组件包括阵列功能层和发光功能层,阵列功能层相当于阵列基板上的各膜层,阵列功能层包括薄膜晶体管(TFT)、数据线、扫描线等结构,发光功能层可以包括多个发光器件,驱动基板上包括驱动各个显示组件显示图像的走线、电路等,各个显示组件包括第一端子,驱动基板上包括第二端子,第一端子与第二端子电性连接后,驱动基板才可以驱动各个显示组件显示图像。

[0003] 然而,当前技术中,显示组件的每一第一端子与驱动基板上对应的第二端子之间只设置一个整体的通孔,通过整体的通孔电性连接时,在激光打孔工艺中,由于第一端子的厚度很小,容易出现整体的通孔贯穿第一端子的情况,此时就会导致显示组件与驱动基板的电性连接出现接触不良,显示面板的良率下降,使得打孔工艺窗口较小。

### 发明内容

[0004] 本申请实施例提供了一种显示面板及显示终端,可以解决当前技术中通孔贯穿第一端子导致显示组件与驱动基板的电性连接出现接触不良,显示面板的良率下降,使得打孔工艺窗口较小的技术问题。

[0005] 本申请实施例提供了一种显示面板,包括:

[0006] 至少一个显示组件,所述显示组件包括第一基底、设置于所述第一基底上的至少一个第一端子,以及发光层,所述发光层电连接所述第一端子;

[0007] 驱动基板,包括驱动芯片、第二基底和设置于所述第二基底上的多个第二端子,所述显示组件设置于所述驱动基板上,所述第一端子在所述驱动基板上的正投影与对应的所述第二端子在所述驱动基板上的正投影至少部分重叠,所述驱动芯片与所述第二端子电连接,所述驱动芯片通过所述第二端子将信号传输至所述第一端子,以驱动所述发光层显示;

[0008] 导通件,电连接在所述第一端子和所述第二端子之间;

[0009] 其中,所述显示组件包括至少一个通孔组,所述通孔组设置于对应的所述第一端子和对应的所述第二端子之间,每一所述通孔组包括凹槽和多个子通孔,所述凹槽位于所述第一基底朝向所述驱动基板的一侧表面上,所述子通孔贯穿所述第一基底远离所述凹槽的一侧表面,所述子通孔连接在所述第一端子和所述凹槽之间,所述凹槽在所述驱动基板上的正投影覆盖所述子通孔在所述驱动基板上的正投影,所述导通件至少填充于所述凹槽和所述子通孔内。

[0010] 可选的,在本申请的一些实施例中,所述子通孔还延伸至所述第一端子内部,或者

所述子通孔贯穿所述第一端子。

[0011] 可选的,在本申请的一些实施例中,在平行于所述第一基底的表面的方向上,多个所述子通孔并列设置。

[0012] 可选的,在本申请的一些实施例中,所述第一基底远离所述凹槽的表面与所述凹槽的距离为1微米至3微米。

[0013] 可选的,在本申请的一些实施例中,所述显示组件还包括第三基底和贯穿所述第三基底的连接孔,所述第一端子设置于所述第一基底和所述第三基底之间,所述发光层设置于所述第三基底上,所述发光层通过所述连接孔与所述第一端子电性连接。

[0014] 可选的,在本申请的一些实施例中,所述显示组件还包括阻挡层,所述阻挡层用以阻挡紫外光,所述阻挡层设置于所述第一端子远离所述第一基底的一侧。

[0015] 可选的,在本申请的一些实施例中,所述显示组件还包括第一绝缘层,所述第一绝缘层设置于所述阻挡层和所述第一端子之间,所述第一绝缘层的材料包括无机材料。

[0016] 可选的,在本申请的一些实施例中,所述阻挡层的材料包括不透明金属层、非晶硅中的至少一种。

[0017] 可选的,在本申请的一些实施例中,在平行于所述第一基底的表面的方向上,所述子通孔的长度为3微米至30微米。

[0018] 可选的,在本申请的一些实施例中,在平行于所述第一基底的表面的方向上,相邻所述子通孔之间的距离为5微米至20微米。

[0019] 可选的,在本申请的一些实施例中,所述子通孔在所述第一基底上投影的形状包括圆形、三角形、矩形、菱形、多边形中至少一种。

[0020] 可选的,在本申请的一些实施例中,所述导通件包括第一子导通件和第二子导通件,所述第一子导通件填充于所述子通孔内,所述第二子导通件连接于所述第一子导通件和所述第二端子之间。

[0021] 可选的,在本申请的一些实施例中,还包括粘附层,所述粘附层设置于所述第一基底和所述驱动基板之间。

[0022] 相应的,本申请实施例还提供了一种显示终端,包括终端主体和上述任一项所述的显示面板,所述终端主体与所述显示面板组合为一体。

[0023] 本申请实施例中,提供了一种显示面板及显示终端,显示面板包括至少一个显示组件、驱动基板和导通件,显示组件包括第一基底、设置于第一基底上的至少一个第一端子,以及发光层,发光层电连接第一端子;驱动基板包括驱动芯片、第二基底和设置于第二基底上的多个第二端子,显示组件设置于驱动基板上,导通件电连接在第一端子和第二端子之间;其中,显示组件包括至少一个通孔组,通孔组设置于对应的第一端子和对应的第二端子之间,每一通孔组包括凹槽和多个子通孔,凹槽位于第一基底朝向驱动基板的一侧表面上,子通孔贯穿第一基底远离凹槽的一侧表面,子通孔连接在第一端子和凹槽之间,凹槽在驱动基板上的正投影覆盖子通孔在驱动基板上的正投影,导通件至少填充于凹槽和子通孔内。本实施例中通过设置通孔组包括凹槽和多个子通孔,即便在激光打孔工艺中子通孔贯穿了第一端子,也可以实现导通件与第一端子侧面接触,可以提升激光打孔工艺的工艺窗口,提升打孔工艺的良率,同时通过凹槽的设置增大导通件与第一端子的接触面积,从而提升导通件与第一端子的接触性。

## 附图说明

[0024] 为了更清楚地说明本申请实施例中的技术方案,下面将对实施例描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本申请的一些实施例,对于本领域技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0025] 图1是本申请一实施例提供的一种显示面板的第一种示意图;

[0026] 图2是本申请一实施例提供的一种显示面板的拼接状态的示意图;

[0027] 图3(a)是本申请一实施例提供的子通孔的多种俯视形状示意图;

[0028] 图3(b)是本申请一实施例提供的对比条件中无凹槽时子通孔的截面示意图;

[0029] 图3(c)是本申请一实施例提供的有凹槽时子通孔的截面示意图;

[0030] 图4是本申请一实施例提供的一种显示面板的第二种示意图;

[0031] 图5是本申请一实施例提供的一种显示面板的第三种示意图;

[0032] 图6是本申请一实施例提供的一种显示面板的制造方法的第一种流程步骤示意图;

[0033] 图7是本申请一实施例提供的一种显示面板的制造方法的第二种流程步骤示意图;

[0034] 图8是本申请一实施例提供的一种显示面板的制造方法的形成第一端子示意图;

[0035] 图9是本申请一实施例提供的一种显示面板的制造方法中形成第一绝缘层的示意图;

[0036] 图10是本申请一实施例提供的一种显示面板的制造方法中形成阻挡层的示意图;

[0037] 图11是本申请一实施例提供的一种显示面板的制造方法中形成发光层的示意图;

[0038] 图12(a)是本申请一实施例提供的一种显示面板的制造方法中形成通孔组的第一种示意图;

[0039] 图12(b)是本申请一实施例提供的一种显示面板的制造方法中形成通孔组的第二种示意图;

[0040] 图13是本申请一实施例提供的一种显示面板的制造方法中形成第一导通件的示意图;

[0041] 图14是本申请一实施例提供的一种显示面板的制造方法中形成第二导通件的示意图;

[0042] 图15是本申请一实施例提供的一种显示面板的制造方法中提供驱动基板的示意图;

[0043] 图16是本申请一实施例提供的一种显示面板的制造方法中显示组件与驱动基板对位连接的示意图;

[0044] 图17是本申请一实施例提供的一种显示面板的制造方法中形成粘附层的示意图;

[0045] 图18是本申请一实施例提供的一种显示终端的示意图。

## 具体实施方式

[0046] 下面将结合本申请实施例中的附图,对本申请实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本申请一部分实施例,而不是全部的实施例。基于

本申请中的实施例,本领域技术人员在没有作出创造性劳动前提下所获得的所有其他实施例,都属于本申请保护的范畴。此外,应当理解的是,此处所描述的具体实施方式仅用于说明和解释本申请,并不用于限制本申请。在本申请中,在未作相反说明的情况下,使用的方位词如“上”和“下”通常是指装置实际使用或工作状态下的上和下,具体为附图中的图面方向;而“内”和“外”则是针对装置的轮廓而言的。

[0047] 本申请实施例提供了一种显示面板,包括:至少一个显示组件,显示组件包括第一基底、设置于第一基底上的至少一个第一端子,以及发光层,发光层电连接第一端子;驱动基板,包括驱动芯片、第二基底和设置于第二基底上的多个第二端子,显示组件设置于驱动基板上,第一端子在驱动基板上的正投影与对应的第二端子在驱动基板上的正投影至少部分重叠,驱动芯片与第二端子电连接,驱动芯片通过第二端子将信号传输至第一端子,以驱动发光层显示;导通件,电连接在第一端子和第二端子之间;其中,显示组件包括至少一个通孔组,通孔组设置于对应的第一端子和对应的第二端子之间,每一通孔组包括凹槽和多个子通孔,凹槽位于第一基底朝向驱动基板的一侧表面上,子通孔贯穿第一基底远离凹槽的一侧表面,子通孔连接在第一端子和凹槽之间,凹槽在驱动基板上的正投影覆盖子通孔在驱动基板上的正投影,导通件至少填充于凹槽和子通孔内。

[0048] 本申请实施例提供了一种显示面板及显示终端。以下分别进行详细说明。需说明的是,以下实施例的描述顺序不作为对实施例优选顺序的限定。

[0049] 实施例一、

[0050] 请参阅图1、图2、图3(a)、图3(b)、图3(c),图1为本申请实施例提供的显示面板100的第一种示意图;图2为本申请实施例提供的显示面板100的一种拼接状态的示意图;图3(a)为本申请实施例提供的子通孔51的多种俯视形状示意图;图3(b)为本申请实施例提供的对比条件无凹槽52时子通孔51的截面示意图;图3(c)为本申请实施例提供的有凹槽52时子通孔51的截面示意图。

[0051] 本申请实施例提供了一种显示面板100,显示面板100包括:至少一个显示组件10、驱动基板20、导通件30,显示组件10包括第一基底11、设置于第一基底11上的至少一个第一端子12,以及发光层19,发光层19电连接第一端子12;驱动基板20包括驱动芯片60、第二基底21和设置于第二基底21上的多个第二端子22,显示组件10设置于驱动基板20上,第一端子12在驱动基板20上的正投影与对应的第二端子22在驱动基板20上的正投影至少部分重叠,驱动芯片60与第二端子22电连接,驱动芯片60通过第二端子22将信号传输至第一端子12,以驱动发光层19显示;导通件30电连接在第一端子12和第二端子22之间;其中,显示组件10包括至少一个通孔组50,通孔组50设置于对应的第一端子12和对应的第二端子22之间,每一通孔组50包括凹槽52和多个子通孔51,凹槽52位于第一基底11朝向驱动基板20的一侧表面上,子通孔51贯穿第一基底11远离凹槽52的一侧表面,子通孔51连接在第一端子12和凹槽52之间,凹槽52在驱动基板20上的正投影覆盖子通孔51在驱动基板20上的正投影,导通件30至少填充于凹槽52和子通孔51内。

[0052] 具体的,如图2所示,举例示意了两个显示组件10拼接设置于一驱动基板20上,驱动基板20的长度等于或大于设置于驱动基板20上的多个显示组件10的长度之和,驱动基板20的宽度等于或大于设置于驱动基板20上的多个显示组件10的宽度之和,以便多个显示组件10能够通过一个驱动基板20进行驱动和供给电信号。

[0053] 具体的,显示组件10可以为有机发光显示组件或有机发光显示面板小片(小尺寸OLED),至少两个显示组件10拼接设置在驱动基板20上形成大尺寸的显示面板。

[0054] 具体的,本领域技术人员容易理解是,显示组件10为有机发光显示组件时,显示组件10包括阵列功能层18和设置于阵列功能层18上的发光层19,发光层19可以为有机发光功能层,发光层19可以包括红色发光器件、绿色发光器件、蓝色发光器件,在此不再赘述。

[0055] 具体的,本领域技术人员容易理解是,阵列功能层18可以包括多个阵列排布的薄膜晶体管、扫描线、数据线等结构,在此不再赘述。

[0056] 具体的,本领域技术人员容易理解是,显示组件10还可以包括其他实现显示和完善显示组件10的结构和部件,例如显示组件10还可以包括设置于发光层19上的封装层等,在此不再赘述。

[0057] 具体的,显示组件包括设置于第一基底11上的第一端子12,发光层19与第一端子12电性连接;驱动基板20包括设置于第二基底21上的第二端子22,第一端子12与第二端子22通过导通件30电性连接,使得驱动基板上的电信号能够依次通过第二端子22、导通件30、第一端子12到达阵列功能层18。

[0058] 具体的,每一显示组件10的多个第一端子12中可以包括第一子端子、第二子端子等,第一子端子可以与显示组件10上的扫描线电性连接,第二子端子可以与显示组件10上的数据线电性连接。每一显示组件10包括多个第一端子12,每一第一端子12与显示组件10上对应的电极或走线等电性连接。

[0059] 具体的,驱动基板20上可以包括扫描总线和数据总线,驱动基板20上可以包括第三子端子、第四子端子等,扫描总线与第三子端子电性连接,数据总线与第四子端子电性连接,扫描总线通过第三子端子、导通件30、第一子端子与对应的显示组件10上的扫描线电性连接,数据总线通过第四子端子、导通件30、第二子端子与对应的显示组件10上的数据线电性连接。驱动基板20的一个或多个边框部位可以电性连接驱动芯片60、柔性电路板等,这样驱动芯片60、柔性电路板等可以提供对应电信号至每一显示组件10,驱动显示组件10显示图像。

[0060] 具体的,多个显示组件10拼接设置于驱动基板20上,通过贯穿第一基底11的通孔组50来实现其驱动,可以减小相邻的显示组件10之间的拼接缝隙,实现无缝隙拼接,提升显示面板100的图像显示质量。

[0061] 需要说明的是,举例说明了多个显示组件10拼接设置于驱动基板20上,也可以是一个显示组件10设置于驱动基板20上,可以实现窄边框等功能。

[0062] 具体的,每一通孔组50包括凹槽52和多个子通孔51,凹槽52位于第一基底11朝向驱动基板20的一侧表面上,子通孔51贯穿第一基底11远离凹槽52的一侧表面,子通孔51连接在第一端子12和凹槽52之间,更具体的,凹槽52用于减薄第一基底11的厚度,凹槽52设置在第一基底11朝向驱动基板20的一侧表面上,子通孔51贯穿被凹槽52减薄的第一基底11对应的部位。

[0063] 具体的,凹槽52在驱动基板20上的正投影覆盖子通孔51在驱动基板20上的正投影,即子通孔51位于凹槽52的范围内。

[0064] 具体的,通孔组50包括凹槽52和多个子通孔51,凹槽52和多个子通孔51整体上贯通第一基底11,导通件30至少填充于凹槽52和子通孔51内,第一端子12通过导通件30电性



连接对应的第二端子22。第一端子12和第二端子22之间通过凹槽52、多个子通孔51内的导通件30进行电连接。

[0065] 具体的,假设第一端子12和第二端子22之间只设置一个整体的通孔,当使用激光打孔形成整体的通孔时,激光能量存在波动,由于第一基底11的厚度相对较厚,第一端子12的厚度相对很小,较容易出现整体的通孔贯穿第一端子12的情况,此时就会导致显示组件10与驱动基板20的电性连接出现接触不良,显示组件拼接的良率下降。

[0066] 具体的,如图3(b)所示,当在第一基底11上不设置凹槽52,而直接设置子通孔51时,由于第一基底11的厚度较大,子通孔51与第一基底11靠近第一端子12的表面111的夹角 $\alpha$ 较小,子通孔51接触第一端子12的宽度 $d_1$ 较小,会导致导通件30与第一端子12的接触面积不够,从而产生接触不良。

[0067] 具体的,如图3(c)所示,在本实施例中,当在第一基底11上先设置凹槽52时,凹槽52将第一基底11先做减薄处理,再在第一基底11上设置子通孔51,此时,由于设置子通孔51的第一基底11部位的厚度较小,子通孔51与第一基底11靠近第一端子12的表面111的夹角 $\alpha$ 较大,子通孔51接触第一端子12的宽度 $d_2$ 较大,会增大导通件30与第一端子12的接触面积,从而提升导通件30与第一端子12的接触性。

[0068] 具体的,在本实施例中,通孔组50包括多个子通孔51,当使用激光打孔形成通孔组50的多个子通孔51时,即便激光能量存在波动,使得多个子通孔51贯穿了第一端子12,导通件30还可以通过贯穿了第一端子12的多个子通孔51的侧面与第一端子12进行电连接(如后续实施例中的情况所示),多个子通孔51增加了侧面接触面积,从而可以防止显示组件10与驱动基板20的电性连接出现接触不良,提高了显示组件拼接的良率,同时可以提升激光打孔工艺的工艺窗口(稳定性范围,Process window,Process margin),提升了打孔工艺的良率。

[0069] 具体的,此外,在本实施例中,先设置凹槽52减薄第一基底11,然后再设置子通孔51,可以使得子通孔51接触第一端子12的宽度 $d_2$ 较大,会增大导通件30与第一端子12的接触面积,从而提升导通件30与第一端子12的接触性。

[0070] 在一些实施例中,在平行于第一基底11的表面的方向上,多个子通孔51并列设置。

[0071] 具体的,在平行于第一基底11的表面的方向上,每一通孔组50中的多个子通孔51是并列设置的。

[0072] 更具体的,在平行于第一基底11的表面的方向上,每一通孔组50中的多个子通孔51是平行设置的。

[0073] 在一些实施例中,第一基底11远离凹槽52的表面与凹槽52的距离为1微米至3微米。

[0074] 具体的,凹槽52减薄了第一基底11,同时保留的第一基底11的部分的厚度为1微米至3微米,在后续形成子通孔51时,可以使得子通孔51接触第一端子12的宽度 $d_2$ 较大,会增大导通件30与第一端子12的接触面积,从而提升导通件30与第一端子12的接触性。

[0075] 在一些实施例中,在平行于第一基底11的表面的方向上,子通孔51的长度为3微米至30微米。

[0076] 具体的,在平行于第一基底11的表面的方向上,第一端子12的长度可以在3微米至100微米的范围,设置子通孔51的长度为3微米至30微米,使得第一端子12可以对应设置多

个子通孔51。

[0077] 在一些实施例中,在平行于第一基底11的表面的方向上,相邻子通孔51之间的距离为5微米至20微米。

[0078] 具体的,子通孔51贯穿第一基底11,相邻子通孔51之间为第一基底11的材料,在平行于第一基底11的表面的方向上,设置相邻子通孔51之间的基底11的材料的宽度为5微米至20微米范围,可以保证相邻子通孔51之间为基底11的材料不会脱落,同时可以设置适当数量的子通孔51。

[0079] 在一些实施例中,如图3(a)所示,子通孔51在第一基底11上投影的形状包括圆形、三角形、矩形、菱形、多边形中至少一种。

[0080] 具体的,子通孔51在第一基底11上投影的形状包括圆形、三角形、矩形、菱形、多边形中至少一种,即在子通孔51在第一基底11远离凹槽52的表面上投影的形状包括圆形、三角形、矩形、菱形、多边形中至少一种。

[0081] 具体的,在第一基底11靠近凹槽52的表面上,子通孔51的形状可以视需求设置,例如按照第一端子12的尺寸和形状选择,以便设置尽量多的子通孔51的数量。

[0082] 在一些实施例中,导通件30包括第一子导通件31和第二子导通件32,第一子导通件31填充于凹槽52和子通孔51内,第二子导通件32连接于第一子导通件31和第二端子22之间。

[0083] 具体的,在一些实施例中,由于驱动基板20上设置有多个膜层结构,第二端子22不能与第一子导通件31直接接触,此时设置第二子导通件32连接于第一子导通件31和第二端子22之间,可以使得第一端子12与第二端子22实现良好的连接。

[0084] 具体的,第二子导通件32设置在第一子导通件31或第一基底11与第二端子22之间,可以实现第一端子12与第二端子22的密切连接。

[0085] 具体的,第一导通件31和第二导通件32的材料可以相同,且同一工艺中制作完成,可以简化制作工艺。

[0086] 具体的,第一导通件31和第二导通件32的材料可以不相同,例如第一导通件31填充于凹槽52和子通孔51内,第一导通件31的材料需要良好的流动性,第二子导通件32不需要设置于子通孔51内,相比于第一子导通件31的材料,第二子导通件32的材料的流动性可以降低,第一导通件31和第二导通件32的材料可以不相同,可以增大第二导通件32的材料的选择范围。

[0087] 在一些实施例中,显示面板100还包括粘附层101,粘附层101设置于第一基底11和驱动基板20之间。

[0088] 具体的,粘附层101可以为各类胶层,例如光学胶OCR,可以通过毛细渗透效应进行灌胶的工艺形成,也可以采用针孔注射方案进行注胶的工艺形成。

[0089] 具体的,粘附层101起到将各显示组件10固定设置于驱动基板20上,避免显示组件10松动,避免第一端子12和第二端子22的连接脱落,提高显示面板的良率、显示性能。

[0090] 在本申请实施例种,通孔组50包括多个子通孔51,当使用激光打孔形成通孔组50的多个子通孔51时,即便激光能量存在波动,使得多个子通孔51贯穿了第一端子12,导通件30还可以通过贯穿了第一端子12的多个子通孔51的侧面与第一端子12进行电连接(如后续实施例中的情况所示),多个子通孔51增加了侧面接触面积,从而可以防止显示组件10与驱

动基板20的电性连接出现接触不良,提高了显示组件拼接的良率,同时可以提升激光打孔工艺的工艺窗口(Process window,稳定性范围,Process margin),提升了打孔工艺的良率。

[0091] 实施例二、

[0092] 本实施例与上述实施例中的显示面板相同或相似,不同之处在于:子通孔51还延伸至第一端子12内部。

[0093] 请参阅图4,图4为本申请实施例提供的显示面板100的第二种示意图。

[0094] 本申请实施例提供了一种显示面板100,相比于实施例一,子通孔51还延伸至第一端子12内部。

[0095] 具体的,在用激光镭射形成多个子通孔51时,同时子通孔51还延伸至第一端子12内部。

[0096] 具体的,在子通孔51内形成第一子导通件31时,第一子导通件31还填充于子通孔51延伸至第一端子12内部的部分。

[0097] 在本申请实施例中,通孔组50的设置,使得也具有实施例一的有益效果。

[0098] 在本申请实施例中,相比于实施例一,进一步的,子通孔51还延伸至第一端子12内部,第一子导通件31还填充于子通孔51延伸至第一端子12内部的部分,此时增加了导通件30与第一端子12的侧面接触和侧面导通,增加了导通件30与第一端子12的导通面积,可以提升导通件30与第一端子12的导通性能和接触紧密性。

[0099] 在本申请实施例中,通孔组50包括多个子通孔51,当使用激光打孔形成通孔组50的多个子通孔51时,即便激光能量存在波动,使得多个子通孔51贯穿了第一端子12,导通件30还可以通过贯穿了第一端子12的多个子通孔51的侧面与第一端子12进行电连接,即可以通过子通孔51的侧面进行电连接,多个子通孔51增加了侧面接触面积,从而可以防止显示组件10与驱动基板20的电性连接出现接触不良,提高了显示组件拼接的良率,同时可以提升激光打孔工艺的稳定性范围(Process window,Process margin),提升了打孔工艺的良率。

[0100] 实施例三、

[0101] 本实施例与上述实施例中的显示面板相同或相似,不同之处在于:子通孔51还贯穿第一端子12。

[0102] 请参阅图5,图5为本申请实施例提供的显示面板100的第三种示意图。

[0103] 在本申请实施例中,相比于实施例一和实施例二,子通孔51还贯穿第一端子12。

[0104] 具体的,在一些实施情况中,第一端子12的尺寸较小、厚度较薄,子通孔51未贯穿第一端子12时,第一端子12与导通件30的侧面接触的面积不够大。

[0105] 具体的,当子通孔51还贯穿第一端子12时,第一端子12与导通件30的侧面接触的面积会更大。

[0106] 在本申请实施例中,相比于实施例二,进一步的,子通孔51贯穿第一端子12,再次增加了第一端子12与导通件30的侧面接触的面积,可以进一步提升导通件30与第一端子12的导通性能和接触紧密性,同时也具有上述实施例中的有益效果。

[0107] 实施例四、

[0108] 本实施例与上述实施例中的显示面板相同或相似,不同之处在于:显示组件10还

包括第三基底16。

[0109] 在一些实施例中,请继续参阅图1、图4、图5,显示组件还包括第三基底16和贯穿第三基底16的连接孔181,第一端子12设置于第一基底11和第三基底16之间,发光层19设置于第三基底16上,发光层19通过连接孔181与第一端子12电性连接。

[0110] 具体,显示组件10包括第一基底11和第三基底16,层叠设置的第一基底11和第三基底16可以更好的防止水汽侵入,提升显示组件10的寿命和性能。

[0111] 具体的,第一端子12设置于第一基底11和第三基底16之间,防止形成子通孔51时对发光层19等第三基板16上的膜层结构的破坏,提升显示组件10的寿命和性能。

[0112] 在一些实施例中,显示组件10还包括阻挡层14,阻挡层14用以阻挡紫外光,阻挡层14设置于第一端子12远离第一基底11的一侧。

[0113] 具体的,阻挡层14可以反射、或吸收、或隔绝紫外波长范围内的激光,当形成子通孔51时,激光从第一基底11远离第一端子12的一侧照射,阻挡层14可以阻挡激光继续向第三基底16或阵列功能层18方向继续照射,防止形成子通孔51时对阵列功能层18等第三基板16上的膜层结构的破坏,提升显示组件10的寿命和性能。

[0114] 在一些实施例中,显示组件10还包括第一绝缘层13,第一绝缘层13设置于阻挡层14和第一端子12之间,第一绝缘层13的材料包括无机材料。

[0115] 具体的,第一绝缘层13具有隔绝激光照射时的热传导作用,同时第一绝缘层13可以增加第一基底11和第三基底16之间粘附的作用,使得第一基底11和第三基底16之间结合的更加牢固,提升显示组件10的可靠性。

[0116] 具体的,第一绝缘层13的材料可以包括但不限于氮化硅、氧化硅。

[0117] 在一些实施例中,阻挡层14的材料包括不透明金属层、非晶硅中的至少一种。

[0118] 具体的,阻挡层14的材料需要可以阻挡或者吸收紫外波长范围内的激光,不透明金属可以阻挡激光,非晶硅可以吸收激光,防止形成子连接槽61时对阵列功能层18等第三基板16上的膜层结构的破坏,提升显示组件10的寿命和性能。

[0119] 具体的,阻挡层14的材料可以是a-Si(非晶硅)、或a-Si(非晶硅)和SiO<sub>x</sub>(氮化硅)的复合膜,可以通过涂布方式涂布的其它耐高温且能阻挡紫外光的有机膜层、或有机膜层和无机膜层的复合膜层,还可以是金属层。阻挡层14是非导电材料时,阻挡层14可以不图案化;当阻挡层14是导电材料时,阻挡层14优选进行图案化,只保留第一端子12对应部位的阻挡层14的材料,其他部位的阻挡层14的材料通过刻蚀等方式去除。

[0120] 需说明的是,在上述实施例中的显示组件10中,阻挡层14和第三基底16之间还可以设置第二绝缘层15,第三基底16与阵列功能层18之间还可以设置第三绝缘层17,第二绝缘层15和第三绝缘层17的材料可以包括但不限于氮化硅、氧化硅,第三绝缘层17可以为缓冲层。

[0121] 实施例五、

[0122] 本申请实施例提供了一种显示面板的制造方法,上述实施例中的任一项显示面板可以采用本申请实施例中的显示面板的制造方法制造而成。

[0123] 请参阅图6、图7、图8、图9、图10、图11、图12、图13、图14、图15、图16、图17,图6为本申请实施例提供的显示面板的制造方法的第一种流程步骤示意图;图7为本申请实施例提供的显示面板的制造方法的第二种流程步骤示意图;图8为本申请实施例提供的显示面板

的制造方法中形成第一端子12示意图;图9为本申请实施例提供的显示面板的制造方法中形成第一绝缘层13的示意图;图10为本申请实施例提供的显示面板的制造方法中形成阻挡层14的示意图;图11为本申请实施例提供的显示面板的制造方法中形成发光层19的示意图;图12(a)为本申请实施例提供的显示面板的制造方法中形成通孔组50的第一种示意图;图12(b)为本申请实施例提供的显示面板的制造方法中形成通孔组50的第二种示意图;图13为本申请实施例提供的显示面板的制造方法中形成第一导通件31的示意图;图14为本申请实施例提供的显示面板的制造方法中形成第二导通件32的示意图;图15为本申请实施例提供的显示面板的制造方法中提供驱动基板20的示意图;图16为本申请实施例提供的显示面板的制造方法中显示组件10与驱动基板20对位连接的示意图;

[0124] 图17为本申请实施例提供的显示面板的制造方法中形成粘附层101的示意图。

[0125] 本申请实施例的显示面板100的制造方法包括如下流程步骤:步骤S100、步骤S200、步骤S300、步骤S400、步骤S500。

[0126] 步骤S100:提供一第一基底,在第一基底上形成第一端子,在第一基底上形成发光层,发光层与第一端子电性连接,完成显示组件的制作。

[0127] 如图8、图9、图10、图11所示,提供一第一基底11,在第一基底11上形成第一端子12,在第一基底11上形成发光层19,发光层19与第一端子12电性连接,完成显示组件10的制作。

[0128] 具体的,形成显示组件10时,如图8所示,形成第一端子12。

[0129] 具体的,形成显示组件10时,如图9所示,可以视需求选择性的形成第一绝缘层13。

[0130] 具体的,形成显示组件10时,如图10所示,可以视需求选择性的形成阻挡层14。

[0131] 具体的,形成显示组件10时,如图11所示,形成阵列功能层18和发光层19。

[0132] 具体的,显示组件10的制造方法还可以包括其他层结构和部件的制造方程,例如显示组件10为有机发光显示组件,显示组件10还可以包括封装层,显示组件10的制造过程还可以包括薄膜封装层的制作。

[0133] 步骤S200:在第一基底上对应第一端子的部位形成凹槽,凹槽形成于第一基底远离阵列功能层的一侧表面上。

[0134] 步骤S300:在第一基底被凹槽减薄的部位上形成多个子通孔,子通孔至少贯穿第一基底;

[0135] 具体的,如图12(a),首先用激光从第一基底11远离第一端子12的一侧照射第一端子12对应的部位,在第一基底11上形成凹槽52。

[0136] 具体的,如图12(b),然后再用同一个或另外一个激光从第一基底11靠近凹槽52的表面照射,以形成多个子通孔51,每一第一端子12对应的一个凹槽52和多个子通孔51组成的一个通孔组50,通孔组50贯通第一基底11。

[0137] 具体的,在形成子通孔51时,子通孔51还延伸至第一端子12内部,或者子通孔51贯穿第一端子12,子通孔51的结构和作用已在上述实施例中表述,在此不再赘述。

[0138] 需要说明的,如图11、图12(a)所示,显示组件10为柔性显示组件时,第一基底11为柔性基底,例如第一基底11的材料为聚酰亚胺(PI),第一基底11是形成在刚性基底102上的,在形成通孔组50之前,还包括将第一基底11或显示组件10从刚性基底102上剥离。

[0139] 步骤S400:提供一驱动基板,驱动基板包括第二基底和设置于第二基底上的第二

端子。

[0140] 具体的,如图15所示,提供一驱动基板20,驱动基板20至少包括第二基底21和第二端子22,驱动基板20的结构和功能已在上述实施例中表述,在此不再赘述。

[0141] 步骤S500:形成导通件,导通件至少填充于凹槽和子通孔内。

[0142] 具体的,如图14所示,导通件30包括第一导通件31和第二导通件32。

[0143] 在一些实施例情况中第一导通件31和第二导通件32可以分不同步骤和工艺形成;在一些实施例情况中第一导通件31和第二导通件32可以在同一步骤和工艺形成。

[0144] 第一导通件31或/和第二导通件32的材料包括但不限于银浆、异方性导电胶(ACF)。

[0145] 第一导通件31或/和第二导通件32的形成工艺包括:丝网印刷、喷墨印刷。

[0146] 步骤S600:将显示组件设置于驱动基板上,第一端子通过导通件电性连接对应的第二端子。

[0147] 具体的,如图16、图2所示,将至少一个显示组件10设置于驱动基板20上,显示组件10上的第一端子12通过导通件30电性连接驱动基板20上对应的第二端子22。

[0148] 具体的,将多个显示组件10设置于驱动基板20上进行拼接时,还包括将显示组件10与驱动基板20进行对位设置,将显示组件10设置于驱动基板20上对应的预设位置。

[0149] 在一些实施例中,如图7所示,步骤S100还包括制造步骤:S110、S200、S300。

[0150] 步骤S110:提供一第一基底,在第一基底上形成第一端子。

[0151] 具体的,如图8所示,提供一第一基底11,在第一基底上形成第一端子12。

[0152] 步骤S120:在第一端子上形成第三基底,在所第三基底上形成连接孔,连接孔贯通第三基底。

[0153] 具体的,如图10、图11所示,在第一端子12上形成第三基底16,在第三基底16上形成连接孔181,连接孔181贯穿第三基底16。

[0154] 步骤S130:在第三基底上形成发光层,发光层通过连接孔181电性连接第一端子。

[0155] 具体的,在第三基底16上形成阵列功能层18和发光层19,阵列功能层通过连接孔181电性连接第一端子12。

[0156] 具体的,阵列功能层18的结构和功能已在上述实施例中表述,在此不再赘述。

[0157] 在一些实施例的显示面板的制造方法中,在步骤S110和步骤S120之间,还包括步骤S112。

[0158] 步骤S112,在第一端子上形成阻挡层,阻挡层可以阻挡紫外光。

[0159] 具体的,如图11所示,阻挡层14的材料、结构和功能已在上述实施例中表述,在此不再赘述。

[0160] 在一些实施例中,在步骤S400中,形成导通件30的方法包括:通过丝网印刷、喷墨印刷、点胶工艺中的至少一种工艺方法形成导通件30。

[0161] 在一些实施例的显示面板的制造方法中,在步骤S400中,形成导通件的步骤包括步骤:S410、S420。

[0162] 步骤S410:形成第一子导通件31,第一子导通件31填充于凹槽52和子通孔51内;

[0163] 步骤S420:在第一子导通件31上形成第二子导通件32,第一子导通件31和第二子导通件32构成导通件30,第二子导通件32连接于第一子导通件31和第二端子22之间。

[0164] 在一些实施例的显示面板的制造方法中,还包括制造步骤:步骤S600。

[0165] 步骤S600:在第一基底和驱动基板之间形成粘附层。

[0166] 具体的,如图16、图17所示,在步骤S500之后,还包括步骤S600,形成粘附层101于第一基底11和驱动基板20之间,粘附层101的材料、形成工艺、结构、功能已在上述实施例中表述,在此不再赘述。

[0167] 实施例六、

[0168] 请参阅图18,图18为本申请实施例提供的一种显示终端200的示意图;

[0169] 本申请实施例提供了一种显示终端200,包括终端主体201和上述实施例中任一项的显示面板100,终端主体201与显示面板100组合为一体。

[0170] 具体的,显示终端200可以为手机、电视、笔记本电脑等。

[0171] 本申请实施例还提供了一种显示终端200,显示终端200采用上述实施例中任一项所述的显示面板的制造方法制造而成。

[0172] 以上对本申请实施例所提供的一种显示面板及显示终端进行了详细介绍,本文中应用了具体个例对本申请的原理及实施方式进行了阐述,以上实施例的说明只是用于帮助理解本申请的方法及其核心思想;同时,对于本领域的技术人员,依据本申请的思想,在具体实施方式及应用范围上均会有改变之处,综上所述,本说明书内容不应理解为对本申请的限制。

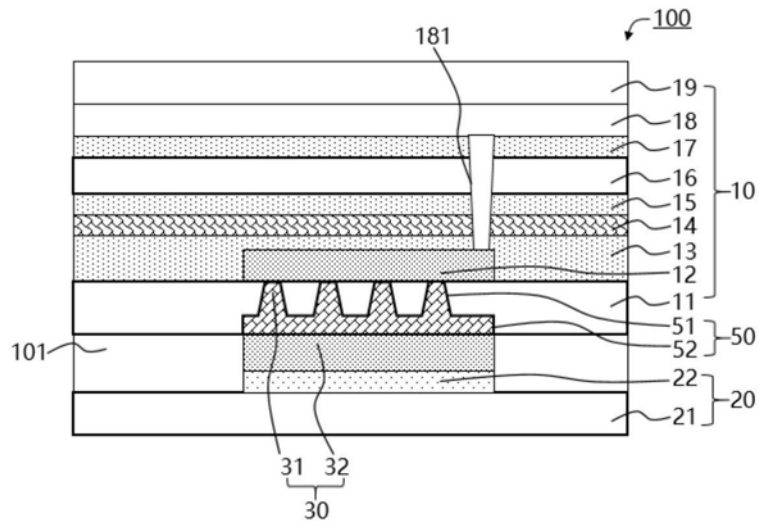


图1

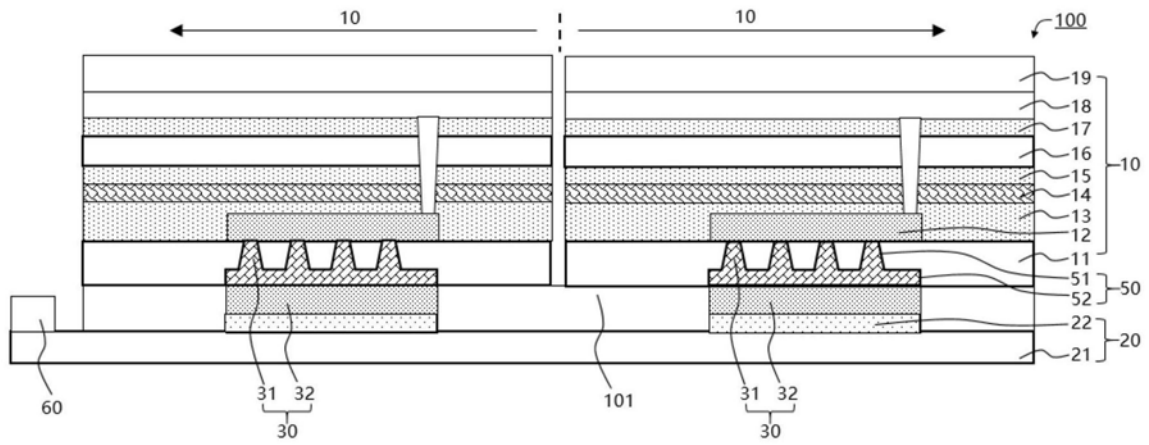


图2

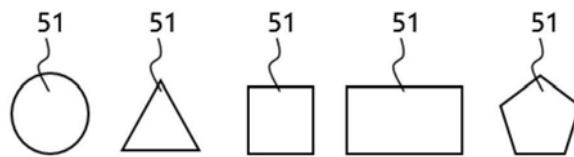


图3(a)



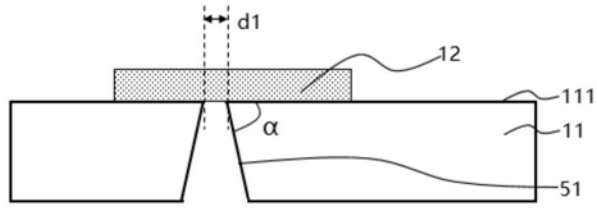


图3 (b)

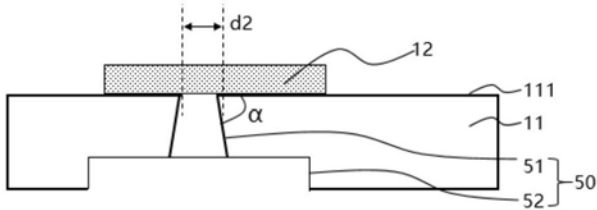


图3 (c)

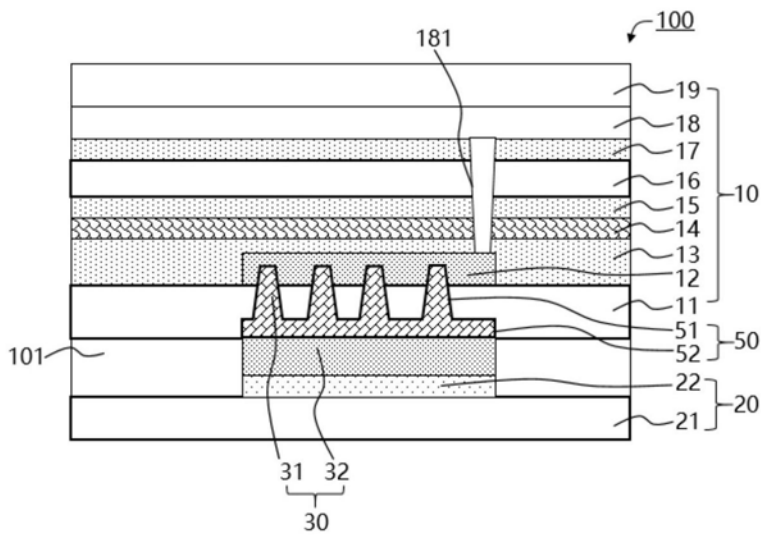


图4

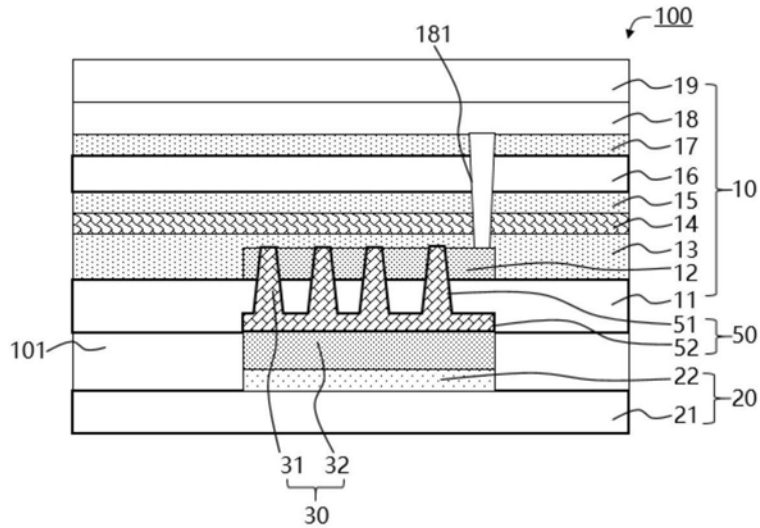


图5

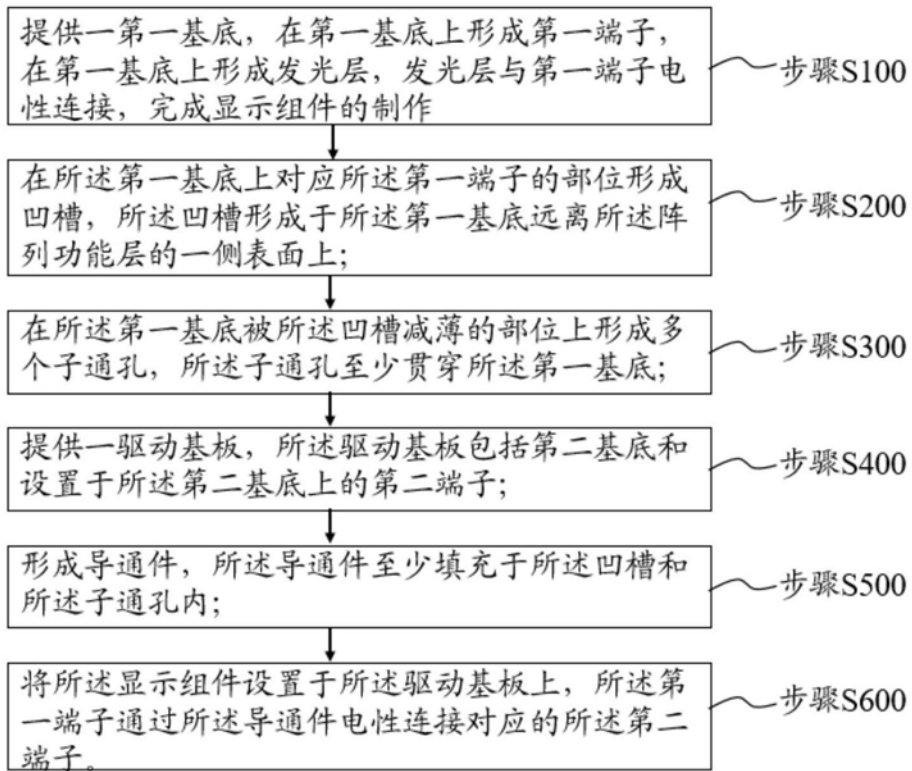


图6

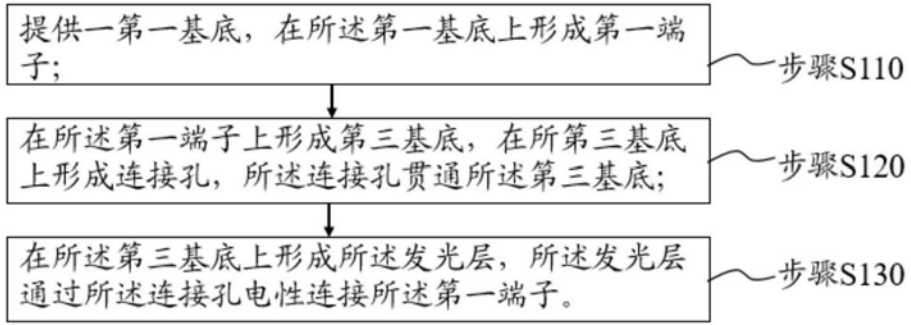


图7

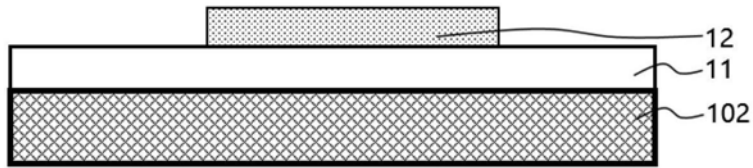


图8

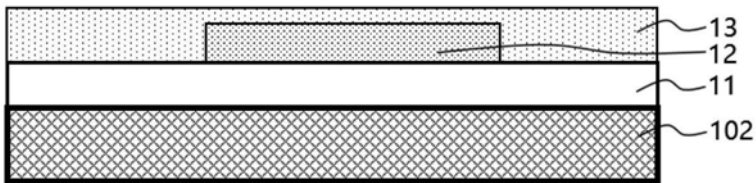


图9

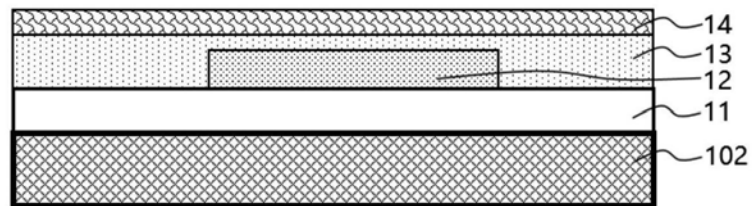


图10

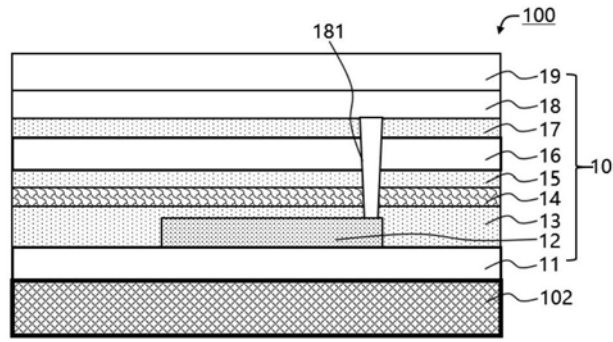


图11

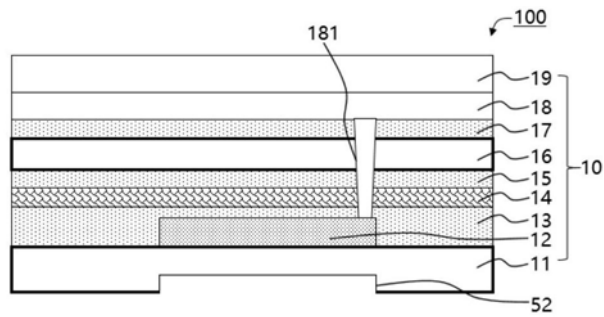


图12(a)

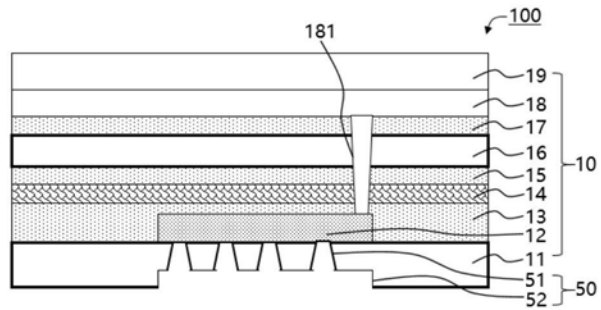


图12(b)

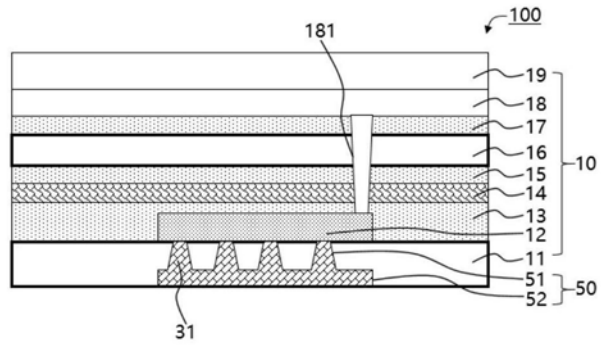


图13

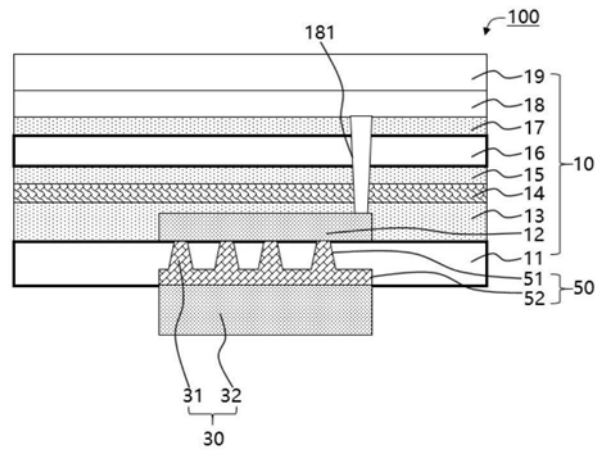


图14



图15

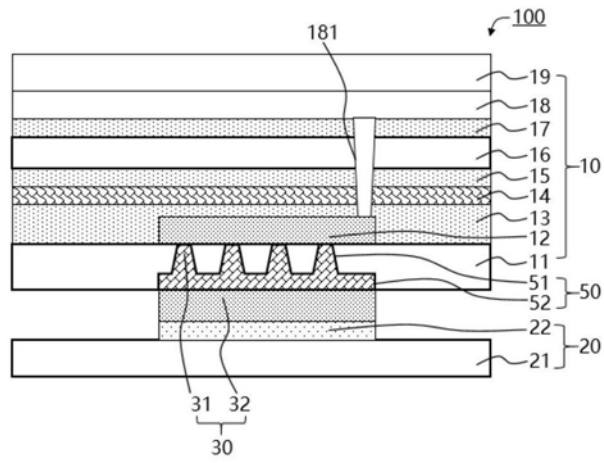


图16

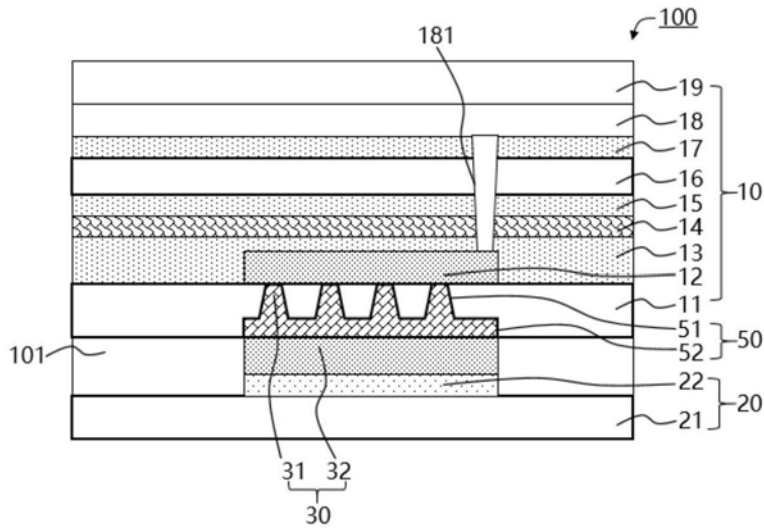


图17

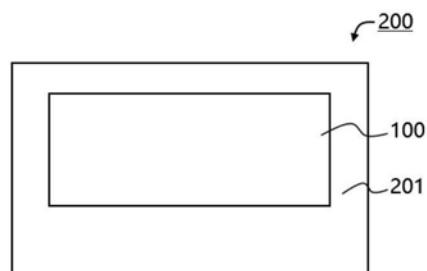


图18