

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第5649184号
(P5649184)

(45) 発行日 平成27年1月7日(2015.1.7)

(24) 登録日 平成26年11月21日(2014.11.21)

(51) Int.Cl. F I
G06F 9/445 (2006.01) G06F 9/06 610Q
 G06F 9/06 610K

請求項の数 14 (全 26 頁)

(21) 出願番号	特願2011-252538 (P2011-252538)	(73) 特許権者	390009531
(22) 出願日	平成23年11月18日 (2011.11.18)		インターナショナル・ビジネス・マシーンズ・コーポレーション
(65) 公開番号	特開2012-128841 (P2012-128841A)		INTERNATIONAL BUSINESS MACHINES CORPORATION
(43) 公開日	平成24年7月5日 (2012.7.5)		アメリカ合衆国10504 ニューヨーク州 アーモンク ニュー オーチャードロード
審査請求日	平成26年5月28日 (2014.5.28)		
(31) 優先権主張番号	10194866.9	(74) 代理人	100108501
(32) 優先日	平成22年12月14日 (2010.12.14)		弁理士 上野 剛史
(33) 優先権主張国	欧州特許庁 (EP)	(74) 代理人	100112690
早期審査対象出願			弁理士 太佐 種一
		(74) 代理人	100091568
			弁理士 市位 嘉宏

最終頁に続く

(54) 【発明の名称】 ブート・ブロックの再配置によって複数のソフトウェア・イメージを管理するための方法、コンピュータ・プログラムおよびシステム

(57) 【特許請求の範囲】

【請求項1】

複数のメモリ位置を有するマス・メモリを含むデータ処理エンティティ中で複数のソフトウェア・イメージを管理するための方法であって、前記複数のメモリ位置の各々がマス・メモリ内の対応するメモリ・アドレスを有し、ソフトウェア・イメージの各々が、前記ソフトウェア・イメージ内の対応するイメージ・アドレスを有する複数のメモリ・ブロックを含み、前記方法は、

前記複数のソフトウェア・イメージの各ソフトウェア・イメージの前記メモリ・ブロックの少なくとも部分を前記マス・メモリ内の対応するイメージ部分それぞれに保存するステップであって、各メモリ・ブロックは前記対応するイメージ・アドレスに前記マス・メモリ内の前記対応するイメージ部分のオフセットを加えたものに等しい前記メモリ・アドレスを有する前記メモリ位置に保存される、前記保存するステップと、

前記データ処理エンティティに格納されている別のソフトウェア・イメージが選択されることに応じて、前記選択された別のソフトウェア・イメージ(以下、「別のソフトウェア・イメージ」という)のブート位置に保存された前記メモリ・ブロックを前記マス・メモリの再配置部分に再配置するステップであって、前記別のソフトウェア・イメージの前記ブート位置は、前記別のソフトウェア・イメージにアクセスするために適合されるアクセス機能をロードするまで前記データ処理エンティティをブートするために必要とされる前記メモリ・ブロックを含む前記別のソフトウェア・イメージのブート・ブロックの前記イメージ・アドレスに等しい前記メモリ・アドレスを有する前記メモリ位置である、前記

再配置するステップと、

前記別のソフトウェア・イメージの前記ブート・ブロックを前記対応するブート位置にコピーするステップと、

前記対応するブート位置における前記別のソフトウェア・イメージの前記ブート・ブロックから前記データ処理エンティティをブートすることによって前記アクセス機能をロードするステップと、

前記アクセス機能によって、前記別のソフトウェア・イメージの選択されたメモリ・ブロックにアクセスする各要求を提供するステップであって、前記アクセス機能は、前記対応するイメージ・アドレスに、前記別のソフトウェア・イメージを保存しているイメージ部分（以下、「別のイメージ部分」という）の前記オフセットを加えたものに等しい前記メモリ・アドレスを有する前記メモリ位置における前記選択されたメモリ・ブロックにアクセスする、前記提供するステップと

を含む、前記方法。

【請求項 2】

前記別のソフトウェア・イメージの前記ブート位置に保存された前記メモリ・ブロックを前記再配置部分に再配置するステップの前に、前のソフトウェア・イメージの前記ブート位置から前記再配置部分に再配置されていた前記メモリ・ブロックを前記前のソフトウェア・イメージの前記ブート位置に復元するステップ

をさらに含む、請求項 1 に記載の方法。

【請求項 3】

前記対応するイメージ部分はゼロのオフセットを有する最初のイメージ部分を含み、前記最初のイメージ部分にはすべての前記対応するイメージ部分の前記ブート位置が含まれ、前記別のソフトウェア・イメージの前記ブート位置に保存された前記メモリ・ブロックを再配置するステップと、前記別のソフトウェア・イメージの前記ブート・ブロックをコピーするステップとは、前記別のイメージ部分が前記最初のイメージ部分と異なるときのみ行われる、請求項 1 または 2 に記載の方法。

【請求項 4】

スナップショットとなるためのソース・イメージ部分に保存されたソース・ソフトウェア・イメージを選択するステップと、

前記ソース・ソフトウェア・イメージの各メモリ・ブロックをフリーであるイメージ部分にコピーするステップであって、前記ソース・ソフトウェア・イメージの前記メモリ・ブロックは、前記再配置部分に再配置されたときには前記再配置部分から、別様では前記ソース・イメージ部分からコピーされる、前記コピーするステップと

をさらに含む、請求項 1 ~ 3 のいずれか 1 項に記載の方法。

【請求項 5】

削除されるべき古いイメージ部分に保存された古いソフトウェア・イメージを選択するステップと、

前記古いイメージ部分をフリーと設定するステップと

をさらに含む、請求項 1 ~ 4 のいずれか 1 項に記載の方法。

【請求項 6】

各ソフトウェア・イメージのすべての前記メモリ・ブロックが前記対応するイメージ部分に保存される、請求項 1 ~ 5 のいずれか 1 項に記載の方法。

【請求項 7】

前記別のソフトウェア・イメージの前記ブート・ブロックから前記データ処理エンティティをブートする前記ステップは、

前記別のイメージ部分のサイズに従って前記アクセス機能によって前記別のソフトウェア・イメージのサイズ変更を行うステップ

を含む、請求項 1 ~ 6 のいずれか 1 項に記載の方法。

【請求項 8】

前記保存するステップが、

10

20

30

40

50

外部ソースから前記データ処理エンティティの新しいイメージ部分への新しいソフトウェア・イメージの配置を要求するステップと、

前記外部ソースから前記データ処理エンティティに前記新しいソフトウェア・イメージの前記ブート・ブロックをダウンロードするステップと、

前記新しいソフトウェア・イメージの前記ブート位置に保存された前記メモリ・ブロックを前記再配置部分に再配置するステップと、

前記新しいソフトウェア・イメージの前記ブート・ブロックを前記対応するブート位置にコピーするステップと、

前記対応するブート位置における前記新しいソフトウェア・イメージの前記ブート・ブロックから前記データ処理エンティティをブートすることによって前記アクセス機能をロードするステップと、

前記アクセス機能によって、前記新しいソフトウェア・イメージのさらに選択されたメモリ・ブロックにアクセスする各要求を提供するステップであって、前記アクセス機能は、

前記さらに選択されたメモリ・ブロックが前記マス・メモリにないことに応答して、前記外部ソースから前記さらに選択されたメモリ・ブロックをダウンロードして、前記さらに選択されたメモリ・ブロックを、前記対応するイメージ・アドレスに前記新しいイメージ部分の前記オフセットを加えたものに等しい前記メモリ・アドレスを有する前記メモリ位置に保存するステップ；又は

前記対応するイメージ・アドレスに前記新しいイメージ部分の前記オフセットを加えたものに等しい前記メモリ・アドレスを有する前記メモリ位置から前記さらに選択されたメモリ・ブロックを検索するステップ

を実行する、前記提供するステップと

を含む、請求項 1 ~ 7 のいずれか 1 項に記載の方法。

【請求項 9】

前記保存するステップが、

前記新しいソフトウェア・イメージの前記ブート位置に保存された前記メモリ・ブロックを再配置するステップの前に、前のソフトウェア・イメージの前記ブート位置から前記再配置部分に再配置されていた前記メモリ・ブロックを前記前のソフトウェア・イメージの前記ブート位置に復元するステップ

をさらに含む、請求項 8 に記載の方法。

【請求項 10】

前記保存するステップが、

前記対応するイメージ・アドレスに前記新しいイメージ部分の前記オフセットを加えたものに等しい前記メモリ・アドレスを有する前記メモリ位置に、前記新しいソフトウェア・イメージの前記ブート・ブロックをコピーするステップ

をさらに含む、請求項 8 または 9 に記載の方法。

【請求項 11】

前記保存するステップが、

前記データ処理エンティティの作業負荷をモニタするステップと、

前記作業負荷が閾値よりも低くなったことに応答して、前記外部ソースから前記マス・メモリに保存されていない新しいメモリ・ブロックの組をダウンロードして、前記新しいメモリ・ブロックを、前記対応するイメージ・アドレスに前記新しいイメージ部分の前記オフセットを加えたものに等しい前記メモリ・アドレスを有する前記メモリ位置に保存するステップ

をさらに含む、請求項 8 ~ 10 のいずれか 1 項に記載の方法。

【請求項 12】

前記アクセス機能の前記ロードまでの前記ソフトウェア・イメージからの補助データ処理エンティティのブート・シーケンスをシミュレートするステップであって、前記ソフトウェア・イメージの各メモリ・ブロックは前記ブート・シーケンスが追跡される際にア

10

20

30

40

50

クセスされる、前記シミュレートするステップと、

前記追跡されたメモリ・ブロックに従って前記ソフトウェア・イメージの前記ブート・ブロックを識別するステップと

によって各ソフトウェア・イメージを準備するステップ

をさらに含む、請求項 1 ~ 11 のいずれか 1 項に記載の方法。

【請求項 13】

データ処理システムに、請求項 1 ~ 12 のいずれか 1 項に記載の方法の各ステップを実行させる、コンピュータ・プログラム。

【請求項 14】

コンピュータ・システムであって、請求項 1 ~ 12 のいずれか 1 項に記載の方法の各ステップを行うための手段を備えている、前記コンピュータ・システム。

10

【発明の詳細な説明】

【技術分野】

【0001】

本発明の 1 つまたはそれ以上の実施形態に従う解決策は、データ処理分野に関する。より特定的には、この解決策はソフトウェア・イメージの管理に関する。

【背景技術】

【0002】

一般的に言って、ソフトウェア・イメージとはコンピュータ上に存在するソフトウェア・モジュール（たとえばそのオペレーティング・システム、アプリケーション・プログラム、またはデータあるいはその組み合わせなど）を含む構造である。

20

【0003】

場合によっては、同じコンピュータ上で複数のオペレーティング・システムを利用可能にすることが望ましいことがある。それはたとえば異なるオペレーティング・システムを必要とするプログラムを実行するため、または新しいオペレーティング・システムもしくはその新しいバージョンをテストするためなどに有用であり得る。

【0004】

この目的のために、マルチブート技術を利用することが可能である。マルチブート技術は、コンピュータに複数のオペレーティング・システムをインストールして、コンピュータが始動されたときにどのオペレーティング・システムをブートするかを選択可能にすることができる。この所望の結果は、コンピュータのハードディスクを複数の区画に分割し、各区画が対応するオペレーティング・システムを保存する論理ディスクを定めることによって達成される。コンピュータは、始動させるべき実際のオペレーティング・システムの選択を可能にするブート・ローダを含む 1 次区画からブートする。代替的には、単に所望のオペレーティング・システムを選択するために用いられる 1 次ブート・ローダを有するブート区画を提供することもできる。1 次ブート・ローダは、次いで選択されたオペレーティング・システムの 2 次ブート・ローダを始動のために呼び出す。

30

【0005】

しかし、ハードディスクの区画を予め定める必要があるため、マルチブート技術はかなり融通がきかないものである。いずれの場合にも、一旦選択されたオペレーティング・システムが始動されると、それがハードディスク全体のすべての制御を行う。したがって、選択されたオペレーティング・システムは他の区画にもアクセスすることがある（それらの区画に損傷を与える危険性を伴う）。

40

【0006】

代替的には、仮想化技術を利用して同じ結果を達成してもよい。この場合には、コンピュータにハイパーバイザがインストールされる。ハイパーバイザは仮想化層を実現し、これは複数の仮想マシンをエミュレートするものであって、各々の仮想マシンは（その仮想マシンが唯一の制御を行う）物理的コンピュータの外観を与える抽象的環境からなる。このやり方で、対応する仮想マシン上で異なるオペレーティング・システムを独立に（同時

50

であってもよい) 実行させることが可能である。

【0007】

しかし、仮想化技術は、仮想マシンを管理するための複雑なインフラストラクチャのインストールを必要とする。さらに、このことはコンピュータの性能効率低下を伴う(オペレーティング・システムがもはやコンピュータ上でネイティブに実行されないため)。

【0008】

特許文献1(そのすべての開示が本明細書において引用により援用される)も、マルチブート・コンピュータを仮想マシンに変換するための方法を開示している。この目的のために、コンピュータのブート記録は、仮想マシンを管理するホスティング・オペレーティング・システムをロードするように構成される。仮想マシンは、対応するブート・イメージからコンバータによって生成され、このコンバータは同じ構成を検出および適用して、仮想マシンの同時実行によってもたらされ得るあらゆる矛盾を解決する。上記と同様、これは(ホスティング・オペレーティング・システムによって実現される)仮想化層のインストールを必要とする。さらに、オペレーティング・システムはここでも(ホスティング・オペレーティング・システムによって提供される)仮想化環境において実行され、対応する性能効率低下を伴う。

【0009】

別の一般的な要求は、コンピュータのソフトウェア・イメージのバックアップ・コピーを作成するというものである。これはたとえば、コンピュータの誤動作が起こった場合にコンピュータの内容を復元するために有用であり得る。

【0010】

この目的のために、ソフトウェア・イメージのスナップショット(すなわち特定の時点での整合状態におけるそのバックアップ・コピー)を取ることが可能である。スナップショットは、バックアップ・ディスクまたはバックアップ・サーバにセーブされてもよい。このやり方で、スナップショットをバックアップ・ディスクまたはバックアップ・サーバからコンピュータに再インストールすることによって、スナップショットを復元することが可能である。しかし、スナップショットを復元するプロセスは非常に遅い。加えて、バックアップ・サーバを使用する場合、これはネットワーク・リソースの高消費を伴う。さらに、バックアップ・サーバからスナップショットを復元するためにバックアップ・サーバとのネットワーク接続が必要である。代替的に、バックアップ・サーバ上のスナップショットから遠隔的にコンピュータをブートすることが可能である。しかしこの場合には、コンピュータはその動作のためにバックアップ・サーバに常時接続される必要がある。いずれの場合にも、ネットワーク上でのコンピュータの動作はその性能の効率低下を伴う。

【先行技術文献】

【特許文献】

【0011】

【特許文献1】米国特許出願公開第2009/0193245号

【発明の概要】

【発明が解決しようとする課題】

【0012】

一般的な見地からみて、本発明の1つまたはそれ以上の実施形態に従う解決策は、複数のソフトウェア・イメージをそのブート・ブロックを再配置することによって管理するという考えに基づいている。

【課題を解決するための手段】

【0013】

特に、本発明の特定の実施形態に従う解決策の1つまたはそれ以上の局面が独立請求項に示されており、同じ解決策の有利な特徴が従属請求項に示されており、その表現は本明細書において一語一句変わらず引用により援用される(本発明の実施形態に従う解決策の特定の局面を参照して提供されるあらゆる有利な特徴は、そのあらゆる他の局面に準用して適用される)。

10

20

30

40

50

【 0 0 1 4 】

より特定的には、本発明の実施形態に従う解決策の1局面は、データ処理エンティティ（たとえばスタンドアロン・コンピュータなど）の中で複数のソフトウェア・イメージを管理するための方法を提供する。データ処理エンティティは、複数のメモリ位置を有するマス・メモリを含む。各メモリ位置は、マス・メモリ内に対応するメモリ・アドレスを有する。次に、各ソフトウェア・イメージは複数のメモリ・ブロックを含む。各メモリ・ブロックはソフトウェア・イメージ内に対応するイメージ・アドレスを有する。この方法は以下のステップを含む。各ソフトウェア・イメージのメモリ・ブロック（または少なくともその部分）が、マス・メモリの対応するイメージ部分に保存される。特に、各メモリ・ブロックは、対応するイメージ・アドレスにマス・メモリ内のイメージ部分のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置に保存される。（たとえば、前にセーブされたスナップショットに切替えることなどによって）現在のイメージ部分に保存された現在のソフトウェア・イメージが選択される。現在のソフトウェア・イメージのブート位置に保存されたメモリ・ブロックが、マス・メモリの再配置部分に再配置される。現在のソフトウェア・イメージのブート位置は、現在のソフトウェア・イメージのブート・ブロックのイメージ・アドレスに等しいメモリ・アドレスを有するメモリ位置であり、このブート・ブロックは（現在のソフトウェア・イメージにアクセスするために適合される）アクセス機能をロードするまでデータ処理エンティティをブートするために必要とされる現在のソフトウェア・イメージのメモリ・ブロックを含む。現在のソフトウェア・イメージのブート・ブロックは、対応するブート位置にコピーされる。対応するブート位置にある現在のソフトウェア・イメージのブート・ブロックからデータ処理エンティティがブートされることによって、アクセス機能がロードされる。現在のソフトウェア・イメージの選択されたメモリ・ブロックにアクセスする各要求は、アクセス機能によって提供される。アクセス機能は、対応するイメージ・アドレスに現在のイメージ部分のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置にある選択されたメモリ・ブロックにアクセスする。

10

20

【 0 0 1 5 】

本発明の実施形態に従う解決策のさらなる局面は、データ処理システムにおいてコンピュータ・プログラムが実行されるときにデータ処理システムに本方法のステップを行わせるためのコード手段を含むコンピュータ・プログラムを提供する。本発明の実施形態に従う解決策のさらなる局面は、コンピュータ・プログラムを包含する持続性コンピュータ読取可能媒体を含むコンピュータ・プログラム製品を提供し、このコンピュータ・プログラムはデータ処理システムのワーキング・メモリに直接ロード可能なコード手段を含むことによって、同方法を行うようにデータ処理システムを構成する。

30

【 0 0 1 6 】

本発明の実施形態に従う解決策の別の局面は、前記方法のステップを行うための手段を含むシステムを提供する。

【 図面の簡単な説明 】

【 0 0 1 7 】

【 図 1 】本発明の実施形態に従う解決策を適用可能なデータ処理システムの概略的ブロック図である。

40

【 図 2 】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【 図 3 】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【 図 4 】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【 図 5 】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【 図 6 】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウ

50

エア構成要素の役割を表す協調図である。

【図7】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図8】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図9】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図10】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図11】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

10

【図12】本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図13】本発明の実施形態に従うスナップショット・プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図14】本発明の実施形態に従うスナップショット・プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図15】本発明の実施形態に従うスナップショット・プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図16】本発明の実施形態に従うスナップショット・プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

20

【図17】本発明の実施形態に従うスナップショット・プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【図18】本発明の実施形態に従う準備プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図である。

【発明を実施するための形態】

【0018】

本発明の1つまたはそれ以上の実施形態に従う解決策、ならびにそのさらなる特徴および利点は、添付の図面とともに読まれるべき、純粹に非制限的表示によって与えられる以下の詳細な説明を参照することによって最もよく理解されるだろう（この説明においては簡略化のため、対応する構成要素は同一または類似の参照によって示され、その説明は繰り返されず、さらに各エンティティの名前はそのタイプおよび属性の両方、たとえばその値、内容および表現などを示すために一般的に用いられる）。

30

【0019】

特に図1を参照すると、本発明の実施形態に従う解決策を適用可能なデータ処理システム（または単にシステム）100の概略的ブロック図が示される。システム100は分散アーキテクチャを有し、これはたとえばローカル・エリア・ネットワーク（Local Area Network：LAN）などのネットワーク105に基づくものである。ネットワーク105を通じて複数のコンピュータが互いに接続される。特にサーバ・コンピュータ110は、簡略化のために図面に2つだけ示されているクライアント・コンピュータ115へのソフトウェア・イメージの配置を制御する。各ソフトウェア・イメージは、1つまたはそれ以上のソフトウェア・モジュール（たとえば、オペレーティング・システム、アプリケーション・プログラムまたはデータあるいはその組み合わせなど）を含む構造である。

40

【0020】

システム100の一般的な（サーバまたはクライアント）コンピュータは、（システム100中のコンピュータの実際の機能に従って好適に調整された構造を有する）システム・バス120に並列接続されたいくつかのユニットによって形成される。詳述すると、1つまたはそれ以上のマイクロプロセッサ（microprocessors：μP）125はコンピュータの動作を制御する。RAM130はマイクロプロセッサ125によって

50

ワーキング・メモリとして用いられ、ROM 135はコンピュータの基本コードを保存する。ローカル・バス140の周りに(それぞれのインタフェースによって)いくつかの周辺ユニットが集まっている。特に、マス・メモリは1つまたはそれ以上のハードディスク145と、光ディスク155(たとえばDVDまたはCDなど)を読取るためのドライブ150とを含む。さらに、コンピュータは入力ユニット160(たとえばキーボードおよびマウスなど)と、出力ユニット165(たとえばモニタおよびプリンタなど)とを含む。アダプタ170は、コンピュータをネットワーク105に接続するために用いられる。ブリッジ・ユニット175は、システム・バス120をローカル・バス140にインタフェースする。各マイクロプロセッサ125およびブリッジ・ユニット175は、情報を送信するためにシステム・バス120へのアクセスを要求するマスタ・エージェントとして動作し得る。アービタ180は、システム・バス120に対する相互排除によってアクセスの認可を管理する。

10

【0021】

本発明の実施形態に従う配置プロセスを実施するために使用可能な主要ソフトウェア構成要素の役割を表す協調図を図2~図12に示す。特に、これらの図面は(全体として参照200によって示される対応の構成要素によって)システムの静的構造と、(記号「A」で始まる連続的なシーケンス番号によって示される、各々が対応の動作を表す一連の交換メッセージによって)その動的挙動とを説明するものである。

【0022】

図2から始めると、(それぞれ参照130sおよび145sによって示されるワーキング・メモリおよびマス・メモリを有する)サーバ・コンピュータ110は、配置マネージャ205、たとえばIBM社によるIBM Tivoli(IBM社の登録商標)Provisioning Manager for OS Deployment(またはTPM for OSD)のIBM Tivoli(IBM社の登録商標)Provisioning Manager for Images(またはTPM f I)などを実行する(IBMおよびTivoliはIBM社の商標である)。配置マネージャ205は、システムのクライアント・コンピュータへのソフトウェア・イメージ210_i(i=1...N)の配置を自動化するために用いられる。ソフトウェア・イメージ210_iは対応するリポジトリに保存される。各ソフトウェア・イメージ210_iは、ソフトウェア・イメージ210_i内の対応するアドレス(イメージ・アドレスと呼ばれる)を有する1組のメモリ・ブロックを含む。メモリ・ブロックはあらゆる種類の情報(たとえば、オペレーティング・システムまたはアプリケーション・プログラムのいずれかに関係する1つまたはそれ以上のセクタ、ファイル、ライブラリ、ディレクトリ、その組合わせまたは部分など)を含んでもよい。

20

30

【0023】

特に、(それぞれ参照130cおよび145cによって示されるワーキング・メモリおよびマス・メモリを有する)特定のクライアント・コンピュータ115に新しいソフトウェア・イメージ210_i(たとえばソフトウェア・イメージ210₁)を配置するときにはいつも、システムのオペレータ212がこれらのクライアント・コンピュータ115および新しいソフトウェア・イメージ210₁を、配置マネージャ205を通じて、たとえば図面に示されない別のクライアント・コンピュータ上で実行されるブラウザに接続することなどによって選択する(動作「A201.選択」)。それに応答して、配置マネージャ205はクライアント・コンピュータ115をオンにする。その結果、クライアント・コンピュータ115が何らかの機能するオペレーティング・システムを有しないと仮定すると、クライアント・コンピュータ115は(図面に示されない)ネットワーク上でブートする。特に、クライアント・コンピュータ115のファームウェアに保存されてクライアント・コンピュータ115をオンにすると実行されるブート・ローダ、たとえば基本入出力システム(Basic Input/Output System: BIOS)などが、何らかのブート可能な装置を見出さずに、次いでネットワーク・ブート・ローダ、たとえばそのネットワーク・アダプタに組込まれたプリブート実行環境(Preboot

40

50

Execution Environment: PXE)などを開始する。ネットワーク・ブート・ローダは、たとえば動的ホスト構成プロトコル(Dynamic Host Configuration Protocol: DHCP)などに基づく動的アドレス・サービスを利用して、(DHCPサーバとして動作する)サーバ・コンピュータ110からクライアント・コンピュータ115に対する動的アドレスを得、サーバ・コンピュータ110はクライアント・コンピュータ115のRAMディスク、すなわちマス・メモリとして扱われるそのワーキング・メモリ130cの部分にダウンロードされてから開始されるネットワーク・ブートストラップ・プログラムのアドレスも提供する。たとえばウィンドウズ・プレインストール環境(Windows Preinstallation Environment: WinPE)(ウィンドウズはマイクロソフト(Microsoft)社の商標)などのネットワーク・ブートストラップ・プログラムは最小オペレーティング・システム215を提供し、これは配置マネージャ205と対話するための配置エージェント220を含む(動作「A202.ネットワーク・ブート」)。

【0024】

配置エージェント220は、マス・メモリ145cを論理的に分割して複数のイメージ部分225_j(j=0...M、たとえばM=2~10)およびサービス部分230にすることによって、マス・メモリ145cを初期化する。(各々がソフトウェア・イメージを保存するための)イメージ部分225_jは、すべてが同じサイズ(少なくともそこにインストールされ得る最大のソフトウェア・イメージのサイズに等しい)を有し、マス・メモリ145cの始めから連続して配置されるのに対し、(サービス情報を保存するための)サービス部分230はそれより小さく、マス・メモリ145cの終わりに配置される。特に、サービス部分230は、イメージ部分225_jの状態情報を含むイメージ・テーブル235を保存する。たとえば、各イメージ部分225_jに対して、イメージ・テーブル235はその利用可能性、すなわちフリーか使用中かを示すフラグを有する記録(すべてのフラグが最初にデアサートされることによって、すべてのイメージ部分225_jがフリーであることを示す)と、(イメージ部分225_jのサイズに従って算出された)マス・メモリ145c内のその始めからのイメージ部分225_jの位置を示すオフセットとを含む。サービス部分230は、現在アクティブのイメージ部分225_jのオフセットを示すオフセット・インデックス240も保存する(動作「A203.初期化」)。

【0025】

配置エージェント220は、次いでサーバ・コンピュータ110から新しいソフトウェア・イメージ210₁のブート・ブロックの組をダウンロードする。この目的のために、配置エージェント220は、たとえばインターネット・スモール・コンピュータ・システム・インタフェース(Internet Small Computer System Interface: iSCSI)プロトコルなどに基づいて、サーバ・コンピュータ110のリモート・アクセス・サーバ245と対話するリモート・アクセス・イニシエータとして動作する。ブート・ブロックは、配置エージェント220をロードするまで新しいソフトウェア・イメージ210₁のブート・シーケンスを始動するために必要とされるメモリ・ブロックを含む。たとえば、マイクロソフト・ウィンドウズにおいてブート・ブロックは、(配置エージェント220に加えて)マスタ・ブート記録(Master Boot Record: MBR)と、ブート・セクタと、bootmgr.exeファイルと、boot\bcdファイルと、システム・レジストリと、winload.exeファイルと、システム・レジストリにおいて指定されるドライバ・ファイルとを含む(動作「A204.ダウンロード」)。

【0026】

ここで配置エージェント220は、最初のイメージ部分225₁が新しいソフトウェア・イメージ210₁を受取るためにフリーであることを識別する(これはイメージ・テーブル235においてデアサートされた対応のフラグを有する第1のイメージ部分であるため)。その結果として、配置エージェント220はそれに従ってイメージ・テーブル235を(イメージ部分225₁のフラグをアサートしてそれが使用中であることを示すこと

10

20

30

40

50

によって)更新し、オフセット・インデックス240を(イメージ・テーブル235に示される新しいイメージ部分225₁のオフセット、この場合にはゼロに設定してこれが現在のものであることを示すことによって)更新する。さらに配置エージェント220は、ブート・ブロックのイメージ・アドレスを、イメージ・テーブル235中の現在のイメージ部分225₁に関連する記録にセーブする。配置エージェント220は、現在のイメージ部分225₁(その終わりの、新しいソフトウェア・イメージ210₁を保存するために確保された部分の後ろ)に、図面には示されない位置マップも作成する。ソフトウェア・イメージ210₁の各メモリ・ブロックに対して、位置マップはマス・メモリ145cにおけるその利用可能性を示すフラグを含む。すべてのフラグが最初にデアサートされることによって、マス・メモリ145cにおけるどのメモリ・ブロックもまだ利用可能でないことが示される(動作「A212.構成」、以下に説明されるスキップされたシーケンス番号に対応する動作を伴う)。次いで配置エージェント220は、新しいソフトウェア・イメージ210₁のブート・ブロックを、現在のイメージ部分225₁に、すなわち対応のイメージ・アドレスに現在のイメージ部分225₁のオフセットを加えたものに等しいマス・メモリ145c中のアドレス(メモリ・アドレスと呼ばれる)を有するマス・メモリ145cのメモリ位置に保存する。これらのブート・ブロックはグレーで示され、参照250₁で表示されている。同時に、位置テーブル中の対応するフラグがアサートされる(それによって、マス・メモリ145cにおいて現在そのブート・ブロックが利用可能であることが示される)。この場合には現在のイメージ部分225₁のオフセットがゼロであるため、ブート・ブロック250₁はマス・メモリ145c中で、ブート・シーケンスの際に見出されることが期待されるまさにその場所に配置される(動作「A213.保存」)。ここで配置エージェント220はクライアント・コンピュータ115をオフにしてからオンにする。

【0027】

したがって、図3に示されるとおり、クライアント・コンピュータ115はマス・メモリ145cから正常にブートする。実際に、クライアント・コンピュータ115がオンになると実行されるクライアント・コンピュータ115のブート・ロードが今、マス・メモリ145cをブート可能な装置として識別するため、それは自身のブート・ブロック250₁から局所的にブートする。このやり方で、ブート・ブロック250₁に対応する新しいソフトウェア・イメージ210₁の実際のオペレーティング・システムの部分(参照255₁によって示される)および配置エージェント220がワーキング・メモリ130cにロードされる。たとえば、マイクロソフト・ウィンドウズにおいてBIOSはMBRをロードし、MBRはブート・セクタをロードし、ブート・セクタはbootmgr.exeファイルを見出して始動し、bootmgr.exeはboot\bcdファイルを見出して読取ることによってメモリ位置を決定し、次いでシステム・レジストリと、winload.exeファイルと、システム・レジストリにおいて指定されるドライバ・ファイルとをロードし、winload.exeは配置エージェント220を始動する。新しいソフトウェア・イメージ210₁のサイズが現在のイメージ部分225₁のサイズと異なる(すなわちそれより小さい)とき、配置エージェント220はそのサイズ変更も行って、現在のイメージ部分225₁全体が占有されるようにする。この動作は、オペレーティング・システム255₁の図面には示されないファイル・システム構造の更新しか必要としないため、非常に速い(動作「A214.ローカル・ブート」)。ここで、クライアント・コンピュータ115の動作中に新しいソフトウェア・イメージ210₁の選択されたメモリ・ブロックにアクセスするすべての要求は、(オペレーティング・システム255₁の図面には示されない標準的なファイル・システム・ドライバをオーバーライドする)配置エージェント220のストリーミング・ドライバによって提供される。

【0028】

特に、ファイル・システム・ドライバは、たとえば図面には示されないアプリケーション・プログラムなどから、選択されたメモリ・ブロックにアクセスする(すなわちそれを読取る)ための要求を受取る(動作「A215.アクセス要求」)。この要求は配置エー

10

20

30

40

50

ジェント 220 に送られ、配置エージェント 220 は選択されたメモリ・ブロックが現在のイメージ部分 225₁ において利用可能かどうかを確認する（位置マップに示されるとおり）。選択されたメモリ・ブロックが現在のイメージ部分 225₁ において利用可能でないとき（すなわち位置マップにおけるそのフラグがデアサートされているとき）、配置エージェント 220 はその要求をオペレーティング・システム 255₁ の図面には示されないリモート・アクセス・ドライバ（問題となる例における iSCSI イニシエータとして動作する）に送る。リモート・アクセス・ドライバは、リモート・アクセス・サーバ 245 を通じて（サーバ・コンピュータ 110 上の）ソフトウェア・イメージ 210₁ から選択されたメモリ・ブロックをダウンロードする。リモート・アクセス・ドライバは、次いで選択されたメモリ・ブロックを配置エージェント 220 に戻す（動作「A 216 a . ダウンロード」）。配置エージェント 220 は（オペレーティング・システム 255 の図面には示されない物理的ディスク・ドライバを通じて）現在のイメージ部分 225₁ に選択されたメモリ・ブロックを保存する。特に、選択されたメモリ・ブロックは、そのイメージ・アドレスに現在のイメージ部分 225₁ のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置に保存される（この場合にはゼロであるそのオフセットは、オフセット・テーブル 240 から抽出される）。さらに、配置エージェント 220 はそれに従って位置マップを更新し、すなわち対応するフラグをアサートすることによって、選択されたメモリ・ブロックが利用可能であることを示す（動作「A 217 . 保存」）。ここで配置エージェント 220 は選択されたメモリ・ブロックをファイル・システム・ドライバに戻し、ファイル・システム・ドライバは次にそれをアプリケーション・プログラムに戻す（動作「A 218 . 戻す」）。

【0029】

逆に、図 4 に示されるとおり、もし選択されたメモリ・ブロックが現在のイメージ部分 225₁ においてすでに利用可能であれば（すなわち位置マップにおけるそのフラグがアサートされていれば）、配置エージェント 220 はその要求を物理的ディスク・ドライバに送る。物理的ディスク・ドライバは、現在のイメージ部分 225₁ から、すなわちそのイメージ・アドレスに現在のイメージ部分 225₁ のオフセット（この場合はゼロ）を加えたものに等しいメモリ・アドレスを有するメモリ位置から選択されたメモリ・ブロックを直接検索する。物理的ディスク・ドライバは、次いで選択されたメモリ・ブロックを配置エージェント 220 に戻す（動作「A 216 b . 検索」）。この場合にも、配置エージェント 220 は選択されたメモリ・ブロックをファイル・システム・ドライバに戻し、ファイル・システム・ドライバは次にそれをアプリケーション・プログラムに戻す（同じ動作「A 218 . 戻す」）。

【0030】

上述のストリーミング技術は、クライアント・コンピュータ 115 を非常に短時間のうちに使用可能にする。すなわち、たとえ配置プロセスがまだ進行中であっても、新しいソフトウェア・イメージ 210₁ のブート・ブロックがマス・メモリ 145 c に保存された直後（たとえば、10 ~ 200 M バイトの典型的なサイズのブート・ブロックに対しては 1 ~ 2 分後）に使用可能になる。クライアント・コンピュータ 115 の動作は完全に正常であり（通常どおりマス・メモリ 145 c から直接ブートする）、それはマス・メモリ 145 c におけるソフトウェア・イメージ 210₁ の他のメモリ・ブロックが利用可能かどうかには関係せず、サーバ・コンピュータ 110 からなおもダウンロードされるべきであるメモリ・ブロックにアクセスするときにクライアント・コンピュータ 115 の性能がわずかに効率低下するだけである。さらに、クライアント・コンピュータ 115 を使用可能にするために必要な時間は、新しいソフトウェア・イメージ 210₁ のサイズに関係しない。ネットワークの使用量も時間とともに（たとえば対数法則によって）減少するが、これは一旦メモリ・ブロックがアクセスされると、クライアント・コンピュータ 115 においてより多くのメモリ・ブロックがすでに利用可能となるからである。このことに関して、このストリーミング技術は、ソフトウェア・イメージをオン・デマンドで提供するために当該技術分野において公知であるものとは無関係であることに注意すべきである。実際

10

20

30

40

50

のところ、公知のストリーミング技術において、ソフトウェア・イメージのメモリ・ブロックは即時使用のためにのみクライアント・コンピュータにダウンロードされる。しかし、これらのメモリ・ブロックはクライアント・コンピュータに永続的に保存されない（すなわちそれらは使用後、およびいずれの場合にもクライアント・コンピュータがオフにされた後に消滅する）ため、それらを次に使用するためにはそれらを再びダウンロードする必要がある。その結果として、クライアント・コンピュータをサーバ・コンピュータから切断することは決してできない。実際には、たとえメモリ・ブロックが先取りされていても、それらは次の使用（の可能性）までしかクライアント・コンピュータ上に存続しない。同様に、たとえメモリ・ブロックに対するローカル・キャッシュが実施されていても、再使用のためにローカル・キャッシュに残るのはほんのわずかなメモリ・ブロックだけである（いずれの場合にも、ローカル・キャッシュ中の最も長時間使用されていないメモリ・ブロックは、新しいメモリ・ブロックを保存するために最終的に追い出される）。

10

【 0 0 3 1 】

図5を参照して、もし選択されたメモリ・ブロックが書込のために要求されれば、配置エージェント220はその要求を物理的ディスク・ドライバに送る。物理的ディスク・ドライバは現在のイメージ部分225₁において、すなわちそのイメージ・アドレスに現在のイメージ部分225₁のオフセット（この場合はゼロ）を加えたものに等しいメモリ・アドレスを有するメモリ位置において、選択されたメモリ・ブロックを直接更新し、その読取の後それは常時利用可能となる（動作「A219・更新」）。したがって、たとえ配置プロセスがまだ進行中であっても、現在のイメージ部分225₁は（あたかも新しいソフトウェア・イメージ210₁がクライアント・コンピュータ115にすでに完全に配置されていたかのように）正常に更新され得る。

20

【 0 0 3 2 】

まったく非同期的に、配置エージェント220は、サーバ・コンピュータ110、クライアント・コンピュータ115、またはそれらを接続するネットワーク、あるいはその組み合わせの作業負荷を周期的に確認する（たとえば10～100msごと）。作業負荷が予め定められた閾値より低い（たとえば、サーバ・コンピュータ110またはクライアント・コンピュータ115あるいはその両方において何の動作も行われておらず、ネットワーク内のトラフィックが少ないために、この時点で対応するリソースの利用が少ないことを示す）とき、配置エージェント220は上述と同じ動作を繰り返すことによって、現在のイメージ部分225₁においてまだ利用可能でない新しいメモリ・ブロック（たとえば、位置マップにおけるそのフラグがデアサートされている最初のメモリ・ブロック）をダウンロードする（動作「A220・ダウンロード」）。上記と同様に、配置エージェント220はこの新しいメモリ・ブロックを（物理的ディスク・ドライバを通じて）現在のイメージ部分225₁に、すなわちそのイメージ・アドレスに現在のイメージ部分225₁のオフセット（この場合はゼロ）を加えたものに等しいメモリ・アドレスを有するメモリ位置に保存する。さらに、配置エージェント220はそれに従って位置マップを更新して、新しいメモリ・ブロックが利用可能であることを示す（動作「A221・保存」）。

30

【 0 0 3 3 】

このやり方で、図6に示されるとおり、最後に新しいソフトウェア・イメージ210₁のすべてのメモリ・ブロックが（たとえそれらがまったく使用されなくても）ダウンロードされることを確実にすることができる。

40

【 0 0 3 4 】

あらゆる時点で、オペレータ212は、配置マネージャ205を通じて同じクライアント・コンピュータ115に配置されるべき別の新しいソフトウェア・イメージ210₁（たとえばソフトウェア・イメージ210₂）を選択してもよい（動作「A205・選択」）。それに応答して、上記と同様に配置エージェント220は、リモート・アクセス・サーバ245を通じてサーバ・コンピュータ110から新しいソフトウェア・イメージ210₂のブート・ブロックをダウンロードする（動作「A206・ダウンロード」）。

【 0 0 3 5 】

50

図7に移って、配置エージェント220は、新しいソフトウェア・イメージ210₂のブート位置(すなわち新しいソフトウェア・イメージ210₂のブート・ブロックのイメージ・アドレスに等しいメモリ・アドレスを有するメモリ位置)に保存される最初のイメージ部分225₁のメモリ・ブロックを再配置する。特に、これらのメモリ・ブロックはサービス部分230(の専用の再配置部分)に移され、それらは再配置メモリ・ブロック260₂と呼ばれる(動作「A210.再配置」)。次いで配置エージェント220は、新しいソフトウェア・イメージ210₂のブート・ブロックをそれらのブート位置に保存する。それらのブート・ブロックは濃いグレーで示され、参照250₂で表示されている。このやり方で、ここでもブート・ブロック250₂は、マス・メモリ145c中の、ブート・シーケンスの際に見出されることが期待されるまさにその場所に配置される。しかし、このことは最初のイメージ部分225₁におけるいかなる情報の損失ももたらさない。なぜなら、オーバーライドされた対応のメモリ・ブロックはサービス部分230にセーブされているからである(動作「A211.保存」)。

10

【0036】

次いで、配置プロセスは上記とまったく同様に続く。特に、配置エージェント220は新しいソフトウェア・イメージ210₂を受取るためにフリーであるイメージ部分225₁(すなわち、問題となる例におけるイメージ部分225₂)を識別する。その結果、配置エージェント220はそれに従って(イメージ部分225₂のフラグをアサートして使用中であることを示すことによって)イメージ・テーブル235を更新し、(イメージ部分225₂のオフセットに設定してそれが現在のものであることを示すことによって)オフセット・インデックス240を更新する。さらに配置エージェント220は、ブート・ブロック250₂のイメージ・アドレスを、イメージ・テーブル235中の現在のイメージ部分225₂に関連する記録にセーブする。配置エージェント220は、現在のイメージ部分225₂に(図面には示されない)対応する位置マップも作成する(同じ動作「A212.構成」)。次いで配置エージェント220は、新しいソフトウェア・イメージ210₂のブート・ブロックを、現在のイメージ部分225₂に、すなわちそれらのイメージ・アドレスに現在のイメージ部分225₂のオフセットを加えたものに等しいメモリ・アドレスを有するマス・メモリ145cのメモリ位置に保存する。それらのブート・ブロックはグレーで示される(同じ動作「A213.保存」)。ここで配置エージェント220はクライアント・コンピュータ115をオフにしてからオンにする。

20

30

【0037】

したがって、図8に示されるとおり、クライアント・コンピュータ115のブート・ローダはそのブート・ブロック250₂からブートする。このやり方で、ブート・ブロック250₂に対応する新しいソフトウェア・イメージ210₂のオペレーティング・システムの部分(参照255₂で示される)および配置エージェント220がワーキング・メモリ130cにロードされる(同じ動作「A214.ローカル・ブート」)。ここでも、クライアント・コンピュータ115の動作中にソフトウェア・イメージ210₂の選択されたメモリ・ブロックにアクセスするすべての要求は、配置エージェント220のストリーミング・ドライバによって提供される。

【0038】

特に、新しいソフトウェア・イメージ210₂の選択されたメモリ・ブロックにアクセスする(それを読取る)ための要求(同じ動作「A215.アクセス要求」)に回答して、もし選択されたメモリ・ブロックが現在のイメージ部分225₂において利用可能でなければ、それはサーバ・コンピュータ110上のソフトウェア・イメージ210₂からダウンロードされ(同じ動作「A216a.ダウンロード」)、現在のイメージ部分225₂に保存され(同じ動作「A217.保存」)、次いで戻される(同じ動作「A218.戻す」)。

40

【0039】

逆に、図9に示されるとおり、もし選択されたメモリ・ブロックが現在のイメージ部分225₂においてすでに利用可能であれば、それは直接検索され(同じ動作「A216b

50

・検索」)、次いで戻される(同じ動作「A 2 1 8 . 戻す」)。

【0 0 4 0】

図10を参照して、選択されたメモリ・ブロックが書込のために要求されたのであれば、それは現在のイメージ部分2 2 5₂において更新される(同じ動作「A 2 1 9 . 更新」)。作業負荷が低いとき、現在のイメージ部分2 2 5₂においてまだ利用可能でない新しいメモリ・ブロックがダウンロードされて(同じ動作「A 2 2 0 . ダウンロード」)、現在のイメージ部分2 2 5₂に保存される(同じ動作「A 2 2 1 . 保存」)。

【0 0 4 1】

(完全にダウンロードされたソフトウェア・イメージ2 1 0₂を示す)図11を参照して、オペレータ2 1 2はあらゆる時点で、配置マネージャ2 0 5を通じて同じクライアント・コンピュータ1 1 5に配置されるべき別の新しいソフトウェア・イメージ2 1 0₁(たとえばソフトウェア・イメージ2 1 0₃)を選択してもよい(動作「A 2 0 7 . 選択」)。それに応答して、上記と同様に配置エージェント2 2 0は、リモート・アクセス・サーバ2 4 5を通じてサーバ・コンピュータ1 1 0から新しいソフトウェア・イメージ2 1 0₃のブート・ブロックをダウンロードする(動作「A 2 0 8 . ダウンロード」)。ここで配置エージェント2 2 0は、再配置されたメモリ・ブロック2 6 0₂をサービス部分2 3 0から最初のイメージ部分2 2 5₁に、すなわち現在のイメージ部分2 2 5₂のブート位置に(イメージ・テーブル2 3 5の対応の記録に示されるとおり)復元する。この動作は、オーバーライドされた現在のイメージ部分2 2 5₂のブート・ブロック2 5 0₂におけるいかなる情報の損失ももたらさない。なぜなら、(上に説明したとおりにクライアント・コンピュータ1 1 5の動作中に更新された可能性のある)それらの最新の値が現在のイメージ部分2 2 5₂に保存されているからである(動作「A 2 0 9 . 復元」)。

【0 0 4 2】

次いで、配置プロセスは上記とまったく同様に行く。特に、図12に示されるとおり、配置エージェント2 2 0は新しいソフトウェア・イメージ2 1 0₃のブート位置に保存される最初のイメージ部分2 2 5₁のメモリ・ブロックをサービス部分2 3 0に再配置し、これらのメモリ・ブロックは参照2 6 0₃で示される(同じ動作「A 2 1 0 . 再配置」)。ここで配置エージェント2 2 0は、新しいソフトウェア・イメージ2 1 0₃のブート・ブロックをそれらのブート位置に保存する。それらのブート・ブロックは濃いグレーで示され、参照2 5 0₃で表示されている(同じ動作「A 2 1 1 . 保存」)。次いで配置エージェント2 2 0は、ソフトウェア・イメージ2 1 0₂を受取るためにフリーであるイメージ部分2 2 5₁(すなわちイメージ部分2 2 5₃)を識別する。その結果、配置エージェント2 2 0はそれに従って(イメージ部分2 2 5₃のフラグをアサートして使用中であることを示すことによって)イメージ・テーブル2 3 5を更新し、(イメージ部分2 2 5₃のオフセットに設定してそれが現在のものであることを示すことによって)オフセット・インデックス2 4 0を更新する。さらに配置エージェント2 2 0は、ブート・ブロック2 5 0₃のイメージ・アドレスを、イメージ・テーブル2 3 5中の現在のイメージ部分2 2 5₃に関連する記録にセーブする。配置エージェント2 2 0は、現在のイメージ部分2 2 5₃に(図面には示されない)対応する位置マップも作成する(同じ動作「A 2 1 2 . 構成」)。次いで配置エージェント2 2 0は、新しいソフトウェア・イメージ2 1 0₃のブート・ブロックを、現在のイメージ部分2 2 5₃に保存する。それらのブート・ブロックはグレーで示される(同じ動作「A 2 1 3 . 保存」)。ここで配置エージェント2 2 0は、クライアント・コンピュータ1 1 5をオフにしてからオンにすることでそれを自身のブート・ブロック2 5 0₃からブートさせ、それによってブート・ブロック2 5 0₃に対応するソフトウェア・イメージ2 1 0₃のオペレーティング・システムの部分、および新しいソフトウェア・イメージ2 1 0₃のあらゆる選択されたメモリ・ブロックにアクセスするすべての要求を提供する配置エージェントをワーキング・メモリ1 3 0 cにロードする(同じ動作「A 2 1 4 . ローカル・ブート」)。

【0 0 4 3】

いずれの場合にも、クライアント・コンピュータへの1つまたはそれ以上のソフトウェ

10

20

30

40

50

ア・イメージの配置が一旦完了すると、それはもはやサーバ・コンピュータを何ら必要とすることなく自律的に作業できる。しかし、配置プロセスの際に用いられたのと同じストリーミング技術を利用して、クライアント・コンピュータのスナップショットを作成することもできる（各スナップショットは、特定の時点におけるそのソフトウェア・イメージの整合性のあるバックアップ・コピーによって形成される）。

【 0 0 4 4 】

特に、図 1 3 ~ 図 1 7 は、本発明の実施形態に従うスナップショット・プロセスを実施するために使用可能な主要ソフトウェア構成要素（全体として参照 3 0 0 によって示される）の役割を表す協調図を示す。

【 0 0 4 5 】

図 1 3 から始めて、たとえば、クライアント・コンピュータ 1 1 5 においてイメージ部分 2 2 5₁ および 2 2 5₂ に 2 つのソフトウェア・イメージが保存されているという状況を考える。イメージ部分 2 2 5₂ が現在のものであり、そのブート・ブロック 2 5 0₂ は最初のイメージ部分 2 2 5₁ におけるそのブート位置にも保存される（最初のイメージ部分 2 2 5₁ の対応の再配置メモリ・ブロック 2 6 0₂ はサービス部分 2 3 0 にセーブされている）。クライアント・コンピュータ 1 1 5 のユーザは、対応するソース・イメージ部分 2 2 5_i、たとえばソース・ソフトウェア・イメージ 2 1 0₁ を保存するソース・イメージ部分 2 2 5₁ などにソース・ソフトウェア・イメージの新しいスナップショットを作成するためのコマンドを提出してもよい（動作「A 3 0 1 . 作成」）。それに応答して、配置エージェント 2 2 0 は最初にソース・ソフトウェア・イメージ 2 1 0₁ を受取るためにフリーである目標イメージ部分 2 2 5_i（たとえば、問題となる例におけるイメージ部分 2 2 5₃）を識別する。次いで配置エージェント 2 2 0 は、ソース・ソフトウェア・イメージ 2 1 0₁ 全体を目標イメージ部分 2 2 5₃ にコピーする。より具体的には、ソース・ソフトウェア・イメージ 2 1 0₁ の（対応する現在のイメージ・アドレスを有する）現在のメモリ・ブロックすべてに対して、もしソース・イメージ部分 2 2 5₁ が（この場合のように）最初のものであれば、配置エージェント 2 2 0 は現在のメモリ・ブロックがサービス部分 2 3 0 に再配置された（すなわち、イメージ・テーブル 2 3 5 におけるその記録に示されるとおり、現在のイメージ・アドレスが現在のソフトウェア・イメージ 2 2 5₂ のブート位置の 1 つのイメージ・アドレスに等しい）かどうかを確認する。もしそうであれば、対応する再配置メモリ・ブロック 2 6 0₂ が目標イメージ部分 2 2 5₃ の、現在のイメージ・アドレスに目標イメージ部分 2 2 5₃ のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置にコピーされる。逆に（すなわち、現在のメモリ・ブロックが再配置されていないとき、またはソース・イメージ部分が最初のものではないときは常に）、現在のメモリ・ブロックがソース・イメージ部分 2 2 5₁ から目標イメージ部分 2 2 5₃ にコピーされる。すなわち、現在のイメージ・アドレスにソース・イメージ部分 2 2 5₂ のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置から、現在のイメージ・アドレスに目標イメージ部分 2 2 5₃ のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置にコピーされる（動作「A 3 0 2 . コピー」）。一旦ソース・ソフトウェア・イメージ 2 1 0₁ 全体が目標イメージ部分 2 2 5₃ にコピーされると、配置エージェント 2 2 0 はそれによって、目標イメージ部分 2 2 5₃ のフラグをアサートして使用中であることを示し、ソース・ソフトウェア・イメージ 2 1 0₁ のブート・ブロックの同じイメージ・アドレスをセーブすることによって、イメージ・テーブル 2 3 5 を更新する（動作「A 3 0 3 . 更新」）。したがって、ソフトウェア・イメージのスナップショットを作成する動作はかなり遅い（その長さはコピーされるソース・ソフトウェア・イメージのサイズに比例する）。

【 0 0 4 6 】

図 1 4 に移って、クライアント・コンピュータ 1 1 5 のユーザは、（対応する古いイメージ部分 2 2 5_i 中の）古いソフトウェア・イメージを削除するためのコマンドを配置エージェント 2 2 0 に提出してもよい。古いソフトウェア・イメージの削除後のクライアント・コンピュータ 1 1 5 の動作の継続性を確実にするために、古いイメージ部分 2 2 5_i

10

20

30

40

50

は現在のイメージ部分 2 2 5₂とは異なる、たとえばイメージ部分 2 2 5₁などであるべきである（動作「A 3 0 3 . 削除」）。それに応答して、配置エージェント 2 2 0 は古いイメージ部分 2 2 5₁のフラグをアサートし、それがフリーであることを示すことによってイメージ・テーブル 2 3 5 を単に更新する（動作「A 3 0 4 . 更新」）。したがって、ソフトウェア・イメージを削除する動作は非常に速い（そのメモリ・ブロックに対する実際の動作を何も必要としないため）。さらに、たとえ削除されるイメージ部分が最初のものであっても、この動作は何の問題も起こさない（現在のイメージ部分 2 2 5₂に保存されるブート・ブロックは影響されないため）。

【 0 0 4 7 】

図 1 5 を参照して、代わりにクライアント・コンピュータ 1 1 5 のユーザは、現在のソフトウェア・イメージ 2 2 5₂から別（前）のソフトウェア・イメージ 2 2 5₁へ、たとえばソフトウェア・イメージ 2 2 5₃などへ切替えるためのコマンドを提出してもよい（動作「A 3 0 5 . 切換」）。それに応答して、上記と同様に配置エージェント 2 2 0 は再配置メモリ・ブロック 2 6 0₂をサービス部分 2 3 0 から最初のイメージ部分 2 2 5₁に、すなわち現在のイメージ部分 2 2 5₂のブート位置に復元する（動作「A 3 0 6 . 復元」）。

【 0 0 4 8 】

図 1 6 に移って、配置エージェント 2 2 0 は、前のソフトウェア・イメージ 2 1 0₃のブート位置に保存される最初のイメージ部分 2 2 5₁のメモリ・ブロックをサービス部分 2 3 0 に再配置し、それらのメモリ・ブロックは参照 2 6 0₃で示される（動作「A 3 0 7 . 再配置」）。次いで配置エージェント 2 2 0 は前のソフトウェア・イメージ 2 1 0₃のブート・ブロックをそれらのブート位置にコピーする。それらのブート・ブロックはグレーで示され、参照 2 5 0₃で表示されている（動作「A 3 0 8 . コピー」）。次いで配置エージェント 2 2 0 は、オフセット・インデックス 2 4 0 を前のイメージ部分 2 2 5₃のオフセットに設定してそれが現在のものとなったことを示すことによって、オフセット・インデックス 2 4 0 を更新できる（動作「A 3 0 9 . 更新」）。ここで配置エージェント 2 2 0 は、クライアント・コンピュータ 1 1 5 をオフにしてからオンにすることでそれを自身のブート・ブロック 2 5 0₃からブートさせ、それによってブート・ブロック 2 5 0₃に対応する前のソフトウェア・イメージ 2 1 0₃のオペレーティング・システムの部分、および配置エージェントをワーキング・メモリ 1 3 0 c にロードする（動作「A 3 1 0 . リポート」）。

【 0 0 4 9 】

図 1 7 を考慮すると、いずれの場合にも、クライアント・コンピュータ 1 1 5 の動作中に現在のソフトウェア・イメージ 2 1 0₃の選択されたメモリ・ブロックにアクセスするすべての要求は、ここでも（オペレーティング・システム 2 5 5₃の図面には示されない標準的なファイル・システム・ドライバをオーバーライドする）配置エージェント 2 2 0 のストリーミング・ドライバによって提供される。

【 0 0 5 0 】

特に、ファイル・システム・ドライバは、たとえば図面には示されないアプリケーション・プログラムなどから、選択されたメモリ・ブロックにアクセスする（それを読取るかまたは書込む）ための要求を受取る（動作「A 3 1 1 . アクセス要求」）。この要求は配置エージェント 2 2 0 に送られ、配置エージェント 2 2 0 は（オペレーティング・システム 2 5 5₃の図面には示されない物理的ディスク・ドライバを通じて）現在のイメージ部分 2 2 5₃中の選択されたメモリ・ブロックに、すなわち選択されたメモリ・ブロックのイメージ・アドレスに現在のイメージ部分 2 2 5₃のオフセットを加えたものに等しいメモリ・アドレスを有するメモリ位置に直接アクセスする（動作「A 3 1 2 . アクセス」）。

【 0 0 5 1 】

上述の技術は、クライアント・コンピュータ上の複数のソフトウェア・イメージを非常に簡単なやり方で管理することを可能にする。さらに、異なるソフトウェア・イメージは

10

20

30

40

50

互いに完全に分離される。実際のところ、各ソフトウェア・イメージは対応するイメージ部分にしかアクセスできない（それによって他のイメージ部分を損なうあらゆる危険を防止する）。

【0052】

この結果は、仮想化インフラストラクチャを何ら必要とせずに達成される。したがって、クライアント・コンピュータの性能は悪影響を受けない。実際に、この場合にはソフトウェア・イメージ（すなわちそれらが保存されるマス・メモリ）のみが仮想化される。反対に、オペレーティング・システムはクライアント・コンピュータ上でネイティブに実行され続ける。

【0053】

特に、このことによってスナップショットを非常に速く復元できる（それはすでにクライアント・コンピュータ上で利用可能であるため）。さらに、ネットワーク接続を何ら必要とせずに所望の結果が達成され得る。

【0054】

図18に移ると、本発明の実施形態に従う解決策において用いられる一般的なソフトウェア・イメージの準備プロセスを実施するために使用可能な主要ソフトウェア構成要素（全体として参照400によって示される）の役割を表す協調図が示される。特に、この準備プロセスは、（上述の配置プロセスまたはスナップショット・プロセスの際に用いられる）ソフトウェア・イメージのブート・ブロックを識別することを目的とする。

【0055】

この目的のために、サーバ・コンピュータ110はマスタ・ソフトウェア・イメージ（または単にマスタ・イメージ）405のリポジトリを含む。各マスタ・イメージ405は、（たとえば、それが前にインストールされたドナー・クライアント・コンピュータのハードディスクの内容を取込むことによって作成される）対応するソフトウェア・イメージの基本バージョンを提供し、そこではドナー・クライアント・コンピュータのあらゆる構成に関する特定の内容（たとえばドライバおよびレジストリ設定など）が除去されている。サーバ・コンピュータ110はモデル410のリポジトリも含む。各モデル410は代わりにクライアント・コンピュータの対応する構成に対して特定のな内容を含む。

【0056】

オペレータ212は、配置マネージャ205を通じて（対応する補助クライアント・コンピュータ115によって表される）クライアント・コンピュータの特定のタイプに対するソフトウェア・イメージ（選択されたマスタ・イメージ405および選択されたモデル410を含む）を選択する（動作「A401・選択」）。それに応答して、配置マネージャ205は選択されたソフトウェア・イメージの識別子を送ることによって、補助クライアント・コンピュータ115上の配置エージェント220をウェイクアップする（動作「A402・ウェイクアップ」）。その結果、配置エージェント220は、リモート・アクセス・サーバ245を通じて遠隔的にアクセスするためのリモート・ディスクとして（すなわち問題となる例におけるiSCSIイニシエータとして動作することによって）選択されたソフトウェア・イメージをマウントする。その結果、補助クライアント・コンピュータ115による排他的アクセスのための一時的ソフトウェア・イメージ（または単に一時的イメージ）415が作成される。一時的イメージ415は、単に選択されたマスタ・イメージ405および選択されたモデル410のメモリ・ブロックを指すインデックス構造によって、つまりその何らかのコピーを作成することなく定められる。一時的イメージ415は有効にされたブロック追跡機能とともにマウントされることによって、アクセスされる一時的イメージ415のあらゆるメモリ・ブロックのイメージ・アドレスが追跡される（動作「A403・マウント」）。

【0057】

ここで配置エージェント220は、（配置エージェントのロードまでの）一時的イメージ415上の補助クライアント・コンピュータ115のブート・シーケンスをシミュレートする。たとえば、マイクロソフト・ウィンドウズにおいて配置エージェント220はM

10

20

30

40

50

BRと、ブート・セクタと、bootmgr.exeファイルと、boot\bcdファイルと、システム・レジストリと、winload.exeファイルと、システム・レジストリにおいて指定されるドライバ・ファイルと、配置エージェントとを読み取る（動作「A404・シミュレートされたブート」）。シミュレートされたブート・シーケンスが完了すると、配置エージェント220は一時的イメージ415をアンマウントする（動作「A405・アンマウント」）。次いで配置エージェント220は一時的イメージ415を配置マネージャ205にコミットする（動作「A406・コミット」）。それに応答して、配置マネージャ205は（単にそのインデックス構造によって定められる）一時的イメージ415から新しいソフトウェア・イメージ（または単に新しいイメージ）420を構築する。さらに、新しいイメージ420はシミュレートされたブート手順の間にアクセスされたメモリ・ブロックのリストに関連しており、このメモリ・ブロックは対応するブート・ブロックを定める（動作「A407・構築」）。

10

【0058】

当然ながら、ローカルおよび特定の要求を満たすために、当業者は上述の解決策に多くの論理的または物理的あるいはその両方の修正および変更を適用してもよい。より特定のには、この解決策はその1つまたはそれ以上の実施形態を参照してある程度詳細に説明されているが、（たとえば数値および構成に関して）その形および詳細におけるさまざまな省略、置換および変更、ならびに他の実施形態が可能であることが理解されるべきである。特に、本発明のより完全な理解を提供するために先の記載に示されている特定の詳細なしに、本発明の異なる実施形態が実施されてもよい。反対に、不必要な詳細によって説明を曖昧にしないために、周知の特徴が省略または簡略化されていることがある。さらに、開示される解決策のあらゆる実施形態と関連して記載される特定の構成要素または方法ステップあるいはその両方は、一般的な設計選択の問題としてあらゆる他の実施形態に組込まれてもよいことが明確に意図されている。

20

【0059】

たとえば、（より多くのステップもしくはその部分と同じ機能を有する類似のステップを用いること、必須でないいくつかのステップを除去すること、またはさらなる任意のステップを加えることによって）もし同じ解決策が同等の方法によって実施されれば、類似の考察が適用される。さらに、これらのステップは（少なくとも部分的に）異なる順序で行われても、同時または交互に行われてもよい。

30

【0060】

ソフトウェア・イメージは、あらゆるソフトウェア・プログラム（たとえば、何らかのアプリケーション・プログラムを有さないオペレーティング・システムのみ）を含んでもよい。さらに、提案される技術は物理的コンピュータにおける使用のために特定の設計されているが、仮想マシンにおけるその適用も除外されない。加えて、アクセス機能を提供するためにあらゆる同等の構造が用いられてもよい。いずれの場合にも、あらゆるブート・シーケンスを有するあらゆるその他のオペレーティング・システムに同じ技術が適用されてもよい。たとえば、Linux（リーナス・トーバルズ（Linus Torvalds）の商標）において、ブート・ブロックは（配置エージェントに加えて）GRUBブート・ローダを含むMBRと、カーネルおよびinitrdファイル・システムを含む/bootディレクトリとを含む。この場合、ブート・シーケンスの際にBIOSがGRUBを含むMBRをロードし、GRUBは/bootディレクトリを見出してカーネルおよびinitrdファイル・システムをロードし、GRUBはカーネルをブートし、カーネルはinitrdファイル・システムを始動し、initrdファイル・システムは配置エージェントを始動する。

40

【0061】

クライアント・コンピュータが別のソフトウェア・イメージに切り換えられたときに再配置メモリ・ブロックを復元するステップは、厳密に必要なものではない。たとえば、最初のものとは異なるすべてのソフトウェア・イメージのブート位置のメモリ・ブロックを再配置部分に再配置し、次いでクライアント・コンピュータが最初のソフトウェア・イメージ

50

に切換えられたときにのみそれらすべてを同時に復元することも可能である（それによって切換動作が速くなるが、マス・メモリ・スペースの無駄が生じる）。

【0062】

いずれの場合にも、ブート位置はマス・メモリ内のいずれの位置に配置されてもよい。

【0063】

イメージ部分は同等のやり方で管理されてもよい。たとえば、（作成されるときに動的に定められる）異なるサイズを有するイメージ部分を有することが可能である。

【0064】

さらに、イメージ部分の状態情報を管理するために同等の構造が用いられてもよい（たとえば、その各イメージ区画がその利用可能性の標識を直接含む）。

10

【0065】

先行する説明では、1つまたはそれ以上のソフトウェア・イメージが完全にインストールされた（すなわちネットワーク接続が必要でない）ときにクライアント・コンピュータ上で実施されるスナップショット・プロセスを参照したが、（クライアント・コンピュータがそこに復帰したときに再始動するソフトウェア・イメージの配置を伴う）クライアント・コンピュータのマス・メモリに部分的にのみ保存されたソフトウェア・イメージにも同じ技術が適用されてもよい。

【0066】

代替的な実施においては、配置エージェントが、対応するオペレーション・システムにそのサイズが現在のソフトウェア・イメージのサイズと等しいと信じさせることによって、現在のイメージ部分を管理する（そのいかなるサイズ変更も伴わないが、対応するマス・メモリ・スペースの無駄を伴う）。

20

【0067】

ソフトウェア・イメージは、あらゆる外部ソース（たとえば取り外し可能な記憶装置など）から上述のストリーミング技術によって配置されてもよい。加えて、マス・メモリにおけるメモリ・ブロックの利用可能性を管理するためにあらゆる同等の構造が用いられてもよい（たとえば、位置マップをチャンクに分割してそれらがクライアント・コンピュータのワーキング・メモリにロードされることを可能にすることなどによる）。代替的には、ソフトウェア・イメージが完全にダウンロードされた後も常にストリーミング・プロセスをアクティブに維持することも可能である（たとえば、位置マップ中の対応のフラグのリセットにตอบสนองしてメモリ・ブロックの最新バージョンをダウンロードするため）。

30

【0068】

いずれの場合にも、提案される技術は、ソフトウェア・イメージがいかにしてクライアント・コンピュータに配置されたかにはまったく依存しない（たとえば何らかのサーバ・コンピュータなしに手動で配置されてもよい）。

【0069】

対応するソフトウェア・イメージの配置の際にブート・ブロックをそれらのブート位置にのみコピーする（クライアント・コンピュータが別のソフトウェア・イメージに切換えられるときにのみブート・ブロックがそのイメージ部分にセーブされる）可能性も排除されない。

40

【0070】

代替的には、（配置エージェントを何ら通すことなく）物理的ディスク・ドライバによってメモリ・ブロックの書込を直接管理することが可能である。

【0071】

作業負荷はあらゆる他の頻度でモニタされても、特定の期間（たとえば夜間）にのみモニタされてもよい。クライアント・コンピュータ、サーバ・コンピュータ、ネットワーク、またはそのあらゆる組み合わせに対してのみ作業負荷がモニタされるときにも類似の考察が適用される。さらに、作業負荷に対する閾値はあらゆるその他のやり方で（たとえば、異なる重みによってその寄与を計量することによって）定められてもよい。作業負荷が閾値よりも低くなるときに2つまたはそれ以上のメモリ・ブロックが同時にダウンロードさ

50

れるときにも類似の考察が適用される。いずれの場合にも、ストリーミング・プロセスが常にアクティブのままであるときには、この特徴は除外されてもよい。

【0072】

ソフトウェア・イメージは異なるやり方で準備されてもよい（たとえば、補助クライアント・コンピュータを実際にブートして、ブート・シーケンスの間にアクセスされるメモリ・ブロックを追跡することによってそのブート・ブロックを識別することによるものなど）。

【0073】

（本発明の各実施形態を実施するために用いられ得る）プログラムが異なるやり方で構築されても、または付加的なモジュールもしくは機能が与えられても、類似の考察が適用される。同様に、メモリ構造は他のタイプのものであってもよいし、同等のエンティティ（必ずしも物理的記憶媒体からなっていないなくてもよい）によって置換されてもよい。プログラムは、あらゆるデータ処理システムによって用いられるために好適であるか、またはそれに関連するあらゆる形を取ってもよい（たとえば仮想マシン内など）。特に、プログラムは外部もしくは常駐のソフトウェア、ファームウェア、またはマイクロコード（たとえばコンパイルまたは解釈されるべきオブジェクト・コードまたはソース・コード）の形であってもよい。さらに、あらゆるコンピュータ使用可能媒体において実施される製造品としてプログラムを提供することが可能である。その媒体は、プログラムを包含、保存、通信、伝搬、または転送するために好適なあらゆる構成要素であってもよい。たとえば、その媒体は電子、磁気、光学、電磁気、赤外、または半導体のタイプののものであってもよい。こうした媒体の例は、（プログラムをプレロードできる）固定ディスク、リムーバブル・ディスク、テープ、カード、ワイヤ、ファイバ、無線接続、ネットワーク、放送波などである。いずれの場合にも、本発明の実施形態に従う解決策は、ハードウェア構造（たとえば半導体材料のチップに集積されたもの）、または別様で構成されたものに好適にプログラムされたソフトウェアおよびハードウェアの組み合わせによる実施にも適する。

【0074】

代替的には、このシステムは異なる構造を有するか、同等の構成要素を含むか、または他の動作特徴を有する。いずれの場合にも、そのあらゆる構成要素がもっと多くの構成要素に分割されてもよいし、2つまたはそれ以上の構成要素が組合わされて単一の構成要素になってもよい。さらに、対応する動作の並行した実行を支持するために、各構成要素が複製されてもよい。異なる構成要素間のあらゆる対話は（別様に指定されない限り）一般的に継続的である必要はなく、対話は直接的であっても、1つまたはそれ以上の仲介物を通じた間接的なものであってもよいことが指摘される。特に、このシステムは異なるアーキテクチャ（たとえば、広域ネットワーク、グローバル・ネットワーク、セルラー・ネットワーク、または衛星ネットワークなど）に基づいていてもよく、あらゆるタイプの（有線または無線あるいはその両方の）接続を利用してもよい。いずれの場合にも、各コンピュータは別の構造を有してもよいし、類似の構成要素（たとえばプログラムまたはその部分を一時的に保存するキャッシュ・メモリなど）を含んでもよい。さらに、コンピュータをあらゆるコード実行エンティティ（たとえばPDA、携帯電話など）、または複数のエンティティの組み合わせによって置換することが可能である。

【符号の説明】

【0075】

- A 3 0 8 コピー
- A 3 0 9 更新
- A 3 1 0 リポート
- 1 1 5 クライアント・コンピュータ
- 1 3 0 c ワーキング・メモリ
- 1 4 5 c マス・メモリ
- 2 2 0 配置エージェント
- 2 2 5 _{1 . 3} イメージ部分

10

20

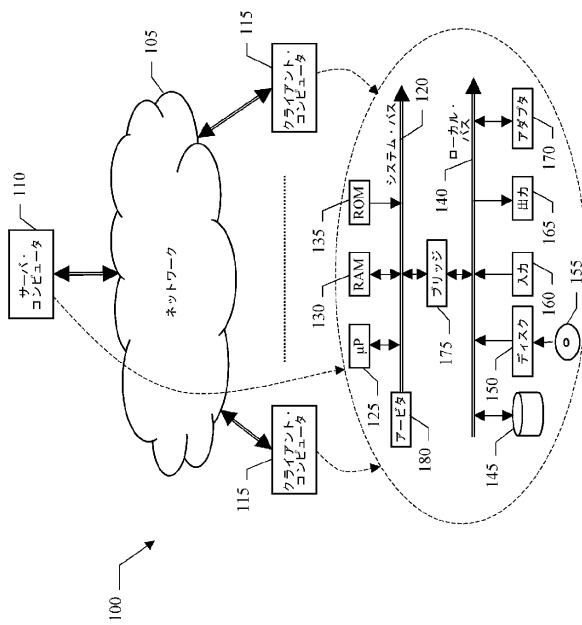
30

40

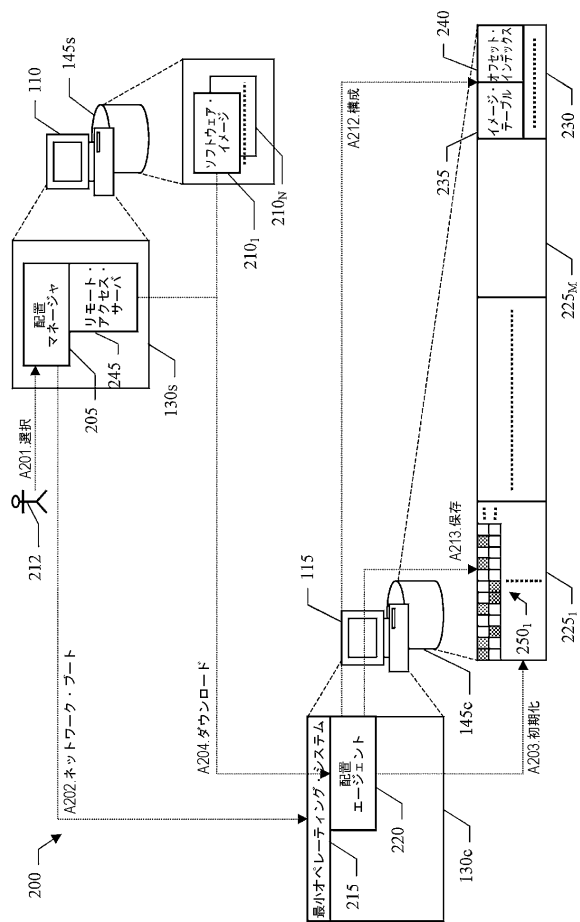
50

- 2 3 0 サービス部分
- 2 3 5 イメージ・テーブル
- 2 4 0 オフセット・インデックス
- 2 5 0₃ ブート・ブロック
- 2 5 5₂ オペレーティング・システム
- 2 6 0₃ 再配置メモリ・ブロック

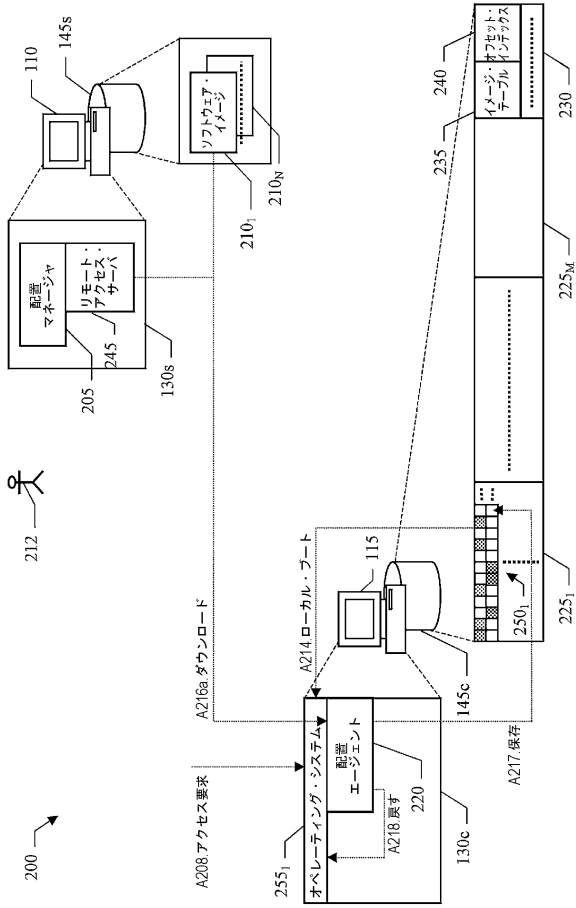
【 図 1 】



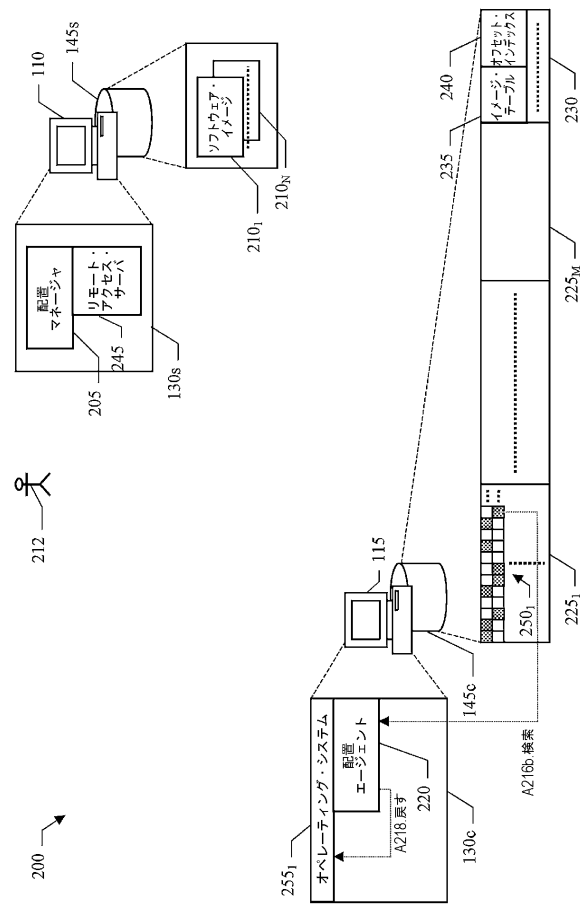
【 図 2 】



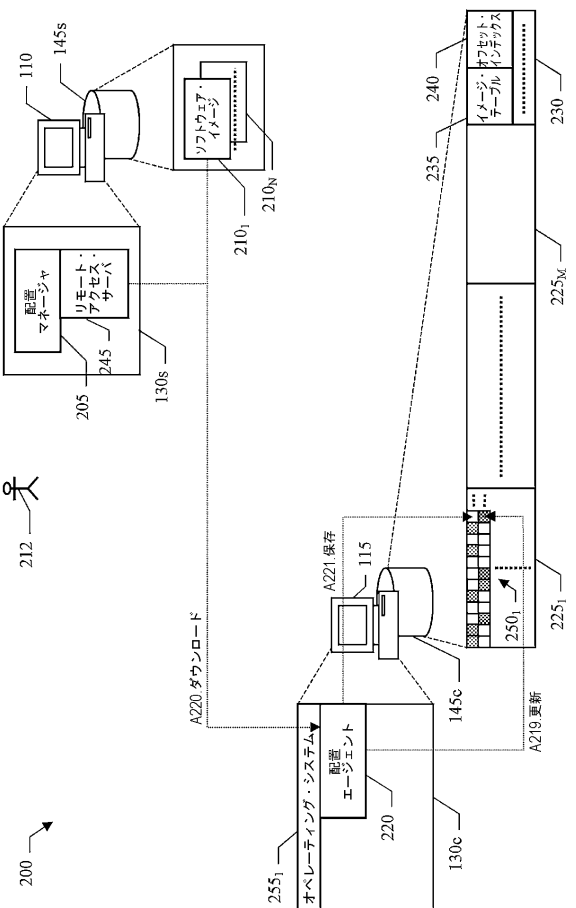
【図3】



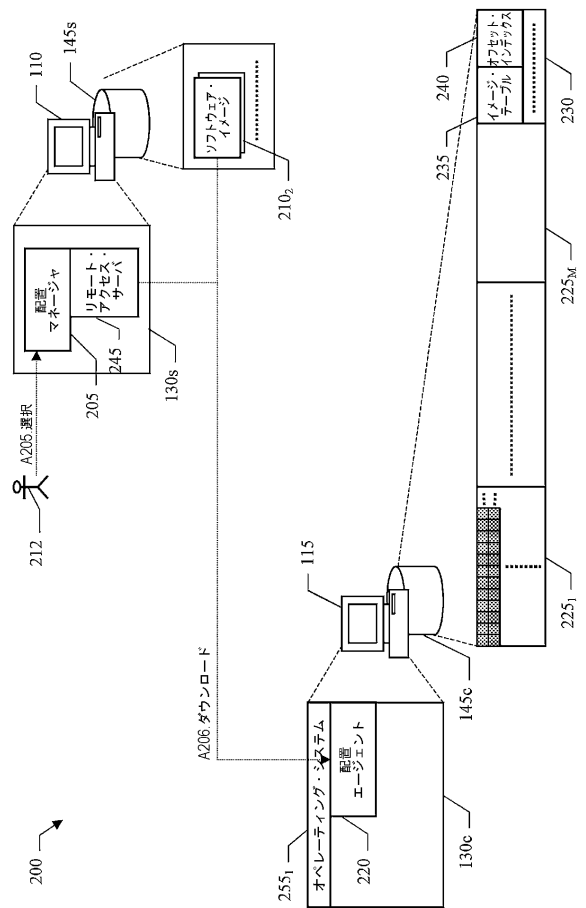
【図4】



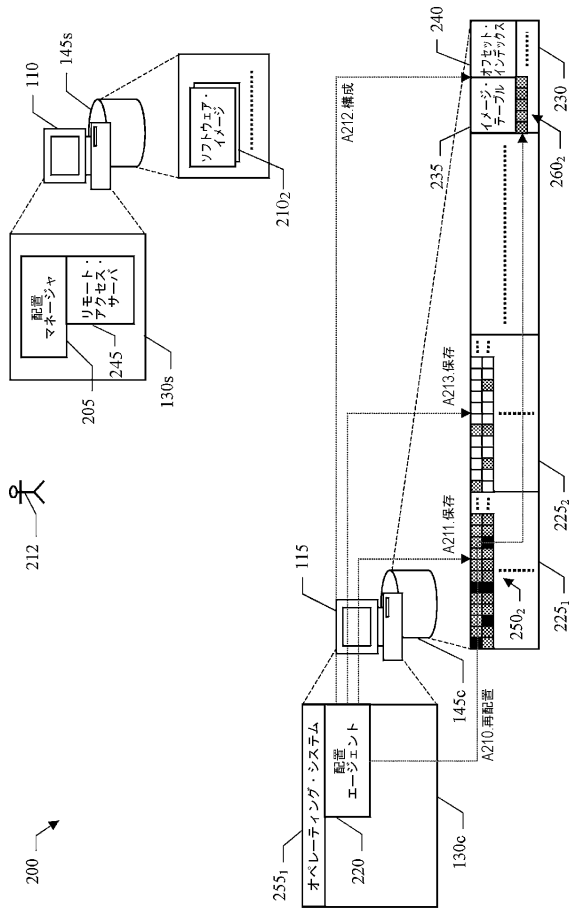
【図5】



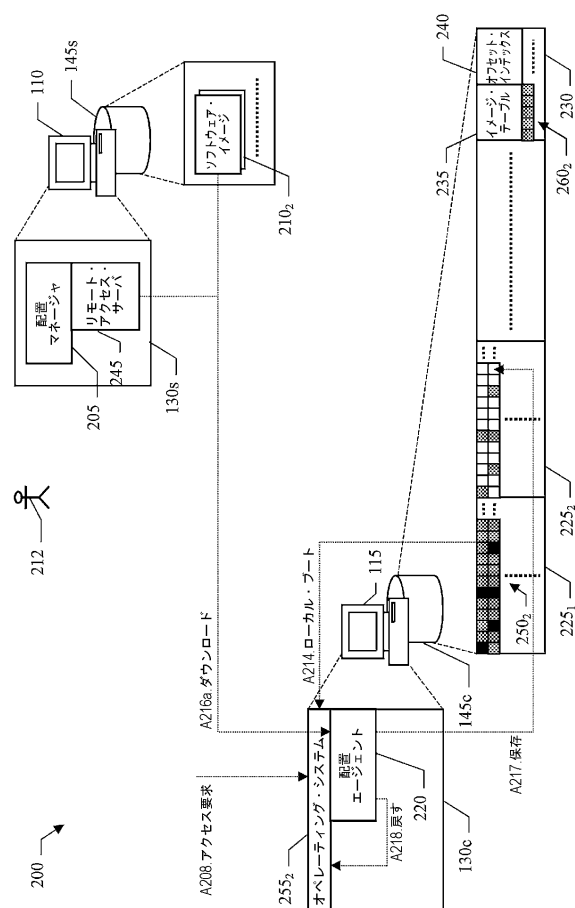
【図6】



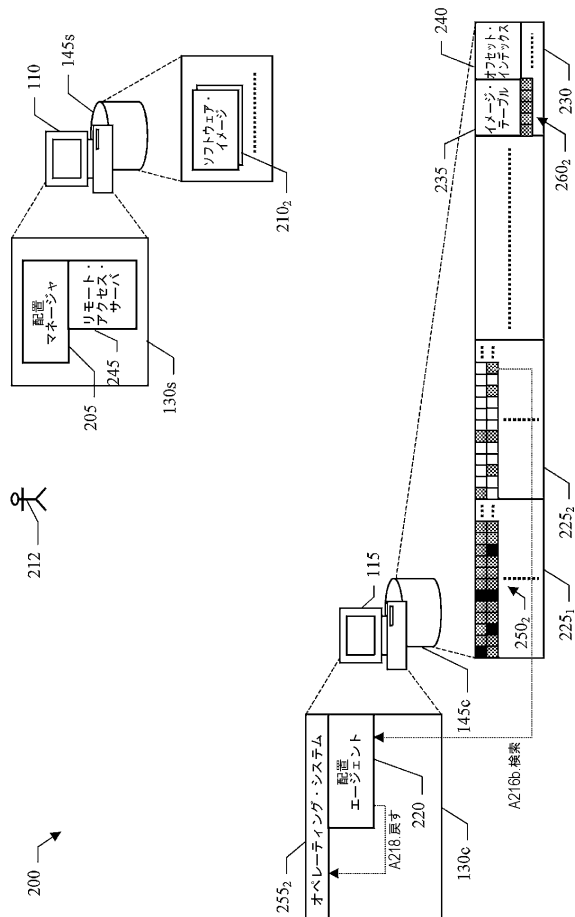
【図7】



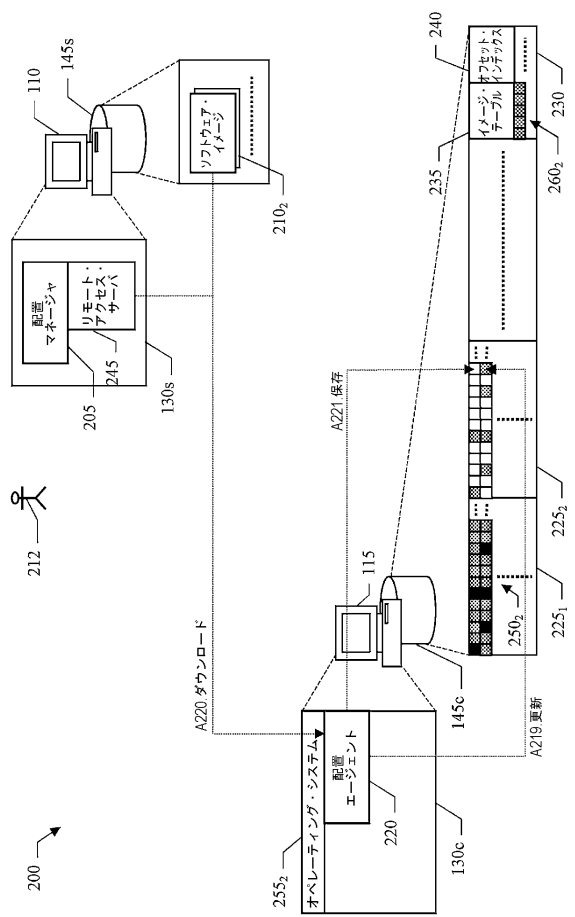
【図8】



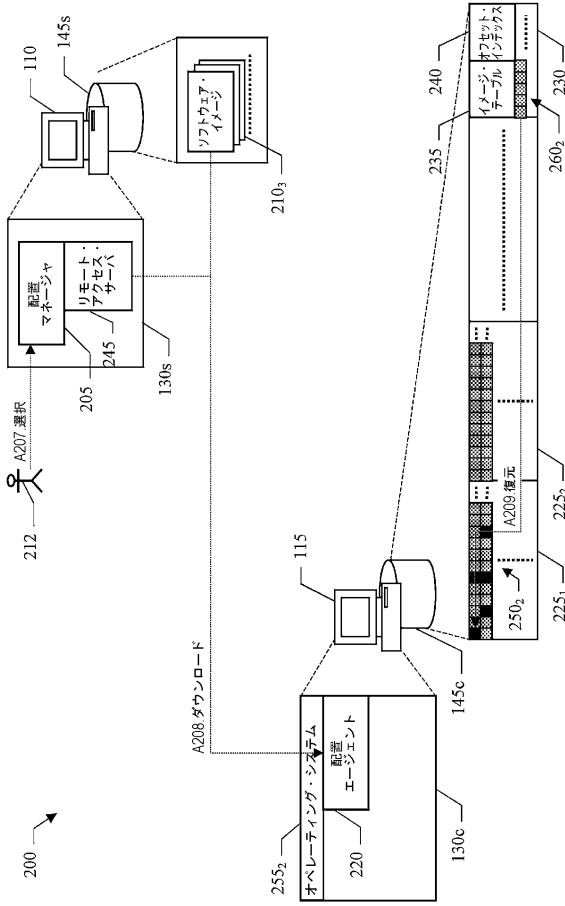
【図9】



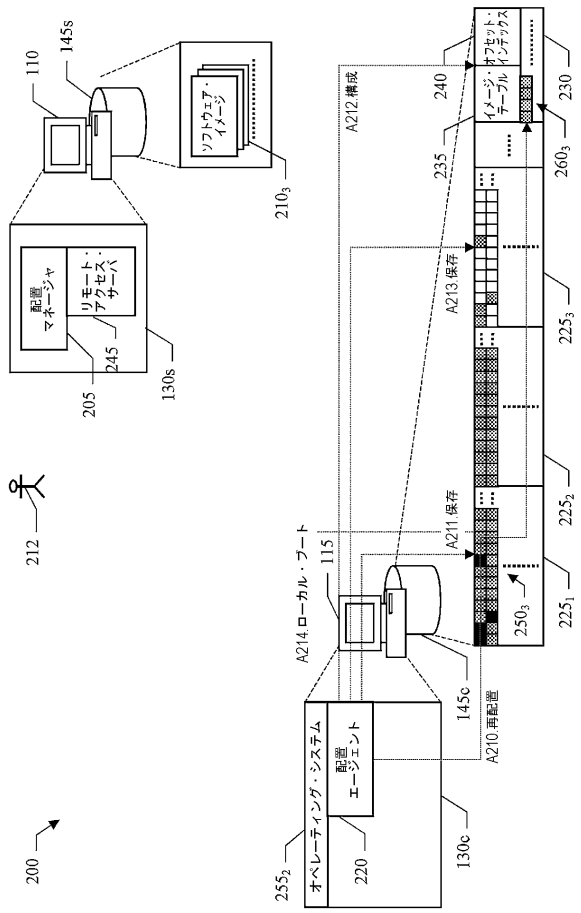
【図10】



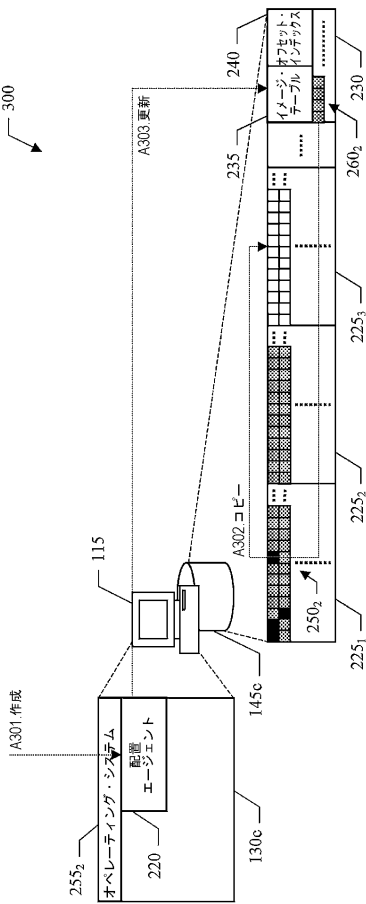
【図 1 1】



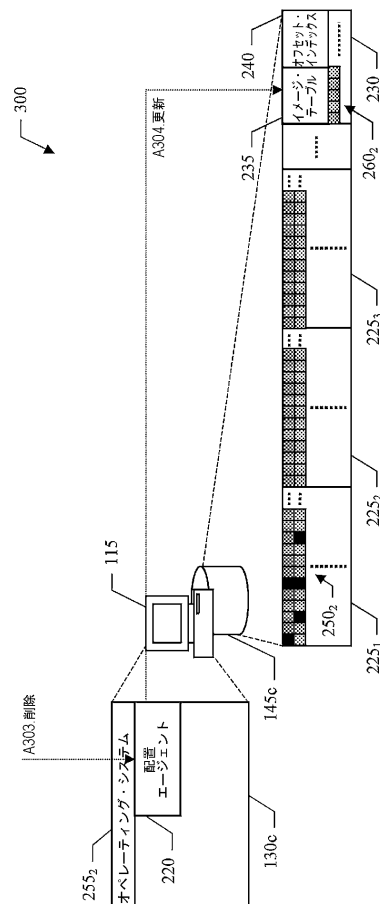
【図 1 2】



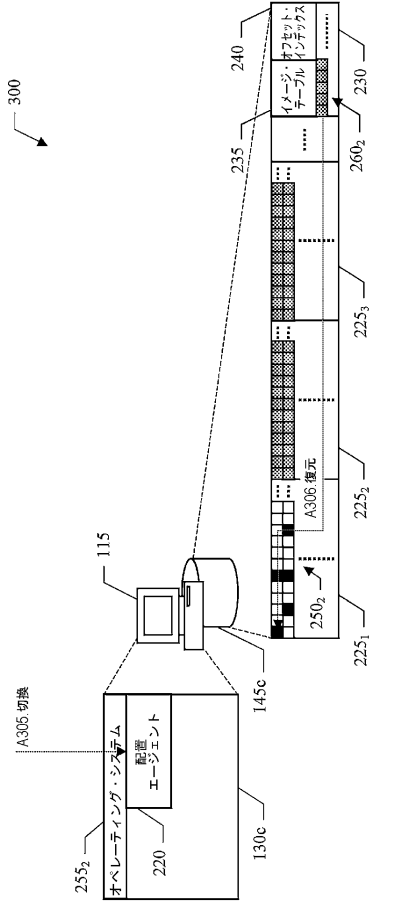
【図 1 3】



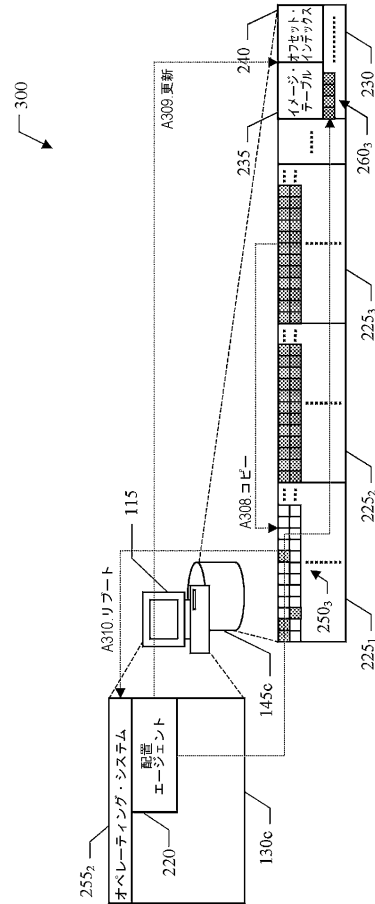
【図 1 4】



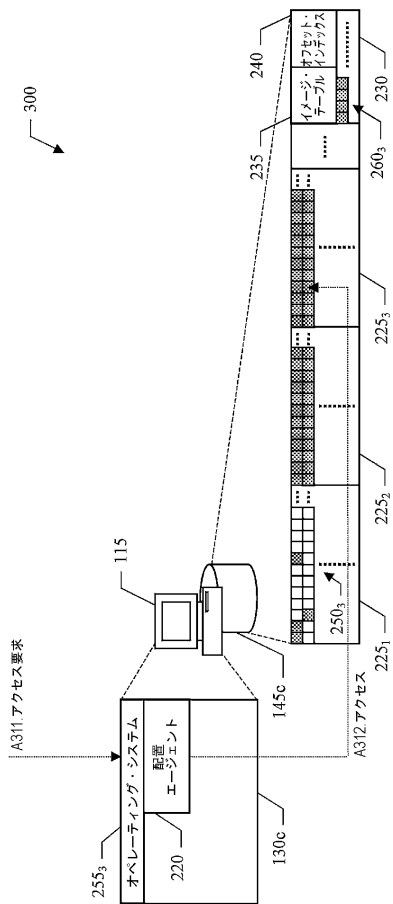
【図15】



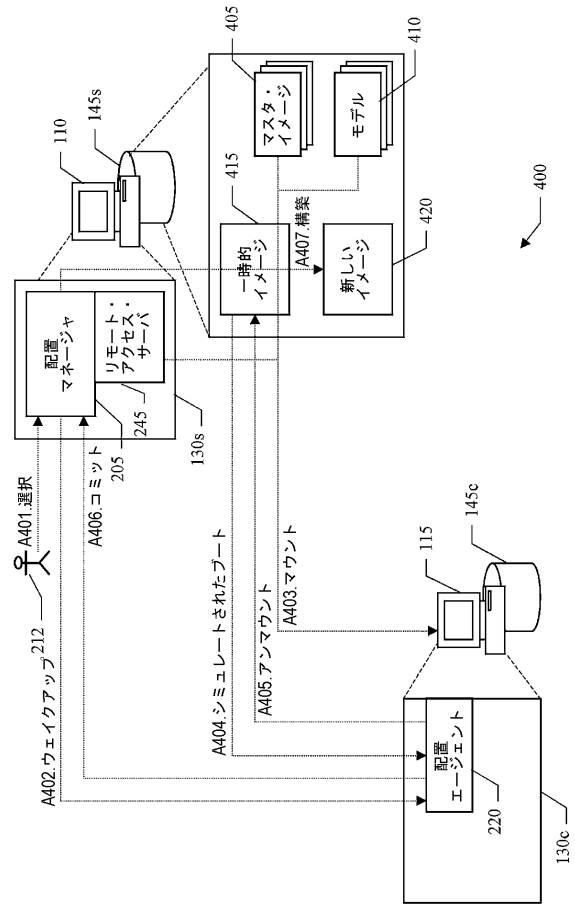
【図16】



【図17】



【図18】



フロントページの続き

- (72)発明者 クラウディオ・マリネッリ
イタリア共和国 IT - 00144 ローマ市 ピア・シャンガイ 53
- (72)発明者 ジャック・フォンティニー
スイス連邦 CH - 1205 ジュネーブ リュ・デ・バン 35
- (72)発明者 マルク・ビュイウミエ・シュテュッケルベルク
スイス連邦 1205 ジュネーブ州 ジュネーブ 1205 リュ・ド・バン 33 - 35
- (72)発明者 ジョン・ジー・ルーニー
スイス連邦 CH - 8803 リュシュリコン ソイマーシュトラッセ 4
- (72)発明者 ダヴィッド・クレール
スイス連邦 CH - 1936 ベルピエ リュ・ド・メドラン 66
- (72)発明者 ルイス・ガルセス・エリセ
スイス連邦 CH - 8803 リュシュリコン ソイマーシュトラッセ 4

審査官 大塚 俊範

- (56)参考文献 特開2012 - 123762 (JP, A)
特開2005 - 316809 (JP, A)
特開2001 - 100983 (JP, A)
特表2013 - 542486 (JP, A)
国際公開第2009 / 145274 (WO, A1)

- (58)調査した分野(Int.Cl., DB名)
G06F 9 / 445