

(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(51) Int. Cl. <sup>6</sup> H03F 3/189	(11) 공개번호 (43) 공개일자	특1995-0024416 1995년08월21일
(21) 출원번호	특1995-0000282	
(22) 출원일자	1995년01월09일	
(30) 우선권주장	94-21966 1994년01월20일 일본(JP)	
(71) 출원인	알프스덴키 가부시카가이사 가타오카 마사타카	
(72) 발명자	일본국 도오쿄오토 오오타쿠 유키가야 오오쓰카쥬오 1반 7고오 이가라시 사다오	
(74) 대리인	일본국 후쿠시마켄 소오마시 구로키야자쇼오젠 81-7 임석재, 강용복	

심사청구 : 있음

(54) 고주파 증폭기

요약

고주파 증폭기에서, 주위온도의 변화에 대해서 이득과 잡음지수가 안정되고, 소비전력효율을 높여 양산성을 향상시킨다.

전계 효과 트랜지스터(11)와 그 전계 효과 트랜지스터(11)에 직류적으로 접속된 정전류회로(2)를 가지고, 그 전계효과 트랜지스터(11)를 제1의 신호증폭기(1), 그 정전류회로(2)를 제2신호 증폭기로서 구성하다.

대표도

도1

명세서

[발명의 명칭]

고주파 증폭기

[도면의 간단한 설명]

제1도는 본 발명의 일실시예에 의한 고주파 증폭기의 구성을 나타내는 회로도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

전계 효과 트랜지스터로 되는 제1신호증폭기와, 상기 전계효과 트랜지스터에 직류적으로 종속정속되고, 상기 전계 효과 트랜지스터의 콜렉터 전류를 일정하게 유지하는 정전류회로에서, 상기 제1신호 증폭기에서의 출력신호를 증폭하는 제2신호증폭기로 되는 것을 특징으로하는 고주파 증폭기.

청구항 2

제1항에 있어서, 상기 정전류회로가 상기 전계효과 트랜지스터의 소스전극에 접속되는 것을 특징으로 하는 고주파 증폭기.

청구항 3

제1항에 있어서, 상기 정전류회로가 바이폴라 트랜지스터를 사용해서 구성되는 것을 특징으로 하는 고주파 증폭기.

청구항 4

제1항에 있어서, 상기 정전류회로가 온도보상회로를 내장하는 것을 특징으로 하는 고주파 증폭기.

청구항 5

제4항에 있어서, 상기 온도보상회로가 다이오드를 가지는 것을 특징으로 하는 고주파 증폭기.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1

