

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.³
H03F 1/52
H03K 17/64

(11) 공개번호 특1983-0005757
(43) 공개일자 1983년09월09일

(21) 출원번호	특1981-0000621
(22) 출원일자	1981년02월25일
(30) 우선권주장	125647 1980년02월28일 미국(US)
(71) 출원인	알 씨 에이 코포레이션 글렌 에이취. 브뤼스틀
(72) 발명자	미합중국, 뉴욕 10020, 뉴욕, 록펠러프라자 30 진 카를 센델웁
(74) 대리인	미합중국, 인디애나, 인디애나폴리스, 이스트 72스트리트 5415 이병호, 김성기

심사청구 : 있음

(54) 유도성부하를 사용한 전력출력장치용 잠금방지회로

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

유도성부하를 사용한 전력출력장치용 잠금방지회로

[도면의 간단한 설명]

제1도는 본 발명의 원리에 의해 구성된 비잠금회로의 개요도.

제2도는 제1도의 부분 개요도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

제어신호를 수신하도록 결합된 베이스 전극을 포함하는 트랜지스터 및 콜렉터-에미터 통로가 형성된 제2 및 제3트랜지스터 전극들과,

상기 제3트랜지스터 전극에 결합된 제1전극과 기준전위점에 결합된 제2전극을 가지며 상기 제3트랜지스터 전극과 상기 기준위점 간에 상기 트랜지스터의 에미터-콜렉터 전류를 도통시키도록 극화되며 도통될 때 상기 제1 및 제2전극 간의 제1 전압차를 나타내는 제1 다이오드와,

상기 제3트랜지스터 전극에 결합된 제1 전극과 상기 제2 트랜지스터 전극에 결합된 제2전극을 가지며 상기 제3트랜지스터 전극으로부터 상기 제2트랜지스터 전극으로 전류를 도통시키도록 극화되며 도통될 때 상기 제2 다이오드의 상기 제1 및 제2전극간의 제2 전압차를 나타내는 제2 다이오드 및,

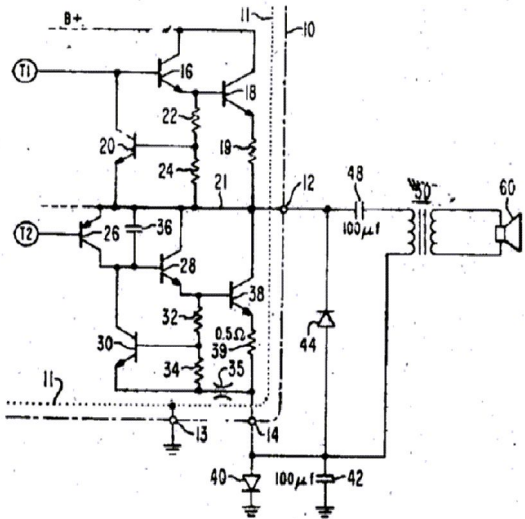
상기 제2 및 제3트랜지스터 전극들 간에 유도성 부하를 결합시키기 위한 장치를 포함하는 유도성 부하에 의해 발생된 전압펄스에 기인하여 잠금으로부터 방지되는 전력출력회로에 있어서,

상기 제2다이오드 및 상기 유도성 부하는 상기 제2트랜지스터 전극에서 상기 전압펄스에 의해 발생된 전류를 도통시키기 위해 루프회로를 형성하며, 상기 제2다이오드는 상기 전압펄스레벨이 상기 제1 및 제2 전압차간의 차이를 초과할 때 도통되는 유도성 부하를 사용한 전력출력장치용 잠금방지회로.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면3

