

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-149799

(P2007-149799A)

(43) 公開日 平成19年6月14日(2007.6.14)

(51) Int. Cl.	F I	テーマコード (参考)
H O 1 L 21/322 (2006.01)	H O 1 L 21/322	4 G O 7 7
C 3 O B 29/06 (2006.01)	C 3 O B 29/06	A

審査請求 未請求 請求項の数 11 O L (全 12 頁)

(21) 出願番号	特願2005-339666 (P2005-339666)	(71) 出願人	000190149 信越半導体株式会社 東京都千代田区丸の内1丁目4番2号
(22) 出願日	平成17年11月25日(2005.11.25)	(74) 代理人	100102532 弁理士 好宮 幹夫
		(72) 発明者	曲 偉峰 群馬県安中市磯部二丁目13番1号 信越半導体株式会社半導体磯部研究所内
		(72) 発明者	高見澤 彰一 群馬県安中市磯部二丁目13番1号 信越半導体株式会社半導体磯部研究所内
		(72) 発明者	佐山 隆司 群馬県安中市磯部二丁目13番1号 信越半導体株式会社磯部工場内

最終頁に続く

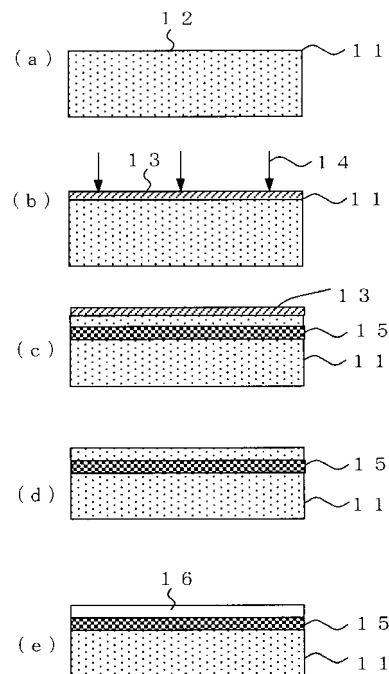
(54) 【発明の名称】 アニールウェーハの製造方法およびアニールウェーハ

(57) 【要約】

【課題】 ウェーハ表層部に厚い無欠陥層を有し強力なゲッタリング能力を備えたアニールウェーハを低コストに製造する方法を提供する。

【解決手段】 少なくとも、窒素をドーブしたシリコン単結晶ウェーハ11に、該ウェーハの表面から1.5μm以上の深さに炭素イオン濃度のピークを有するように炭素イオン14をイオン注入した後、該イオン注入したウェーハ11に、非酸化性雰囲気下で1000以上シリコンの融点未満の温度で1秒以上熱処理を行うことを特徴とするアニールウェーハの製造方法。

【選択図】 図1



【特許請求の範囲】

【請求項 1】

少なくとも、窒素をドーブしたシリコン単結晶ウェーハに、該ウェーハの表面から $1.5 \mu\text{m}$ 以上の深さに炭素イオン濃度のピークを有するように炭素イオンをイオン注入した後、該イオン注入したウェーハに、非酸化性雰囲気下で 1000 以上シリコンの融点未満の温度で 1 秒以上熱処理を行うことを特徴とするアニールウェーハの製造方法。

【請求項 2】

前記炭素イオンのイオン注入を、 $1 \times 10^{13} \text{ atoms/cm}^2$ 以上 $5 \times 10^{13} \text{ atoms/cm}^2$ 未満のドーズ量で行うことを特徴とする請求項 1 に記載のアニールウェーハの製造方法。

10

【請求項 3】

前記炭素イオンのイオン注入を、 1 MeV 以上の加速エネルギーで行うことを特徴とする請求項 1 または請求項 2 に記載のアニールウェーハの製造方法。

【請求項 4】

前記炭素イオンのイオン注入を、前記ウェーハの表面から $2.5 \sim 4.0 \mu\text{m}$ の深さに炭素イオン濃度のピークを有するように行うことを特徴とする請求項 1 ないし請求項 3 のいずれか一項に記載のアニールウェーハの製造方法。

【請求項 5】

前記シリコン単結晶ウェーハとして、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14} \text{ atoms/cm}^3$ 、酸素濃度が $1.0 \sim 1.3 \times 10^{18} \text{ atoms/cm}^3$ であるものを用いることを特徴とする請求項 1 ないし請求項 4 のいずれか一項に記載のアニールウェーハの製造方法。

20

【請求項 6】

請求項 1 ないし請求項 5 のいずれか一項に記載のアニールウェーハの製造方法により製造されたアニールウェーハ。

【請求項 7】

炭素イオンがイオン注入された窒素ドーブシリコン単結晶ウェーハに熱処理が施されたアニールウェーハであって、前記イオン注入された炭素イオンは該イオン注入されたウェーハの表面から $1.5 \mu\text{m}$ 以上の深さに $1 \times 10^{15} \text{ atoms/cm}^3$ 以上の炭素イオン濃度のピークを有し、該炭素イオンが注入された表面には無欠陥層が形成されたものであることを特徴とするアニールウェーハ。

30

【請求項 8】

前記イオン注入された炭素イオンは、該イオン注入されたウェーハの表面から $2.5 \sim 4.0 \mu\text{m}$ の深さに濃度のピークを有するものであることを特徴とする請求項 7 に記載のアニールウェーハ。

【請求項 9】

前記炭素イオン濃度のピークは、 $5 \times 10^{16} \text{ atoms/cm}^3$ 以上であるものであることを特徴とする請求項 7 または請求項 8 に記載のアニールウェーハ。

【請求項 10】

前記シリコン単結晶ウェーハは、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14} \text{ atoms/cm}^3$ 、酸素濃度が $1.0 \sim 1.3 \times 10^{18} \text{ atoms/cm}^3$ であるものであることを特徴とする請求項 7 ないし請求項 9 のいずれか一項に記載のアニールウェーハ。

40

【請求項 11】

前記無欠陥層は、 $2.5 \mu\text{m}$ 以上の厚さを有するものであることを特徴とする請求項 7 ないし請求項 10 のいずれか一項に記載のアニールウェーハ。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、シリコン単結晶ウェーハ表層近傍に強力なゲッターリング能力（デバイス工程での重金属汚染物質を捕獲する能力）を有するアニールウェーハ、特に、固体撮像素子を

50

形成するために有用なアニールウェーハの製造方法およびアニールウェーハに関する。

【背景技術】

【0002】

半導体素子を形成するためのシリコン単結晶ウェーハとして、CZ (Czochralski) 法やMCZ (Magnetic field CZ) 法で成長させたシリコン単結晶ウェーハや、これらのシリコン単結晶ウェーハの表面にエピタキシャル層を形成したエピタキシャルウェーハ、シリコン単結晶ウェーハに熱処理を施したアニールウェーハ等が従来から用いられている。

【0003】

一方、半導体素子の形成工程ではクラス100以下の超クリーンルーム内で行われているが、ガス、水や半導体製造装置等からの不純物によるシリコン単結晶ウェーハの汚染を完全に避けることはできない。これらの不純物がシリコン単結晶ウェーハの素子活性領域に存在していると、半導体素子の品質及び特性が著しく劣化する。そこで、これらの不純物をゲッタリングして素子活性領域から除去するために、イントリンシックゲッタリング (Intrinsic Gettering: IG) やエクストリンシックゲッタリング (Extrinsic Gettering: EG) が従来から行われている。さらに、これらの処理を施したウェーハ表面にエピタキシャル層を形成する場合もある。

10

【0004】

特に、エピタキシャルウェーハは、半導体素子を製造する観点から見ると、基板ウェーハとは異なる抵抗率を有する電氣的活性層を形成することができるので、半導体素子を設計する際の自由度が大きく、また結晶欠陥の原因となる酸素や炭素の濃度が低い高純度の単結晶薄膜を任意の厚さに形成できる等の利点が多いため、高耐圧半導体素子やバイポーラ集積回路素子、固体撮像素子 (CCD (Charge-Coupled Device) 撮像素子) 等で製品に実用化されている。

20

【0005】

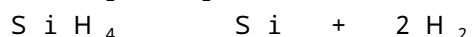
実用的なエピタキシャル層の形成方法として、CVD法 (Chemical Vapor Deposition method) が用いられており、以下の主な4種類のソースガスが使用されている。

水素還元法では、ソースガスとして SiCl_4 、 SiHCl_3 が使用される。



30

熱分解法では、ソースガスとして SiH_2Cl_2 、 SiH_4 が使用される。



このうち、固体撮像装置としては、 SiHCl_3 が、安価であること、成長速度が大きく、厚膜のエピタキシャル成長用に適している等から主に用いられている。

【0006】

しかし、いずれのソースガスを用いてエピタキシャル層を形成したエピタキシャルウェーハも、エピタキシャル層の形成中に多くの不純物、特に金属不純物が混入する。このような金属不純物は、固体撮像素子に適用した場合に、暗電流による白傷欠陥が十分に低減できず、特性や歩留りを悪くする原因となっていた。

40

【0007】

重金属不純物の発生源としては、エピタキシャル成長装置のベルジャー内のSUS系部材からのもの、ソースガスの配管からのものが考えられる。ソースガスに塩素系が含まれていると、エピタキシャル成長時に分解してHClガスが作られる。このHClガスがベルジャー内のSUS系部材を腐食して、金属の塩化物としてソースガス中に取り込まれ、この金属塩化物がエピタキシャル層中に取り込まれるものと考えられる。

また、エピタキシャル層形成前に、シリコン単結晶ウェーハ表面を軽くエッチオフするために、HClガスを故意に導入する場合もあり、これも腐食の一因となっている。

【0008】

50

そこで、エピタキシャルウェーハを用いて固体撮像素子を形成する場合に、上記金属不純物をゲッタリングして除去するためのゲッタリング技術として、シリコンウェーハの一表面から炭素イオンを注入して、炭素イオン注入領域を形成し、この表面にシリコンエピタキシャル層を形成する炭素ゲッタリングエピタキシャルウェーハの製造方法がある（特許文献1参照）。さらにゲッタリング能力を上げるため、シリコンウェーハの一表面に炭素イオン及び窒素イオンを注入してその表面にエピタキシャル層を形成する方法（特許文献2参照）や、窒素を含有するシリコンウェーハの一表面に炭素イオンを注入し、この表面にシリコンエピタキシャル層を形成する方法（特許文献3参照）が提案されている。

【0009】

しかしながら、デバイス工程が低温プロセスの場合では酸素析出しにくいいため、炭素イオンを注入しても、ゲッタリング能力が弱いという問題があった。

10

また、注入する炭素イオンのドーズ量が高い程、エピタキシャル工程前の回復処理が困難となり、シリコンエピタキシャル層が成長できない場合があり、シリコンエピタキシャル層が成長できた場合であっても、エピ欠陥が発生しやすいという問題があった。

【0010】

【特許文献1】特開平6-338507号公報

【特許文献2】特開平11-251322号公報

【特許文献3】特開2002-134511号公報

【発明の開示】

【発明が解決しようとする課題】

20

【0011】

そこで、本発明は、上記問題点に鑑みてなされたものであって、本発明の目的は、ウェーハ表層部に厚い無欠陥層を有し強力なゲッタリング能力を備えたアニールウェーハを低コストに製造する方法および該アニールウェーハを提供することである。

【課題を解決するための手段】

【0012】

上記目的を達成するために、本発明によれば、少なくとも、窒素をドーブしたシリコン単結晶ウェーハに、該ウェーハの表面から1.5 μm以上の深さに炭素イオン濃度のピークを有するように炭素イオンをイオン注入した後、該イオン注入したウェーハに、非酸化性雰囲気下で1000以上シリコンの融点未満の温度で1秒以上熱処理を行うことを特徴とするアニールウェーハの製造方法が提供される（請求項1）。

30

【0013】

このように、窒素ドーブシリコン単結晶ウェーハの表面から1.5 μm以上の深さに炭素イオン濃度のピークを有するように炭素イオンをイオン注入した後、該ウェーハに非酸化性雰囲気下で1000以上シリコンの融点未満の温度で1秒以上熱処理を行うことによって、ウェーハの表面から1.5 μm以上という最先端半導体素子の素子活性領域に必要な十分な厚さを有する厚い無欠陥層が形成され、バルク部、特に無欠陥層の直下にある前記炭素イオン注入領域で十分に高密度の内部微小欠陥（Bulk Micro Defects、以下BMDと略す）を有する強力なゲッタリング能力を備えた、高集積デバイス用ウェーハとして極めて有用なアニールウェーハを、エピタキシャル成長を行うことなく低コストに製造することができる。

40

【0014】

このとき、前記炭素イオンのイオン注入を、 $1 \times 10^{13} \text{ atoms/cm}^2$ 以上 $5 \times 10^{13} \text{ atoms/cm}^2$ 未満のドーズ量で行うことが好ましく（請求項2）、前記炭素イオンのイオン注入を、1 MeV以上の加速エネルギーで行うことが好ましい（請求項3）。

このように、炭素イオンのイオン注入を $1 \times 10^{13} \text{ atoms/cm}^2$ 以上 $5 \times 10^{13} \text{ atoms/cm}^2$ 未満という低いドーズ量で、および/または、1 MeV以上の高い加速エネルギーで行うことによって、炭素イオンの投影飛程距離を深くすることができるため、より確実に、ウェーハ表面から1.5 μm以上という深い位置に炭素イオン濃度

50

のピークを有するように炭素イオンをイオン注入することができる。

【0015】

さらに、このように炭素イオンのイオン注入を低いドーズ量で高い加速エネルギーで行うことによって、前記炭素イオンのイオン注入を、より深い、前記ウェーハの表面から2.5~4.0 μmの深さに炭素イオン濃度のピークを有するように行うこともできる(請求項4)。

このように、炭素イオンのイオン注入を、ウェーハの表面から2.5~4.0 μmの深さに炭素イオン濃度のピークを有するように行うことによって、ウェーハ表層部にさらに厚い無欠陥層を形成することができ、最先端半導体素子の素子活性領域とされるウェーハの表面から1.5 μmの全体を確実に無欠陥層とすることができる。

10

【0016】

また、前記シリコン単結晶ウェーハとして、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14}$ atoms/cm³、酸素濃度が $1.0 \sim 1.3 \times 10^{18}$ atoms/cm³であるものを用いることが好ましい(請求項5)。

このように、シリコン単結晶ウェーハとして、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14}$ atoms/cm³、酸素濃度が $1.0 \sim 1.3 \times 10^{18}$ atoms/cm³であるものを用いることによって、バルク部、特に無欠陥層の直下にある炭素イオン注入領域で酸素析出を加速して十分に高密度のBMDを有するアニールウェーハを極めて容易に製造することができる。

【0017】

さらに、本発明によれば、上記のアニールウェーハの製造方法により製造されたアニールウェーハが提供される(請求項6)。

このように上記のアニールウェーハの製造方法により製造されたアニールウェーハは、ウェーハ表層部において厚い無欠陥層が形成され、バルク部、特に無欠陥層の直下にある前記炭素イオン注入領域で高密度のBMDを有する強力なゲッタリング能力を備えており、高集積デバイス用ウェーハとして極めて有用で低コストなアニールウェーハである。

20

【0018】

また、本発明によれば、炭素イオンがイオン注入された窒素ドーパシリコン単結晶ウェーハに熱処理が施されたアニールウェーハであって、前記イオン注入された炭素イオンは該イオン注入されたウェーハの表面から1.5 μm以上の深さに 1×10^{15} atoms/cm³以上の炭素イオン濃度のピークを有し、該炭素イオンが注入された表面には無欠陥層が形成されたものであることを特徴とするアニールウェーハが提供される(請求項7)。

30

【0019】

このように、イオン注入された炭素イオンは該イオン注入されたウェーハの表面から1.5 μm以上の深さに 1×10^{15} atoms/cm³以上の炭素イオン濃度のピークを有し、該炭素イオンが注入された表面には無欠陥層が形成されたアニールウェーハとすれば、素子活性領域となるウェーハの表面に形成された無欠陥層が厚く、バルク部、特に無欠陥層の直下にある前記 1×10^{15} atoms/cm³以上の高濃度のピークを有する炭素イオン注入領域で、十分に高密度のBMDを有する強力なゲッタリング能力を備えた

40

【0020】

さらに、前記イオン注入された炭素イオンは、該イオン注入されたウェーハの表面から2.5~4.0 μmの深さに濃度のピークを有するものであることが好ましい(請求項8)。

このように、イオン注入された炭素イオンは、該イオン注入されたウェーハの表面から2.5~4.0 μmの深さに濃度のピークを有するものとすれば、ウェーハ表層部にさらに厚い無欠陥層を形成することができ、最先端半導体素子の素子活性領域とされるウェーハの表面から1.5 μmの全体を確実に無欠陥層とすることができる。

50

【0021】

また、前記炭素イオン濃度のピークは、 5×10^{16} atoms/cm³以上であるものであることが好ましい（請求項9）。

このように、炭素イオン濃度のピークは、 5×10^{16} atoms/cm³以上のより高濃度のピークを有するものとすれば、炭素イオン注入領域で、十分に高密度のBMDを有するより強力なゲッタリング能力を備えたアニールウェーハとなる。

【0022】

さらに、前記シリコン単結晶ウェーハは、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14}$ atoms/cm³、酸素濃度が $1.0 \sim 1.3 \times 10^{18}$ atoms/cm³であるものであることが好ましい（請求項10）。

このように、シリコン単結晶ウェーハは、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14}$ atoms/cm³、酸素濃度が $1.0 \sim 1.3 \times 10^{18}$ atoms/cm³であるものとすれば、バルク部、特に無欠陥層の直下にある炭素イオン注入領域で酸素析出を加速して十分に高密度のBMDを有する極めて高品質で低コストなアニールウェーハとすることができる。

【0023】

また、前記無欠陥層は、 $2.5 \mu\text{m}$ 以上の厚さを有するものであることが好ましい（請求項11）。

このように、無欠陥層は $2.5 \mu\text{m}$ 以上の厚さを有するものとすれば、素子活性領域となるウェーハ表層全体をより確実に無欠陥層とすることができる。

【発明の効果】

【0024】

このように、本発明により、エピタキシャル成長を行う必要がなく、ウェーハ表層部に厚い無欠陥層を有し強力なゲッタリング能力を備えたアニールウェーハを低コストに製造することが可能となった。

特に、本発明のアニールウェーハにより、優れた品質特性や高い歩留まりを有する最先端半導体素子、特に固体撮像素子を低コストで製造することが可能となった。

【発明を実施するための最良の形態】

【0025】

従来、炭素イオン注入により、酸素析出層を形成して高いゲッタリング能力を有するウェーハを製造する方法があるが、炭素イオンの注入深さが通常 $0.5 \mu\text{m}$ 以下であり、最大でも $1.3 \mu\text{m}$ であるため、イオン注入後、ウェーハ表層に素子形成に必要な所定の厚さの無欠陥層を形成するために、エピタキシャル成長をさせる必要があった。

さらに、通常基板を用いた場合、酸素析出を促進するためにはイオン注入のドーズ量は最低 5×10^{14} atoms/cm²以上必要とされ、イオン注入で非晶質化されたミラー表面の近傍部における結晶性を回復させるために、長時間の回復熱処理が必要となり、製造コストが高くなってしまいう問題があった。

【0026】

そこで、本発明者等は、炭素イオン注入後、エピタキシャル成長をさせずに、ウェーハ表面に所定深さの無欠陥層を形成し、その下に高密度の酸素析出層を形成する方法を鋭意検討した結果、少なくとも、窒素をドーブしたシリコン単結晶ウェーハに、該ウェーハの表面から $1.5 \mu\text{m}$ 以上の深さに炭素イオン濃度のピークを有するように炭素イオンを低ドーズ量でイオン注入した後、該イオン注入したウェーハに、非酸化性雰囲気下で 1000 以上シリコンの融点未満の温度で1秒以上熱処理を行うことにより、エピタキシャル成長を行わず、ウェーハ表層部に厚い無欠陥層を有し、かつ強力なゲッタリング能力を備えたアニールウェーハを低コストに製造できることに想到し、本発明を完成させた。

【0027】

具体的には、高酸素濃度で、かつ窒素ドーブしたシリコン単結晶ウェーハを用い、さらにこれらのウェーハの表層に高エネルギーで低ドーズ量の炭素イオンの注入を行えば、ウェーハ表面から $1.5 \mu\text{m}$ 以上の深い位置に炭素イオンのピークを有するように注入でき

10

20

30

40

50

、その後、エピタキシャル成長をさせなくても、アルゴン雰囲気中で熱処理を行うだけで、表層に所定の厚さの無欠陥層を形成し、その直下に高密度の酸素析出物を形成できる。

【0028】

以下、本発明の実施の形態について図面を参照しながら詳細に説明するが、本発明はこれらに限定されるものではない。

図1は、本発明に係るアニールウェーハの製造方法の一例を示すフロー図である。図2は、本発明のアニールウェーハの厚さ方向に対するBMD密度分布を示す図である。

【0029】

本発明は、少なくとも、窒素をドーブしたシリコン単結晶ウェーハ11に、該ウェーハの表面から1.5 μ m以上の深さに炭素イオン濃度のピークを有するように炭素イオン14をイオン注入した後、該イオン注入したウェーハ11に、非酸化性雰囲気中で1000以上シリコンの融点未満の温度で1秒以上熱処理を行うアニールウェーハの製造方法である(図1)。

10

【0030】

これによって、ウェーハの表面から1.5 μ m以上という最先端半導体素子の素子活性領域を作成するのに必要な十分な厚さを有する厚い無欠陥層16が形成され、図2に示すように、バルク部、特に無欠陥層の直下にある前記炭素イオン注入領域15で十分に高密度の内部微小欠陥(Bulk Micro Defects、以下BMDと略す)を有する強力なゲッタリング能力を備えた、高集積デバイス用ウェーハ11として極めて有用なアニールウェーハを、エピタキシャル成長を行うことなく低コストに製造することができる。

20

【0031】

なお、BMDは、CZ法等により育成されたシリコン単結晶中に不純物として含まれる格子間酸素が、結晶育成工程中の固化してから室温まで冷却されるまでの熱履歴や半導体素子の作製工程における熱処理工程において過飽和状態となるために析出して、シリコン酸化物の析出物(酸素析出物)により形成される内部微小欠陥であり、デバイスプロセスにおいて混入する重金属不純物を捕獲するゲッタリングサイトとして有効に働き、デバイス特性や歩留りを向上させることができる。そのため、BMDが高密度なウェーハほど、強力ゲッタリング能力を有するものとなる。

【0032】

以下、本発明の方法につき工程順に説明する。

例えばまず、図1(a)に示すように、CZ法で成長させたシリコン単結晶インゴットからスライスし、鏡面研磨したシリコン単結晶ウェーハ11を準備する。

ここで、シリコン単結晶ウェーハ11は、窒素濃度が $1 \times 10^{13} \sim 5 \times 10^{14}$ atoms/cm³で、酸素濃度 $1.0 \sim 1.3 \times 10^{18}$ atoms/cm³であるものを上記CZ法で育成し、これをスライスしたものをを用いることが好ましく、これによって、バルク部、特に炭素が低ドーズ量であっても炭素イオン注入領域15で酸素析出を加速することができるので、十分に高密度のBMDを有するアニールウェーハを極めて容易に製造することができる。

30

このシリコン単結晶ウェーハ11は、まずNH₄OH/H₂O₂水溶液で洗浄し、さらにHCl/H₂O₂水溶液で洗浄したものであることが好ましい。

40

【0033】

次に、950の温度で150分間ドライ酸化を行って、図1(b)に示すように膜厚が30nm程度のSiO₂膜13をシリコン単結晶ウェーハ11のミラー表面12に形成することが好ましい。これにより、イオン注入の際の不純物の混入を防止することができる。

【0034】

そして、SiO₂膜13を介して、高エネルギーイオンインプラ装置により、炭素イオン14のイオン注入をたとえば 1×10^{13} atoms/cm²以上 5×10^{13} atoms/cm²未満という低いドーズ量で、および/または、1MeV以上の高い加速エネ

50

ルギーで行うことによって、炭素イオン14の投影飛程距離（炭素イオン濃度のピークの深さ22）を深くすることができる。

【0035】

この炭素イオン注入領域15中における炭素イオン14のピーク濃度は、 1×10^{15} atoms/cm³であればよいが、 5×10^{16} atoms/cm³以上がより好ましい。 5×10^{16} atoms/cm³以上であれば、十分に高密度のBMDを形成することができるからである。

【0036】

炭素イオン14のイオン注入は、ウェーハ表面から1.5 μm以上であればよいが、ウェーハの表面から2.5 ~ 4.0 μmの深さに炭素イオン濃度のピークを有するように行うことによって、ウェーハ表層部にさらに厚い無欠陥層16を形成することができ、最先端半導体素子の素子活性領域とされるウェーハ11の表面から1.5 μmの全体をより、確実に無欠陥層とすることができる。

10

【0037】

ここで、一般に、イオン注入の深さは、加速エネルギーで制御され、イオン粒子（不純物）の注入量（ドーズ量）は、ビーム電流と注入時間の積で制御される。

そして、1 MeVを超えるような高加速エネルギーのイオン注入装置は、ビーム電流が低いため、高いドーズ量を注入することができないが、 $1 \sim 5 \times 10^{13}$ atoms/cm²の低ドーズ量であれば、投影飛程距離を上記のように深くすることができることが判った。

20

【0038】

この結果、図1(c)に示すように、シリコン単結晶ウェーハ11のミラー表面12から1.5 μm以上も深い位置にピーク濃度を有する炭素イオン注入領域15が形成される。

従来は炭素のドーズ量は、析出を促進するために最低でも 5×10^{13} atoms/cm²必要と考えられていたため、せいぜい注入深さは1 μm以下、特には0.5 μmであったが、本発明は低ドーズ量、高加速エネルギーとすることで、1.5 μm以上の深さに炭素を注入することを可能とした。

【0039】

その後、図1(d)に示すように、HF/NH₄F水溶液または、HFでSiO₂膜13を除去する。

30

そして、図1(e)に示すように、非酸化性雰囲気下で1000以上シリコンの融点未満の温度で1秒以上熱処理を行う。これにより、イオン注入で非晶質化されたミラー表面12の結晶性を回復させるとともに素子活性領域となるウェーハ表面近傍の領域に厚い無欠陥層16を形成し、図2に示すように、その直下の炭素イオン領域15に高密度の酸素析出物を形成したアニールウェーハを完成させることができる。

特に、アルゴン雰囲気下で1200、1時間、熱処理をすることが好ましい。これにより、より確実に厚い無欠陥層16を形成し、十分に高密度の酸素析出物を形成したアニールウェーハを低コストで製造することができる。

ここで用いられる熱処理炉としては特に限定されず、たとえば、急速加熱炉で1秒~10分、抵抗加熱炉（バッチ炉）では、1分~120分の熱処理とすることができる。

40

【0040】

このようにして製造した本発明のアニールウェーハは、ウェーハ表層部において厚い無欠陥層が形成され、バルク部、特に前記無欠陥層の直下にある炭素イオン注入領域15で高密度のBMDが有する強力なゲッタリング能力を備えており、高集積デバイス用ウェーハとして極めて有用でエピタキシャル成長を行わずに製造されるため低コストなアニールウェーハである。

【0041】

具体的には、本発明のアニールウェーハは、炭素イオンがイオン注入された窒素ドーパシリコン単結晶ウェーハに熱処理が施されたアニールウェーハであって、前記イオン注入

50

された炭素イオンは該イオン注入されたウェーハの表面から $1.5\mu\text{m}$ 以上の深さに $1 \times 10^{15} \text{ atoms/cm}^3$ 以上、より好ましくは $5 \times 10^{16} \text{ atoms/cm}^3$ 以上の炭素イオン濃度のピークを有し、該炭素イオンが注入された表面に無欠陥層16が形成されたアニールウェーハである。このアニールウェーハは、バルク部、特に無欠陥層の直下にある前記 $1 \times 10^{15} \text{ atoms/cm}^3$ 以上の高濃度のピークを有する炭素イオン注入領域で、十分に高密度のBMDを有する強力なゲッタリング能力を備えた、有用性が高い低コストなアニールウェーハとなる。

特に、無欠陥層16は、 $2.5\mu\text{m}$ 以上の厚さを有するものであることが好ましい。これにより、素子活性領域となるウェーハ表層全体をより確実に無欠陥層16とすることができる。

10

【0042】

以上のような本発明のアニールウェーハの無欠陥層に、高いゲッタリング能力が要求される最先端半導体素子、特に固体撮像素子を形成すれば、優れた品質特性を有して高歩留まりで低コストな素子を製造することができる。

【0043】

以上のように、本発明により、エピタキシャル成長を行う必要がなく、ウェーハ表層部に厚い無欠陥層を有し強力なゲッタリング能力を備えたアニールウェーハを低コストに製造することが可能となった。

特に、本発明のアニールウェーハにより、優れた品質特性や高い歩留まりを有する最先端半導体素子、特に固体撮像素子を低コストで製造することが可能となった。

20

【実施例】

【0044】

以下、実施例及び比較例を示して本発明をより具体的に説明するが、本発明はこれらに限定されるものではない。

(実施例1)

図1の工程に従い、単結晶成長速度 0.82mm/min 、酸素濃度が $1.12 \times 10^{18} \text{ atoms/cm}^3$ 、窒素濃度が $3 \times 10^{13} \text{ atoms/cm}^3$ の直径 200mm 、P型 $8 \sim 12 \cdot \text{cm}$ のシリコン単結晶ウェーハを10枚準備し、加速エネルギー 1.2MeV 、ドーズ量 $3 \times 10^{13} \text{ atoms/cm}^2$ として、炭素イオンを注入した。

【0045】

そして、ウェーハ表面の酸化膜をエッチング除去した後、バッチ炉を用いてAr雰囲気中で 1200 、 1hr の熱処理を行った。そして、5枚のウェーハについて、投影飛程距離(炭素イオン濃度のピークの深さ 22) (計算値)、炭素イオンピーク濃度(測定器: SIMS)、無欠陥層厚さ(ポリッシュ後パーティクルカウンタ(SP1)で測定)、表層から $5\mu\text{m}$ のBMD密度(測定器: MO601、三井金属鉱業社製)を評価した。

その結果、評価したウェーハの平均値は投影飛程距離が $3.5\mu\text{m}$ 、炭素イオンピーク濃度が $5.0 \times 10^{16} \text{ atoms/cm}^3$ 、無欠陥層厚さが $2.8\mu\text{m}$ 、BMD密度が $1.12 \times 10^9 / \text{cm}^3$ となった。また、残りの5枚についてはレーザー顕微鏡(MAGICS、レーザーテック社製)で $35\mu\text{m}$ 以上のウェーハ表面の欠陥分布を観察した。その結果、ウェーハ表面の欠陥分布の観察では $100 \sim 150$ 個/ 200mm ウェーハの欠陥が観察された。

30

40

【0046】

(実施例2)

実施例1と同じシリコン単結晶ウェーハを5枚準備し、加速エネルギー 1.0MeV 、ドーズ量 $3 \times 10^{13} \text{ atoms/cm}^2$ として炭素イオンを注入した。そして、ウェーハ表面の酸化膜をエッチング除去した後、Ar雰囲気中で 1200 、 1hr の熱処理を行った。そして、投影飛程距離(計算値)、炭素イオンピーク濃度(SIMS)、無欠陥層厚さ(ポリッシュ後SP1)、表層から $5\mu\text{m}$ のBMD密度(MO601)を評価した。

その結果、評価したウェーハの平均値は投影飛程距離が $3.0\mu\text{m}$ 、炭素イオンピーク

50

濃度が $8.0 \times 10^{16} \text{ atoms/cm}^3$ 、無欠陥層の厚さが $2.5 \mu\text{m}$ 、BMD密度が $1.0 \times 10^9 / \text{cm}^3$ となった。

【0047】

(比較例1)

実施例1と同じシリコン単結晶ウェーハを5枚準備し、加速エネルギー 800 keV 、ドーズ量 $3 \times 10^{13} \text{ atoms/cm}^2$ として炭素イオンを注入した。そして、ウェーハ表面の酸化膜をエッチング除去した後、Ar雰囲気では 1200°C 、1hrの熱処理を行った。そして、投影飛程距離(計算値)、炭素イオンピーク濃度(SIMS)、無欠陥層厚さ(ポリッシュ後SP1)、表層から $5 \mu\text{m}$ のBMD密度(MO601)を評価した。

その結果、評価したウェーハの平均値は投影飛程距離が $1.3 \mu\text{m}$ 、炭素イオンピーク濃度が $3.0 \times 10^{17} \text{ atoms/cm}^3$ 、無欠陥層厚さが $0.5 \mu\text{m}$ 、BMD密度が $3.5 \times 10^7 / \text{cm}^3$ となった。

【0048】

(比較例2)

実施例1と同じシリコン単結晶ウェーハを10枚準備し、加速エネルギー 600 keV 、ドーズ量 $5 \times 10^{14} \text{ atoms/cm}^2$ を狙って炭素イオンを注入した。そして、ウェーハ表面の酸化膜をエッチング除去した後、Ar雰囲気では 1200°C 、1hrの熱処理を行った。そして、そのうち5枚について、投影飛程距離(計算値)、炭素イオンピーク濃度(SIMS)、無欠陥層厚さ(ポリッシュ後SP1)、表層から $5 \mu\text{m}$ のBMD密度(MO601)を評価した。

その結果、評価したウェーハの平均値は投影飛程距離が $0.8 \mu\text{m}$ 、炭素イオンピーク濃度が $5.0 \times 10^{16} \text{ atoms/cm}^3$ 、無欠陥層厚さが $0.1 \mu\text{m}$ 、BMD密度が $< 2.0 \times 10^7 / \text{cm}^3$ (検出限界値)となった。

【0049】

また、残りの5枚のウェーハについては、熱処理後、ウェーハ表面に $3 \mu\text{m}$ のエピタキシャル層を成長させ、レーザー顕微鏡(MAGICS、レーザーテック社製)で 35 nm 以上のウェーハ表面の欠陥分布を観察した。

その結果、ウェーハ表面の欠陥分布の観察では $600 \sim 1200$ 個/ 200 mm ウェーハの欠陥が確認された。これは、 1200°C 、1hrの回復熱処理を施しても結晶性の回復が不十分のため、ウェーハ表面に存在していた欠陥がエピタキシャル層に転写され、エピ欠陥が発生すると考えられる。

【0050】

表1は、実施例1、2および比較例1、2の条件および結果をまとめたものである。

【0051】

【表1】

	加速エネルギー	酸素濃度	窒素濃度	ドーズ量	投影飛程距離	ピーク濃度	無欠陥層の厚さ	BMD密度
実施例1	1.2MeV	1.12E18	3.0E13	3.0E13	3.5 μm	5.0E16	2.8 μm	1.12E9
実施例2	1.0MeV	同上	同上	同上	3.0 μm	8.0E16	2.5 μm	1.0E9
比較例1	800keV	同上	同上	同上	1.3 μm	3.0E17	0.6 μm	3.5E7
比較例2	600keV	同上	同上	5.0E14	0.8 μm	5.0E19	0.1 μm	<2.0E7

【0052】

実施例1、2のように、 1 MeV 以上の高い加速エネルギーで行うことによって、炭素イオンの投影飛程距離を $2.5 \sim 4.0 \mu\text{m}$ と深くすることができ、ウェーハ表面から $2.5 \sim 4.0 \mu\text{m}$ という深い位置に炭素イオン濃度のピークを有する炭素イオン注入領域15が形成される。

【0053】

その結果、熱処理により、 $2.5 \mu\text{m}$ 以上の厚さを有する厚い無欠陥層を形成すること

10

20

30

40

50

ができ、バルク部、特に前記炭素イオン注入領域で高密度のBMDが有する強力なゲッターリング能力を備えており、高集積デバイス用、特に固体撮影素子用のウェーハとして極めて有用でエピタキシャル成長を行う必要もないため低コストなアニールウェーハが製造できることが確かめられた。

【0054】

なお、本発明は、上記実施形態に限定されるものではない。上記実施形態は例示であり、本発明の特許請求の範囲に記載された技術的思想と実質的に同一な構成を有し、同様な作用効果を奏するものは、いかなるものであっても本発明の技術的範囲に包含される。

【図面の簡単な説明】

【0055】

【図1】本発明に係るアニールウェーハの製造方法の一例を示すフロー図である。

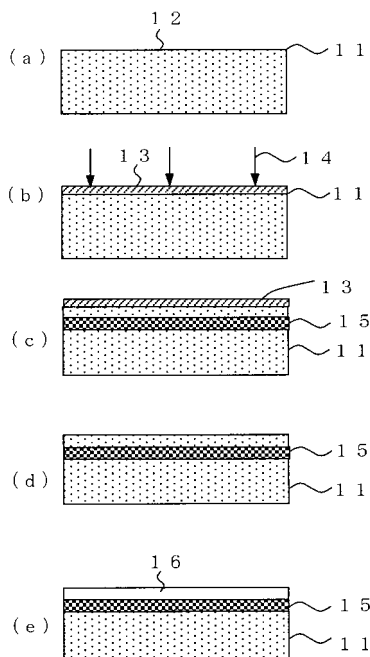
【図2】本発明のアニールウェーハの厚さ方向に対するBMD密度分布を示す図である。

【符号の説明】

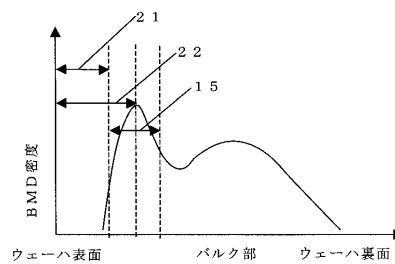
【0056】

- 11 ... シリコン単結晶ウェーハ、 12 ... ミラー表面、 13 ... SiO₂膜、
- 14 ... 炭素イオン、 15 ... 炭素イオン注入領域、 16 ... 無欠陥層、
- 21 ... 無欠陥層の厚さ、 22 ... 炭素イオン濃度のピークの深さ。

【図1】



【図2】



フロントページの続き

(72)発明者 小林 裕之

群馬県安中市磯部二丁目13番1号 信越半導体株式会社磯部工場内

Fターム(参考) 4G077 AA02 BA04 CF10 FD04 FE02 FE11 HA12